

Designator	Value	Size	Part Number	Maker	Mounted	Note	Qty
C1, C9, C14	0.47uF	0603(JIS)	GRM033R60J474KE90#	Murata	○	6.3Vdc, 10%, Bypass capacitor	3
C2	N.M.	2012(JIS)	-	-	-	-	1
C3, C5, C8	2.2uF	0603(JIS)	GRM033R61A225KE47#	Murata	○	10Vdc, 10%, Bypass capacitor	3
C4	47pF	0603(JIS)	GRM0335C1H470FA01#	Murata	○	50Vdc, 1%, VDD_IO Bypass capacitor	1
C6	47pF	0603(JIS)	GRM0335C1H470FA01#	Murata	○	50Vdc, 1%, Bypass capacitor	1
C7	470pF	0603(JIS)	GRM033R11C471KA01#	Murata	○	16Vdc, 10%,	1
C10	0.1uF	0603(JIS)	GRM033R61C104KE18#	Murata	○	16Vdc, 10%, Bypass capacitor	1
C11	22pF	1005(JIS)	GRM1555C2A220GA01#	Murata	○	100Vdc, ±2%, COG, matching	1
C12	120pF	1005(JIS)	GRM1555C2A121GE01#	Murata	○	100Vdc, ±2%, COG, matching	1
C13	47pF	1005(JIS)	GRM1555C2A470GA01#	Murata	○	100Vdc, ±2%, COG, matching	1
C15, C16	33pF	1005(JIS)	GRM1555C2A330GA01#	Murata	○	100Vdc, ±2%, COG, matching	2
C17	47uF	2012(JIS)	GRM21BR61A476ME15#	Murata	-	10Vdc, 20%	1
C18	N.M.	1005(JIS)	-	-	-	-	1
D1, D2, D3, D4	-	SMD1006	RB061QS-20	Rohm	○	Schottky_Diode	4
FTDI-IF1	9-Pin Header	9-Pin(Pitch=1.27mm)	XB-1-5-9P	-	-	-	1
L1	N.M.	1005(JIS)	-	-	-	-	1
MOSFET1	-	SOT-457T	Q56M4TR	Rohm	○	Nch+Pch MOSFET	1
Q1	-	SOT-23	RK7002BMT116	Rohm	○	MOSFET for MCSEL0 switching	1
R1	N.M.	1005(JIS)	-	-	-	-	1
R2, R3, R8, R11, R12	0Ω	1005(JIS)	RK73Z1ERTTP	KOA	○	-	5
R4	2.2kΩ	1005(JIS)	MCR01MZPJ222	Rohm	○	0.1W, ±5%	1
R5	1Ω	1005(JIS)	MCR01MZPJ1R0	Rohm	○	0.1W, ±5%	1
R6, R10	10kΩ	1005(JIS)	MCR01MZPJ103	Rohm	○	0.1W, ±5%	2
R7	1kΩ	1005(JIS)	MCR01MZPJ102	Rohm	○	0.1W, ±5%	1
R9	510Ω	1005(JIS)	MCR01MZPJ511	Rohm	○	0.1W, ±5%	1
Rx-Coil1	Pattern Coil	-	-	-	-	-	1
SR1, SR2	12P(0.5mm Pitch) -Receptacle	W=11.1mm, H=2.0mm	FH52K-12S-0.5SH	Hirose	○	CL0580-4629-0-00	2
TP1	Small Pad	φ=1.0mm	-	-	-	P_ANT	1
TP2	Small Pad	φ=1.0mm	-	-	-	INT_S	1
TP3	Small Pad	φ=1.0mm	-	-	-	RFDET	1
TP4	Small Pad	φ=1.0mm	-	-	-	SDA_M	1
TP5	Small Pad	φ=1.0mm	-	-	-	SCL_M	1
TP6	Small Pad	φ=1.0mm	-	-	-	DEBUG	1
TP7	Small Pad	φ=1.0mm	-	-	-	GND	1
U1	-	WQFN32(5mm x 5mm)	ML7660-NN0GD	Rohm	○	Sample Software for ref67011 is built in	1
U2	-	SSON004X1010 (1.0mm x 1.0mm x 0.6mm)	BU33TD2WNVX	Rohm	○	1Ch 200mA CMOS LDO Regulator	1

リファレンスデザインのご使用上注意事項

- 1) 本資料の記載内容は改良などのため予告なく変更することがあります。
- 2) ロームは、リファレンスデザイン（回路図、レイアウトデータ、部品表やリファレンスボードとその評価結果等を含むがこれらに限られない）及び評価ボードに関係する一切の資料（以下あわせて「リファレンスデザイン等」といいます）をお客様が当社製品を組み込んだ装置、機器、ソフトウェア等（以下あわせて「お客様の製品」といいます）を開発するうえで参照することを目的として提供いたします。なお、お客様の製品を開発するうえで必要となる設計、検証等はお客様の責任と費用負担で行ってください。いかなる場合であっても、お客様はリファレンスデザイン等を上記目的以外に使用してはいけません。
- 3) リファレンスデザイン等は、現状有姿で提供されます。ロームは、明示的にせよ黙示的にせよ、有用性、機能、正確性、商品性等の、特定の目的への適合性等につき一切保証しません。また、ロームは、契約責任、不法行為責任を問わず、リファレンスデザイン等の使用又は適用から生じる一切の損害（逸失利益、その他の付随的損害、結果的損害、懲罰的損害を含みますがこれらに限られません）について、いかなる場合においても一切責任を負いません。なお、疑義が生じないように付言すると、ロームは、リファレンスデザイン等がお客様の製品で作動することを保証しません。
- 4) リファレンスデザイン等のご使用に際しては、別途最新の仕様書（リファレンスデザイン等を構成する製品の仕様書を含みます）を必ずご請求のうえ、ご確認ください。
- 5) お客様は、リファレンスデザイン等を参照して開発したお客様の製品により、人身事故、火災損害等が起こらないようディレーティング、冗長設計、延焼防止、バックアップ、フェイルセーフ等の安全確保を自らの責任で実施するものとします。定格を超えたご使用や使用上の注意書が守られていない場合、いかなる責任もロームは負うものではありません。
- 6) リファレンスデザイン等に記載されている応用回路例やその定数などの情報は、標準的な動作や使い方を説明するものです。したがって、量産設計をされる場合には、外部諸条件を考慮していただきますようお願いいたします。
- 7) リファレンスデザイン等は、代表的な動作及び応用回路例などを示したものであり、ロームまたは他社の知的財産権その他のあらゆる権利について明示的にも黙示的にも、その実施または利用を許諾するものではありません。リファレンスデザイン等の使用に起因して紛争が発生した場合、ロームはその責任を負うものではありません。
- 8) リファレンスデザイン等を下記のような特に高い信頼性が要求されるお客様の製品に使用される際には、ロームへ必ずご連絡の上、承諾を得てください。
 - ・輸送機器（車載、船舶、鉄道など）、幹線用通信機器、交通信号機器、防災・防犯装置、安全確保のための装置、医療機器、サーバー、太陽電池、送電システム等
- 9) リファレンスデザイン等を極めて高い信頼性が要求される下記のようなお客様の製品には、使用しないでください。
 - ・航空宇宙機器、原子力制御機器、海底中継機器等
- 10) リファレンスデザイン等を、大量破壊兵器の開発等、軍事利用、あるいはその他の軍事使用目的で使用しないでください。
- 11) 本資料の記載に従わないために生じたいかなる事故、損害もロームはその責任を負うものではありません。
- 12) 本資料に記載されております情報は、正確を期すため慎重に作成したのですが、万が一、当該情報の誤り・誤植に起因する損害がお客様に生じた場合においても、ロームはその責任を負うものではありません。
- 13) 本資料の一部または全部をロームの許可なく、転載・複写することを堅くお断りします。



ローム製品のご検討ありがとうございます。
より詳しい資料やカタログなどご用意しておりますので、お問合せください。

ROHM Customer Support System

<http://www.rohm.co.jp/contact/>