

# 2.5V 駆動タイプ Nch+Nch MOSFET

## QS5K2

●構造

シリコンNチャンネルMOS型電界効果トランジスタ

●特長

- 1) 低オン抵抗。
- 2) 小型面実装パッケージ (TSMT5)で省スペース。

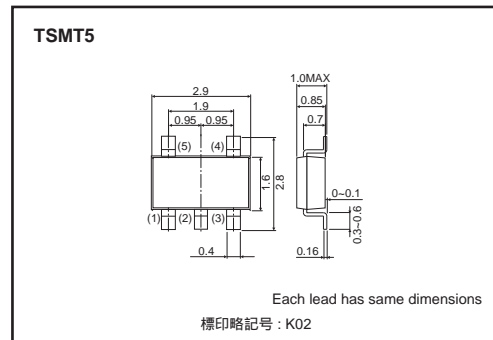
●用途

スイッチング

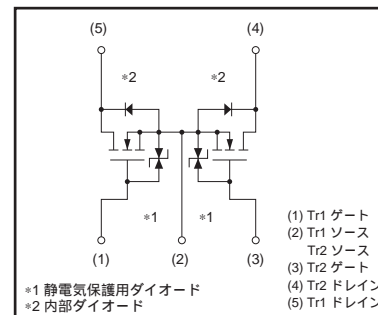
●包装仕様

Type	包装名	テーピング
	記号	TR
	基本発注単位(個)	3000
QS5K2		○

●外形寸法図 (Unit : mm)



●内部回路図



●絶対最大定格 (Ta=25°C)

<Tr1, Tr2共に同様の特性>

Parameter	Symbol	Limits	Unit
ドレイン・ソース間電圧	V <sub>DSS</sub>	30	V
ゲート・ソース間電圧	V <sub>GSS</sub>	12	V
ドレイン電流	直流	I <sub>D</sub>	±2.0 A
	パルス	I <sub>DP</sub> *1	±8.0 A
ソース電流 (内部ダイオード)	直流	I <sub>S</sub>	0.8 A
	パルス	I <sub>SP</sub> *1	3.2 A
全許容損失	P <sub>D</sub> *2	1.25	W / トータル
		0.9	W / 素子
チャンネル部温度	T <sub>ch</sub>	150	°C
保存温度	T <sub>stg</sub>	-55~+150	°C

\*1 P<sub>w</sub> 10μs, Duty cycle 1%  
\*2 セラミック基板実装時

●熱抵抗

Parameter	Symbol	Limits	Unit
チャンネル・外気間	R <sub>th(ch-a)</sub> *	100	°C/W
		139	°C/W

\*セラミック基板実装時

トランジスタ

●電気的特性 (Ta=25°C)

<Tr1, Tr2共に同様の特性>

Parameter	Symbol	Min.	Typ.	Max.	Unit	Conditions	
ゲート漏れ電流	I <sub>GSS</sub>	–	–	10	μA	V <sub>GS</sub> =12V, V <sub>DS</sub> =0V	
ドレイン・ソース降伏電圧	V <sub>(BR) DSS</sub>	30	–	–	V	I <sub>D</sub> = 1mA, V <sub>GS</sub> =0V	
ドレイン遮断電流	I <sub>DSS</sub>	–	–	1	μA	V <sub>DS</sub> = 30V, V <sub>GS</sub> =0V	
ゲートしきい値電圧	V <sub>GS(th)</sub>	0.5	–	1.5	V	V <sub>DS</sub> = 10V, I <sub>D</sub> = 1mA	
ドレイン・ソース間オン抵抗	R <sub>DS(on)</sub>	*	–	71	100	mΩ	I <sub>D</sub> = 2A, V <sub>GS</sub> = 4.5V
			–	76	107	mΩ	I <sub>D</sub> = 2A, V <sub>GS</sub> = 4.0V
			–	110	154	mΩ	I <sub>D</sub> = 2A, V <sub>GS</sub> = 2.5V
順伝達アドミタンス	Y <sub>fs</sub>  *	1.5	–	–	S	V <sub>DS</sub> = 10V, I <sub>D</sub> = 2A	
入力容量	C <sub>iss</sub>	–	175	–	pF	V <sub>DS</sub> = 10V	
出力容量	C <sub>oss</sub>	–	50	–	pF	V <sub>GS</sub> =0V	
帰還容量	C <sub>rss</sub>	–	25	–	pF	f=1MHz	
ターンオン遅延時間	t <sub>d(on)</sub> *	–	8	–	ns	V <sub>DD</sub> ≐ 15V	
上昇時間	t <sub>r</sub> *	–	10	–	ns	I <sub>D</sub> = 1A	
ターンオフ遅延時間	t <sub>d(off)</sub> *	–	21	–	ns	V <sub>GS</sub> = 4.5V	
下降時間	t <sub>f</sub> *	–	8	–	ns	R <sub>L</sub> =15Ω R <sub>G</sub> =10Ω	
ゲート総電荷量	Q <sub>g</sub> *	–	2.8	3.9	nC	V <sub>DD</sub> ≐ 15V	
ゲート・ソース間電荷量	Q <sub>gs</sub> *	–	0.6	–	nC	V <sub>GS</sub> = 4.5V	
ゲート・ドレイン間電荷量	Q <sub>gd</sub> *	–	0.8	–	nC	I <sub>D</sub> = 2A	

\*パルス

●内部ダイオード特性 (ソース・ドレイン間) (Ta=25°C)

<Tr1, Tr2共に同様の特性>

Parameter	Symbol	Min.	Typ.	Max.	Unit	Conditions
順方向電圧	V <sub>SD</sub> *	–	–	1.2	V	I <sub>S</sub> = 3.2A, V <sub>GS</sub> =0V

\*パルス

トランジスタ

●電気的特性曲線

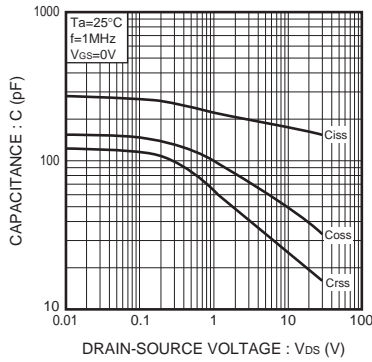


Fig.1 Typical Capacitance vs. Drain-Source Voltage

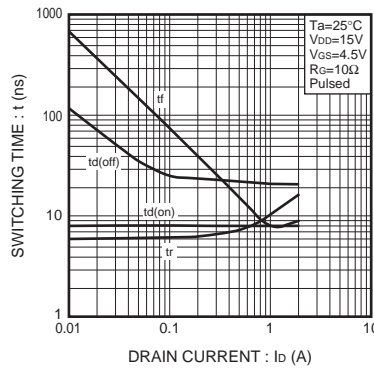


Fig.2 Switching Characteristics

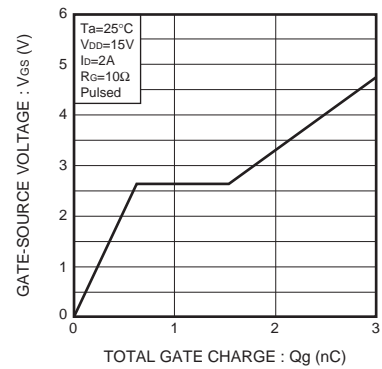


Fig.3 Dynamic Input Characteristics

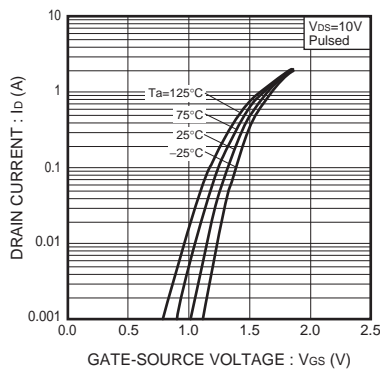


Fig.4 Typical Transfer Characteristics

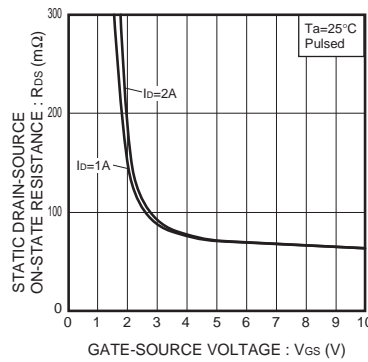


Fig.5 Static Drain-Source On-State Resistance vs. Gate source Voltage

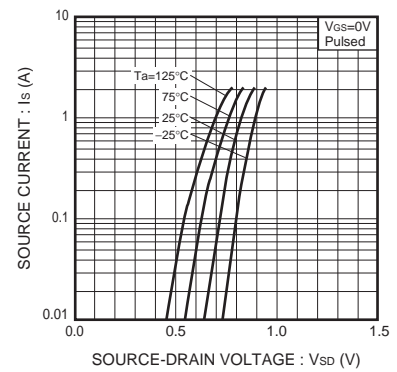


Fig.6 Source Current vs. Source-Drain Voltage

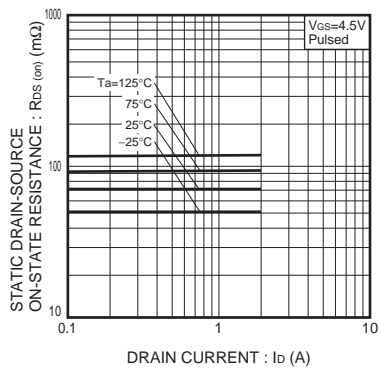


Fig.7 Static Drain-Source On-State Resistance vs. Drain Current ( I )

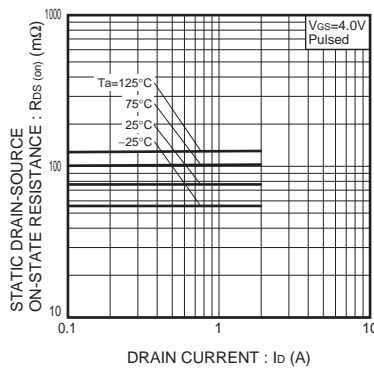


Fig.8 Static Drain-Source On-State Resistance vs. Drain Current ( II )

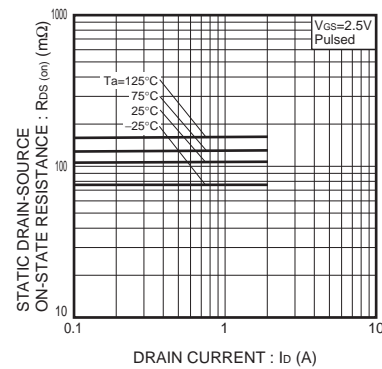


Fig.9 Static Drain-Source On-State Resistance vs. Drain Current ( III )

### ご 注 意

本資料の一部または全部を弊社の許可なく、転載・複写することを堅くお断りします。  
本資料の記載内容は改良などのため予告なく変更することがあります。  
本資料に記載されている内容は製品のご紹介資料です。ご使用にあたりましては、別途仕様書を必ずご請求のうえ、ご確認ください。  
本資料に記載されております応用回路例やその定数などの情報につきましては、本製品の標準的な動作や使い方を説明するものです。したがって、量産設計をされる場合には、外部諸条件を考慮していただきますようお願いいたします。  
本資料に記載されております製品の使用に関する応用回路例・情報・諸データは、あくまで一例を示すものであり、これらの使用に起因する工場所有権に関する諸問題につきましては、弊社は一切その責任を負いかねますのでご了承ください。  
本資料に記載されております製品の販売に関し、その製品自体の使用・販売、その他の処分以外には弊社の所有または管理している工業所有権など知的財産権またはその他のあらゆる権利について明示的にも黙視的にも、その実施または利用を買主に許諾するものではありません。  
本資料に記載されております製品および技術のうち「外国為替及び外国貿易法」に該当する製品または技術を輸出する場合、または国外に提供する場合には、同法に基づく許可が必要です。  
本製品は「耐放射線設計」はなされていません。

本資料に掲載されております製品は、一般的な電子機器（AV機器、OA機器、通信機器、家電製品、アミューズメント機器など）への使用を意図しています。極めて高度な信頼性が要求され、その製品の故障や誤動作が直接人命に関わるような機器・装置（医療機器、輸送機器、航空宇宙機、原子力制御、燃料制御、各種安全装置など）へのご使用を検討される際は、事前に弊社営業窓口までご相談願います。