

V_{DSS}	20V
$R_{DS(on)}$ (Max.)	105mΩ
I_D	2A
P_D	1W

●特長

- 1) 低オン抵抗
- 2) ゲート保護ダイオード内蔵
- 3) 小型面実装パッケージ(TSMT3)で省スペース
- 4) 鉛フリー対応済み、RoHS準拠

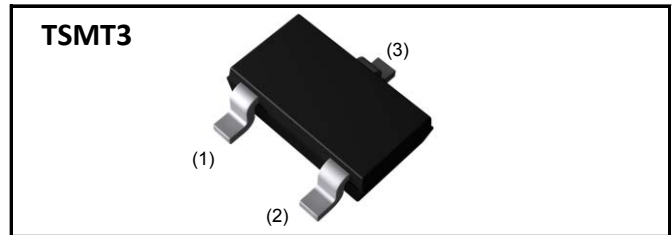
●用途

ロード SW

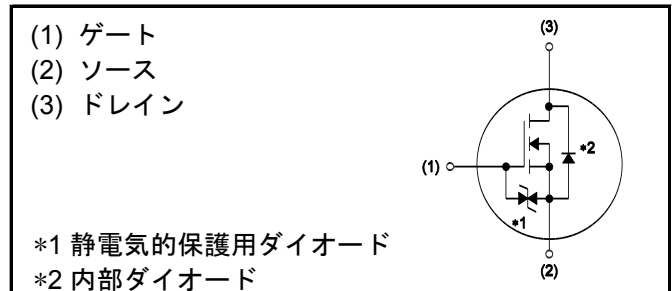
●絶対最大定格($T_a = 25^\circ\text{C}$)

Parameter	Symbol	Value	Unit
ドレイン・ソース間電圧	V_{DSS}	20	V
ドレイン電流 (直流)	I_D^{*1}	±2	A
ドレイン電流 (パルス)	$I_{D,pulse}^{*2}$	±6	A
ゲート・ソース間電圧	V_{GSS}	±10	V
許容損失	P_D^{*3}	1.0	W
	P_D^{*4}	0.54	W
ジャンクション温度	T_j	150	°C
保存温度	T_{stg}	-55 ~ +150	°C

●外観図



●内部回路図



●包装仕様

タイプ	包装形態	テーピング
	リールサイズ (mm)	180
	テープ幅 (mm)	8
	基本発注単位 (個)	3,000
	テーピングコード	TL
	標印	XK

●熱抵抗

Parameter	Symbol	Values			Unit
		Min.	Typ.	Max.	
熱抵抗 (ジャンクション・外気間)	R_{thJA}^{*3}	-	-	125	°C/W
熱抵抗 (ジャンクション・外気間)	R_{thJA}^{*4}	-	-	231	°C/W

●電気的特性($T_a = 25^\circ\text{C}$)

Parameter	Symbol	Conditions	Values			Unit
			Min.	Typ.	Max.	
ドレイン・ソース降伏電圧	$V_{(BR)DSS}$	$V_{GS} = 0V, I_D = 1mA$	20	-	-	V
ドレイン・ソース降伏電圧温度係数	$\frac{\Delta V_{(BR)DSS}}{\Delta T_j}$	$I_D = 1mA$ referenced to 25°C	-	20	-	mV/°C
ドレイン遮断電流	I_{DSS}	$V_{DS} = 20V, V_{GS} = 0V$	-	-	1	μA
ゲート漏れ電流	I_{GSS}	$V_{GS} = \pm 10V, V_{DS} = 0V$	-	-	± 10	μA
ゲートしきい値電圧	$V_{GS(th)}$	$V_{DS} = 10V, I_D = 1mA$	0.3	-	1.0	V
ゲートしきい値電圧温度係数	$\frac{\Delta V_{(GS)th}}{\Delta T_j}$	$I_D = 1mA$ referenced to 25°C	-	-1.9	-	mV/°C
ドレイン・ソース間オン抵抗	$R_{DS(on)}^{*5}$	$V_{GS} = 4.5V, I_D = 2A$	-	75	105	m Ω
		$V_{GS} = 2.5V, I_D = 2A$	-	95	135	
		$V_{GS} = 1.8V, I_D = 1A$	-	130	185	
		$V_{GS} = 1.5V, I_D = 0.4A$	-	170	240	
		$V_{GS} = 4.5V, I_D = 2A, T_j = 125^\circ\text{C}$	-	120	170	
ゲート抵抗	R_G	$f = 1MHz, \text{open drain}$	-	24	-	Ω
伝達コンダクタンス	g_{fs}^{*5}	$V_{DS} = 10V, I_D = 2A$	1.8	4.2	-	S

*1 チャネル温度が 150°C を超えることのない放熱条件でご使用下さい。

*2 $P_w \leq 10\mu\text{s}$, Duty cycle $\leq 1\%$

*3 セラミック基板実装時 (30×30×0.8mm)

*4 ガラエポ基板(FR4)実装時(12×20×0.8mm)

●電気的特性($T_a = 25^\circ\text{C}$)

Parameter	Symbol	Conditions	Values			Unit
			Min.	Typ.	Max.	
入力容量	C_{iss}	$V_{GS} = 0V$	-	180	-	pF
出力容量	C_{oss}	$V_{DS} = 10V$	-	45	-	
帰還容量	C_{rss}	$f = 1\text{MHz}$	-	25	-	
ターンオン遅延時間	$t_{d(on)}^{*5}$	$V_{DD} \approx 10V, V_{GS} = 4.5V$	-	6	-	ns
上昇時間	t_r^{*5}	$I_D = 1A$	-	17	-	
ターンオフ遅延時間	$t_{d(off)}^{*5}$	$R_L = 10\Omega$	-	30	-	
下降時間	t_f^{*5}	$R_G = 10\Omega$	-	30	-	

●ゲート電荷量特性($T_a = 25^\circ\text{C}$)

Parameter	Symbol	Conditions	Values			Unit
			Min.	Typ.	Max.	
ゲート総電荷量	Q_g^{*5}	$V_{DD} \approx 10V, I_D = 2A$ $V_{GS} = 4.5V$	-	2.0	-	nC
ゲート・ソース間電荷量	Q_{gs}^{*5}	$V_{DD} \approx 10V, I_D = 2A$	-	0.6	-	
ゲート・ドレイン間電荷量	Q_{gd}^{*5}	$V_{GS} = 4.5V$	-	0.4	-	

●内部ダイオード特性 (ソース・ドレイン間)($T_a = 25^\circ\text{C}$)

Parameter	Symbol	Conditions	Values			Unit
			Min.	Typ.	Max.	
ソース電流 (直流)	I_s^{*1}	$T_a = 25^\circ\text{C}$	-	-	0.8	A
順方向電圧	V_{SD}^{*5}	$V_{GS} = 0V, I_s = 2A$	-	-	1.2	V

*5 パルス

●電気的特性曲線

Fig.1 Power Dissipation Derating Curve

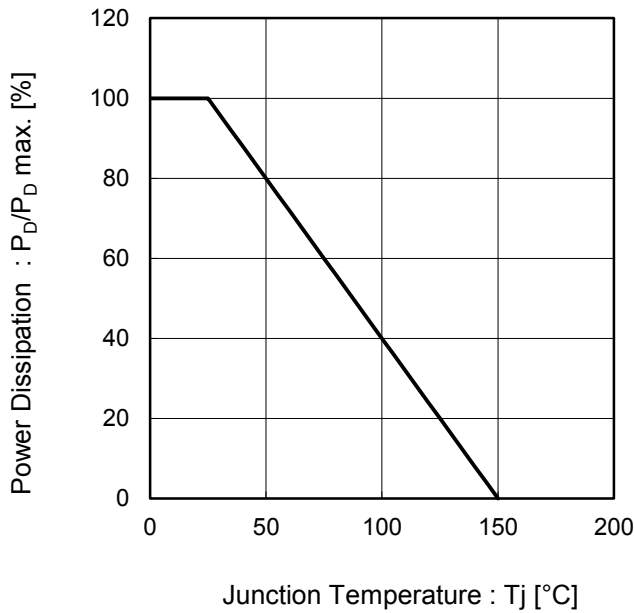


Fig.2 Maximum Safe Operating Area

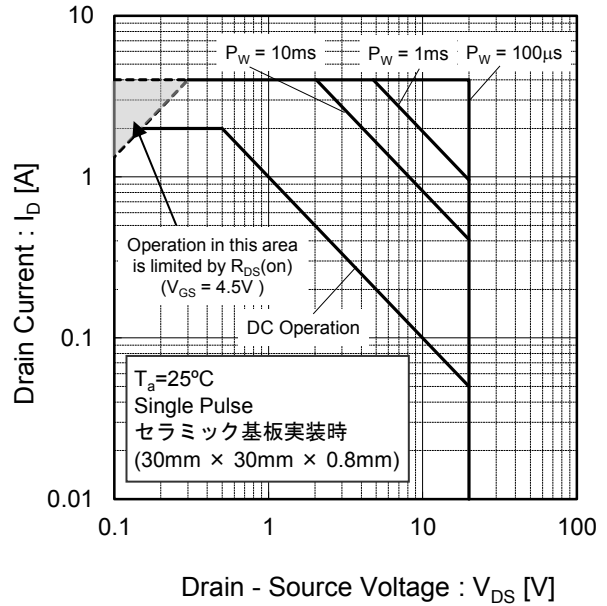


Fig.3 Normalized Transient Thermal Resistance vs. Pulse Width

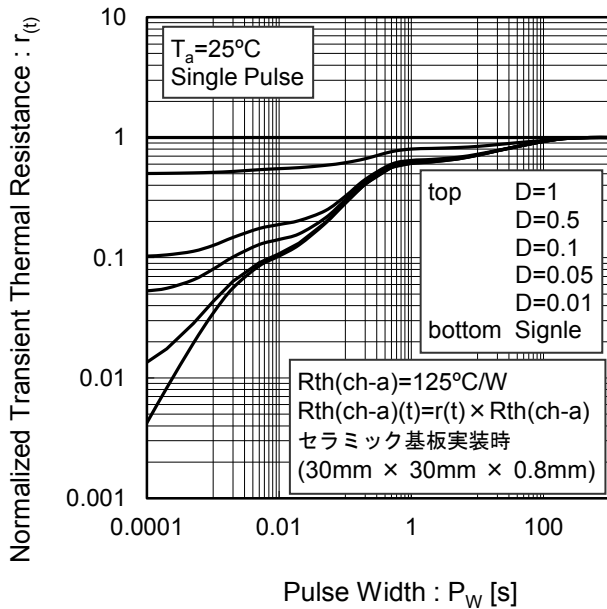
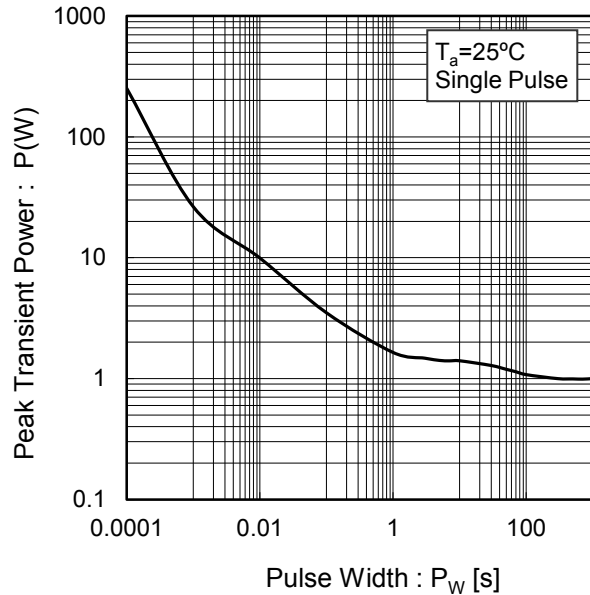


Fig.4 Single Pulse Maximum Power dissipation



●電氣的特性曲線

Fig.5 Typical Output Characteristics(I)

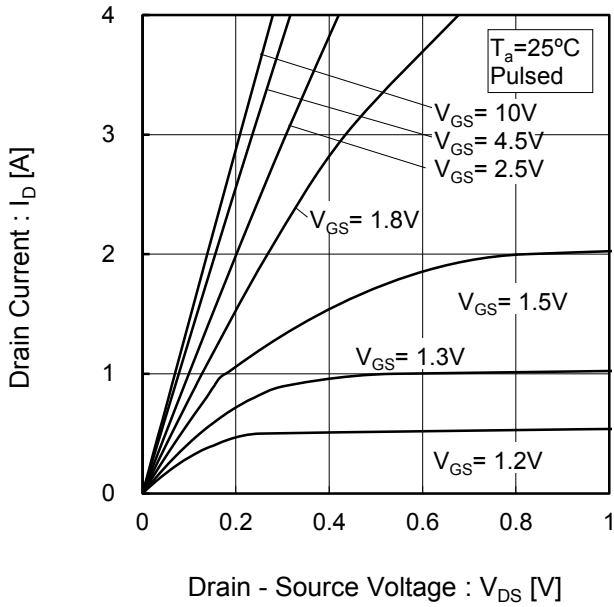
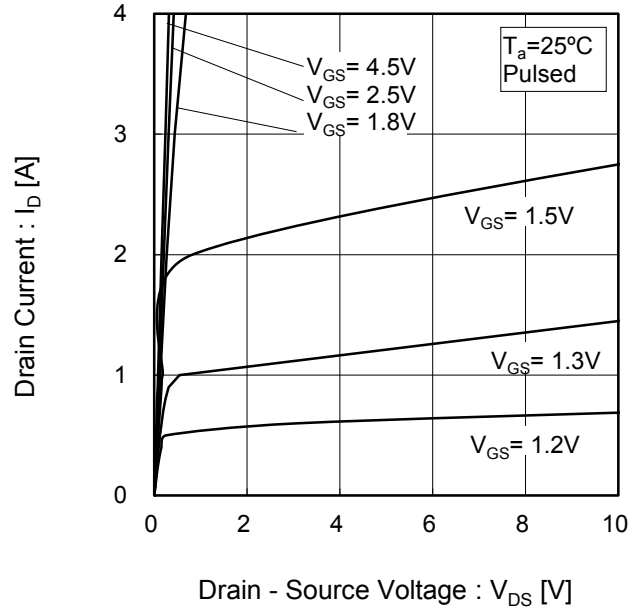


Fig.6 Typical Output Characteristics(II)



●電気的特性曲線

Fig.7 Breakdown Voltage vs. Junction Temperature

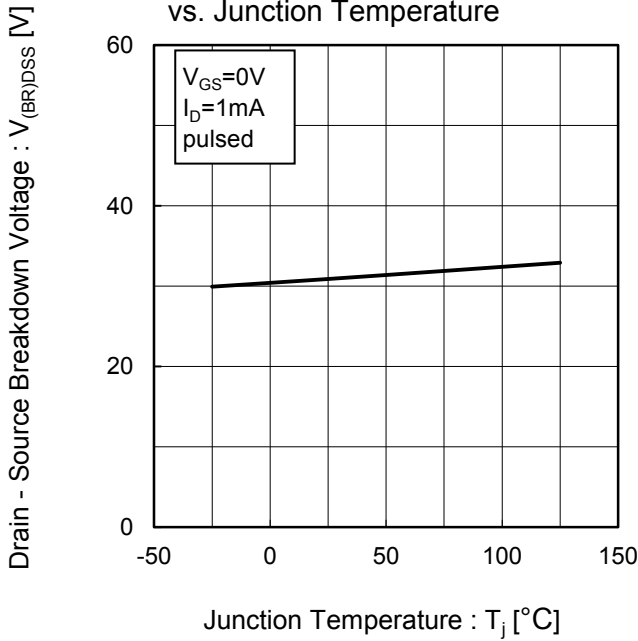


Fig.8 Typical Transfer Characteristics

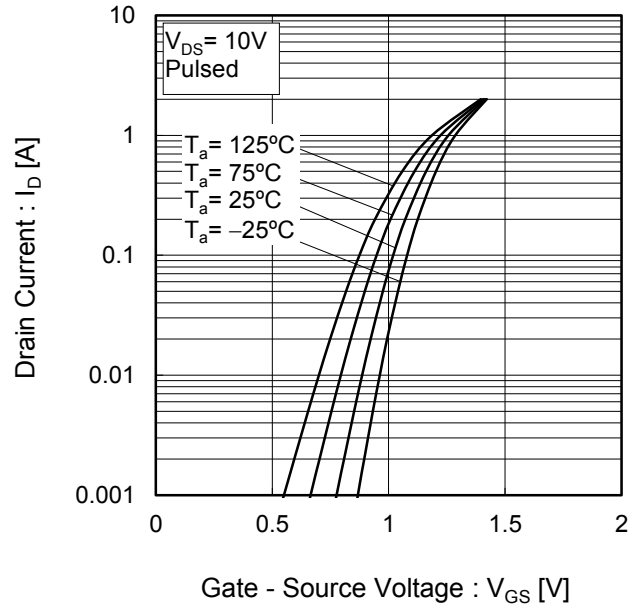


Fig.9 Gate Threshold Voltage vs. Junction Temperature

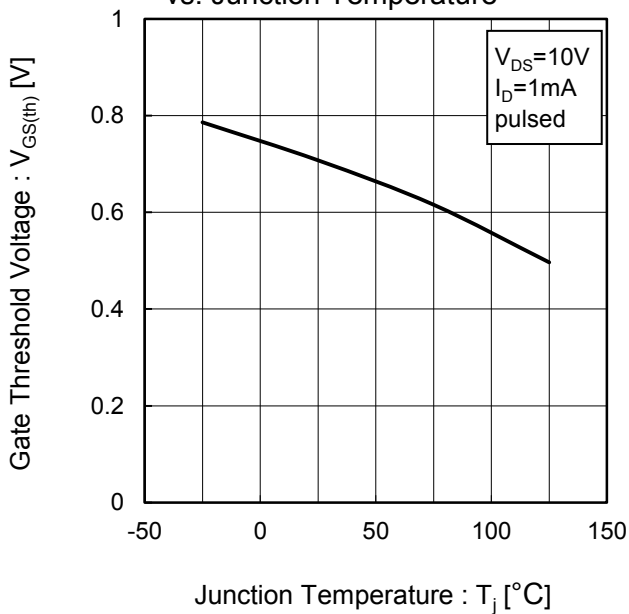
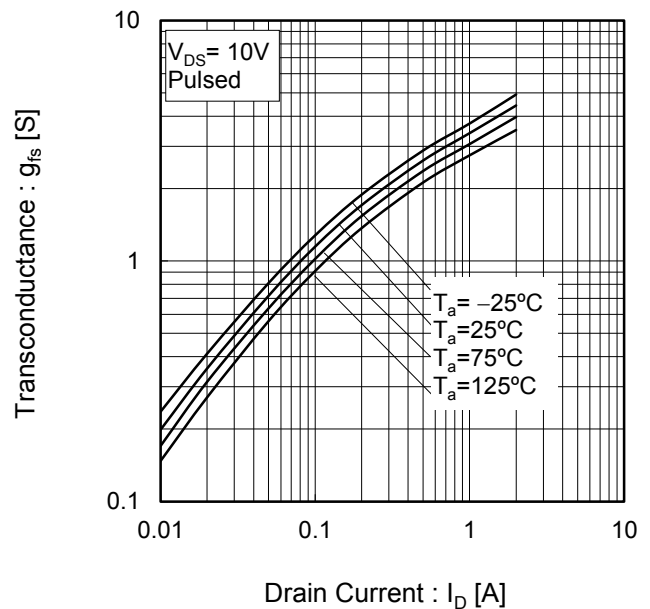


Fig.10 Transconductance vs. Drain Current



●電氣的特性曲線

Fig.11 Drain Current Derating Curve

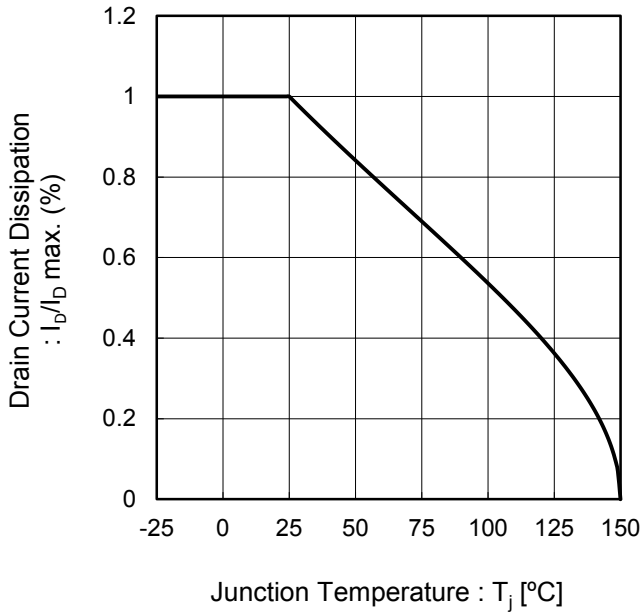


Fig.12 Static Drain - Source On - State Resistance vs. Gate Source Voltage

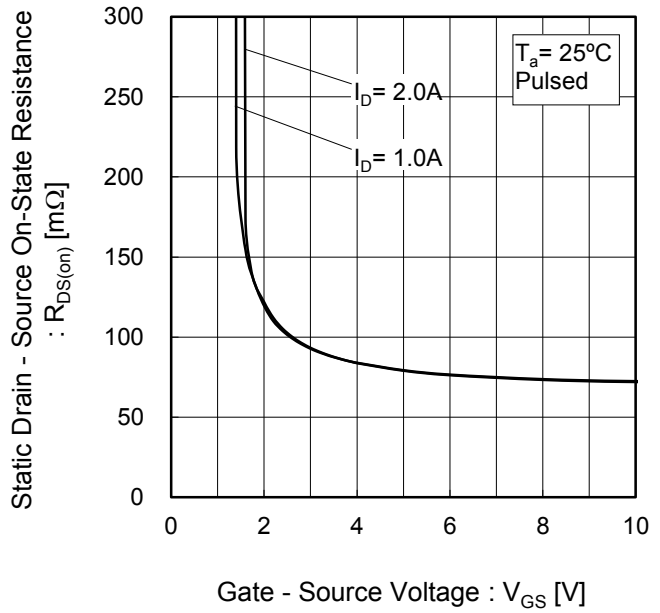


Fig.13 Static Drain - Source On - State Resistance vs. Drain Current(I)

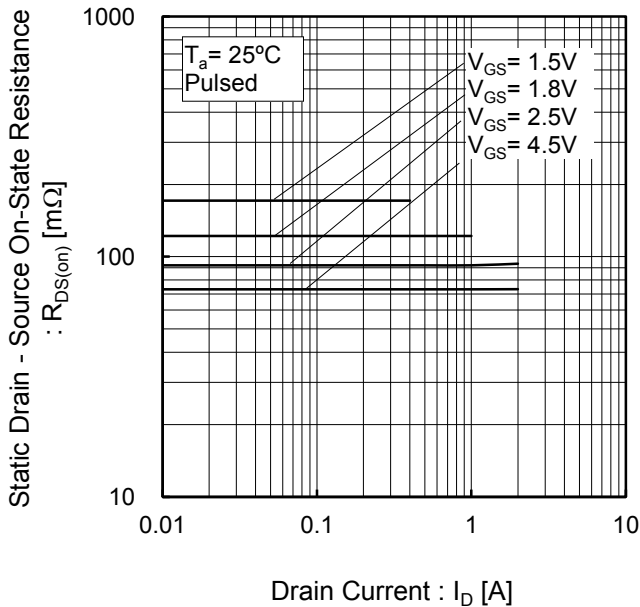
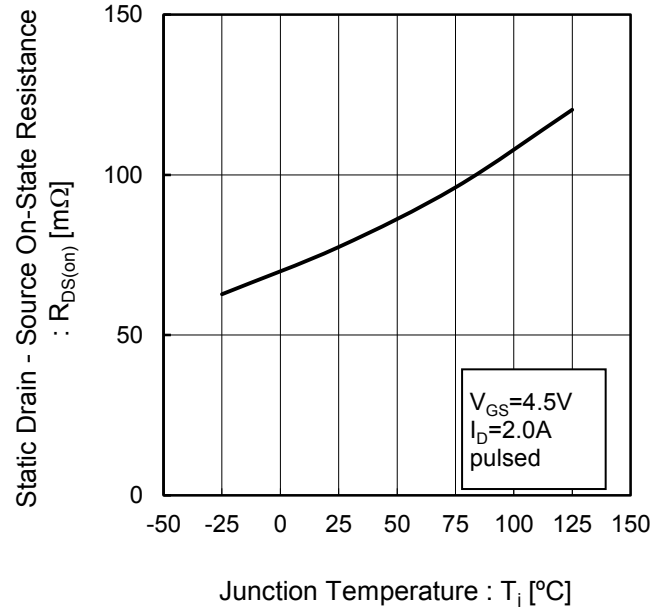


Fig.14 Static Drain - Source On - State Resistance vs. Junction Temperature



●電気的特性曲線

Fig.15 Static Drain-Source On-State Resistance vs. Drain Current(II)

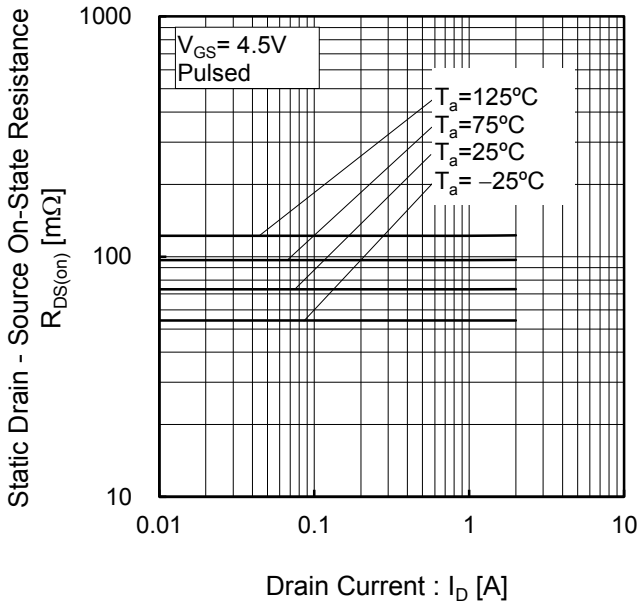


Fig.16 Static Drain - Source On - State Resistance vs. Drain Current(III)

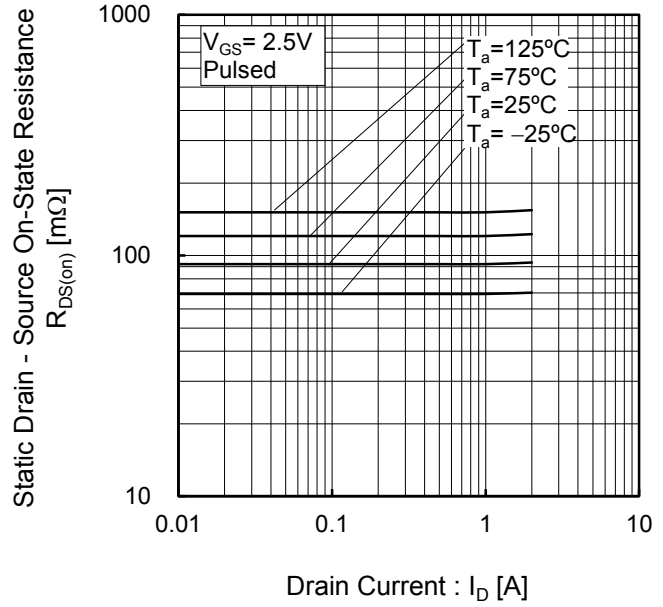
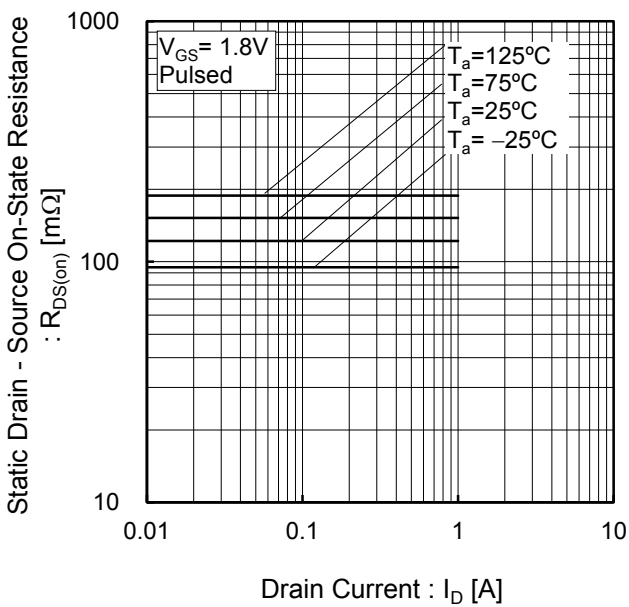


Fig.17 Static Drain - Source On - State Resistance vs. Drain Current(IV)



●電気的特性曲線

Fig.18 Typical Capacitance vs. Drain - Source Voltage

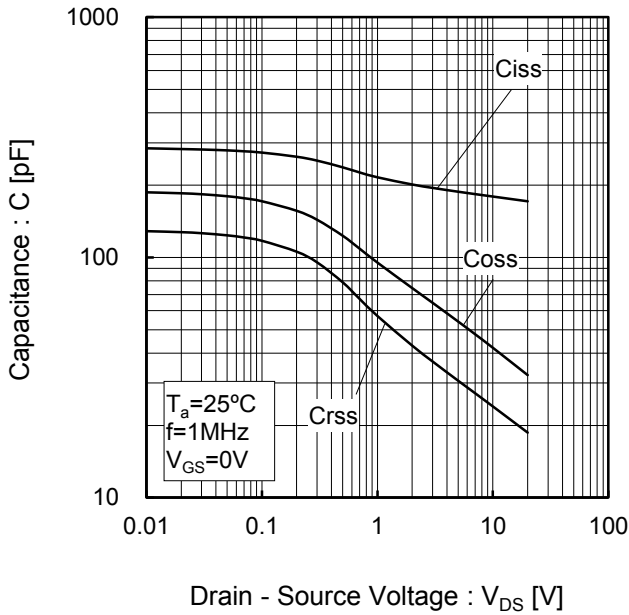


Fig.19 Switching Characteristics

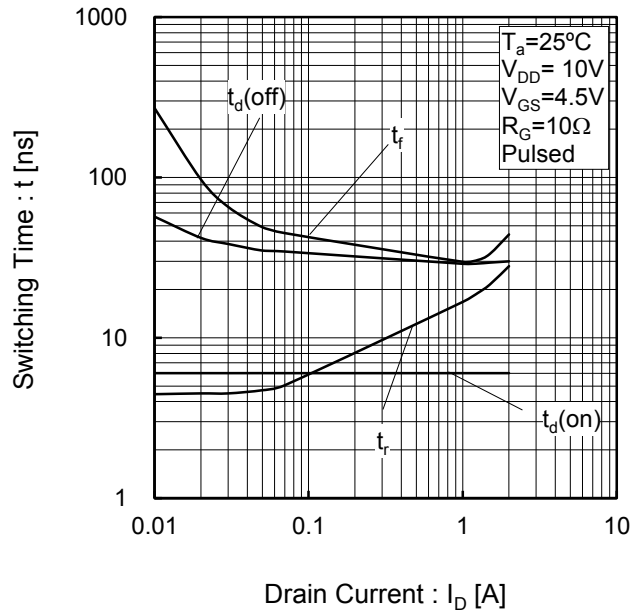


Fig.20 Dynamic Input Characteristics

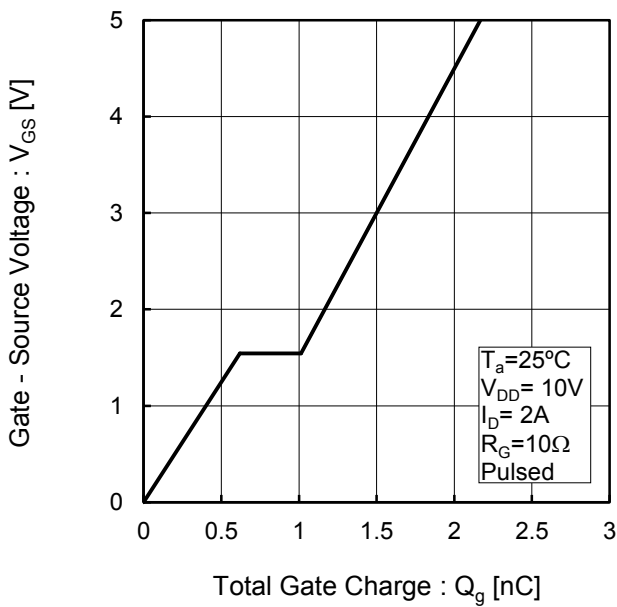
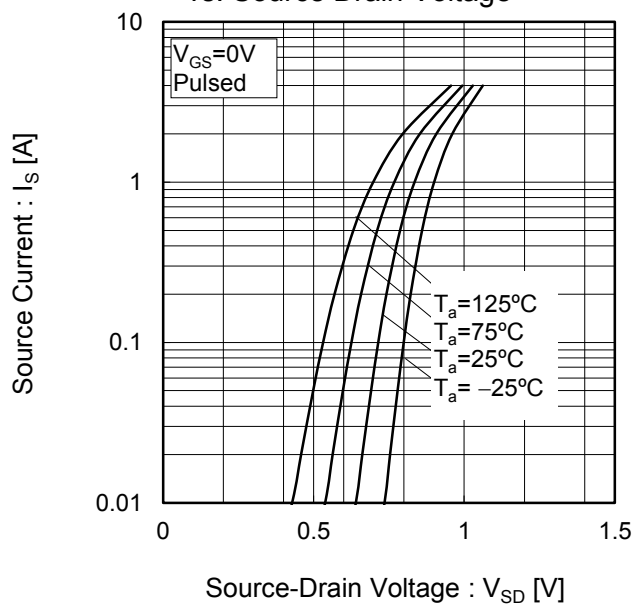


Fig.21 Source Current vs. Source Drain Voltage



●測定回路図

Fig.1-1 スイッチング時間測定回路

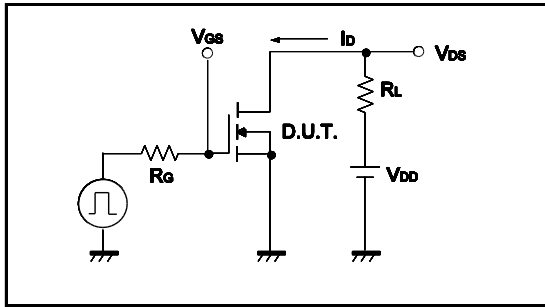


Fig.1-2 スイッチング波形

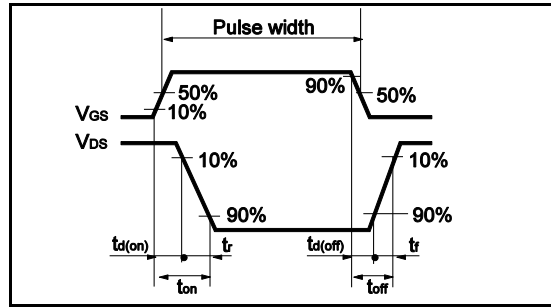


Fig.2-1 ゲート電荷量測定回路

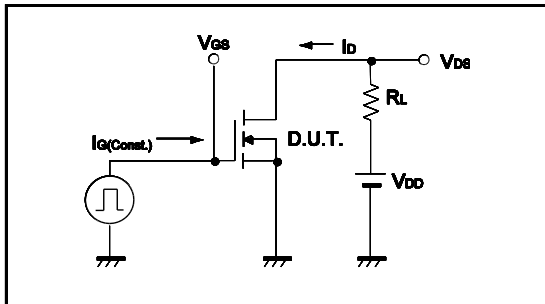
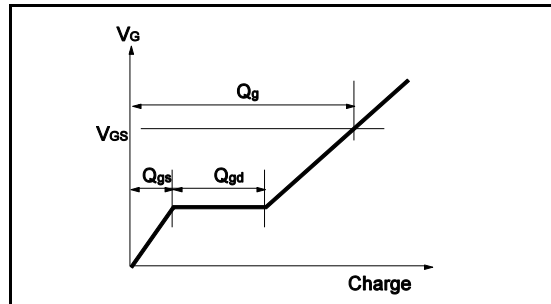


Fig.2-2 ゲート電荷量波形



ご 注 意

本資料の一部または全部をロームの許可なく、転載・複写することを堅くお断りします。

本資料の記載内容は改良などのため予告なく変更することがあります。

本資料に記載されている内容は製品のご紹介資料です。ご使用にあたりましては、別途仕様書を必ずご請求のうえ、ご確認ください。

本資料に記載されております応用回路例やその定数などの情報につきましては、本製品の標準的な動作や使い方を説明するものです。したがって、量産設計をされる場合には、外部諸条件を考慮していただきますようお願いいたします。

本資料に記載されております情報は、正確を期すため慎重に作成したものです。万が一、当該情報の誤り・誤植に起因する損害がお客様に生じた場合においても、ロームはその責任を負うものではありません。

本資料に記載されております技術情報は、製品の代表的動作および応用回路例などを示したものであり、ロームまたは他社の知的財産権その他のあらゆる権利について明示的にも黙示的にも、その実施または利用を許諾するものではありません。上記技術情報の使用に起因して紛争が発生した場合、ロームはその責任を負うものではありません。

本資料に掲載されております製品は、一般的な電子機器（AV機器、OA機器、通信機器、家電製品、アミューズメント機器など）への使用を意図しています。

本資料に掲載されております製品は、「耐放射線設計」はなされていません。

ロームは常に品質・信頼性の向上に取り組んでおりますが、種々の要因で故障することもあり得ます。

ローム製品が故障した際、その影響により人身事故、火災損害等が起こらないようご使用機器でのディレーティング、冗長設計、延焼防止、フェイルセーフ等の安全確保をお願いします。定格を超えたご使用や使用上の注意書が守られていない場合、いかなる責任もロームは負うものではありません。

極めて高度な信頼性が要求され、その製品の故障や誤動作が直接人命を脅かしあるいは人体に危害を及ぼすおそれのある機器・装置・システム（医療機器、輸送機器、航空宇宙機、原子力制御、燃料制御、各種安全装置など）へのご使用を意図して設計・製造されたものではありません。上記特定用途に使用された場合、いかなる責任もロームは負うものではありません。上記特定用途への使用を検討される際は、事前にローム営業窓口までご相談願います。

本資料に記載されております製品および技術のうち「外国為替及び外国貿易法」に該当する製品または技術を輸出する場合、または国外に提供する場合には、同法に基づく許可が必要です。



ローム製品のご検討ありがとうございます。
より詳しい資料やカタログなどご用意しておりますので、お問合せください。

ROHM Customer Support System

<http://www.rohm.co.jp/contact/>