オペアンプ

車載向け 高速 CMOS オペアンプ

LMR1701YG-C

概要

LMR1701YG-C は出力フルスイングの 1 回路入り CMOS オペアンプです。特長として広帯域、高スルーレート、低電圧動作、低入力バイアス電流があり、ADC 入力バッファアンプやセンサアプリケーション、エンジンコントロールユニット、EPS、ABS、車載用途全般に適しています。

特長

- AEC-Q100 対応(Note 1)
- 広帯域
- 高スルーレート
- 低入力バイアス電流
- 出力フルスイング
- シャットダウン機能付き

(Note 1) Grade 1

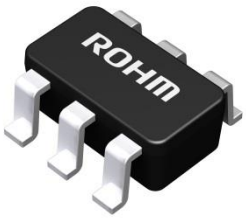
用途

- エンジンコントロールユニット
- EPS
- ABS
- 車載電装全般
- ADC 入力バッファアンプ
- DAC 出力アンプ
- 各種センサアンプ
- アクティブフィルタ
- 各種増幅器

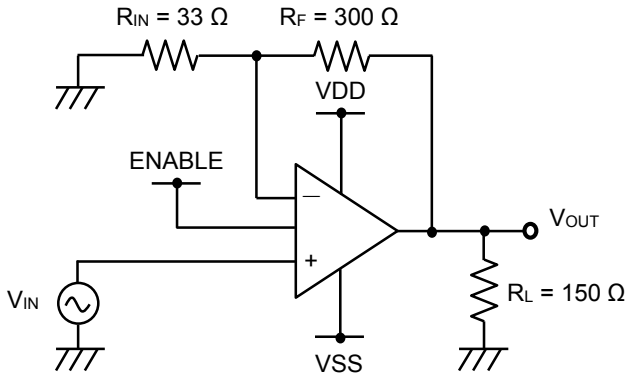
重要特性

- 利得帯域幅積: 150 MHz (Typ)
- スルーレート: 80 V/μs (Typ)
- 同相入力電圧範囲: V_{SS} ～ V_{DD} - 0.9 V
- 入力バイアス電流: 2.6 pA (Typ)
- 動作電源電圧範囲
  - 単電源: 2.7 V ～ 5.5 V
  - 両電源: ±1.35 V ～ ±2.75 V
- 動作温度範囲: -40 °C ～ +125 °C

パッケージ	W (Typ) x D (Typ) x H (Max)
SSOP6	2.9 mm x 2.8 mm x 1.25 mm



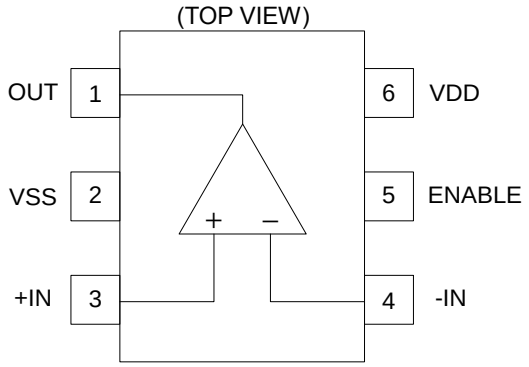
基本アプリケーション回路



$$V_{OUT} = \left(1 + \frac{R_F}{R_{IN}}\right) V_{IN}$$

© 2020 ROHM Co., Ltd. All rights reserved.

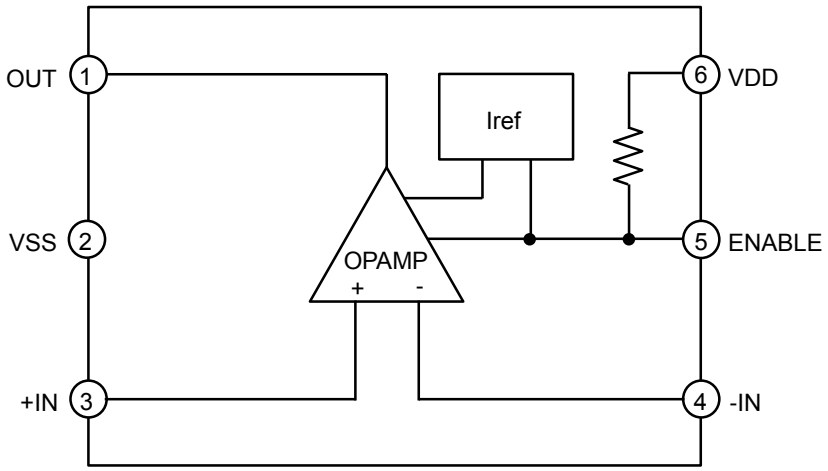
端子配置図



端子説明

端子番号	端子名	機　能
1	OUT	出力
2	VSS	負電源/グラウンド
3	+IN	非反転入力
4	-IN	反転入力
5	ENABLE	ENABLE 入力 (V_{ENABLE} = V_H: 回路アクティブ / V_{ENABLE} = V_L: シャットダウン)
6	VDD	正電源

ブロック図



各ブロック動作説明

1. OPAMP:
   グラウンドセンスタイプの高速差動入力対及び、AB 級出力回路を備えた出力フルスイングオペアンプブロック。

2. Iref:
   オペアンプが動作するために必要な基準電流を供給するブロック。

© 2020 ROHM Co., Ltd. All rights reserved.

絶対最大定格 (Ta = 25 °C)

項　目	記号	定　格	単位
電源電圧 (V_{DD} - V_{SS})	V_S	7.0	V
差動入力電圧*(Note 1)*	V_{ID}	V_S	V
同相入力電圧範囲	V_{ICMR}	(V_{SS} - 0.3) ～ (V_{DD} + 0.3)	V
ENABLE 入力電圧範囲	V_{EN}	(V_{SS} - 0.3) ～ (V_{DD} + 0.3)	V
入力電流	I_I	±10	mA
最高接合部温度	Tjmax	150	°C
保存温度範囲	Tstg	-55 ～ +150	°C

注意 1: 印加電圧及び動作温度範囲などの絶対最大定格を超えた場合は、劣化または破壊に至る可能性があります。また、ショートモードもしくはオープンモードなど、破壊状態を想定できません。絶対最大定格を超えるような特殊モードが想定される場合、ヒューズなど物理的な安全対策を施して頂けるようご検討お願いします。

注意 2: 最高接合部温度を超えるようなご使用をされますと、チップ温度上昇により、IC 本来の性質を悪化させることにつながります。最高接合部温度を超える場合は基板サイズを大きくする、放熱用銅箔面積を大きくする、放熱板を使用するなど、最高接合部温度を超えないよう熱抵抗にご配慮ください。

(Note 1) 差動入力電圧は反転入力端子と非反転入力端子間の電位差を示します。その時各入力端子の電位は V_{SS} 以上の電位としてください。

熱抵抗*(Note 2)*

項目	記号	熱抵抗(Typ)		単位
		1 層基板*(Note 4)*	4 層基板*(Note 5)*	
SSOP6				
ジャンクション—周囲温度間熱抵抗	θ_{JA}	376.5	185.4	°C/W
ジャンクション—パッケージ上面中心間熱特性パラメータ*(Note 3)*	Ψ_{JT}	40	30	°C/W

(Note 2) JESD51-2A(Still-Air)に準拠。
(Note 3) ジャンクションからパッケージ（モールド部分）上面中心までの熱特性パラメータ。
(Note 4) JESD51-3 に準拠した基板を使用。
(Note 5) JESD51-7 に準拠した基板を使用。

測定基板	基板材	基板寸法
1 層	FR-4	114.3 mm x 76.2 mm x 1.57 mmt

1 層目（表面）銅箔	
銅箔パターン	銅箔厚
実装ランドパターン ＋電極引出し用配線	70 µm

測定基板	基板材	基板寸法
4 層	FR-4	114.3 mm x 76.2 mm x 1.6 mmt

1 層目（表面）銅箔		2 層目、3 層目（内層）銅箔		4 層目（裏面）銅箔	
銅箔パターン	銅箔厚	銅箔パターン	銅箔厚	銅箔パターン	銅箔厚
実装ランドパターン ＋電極引出し用配線	70 µm	74.2 mm□（正方形）	35 µm	74.2 mm□（正方形）	70 µm

推奨動作条件

項　目		記号	最小	標準	最大	単位
電源電圧 (V_{DD} - V_{SS})	単電源	V_S	2.7	5.0	5.5	V
	両電源		±1.35	±2.50	±2.75	
動作温度		Topr	-40	+25	+125	°C

© 2020 ROHM Co., Ltd. All rights reserved.

電気的特性 (特に指定のない限り V_S = 5.5 V, V_{SS} = 0 V, R_L = 150 Ω to V_S/2)

項目	記号	温度範囲	規格値			単位	条件
			最小	標準	最大		
入力オフセット電圧	V_{IO}	25 °C	-	1	6	mV	絶対値表記
		-40 °C ～ +125 °C	-	-	8		
入力オフセット電圧温度ドリフト	$\Delta V_{IO}/\Delta T$	-40 °C ～ +125 °C	-	2.5	-	μV/°C	絶対値表記
入力オフセット電流	I_{IO}	25 °C	-	0.2	-	pA	絶対値表記
入力バイアス電流	I_B	25 °C	-	2.6	-	pA	絶対値表記
回路電流	I_{DD}	25 °C	-	9.6	14.0	mA	-
		-40 °C ～ +125 °C	-	-	16.0		
シャットダウン電流	I_{DD_SD}	25 °C	-	0.15	1.00	μA	-
同相信号除去比	CMRR	-40 °C ～ +125 °C	66	80	-	dB	V_{ICMR} = 0.0 V ～ 4.6 V
電源電圧除去比	PSRR	-40 °C ～ +125 °C	60	86	-	dB	V_{DD} = 2.7 V ～ 5.5 V
同相入力電圧範囲	V_{ICMR}	25 °C	0	-	V_{DD} - 0.9	V	V_{SS} ～ V_{DD} - 0.9 V
大振幅電圧利得	A_V	25 °C	95	120	-	dB	R_L = 100 Ω, V_{OUT} = 0.5 V ～ 5.0 V
		-40 °C ～ +125 °C	90	-	-	dB	
出力電圧 High	V_{OH}	25 °C	-	15	100	mV	R_L = 2 kΩ, V_{OH} = V_{DD} - V_{OUT}
			-	250	500	mV	R_L = 100 Ω, V_{OH} = V_{DD} - V_{OUT}
出力電圧 Low	V_{OL}	25 °C	-	20	100	mV	R_L = 2 kΩ
			-	150	500	mV	R_L = 100 Ω
出力ソース電流*(Note 1)*	I_{OH}	25 °C	-	200	-	mA	V_{OUT} = V_{SS} 絶対値表記
出力シンク電流*(Note 1)*	I_{OL}	25 °C	-	130	-	mA	V_{OUT} = V_{DD} 絶対値表記
スルーレート	SR	25 °C	-	80	-	V/μs	V_{OUT} = 2 Vp-p, R_L = 150 Ω
セトリング時間 (0.1%)	t_S	25 °C	-	30	-	ns	V_{OUT} = 2 Vstep, G = 6 dB, R_L = 150 Ω
利得帯域幅積	GBW	25 °C	-	150	-	MHz	G = 20 dB, R_L = 150 Ω
位相余裕	θ	25 °C	-	50	-	deg	G = 20 dB, R_L = 150 Ω
入力換算雑音電圧密度	Vn	25 °C	-	3	-	nV/√Hz	f = 1 MHz, R_L = 150 Ω
全高調波歪率 + 雑音	THD+N	25 °C	-	0.003	-	%	f = 1 kHz, G = 6 dB, V_{OUT} = 3 Vp-p, R_L = 150 Ω
ターンオン時間	t_{ON}	25 °C	-	5	-	μs	-
ターンオフ時間	t_{OFF}	25 °C	-	20	-	ns	-
ターンオン電圧*(Note 2,3)*	V_H	25 °C	2.5	-	5.5	V	-
ターンオフ電圧*(Note 2,4)*	V_L	25 °C	0	-	0.8	V	-

(Note 1) 高温環境下では IC の許容損失を考慮し、出力電流値を決定してください。
出力端子を連続的に短絡すると、発熱による IC 内部の温度上昇のため出力電流値が減少する場合があります。
(Note 2) ENABLE 端子が未接続の場合、端子は IC 内部回路により V_{DD} 電位にプルアップされているため動作状態になります。
(Note 3) IC が動作状態となる入力電圧。
(Note 4) IC がシャットダウン状態となる入力電圧。

© 2020 ROHM Co., Ltd. All rights reserved.

電気的特性 (特に指定のない限り V_S = 2.7 V, V_{SS} = 0 V, R_L = 150 Ω to V_S/2) — 続き

項目	記号	温度範囲	規格値			単位	条件
			最小	標準	最大		
入力オフセット電圧	V_{IO}	25 °C	-	1	6	mV	絶対値表記
		-40 °C ～ +125 °C	-	-	8		
入力オフセット電圧温度ドリフト	$\Delta V_{IO}/\Delta T$	-40 °C ～ +125 °C	-	2.5	-	μV/°C	絶対値表記
入力オフセット電流	I_{IO}	25 °C	-	0.2	-	pA	絶対値表記
入力バイアス電流	I_B	25 °C	-	2.6	-	pA	絶対値表記
回路電流	I_{DD}	25 °C	-	8.7	13.0	mA	-
		-40 °C ～ +125 °C	-	-	14.5		
シャットダウン電流	I_{DD_SD}	25 °C	-	0.15	1.00	μA	-
同相信号除去比	CMRR	-40 °C ～ +125 °C	60	80	-	dB	V_{ICMR} = 0.0 V ～ 1.8 V
電源電圧除去比	PSRR	-40 °C ～ +125 °C	60	86	-	dB	V_{DD} = 2.7 V ～ 5.5 V
同相入力電圧範囲	V_{ICMR}	25 °C	0	-	V_{DD} - 0.9	V	V_{SS} ～ V_{DD} - 0.9 V
大振幅電圧利得	A_V	25 °C	90	120	-	dB	R_L = 100 Ω, V_{OUT} = 0.5 V ～ 2.2 V
		-40 °C ～ +125 °C	90	-	-	dB	
出力電圧 High	V_{OH}	25 °C	-	10	100	mV	R_L = 2 kΩ, V_{OH} = V_{DD} - V_{OUT}
			-	150	500	mV	R_L = 100 Ω, V_{OH} = V_{DD} - V_{OUT}
出力電圧 Low	V_{OL}	25 °C	-	5	100	mV	R_L = 2 kΩ
			-	70	500	mV	R_L = 100 Ω
出力ソース電流*(Note 1)*	I_{OH}	25 °C	-	60	-	mA	V_{OUT} = V_{SS} 絶対値表記
出力シンク電流*(Note 1)*	I_{OL}	25 °C	-	120	-	mA	V_{OUT} = V_{DD} 絶対値表記
スルーレート	SR	25 °C	-	70	-	V/μs	V_{OUT} = 1 Vp-p, R_L = 150 Ω
セトリング時間 (0.1%)	t_S	25 °C	-	30	-	ns	V_{OUT} = 1 Vstep, G = 6 dB, R_L = 150 Ω
利得帯域幅積	GBW	25 °C	-	140	-	MHz	G = 20 dB, R_L = 150 Ω
位相余裕	θ	25 °C	-	50	-	deg	G = 20 dB, R_L = 150 Ω
入力換算雑音電圧密度	Vn	25 °C	-	3	-	nV/√Hz	f = 1 MHz, R_L = 150 Ω
全高調波歪率 + 雑音	THD+N	25 °C	-	0.0015	-	%	f = 1 kHz, G = 6 dB, V_{OUT} = 1 Vp-p, R_L = 150 Ω
ターンオン時間	t_{ON}	25 °C	-	10	-	μs	-
ターンオフ時間	t_{OFF}	25 °C	-	20	-	ns	-
ターンオン電圧*(Note 2,3)*	V_H	25 °C	2.5	-	2.7	V	-
ターンオフ電圧*(Note 2,4)*	V_L	25 °C	0	-	0.8	V	-

(Note 1) 高温環境下では IC の許容損失を考慮し、出力電流値を決定してください。
出力端子を連続的に短絡すると、発熱による IC 内部の温度上昇のため出力電流値が減少する場合があります。
(Note 2) ENABLE 端子が未接続の場合、端子は IC 内部回路により V_{DD} 電位にプルアップされているため動作状態になります。
(Note 3) IC が動作状態となる入力電圧。
(Note 4) IC がシャットダウン状態となる入力電圧。

© 2020 ROHM Co., Ltd. All rights reserved.

電気的特性用語説明

ここでは本データシートの用語を説明します。項目と一般的に使用される記号も示します。
ここに挙げる項目名や記号、意味については他メーカーや一般の文書等とは異なる場合がありますのでご注意ください。

1. 絶対最大定格

絶対最大定格項目は瞬間的であっても超えてはならない条件を示すものです。絶対最大定格を超えた電圧の印加や絶対最大定格温度環境外での使用は、IC の特性劣化や破壊を生じる原因となります。

1.1 電源電圧 (V_S)
正側電源端子と負側電源端子との間に内部回路の特性劣化や破壊なしに印加できる最大電圧を示します。

1.2 差動入力電圧 (V_{ID})
+入力端子と-入力端子の間に IC の特性劣化や破壊なしに印加できる最大電圧を示します。

1.3 同相入力電圧 (V_{ICMR})
+入力端子と-入力端子に IC の特性劣化や破壊なしに印加できる最大電圧を示します。
最大定格の同相入力電圧範囲は IC の正常動作を保証するものではありません。IC の正常動作を期待する場合は電気的特性項目の同相入力電圧範囲に従う必要があります。

2. 電気的特性項目

2.1 入力オフセット電圧 (V_{IO})
+入力端子と-入力端子の間の電位差を示します。出力電圧を 0 V にするために必要な入力電圧差とも言い換えることができます。

2.2 入力オフセット電圧温度ドリフト ($\Delta V_{IO} / \Delta T$)
周囲温度変動に対する入力オフセット電圧変動の比を示します。

2.3 入力オフセット電流 (I_{IO})
+入力端子と-入力端子の入力バイアス電流の差を示します。

2.4 入力バイアス電流 (I_B)
入力端子に流れ込むあるいは入力端子から流れ出す電流を示します。
+入力端子の入力バイアス電流と-入力端子の入力バイアス電流との平均値で定義します。

2.5 回路電流 (I_{DD})
IC 個別の規定の条件及び無負荷、定常状態において流れる IC 単体の電流を示します。

2.6 シャットダウン電流 (I_{DD_SD})
シャットダウン時の回路電流を示します。

2.7 同相信号除去比 (CMRR)
同相入力電圧を変化させた時の入力オフセット電圧の変動の比を示します。通常、直流変動分です。
CMRR = (同相入力電圧変化分) / (入力オフセット変動分)

2.8 電源電圧除去比 (PSRR)
電源電圧を変化させた時の入力オフセット電圧の変動の比を示します。通常、直流変動分です。
PSRR = (電源電圧変化分) / (入力オフセット変動分)

2.9 同相入力電圧範囲 (V_{ICMR})
IC が正常に動作する入力電圧範囲を示します。

2.10 大振幅電圧利得 (A_V)
+入力端子、-入力端子の差電圧に対する出力電圧への増幅率(利得)を示します。
通常、直流電圧に対する増幅率(利得)です。
A_V = (出力電圧) / (差動入力電圧)

2.11 出力電圧 High / 出力電圧 Low (V_{OH} / V_{OL})
規定の負荷条件で IC が出力できる電圧範囲を示します。出力電圧 High と Low に分けられます。
出力電圧 High は出力電圧の上限を示しており、出力電圧 Low は出力電圧の下限を示します。

© 2020 ROHM Co., Ltd. All rights reserved.

電気的特性用語説明 — 続き

2.12 出力ソース電流/出力シンク電流 (I_{OH} / I_{OL})
規定の出力条件(出力電圧や負荷条件等)で出力できる最大の出力電流を示します。出力ソース電流と出力シンク電流に分けられます。出力ソース電流はICからの流出電流を示しており、出力シンク電流はICへの流入電流を示します。

2.13 スルーレート (SR)
オペアンプの応答速度を表すパラメータです。出力電圧が規定した単位時間当りに変化できる割合を示します。

2.14 セトリング時間 (0.1%) (t_S)
ステップ入力を印加してから出力電圧が目標値に対して定められた誤差範囲 (0.1%) に収まるまでの時間を示します。

2.15 利得帯域幅積 (GBW)
利得の傾きが-6 dB/octave で減衰する領域における任意の周波数と、その利得の積を示します。

2.16 位相余裕 (θ)
オペアンプの利得が 1 となる周波数において、位相遅れ 180°からの余裕度を示します。

2.17 入力換算雑音電圧 (Vn)
オペアンプの内部で発生する雑音電圧を等価的に入力端子に直列に接続される理想電圧源で表したものです。

2.18 全高調波歪率+雑音 (THD+N)
出力信号に対する高調波成分と雑音成分の含有率を示します。

2.19 ターンオン時間/ターンオフ時間 (t_{ON} / t_{OFF})
ターンオン時間はENABLE端子にターンオン電圧が印加されてからICが通常動作に復帰するまでの時間を示します。
ターンオフ時間はENABLE端子にターンオフ電圧が印加されてからICがシャットダウン状態になるまでの時間を示します。

2.20 ターンオン電圧/ターンオフ電圧 (V_H / V_L)
ターンオン電圧(V_H)がENABLE端子に印加されている場合、ICは動作状態です。
ターンオフ電圧(V_L)がENABLE端子に印加されている場合、ICはシャットダウン状態となります。

© 2020 ROHM Co., Ltd. All rights reserved.

特性データ

(参考データ) V_{SS} = 0 V

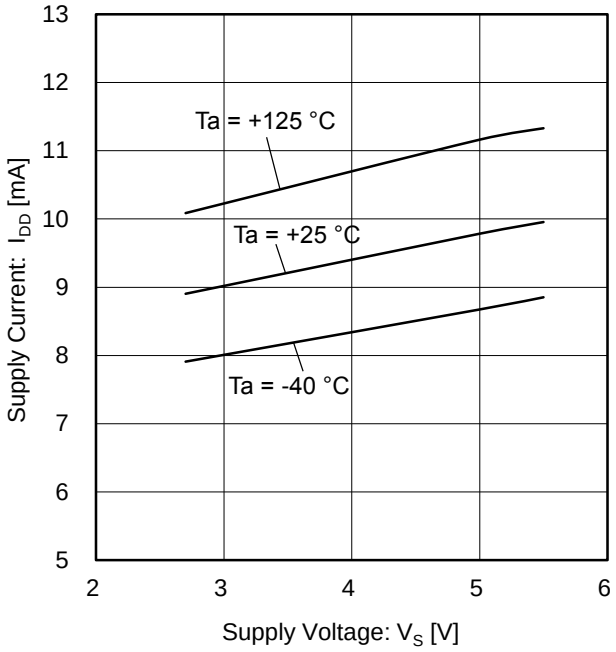


Figure 1. 回路電流 vs 電源電圧

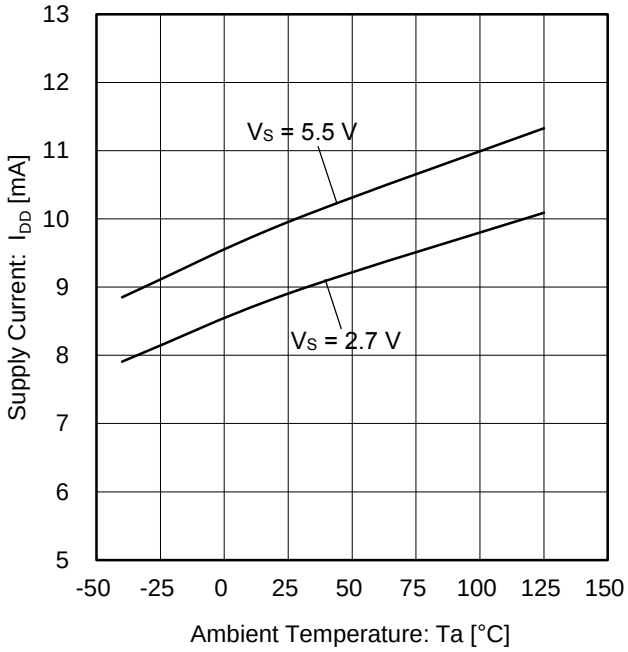


Figure 2. 回路電流 vs 温度

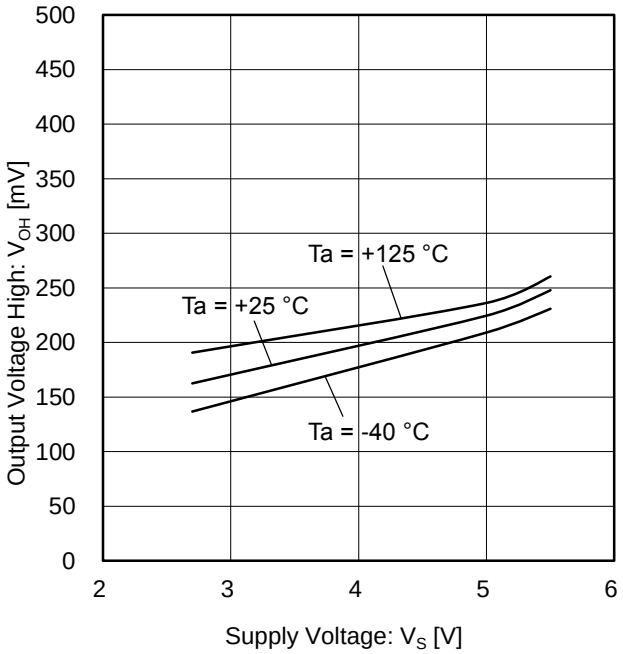


Figure 3. 出力電圧 High vs 電源電圧
(R_L = 100 Ω, V_{OH} = V_{DD} - V_{OUT})

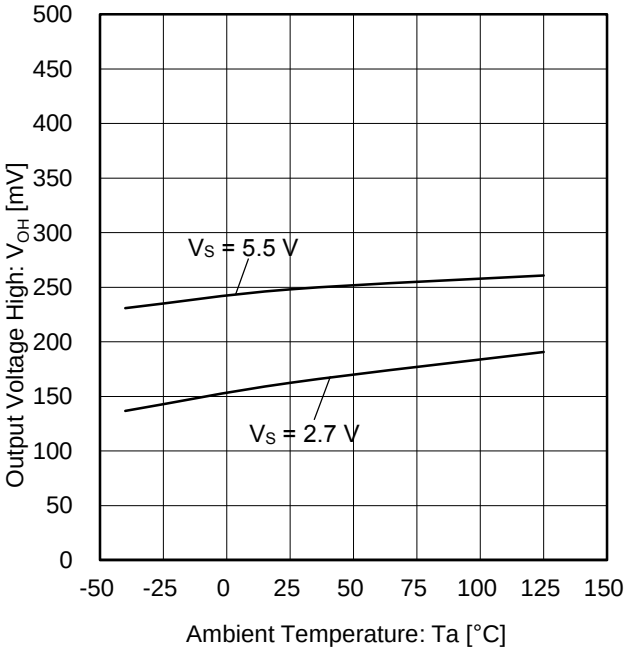


Figure 4. 出力電圧 High vs 温度
(R_L = 100 Ω, V_{OH} = V_{DD} - V_{OUT})

(Note) 上記のデータは代表的なサンプルの測定値であり、保証するものではありません。

© 2020 ROHM Co., Ltd. All rights reserved.

特性データ　―　続き

(参考データ) V_{SS} = 0 V

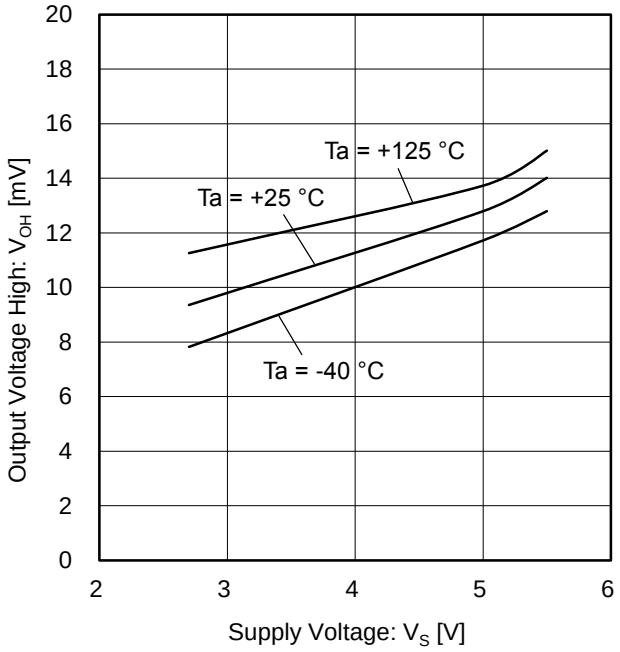


Figure 5. 出力電圧 High vs 電源電圧
(R_L = 2 kΩ, V_{OH} = V_{DD} - V_{OUT})

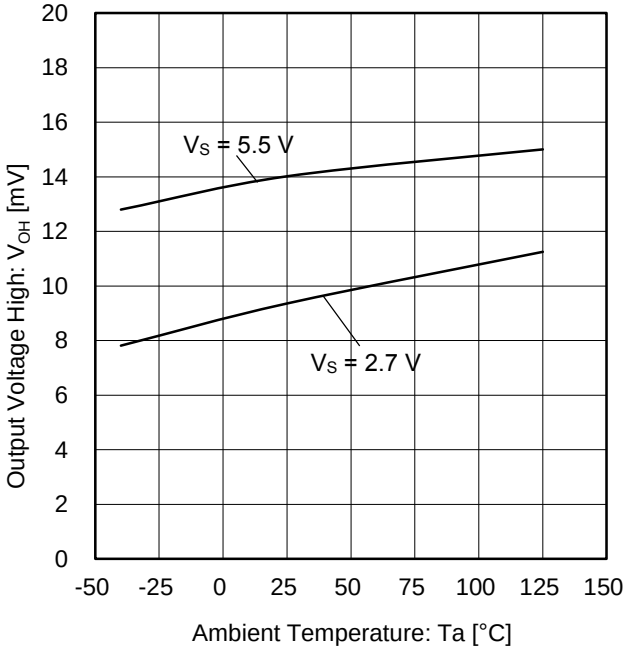


Figure 6. 出力電圧 High vs 温度
(R_L = 2 kΩ, V_{OH} = V_{DD} - V_{OUT})

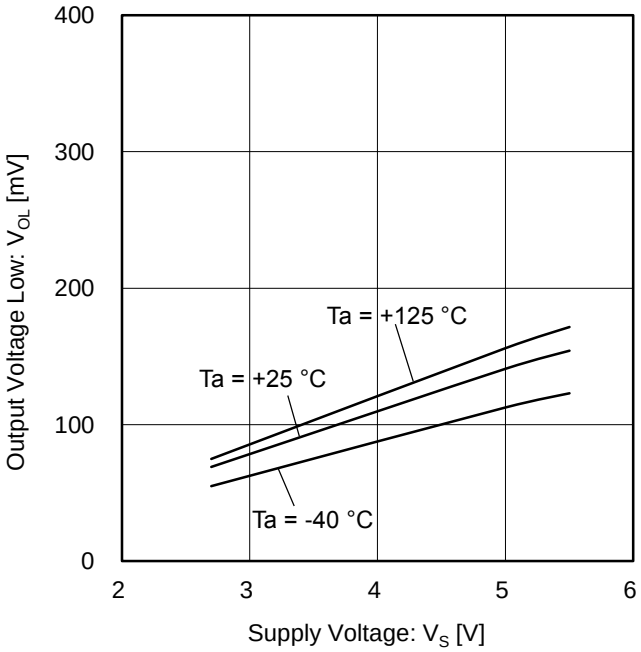


Figure 7. 出力電圧 Low vs 電源電圧
(R_L = 100 Ω)

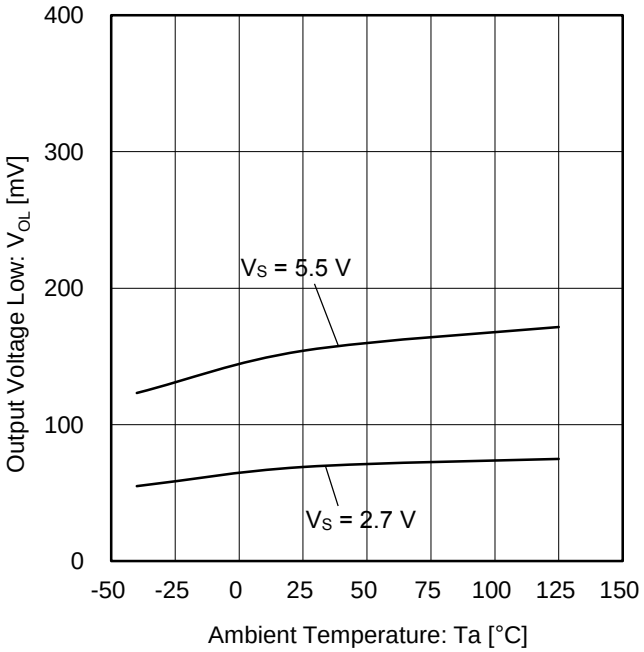


Figure 8. 出力電圧 Low vs 温度
(R_L = 100 Ω)

(Note) 上記のデータは代表的なサンプルの測定値であり、保証するものではありません。

© 2020 ROHM Co., Ltd. All rights reserved.

特性データ — 続き

(参考データ) V_{SS} = 0 V

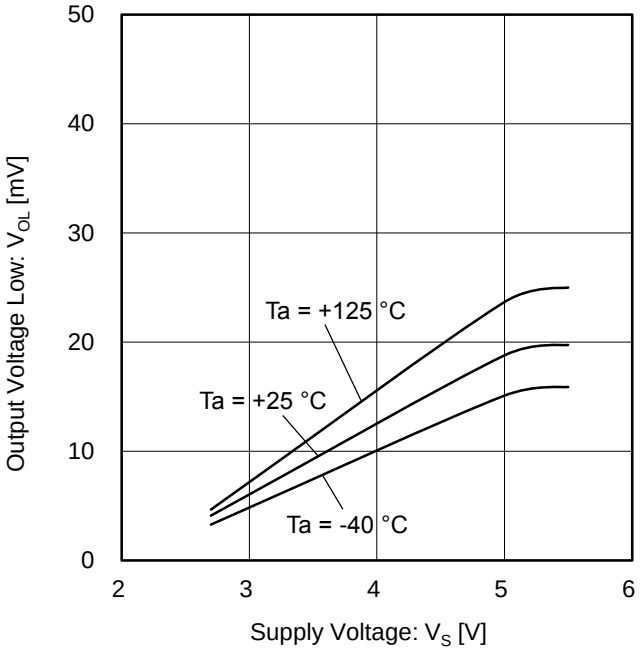


Figure 9. 出力電圧 Low vs 電源電圧
(R_L = 2 kΩ)

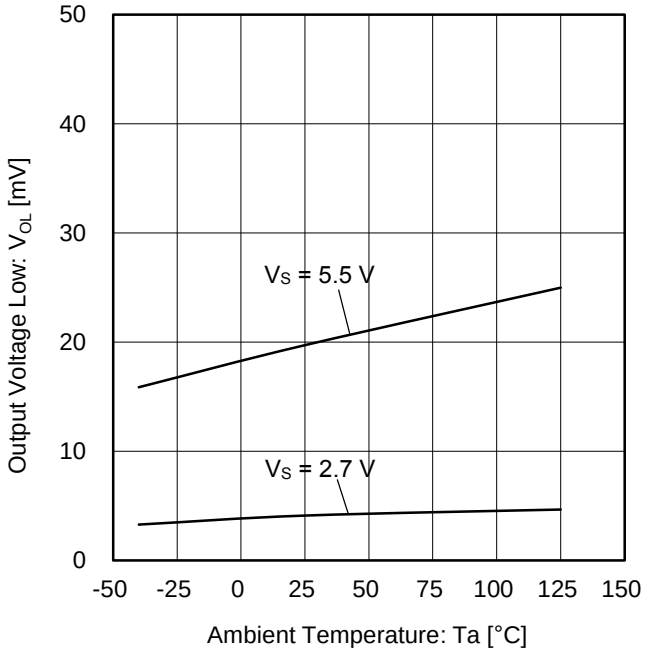


Figure 10. 出力電圧 Low vs 温度
(R_L = 2 kΩ)

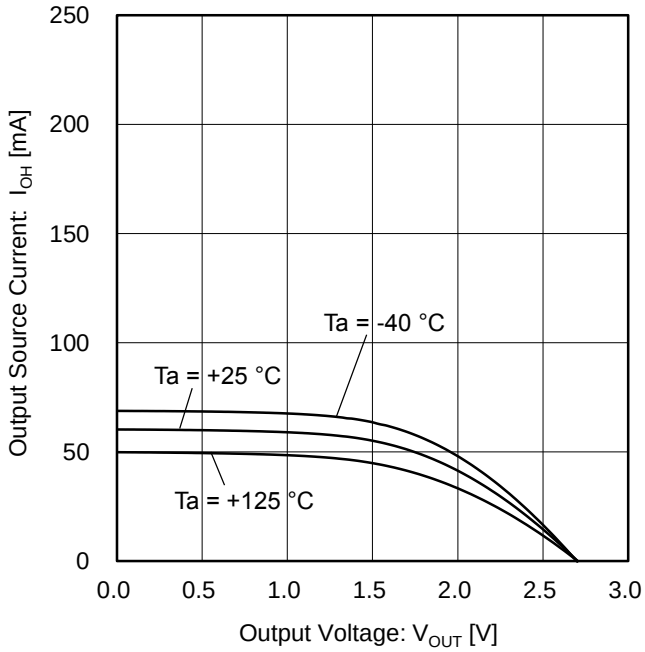


Figure 11. 出力ソース電流 vs 出力電圧
(V_S = 2.7 V)

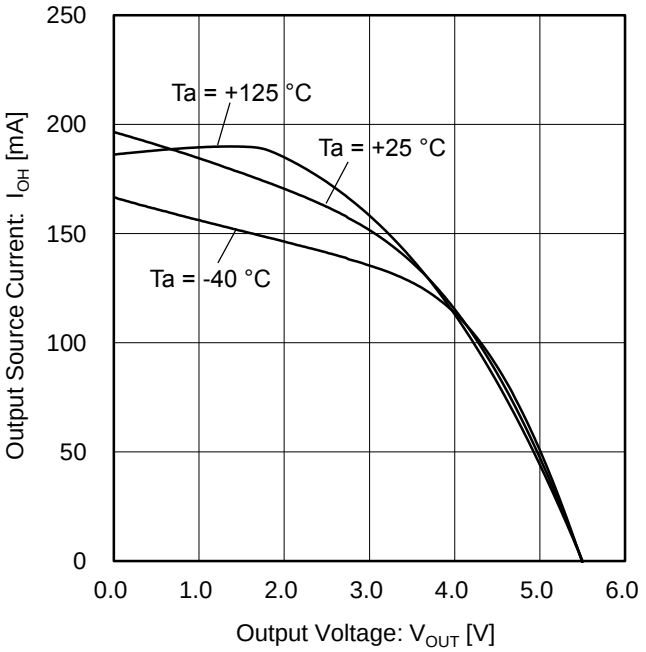


Figure 12. 出力ソース電流 vs 出力電圧
(V_S = 5.5 V)

(Note) 上記のデータは代表的なサンプルの測定値であり、保証するものではありません。

© 2020 ROHM Co., Ltd. All rights reserved.

特性データ — 続き

(参考データ) V_{SS} = 0 V

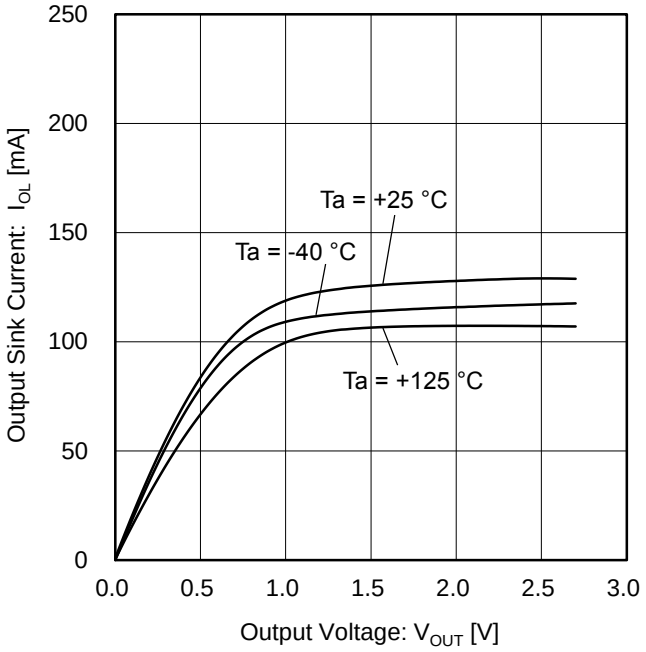


Figure 13. 出力シンク電流 vs 出力電圧
(V_S = 2.7 V)

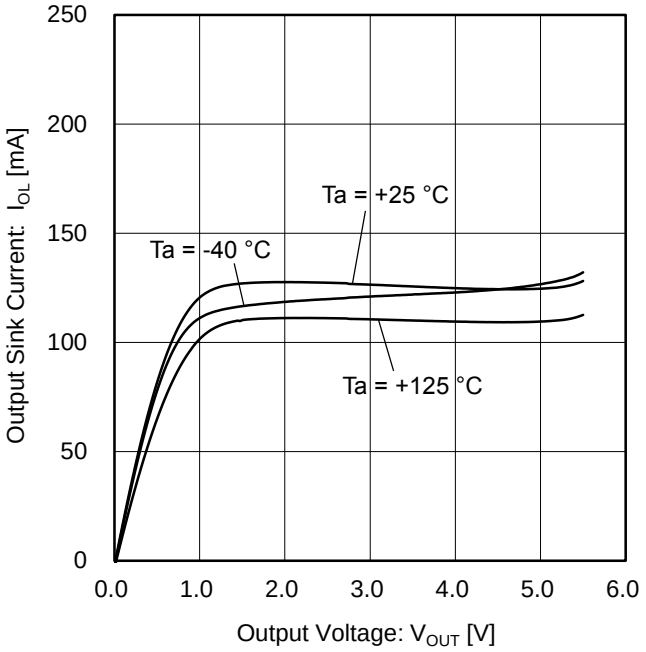


Figure 14. 出力シンク電流 vs 出力電圧
(V_S = 5.5 V)

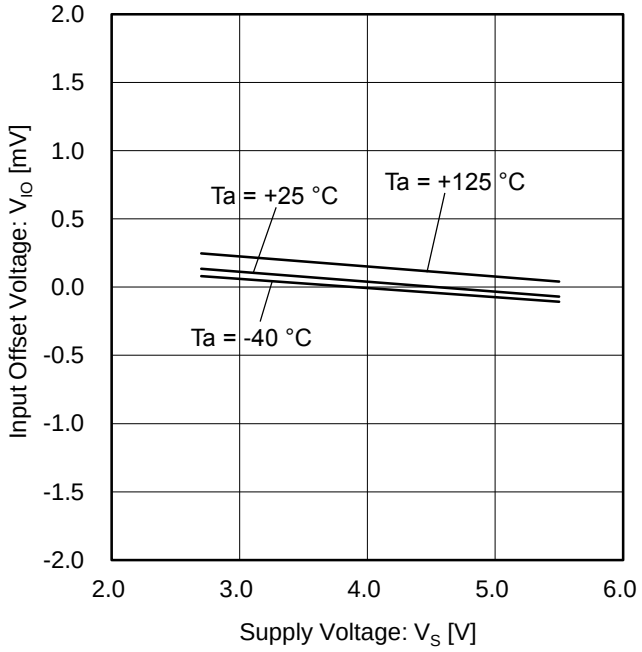


Figure 15. 入力オフセット電圧 vs 電源電圧

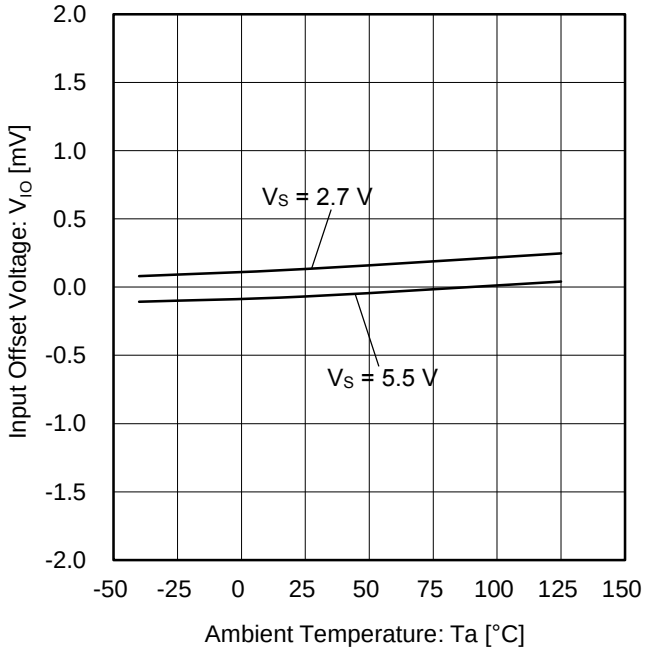


Figure 16. 入力オフセット電圧 vs 温度

(Note) 上記のデータは代表的なサンプルの測定値であり、保証するものではありません。

© 2020 ROHM Co., Ltd. All rights reserved.

特性データ　―　続き

(参考データ) V_{SS} = 0 V

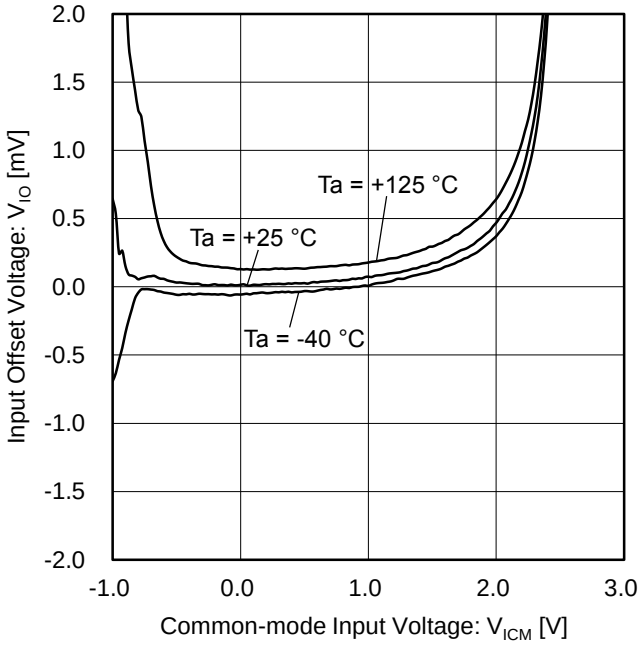


Figure 17. 入力オフセット電圧 vs 同相入力電圧
(V_S = 2.7 V)

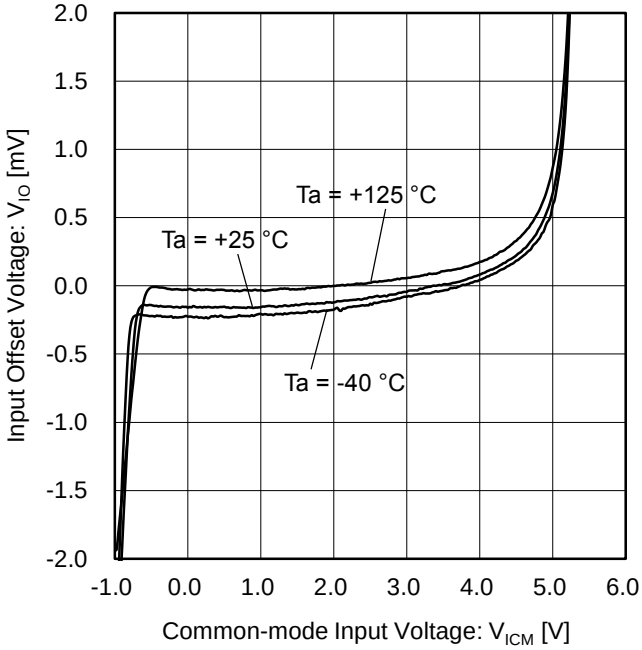


Figure 18. 入力オフセット電圧 vs 同相入力電圧
(V_S = 5.5 V)

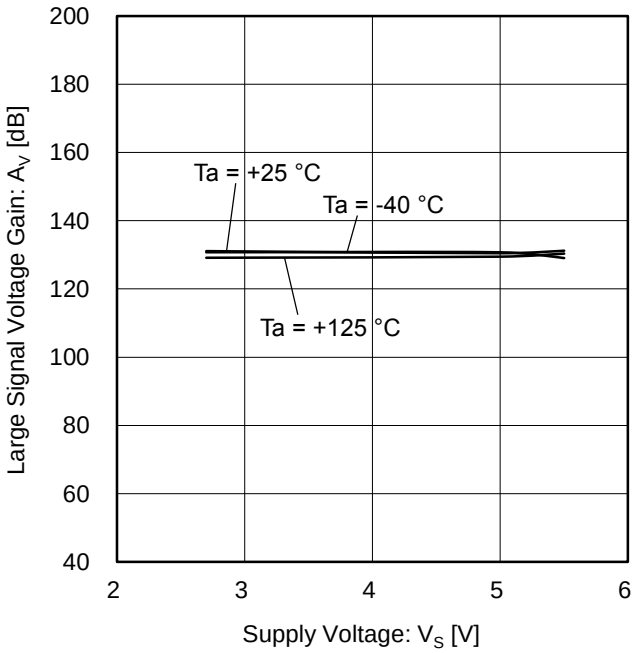


Figure 19. 大振幅電圧利得 vs 電源電圧
(R_L = 2 kΩ)

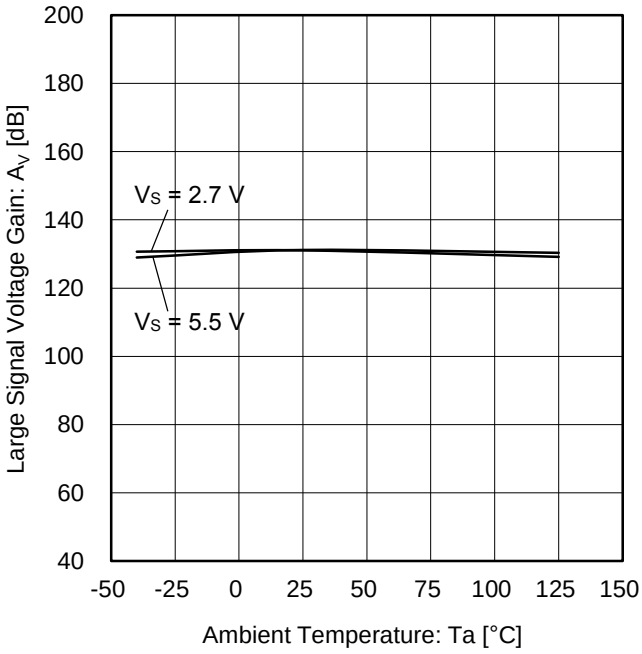


Figure 20. 大振幅電圧利得 vs 温度
(R_L = 2 kΩ)

(Note) 上記のデータは代表的なサンプルの測定値であり、保証するものではありません。

© 2020 ROHM Co., Ltd. All rights reserved.

特性データ　―　続き

(参考データ) V_{SS} = 0 V

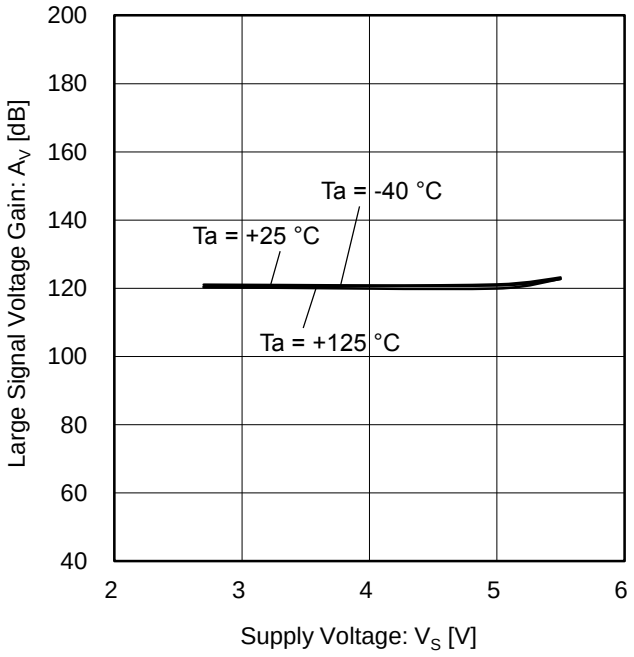


Figure 21. 大振幅電圧利得 vs 電源電圧
(R_L = 100 Ω)

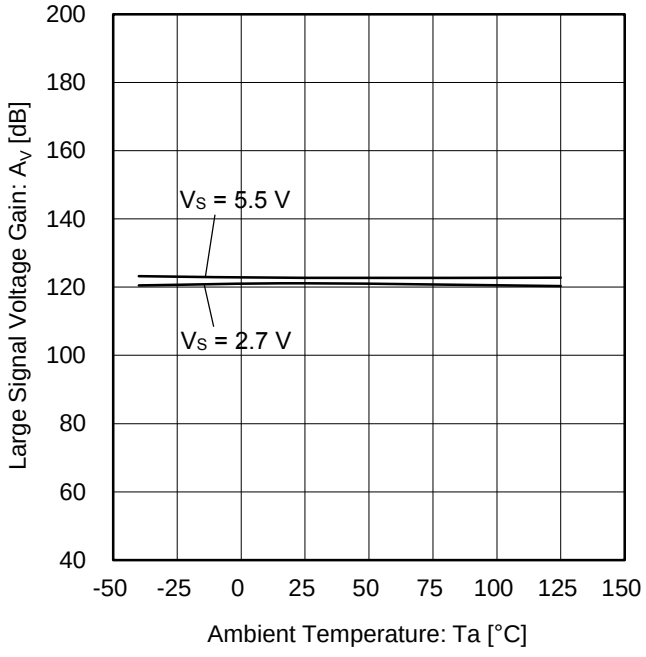


Figure 22. 大振幅電圧利得 vs 温度
(R_L = 100 Ω)

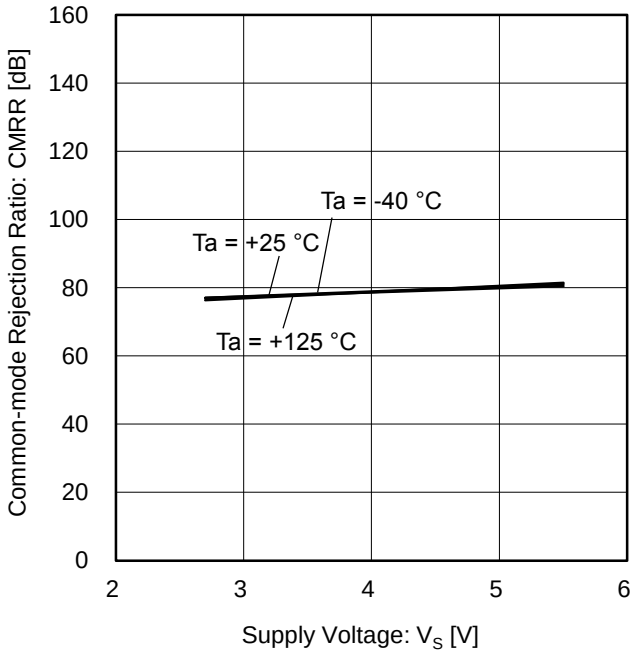


Figure 23. 同相信号除去比 vs 電源電圧

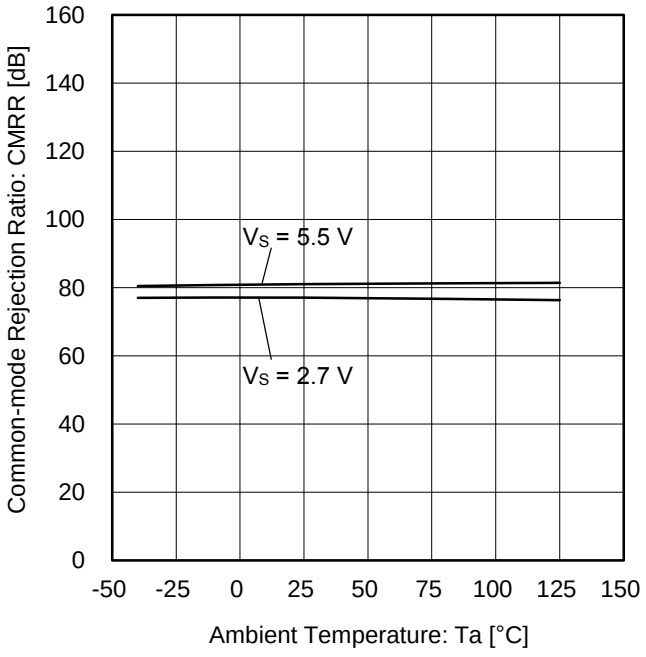


Figure 24. 同相信号除去比 vs 温度

(Note) 上記のデータは代表的なサンプルの測定値であり、保証するものではありません。

© 2020 ROHM Co., Ltd. All rights reserved.

特性データ — 続き

(参考データ) V_{SS} = 0 V

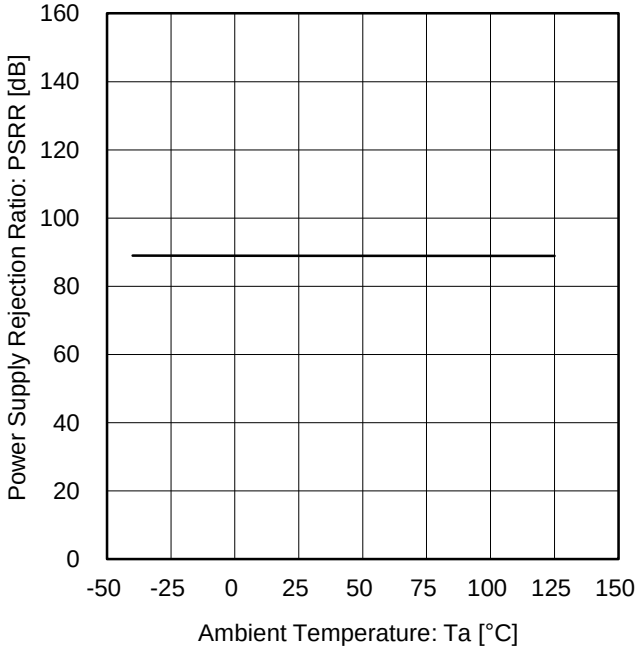


Figure 25. 電源電圧除去比 vs 温度

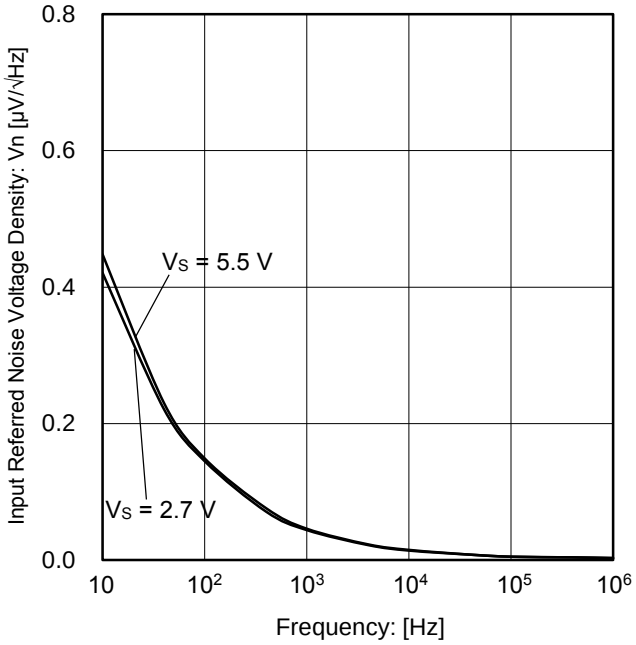


Figure 26. 入力換算雑音電圧密度 vs 周波数

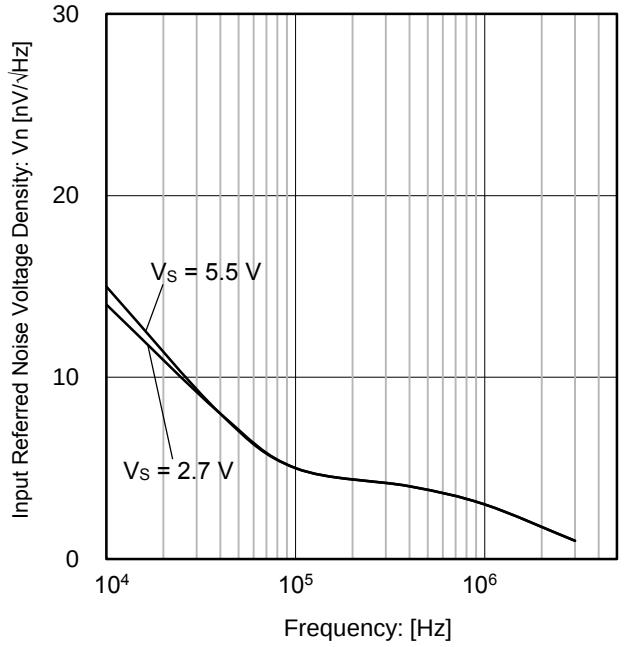


Figure 27. 入力換算雑音電圧密度 vs 周波数

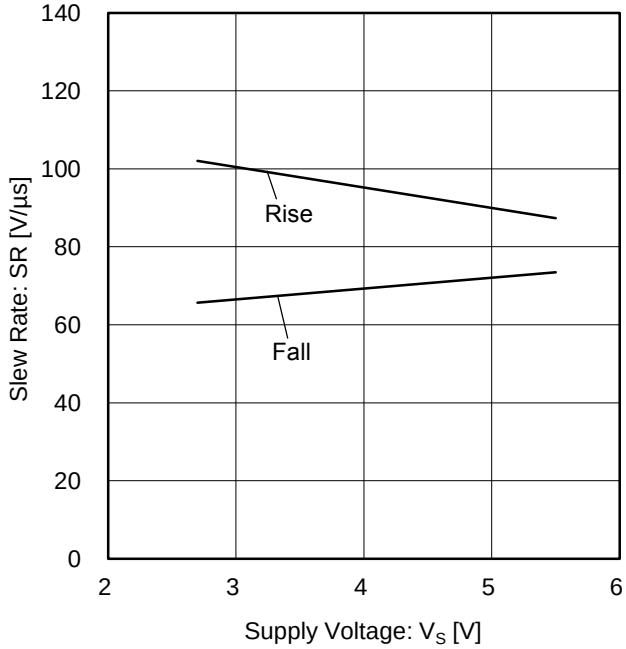


Figure 28. スルーレート vs 電源電圧

(Note) 上記のデータは代表的なサンプルの測定値であり、保証するものではありません。

© 2020 ROHM Co., Ltd. All rights reserved.

特性データ　―　続き

(参考データ) V_{SS} = 0 V

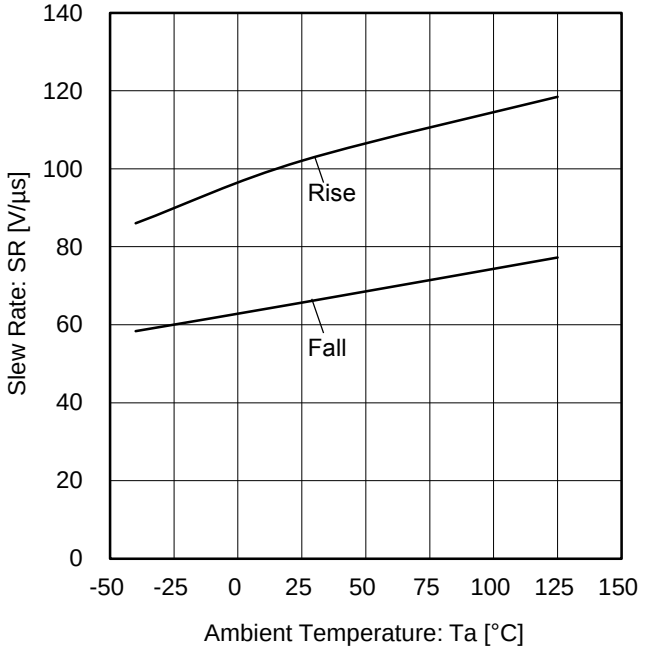


Figure 29. スルーレート vs 温度
(V_S = 2.7 V)

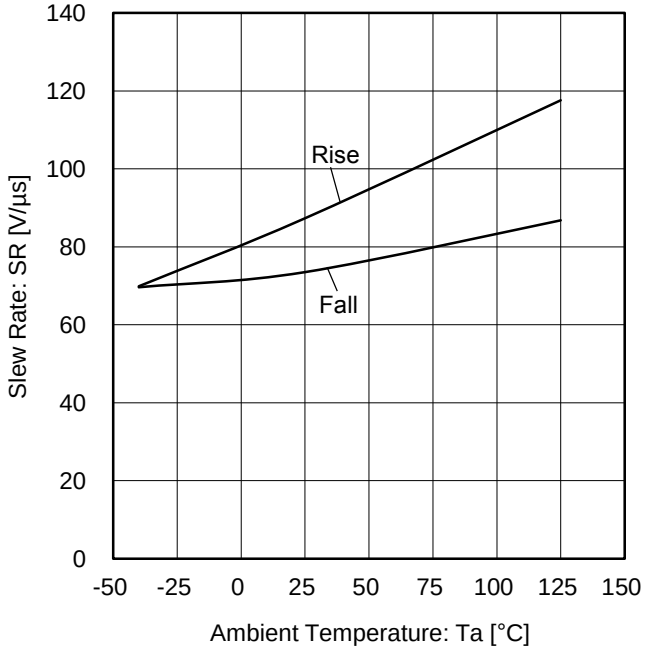


Figure 30. スルーレート vs 温度
(V_S = 5.5 V)

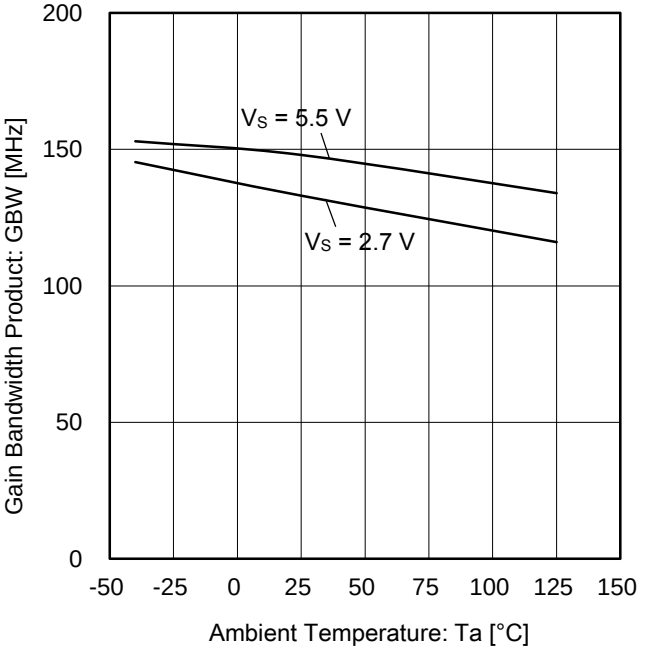


Figure 31. 利得帯域幅積 vs 温度
(G = 20 dB, 非反転増幅回路)

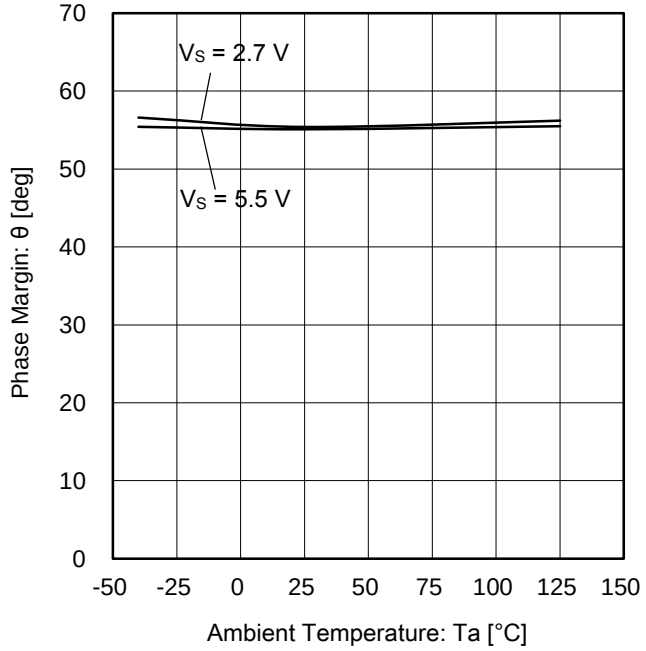


Figure 32. 位相余裕 vs 温度
(G = 20 dB, 非反転増幅回路)

(Note) 上記のデータは代表的なサンプルの測定値であり、保証するものではありません。

© 2020 ROHM Co., Ltd. All rights reserved.

特性データ — 続き

(参考データ) V_{SS} = 0 V

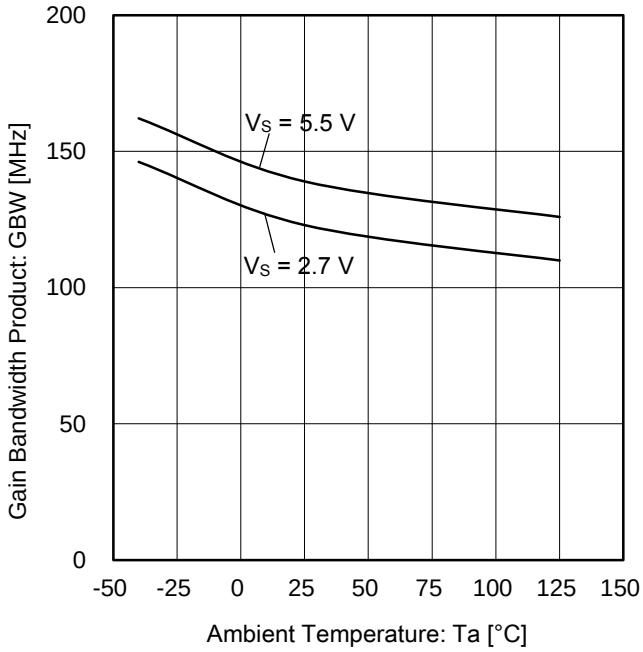


Figure 33. 利得帯域幅積 vs 温度
(G = 20 dB, 反転増幅回路)

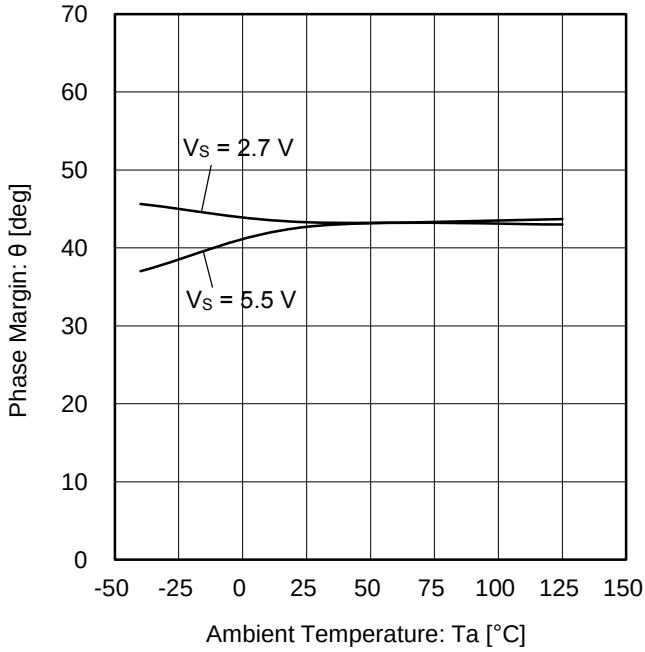


Figure 34. 位相余裕 vs 温度
(G = 20 dB, 反転増幅回路)

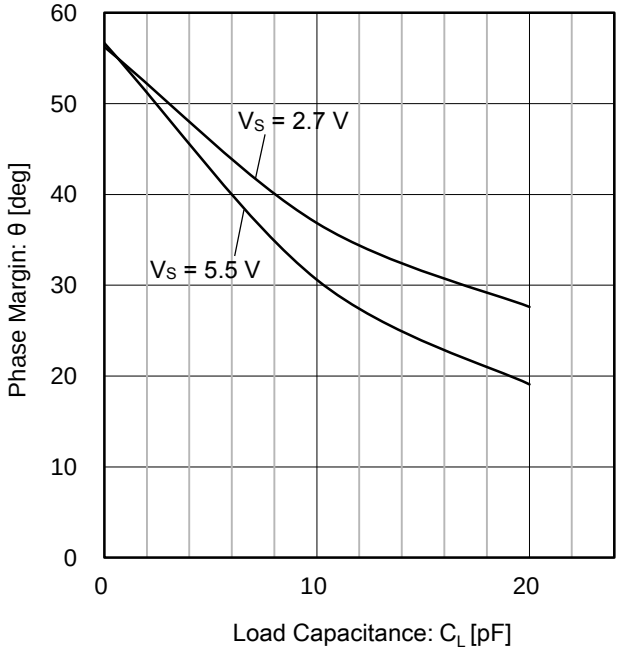


Figure 35. 位相余裕 vs 負荷容量
(G = 20 dB, 非反転増幅回路)

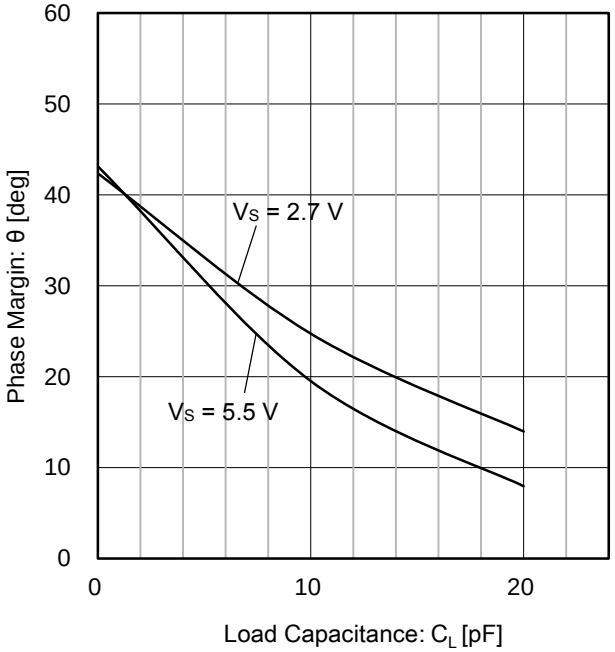


Figure 36. 位相余裕 vs 負荷容量
(G = 20 dB, 反転増幅回路)

(Note) 上記のデータは代表的なサンプルの測定値であり、保証するものではありません。

© 2020 ROHM Co., Ltd. All rights reserved.

特性データ　―　続き

(参考データ) V_{SS} = 0 V

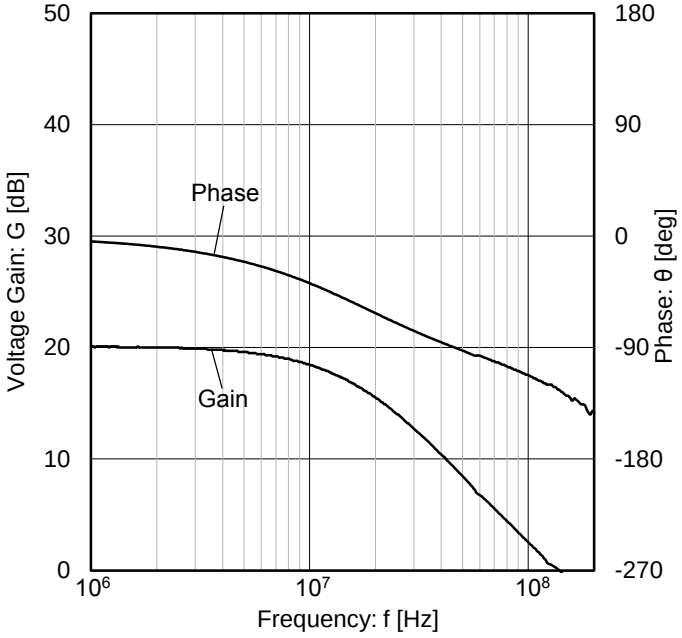


Figure 37. 電圧利得・位相 vs 周波数
(G = 20 dB, V_S = 2.7 V, 非反転増幅回路)

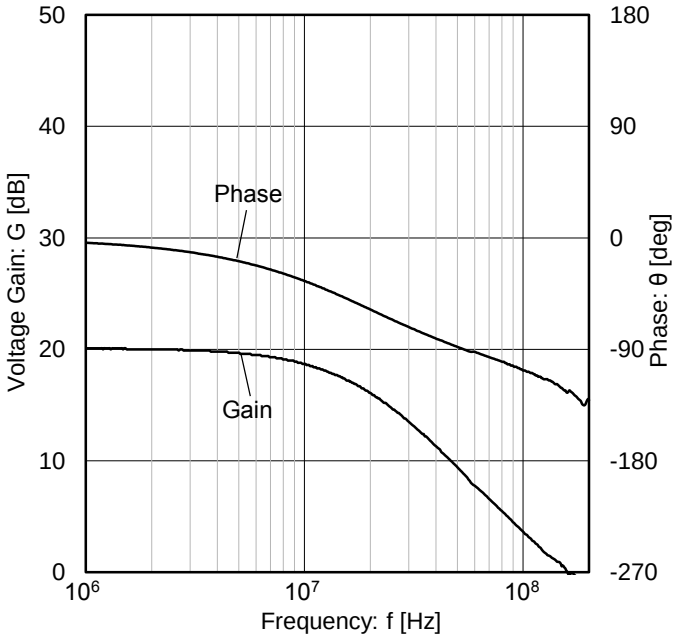


Figure 38. 電圧利得・位相 vs 周波数
(G = 20 dB, V_S = 5.5 V, 非反転増幅回路)

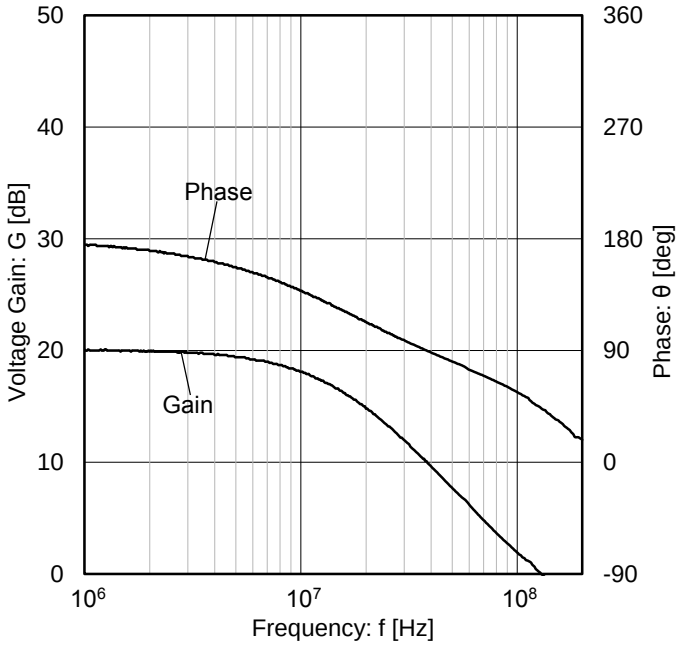


Figure 39. 電圧利得・位相 vs 周波数
(G = 20 dB, V_S = 2.7 V, 反転増幅回路)

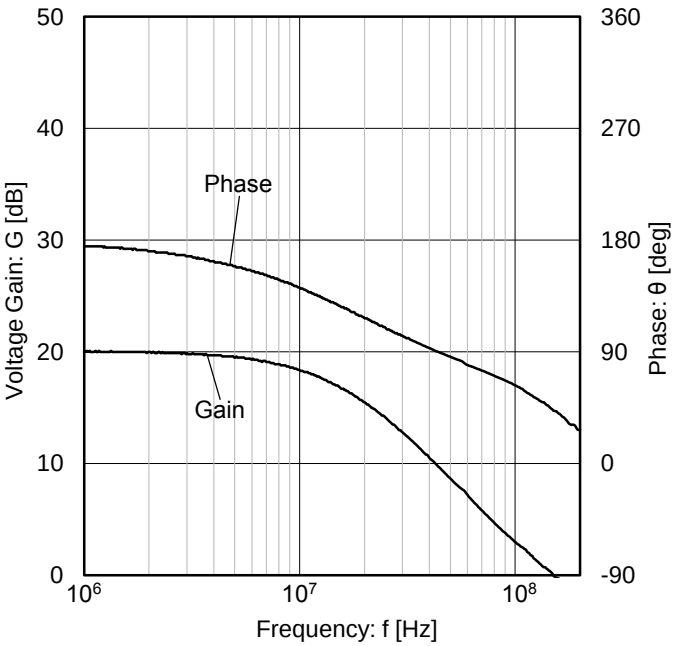


Figure 40. 電圧利得・位相 vs 周波数
(G = 20 dB, V_S = 5.5 V, 反転増幅回路)

(Note) 上記のデータは代表的なサンプルの測定値であり、保証するものではありません。

© 2020 ROHM Co., Ltd. All rights reserved.

特性データ　―　続き

(参考データ) V_{SS} = 0 V

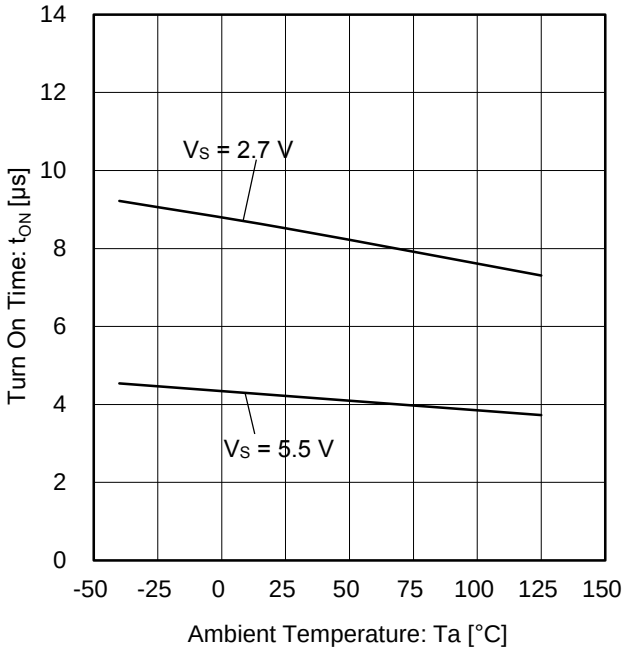


Figure 41. ターンオン時間 vs 温度

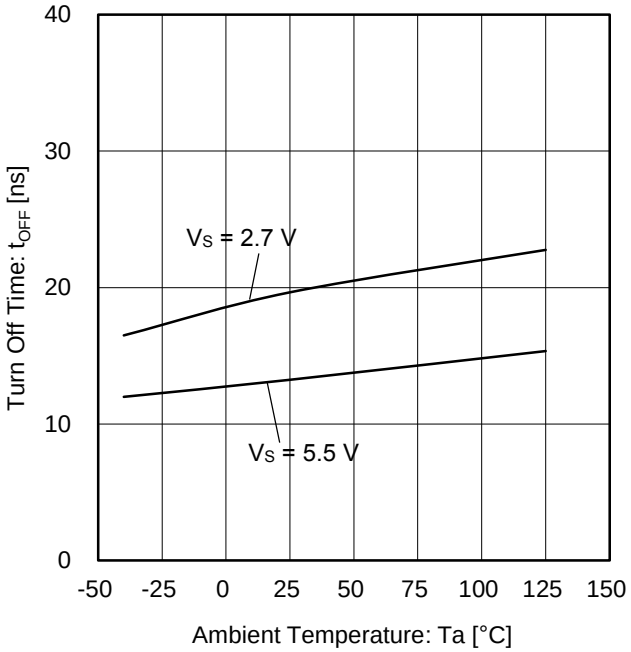


Figure 42. ターンオフ時間 vs 温度

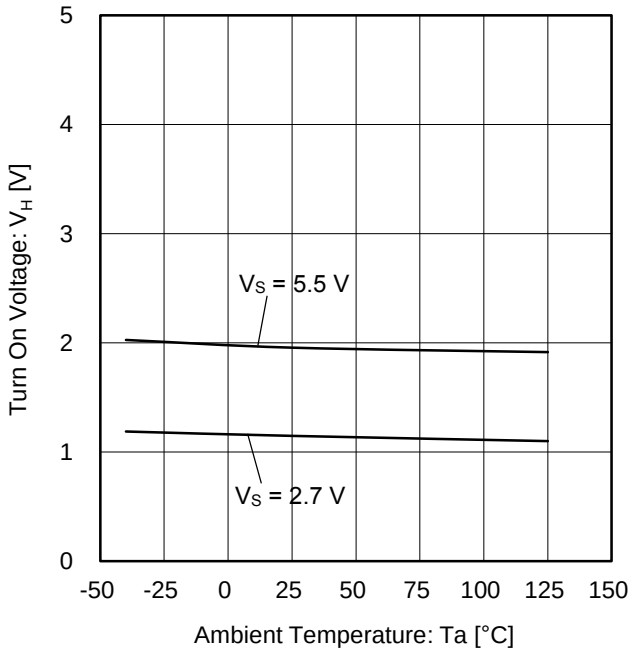


Figure 43. ターンオン電圧 vs 温度

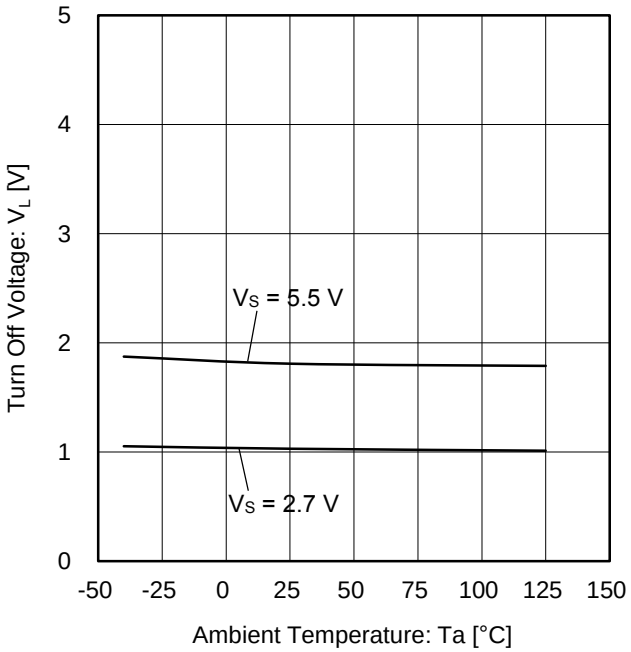


Figure 44. ターンオフ電圧 vs 温度

(Note) 上記のデータは代表的なサンプルの測定値であり、保証するものではありません。

© 2020 ROHM Co., Ltd. All rights reserved.

アプリケーションヒント

1. **入力端子の印加電圧について**
   入力端子に対しては、V_{SS} - 0.3 V から V_{DD} + 0.3 V の電圧を特性劣化や破壊がなく印加可能です。ただし、電気的特性の同相入力電圧範囲内の入力電圧でなければ、回路は正常に動作しませんのでご注意ください。

2. **ENABLE 端子について**
   消費電流削減のため高抵抗でプルアップされており､使用状況によっては外部ノイズ等の影響を受ける場合があります。必要に応じて外部プルアップ抵抗を接続してください。

3. **使用電源 (両電源/単電源) について**
   オペアンプは VDD-VSS 間に所定の電圧が印加されていれば動作します｡したがって単電源オペアンプは両電源オペアンプとしても使用可能です。

4. **ラッチアップについて**
   CMOS デバイス特有のラッチアップ状態が発生する恐れがありますので入出力端子の電圧を V_{DD} 以上､V_{SS} 以下に設定しないようご注意ください。また、異常なノイズなどが IC に加わらないようにご注意ください。

5. **デカップリングコンデンサについて**
   IC を安定して動作させるために VDD-VSS 間にデカップリングコンデンサを挿入してください。デカップリングコンデンサが挿入されていないと電源ノイズにより誤動作する恐れがあります。

6. **電源電圧立ち上り時の挙動について**
   本 IC は入力端子と VDD､VSS 間に静電気保護用のダイオードが接続されています｡電源電圧が印加されていない状態で入力電圧が印加される場合、印加電圧に応じた電流がこれらのダイオードを通じて VDD もしくは VSS に流れます。IC の破壊やアプリケーション誤動作の原因となるため、入力端子保護や電圧印加順番の検討をお願い致します。
   また、回路の起動電圧が 1 V 付近であるため、入力の状態にかかわらず High レベル電圧が出力されます。セットの誤動作などが考えられるため、電圧印加順番などにご配慮願います。

7. **出力コンデンサについて**
   出力端子に接続される外付けコンデンサに電荷が蓄積された状態で VDD 端子が VSS (GND) 電位にショートされた場合、蓄積電荷は回路内部の寄生素子あるいは端子保護素子を通り、VDD 端子に放電されるため回路内部の素子が損傷 (熱破壊) する恐れがあります。
   負帰還回路を構成しない電圧比較器などの出力容量性負荷による発振が発生しないアプリケーション回路として本 IC を使用する場合、出力端子に接続されるコンデンサの蓄積電荷による IC の損傷を防ぐため、出力端子に接続するコンデンサは 0.1μF 以下としてください。

© 2020 ROHM Co., Ltd. All rights reserved.

アプリケーションヒント — 続き

8. ボルテージフォロワ回路特性

本 IC のボルテージフォロワ回路においては発振の恐れがありますので、出力に 150 Ω 以下の負荷抵抗を接続してください。Figure 45、Figure 46 はボルテージフォロワ回路における負荷抵抗別の周波数特性です。

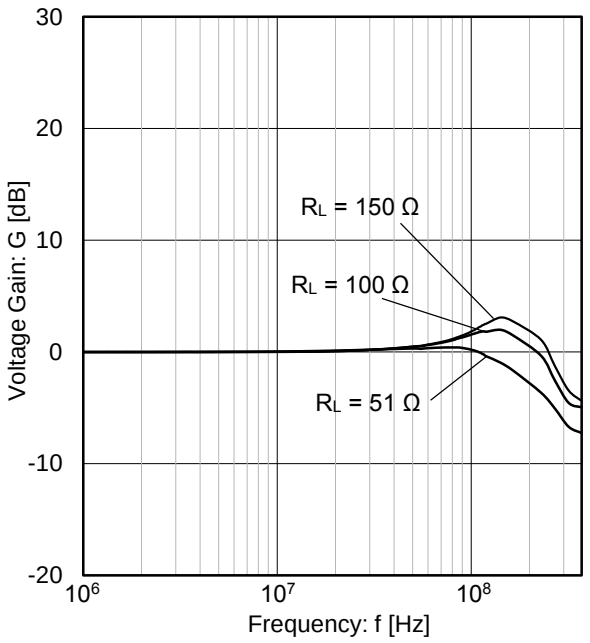


Figure 45. 電圧利得 vs 周波数
(G = 0 dB, V_S = 2.7 V)

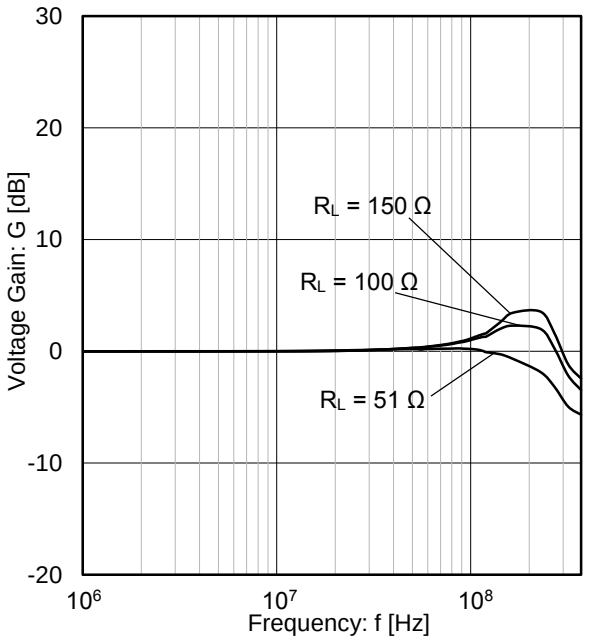


Figure 46. 電圧利得 vs 周波数
(G = 0 dB, V_S = 5.5 V)

9. 出力コンデンサによる発振について

本 IC を使用して負帰還回路を構成した応用回路を設計する場合、発振する可能性があります。Figure 47、Figure 48 はボルテージフォロワ回路における容量性負荷別の周波数特性です。

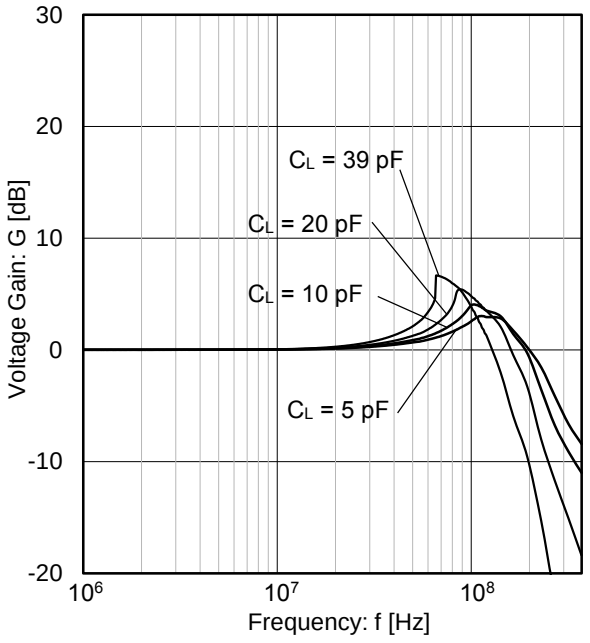


Figure 47. 電圧利得 vs 周波数
(G = 0 dB, V_S = 2.7 V, R_L = 100 Ω)

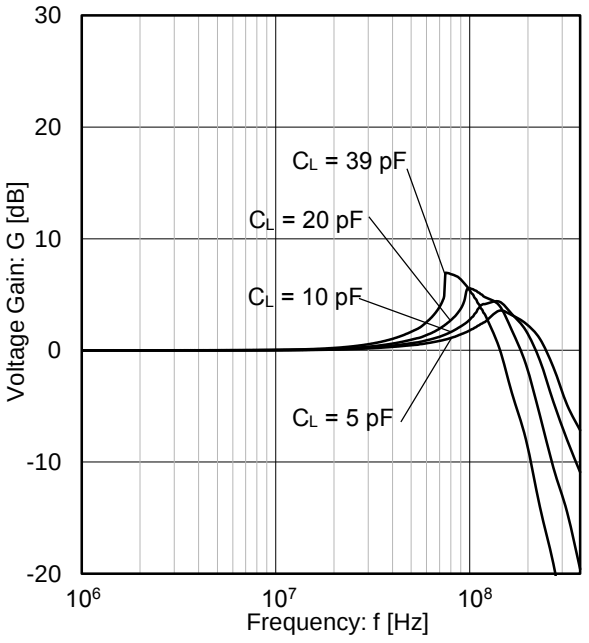


Figure 48. 電圧利得 vs 周波数
(G = 0 dB, V_S = 5.5 V, R_L = 100 Ω)

© 2020 ROHM Co., Ltd. All rights reserved.

出力コンデンサによる発振について　—　続き

Figure 50、51、53、54 に示すように、分離抵抗 Rd を使用することで周波数特性を改善することができます。

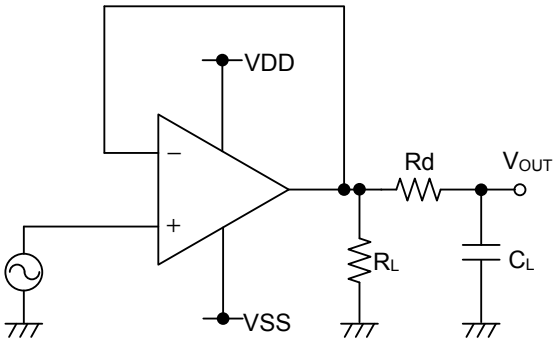


Figure 49. 周波数特性改善回路例 1

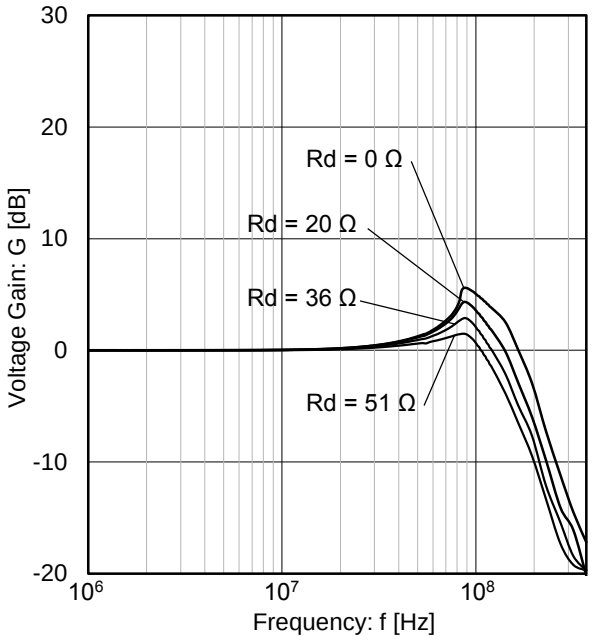


Figure 50. 電圧利得 vs 周波数
(G = 0 dB, V_S = 2.7 V, R_L = 100 Ω, C_L = 20 pF)

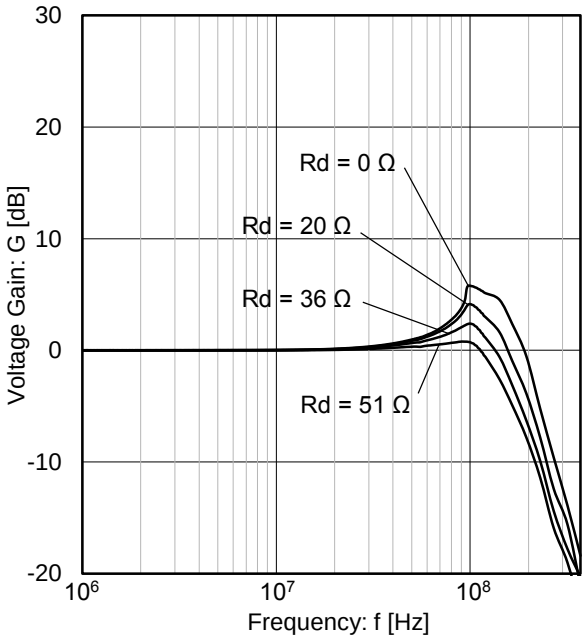


Figure 51. 電圧利得 vs 周波数
(G = 0 dB, V_S = 5.5 V, R_L = 100 Ω, C_L = 20 pF)

© 2020 ROHM Co., Ltd. All rights reserved.

出力コンデンサによる発振について — 続き

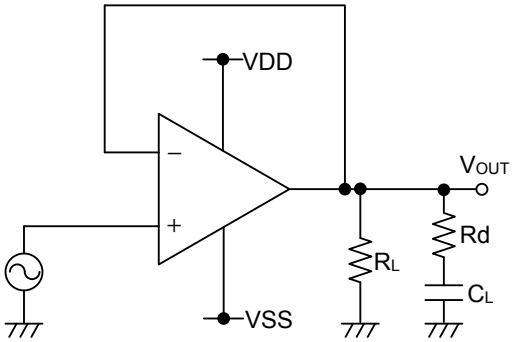


Figure 52. 周波数特性改善回路例 2

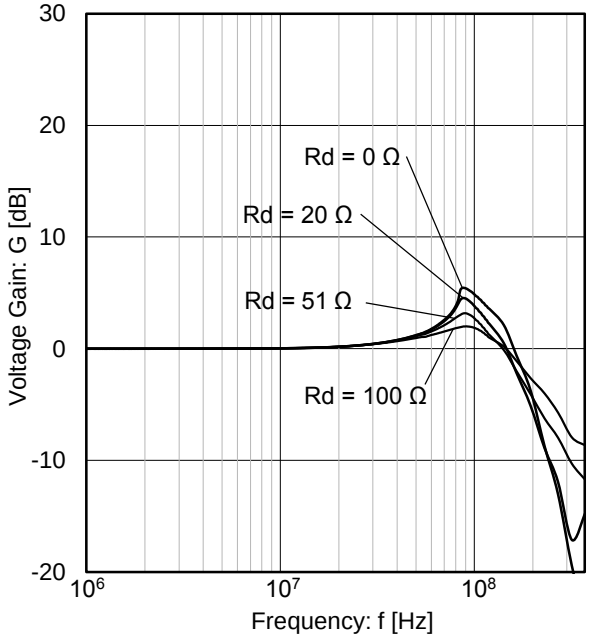


Figure 53. 電圧利得 vs 周波数
(G = 0 dB, V_S = 2.7 V, R_L = 100 Ω, C_L = 20 pF)

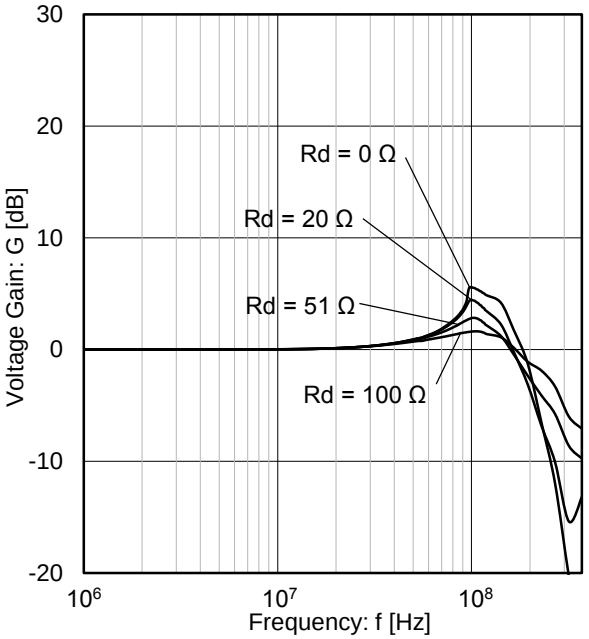


Figure 54. 電圧利得 vs 周波数
(G = 0 dB, V_S = 5.5 V, R_L = 100 Ω, C_L = 20 pF)

© 2020 ROHM Co., Ltd. All rights reserved.

応用回路例

○反転増幅回路

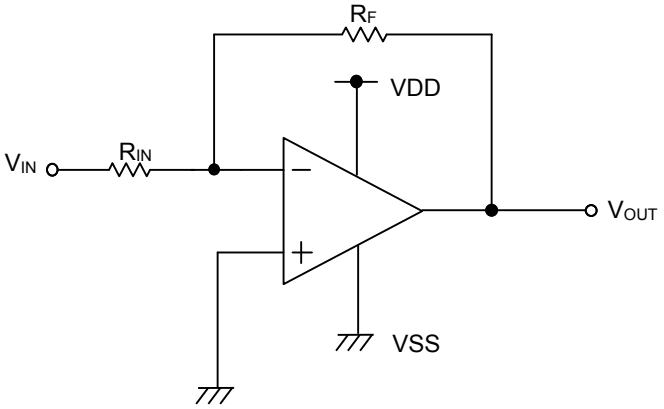


Figure 55. 反転増幅回路

反転増幅回路は入力電圧（V_{IN}）を R_{IN} と R_F で決まる電圧利得で増幅し、位相反転した電圧を出力（V_{OUT}）します。
出力電圧は次式となります。

$$V_{OUT} = -\frac{R_F}{R_{IN}} V_{IN}$$

入力抵抗は R_{IN} となります。

○非反転増幅回路

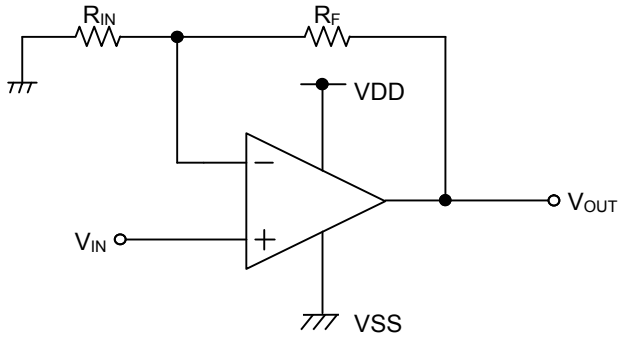


Figure 56. 非反転増幅回路

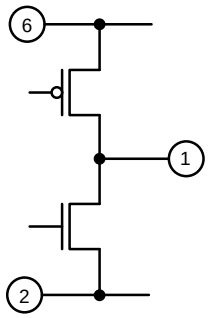
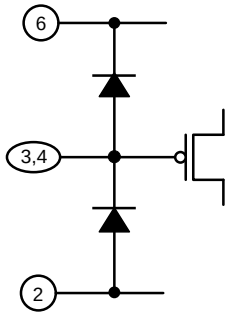
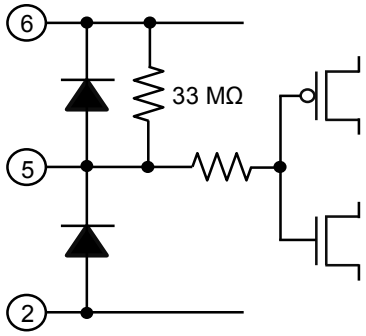
非反転増幅回路は入力電圧（V_{IN}）を R_{IN} と R_F で決まる電圧利得で増幅した電圧を出力（V_{OUT}）します。
位相は入力電圧と同じです。
出力電圧は次式となります。

$$V_{OUT} = \left(1 + \frac{R_F}{R_{IN}}\right) V_{IN}$$

入力抵抗はオペアンプの入力抵抗となるため、高入力抵抗を実現できます。

© 2020 ROHM Co., Ltd. All rights reserved.

入出力等価回路図

端子番号	端子名	端子説明	内部等価回路図
1	OUT	出力端子	
3 4	+IN -IN	入力端子	
5	ENABLE	ENABLE 入力端子	

© 2020 ROHM Co., Ltd. All rights reserved.

使用上の注意

1. **電源の逆接続について**
   電源コネクタの逆接続により LSI が破壊する恐れがあります。逆接続破壊保護用として外部に電源と LSI の電源端子間にダイオードを入れるなどの対策を施してください。

2. **電源ラインについて**
   基板パターンの設計においては、電源ラインの配線は、低インピーダンスになるようにしてください。グラウンドラインについても、同様のパターン設計を考慮してください。また、LSI のすべての電源端子について電源－グラウンド端子間にコンデンサを挿入するとともに、電解コンデンサ使用の際は、低温で容量低下が起こることなど使用するコンデンサの諸特性に問題ないことを十分ご確認のうえ、定数を決定してください。

3. **グラウンド電位について**
   グラウンド端子の電位はいかなる動作状態においても、最低電位になるようにしてください。また実際に過渡現象を含め、グラウンド端子以外のすべての端子がグラウンド以下の電圧にならないようにしてください。

4. **グラウンド配線パターンについて**
   小信号グラウンドと大電流グラウンドがある場合、大電流グラウンドパターンと小信号グラウンドパターンは分離し、パターン配線の抵抗分と大電流による電圧変化が小信号グラウンドの電圧を変化させないように、セットの基準点で 1 点アースすることを推奨します。外付け部品のグラウンドの配線パターンも変動しないよう注意してください。グラウンドラインの配線は、低インピーダンスになるようにしてください。

5. **推奨動作条件について**
   推奨動作条件で規定される範囲で IC の機能・動作を保証します。また、特性値は電気的特性で規定される各項目の条件下においてのみ保証されます。

6. **ラッシュカレントについて**
   IC 内部論理回路は、電源投入時に論理不定状態で、瞬間的にラッシュカレントが流れる場合がありますので、電源カップリング容量や電源、グラウンドパターン配線の幅、引き回しに注意してください。

7. **セット基板での検査について**
   セット基板での検査時に、インピーダンスの低い端子にコンデンサを接続する場合は、IC にストレスがかかる恐れがあるので、1 工程ごとに必ず放電を行ってください。静電気対策として、組立工程にはアースを施し、運搬や保存の際には十分ご注意ください。また、検査工程での治具への接続をする際には必ず電源を OFF にしてから接続し、電源を OFF にしてから取り外してください。

8. **端子間ショートと誤装着について**
   プリント基板に取り付ける際、IC の向きや位置ずれに十分注意してください。誤って取り付けた場合、IC が破壊する恐れがあります。また、出力と電源及びグラウンド間、出力間に異物が入るなどしてショートした場合についても破壊の恐れがあります。

9. **未使用の入力端子の処理について**
   CMOS トランジスタの入力は非常にインピーダンスが高く、入力端子をオープンにすることで論理不定の状態になります。これにより内部の論理ゲートの p チャネル、n チャネルトランジスタが導通状態となり、不要な電源電流が流れます。また 論理不定により、想定外の動作をすることがあります。よって、未使用の端子は特に仕様書上でうたわれていない限り、適切な電源、もしくはグラウンドに接続するようにしてください。

© 2020 ROHM Co., Ltd. All rights reserved.

使用上の注意 — 続き

10. 各入力端子について

本 IC はモノリシック IC であり、各素子間に素子分離のための P+アイソレーションと、P 基板を有しています。
この P 層と各素子の N 層とで P-N 接合が形成され、各種の寄生素子が構成されます。
例えば、下図のように、抵抗とトランジスタが端子と接続されている場合、

- 〇抵抗では、GND > (端子 A)の時、トランジスタ(NPN)では GND > (端子 B)の時、P-N 接合が寄生ダイオードとして動作します。
- 〇また、トランジスタ(NPN)では、GND > (端子 B)の時、前述の寄生ダイオードと近接する他の素子の N 層によって寄生の NPN トランジスタが動作します。

IC の構造上、寄生素子は電位関係によって必然的にできます。寄生素子が動作することにより、回路動作の干渉を引き起こし、誤動作、ひいては破壊の原因ともなり得ます。したがって、入出力端子に GND(P 基板)より低い電圧を印加するなど、寄生素子が動作するような使い方をしないよう十分に注意してください。アプリケーションにおいて電源端子と各端子電圧が逆になった場合、内部回路または素子を損傷する可能性があります。例えば、外付けコンデンサに電荷がチャージされた状態で、電源端子が GND にショートされた場合などです。また、電源端子直列に逆流防止のダイオードもしくは各端子と電源端子間にバイパスのダイオードを挿入することを推奨します。

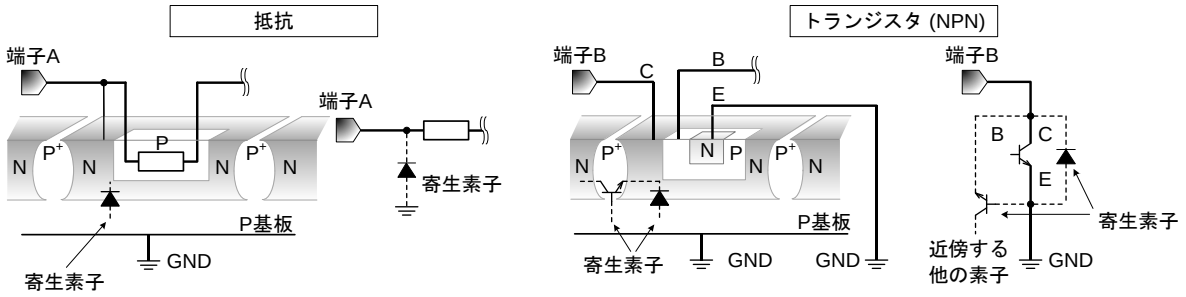


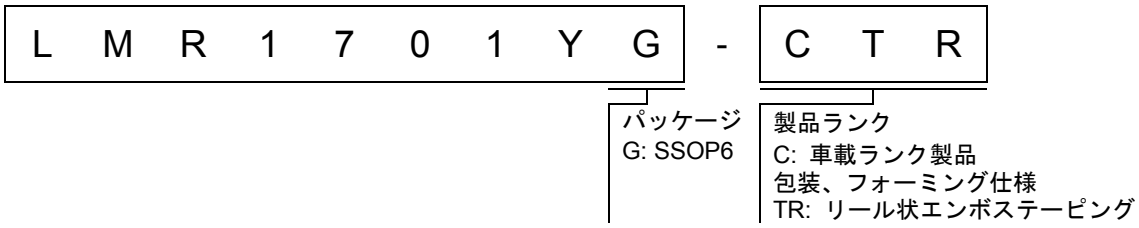
Figure 57. モノリシック IC 構造例

11. セラミック・コンデンサの特性変動について

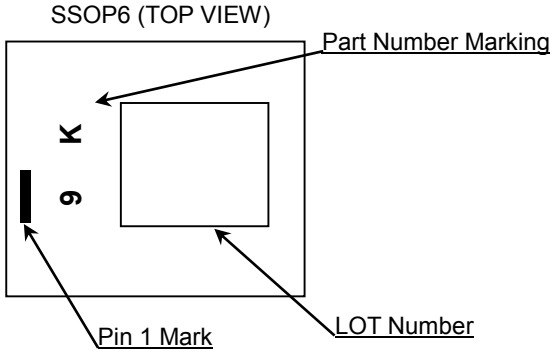
外付けコンデンサに、セラミック・コンデンサを使用する場合、直流バイアスによる公称容量の低下、及び温度などによる容量の変化を考慮のうえ、定数を決定してください。

© 2020 ROHM Co., Ltd. All rights reserved.

発注形名情報



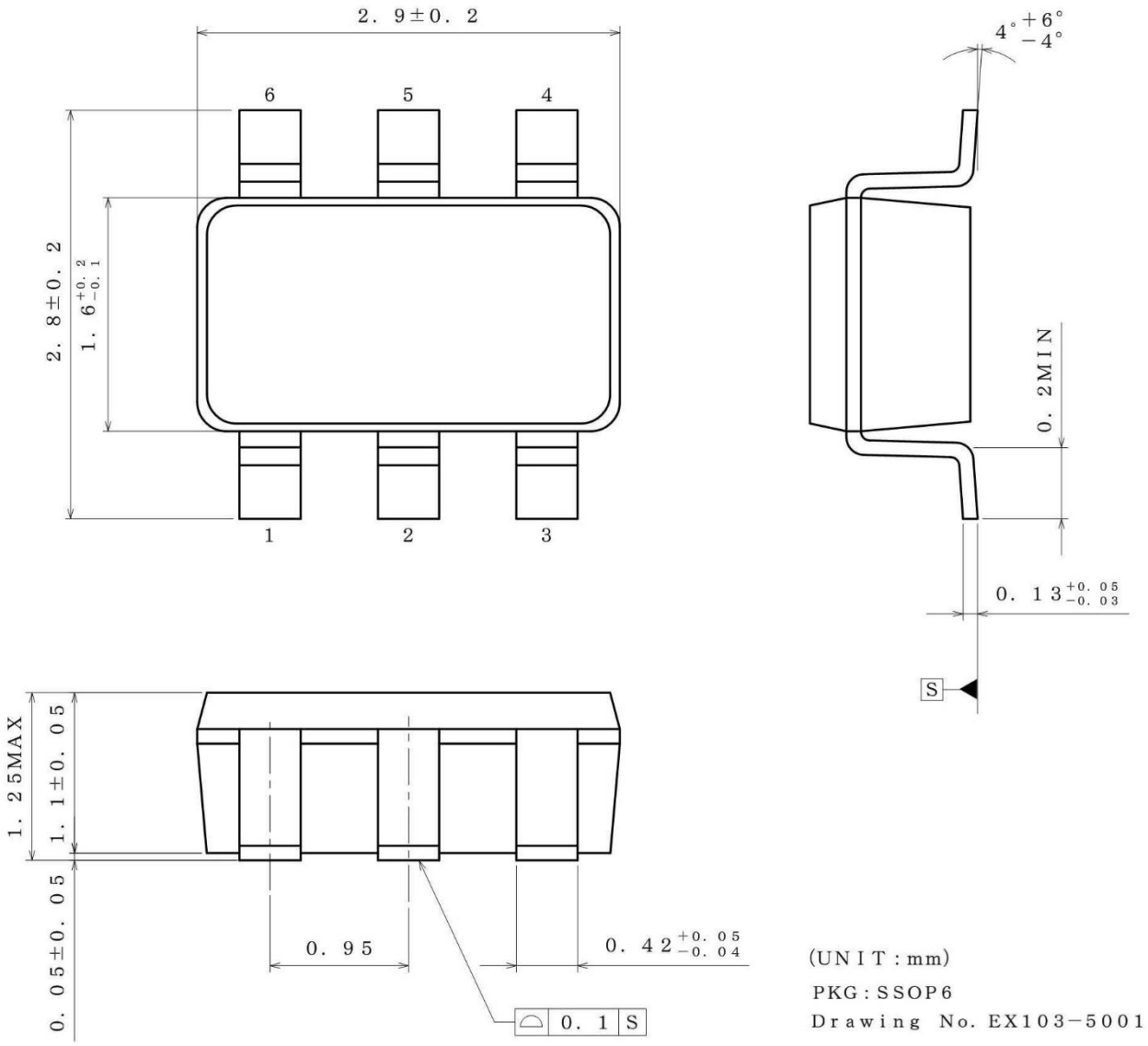
標印図



© 2020 ROHM Co., Ltd. All rights reserved.

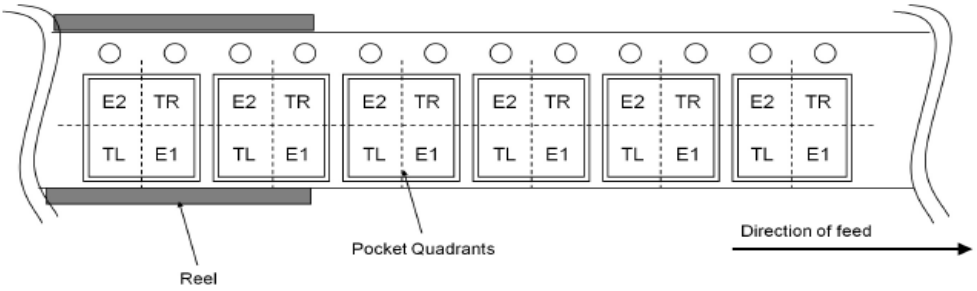
外形寸法図と包装・フォーミング仕様

Package Name	SSOP6



＜包装形態、包装数量、包装方向＞

包装形態	エンボステーピング
包装数量	3000pcs
包装方向	TR （リールを左手に持ち、右手でテープを引き出したときに、製品の1番ピンが右上にくる方向。）



© 2020 ROHM Co., Ltd. All rights reserved.

改訂履歴

日付	Revision	変更内容
2020.06.24	001	初版

© 2020 ROHM Co., Ltd. All rights reserved.

ご注意

ローム製品取扱い上の注意事項

1. 極めて高度な信頼性が要求され、その故障や誤動作が人の生命、身体への危険もしくは損害、又はその他の重大な損害の発生に関わるような機器又は装置（医療機器(Note 1)、航空宇宙機器、原子力制御装置等）（以下「特定用途」という）への本製品のご使用を検討される際は事前にローム営業窓口までご相談くださいますようお願い致します。ロームの文書による事前の承諾を得ることなく、特定用途に本製品を使用したことによりお客様又は第三者に生じた損害等に関し、ロームは一切その責任を負いません。

(Note 1) 特定用途となる医療機器分類

日本	USA	EU	中国
CLASSⅢ	CLASSⅢ	CLASSⅡb	Ⅲ類
CLASSⅣ		CLASSⅢ	

2. 半導体製品は一定の確率で誤動作や故障が生じる場合があります。万が一、誤動作や故障が生じた場合であっても、本製品の不具合により、人の生命、身体、財産への危険又は損害が生じないように、お客様の責任において次の例に示すようなフェールセーフ設計など安全対策をお願い致します。
   ①保護回路及び保護装置を設けてシステムとしての安全性を確保する。
   ②冗長回路等を設けて単一故障では危険が生じないようにシステムとしての安全を確保する。

3. 本製品は、下記に例示するような特殊環境での使用を配慮した設計はなされておりません。したがいまして、下記のような特殊環境での本製品のご使用に関し、ロームは一切その責任を負いません。本製品を下記のような特殊環境でご使用される際は、お客様におかれまして十分に性能、信頼性等をご確認ください。
   ①水・油・薬液・有機溶剤等の液体中でのご使用
   ②直射日光・屋外暴露、塵埃中でのご使用
   ③潮風、Cl_2、H_2S、NH_3、SO_2、NO_2 等の腐食性ガスの多い場所でのご使用
   ④静電気や電磁波の強い環境でのご使用
   ⑤発熱部品に近接した取付け及び当製品に近接してビニール配線等、可燃物を配置する場合
   ⑥本製品を樹脂等で封止、コーティングしてのご使用
   ⑦はんだ付けの後に洗浄を行わない場合(無洗浄タイプのフラックスを使用される場合は除く。ただし、残渣については十分に確認をお願いします。)又は、はんだ付け後のフラックス洗浄に水又は水溶性洗浄剤をご使用の場合
   ⑧結露するような場所でのご使用

4. 本製品は耐放射線設計はなされておりません。

5. 本製品単体品の評価では予測できない症状・事態を確認するためにも、本製品のご使用にあたってはお客様製品に実装された状態での評価及び確認をお願い致します。

6. パルス等の過渡的な負荷（短時間での大きな負荷）が加わる場合は、お客様製品に本製品を実装した状態で必ずその評価及び確認の実施をお願い致します。また、定常時での負荷条件において定格電力以上の負荷を印加されますと、本製品の性能又は信頼性が損なわれるおそれがあるため必ず定格電力以下でご使用ください。

7. 電力損失は周囲温度に合わせてディレーティングしてください。また、密閉された環境下でご使用の場合は、必ず温度測定を行い、最高接合部温度を超えていない範囲であることをご確認ください。

8. 使用温度は納入仕様書に記載の温度範囲内であることをご確認ください。

9. 本資料の記載内容を逸脱して本製品をご使用されたことによって生じた不具合、故障及び事故に関し、ロームは一切その責任を負いません。

実装及び基板設計上の注意事項

1. ハロゲン系（塩素系、臭素系等）の活性度の高いフラックスを使用する場合、フラックスの残渣により本製品の性能又は信頼性への影響が考えられますので、事前にお客様にてご確認ください。

2. はんだ付けは、表面実装製品の場合リフロー方式、挿入実装製品の場合フロー方式を原則とさせて頂きます。なお、表面実装製品をフロー方式での使用をご検討の際は別途ロームまでお問い合わせください。
   その他、詳細な実装条件及び手はんだによる実装、基板設計上の注意事項につきましては別途、ロームの実装仕様書をご確認ください。

© 2015 ROHM Co., Ltd. All rights reserved.

応用回路、外付け回路等に関する注意事項

1. 本製品の外付け回路定数を変更してご使用になる際は静特性のみならず、過渡特性も含め外付け部品及び本製品のバラツキ等を考慮して十分なマージンをみて決定してください。

2. 本資料に記載された応用回路例やその定数などの情報は、本製品の標準的な動作や使い方を説明するためのもので、実際に使用する機器での動作を保証するものではありません。したがいまして、お客様の機器の設計において、回路やその定数及びこれらに関連する情報を使用する場合には、外部諸条件を考慮し、お客様の判断と責任において行ってください。これらの使用に起因しお客様又は第三者に生じた損害に関し、ロームは一切その責任を負いません。

静電気に対する注意事項

本製品は静電気に対して敏感な製品であり、静電放電等により破壊することがあります。取り扱い時や工程での実装時、保管時において静電気対策を実施のうえ、絶対最大定格以上の過電圧等が印加されないようにご使用ください。特に乾燥環境下では静電気が発生しやすくなるため、十分な静電対策を実施ください。（人体及び設備のアース、帯電物からの隔離、イオナイザの設置、摩擦防止、温湿度管理、はんだごてのこて先のアース等）

保管・運搬上の注意事項

1. 本製品を下記の環境又は条件で保管されますと性能劣化やはんだ付け性等の性能に影響を与えるおそれがありますのでこのような環境及び条件での保管は避けてください。
   ① 潮風、Cl_2、H_2S、NH_3、SO_2、NO_2 等の腐食性ガスの多い場所での保管
   ② 推奨温度、湿度以外での保管
   ③ 直射日光や結露する場所での保管
   ④ 強い静電気が発生している場所での保管

2. ロームの推奨保管条件下におきましても、推奨保管期限を経過した製品は、はんだ付け性に影響を与える可能性があります。推奨保管期限を経過した製品は、はんだ付け性を確認したうえでご使用頂くことを推奨します。

3. 本製品の運搬、保管の際は梱包箱を正しい向き（梱包箱に表示されている天面方向）で取り扱いください。天面方向が遵守されずに梱包箱を落下させた場合、製品端子に過度なストレスが印加され、端子曲がり等の不具合が発生する危険があります。

4. 防湿梱包を開封した後は、規定時間内にご使用ください。規定時間を経過した場合はベーク処置を行ったうえでご使用ください。

製品ラベルに関する注意事項

本製品に貼付されている製品ラベルに２次元バーコードが印字されていますが、２次元バーコードはロームの社内管理のみを目的としたものです。

製品廃棄上の注意事項

本製品を廃棄する際は、専門の産業廃棄物処理業者にて、適切な処置をしてください。

外国為替及び外国貿易法に関する注意事項

本製品は、外国為替及び外国貿易法に定めるリスト規制貨物等に該当するおそれがありますので、輸出する場合には、ロームへお問い合わせください。

知的財産権に関する注意事項

1. 本資料に記載された本製品に関する応用回路例、情報及び諸データは、あくまでも一例を示すものであり、これらに関する第三者の知的財産権及びその他の権利について権利侵害がないことを保証するものではありません。

2. ロームは、本製品とその他の外部素子、外部回路あるいは外部装置等（ソフトウェア含む）との組み合わせに起因して生じた紛争に関して、何ら義務を負うものではありません。

3. ロームは、本製品又は本資料に記載された情報について、ロームもしくは第三者が所有又は管理している知的財産権 その他の権利の実施又は利用を、明示的にも黙示的にも、お客様に許諾するものではありません。 ただし、本製品を通常の用法にて使用される限りにおいて、ロームが所有又は管理する知的財産権を利用されることを妨げません。

その他の注意事項

1. 本資料の全部又は一部をロームの文書による事前の承諾を得ることなく転載又は複製することを固くお断り致します。

2. 本製品をロームの文書による事前の承諾を得ることなく、分解、改造、改変、複製等しないでください。

3. 本製品又は本資料に記載された技術情報を、大量破壊兵器の開発等の目的、軍事利用、あるいはその他軍事用途目的で使用しないでください。

4. 本資料に記載されている社名及び製品名等の固有名詞は、ローム、ローム関係会社もしくは第三者の商標又は登録商標です。

© 2015 ROHM Co., Ltd. All rights reserved.

一般的な注意事項

1. 本製品をご使用になる前に、本資料をよく読み、その内容を十分に理解されるようお願い致します。本資料に記載される注意事項に反して本製品をご使用されたことによって生じた不具合、故障及び事故に関し、ロームは一切その責任を負いませんのでご注意願います。

2. 本資料に記載の内容は、本資料発行時点のものであり、予告なく変更することがあります。本製品のご購入及びご使用に際しては、事前にローム営業窓口で最新の情報をご確認ください。

3. ロームは本資料に記載されている情報は誤りがないことを保証するものではありません。万が一、本資料に記載された情報の誤りによりお客様又は第三者に損害が生じた場合においても、ロームは一切その責任を負いません。

© 2015 ROHM Co., Ltd. All rights reserved.