

ミドルパワーD級スピーカアンプシリーズ アナログ入力/BTL出力対応 D級スピーカアンプ

BD5424EFS

No.10075JBT04

●概要

BD5424EFS は、薄型テレビ等の省スペース・低発熱用途向けに開発された 20W+20W ステレオ D 級パワーアンプ IC です。最先端の BCD (Bipolar, CMOS and DMOS) プロセス技術を採用し、出力パワー段のオン抵抗や配線抵抗による内部損失を極限まで排除し、業界トップクラスの高効率 91% (10W+10W 出力、8Ω 負荷時) を実現しました。さらに、小型裏面放熱タイプのパワーパッケージを採用し低消費電力・低発熱量のため、総合 40W 出力まで外付け放熱器が不要になりました。音声系システムの大幅な小型化・薄型化と、大迫力・高音質再生の両方のニーズに応える商品です。

●特長

- 1) 業界最高レベルの高効率 91% (10W+10W 出力、8Ω 負荷時) 及び低発熱を実現。
- 2) 外付け放熱器なしで 20W+20W (17V、8Ω 負荷時) を出力可能。
- 3) 最小 3.6Ω までの定格負荷を駆動できる。
- 4) 電源 ON/OFF 時及び電源瞬断時のポップ音を低減。
- 5) ソフト切り換え技術により、高品位な音声ミュートを実現。
- 6) スピーカへの過大出力を制限可能な出力電力制限機能を搭載。
- 7) 高温保護、天絡地絡保護、減電圧保護及びスピーカ直流電圧印加保護回路内蔵の高信頼性デザイン。
- 8) 複数個使用時に同期可能なマスタ/スレーブ機能を搭載しているためビートノイズの発生を抑えられる。
- 9) 内部 PWM 用サンプリングクロック周波数を調整 (350kHz~500kHz) できるため AM ラジオへの不要輻射対策が容易にできる。
- 10) 小型裏面放熱タイプのパワーパッケージ使用。
HTSSOP-A4418.5mm×7.5mm×1.0mm, pitch 0.8mm

●絶対最大定格

半導体製品の機能の低下、熱破壊を防止し、寿命、信頼性を保証するために、いかなる場合においても、また瞬時たりとも絶対最大定格を超えないように設計・評価をおこなってください。

Ta = 25°C、最新の数値は、納品仕様書でご確認ください。

項目	記号	定格	単位	条件
電源電圧	Vcc	20	V	Pin 7, 8, 15, 16, 29, 30, 37, 38, 40 (注 1,2)
許容損失	Pd	2.0	W	(注 3)
		4.5	W	(注 4)
信号入力電圧	VIN	-0.2 ~ +7.2	V	Pin 1, 44 (注 1)
制御入力電圧	VCONT	-0.2 ~ Vcc+0.2	V	Pin 20, 21, 24 (注 1)
クロック入力電圧	VOSC	-0.2 ~ +7.2	V	Pin 23 (注 1)
動作温度範囲	Topr	-40 ~ +85	°C	
保存温度範囲	Tstg	-55 ~ +150	°C	
最高接合部温度	Tjmax	150	°C	

(注 1) GND (Pin 11, 12, 33, 34, 43) を基準に印加できる電圧。

(注 2) Pd 及び Tjmax=150°C を超えないこと。

(注 3) 70mm×70mm×1.6mmFR4 1 層ガラスエポキシ基板(裏面銅箔 0%)実装時

Ta = 25°C 以上で使用する場合は、1°Cにつき 16mW を軽減する。基板にサーマルビアあり。

(注 4) 70mm×70mm×1.6mmFR4 2 層ガラスエポキシ基板(裏面銅箔 100%)実装時

Ta = 25°C 以上で使用する場合は、1°Cにつき 36mW を軽減する。基板にサーマルビアあり。

●動作条件

Ta = 25°C、最新の数値は、納品仕様書でご確認ください。

項目	記号	定格	単位	条件
電源電圧	VCC	+10~ +18	V	Pin 7, 8, 15, 16, 29, 30, 37, 38, 40
最小負荷抵抗	RL	3.6	Ω	(注5)

(注5) Pd を超えないこと。

●電気的特性

特に指定のないかぎり Ta = 25°C, VCC = 12V, fIN = 1kHz, Rg = 0Ω, RL = 8Ω, MUTEX= "H", MS= "L", SDX="H"
最新の数値は、納品仕様書でご確認ください。

項目	記号	代表値	単位	条件
全体				
回路電流 1 (サンプリング時)	ICC1	30	mA	無信号時
回路電流 2 (シャットダウン時)	ICC2	12	mA	SDX="L" MUTEX = "L"
制御部				
"H" レベル入力電圧	VIH	2.3~12	V	SDX, MUTEX, MS
"L" レベル入力電圧	VIL	0~0.8	V	SDX, MUTEX, MS
オーディオ出力				
電圧利得	Gv	28	dB	PO= 1W
最大出力 1 (注6)	PO1	10	W	THD+n= 10%
最大出力 2 (注6)	PO2	20	W	VCC=17V, THD+n = 10%
全高調波歪率 (注6)	THD	0.1	%	PO= 1W, BW= 20Hz~20kHz
クロストーク	CT	85	dB	PO= 1W, Rg= 0Ω, Bw= IHF-A
出力雑音電圧(サンプリング時)	VNO	80	μVrms	Rg= 0Ω, BW= IHF-A
残留雑音電圧(ミュート時))	VNOM	35	μVrms	Rg= 0Ω, BW= IHF-A, MUTEX= "L"
ミュート減衰量	GVM	98	dB	PO= 1W, BW= IHF-A, MUTEX= "L"
内部サンプリングクロック周波数	Fosc	350	kHz	MS= "L"

(注6) これらの項目に関する規格値はデバイスの標準的な性能を示しており、基板レイアウトや使用部品、電源部に大きく依存します。
標準値は弊社指定の基板にデバイス及び各部品を直接実装したときの値です。

●参考データ

(1)ステレオ動作時(RL=8Ω)

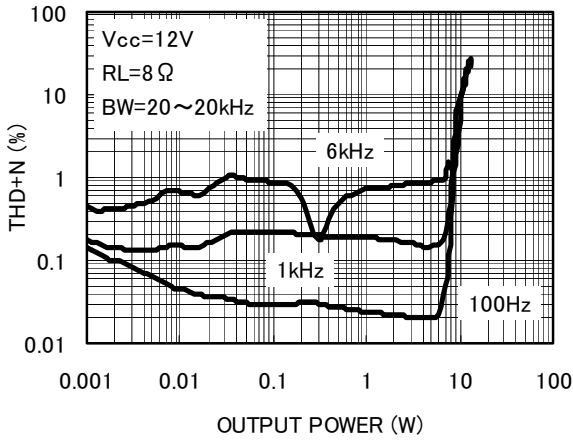


Fig.1 THD+N - 出力電力

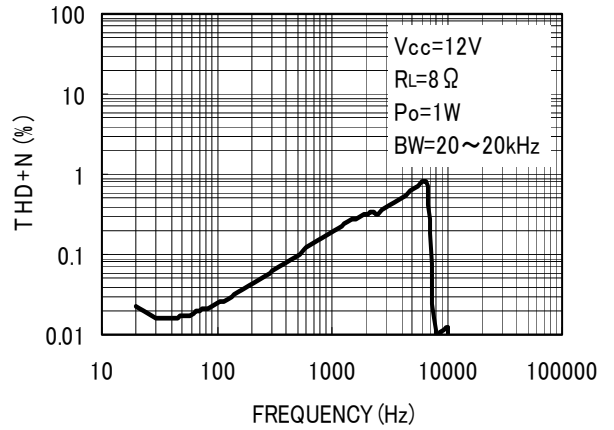


Fig.2 THD+N - 周波数

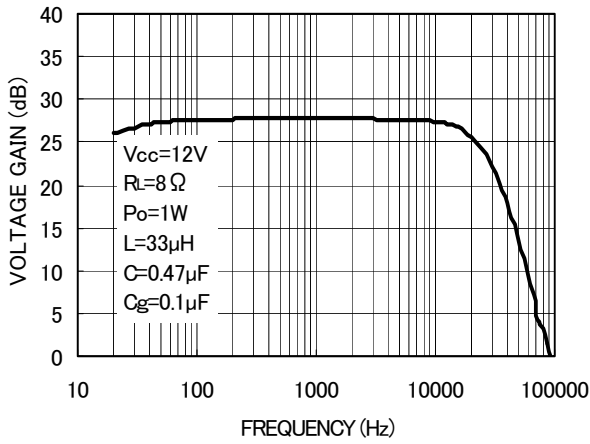


Fig.3 電圧利得 - 周波数

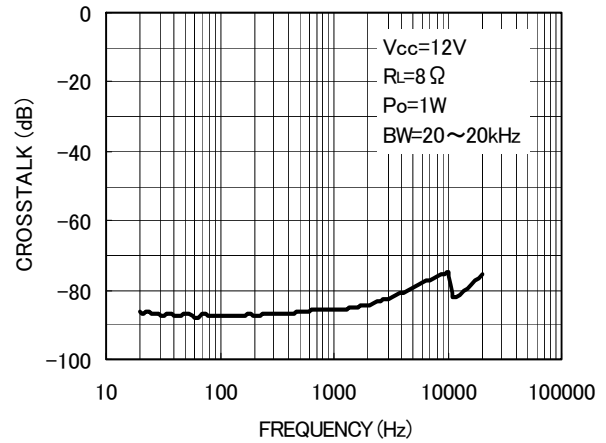


Fig.4 クロストーク - 周波数

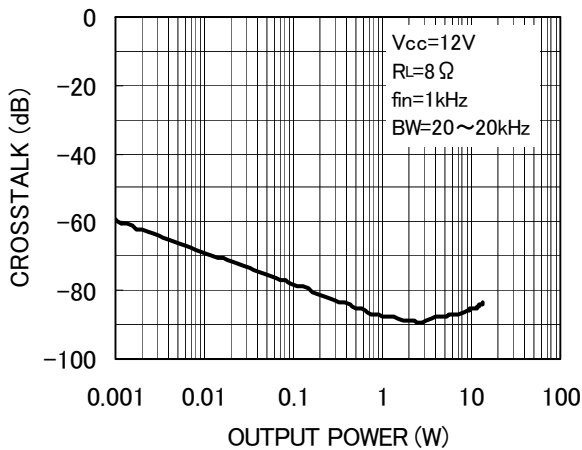


Fig.5 クロストーク - 出力電力

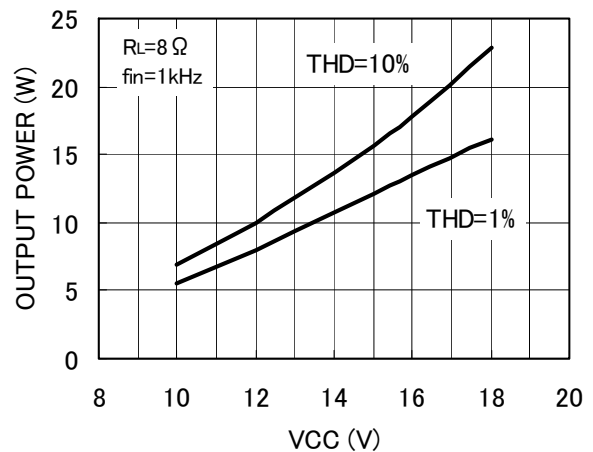


Fig.6 出力電力 - 電源電圧

●参考データ ステレオ動作時(RL=8Ω)つづき

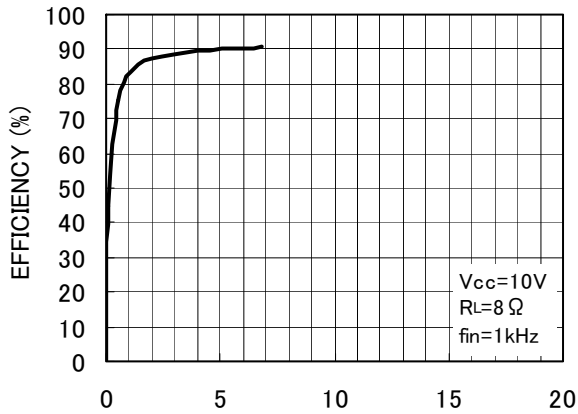


Fig.7 効率 - 出力電力

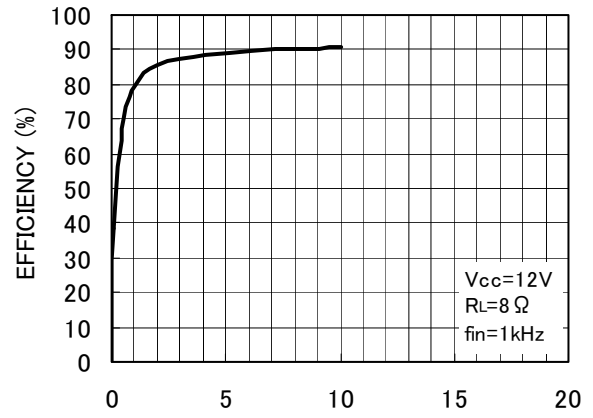


Fig.8 効率 - 出力電力

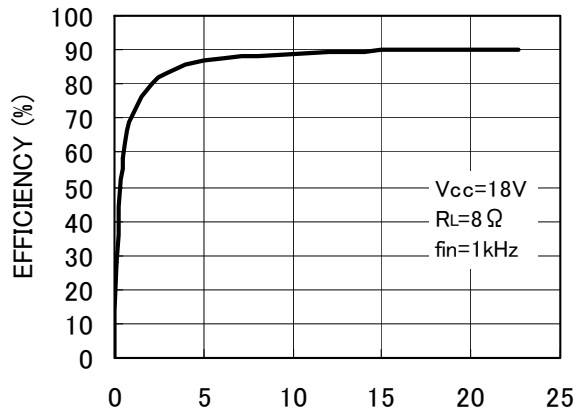


Fig.9 効率 - 出力電力

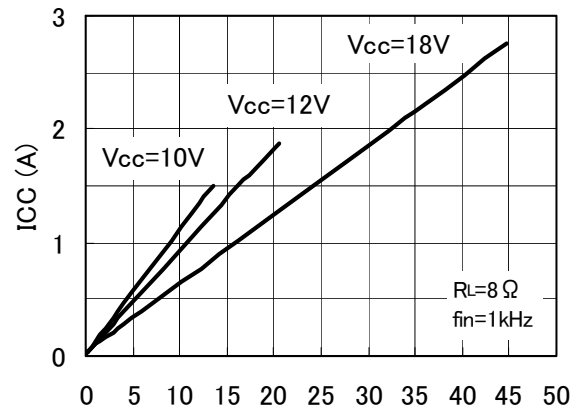


Fig.10 消費電流 - 出力電力

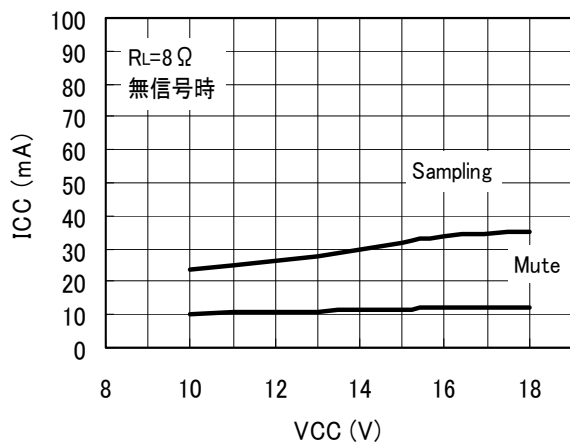


Fig.11 消費電流 - 電源電圧

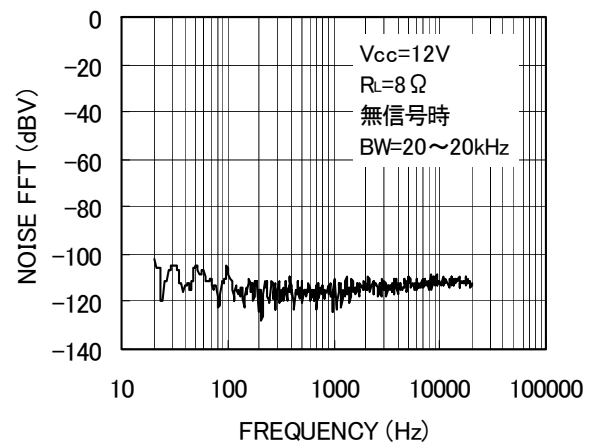


Fig.12 出力雑音電圧の FFT

●参考データ ステレオ動作時(RL=8Ω)つづき

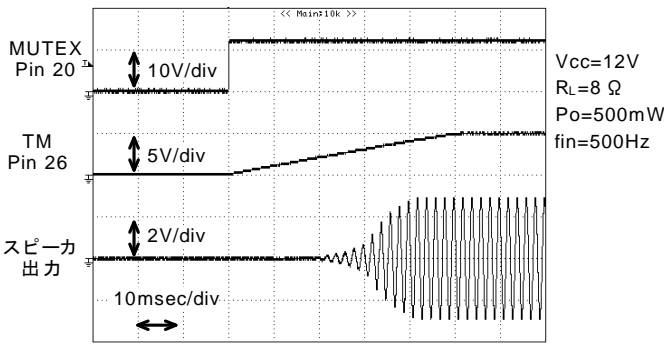


Fig.13 ソフトミュート解除時の波形

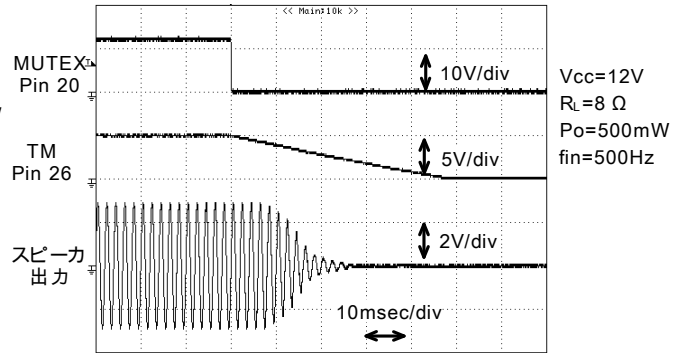


Fig.14 ソフトミュート動作時の波形

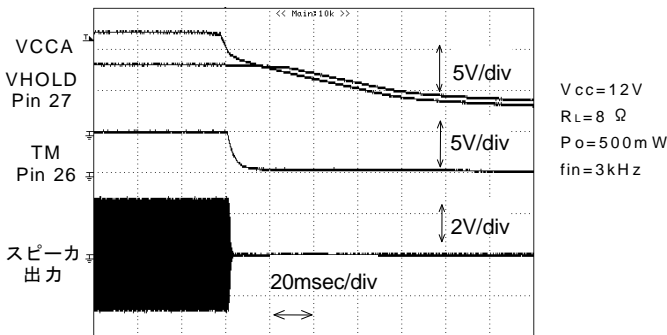


Fig.15 電源瞬断時の波形 (20msec/div)

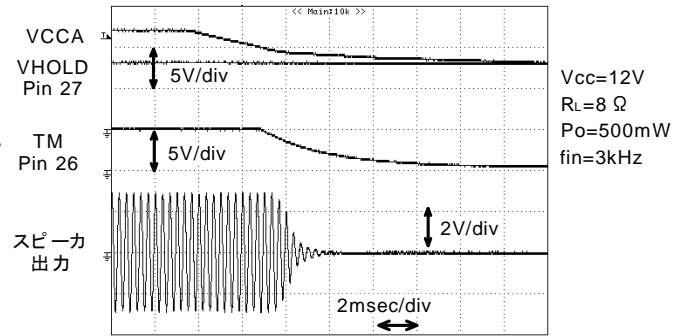


Fig.16 電源瞬断時の波形 (2msec/div)

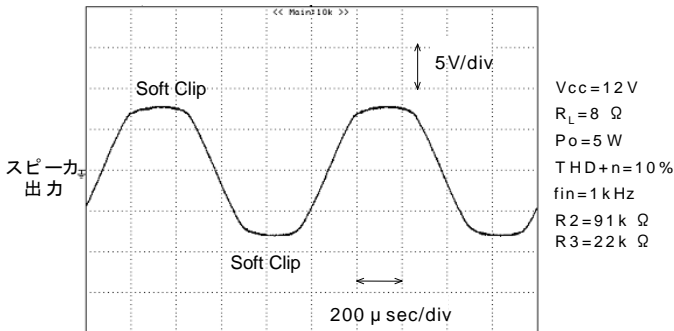


Fig.17 出力電力制限時の波形 (P_o=5W)

●参考データ つづき
(2)ステレオ動作時(RL=6Ω)

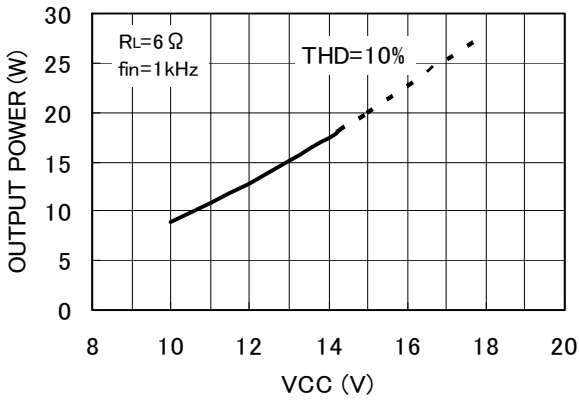


Fig.18 出力電力 - 電源電圧

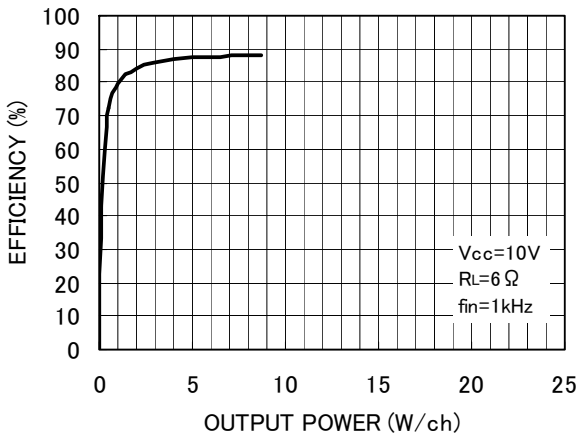


Fig.19 効率 - 出力電力

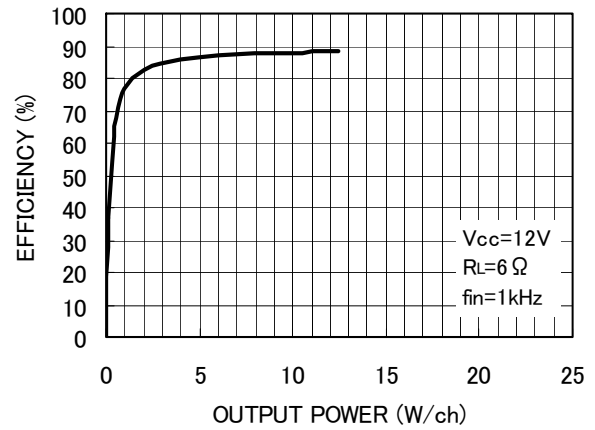


Fig.20 効率 - 出力電力

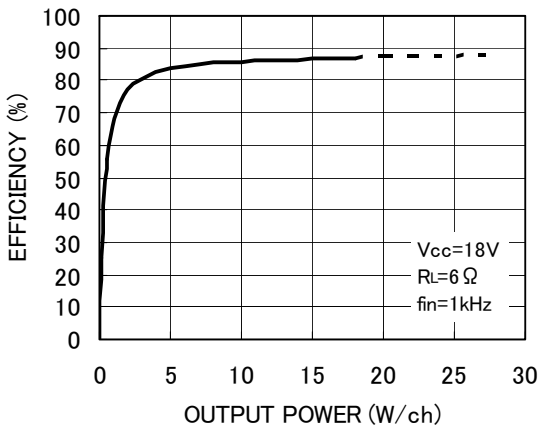


Fig.21 効率 - 出力電力

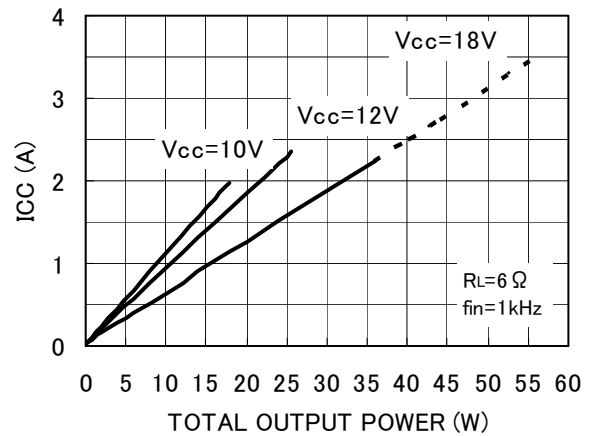


Fig.22 消費電流 - 出力電力

グラフの点線部分は、音楽ソースで出力可能な出力電力及び放熱板を付加することに連続出力できる出力電力を示します。

●参考データつづき
(3) ステレオ動作時(RL=4Ω)

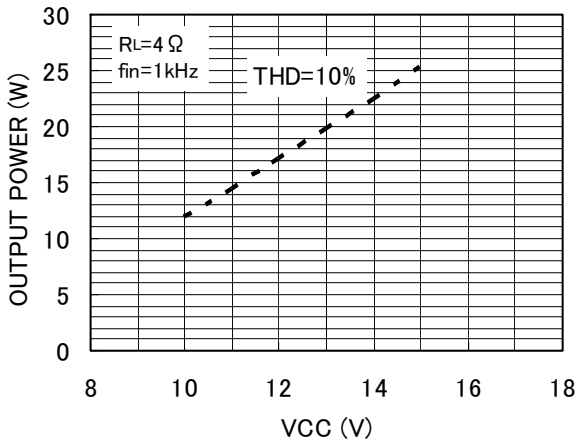


Fig.23 出力電力 - 電源電圧

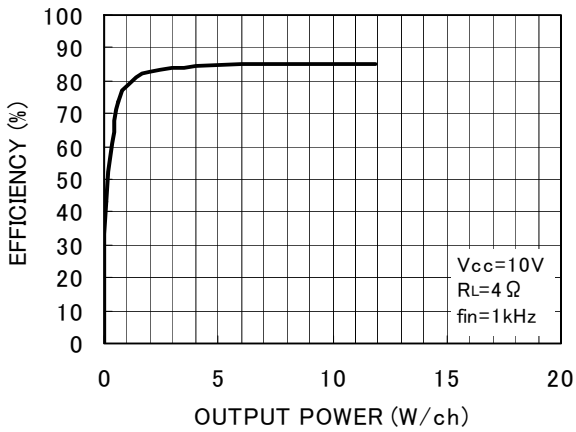


Fig.24 効率 - 出力電力

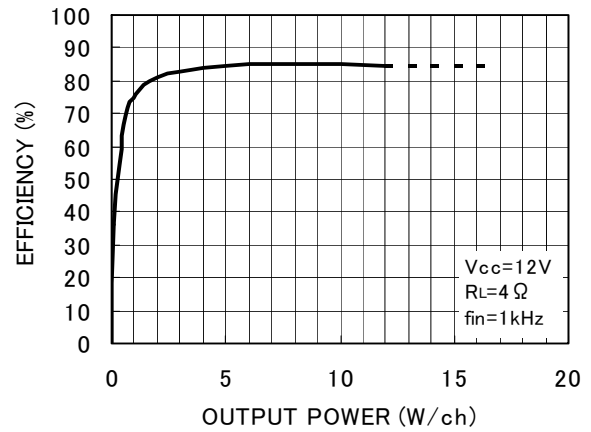


Fig.25 効率 - 出力電力

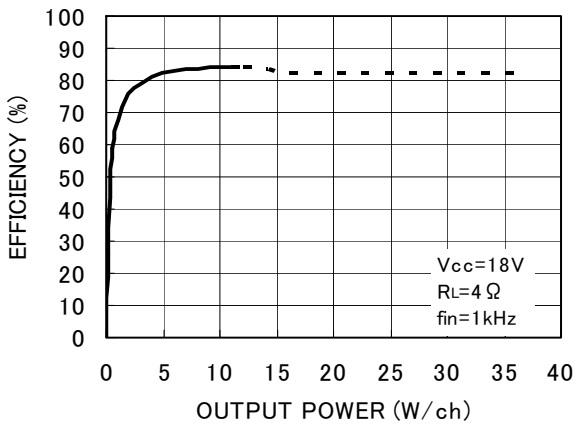


Fig.26 効率 - 出力電力

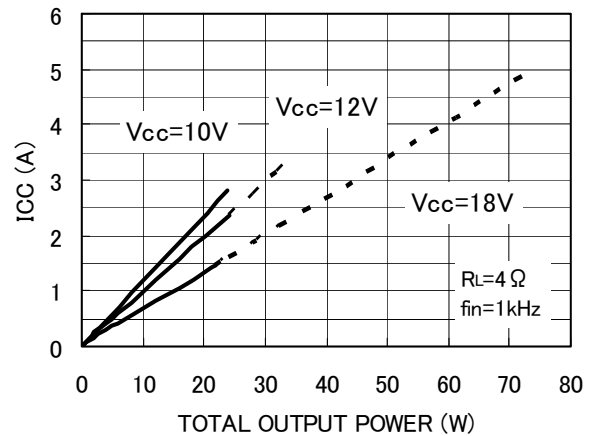


Fig.27 消費電流 - 出力電力

グラフの点線部分は、音楽ソースで出力可能な出力電力及び放熱板を付加することに連続出力できる出力電力を示します。

●端子配置図

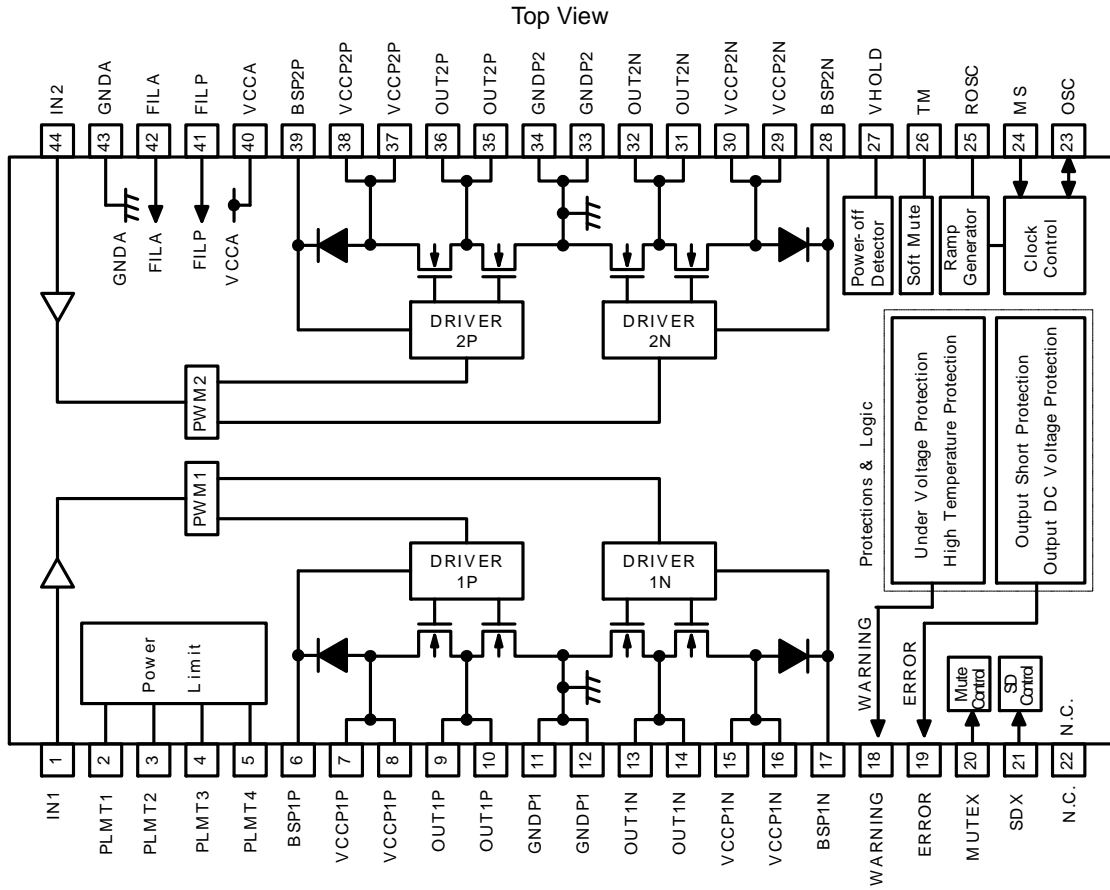


Fig.28 端子配置図

●外形寸法図・標印図

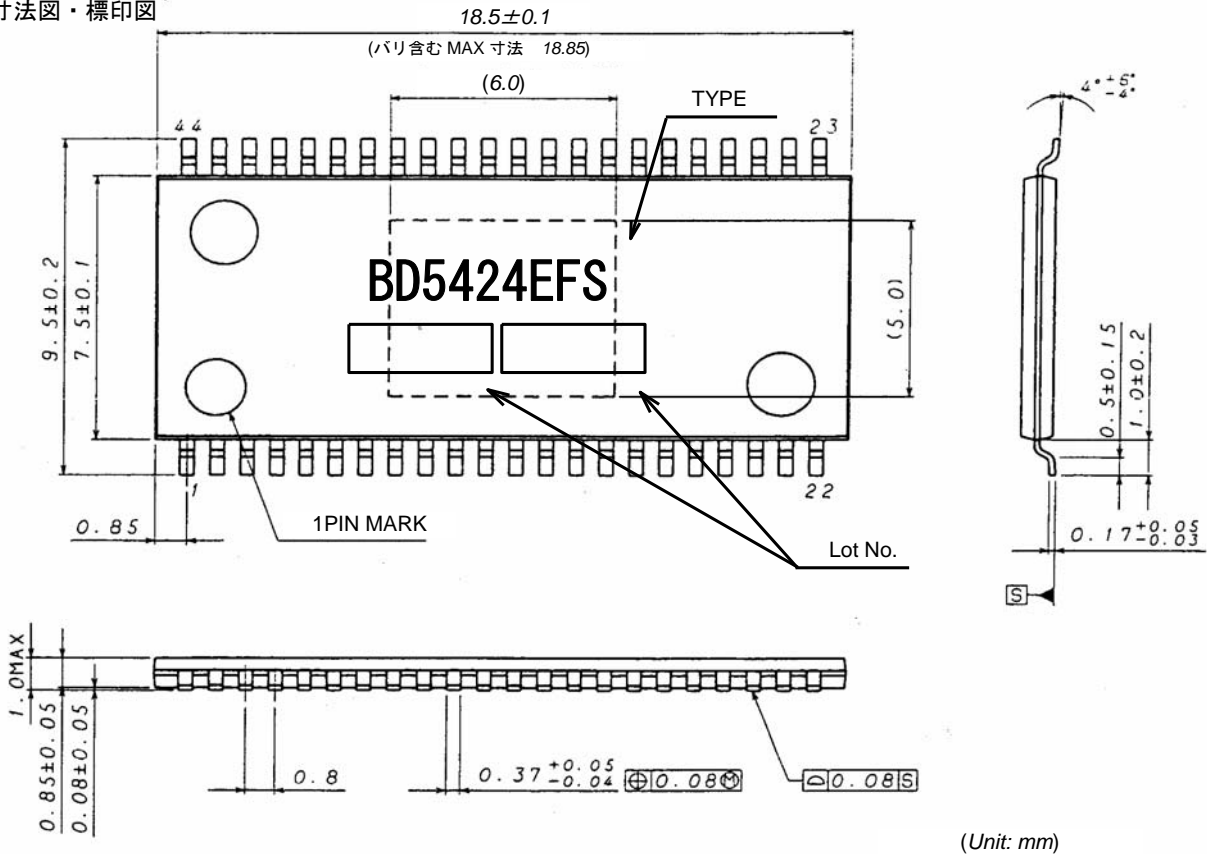


Fig.29 HTSSOP-A44 パッケージ 外形寸法図・標印図

●端子機能説明 (端子電圧は typ.値)

No.	記号	端子電圧	端子説明	内部等価回路
1 44	IN1 IN2	3.5V	ch1 アナログ信号入力端子 ch2 アナログ信号入力端子 コンデンサを介してオーディオ入力してください。	
2	PLMT1	3.5V	出力電力制限機能用の電圧/電流変換端子 抵抗を接続してください。	
3	PLMT2	-	出力電力制限機能用の電流/電圧変換端子 抵抗を接続してください。	
4	PLMT3	-	出力電力制限機能用の電流/電圧変換端子 抵抗を接続してください。	
5	PLMT4	3.5V	出力電力制限機能用のバイアス端子 抵抗とコンデンサを接続してください。	

●端子機能説明つづき

No.	記号	端子電圧	端子説明	内部等価回路
6	BSP1P	-	ch1 プラス側ブートストラップ端子 コンデンサを接続してください。	
7, 8	VCCP1P	Vcc	ch1 プラス側パワー系電源端子	
9, 10	OUT1P	Vcc~0V	ch1 プラス側 PWM 信号出力端子 出力 LPF を接続してください。	
11, 12	GNDP1	0V	ch1 パワー系 GND 端子	
13, 14	OUT1N	Vcc~0V	ch1 マイナス側 PWM 信号出力端子 出力 LPF を接続してください。	
15, 16	VCCP1N	Vcc	ch1 マイナス側パワー系電源端子	
17	BSP1N	-	ch1 マイナス側ブートストラップ端子 コンデンサを接続してください。	
18	WARNING	H: 5V L: 0V	ワーニング出力端子 動作ワーニングを知らせる端子です。 H: ワーニング時 L: 通常動作時	
19	ERROR	H: 5V L: 0V	エラー出力端子 動作エラーを知らせる端子です。 H: エラー時 L: 通常動作時	
20	MUTEX	-	音声ミュート制御端子 H: ミュート OFF L: ミュート ON	

●端子機能説明つづき

No.	記号	端子電圧	端子説明	内部等価回路
21	SDX	-	シャットダウン制御端子 H: シャットダウン OFF L: シャットダウン ON	
22	N.C.	-	N.C.端子 IC 内部は何も接続されていません。	
23	OSC	-	サンプリングクロック信号入出力端子 複数個使用する場合は、コンデンサを介して接続してください。	
24	MS	-	マスタ/スレーブ切り換え端子 サンプリングクロック信号のマスタ/ スレーブ機能を切り換えます。 H: スレーブ動作 L: マスタ動作	
25	ROSC	5.6V	内部 PWM 用サンプリングクロック 周波数設定端子 抵抗を接続してください。 抵抗値によって、発振周波数を 変更できます。	
26	TM	0~5V	音声ミュート時定数設定端子 コンデンサを接続してください。	

● 端子機能説明つづき

No.	記号	端子電圧	端子説明	内部等価回路
27	HOLD	$0.68 \times V_{CC}$	源瞬断検出機能用の検出電圧設定端子 コンデンサを接続してください。 検出電圧を調整する場合は、抵抗を接続してください。	
28	BSP2N	-	ch2 マイナス側ブートストラップ端子 コンデンサを接続してください。	
29, 30	VCCP2N	V_{CC}	ch2 マイナス側パワー系電源端子	
31, 32	OUT2N	$V_{CC} \sim 0V$	ch2 マイナス側 PWM 信号出力端子 出力 LPF を接続してください。	
33, 34	GNDP2	0V	ch2 パワー系 GND 端子	
35, 36	OUT2P	$V_{CC} \sim 0V$	ch2 プラス側 PWM 信号出力端子 出力 LPF を接続してください。	
37, 38	VCCP2P	V_{CC}	ch2 プラス側パワー系電源端子	
39	BSP2P	-	ch2 プラス側ブートストラップ端子 コンデンサを接続してください。	
40	VCCA	V_{CC}	アナログ系電源端子	
41	FILP	$\frac{V_{CC} + 35}{12}$	PWM 系バイアス端子 コンデンサを接続してください	

●端子機能説つづき

NO.	記号	端子説明	端子説明	内部等価回路
42	FILA	3.5V	アナログ信号系端子 コンデンサを接続してください	
43	GNDA	0V	アナログ信号系 GND 端子	

●アプリケーション回路図

・Vcc=10V~18V

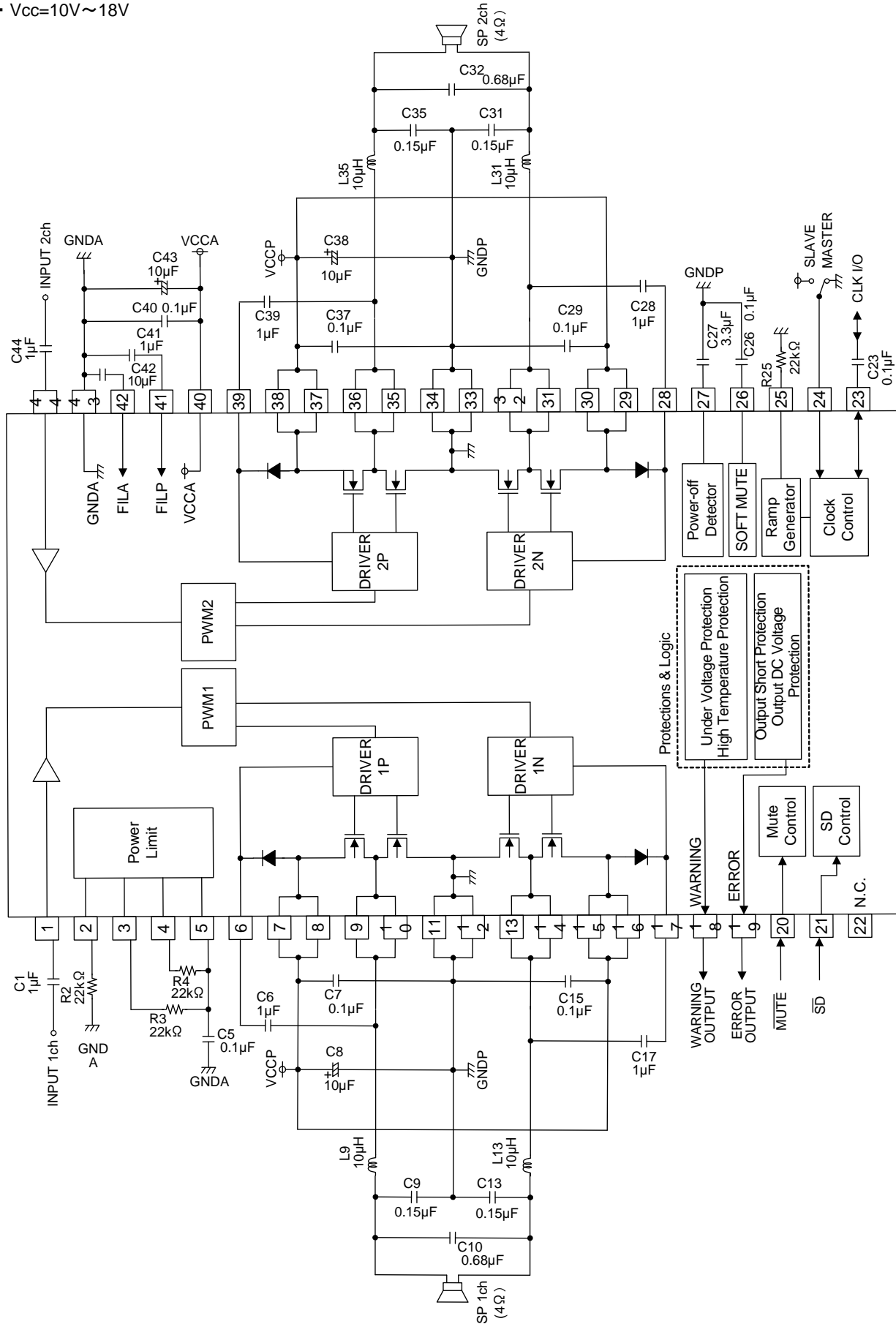


Fig.30 ステレオ動作、負荷 4Ω 時の回路図

Table 1 ステレオ動作、負荷 4Ω 時の BOM リスト

No.	Item	Part Number	Vendor	Configuration		Value	Rated voltage	Tolerance	Temperature characteristics	Quantity	Reference
				mm	inch						
1	IC	BD5424EFS	ROHM	HTSSOP-A44		-	-	-	-	1	IC1
2	C	GRM21BB31H105KA12	MURATA	2012	0805	1μF	50V	±10%	±10%	4	C6, C17, C28, C39
3	C	GRM188R11H104KA93	MURATA	1608	0603	0.1μF	50V	±10%	±10%	5	C7, C15, C29, C37, C40
4	C	GRM21BB31H154KA88	MURATA	2012	0805	0.15μF	50V	±10%	±10%	4	C9, C13, C31, C35
5	C	GRM188B31C105KA92	MURATA	1608	0603	1μF	16V	±10%	±10%	2	C1, C44
6	C	GRM31MR71H684KA88	MURATA	3216	1206	0.68μF	50V	±10%	±15%	2	C10, C32
7	C	GRM21BB31E335KA75	MURATA	2012	0805	3.3μF	25V	±10%	±10%	1	C27
8	C	GRM188B11E104KA01	MURATA	1608	0603	0.1μF	25V	±10%	±10%	3	C5, C23, C26
9	C	GRM21BB11C105KA	MURATA	2012	0805	1μF	16V	±10%	±10%	1	C41
10	C	GRM21BB31C106KE15	MURATA	2012	0805	10μF	16V	±10%	±10%	1	C42
11	C	25SVPD10M	SANYO	6666	2626	10μF	25V	±20%	±25%	3	C8, C38, C43
12	R	MCR01MZPF2202	ROHM	1005	0402	22kΩ	50V	±1%	±200ppm/°C	3	R2, R3, R4, R25

No.	Item	Part Number	Vendor	Configuration	Value	Tolerance	DC Resistance	Rated DC Current	Quantity	Reference
				mm						
13	L	A7502BY-100M	TOKO	φ13×16.0	10μH	±20%	30mΩmax.	5.09A max.	4	L9, L13, L31, L35

●使用上の注意

(1) 絶対最大定格について

印加電圧及び動作温度範囲などの絶対最大定格を超えた場合、破壊の可能性があります。破壊した場合、ショートモードもしくはオープンモードなど、特定できませんので絶対最大定格を超えるような特殊モードが想定される場合は、ヒューズなどの物理的な安全対策を施してください。

(2) 電源ラインについて

出力コイルの逆起電力により回生した電流の戻りが生じるため、回生電流の経路として電源-GND間にコンデンサを入れるなどの対策をしてください。電解コンデンサは低温で容量値の低下が起こることなどを想定し諸特性に問題のないことを十分にご確認のうえ決定してください。なお、接続されている電源が十分な電流吸収能力を持たない場合、回生電流によって電源ラインの電圧が上昇し、本製品及びその周辺回路を含め、絶対最大定格を超える恐れがありますので、電圧クランプ用のダイオードを電源-GND間に入れる等、物理的な安全対策を施してください。

(3) GND(11, 12, 33, 34, 43ピン)電位について

GND端子の電位はいかなる動作状態においても、最低電圧になるようにしてください。

(4) 熱設計について

実際の使用状態での許容損失 P_d を考え、十分マージンを持った熱設計をおこなってください。本製品はパッケージの裏側にフレームを露出させておりますが、この部分には放熱処理を施し放熱効率を上げて使用することを想定しております。基板表面だけでなく基板裏面にも放熱パターンをできるだけ広くとってご使用ください。

D級パワーアンプは、従来のアナログ・パワーアンプに比べ効率が非常に高く、発熱も少ないですが、電力損失 P_{diss} が許容損失 P_d を超えないように熱設計に際しては十分ご検討ください。

$$P_{d} = \frac{T_{jmax} - T}{\theta_{ja}} \quad [W]$$

$$P_{diss} = P_o \cdot \left(\frac{1}{\eta} - 1 \right) \quad [W]$$

T_{jmax} : 最高接合部温度 = 150 [°C]

T_a : 使用周囲温度 [°C]

θ_{ja} : パッケージ熱抵抗 [°C/W]

P_o : 出力電力 [W]

η : 効率

(5) 強電界中での動作について

強電界中での使用は誤動作をする可能性がありますのでご注意ください。

(6) 熱遮断回路(TSD回路)

本製品は熱遮断回路を内蔵しています。熱遮断回路が働くと、出力トランジスタはオープン状態になります。

熱遮断回路は、あくまでもチップ温度が $T_{jmax}=150^{\circ}\text{C}$ を超えた異常状態下での熱的暴走から IC を遮断することを目的とした回路です。

(7) 端子間ショートと誤実装について

LSI を基板に実装するときには、LSI の方向や位置ずれに十分注意してください。誤って実装し通電した場合、LSI を破壊することがあります。また、LSI の端子間や、各端子と電源間、各端子と GND 間に異物が入るなどしてショートした場合についても破壊することがあります。

(8) 電源立ち上げ、立ち下げ時について

電源を立ち上げる場合、必ず SDX 端子(21ピン)、MUTEX 端子(20ピン)を“L”レベルの状態に立ち上げてください。電源を立ち下げる場合についても同様に“L”レベルにしてから立ち下げてください。このようにすると、電源 ON/OFF 時のポップ音を軽減することが可能です。また、全ての電源端子は同時に立ち上げ、立ち下げしてください。

(9) ワーニング出力端子(18ピン)、エラー出力端子(19ピン)について

高温保護機能、減電圧保護機能の動作時にワーニング出力端子から警告フラグを、また出力天地絡保護機能、スピーカ直流電圧印加保護機能の動作時にはエラー出力端子からエラーフラグを出力します。

(10) N.C.端子(22ピン)について

N.C. (Non connection) 端子は内部回路に接続されておられません。従いましてオープンまたは GND へ接続してください。

●発注形名セレクション

B	D
---	---

ローム形名

5	4	2	4
---	---	---	---

品番

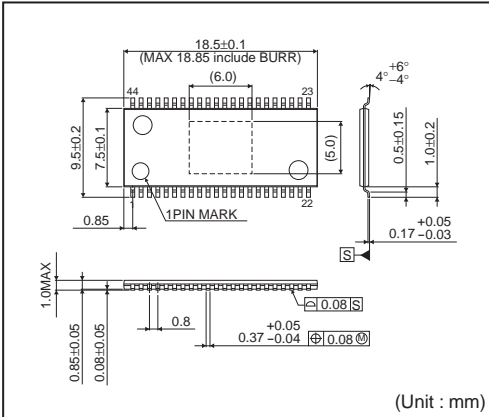
E	F	S
---	---	---

パッケージ
EFS:HTSSOP-A44

E	2
---	---

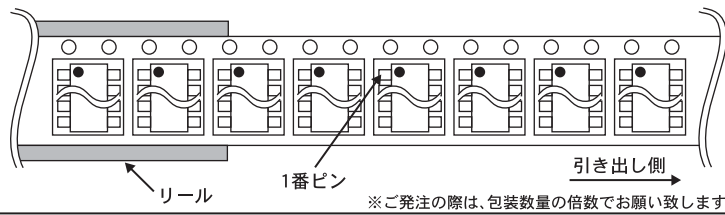
包装、フォーミング仕様
E2: リール状エンボステーピング

HTSSOP-A44



<包装仕様>

包装形態	エンボステーピング(防湿仕様)
包装数量	1500pcs
包装方向	E2 (リールを左手に持ち、右手でテープを引き出したときに) 製品の1番ピンが左上にくる方向



ご注意

ローム製品取扱い上の注意事項

1. 本製品は一般的な電子機器（AV 機器、OA 機器、通信機器、家電製品、アミューズメント機器等）への使用を意図して設計・製造されております。従いまして、極めて高度な信頼性が要求され、その故障や誤動作が人の生命、身体への危険若しくは損害、又はその他の重大な損害の発生に関わるような機器又は装置（医療機器^(Note 1)、輸送機器、交通機器、航空宇宙機器、原子力制御装置、燃料制御、カーアクセサリを含む車載機器、各種安全装置等）（以下「特定用途」という）への本製品のご使用を検討される際は事前にローム営業窓口までご相談くださいますようお願い致します。ロームの文書による事前の承諾を得ることなく、特定用途に本製品を使用したことによりお客様又は第三者に生じた損害等に関し、ロームは一切その責任を負いません。

(Note 1) 特定用途となる医療機器分類

日本	USA	EU	中国
CLASS III	CLASS III	CLASS II b	Ⅲ類
CLASS IV		CLASS III	

2. 半導体製品は一定の確率で誤動作や故障が生じる場合があります。万が一、かかる誤動作や故障が生じた場合であっても、本製品の不具合により、人の生命、身体、財産への危険又は損害が生じないように、お客様の責任において次の例に示すようなフェールセーフ設計など安全対策をお願い致します。
 - ①保護回路及び保護装置を設けてシステムとしての安全性を確保する。
 - ②冗長回路等を設けて単一故障では危険が生じないようにシステムとしての安全を確保する。
3. 本製品は、一般的な電子機器に標準的な用途で使用されることを意図して設計・製造されており、下記に例示するような特殊環境での使用を配慮した設計はなされておられません。従いまして、下記のような特殊環境での本製品のご使用に関し、ロームは一切その責任を負いません。本製品を下記のような特殊環境でご使用される際は、お客様におかれまして十分に性能、信頼性等をご確認ください。
 - ①水・油・薬液・有機溶剤等の液体中でのご使用
 - ②直射日光・屋外暴露、塵埃中でのご使用
 - ③潮風、Cl₂、H₂S、NH₃、SO₂、NO₂等の腐食性ガスの多い場所でのご使用
 - ④静電気や電磁波の強い環境でのご使用
 - ⑤発熱部品に近接した取付け及び当製品に近接してビニール配線等、可燃物を配置する場合。
 - ⑥本製品を樹脂等で封止、コーティングしてのご使用。
 - ⑦はんだ付けの後に洗浄を行わない場合(無洗浄タイプのフラックスを使用された場合も、残渣の洗浄は確実にを行うことをお勧め致します)、又ははんだ付け後のフラックス洗浄に水又は水溶性洗浄剤をご使用の場合。
 - ⑧本製品が結露するような場所でのご使用。
4. 本製品は耐放射線設計はなされておられません。
5. 本製品単体品の評価では予測できない症状・事態を確認するためにも、本製品のご使用にあたってはお客様製品に実装された状態での評価及び確認をお願い致します。
6. パルス等の過渡的な負荷（短時間での大きな負荷）が加わる場合は、お客様製品に本製品を実装した状態で必ずその評価及び確認の実施をお願い致します。また、定常時での負荷条件において定格電力以上の負荷を印加されますと、本製品の性能又は信頼性が損なわれるおそれがあるため必ず定格電力以下でご使用ください。
7. 許容損失(Pd)は周囲温度(Ta)に合わせてディレーティングしてください。また、密閉された環境下でご使用の場合は、必ず温度測定を行い、ディレーティングカーブ範囲内であることをご確認ください。
8. 使用温度は納入仕様書に記載の温度範囲内であることをご確認ください。
9. 本資料の記載内容を逸脱して本製品をご使用されたことによって生じた不具合、故障及び事故に関し、ロームは一切その責任を負いません。

実装及び基板設計上の注意事項

1. ハロゲン系（塩素系、臭素系等）の活性度の高いフラックスを使用する場合、フラックスの残渣により本製品の性能又は信頼性への影響が考えられますので、事前にお客様にてご確認ください。
2. はんだ付けはリフローはんだを原則とさせていただきます。なお、フロー方法でのご使用につきましては別途ロームまでお問い合わせください。詳細な実装及び基板設計上の注意事項につきましては別途、ロームの実装仕様書をご確認ください。

応用回路、外付け回路等に関する注意事項

1. 本製品の外付け回路定数を変更してご使用になる際は静特性のみならず、過渡特性も含め外付け部品及び本製品のバラツキ等を考慮して十分なマージンをみて決定してください。
2. 本資料に記載された応用回路例やその定数などの情報は、本製品の標準的な動作や使い方を説明するためのもので、実際に使用する機器での動作を保証するものではありません。従いまして、お客様の機器の設計において、回路やその定数及びこれらに関連する情報を使用する場合には、外部諸条件を考慮し、お客様の判断と責任において行ってください。これらの使用に起因しお客様又は第三者に生じた損害に関し、ロームは一切その責任を負いません。

静電気に対する注意事項

本製品は静電気に対して敏感な製品であり、静電放電等により破壊することがあります。取り扱い時や工程での実装時、保管時において静電気対策を実施の上、絶対最大定格以上の過電圧等が印加されないようにご使用ください。特に乾燥環境下では静電気が発生しやすくなるため、十分な静電対策を実施ください。(人体及び設備のアース、帯電物からの隔離、イオナイザの設置、摩擦防止、温湿度管理、はんだごてのこて先のアース等)

保管・運搬上の注意事項

1. 本製品を下記の環境又は条件で保管されますと性能劣化やはんだ付け性等の性能に影響を与えるおそれがありますのでこのような環境及び条件での保管は避けてください。
 - ①潮風、Cl₂、H₂S、NH₃、SO₂、NO₂等の腐食性ガスの多い場所での保管
 - ②推奨温度、湿度以外での保管
 - ③直射日光や結露する場所での保管
 - ④強い静電気が発生している場所での保管
2. ロームの推奨保管条件下におきましても、推奨保管期限を経過した製品は、はんだ付け性に影響を与える可能性があります。推奨保管期限を経過した製品は、はんだ付け性を確認した上でご使用頂くことを推奨します。
3. 本製品の運搬、保管の際は梱包箱を正しい向き（梱包箱に表示されている天面方向）で取り扱ってください。天面方向が遵守されずに梱包箱を落下させた場合、製品端子に過度なストレスが印加され、端子曲がり等の不具合が発生する危険があります。
4. 防湿梱包を開封した後は、規定時間内にご使用ください。規定時間を経過した場合はベーク処置を行った上でご使用ください。

製品ラベルに関する注意事項

本製品に貼付されている製品ラベルにQRコードが印字されていますが、QRコードはロームの社内管理のみを目的としたものです。

製品廃棄上の注意事項

本製品を廃棄する際は、専門の産業廃棄物処理業者にて、適切な処置をしてください。

外国為替及び外国貿易法に関する注意事項

本製品は外国為替及び外国貿易法に定める規制貨物等に該当するおそれがありますので輸出する場合には、ロームにお問い合わせください。

知的財産権に関する注意事項

1. 本資料に記載された本製品に関する応用回路例、情報及び諸データは、あくまでも一例を示すものであり、これらに関する第三者の知的財産権及びその他の権利について権利侵害がないことを保証するものではありません。従いまして、上記第三者の知的財産権侵害の責任、及び本製品の使用により発生するその他の責任に関し、ロームは一切その責任を負いません。
2. ロームは、本製品又は本資料に記載された情報について、ローム若しくは第三者が所有又は管理している知的財産権その他の権利の実施又は利用を、明示的にも黙示的にも、お客様に許諾するものではありません。

その他の注意事項

1. 本資料の全部又は一部をロームの文書による事前の承諾を得ることなく転載又は複製することを固くお断り致します。
2. 本製品をロームの文書による事前の承諾を得ることなく、分解、改造、改変、複製等しないでください。
3. 本製品又は本資料に記載された技術情報を、大量破壊兵器の開発等の目的、軍事利用、あるいはその他軍事用途目的で使用しないでください。
4. 本資料に記載されている社名及び製品名等の固有名詞は、ローム、ローム関係会社若しくは第三者の商標又は登録商標です。

一般的な注意事項

1. 本製品をご使用になる前に、本資料をよく読み、その内容を十分に理解されるようお願い致します。本資料に記載される注意事項に反して本製品をご使用されたことによって生じた不具合、故障及び事故に関し、ロームは一切その責任を負いませんのでご注意願います。
2. 本資料に記載の内容は、本資料発行時点のものであり、予告なく変更することがあります。本製品のご購入及びご使用に際しては、事前にローム営業窓口で最新の情報をご確認ください。
3. ロームは本資料に記載されている情報は誤りがないことを保証するものではありません。万が一、本資料に記載された情報の誤りによりお客様又は第三者に損害が生じた場合においても、ロームは一切その責任を負いません。