

LVDS インターフェース LSI

27bit LVDS トランスミッタ

BU90T81



●概要

BU90T81 は、20MHz~112MHz と非常に幅広い動作周波数範囲でピクセルデータを伝送することが可能です。

27 ビットの LVCMOS レベルの信号ビット (R/G/B 24 ビットと VSYNC, HSYNC, DE) を 4 チャンネルの LVDS データストリームで転送します。

データを 7 倍速で高速シリアル伝送が可能のためケーブルの本数を 1/3 以下に削減できます。

電源電圧を 1.8V 単一駆動にすることで低消費電力化を実現しています。また、低スイングモードにより、更なる低電力化、低 EMI 化が可能です。

●特長

- 24 ビットの LVCMOS レベルの入力信号を 4 チャンネルの LVDS データストリームで転送
- 動作周波数 20~112MHz
- 1.8V 単一駆動により低電力化
- パワーダウンモードあり
- ラッチするエッジが選択可能
- ピクセルデータ 6bit/8bit 選択可能
- 低 EMI のために LVDS のスイング幅選択可能
- LVDS 出力ピン位置のリバース機能サポート
- スペクトラム拡散クロックジェネレータ入力をサポート

●重要特性

- 電源電圧 1.65 to 1.95 V
- 動作周波数範囲 20 to 112MHz
- 動作温度範囲 -20 to 85°C
- 動作消費電力 50mW (Typ)

●パッケージ

VBGA048W040 4.00 mm × 4.00 mm × 0.90 mm

●用途

- タブレット
- ネットブック
- デジタルフォトフレーム

●ブロック図

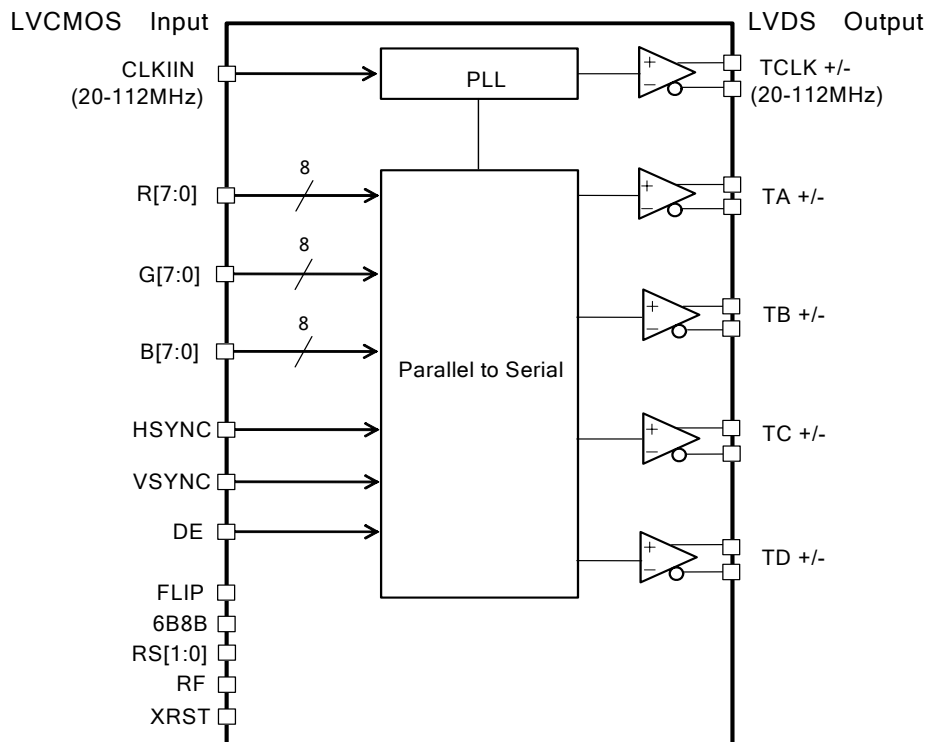


図-1 ブロック図

○製品構造：シリコンモノリシック集積回路 ○耐放射線設計はしていません

●端子配置図

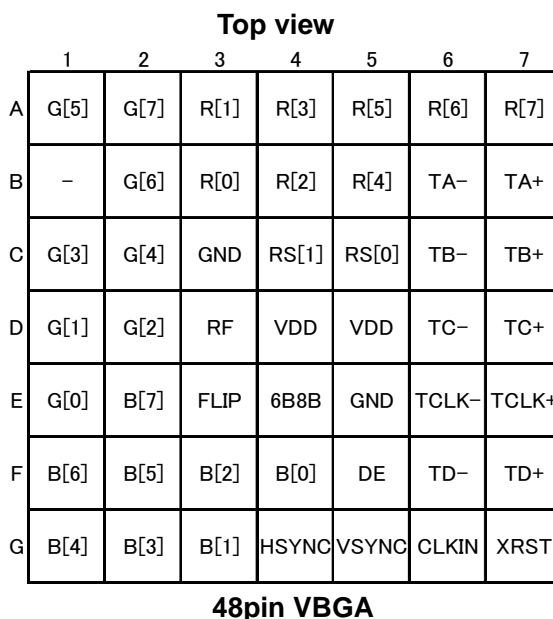


図-2 端子配置図 (Top View)

●端子機能説明

表1 : 端子説明

端子番号	記号	種類	機能															
TA+/-, TB+/-, TC+/-,TD+/-	B7,B6,C7,C6,D7,D6,F7,F6	LVDS 出力	LVDS データ出力															
TCLK+/-	E7,6		LVDS クロック出力															
R[7:0]	A7,A6,A5,B5,A4,B4,A3,B3	CMOS 入力	ピクセルとコントロールデータ入力															
G[7:0]	A2,B2,A1,C2,C1,D2,D1,E1																	
B[7:0]	E2,F1,F2,G1,G2,F3,G3,F4																	
HSYNC,VSYNC, DE	G4,G5,F5																	
CLKIN	G6																	
XRST	G7	CMOS 入力	パワーダウン H: 通常動作時 L: 状態をパワーダウンした後、全LVDS出力信号がHi-z															
RF	D3		入力CLKのデータ取り込みエッジ選択. H: 立ち上がりエッジ L: 立下りエッジ															
RS[1:0]	C3,C5		LVDSの出力振幅を設定 <table border="1" style="width: 100%; border-collapse: collapse; text-align: center;"> <tr> <td>RS1</td> <td>RS0</td> <td>LVDS swing</td> </tr> <tr> <td>L</td> <td>L</td> <td>TYP=160mV</td> </tr> <tr> <td>L</td> <td>H</td> <td>TYP=200mV</td> </tr> <tr> <td>H</td> <td>L</td> <td>TYP=350mV</td> </tr> <tr> <td>H</td> <td>H</td> <td>Reserved</td> </tr> </table>	RS1	RS0	LVDS swing	L	L	TYP=160mV	L	H	TYP=200mV	H	L	TYP=350mV	H	H	Reserved
RS1	RS0		LVDS swing															
L	L		TYP=160mV															
L	H	TYP=200mV																
H	L	TYP=350mV																
H	H	Reserved																
6B8B	E4	6ビット/8ビットモード選択 H: 6ビットモード (FLIP=L TD+/- is Hiz) (FLIP=H TA+/- is Hiz) L: 8ビットモード																
FLIP	E3	LVDS出力ピンリバース選択 H: リバース L: 通常動作																
VDD	D4,D5	POWER	1.8V電源															
GND	C3,E5	GND	グラウンド															

●絶対最大定格

項目	記号	定格		単位
		最小	最大	
電源電圧	V_{DD}	-0.3	2.5	V
入力電圧	V_{IN}	-0.3	$V_{DD}+0.3$	V
出力電圧	V_{OUT}	-0.3	$V_{DD}+0.3$	V
保存温度範囲	Tstg	-55	125	°C

●推奨動作範囲

項目	記号	定格			単位	条件
		最小	標準	最大		
電源電圧	V_{DD}	1.65	1.8	1.95	V	
動作温度範囲	Topr	-20	-	85	°C	
動作周波数	Fmax	20	-	112	MHz	

●パッケージパワー

パッケージ	Power Dissipation (mW)	Derating (mW/°C)*1
VBGA048W060	800*1	8.0*1

*1: 基板実装時のパッケージパワー

基板サイズ : 70×70×1.6 (mm³)

材質 : FR4 ガラエポ基板 (銅箔面積 3%以下)

(小振幅入力時は上記相当の基板に実装することを推奨します)

●DC 特性

表 1: LVCMOS DC 特性 ($V_{DD}=1.65V\sim 1.95V$, $T_a=-20^{\circ}C\sim +85^{\circ}C$)

記号	項目	範囲			単位	条件
		最小	標準	最大		
V_{IH}	通常時"H"入力電圧	$V_{DD}\times 0.7$	-	V_{DD}	V	
V_{IL}	通常時"L"入力電圧	GND	-	$V_{DD}\times 0.3$	V	
I_{INC}	入力リーク電流	-10	-	+10	μA	

表 2: LVDS Transmitter DC 特性 ($V_{DD}=1.65V\sim 1.95V$, $T_a=-20^{\circ}C\sim +85^{\circ}C$)

記号	項目	範囲			単位	条件	
		最小	標準	最大		RL=100Ω	RS[1:0]= HL RS[1:0]= LH RS[1:0]= LL
V_{OD}	差動出力電圧	250	350	450	mV		
		130	200	270	mV		
		110	160	210	mV		
ΔV_{OD}	V_{OD} の変化量	-	-	35	mV	RL=100Ω	
V_{OC}	オフセット電圧	1.125	1.25	1.375	V		
ΔV_{OC}	V_{OC} の変化量	-	-	35	mV		
I_{OS}	出力ショート電流	-90	-	-	mA	$V_{OUT}=0V$	
I_{OZ}	出力トライステート電流	-10	-	+10	μA	XRST=0V, $V_{OUT}=0V$ to V_{DD}	

●AC 特性

表 3：スイッチング特性 (VDD=1.8V, Ta=25°C RL=100Ω CL=5 pF RS[1:0]=HL)

記号	項目	最小	標準	最大	単位
t _{TCP}	出力クロック周期	8.93	-	50	ns
t _{TCIT}	入力クロック遷移時間	-	-	5.0	ns
t _{TCH}	入力クロック“H”タイム	0.35t _{TCP}	0.5t _{TCP}	0.65t _{TCP}	ns
t _{TCL}	入力クロック“L”タイム	0.35t _{TCP}	0.5t _{TCP}	0.65t _{TCP}	ns
t _{TS}	LVSMOS Data Set up to CLK IN	2.5	-	-	ns
t _{TH}	LVC MOS Data Hold from CLK IN	0	-	-	ns
t _{LVT}	LVDS Transition Time	-	0.6	1.5	ns
T _{TSUP}	差動出力セットアップタイム	CLKOUT=112MHz	-	200	ps
T _{THLD}	差動出力ホールドタイム	CLKOUT=112MHz	-	200	ps
t _{TOP6}	差動出力データ区間 6	$2 \frac{t_{TCP}}{7} - T_{THLD}$	$2 \frac{t_{TCP}}{7}$	$2 \frac{t_{TCP}}{7} + T_{TSUP}$	ns
t _{TOP5}	差動出力データ区間 5	$3 \frac{t_{TCP}}{7} - T_{THLD}$	$3 \frac{t_{TCP}}{7}$	$3 \frac{t_{TCP}}{7} + T_{TSUP}$	ns
t _{TOP4}	差動出力データ区間 4	$4 \frac{t_{TCP}}{7} - T_{THLD}$	$4 \frac{t_{TCP}}{7}$	$4 \frac{t_{TCP}}{7} + T_{TSUP}$	ns
t _{TOP3}	差動出力データ区間 3	$5 \frac{t_{TCP}}{7} - T_{THLD}$	$5 \frac{t_{TCP}}{7}$	$5 \frac{t_{TCP}}{7} + T_{TSUP}$	ns
t _{TOP2}	差動出力データ区間 2	$6 \frac{t_{TCP}}{7} - T_{THLD}$	$6 \frac{t_{TCP}}{7}$	$6 \frac{t_{TCP}}{7} + T_{TSUP}$	ns
t _{TOP1}	差動出力データ区間 1	$7 \frac{t_{TCP}}{7} - T_{THLD}$	$7 \frac{t_{TCP}}{7}$	$7 \frac{t_{TCP}}{7} + T_{TSUP}$	ns
t _{TOP0}	差動出力データ区間 0	$8 \frac{t_{TCP}}{7} - T_{THLD}$	$8 \frac{t_{TCP}}{7}$	$8 \frac{t_{TCP}}{7} + T_{TSUP}$	ns
t _{TPLL}	Phase Locked Loop Set Time	-	-	10	ms

●AC タイミングダイアグラム

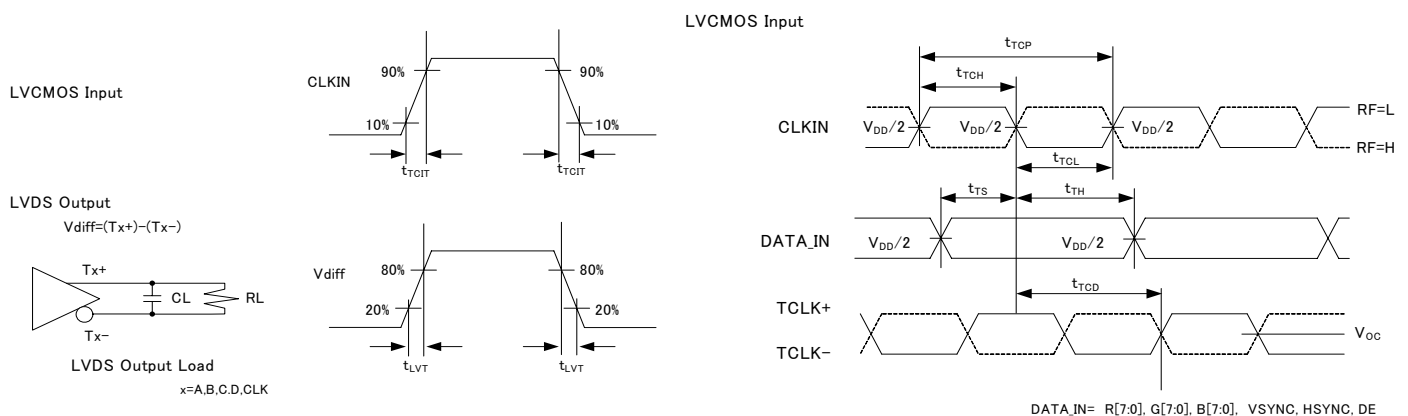


図-3 LVC MOS 入力 AC タイミングダイアグラム

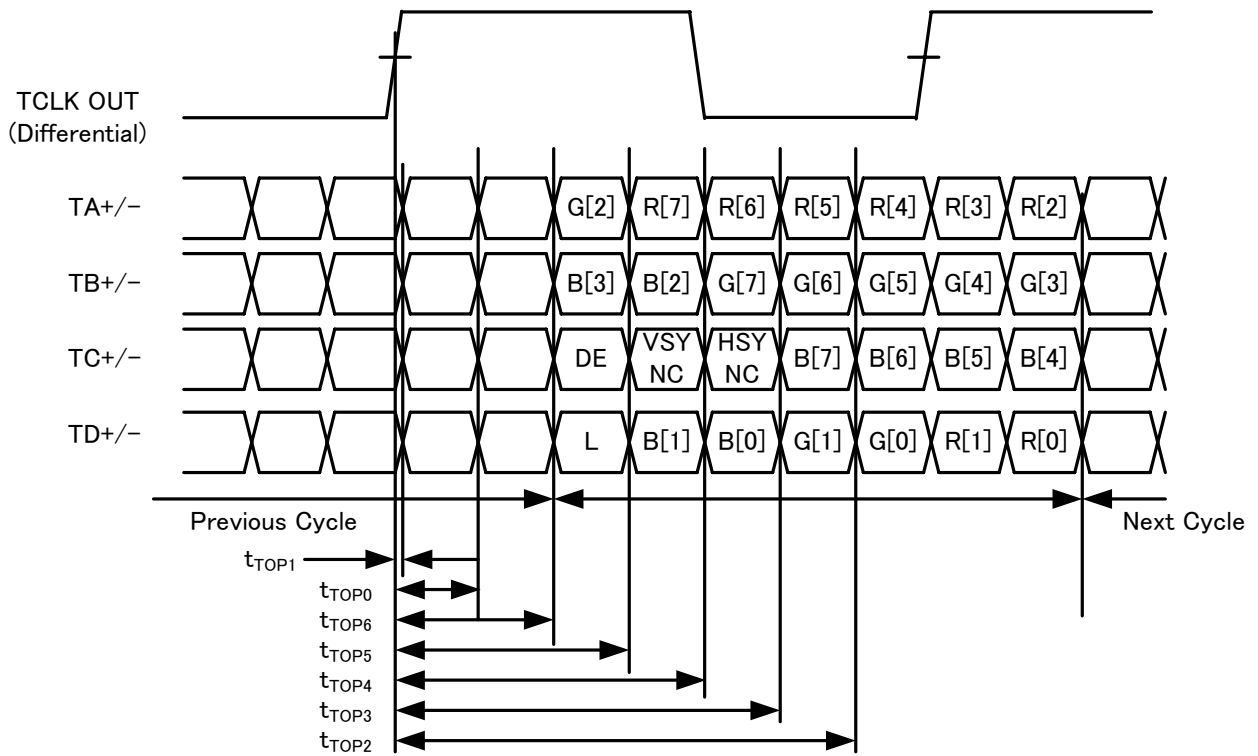


図-4 LVDS 出力 AC タイミングダイアグラム

●PLL セトリング時間

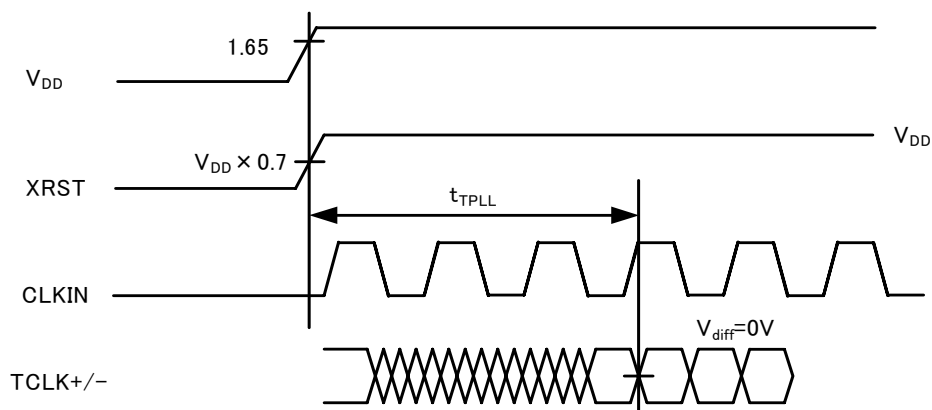


図-5 PLL セトリング時間

●消費電力

表 4：消費電流(6B8B = L)

記号	項目	範囲			単位	条件	
		最小	標準	最大			
I _{TCCG}	動作消費電流	-	30.4	-	mA	RL=100Ω, CL=5pF VDD=1.8V, RS[1:0]=HL グレースケールパターン	f=85MHz
		-	22.5	-	mA	RL=100Ω, CL=5pF VDD=1.8V, RS[1:0]=LH グレースケールパターン	f=85MHz
		-	20.4	-	mA	RL=100Ω, CL=5pF VDD=1.8V, RS[1:0]=LL グレースケールパターン	f=85MHz
I _{TCCW}	動作消費電流	-	32.4	-	mA	RL=100Ω, CL=5pF VDD=1.8V, RS[1:0]=HL ワーストケースパターン	f=85MHz
		-	24.5	-	mA	RL=100Ω, CL=5pF VDD=1.8V, RS[1:0]=LH ワーストケースパターン	f=85MHz
		-	22.4	-	mA	RL=100Ω, CL=5pF VDD=1.8V, RS[1:0]=LL ワーストケースパターン	f=85MHz
I _{TCCS}	静止消費電流	-	-	10	μA	XRST=L	

グレースケールパターン

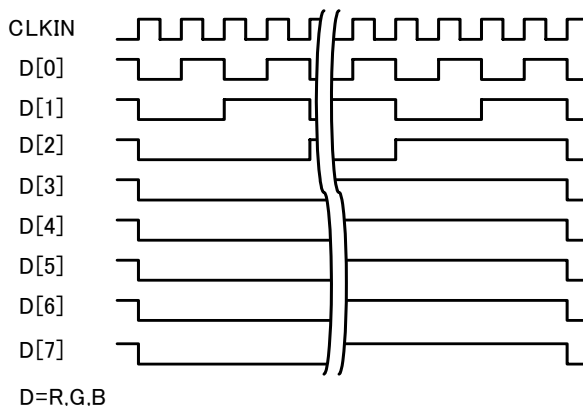


図-6 グレースケールパターン

ワーストケースパターン(消費電流が最大となるパターン)

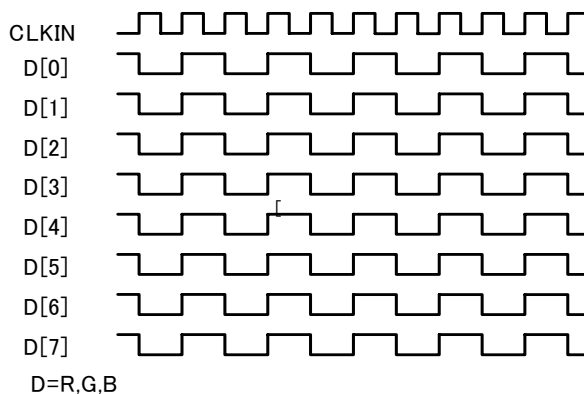
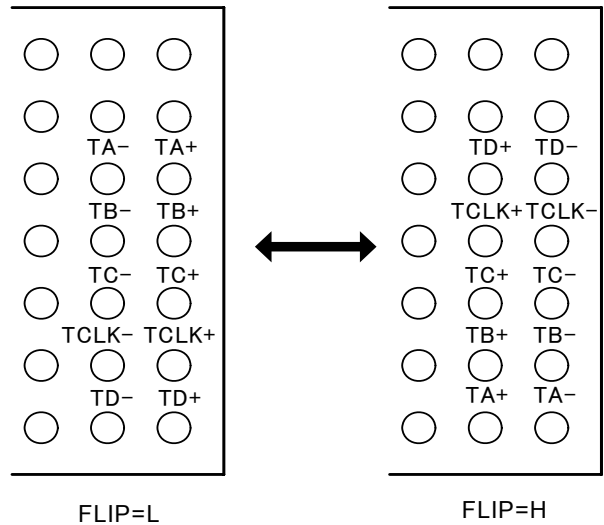


図-7 ワーストケースパターン

●FLIP ピン設定による LVDS 出力データ切り替え

表5：LVDS出力信号 / ピンNo対応

Pin No	出力 PIN	
	FLIP=L	FLIP=H
B7	TA+	TD-
B6	TA-	TD+
C7	TB+	TCLK-
C6	TB-	TCLK+
D7	TC+	TC-
D6	TC-	TC+
E7	TCLK+	TB-
E6	TCLK-	TB+
F7	TD+	TA-
F6	TD-	TA+



●LVCMOS データ入力 ピクセルデータマッピング

表6：LVCMOS データ入力 ピクセルデータマッピング

	TFT Panel Data		BU90T81 Input
	24Bit	18Bit	
LSB	R0	-	R0
	R1	-	R0
	R2	R0	R1
	R3	R1	R2
	R4	R2	R3
	R5	R3	R4
	R6	R4	R5
MSB	R7	R5	R6
LSB	G0	-	R7
	G1	-	G0
	G2	G0	G1
	G3	G1	G2
	G4	G2	G3
	G5	G3	G4
	G6	G4	G5
MSB	G7	G5	G6
LSB	B0	-	G7
	B1	-	B0
	B2	B0	B1
	B3	B1	B2
	B4	B2	B3
	B5	B3	B4
	B6	B4	B5
MSB	B7	B5	B6
	VSYNC	VSYNC	B7
	HSYNC	HSYNC	HSYNC
	DE	DE	DE

●LVDS 出力データマッピング

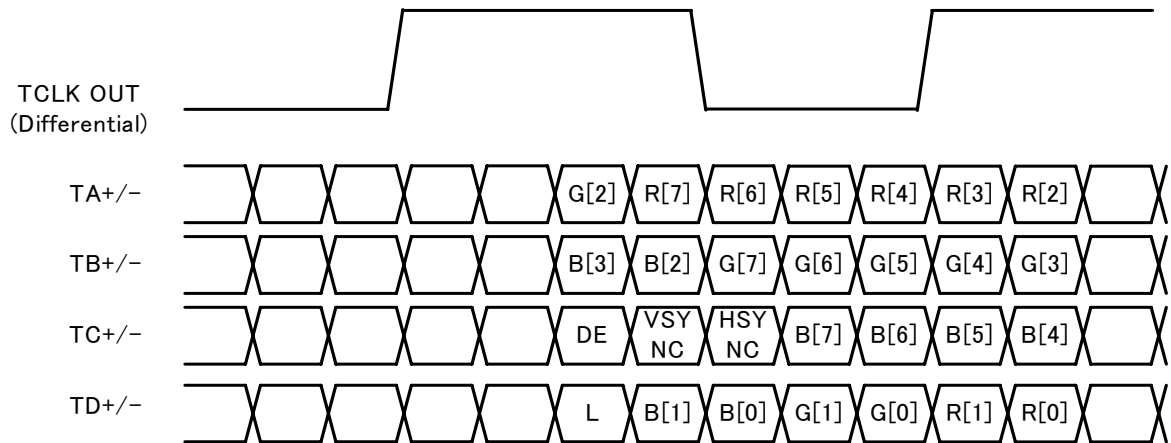


図-8 LVDS 出力マッピング(6B8B=L FLIP=L)

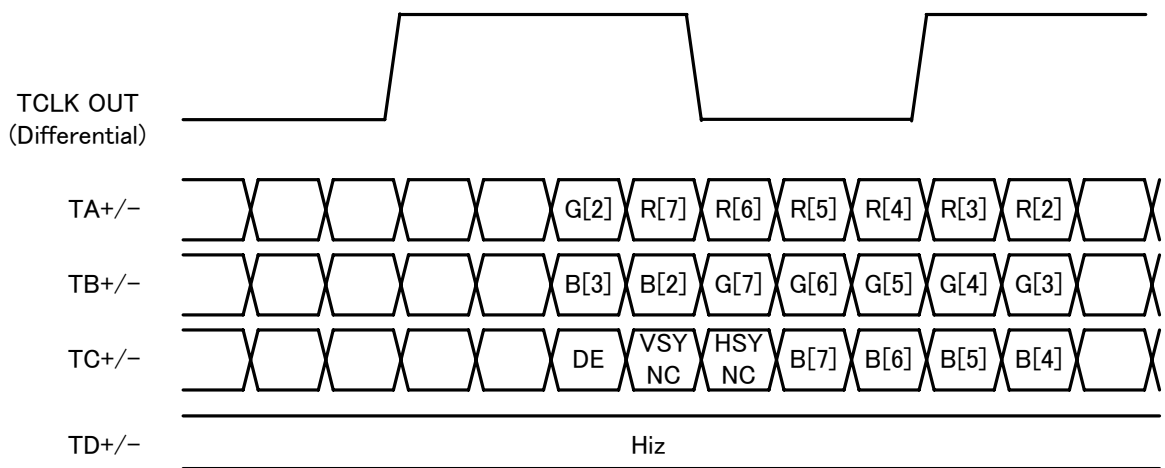


図-9 LVDS 出力マッピング(6B8B=H FLIP=L)

●推奨回路図(24ビットモード)

例

BU90T81 : LVCMOS データ入力 /立ち上がりエッジ/200mV 出力/通常出力マッピング

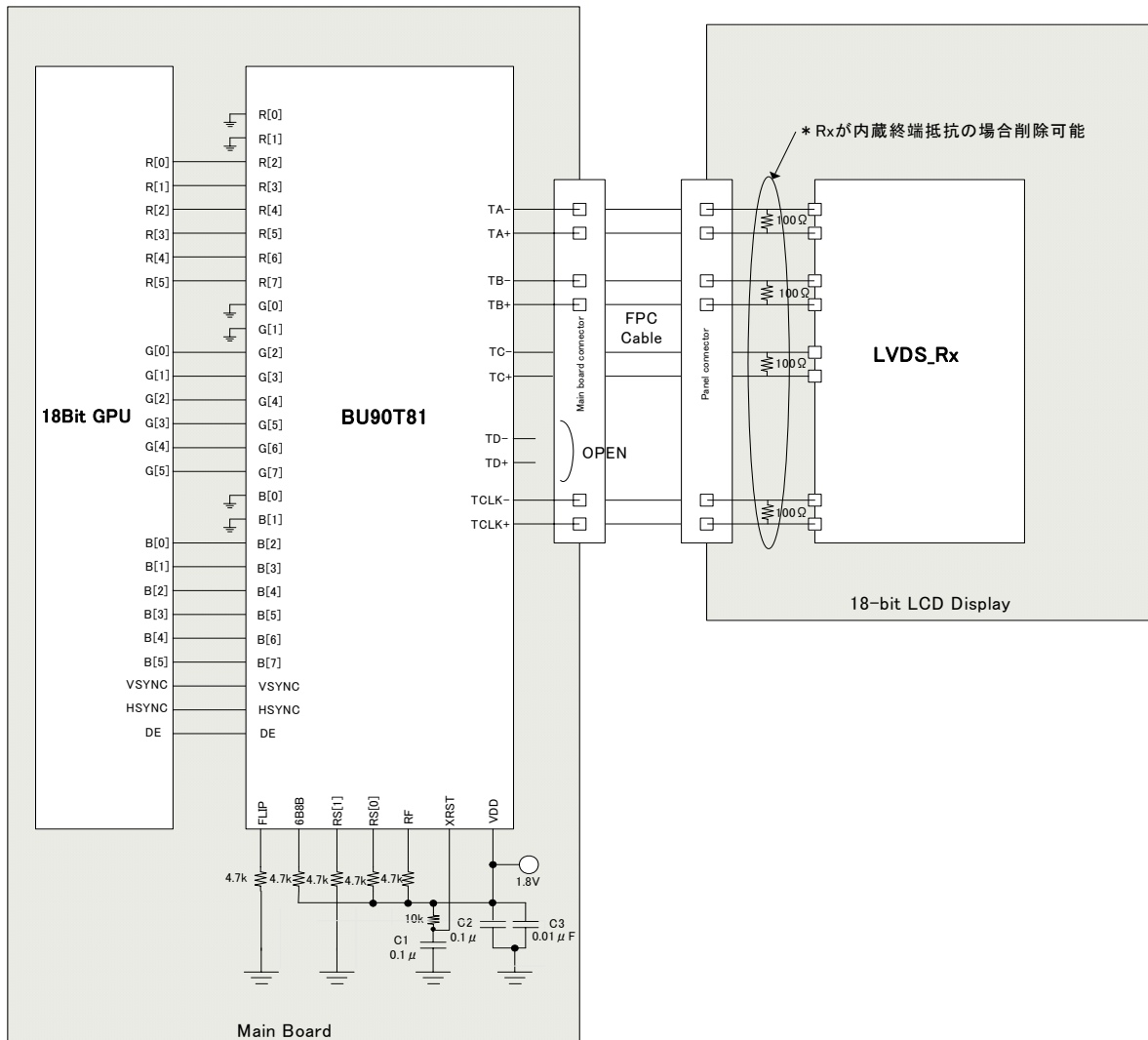


図-10 推奨基板回路図(24ビットモード)

●推奨回路図(18ビットモード)

例

BU90T81 : LVCMOS データ入力 /立ち上がりエッジ/200mV 出力/通常出力マッピング

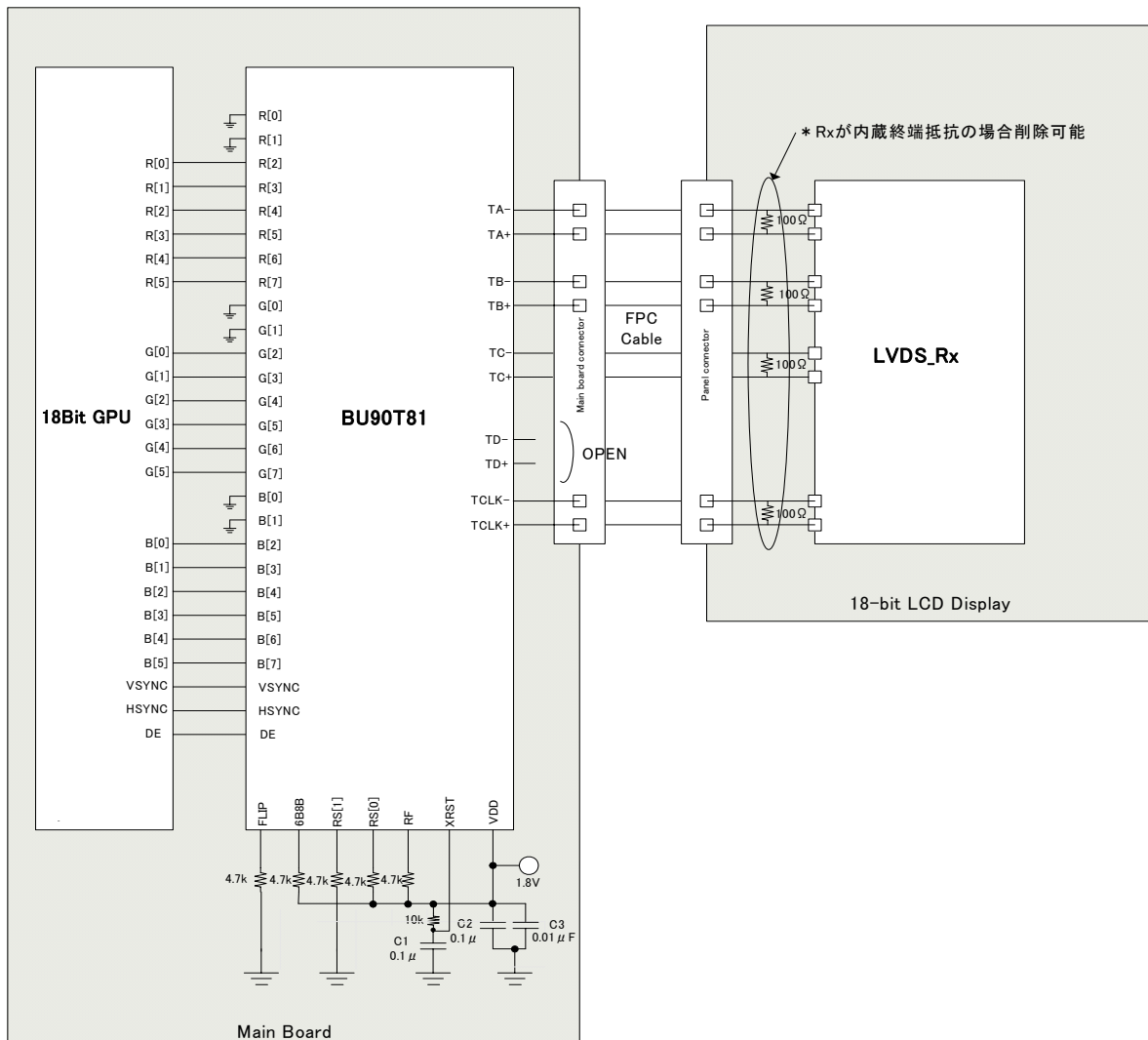


図-11 推奨基板回路図(18ビットモード)

●この文書の扱いについて

この文書の日本語版が、正式な仕様書です。この文書の翻訳版は、正式な仕様書を読むための参考として下さい。なお、相違が生じた場合は、正式な仕様書を優先して下さい。

ご注意

ローム製品取扱い上の注意事項

1. 本製品は一般的な電子機器（AV 機器、OA 機器、通信機器、家電製品、アミューズメント機器等）への使用を意図して設計・製造されております。従いまして、極めて高度な信頼性が要求され、その故障や誤動作が人の生命、身体への危険若しくは損害、又はその他の重大な損害の発生に関わるような機器又は装置（医療機器^(Note 1)、輸送機器、交通機器、航空宇宙機器、原子力制御装置、燃料制御、カーアクセサリを含む車載機器、各種安全装置等）（以下「特定用途」という）への本製品のご使用を検討される際は事前にローム営業窓口までご相談くださいますようお願い致します。ロームの文書による事前の承諾を得ることなく、特定用途に本製品を使用したことによりお客様又は第三者に生じた損害等に関し、ロームは一切その責任を負いません。

(Note 1) 特定用途となる医療機器分類

日本	USA	EU	中国
CLASS III	CLASS III	CLASS II b	Ⅲ類
CLASS IV		CLASS III	

2. 半導体製品は一定の確率で誤動作や故障が生じる場合があります。万が一、かかる誤動作や故障が生じた場合であっても、本製品の不具合により、人の生命、身体、財産への危険又は損害が生じないように、お客様の責任において次の例に示すようなフェールセーフ設計など安全対策をお願い致します。
 - ①保護回路及び保護装置を設けてシステムとしての安全性を確保する。
 - ②冗長回路等を設けて単一故障では危険が生じないようにシステムとしての安全を確保する。
3. 本製品は、一般的な電子機器に標準的な用途で使用されることを意図して設計・製造されており、下記に例示するような特殊環境での使用を配慮した設計はなされておられません。従いまして、下記のような特殊環境での本製品のご使用に関し、ロームは一切その責任を負いません。本製品を下記のような特殊環境でご使用される際は、お客様におかれまして十分に性能、信頼性等をご確認ください。
 - ①水・油・薬液・有機溶剤等の液体中でのご使用
 - ②直射日光・屋外暴露、塵埃中でのご使用
 - ③潮風、Cl₂、H₂S、NH₃、SO₂、NO₂等の腐食性ガスの多い場所でのご使用
 - ④静電気や電磁波の強い環境でのご使用
 - ⑤発熱部品に近接した取付け及び当製品に近接してビニール配線等、可燃物を配置する場合。
 - ⑥本製品を樹脂等で封止、コーティングしてのご使用。
 - ⑦はんだ付けの後に洗浄を行わない場合(無洗浄タイプのフラックスを使用された場合も、残渣の洗浄は確実にを行うことをお勧め致します)、又ははんだ付け後のフラックス洗浄に水又は水溶性洗浄剤をご使用の場合。
 - ⑧本製品が結露するような場所でのご使用。
4. 本製品は耐放射線設計はなされておられません。
5. 本製品単体品の評価では予測できない症状・事態を確認するためにも、本製品のご使用にあたってはお客様製品に実装された状態での評価及び確認をお願い致します。
6. パルス等の過渡的な負荷（短時間での大きな負荷）が加わる場合は、お客様製品に本製品を実装した状態で必ずその評価及び確認の実施をお願い致します。また、定常時での負荷条件において定格電力以上の負荷を印加されますと、本製品の性能又は信頼性が損なわれるおそれがあるため必ず定格電力以下でご使用ください。
7. 許容損失(Pd)は周囲温度(Ta)に合わせてディレーティングしてください。また、密閉された環境下でご使用の場合は、必ず温度測定を行い、ディレーティングカーブ範囲内であることをご確認ください。
8. 使用温度は納入仕様書に記載の温度範囲内であることをご確認ください。
9. 本資料の記載内容を逸脱して本製品をご使用されたことによって生じた不具合、故障及び事故に関し、ロームは一切その責任を負いません。

実装及び基板設計上の注意事項

1. ハロゲン系（塩素系、臭素系等）の活性度の高いフラックスを使用する場合、フラックスの残渣により本製品の性能又は信頼性への影響が考えられますので、事前にお客様にてご確認ください。
2. はんだ付けはリフローはんだを原則とさせていただきます。なお、フロー方法でのご使用につきましては別途ロームまでお問い合わせください。詳細な実装及び基板設計上の注意事項につきましては別途、ロームの実装仕様書をご確認ください。

応用回路、外付け回路等に関する注意事項

1. 本製品の外付け回路定数を変更してご使用になる際は静特性のみならず、過渡特性も含め外付け部品及び本製品のバラツキ等を考慮して十分なマージンをみて決定してください。
2. 本資料に記載された応用回路例やその定数などの情報は、本製品の標準的な動作や使い方を説明するためのもので、実際に使用する機器での動作を保証するものではありません。従いまして、お客様の機器の設計において、回路やその定数及びこれらに関連する情報を使用する場合には、外部諸条件を考慮し、お客様の判断と責任において行ってください。これらの使用に起因しお客様又は第三者に生じた損害に関し、ロームは一切その責任を負いません。

静電気に対する注意事項

本製品は静電気に対して敏感な製品であり、静電放電等により破壊することがあります。取り扱い時や工程での実装時、保管時において静電気対策を実施の上、絶対最大定格以上の過電圧等が印加されないようにご使用ください。特に乾燥環境下では静電気が発生しやすくなるため、十分な静電対策を実施ください。(人体及び設備のアース、帯電物からの隔離、イオナイザの設置、摩擦防止、温湿度管理、はんだごてのこて先のアース等)

保管・運搬上の注意事項

1. 本製品を下記の環境又は条件で保管されますと性能劣化やはんだ付け性等の性能に影響を与えるおそれがありますのでこのような環境及び条件での保管は避けてください。
 - ①潮風、Cl₂、H₂S、NH₃、SO₂、NO₂等の腐食性ガスの多い場所での保管
 - ②推奨温度、湿度以外での保管
 - ③直射日光や結露する場所での保管
 - ④強い静電気が発生している場所での保管
2. ロームの推奨保管条件下におきましても、推奨保管期限を経過した製品は、はんだ付け性に影響を与える可能性があります。推奨保管期限を経過した製品は、はんだ付け性を確認した上でご使用頂くことを推奨します。
3. 本製品の運搬、保管の際は梱包箱を正しい向き（梱包箱に表示されている天面方向）で取り扱ってください。天面方向が遵守されずに梱包箱を落下させた場合、製品端子に過度なストレスが印加され、端子曲がり等の不具合が発生する危険があります。
4. 防湿梱包を開封した後は、規定時間内にご使用ください。規定時間を経過した場合はベーク処置を行った上でご使用ください。

製品ラベルに関する注意事項

本製品に貼付されている製品ラベルにQRコードが印字されていますが、QRコードはロームの社内管理のみを目的としたものです。

製品廃棄上の注意事項

本製品を廃棄する際は、専門の産業廃棄物処理業者にて、適切な処置をしてください。

外国為替及び外国貿易法に関する注意事項

本製品は外国為替及び外国貿易法に定める規制貨物等に該当するおそれがありますので輸出する場合には、ロームにお問い合わせください。

知的財産権に関する注意事項

1. 本資料に記載された本製品に関する応用回路例、情報及び諸データは、あくまでも一例を示すものであり、これらに関する第三者の知的財産権及びその他の権利について権利侵害がないことを保証するものではありません。従いまして、上記第三者の知的財産権侵害の責任、及び本製品の使用により発生するその他の責任に関し、ロームは一切その責任を負いません。
2. ロームは、本製品又は本資料に記載された情報について、ローム若しくは第三者が所有又は管理している知的財産権その他の権利の実施又は利用を、明示的にも黙示的にも、お客様に許諾するものではありません。

その他の注意事項

1. 本資料の全部又は一部をロームの文書による事前の承諾を得ることなく転載又は複製することを固くお断り致します。
2. 本製品をロームの文書による事前の承諾を得ることなく、分解、改造、改変、複製等しないでください。
3. 本製品又は本資料に記載された技術情報を、大量破壊兵器の開発等の目的、軍事利用、あるいはその他軍事用途目的で使用しないでください。
4. 本資料に記載されている社名及び製品名等の固有名詞は、ローム、ローム関係会社若しくは第三者の商標又は登録商標です。

一般的な注意事項

1. 本製品をご使用になる前に、本資料をよく読み、その内容を十分に理解されるようお願い致します。本資料に記載される注意事項に反して本製品をご使用されたことによって生じた不具合、故障及び事故に関し、ロームは一切その責任を負いませんのでご注意願います。
2. 本資料に記載の内容は、本資料発行時点のものであり、予告なく変更することがあります。本製品のご購入及びご使用に際しては、事前にローム営業窓口で最新の情報をご確認ください。
3. ロームは本資料に記載されている情報は誤りがないことを保証するものではありません。万が一、本資料に記載された情報の誤りによりお客様又は第三者に損害が生じた場合においても、ロームは一切その責任を負いません。