

# DC ブラシレスファンモータドライバシリーズ

## 高機能単相全波 ファンモータドライバ



### BD6726FU

#### ●概要

BD6726FU は、パワートランジスタにて構成したモータ駆動部を制御するプリドライバです。  
また速度フィードバック機能を搭載しているので、回転精度の高いモータ駆動に最適です。

#### ●パッケージ

SSOP-C20

W (Typ.) x D (Typ.) x H (Max.)  
5.00mm x 6.40mm x 1.35mm



#### ●特長

- 外付けパワートランジスタ対応プリドライバ
- PWM 入力による速度フィードバック制御対応
- PWM ソフトスイッチング
- ソフトスタート
- クイックスタート
- カレントリミット
- ロック保護・自動復帰
- 回転数パルス信号(FG)出力

#### ●用途

- サーバ・デスクトップ PC などの一般民生機器向けファンモータ

#### ●絶対最大定格

項目	記号	定格	単位
電源電圧	Vcc	20	V
許容損失	Pd	874.7 <sup>*1</sup>	mW
動作温度範囲	Topr	-40 to +100	°C
保存温度範囲	Tstg	-55 to +150	°C
上側出力耐圧	Voh	36	V
下側出力耐圧	Vol	15	V
下側出力電流	Iol	10	mA
回転数パルス信号(FG)出力耐圧	Vfg	20	V
回転数パルス信号(FG)出力電流	Ifg	10	mA
基準電圧出力(REF)電流能力	Iref	12	mA
ホールバイアス出力(HB)電流能力	Ihb	12	mA
入力耐圧 (H+, H-, CS, PWMIN)	Vin	7	V
入力ソース電流 (ICT, SHIFT)	Iin	100	μA
接合部温度	Tj	150	°C

<sup>\*1</sup> Ta=25°C 以上では 7.0mW/°C で軽減。(70.0mm×70.0mm×1.6mm ガラスエポキシ基板実装時)

#### ●推奨動作範囲

項目	記号	定格	単位
動作電源電圧	Vcc	5.0 to 17.0	V
動作入力電圧 1 (H+, H-) (Vcc=9V 以上)	Vin1	0 to 7	V
動作入力電圧 1 (H+, H-) (Vcc=9V 未満)		0 to Vcc-2	V
動作入力電圧 2 (PWMIN) (Vcc=7V 以上)	Vin2	0 to 6.5	V
動作入力電圧 2 (PWMIN) (Vcc=7V 未満)		0 to Vref	V
動作入力電圧 3 (MIN)	Vin3	0 to Vref	V
動作入力電圧 4 (FIL)	Vin4	0 to Vfilh	V

●端子配置図

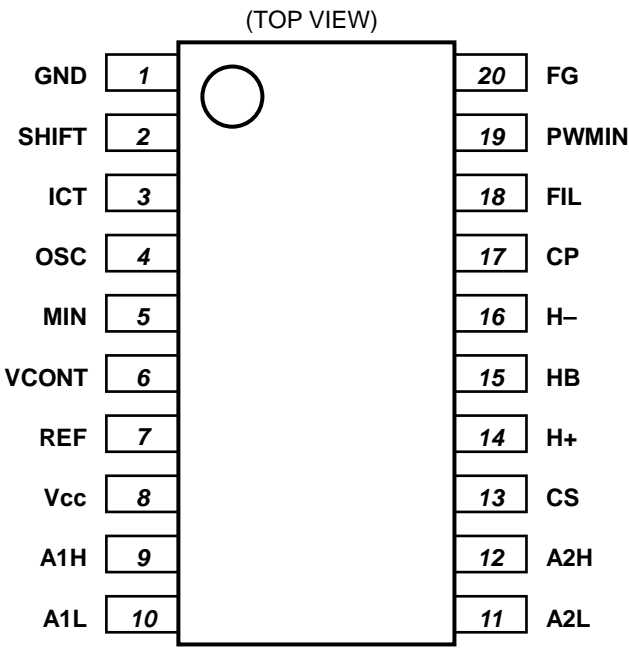


Fig.1 端子配置図

●端子説明

P/No.	端子名	機能
1	GND	グラウンド端子
2	SHIFT	オフセット電流設定抵抗接続端子
3	ICT	電流設定抵抗接続端子
4	OSC	発振コンデンサ接続端子
5	MIN	最低出力デューティ設定端子
6	VCONT	変換出力端子 (速度制御端子)
7	REF	基準電圧出力端子
8	Vcc	電源端子
9	A1H	上側出力 1 端子
10	A1L	下側出力 1 端子
11	A2L	下側出力 2 端子
12	A2H	上側出力 2 端子
13	CS	出力電流検出端子
14	H+	ホール入力 + 端子
15	HB	ホールバイアス端子
16	H-	ホール入力 - 端子
17	CP	パルス幅設定コンデンサ接続端子
18	FIL	パルス平滑化コンデンサ接続端子
19	PWMIN	PWM パルス入力端子
20	FG	回転数パルス信号出力端子

●ブロック図

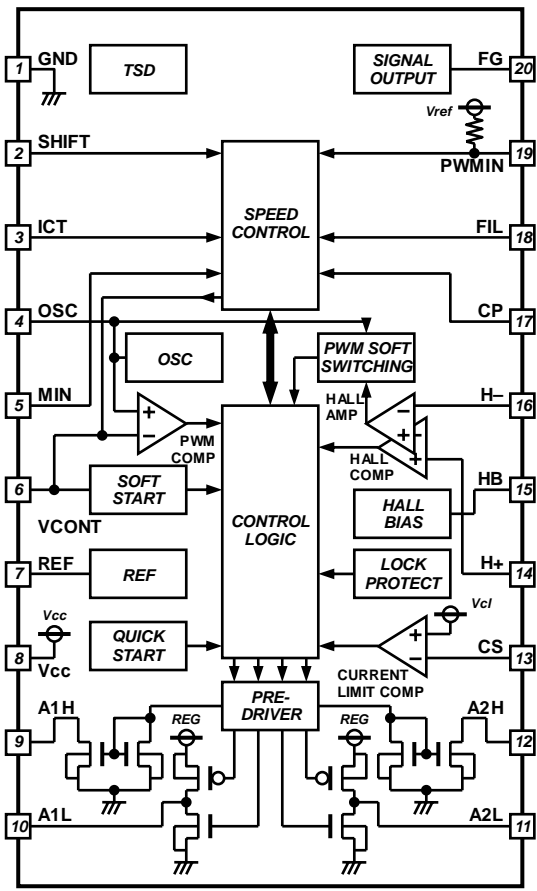


Fig.2 ブロック図

## ●入出力真理値表

ホール入力		ドライバ出力				
H+	H-	A1H	A1L	A2H	A2L	FG
H	L	Hi-Z	H	L	L	Hi-Z
L	H	L	L	Hi-Z	H	L

H; High, L; Low, Hi-Z; High impedance

FG 出力はオープンドレイン形式。

## ●電気的特性(特に指定のない限り Ta=25°C, Vcc=12V)

項目	記号	規格値			単位	条件	参考データ
		最小	標準	最大			
回路電流	Icc	3.0	5.4	8.0	mA		Fig.3
ホール入力ヒステリシス電圧	Vhys	±5	±10	±15	mV		Fig.4
上側出力電流	Ioh	5.0	10.5	17.0	mA	Voh=12V	Fig.5
上側出力リーク電流	Iohl	-	-	10	μA	Voh=36V	Fig.6
下側出力 High 電圧	Volh	9.3	9.5	-	V	Iol=-5mA	Fig.7, 8
下側出力 Low 電圧	Voll	-	0.5	0.7	V	Iol=5mA	Fig.9, 10
ロック検出 ON 時間	Ton	0.18	0.30	0.42	s		Fig.11
ロック検出 OFF 時間	Toff	3.6	6.0	8.4	s		Fig.12
FG 出力 Low 電圧	Vfgl	-	-	0.3	V	Ilg=5mA	Fig.13, 14
FG 出力リーク電流	Ilg	-	-	10	μA	Vfg=17V	Fig.15
OSC High 電圧	Vosch	2.3	2.5	2.7	V		Fig.16
OSC Low 電圧	Voscl	0.8	1.0	1.2	V		Fig.16
OSC 充電電流	Icosc	-50	-32	-20	μA		Fig.17
OSC 放電電流	Idosc	20	32	50	μA		Fig.17
基準電圧	Vref	4.6	5.0	5.4	V	Iref=-2mA	Fig.18, 19
ホールバイアス電圧	Vhb	1.3	1.5	1.7	V	Ihb=-2mA	Fig.20, 21
カレントリミット設定電圧	Vcl	130	160	190	mV		Fig.22
MIN 入力バイアス電流	Imin	-	-	-1.0	μA	Vmin=0V	Fig.23
CS 入力バイアス電流	Ics	-	-	-1.0	μA	Vcs=0V	Fig.24
PWMIN 入力バイアス電流	Ipwm	-35	-25	-15	μA	Vpwmmin=0V	Fig.25
PWMIN 入力 High 電圧	Vpwmh	2.3	-	6.5	V		Fig.26
PWMIN 入力 Low 電圧	Vpwml	0.0	-	1.0	V		Fig.26
FIL 出力 High 電圧	Vfilh	1.3	1.5	1.7	V	Vpwmmin=0V	Fig.27
FIL 出力ソース電流	Ifilh	-25	-15	-10	μA	Vpwmmin=0V	Fig.28
FIL 出力シンク電流	Ifill	10	15	25	μA	Vpwmmin=Vref	Fig.28
VCONT 充電電流	Icvcont	-145	-100	-60	μA		Fig.29
VCONT 放電電流	Idvcont	7	11	16	μA		Fig.30
VCONT 充放電電流比	Rvcont	9.8	10.1	10.4	-	Rvcont= ( Icvcont +Idvcont)/Idvcont	Fig.31
ソフトスタート時間	Tss	1.2	2.0	2.8	s		Fig.32

電流項目については IC への電流流入を正表記、IC からの電流流出を負表記とする。

## ●特性データ(参考データ)

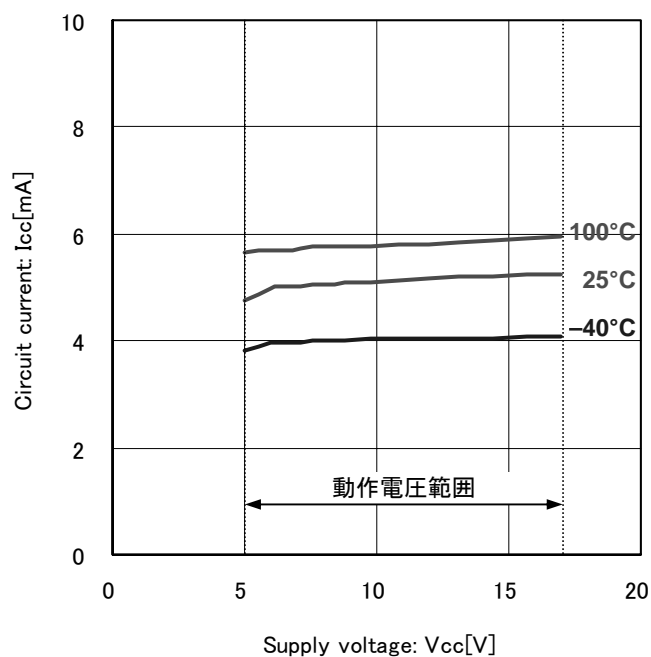


Fig.3 回路電流

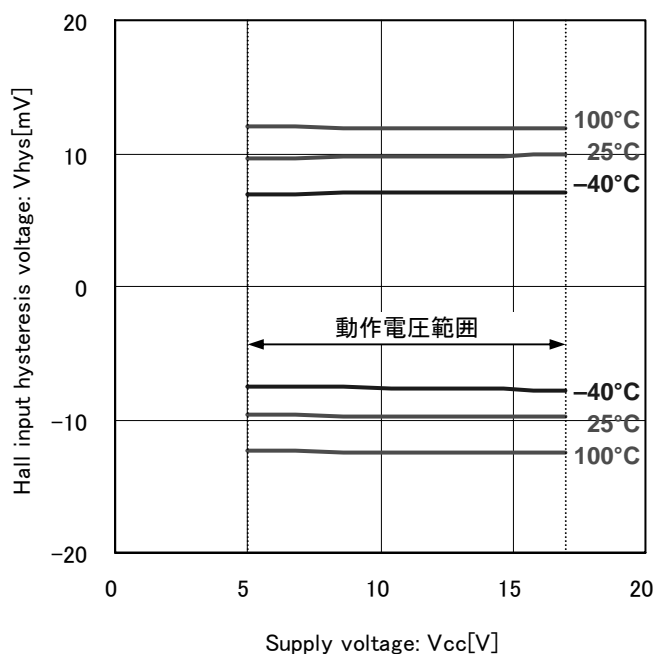


Fig.4 ホール入力ヒステリシス電圧

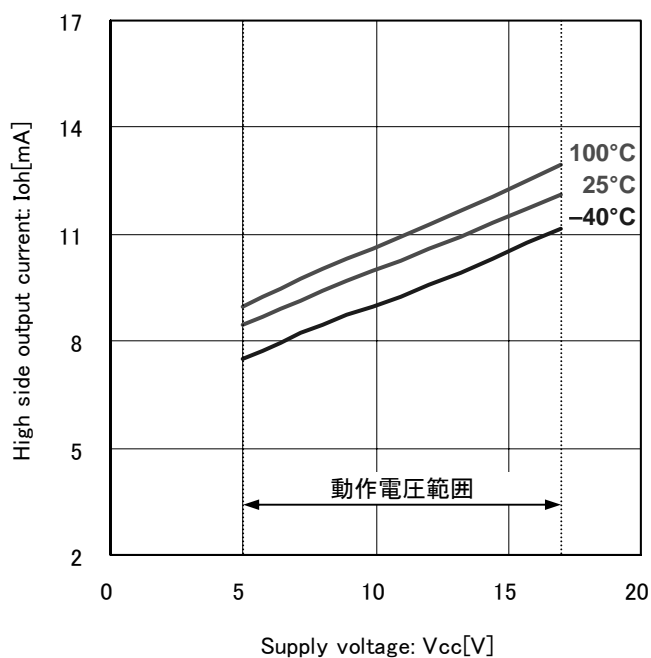


Fig.5 上側出力電流

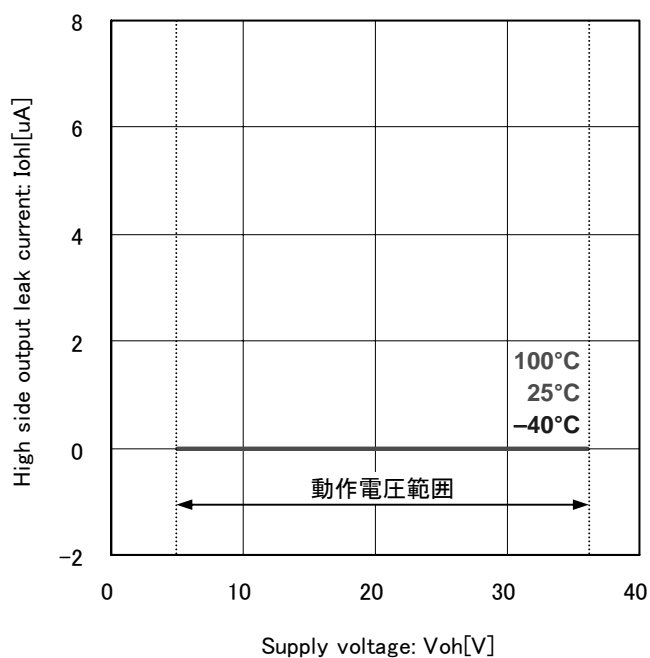
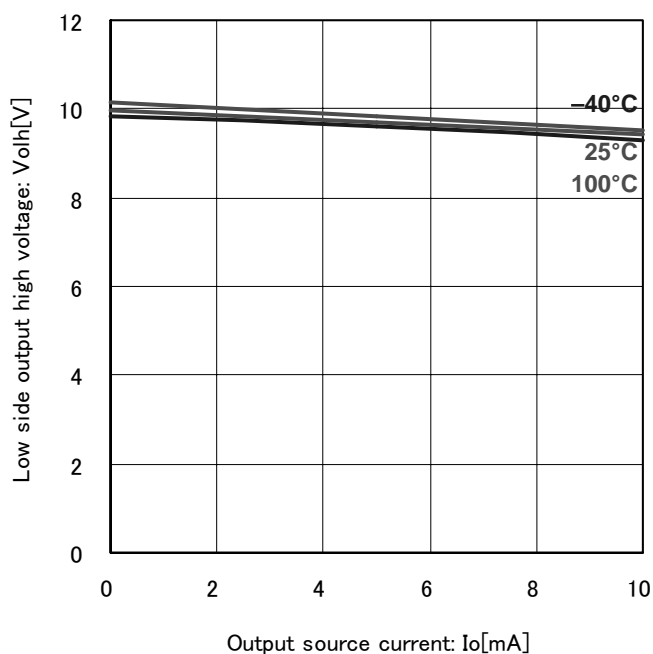
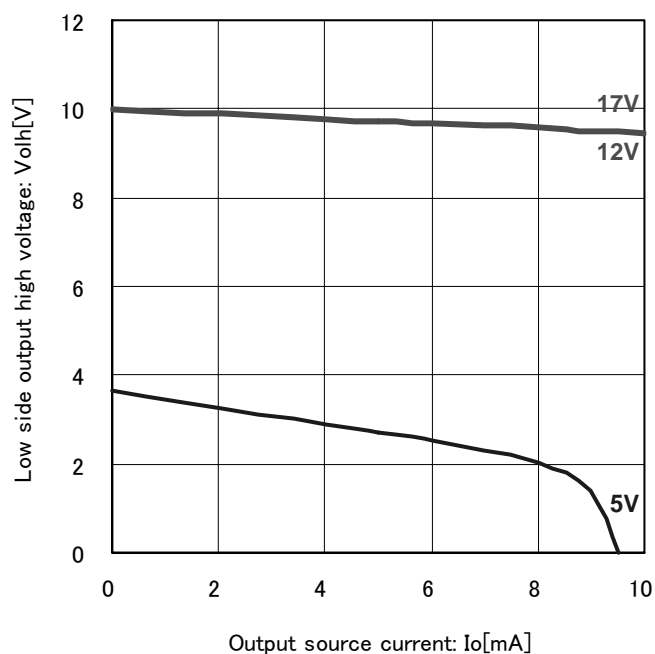
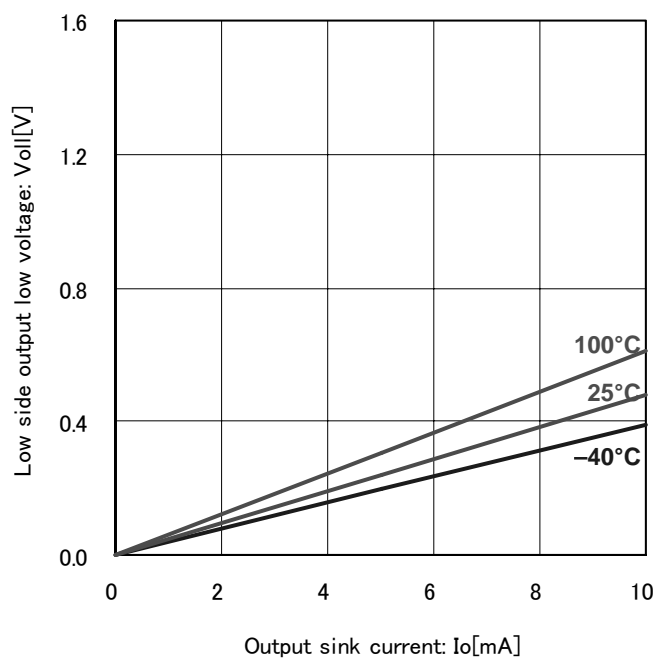
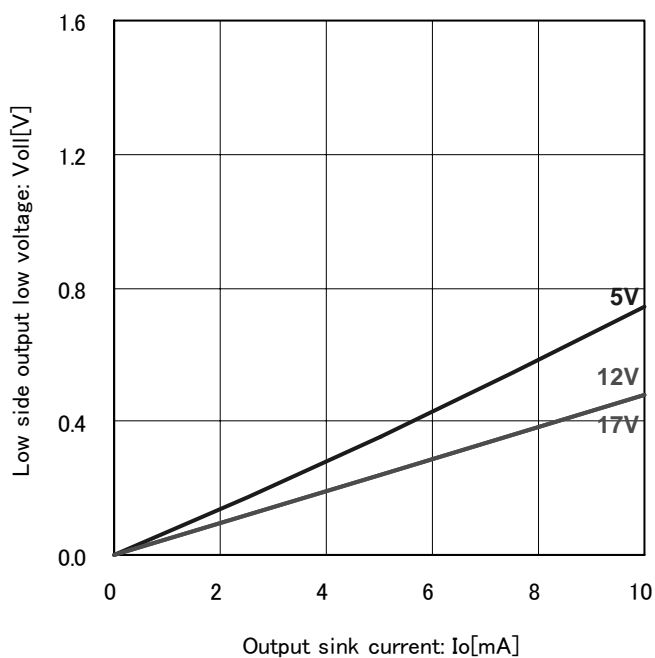


Fig.6 上側出力リーク電流

## ●特性データ(参考データ)

Fig.7 下側出力 High 電圧 ( $V_{cc}=12\text{V}$ )Fig.8 下側出力 High 電圧 ( $T_a=25^\circ\text{C}$ )Fig.9 下側出力 Low 電圧 ( $V_{cc}=12\text{V}$ )Fig.10 下側出力 Low 電圧 ( $T_a=25^\circ\text{C}$ )

## ●特性データ(参考データ)

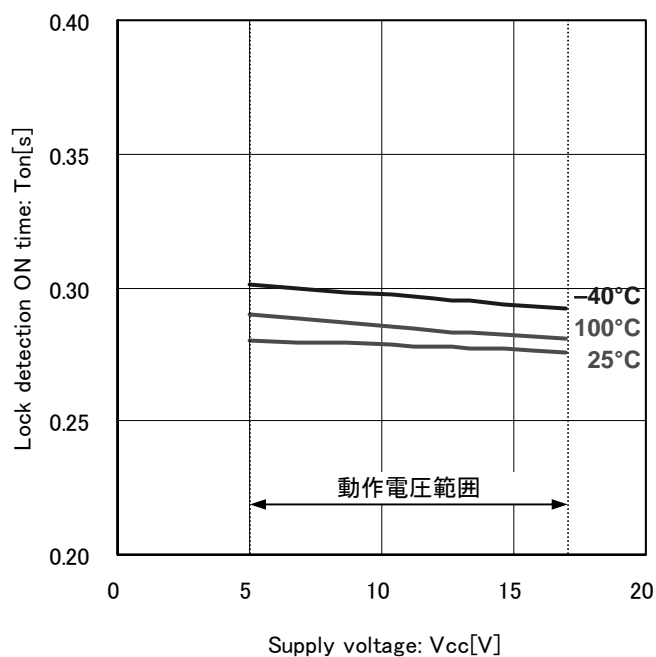


Fig.11 ロック検出 ON 時間

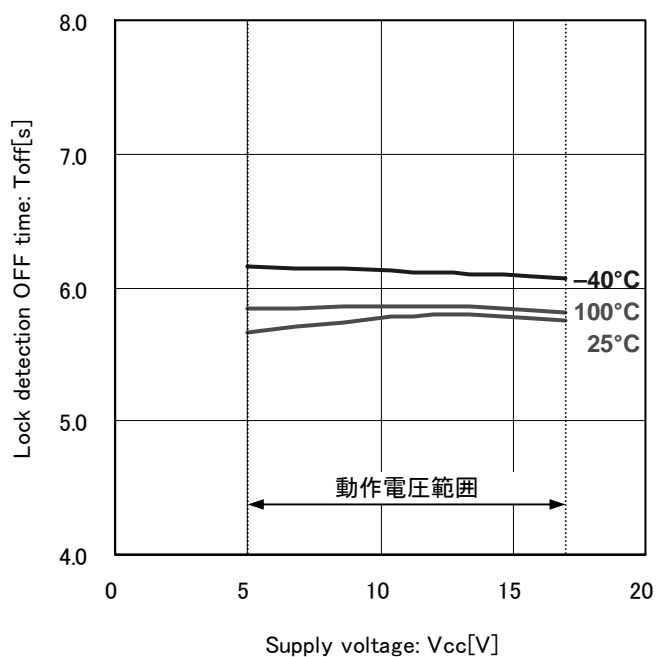


Fig.12 ロック検出 OFF 時間

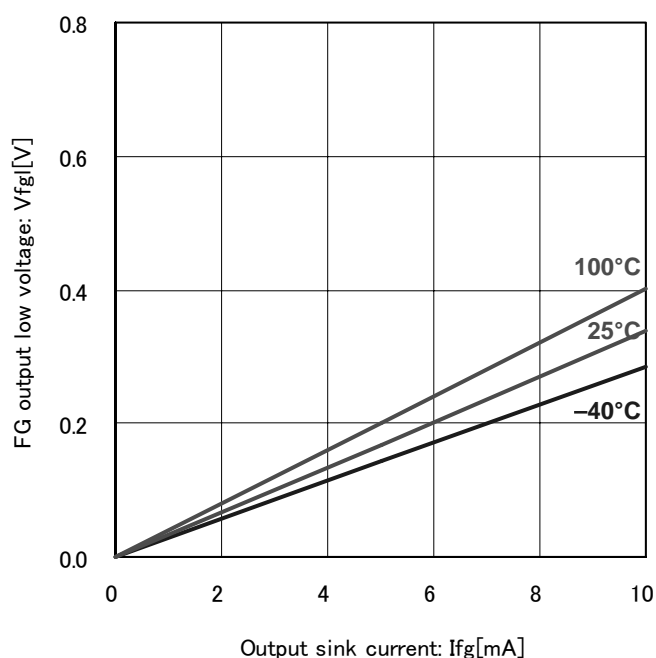


Fig.13 FG 出力 Low 電圧 (Vcc=12V)

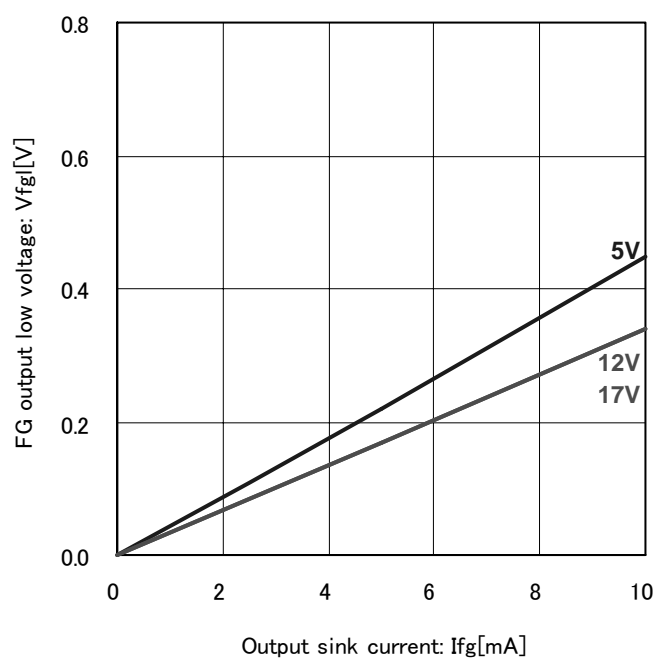


Fig.14 FG 出力 Low 電圧 (Ta=25°C)

## ●特性データ(参考データ)

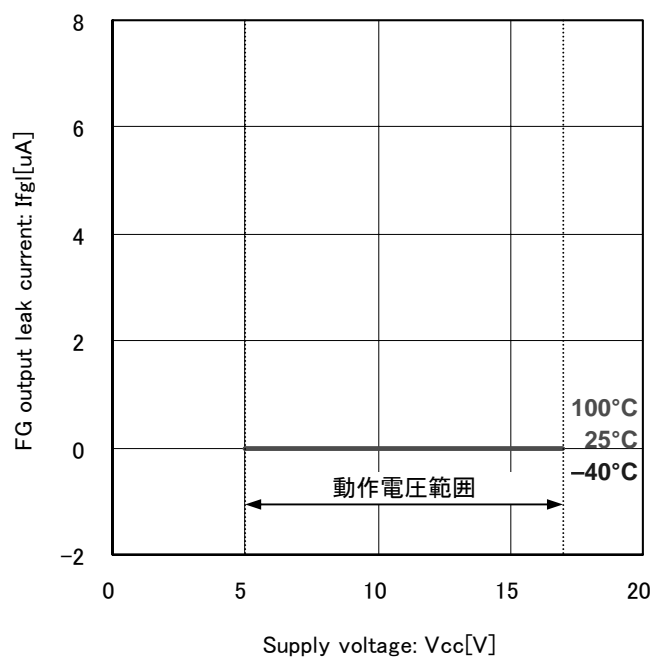


Fig.15 FG 出力リーク電流

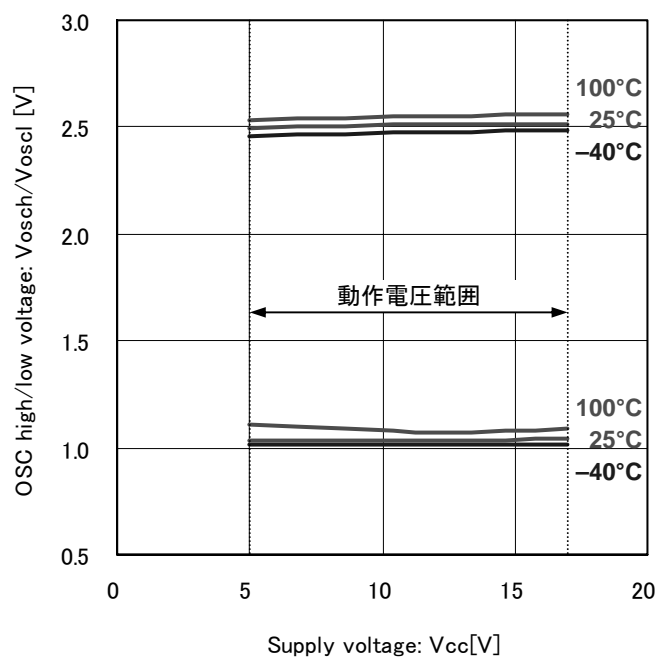


Fig.16 OSC High/Low 電圧

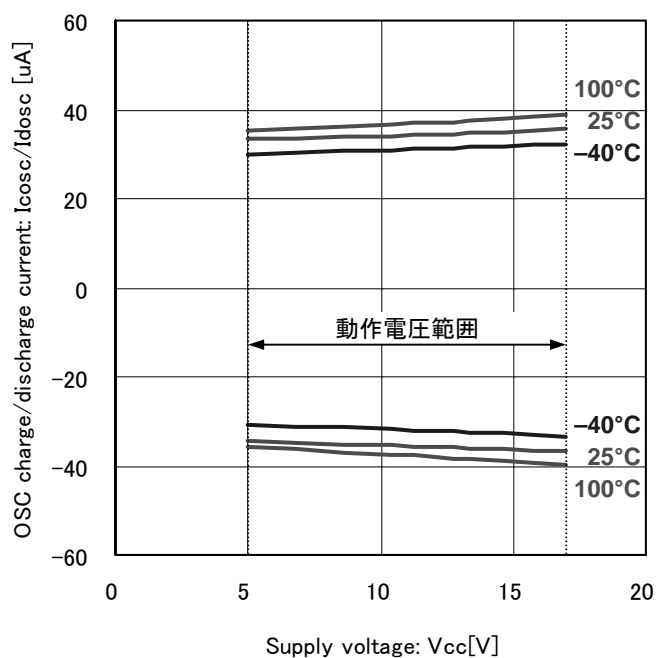


Fig.17 OSC 充電/放電電流

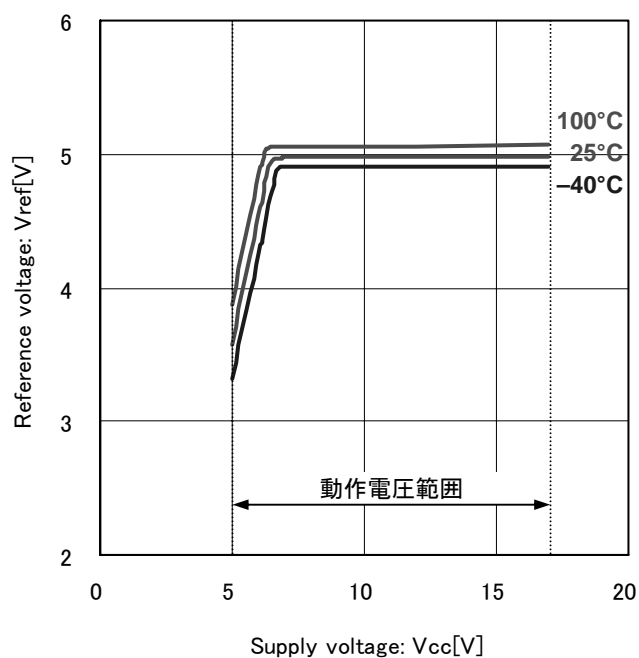


Fig.18 基準電圧

## ●特性データ(参考データ)

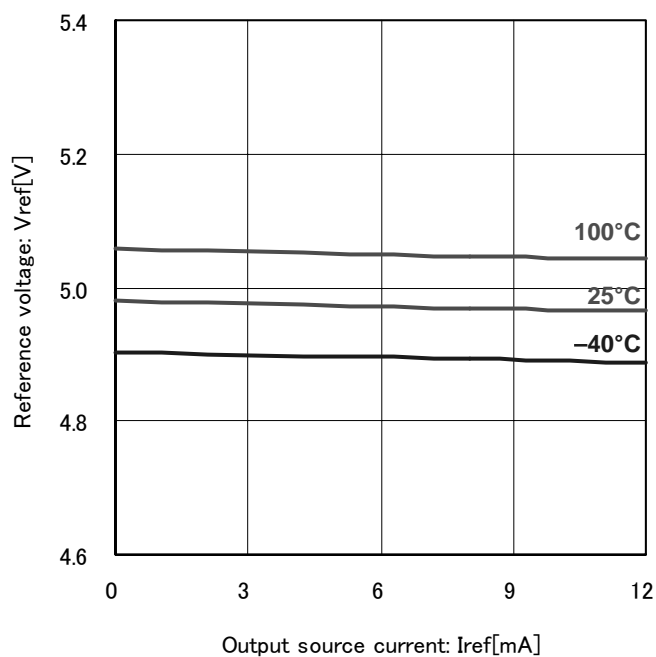


Fig.19 基準電圧電流能力 (Vcc=12V)

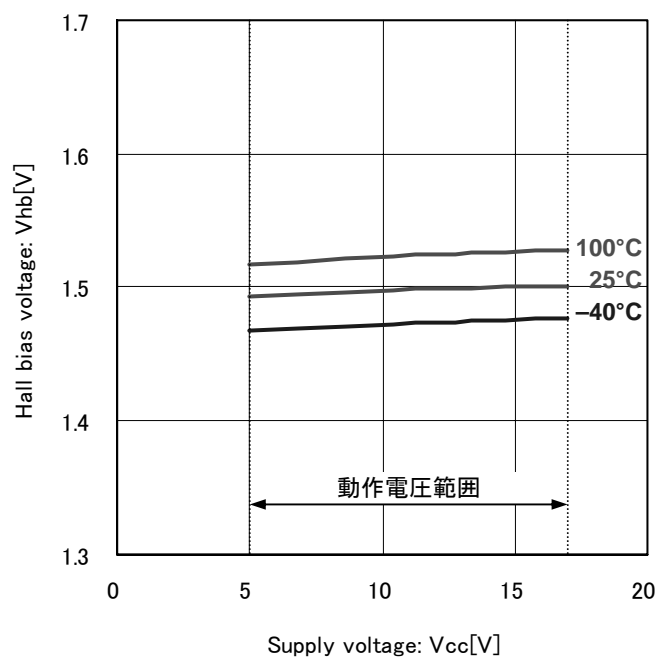


Fig.20 ホールバイアス電圧

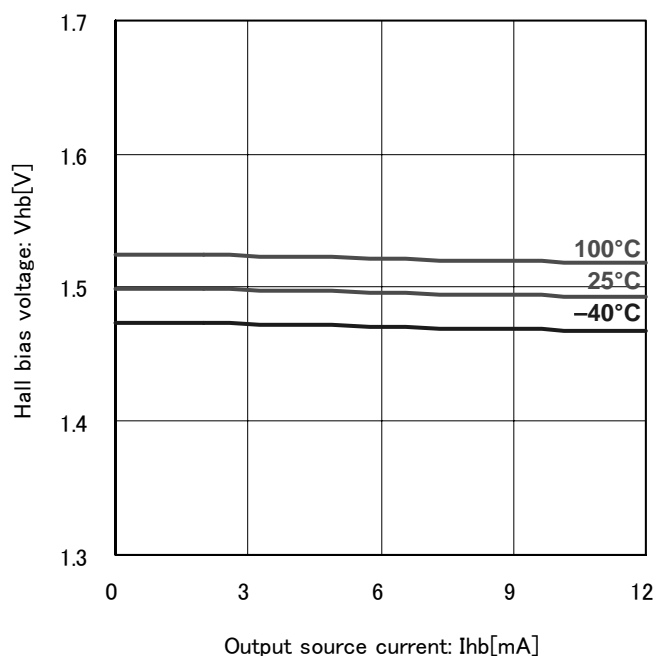


Fig.21 ホールバイアス電圧電流能力 (Vcc=12V)

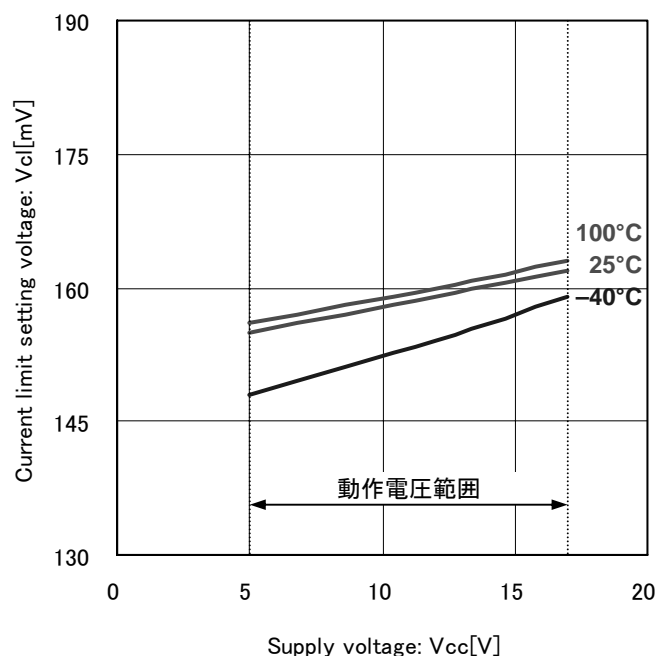


Fig.22 カレントリミット設定電圧

## ●特性データ(参考データ)

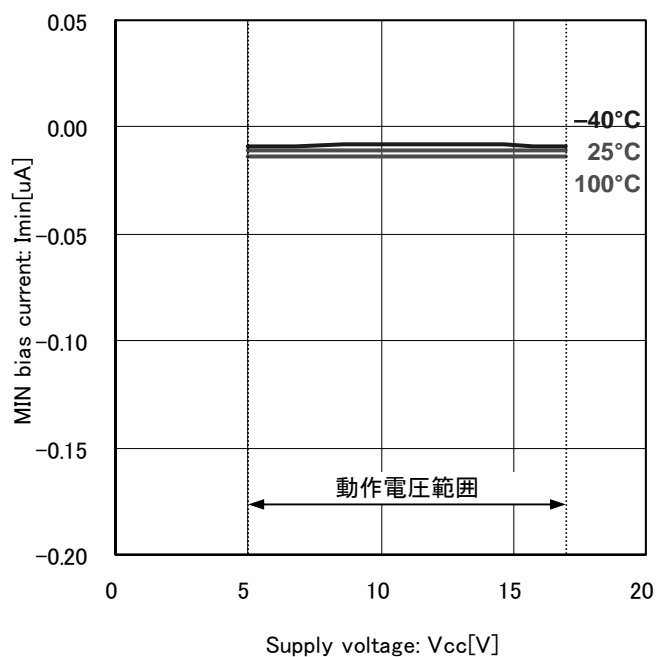


Fig.23 MIN バイアス電流

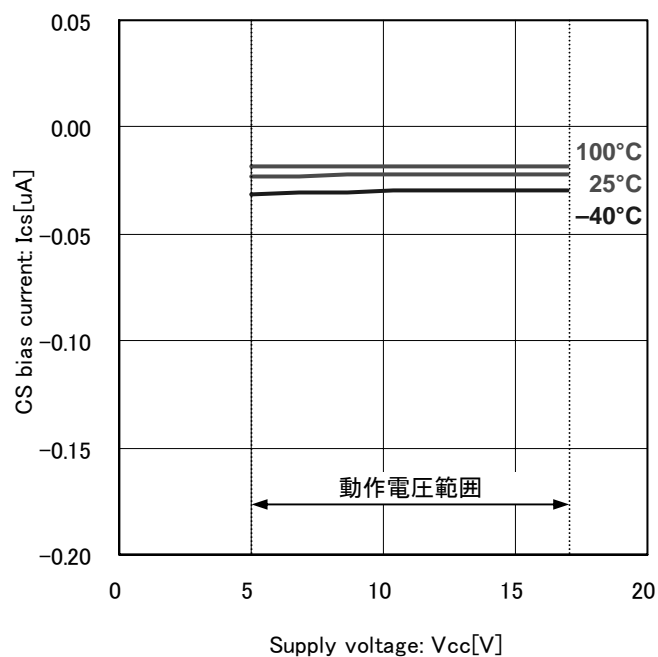


Fig.24 CS バイアス電流

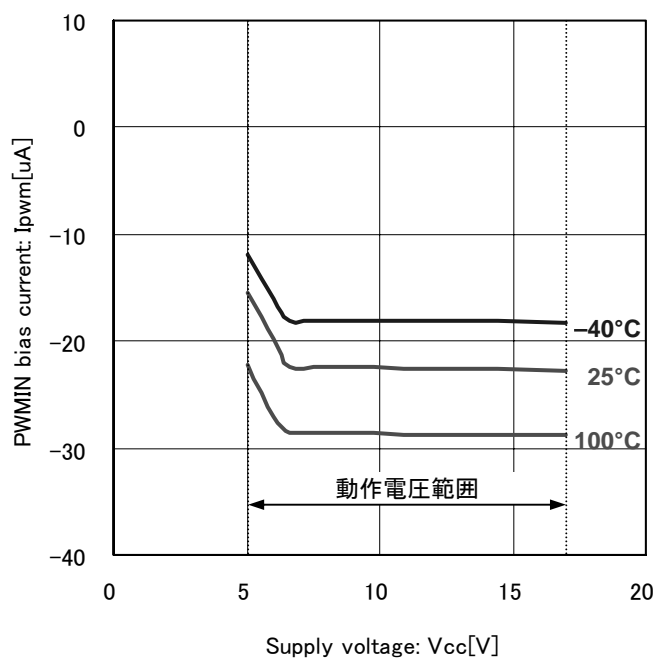


Fig.25 PWMIN バイアス電流

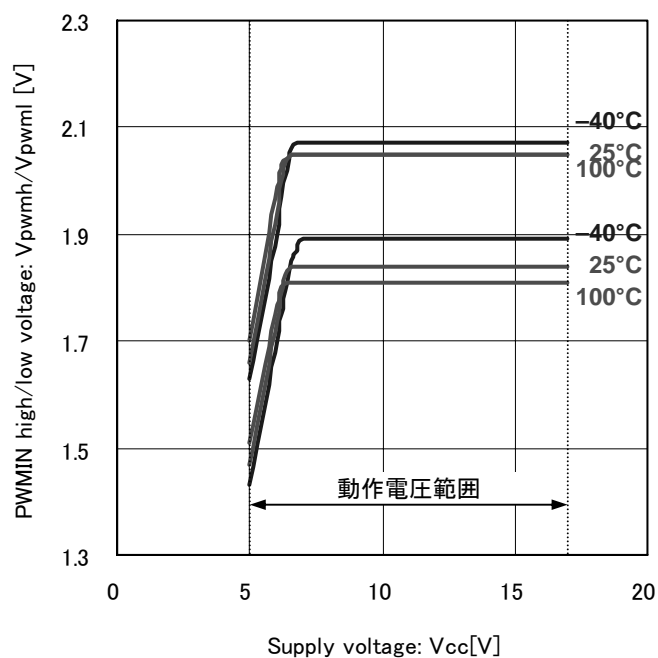


Fig.26 PWMIN 入力 High/Low 電圧

## ●特性データ(参考データ)

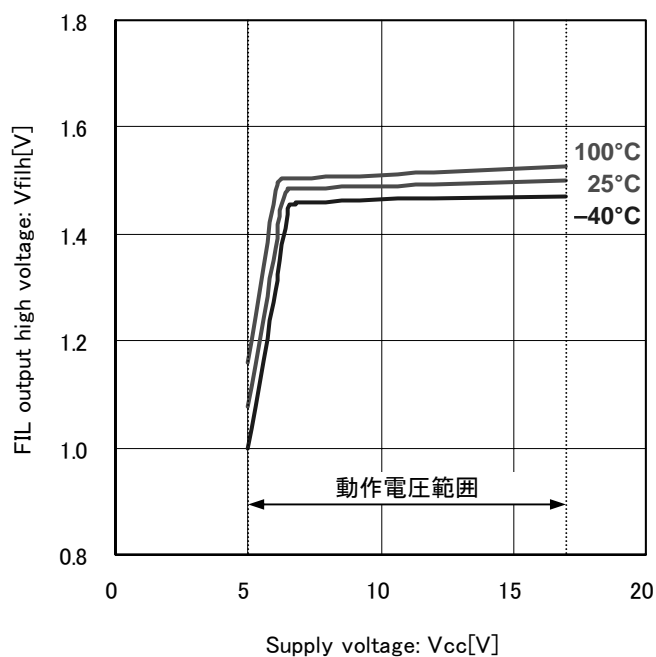


Fig.27 FIL 出力 High 電圧

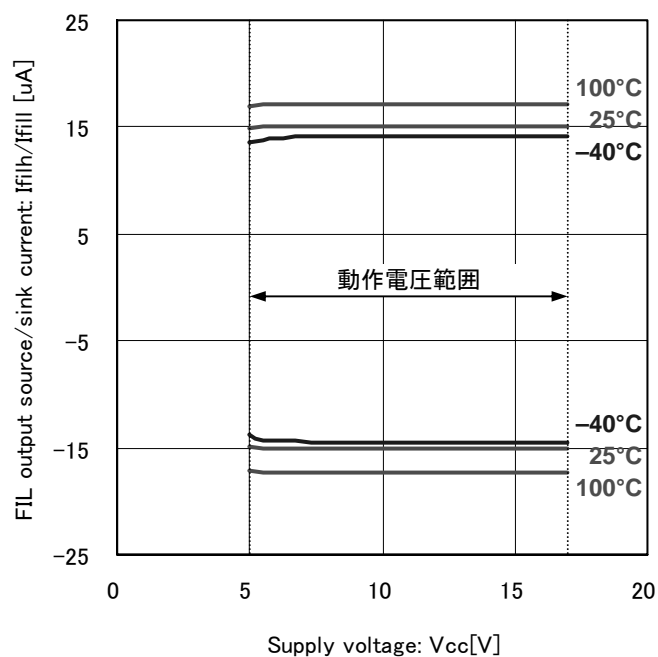


Fig.28 FIL 出力ソース/シンク電流

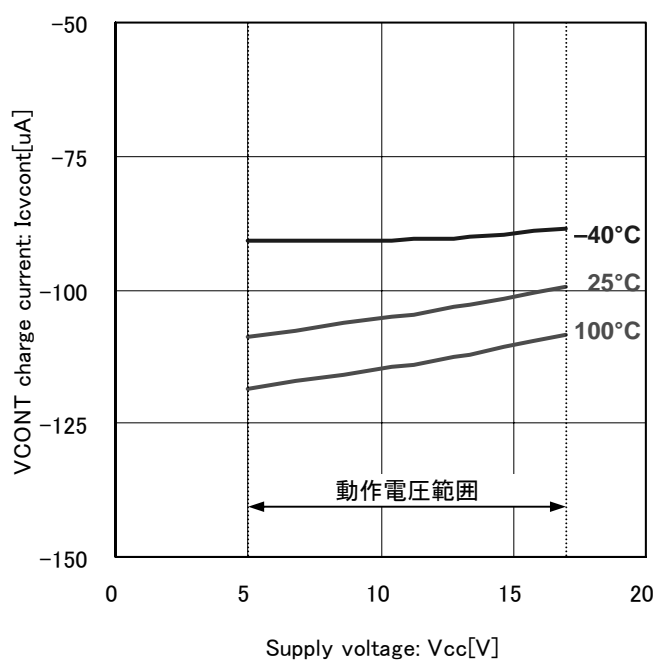


Fig.29 VCONT 充電電流

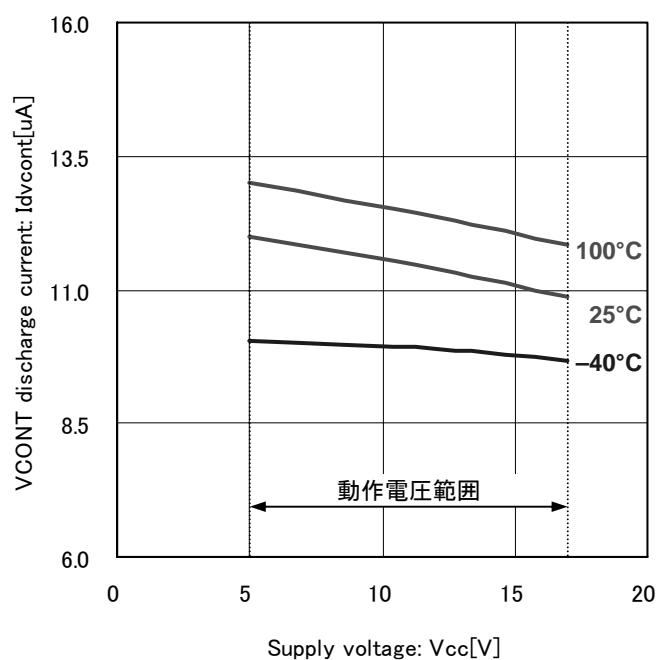


Fig.30 VCONT 放電電流

## ●特性データ(参考データ)

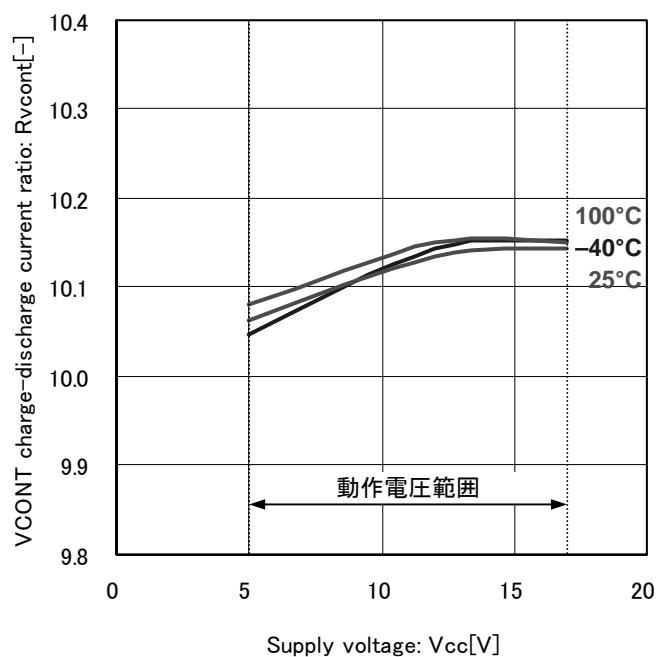


Fig.31 VCONT 充放電電流比

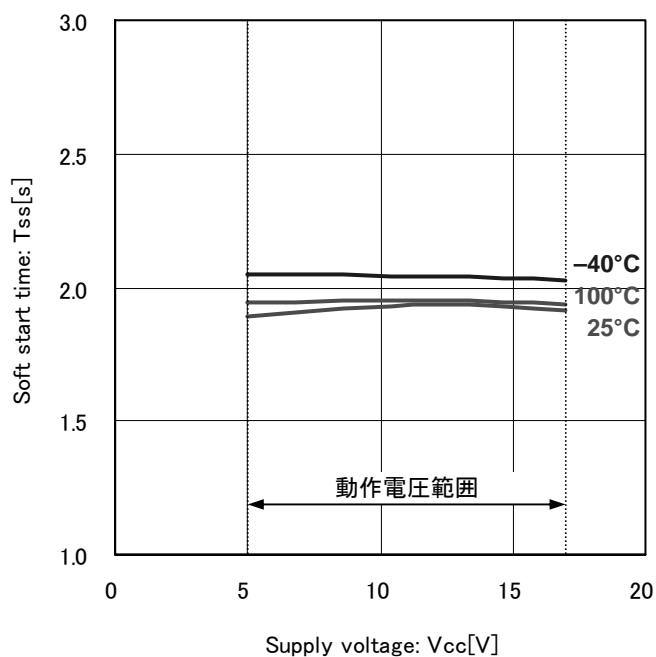


Fig.32 ソフトスタート時間

## ● 応用回路例(定数は参考値)

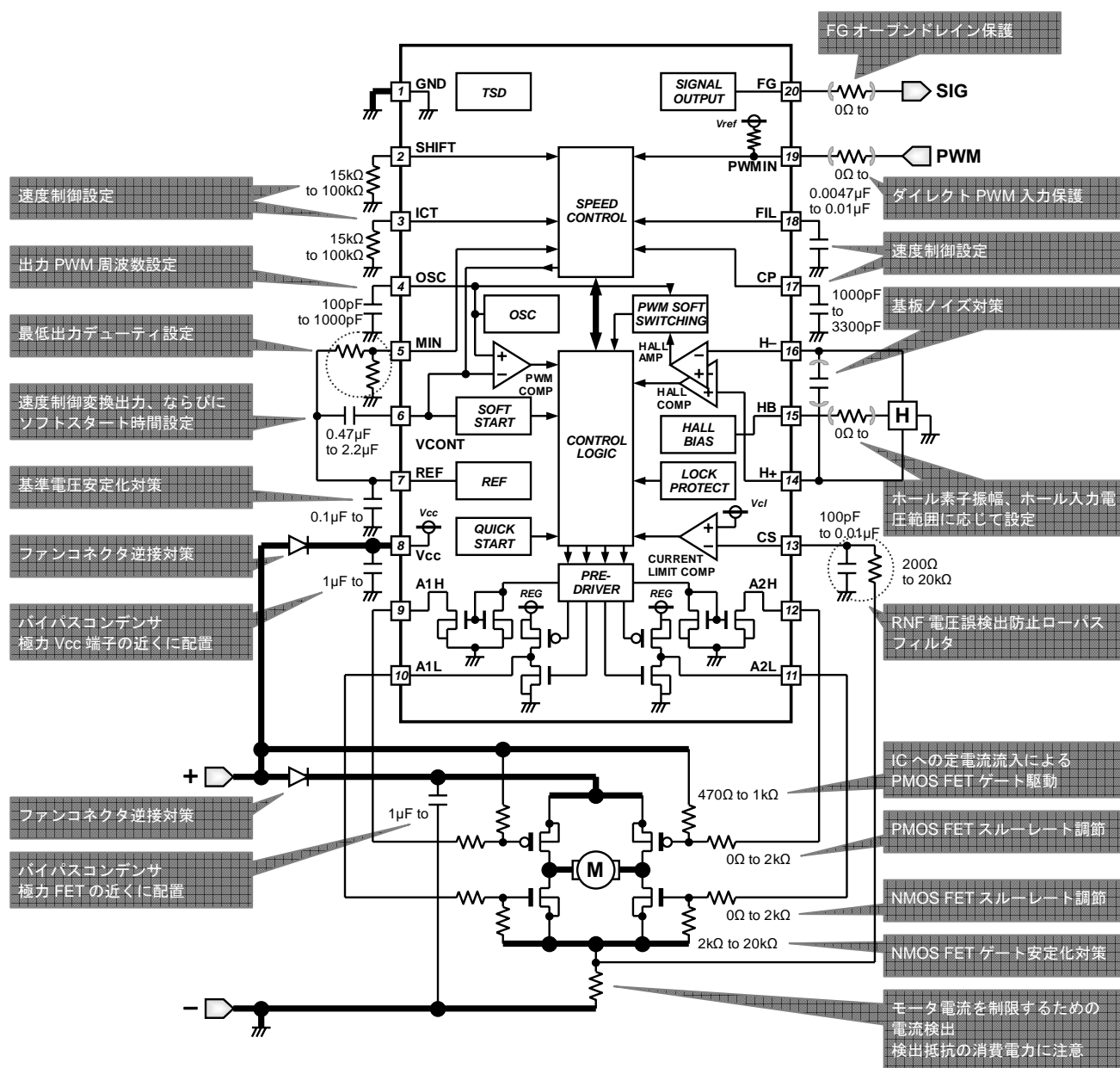


Fig.33 四線式 PWM 可変速モータ 応用回路例

## 基板設計留意点

- モータ電源、モータ出力、モータグラウンドラインは極力太く配線
- IC 電源、IC グラウンドラインは極力太く配線
- IC グラウンドラインはモータグラウンドを除く他のアプリケーショングラウンド(ホール素子グラウンドなど)と共通化して、極力(-)ランドの近くから配線
- バイパスコンデンサ(IC 電源側、モータ電源側)はそれぞれ極力 Vcc 端子、FET の近くに配置
- ホール素子出力から IC 入力までの H+ と H- ラインは、ノイズがのりやすいので極力短く並走して配線

## ●熱損失

許容損失(全損失)は周囲温度  $T_a=25^{\circ}\text{C}$ (常温)で IC が消費できる電力を示しています。IC は電力を消費すると発熱し、IC チップの温度は周囲温度よりも高くなります。IC チップが許容できる温度は回路構成や製造プロセス等により決まり、消費できる電力は制限されます。パッケージ内の IC チップが許容できる温度(最大接合部温度)とパッケージの熱抵抗(放熱性)によって許容損失は決まります。接合部温度の最大値は通常、保存温度範囲の最大値と同じです。

IC が電力を消費することで発生する熱はパッケージのモールド樹脂やリードフレームなどから放熱されます。この放熱性(熱の逃げにくさ)を示すパラメータは熱抵抗と呼ばれ、記号では  $\theta_{ja}[^{\circ}\text{C}/\text{W}]$  で表されます。この熱抵抗からパッケージ内部の IC の温度を推定することができます。Fig.34 にパッケージの熱抵抗のモデルを示します。

熱抵抗  $\theta_{ja}$ , 周囲温度  $T_a$ , 接合部温度  $T_j$ , 消費電力  $P$  は次式で求められます。

$$\theta_{ja} = (T_j - T_a) / P [^{\circ}\text{C}/\text{W}]$$

熱軽減曲線(ディレーティングカーブ)は周囲温度に対して IC が消費できる電力を示しています。IC が消費できる電力はある周囲温度から減衰していきます。この傾きは熱抵抗  $\theta_{ja}$  により決定されます。熱抵抗  $\theta_{ja}$  は、同一パッケージを使用してもチップサイズ、消費電力、パッケージ周囲温度、実装条件、風速などに依存します。熱軽減曲線は規定の条件で測定された参考値を示しています。

Fig.35 に熱軽減曲線を示します。70[mm]×70[mm]×1.6[mm] FR4 ガラスエポキシ基板(銅箔面積 3[%]以下)実装時の値です。また、上記同一基板実装時の IC チップ接合部からパッケージ表面部までの熱抵抗  $\theta_{jc}$  を参考値として下記に示します。

$\theta_{jc} = 36 [^{\circ}\text{C}/\text{W}]$  (参考値)

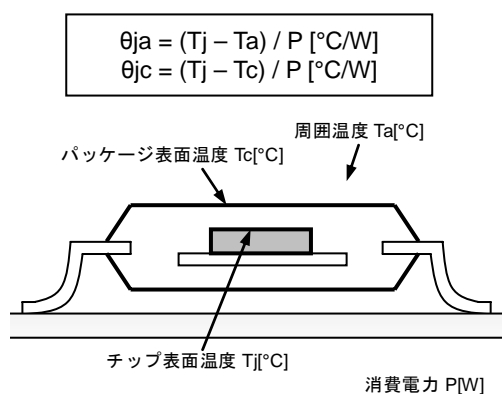
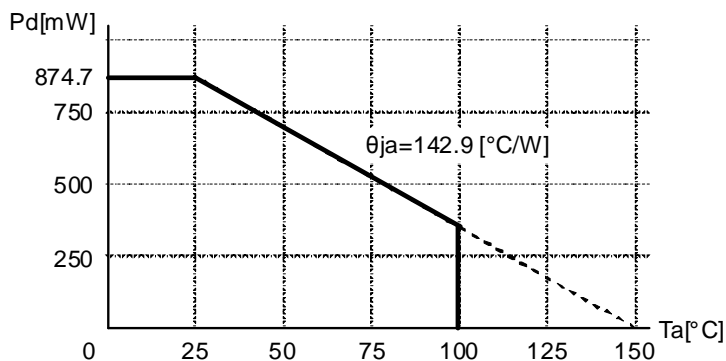


Fig.34 熱抵抗

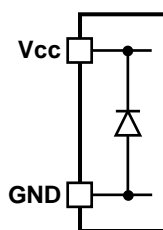


\*  $T_a=25^{\circ}\text{C}$  以上では  $7.0\text{mW}/^{\circ}\text{C}$  で軽減。  
 (70.0mm×70.0mm×1.6mm ガラスエポキシ基板実装時)

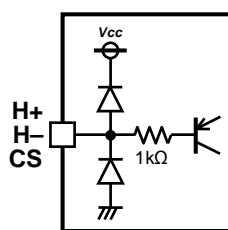
Fig.35 熱軽減曲線

## ●入出力等価回路図(抵抗は標準値)

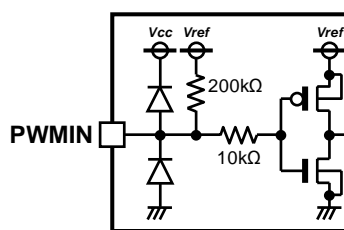
- 1) 電源端子、
- 
- グラウンド端子



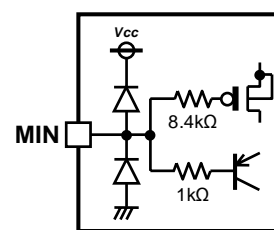
- 2) ホール入力±端子、
- 
- 出力電流検出端子



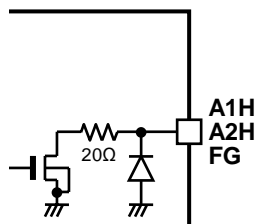
- 3) PWM パルス入力端子



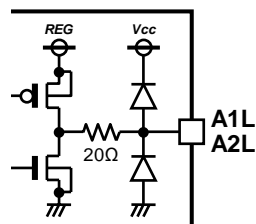
- 4) 最低出力デューティ
- 
- 設定端子



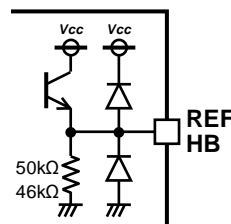
- 5) 上側出力 1, 2 端子
- 
- 回転数パルス信号出力端子



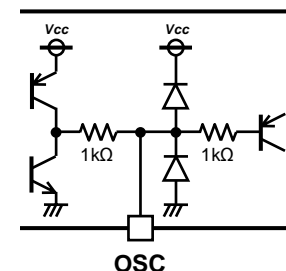
- 6) 下側出力 1, 2 端子



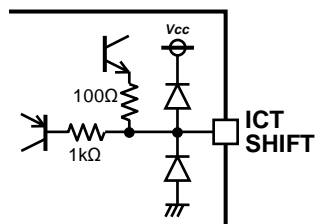
- 7) 基準電圧出力端子
- 
- ホールバイアス端子



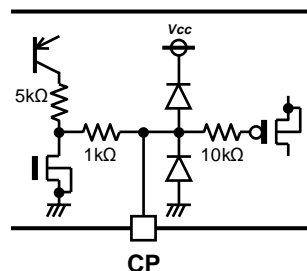
- 8) 発振コンデンサ接続端子



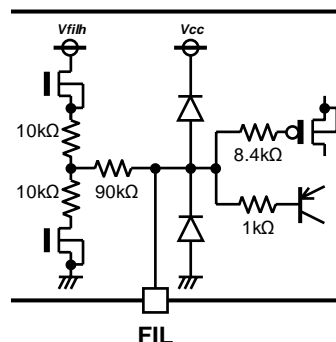
- 9) 電流設定抵抗接続端子
- 
- オフセット電流設定抵抗
- 
- 接続端子



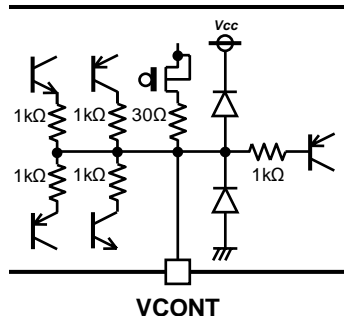
- 10) パルス幅設定コンデンサ
- 
- 接続端子



- 11) パルス平滑化コンデンサ
- 
- 接続端子



- 12) 変換出力(速度制御)端子



## ●使用上の注意

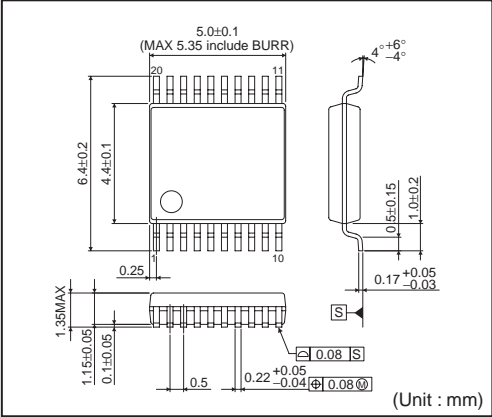
- 1) 絶対最大定格について  
印加電圧、及び動作温度範囲等の絶対最大定格を越えた場合、破壊する恐れがあります。その場合ショートモード、もしくはオープンモードなどの破壊モードが特定できませんので、絶対最大定格を越えるような特殊モードが想定される場合には、ヒューズなどの物理的な安全対策を施すようお願い致します。
- 2) 電源コネクタの逆接続について  
電源コネクタの逆接続により IC が破壊する恐れがあります。逆接破壊保護用として外部に電源と IC の電源端子間、及びモータコイル間にダイオードを入れるなどの対策を施してください。
- 3) 電源ラインについて  
モータの逆起電力により回生した電流の戻りが生じるため、回生電流の経路として電源-GND 間にコンデンサを入れるなどの対策を施し、電界コンデンサの低温における容量値低下など諸特性に問題のないことを十分ご確認のうえ、決定してください。
- 4) GND 電位について  
モータ出力端子についてはモータの逆起の影響で GND 以下に振れる事が考えられます。モータ出力端子が逆起電圧によって負電位になる場合を除き、GND 端子はいかなる動作状態においても最低電位になるようにしてください。また実際に過渡現象を含め、GND 端子、モータ出力端子以外の全ての端子が GND 以下の電圧にならないようにしてください。使用条件、環境及びモータ個々の特性によっては誤動作等の不具合が発生する可能性があります。IC の動作等に問題のないことを十分ご確認ください。
- 5) 熱設計について  
実際の使用状態での許容損失(Pd)を考え、十分マージンを持った熱設計を行ってください。
- 6) 端子間ショートと誤装着について  
プリント基板に取り付ける際、IC の向きや位置ずれに十分注意してください。誤って取り付けした場合 IC が破壊する恐れがあります。また端子-端子間、端子-電源間、端子-GND 間に異物が入るなどしてショートした場合についても破壊の恐れがあります。
- 7) 強電磁界中での動作について  
強電磁界中のご使用では誤動作をする可能性がありますのでご注意ください。
- 8) ASO について  
本 IC を使用する際には出力トランジスタが絶対最大定格、及び ASO を超えないように設定してください。
- 9) 熱遮断回路について  
本 IC は熱遮断回路(TSD 回路)を内蔵しています。動作温度は 175°C(標準値)で 25°C(標準値)のヒステリシス幅をもっています。IC チップ温度が上昇し熱遮断回路が動作すると出力端子はオープン状態になります。熱遮断回路はあくまでも熱的暴走から IC を遮断することを目的とした回路であり、IC の保護及び保証を目的とはしておりません。よってこの回路を動作させて以降の連続使用、及び動作を前提とした使用はしないでください。
- 10) セット基板での検査について  
セット基板での検査時にインピーダンスの低いピンにコンデンサを接続する場合は、IC にストレスがかかる恐れがあるので 1 工程ごとに必ず放電を行ってください。また検査工程での治具への着脱時には必ず電源をオフにしてから接続し検査を行い、電源をオフにしてから取り外してください。さらに静電気対策として組み立て工程にはアースを施し、運搬や保存の際には十分ご注意ください。
- 11) GND 配線パターンについて  
小信号 GND と大電流 GND がある場合、大電流 GND パターンと小信号 GND パターンは分離し、パターン配線の抵抗分と大電流による電圧変化が小信号 GND の電圧を変化させないように、セットの基準点で 1 点アースすることを推奨します。外付け部品の GND の配線パターンを変動しないよう注意してください。
- 12) モータ出力-GND 間のコンデンサについて  
出力-GND 間に大きなコンデンサを接続されている場合、何らかの要因により Vcc が 0V または GND とショートした時、コンデンサに充電された電流が出力に流れ込み破壊する恐れがあります。出力-GND 間のコンデンサは 100μF 以下とってください。
- 13) IC 端子入力について  
IC に Vcc 電圧を印加していないとき、各入力端子に電圧を加えないでください。また入力端子に Vcc 以上または GND 以下の電圧を印加した場合、IC の構造上寄生素子が動作します。寄生素子の動作は回路間の相互干渉を引き起こし、誤動作、ひいては破壊の原因ともなります。寄生素子が動作するような使い方をしないように十分ご注意ください。
- 14) ご使用に際して  
応用回路例は推奨すべきものと確信しておりますが、精度が要求される部分などのご使用にあたってはさらに特性のご確認を十分に願います。  
外付け回路を変更してご使用する場合は、静特性のみならず過渡特性も含め外付け部品、及び当社 IC のバラツキなどを考慮して十分なマージンを見て決定してください。

## ●文書の取り扱い

この文書の日本語版が、正式な仕様書です。この文書の翻訳版は、正式な仕様書を読むための参考としてください。  
なお、相違が生じた場合は、正式な仕様書を優先してください。

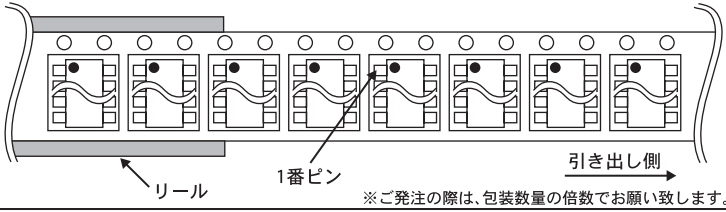
●外形寸法図と包装・フォーミング仕様

SSOP-C20

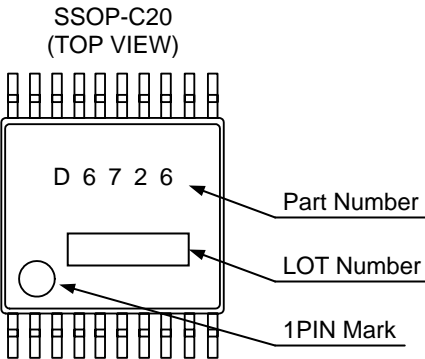


＜包装仕様＞

包装形態	エンボステーピング
包装数量	2500pcs
包装方向	E2 ( リールを左手に持ち、右手でテープを引き出したときに ) 製品の1番ピンが左上にくる方向 )



●標印図



●改訂履歴

改訂日	改訂番号	内容
2012/07/07	001	新規作成
2012/07/28	002	カラー体裁変更 (記載内容変更なし)

# ご注意

## ローム製品取扱い上の注意事項

1. 本製品は一般的な電子機器（AV 機器、OA 機器、通信機器、家電製品、アミューズメント機器等）への使用を意図して設計・製造されております。従いまして、極めて高度な信頼性が要求され、その故障や誤動作が人の生命、身体への危険若しくは損害、又はその他の重大な損害の発生に関わるような機器又は装置（医療機器<sup>(Note 1)</sup>、輸送機器、交通機器、航空宇宙機器、原子力制御装置、燃料制御、カーアクセサリを含む車載機器、各種安全装置等）（以下「特定用途」という）への本製品のご使用を検討される際は事前にローム営業窓口までご相談くださいますようお願い致します。ロームの文書による事前の承諾を得ることなく、特定用途に本製品を使用したことによりお客様又は第三者に生じた損害等に関し、ロームは一切その責任を負いません。

(Note 1) 特定用途となる医療機器分類

日本	USA	EU	中国
CLASS III	CLASS III	CLASS II b	Ⅲ類
CLASS IV		CLASS III	

2. 半導体製品は一定の確率で誤動作や故障が生じる場合があります。万が一、かかる誤動作や故障が生じた場合であっても、本製品の不具合により、人の生命、身体、財産への危険又は損害が生じないように、お客様の責任において次の例に示すようなフェールセーフ設計など安全対策をお願い致します。
  - ①保護回路及び保護装置を設けてシステムとしての安全性を確保する。
  - ②冗長回路等を設けて単一故障では危険が生じないようにシステムとしての安全を確保する。
3. 本製品は、一般的な電子機器に標準的な用途で使用されることを意図して設計・製造されており、下記に例示するような特殊環境での使用を配慮した設計はなされておられません。従いまして、下記のような特殊環境での本製品のご使用に関し、ロームは一切その責任を負いません。本製品を下記のような特殊環境でご使用される際は、お客様におかれまして十分に性能、信頼性等をご確認ください。
  - ①水・油・薬液・有機溶剤等の液体中でのご使用
  - ②直射日光・屋外暴露、塵埃中でのご使用
  - ③潮風、Cl<sub>2</sub>、H<sub>2</sub>S、NH<sub>3</sub>、SO<sub>2</sub>、NO<sub>2</sub> 等の腐食性ガスの多い場所でのご使用
  - ④静電気や電磁波の強い環境でのご使用
  - ⑤発熱部品に近接した取付け及び当製品に近接してビニール配線等、可燃物を配置する場合。
  - ⑥本製品を樹脂等で封止、コーティングしてのご使用。
  - ⑦はんだ付けの後に洗浄を行わない場合(無洗浄タイプのフラックスを使用された場合も、残渣の洗浄は確実にを行うことをお勧め致します)、又ははんだ付け後のフラックス洗浄に水又は水溶性洗浄剤をご使用の場合。
  - ⑧本製品が結露するような場所でのご使用。
4. 本製品は耐放射線設計はなされておられません。
5. 本製品単体品の評価では予測できない症状・事態を確認するためにも、本製品のご使用にあたってはお客様製品に実装された状態での評価及び確認をお願い致します。
6. パルス等の過渡的な負荷（短時間での大きな負荷）が加わる場合は、お客様製品に本製品を実装した状態で必ずその評価及び確認の実施をお願い致します。また、定常時での負荷条件において定格電力以上の負荷を印加されますと、本製品の性能又は信頼性が損なわれるおそれがあるため必ず定格電力以下でご使用ください。
7. 許容損失(Pd)は周囲温度(Ta)に合わせてディレーティングしてください。また、密閉された環境下でご使用の場合は、必ず温度測定を行い、ディレーティングカーブ範囲内であることをご確認ください。
8. 使用温度は納入仕様書に記載の温度範囲内であることをご確認ください。
9. 本資料の記載内容を逸脱して本製品をご使用されたことによって生じた不具合、故障及び事故に関し、ロームは一切その責任を負いません。

## 実装及び基板設計上の注意事項

1. ハロゲン系（塩素系、臭素系等）の活性度の高いフラックスを使用する場合、フラックスの残渣により本製品の性能又は信頼性への影響が考えられますので、事前にお客様にてご確認ください。
2. はんだ付けはリフローはんだを原則とさせていただきます。なお、フロー方法でのご使用につきましては別途ロームまでお問い合わせください。  
詳細な実装及び基板設計上の注意事項につきましては別途、ロームの実装仕様書をご確認ください。

## **応用回路、外付け回路等に関する注意事項**

1. 本製品の外付け回路定数を変更してご使用になる際は静特性のみならず、過渡特性も含め外付け部品及び本製品のバラツキ等を考慮して十分なマージンをみて決定してください。
2. 本資料に記載された応用回路例やその定数などの情報は、本製品の標準的な動作や使い方を説明するためのもので、実際に使用する機器での動作を保証するものではありません。従いまして、お客様の機器の設計において、回路やその定数及びこれらに関連する情報を使用する場合には、外部諸条件を考慮し、お客様の判断と責任において行ってください。これらの使用に起因しお客様又は第三者に生じた損害に関し、ロームは一切その責任を負いません。

## **静電気に対する注意事項**

本製品は静電気に対して敏感な製品であり、静電放電等により破壊することがあります。取り扱い時や工程での実装時、保管時において静電気対策を実施の上、絶対最大定格以上の過電圧等が印加されないようにご使用ください。特に乾燥環境下では静電気が発生しやすくなるため、十分な静電対策を実施ください。（人体及び設備のアース、帯電物からの隔離、イオナイザの設置、摩擦防止、温湿度管理、はんだごてのこて先のアース等）

## **保管・運搬上の注意事項**

1. 本製品を下記の環境又は条件で保管されますと性能劣化やはんだ付け性等の性能に影響を与えるおそれがありますのでこのような環境及び条件での保管は避けてください。
  - ①潮風、Cl<sub>2</sub>、H<sub>2</sub>S、NH<sub>3</sub>、SO<sub>2</sub>、NO<sub>2</sub>等の腐食性ガスの多い場所での保管
  - ②推奨温度、湿度以外での保管
  - ③直射日光や結露する場所での保管
  - ④強い静電気が発生している場所での保管
2. ロームの推奨保管条件下におきましても、推奨保管期限を経過した製品は、はんだ付け性に影響を与える可能性があります。推奨保管期限を経過した製品は、はんだ付け性を確認した上でご使用頂くことを推奨します。
3. 本製品の運搬、保管の際は梱包箱を正しい向き（梱包箱に表示されている天面方向）で取り扱ってください。天面方向が遵守されずに梱包箱を落下させた場合、製品端子に過度なストレスが印加され、端子曲がり等の不具合が発生する危険があります。
4. 防湿梱包を開封した後は、規定時間内にご使用ください。規定時間を経過した場合はベーク処置を行った上でご使用ください。

## **製品ラベルに関する注意事項**

本製品に貼付されている製品ラベルに QR コードが印字されていますが、QR コードはロームの社内管理のみを目的としたものです。

## **製品廃棄上の注意事項**

本製品を廃棄する際は、専門の産業廃棄物処理業者にて、適切な処置をしてください。

## **外国為替及び外国貿易法に関する注意事項**

本製品は外国為替及び外国貿易法に定める規制貨物等に該当するおそれがありますので輸出する場合には、ロームにお問い合わせください。

## **知的財産権に関する注意事項**

1. 本資料に記載された本製品に関する応用回路例、情報及び諸データは、あくまでも一例を示すものであり、これらに関する第三者の知的財産権及びその他の権利について権利侵害がないことを保証するものではありません。従いまして、上記第三者の知的財産権侵害の責任、及び本製品の使用により発生するその他の責任に関し、ロームは一切その責任を負いません。
2. ロームは、本製品又は本資料に記載された情報について、ローム若しくは第三者が所有又は管理している知的財産権その他の権利の実施又は利用を、明示的にも黙示的にも、お客様に許諾するものではありません。

## **その他の注意事項**

1. 本資料の全部又は一部をロームの文書による事前の承諾を得ることなく転載又は複製することを固くお断り致します。
2. 本製品をロームの文書による事前の承諾を得ることなく、分解、改造、改変、複製等しないでください。
3. 本製品又は本資料に記載された技術情報を、大量破壊兵器の開発等の目的、軍事利用、あるいはその他軍事用途目的で使用しないでください。
4. 本資料に記載されている社名及び製品名等の固有名詞は、ローム、ローム関係会社若しくは第三者の商標又は登録商標です。

**一般的な注意事項**

1. 本製品をご使用になる前に、本資料をよく読み、その内容を十分に理解されるようお願い致します。本資料に記載される注意事項に反して本製品をご使用されたことによって生じた不具合、故障及び事故に関し、ロームは一切その責任を負いませんのでご注意願います。
2. 本資料に記載の内容は、本資料発行時点のものであり、予告なく変更することがあります。本製品のご購入及びご使用に際しては、事前にローム営業窓口で最新の情報をご確認ください。
3. ロームは本資料に記載されている情報は誤りがないことを保証するものではありません。万が一、本資料に記載された情報の誤りによりお客様又は第三者に損害が生じた場合においても、ロームは一切その責任を負いません。