





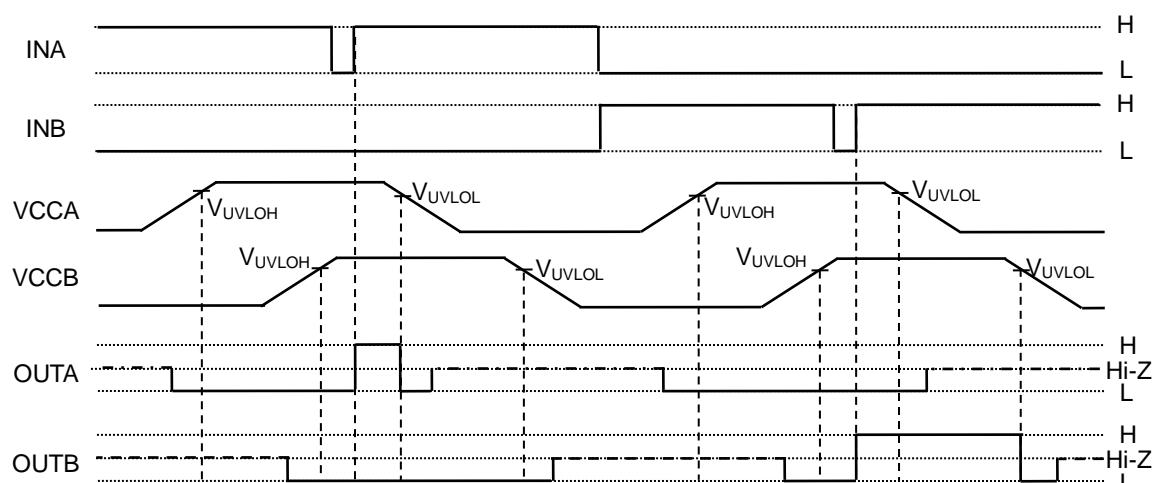
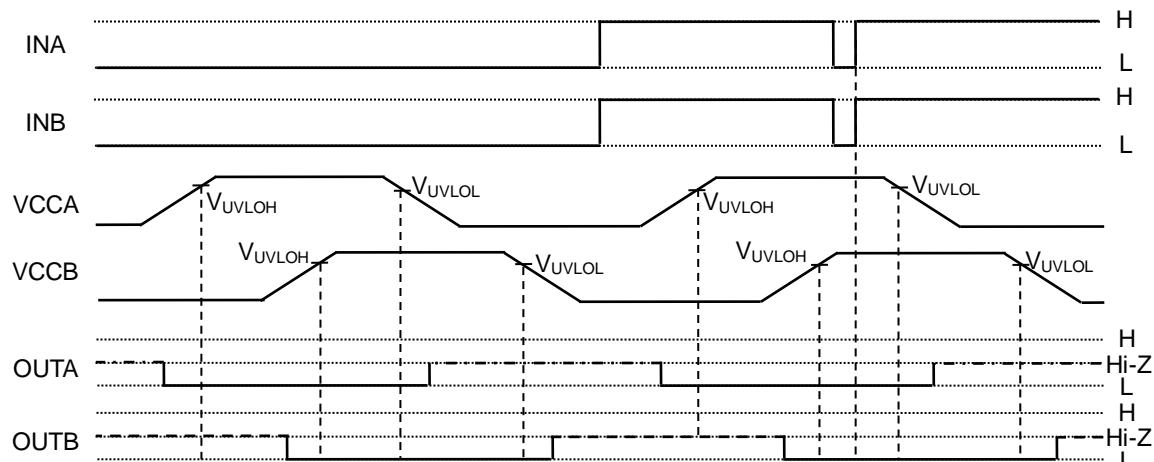






## 機能動作説明 — 続き

## 3. 電源起動・遮断シーケンス



-----:VCCA が低く、出力の MOS が ON しないため、Hi-Z となります。

-----:VCCB が低く、出力の MOS が ON しないため、Hi-Z となります。

Figure 4. 電源起動遮断シーケンス動作タイミングチャート









## 特性データ(参考データ) — 続き

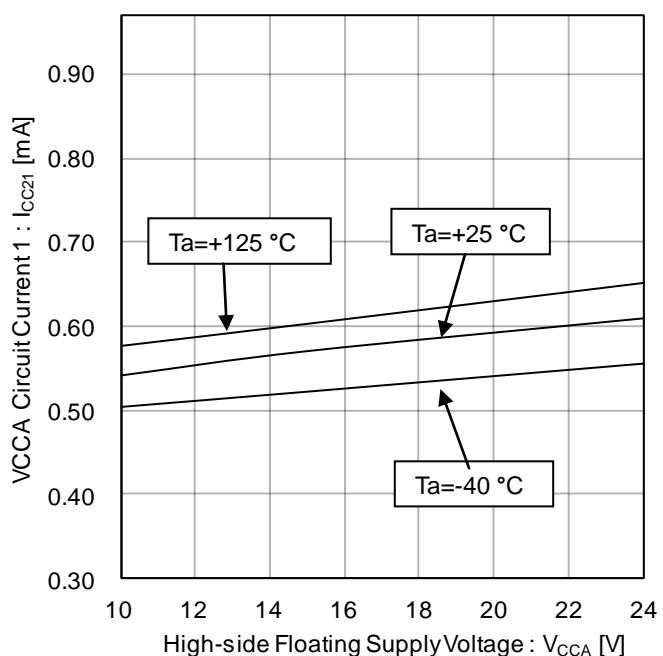


Figure 10. VCCA Circuit Current 1 vs High-side Floating Supply Voltage (OUTA=L)

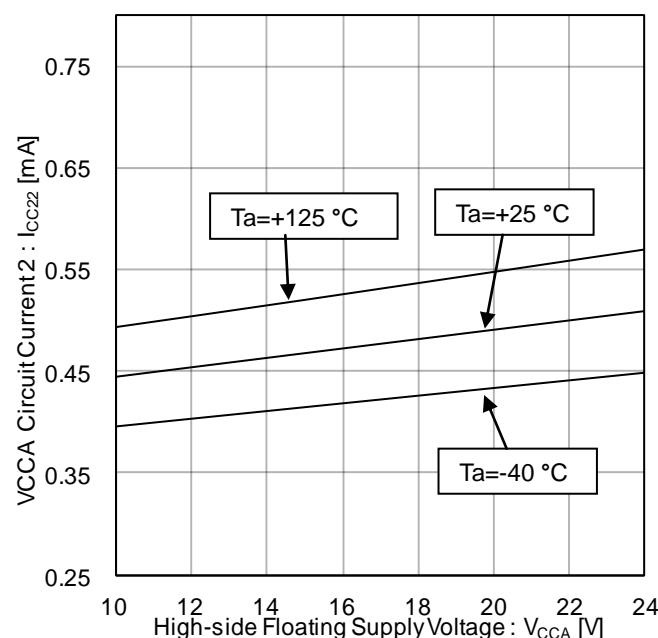


Figure 11. VCCA Circuit Current 2 vs High-side Floating Supply Voltage (OUTA=H)

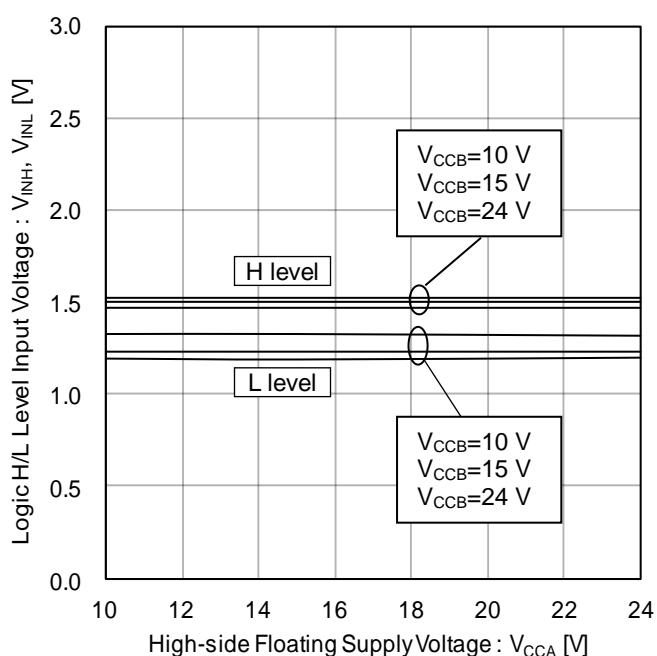


Figure 12. Logic H/L Level Input Voltage vs High-side Floating Supply Voltage

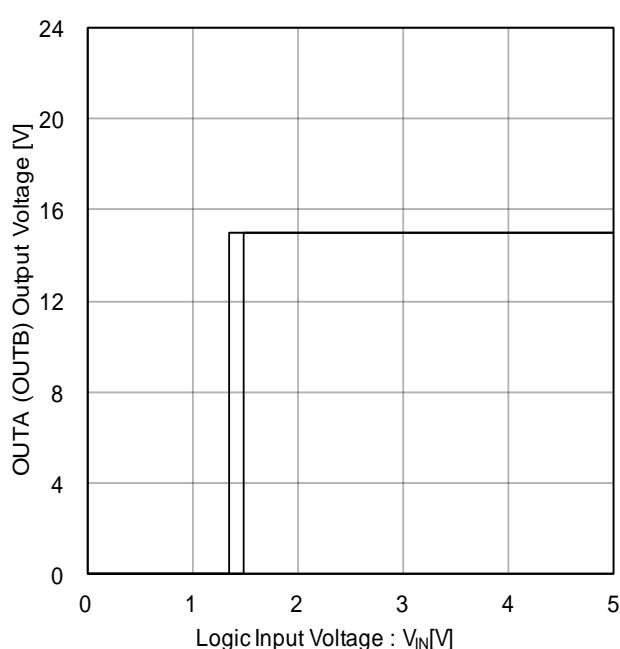


Figure 13. OUTA (OUTB)Output Voltage vs Logic Input Voltage ( $V_{CCB}=15\text{ V}$ ,  $V_{CCA}=15\text{ V}$ ,  $T_a=+25^{\circ}\text{C}$ )







## 特性データ(参考データ) — 続き

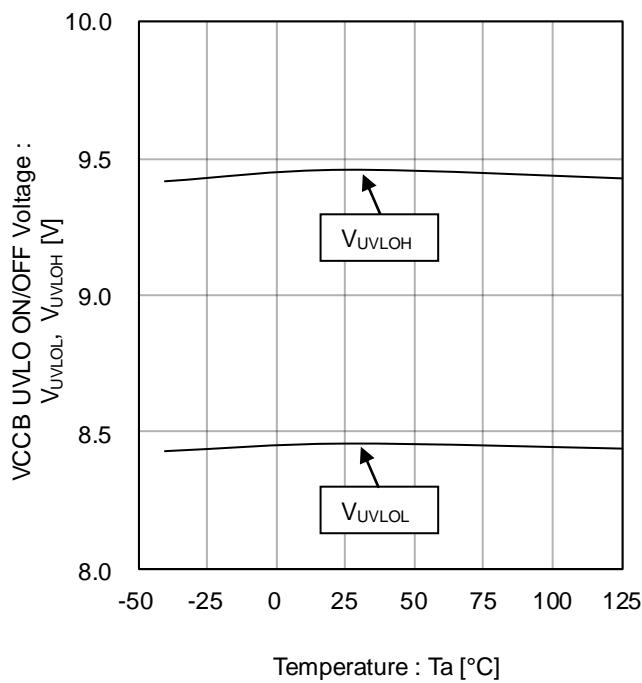


Figure 26. VCCB UVLO ON/OFF Voltage vs Temperature

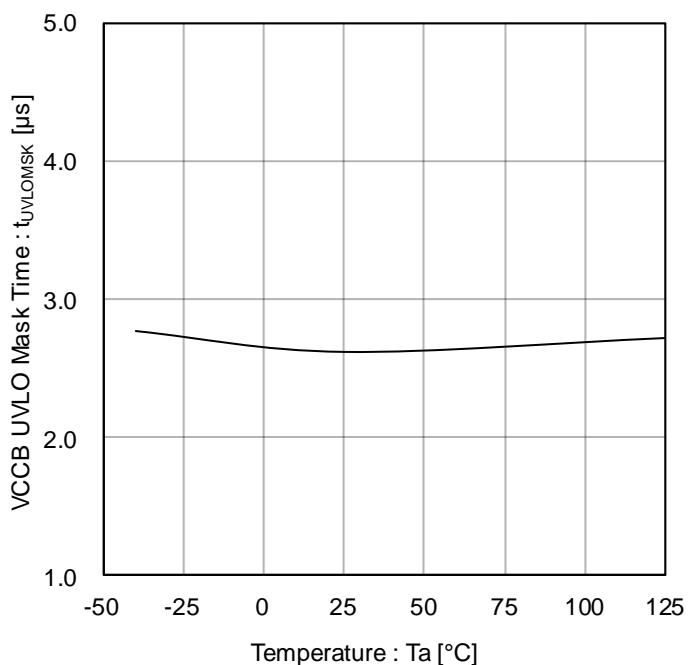


Figure 27. VCCB UVLO Mask Time vs Temperature

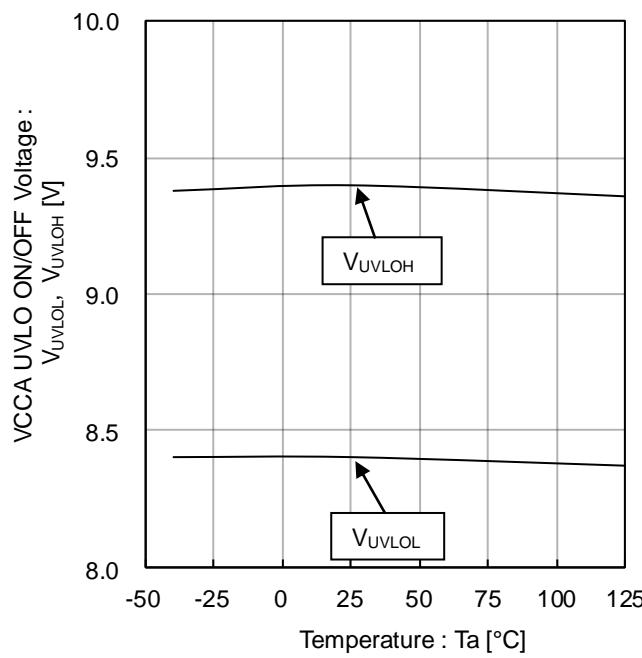


Figure 28. VCCA UVLO ON/OFF Voltage vs Temperature

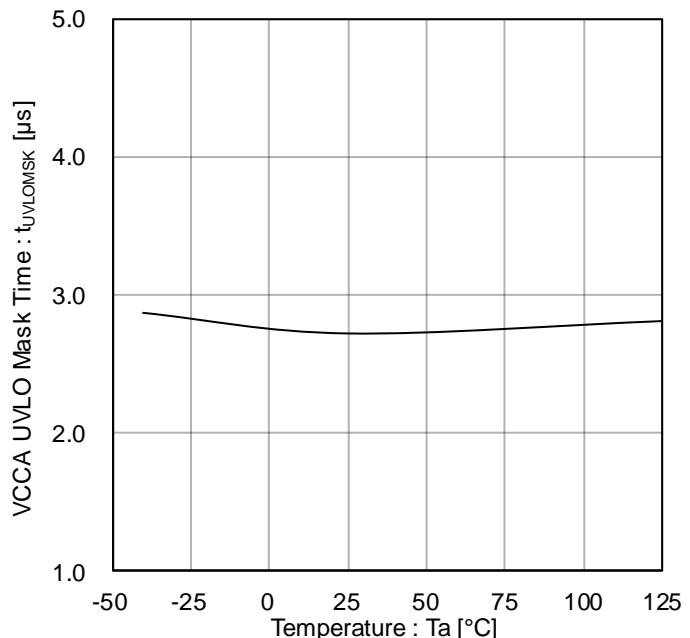
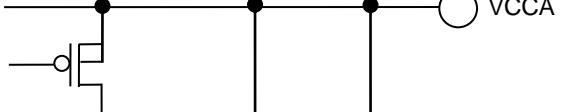
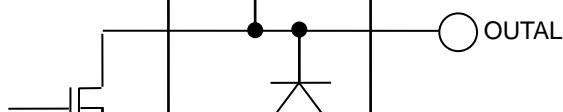
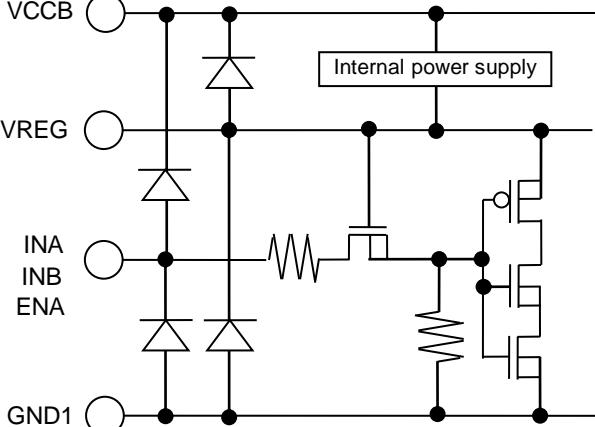


Figure 29. VCCA UVLO Mask Time vs Temperature

## 入出力等価回路図

端子番号	端子名	入出力等価回路図
	端子機能	
6	OUTAH	
	ハイサイド(OUTA) ソース側出力端子	
5	OUTAL	
	ハイサイド(OUTA) シンク側出力端子	
13	INA	
	ハイサイド制御入力端子	
14	INB	
	ローサイド制御入力端子	
12	ENA	
	入力許可信号入力端子	
15	VREG	
	入力回路用電源端子	

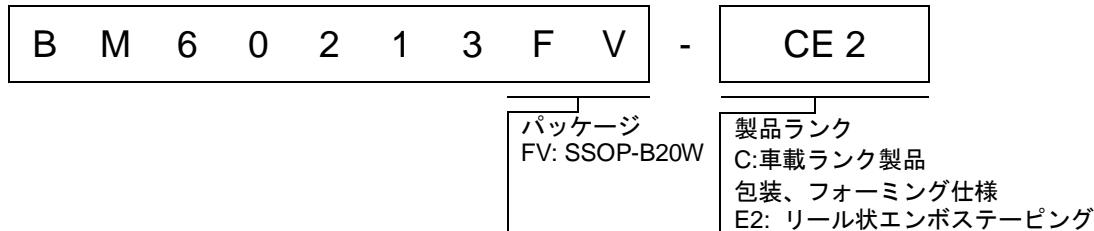
## 入出力等価回路図 — 続き

端子番号	端子名	入出力等価回路図
	端子機能	
17	OUTBH	
	ローサイド(OUTB) ソース側出力端子	
18	OUTBL	
	ローサイド(OUTB) シンク側出力端子	
19	PGND	
	ローサイド側グラウンド端子	

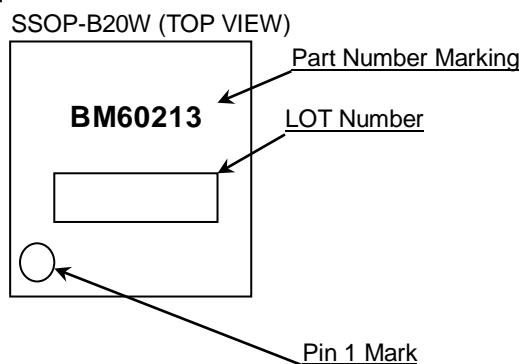




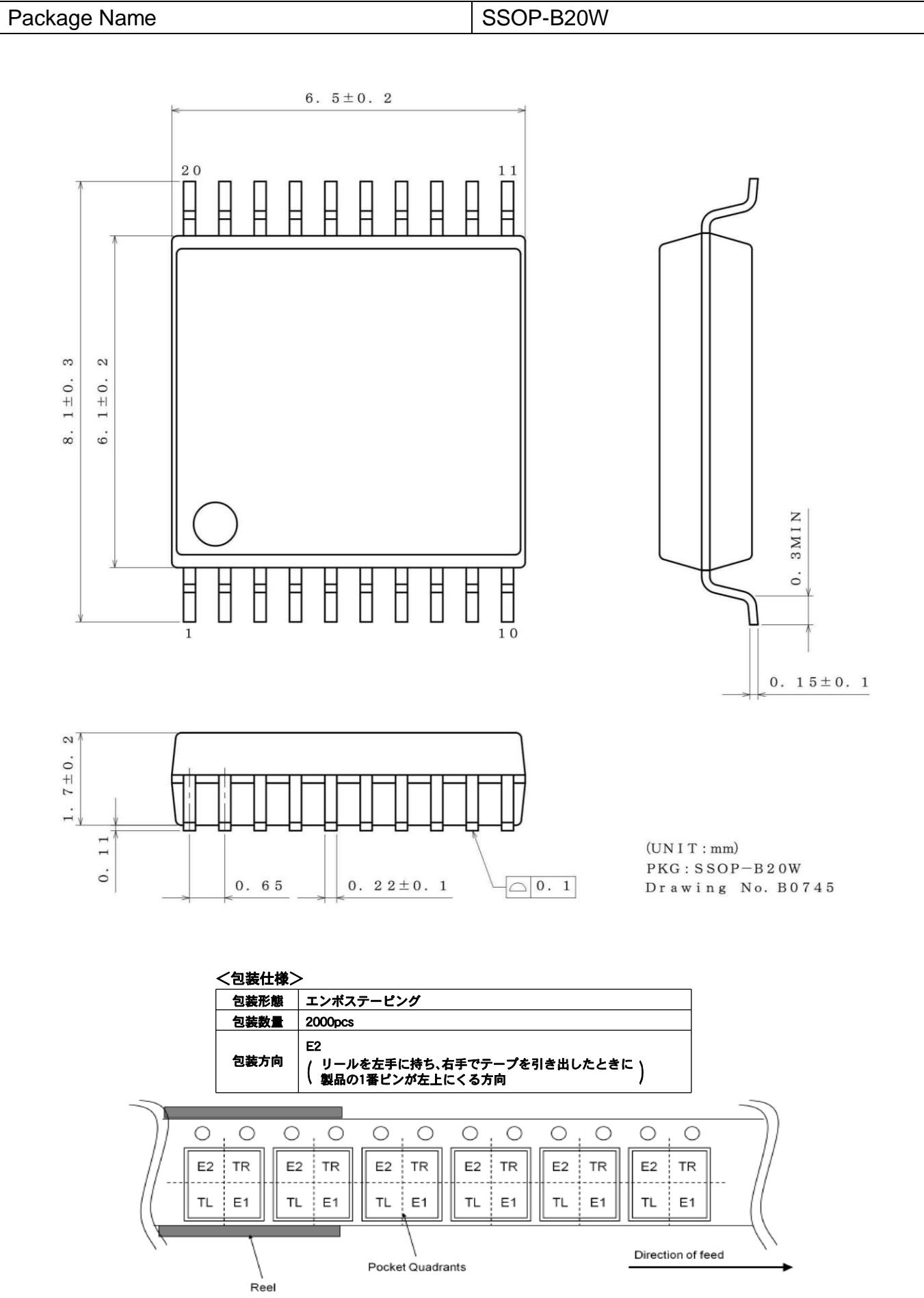
## 発注形名情報



## 標印図



## 外形寸法図と包装・フォーミング仕様



**改訂履歴**

日付	版	変更内容
2018.10.26	001	新規作成





**一般的な注意事項**

1. 本製品をご使用になる前に、本資料をよく読み、その内容を十分に理解されるようお願い致します。本資料に記載される注意事項に反して本製品をご使用されたことによって生じた不具合、故障及び事故に関し、ロームは一切その責任を負いませんのでご注意願います。
2. 本資料に記載の内容は、本資料発行時点のものであり、予告なく変更することがあります。本製品のご購入及びご使用に際しては、事前にローム営業窓口で最新の情報をご確認ください。
3. ロームは本資料に記載されている情報は誤りがないことを保証するものではありません。万が一、本資料に記載された情報の誤りによりお客様又は第三者に損害が生じた場合においても、ロームは一切その責任を負いません。