

# AC 電圧ゼロクロス検知 IC

BM1Z002FJ BM1Z003FJ

## 概要

本製品は AC 電圧のゼロクロスタイミング検出を高精度に出力する IC です。従来のアプリケーションで必要とされていたフォトカプラや外付け部品が不要となることで、大幅に部品点数を削減し、小型、高信頼性の電源アプリケーションを実現します。また、従来のフォトカプラ制御と比較すると、大幅な待機電力の削減に貢献します。

## 特長

- AC ゼロクロス検知機能  
フォトカプラ不要  
600 V 高耐圧モニタ  
ゼロクロス遅延時間可変  
n チャンネルオープンドレイン出力
- VCC 低電圧保護 (VCC UVLO)

## 用途

- 炊飯器、ドライヤ等の家電製品

## 重要特性

- VCC 入力電源電圧範囲: -0.3 V ~ +29 V
- VH\_AC1,2 端子動作電圧: 600 V (Max)
- 待機時回路電流: 50  $\mu$ A (Typ)
- 動作時回路電流: 160  $\mu$ A (Typ)
- 動作温度範囲: -40 °C ~ +105 °C

## パッケージ

SOP-J7S

W (Typ) x D (Typ) x H (Max)

4.9 mm x 6.0 mm x 1.65 mm

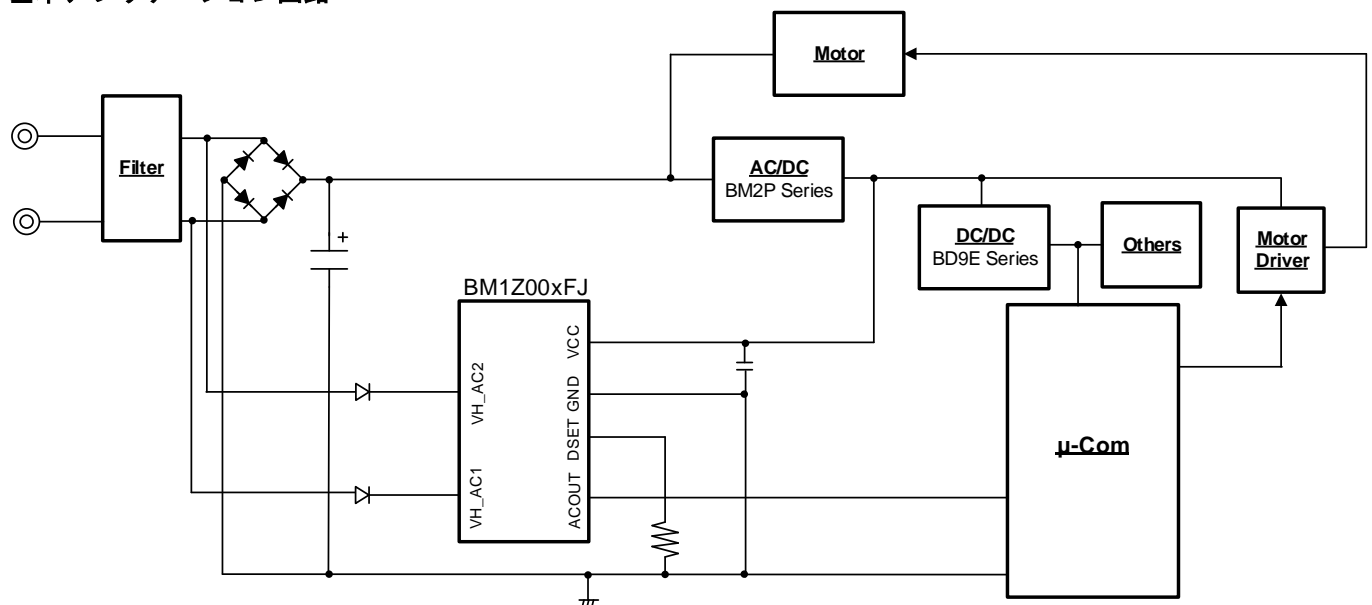
Pitch (Typ): 1.27 mm



## ラインアップ

製品名	ACOUT 端子 出力波形
BM1Z002FJ	パルス
BM1Z003FJ	エッジ

## 基本アプリケーション回路



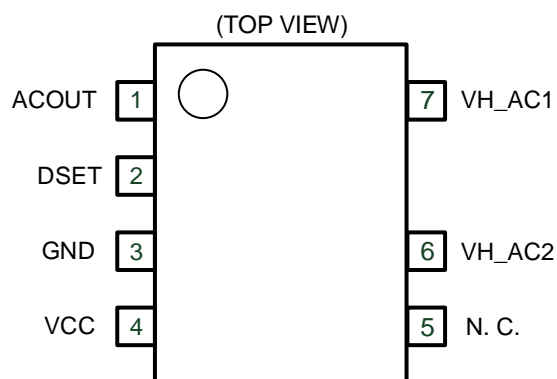
○製品構造：シリコンを主材料とした半導体集積回路 ○耐放射線設計はしていません

www.rohm.co.jp

© 2019 ROHM Co., Ltd. All rights reserved.

TSZ22111 • 14 • 001

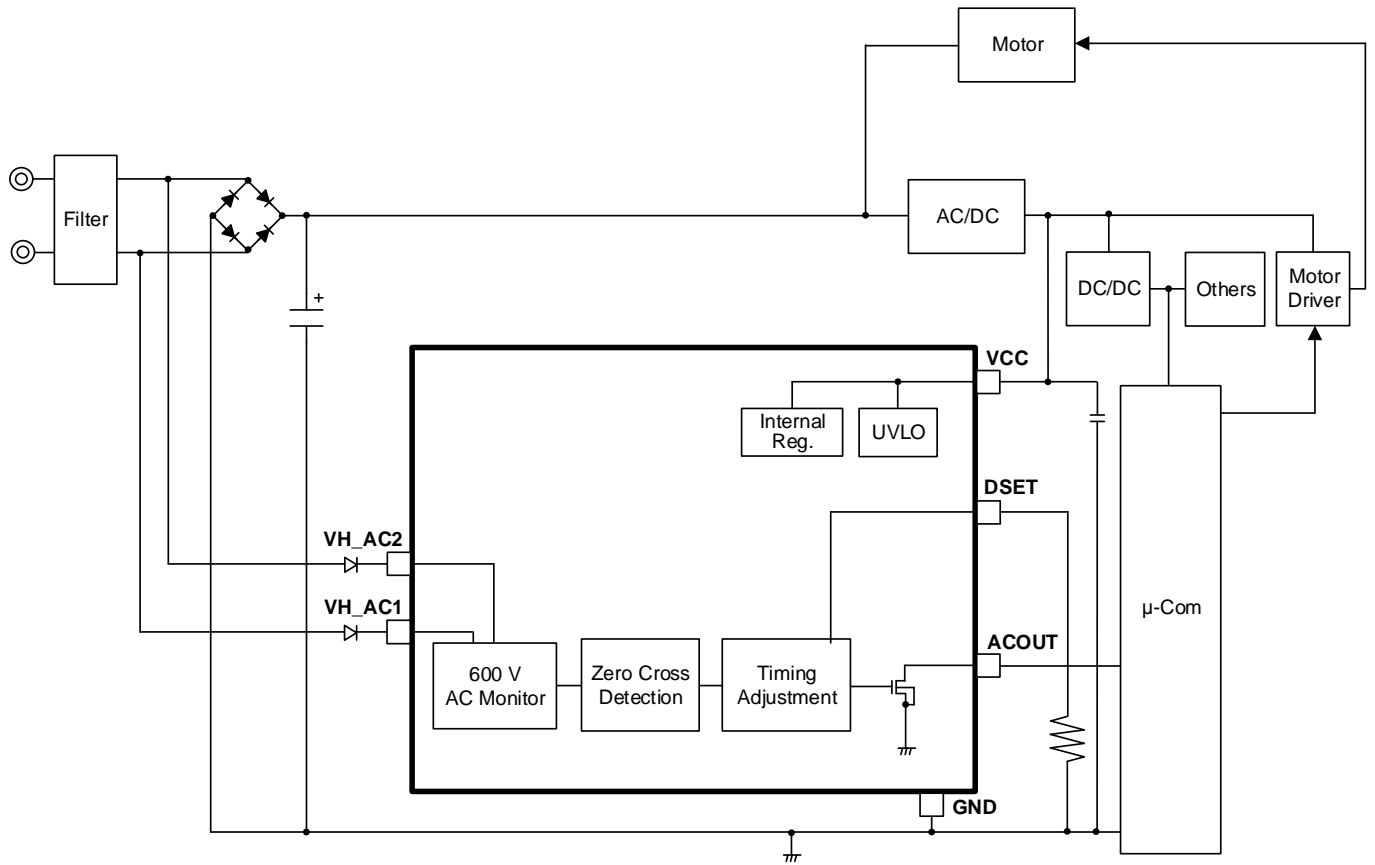
## 端子配置図



## 端子説明

端子番号	端子名	機能
1	ACOUT	AC 電圧ゼロクロスタイミング出力端子
2	DSET	AC 電圧ゼロクロス遅延時間設定端子
3	GND	グラウンド端子
4	VCC	電源端子
5	N.C.	Non Connection (OPEN で使用してください。)
6	VH_AC2	AC 電圧入力 2 端子
7	VH_AC1	AC 電圧入力 1 端子

ブロック図



各ブロック動作説明

1. AC 電圧ゼロクロス検知

本 IC は VH\_AC1 端子と VH\_AC2 端子間電圧をモニタすることにより、AC 電圧のゼロクロス点を ACOUT 端子から出力します。VH\_AC1 端子と VH\_AC2 端子は、600 V 耐圧モニタ回路を内蔵しており、高信頼性かつ低消費電力を実現します。

ACOUT 端子は n チャネルオープンドレイン出力を行うため、様々なアプリケーションへの対応が可能です。

VH\_AC1 端子は AC インプットの N 側に、VH\_AC2 端子は AC インプットの L 側へ接続してください。

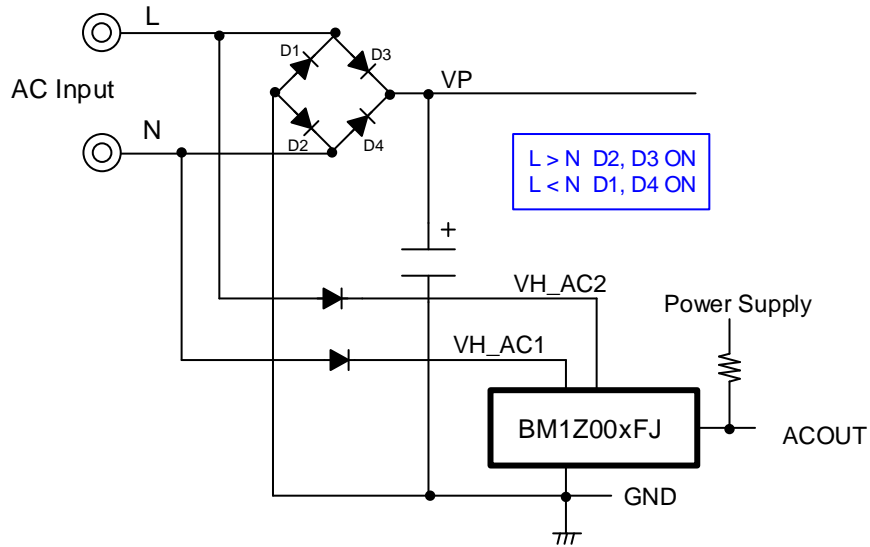


Figure 1. Example of Circuit Diagram

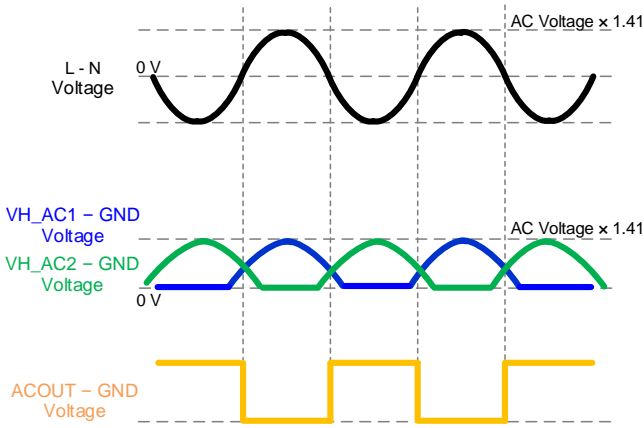


Figure 2. Output Waveform (BM1Z002FJ)

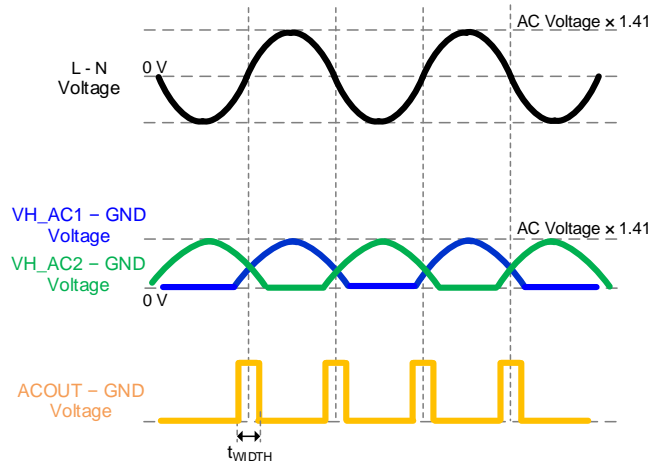


Figure 3. Output Waveform (BM1Z003FJ)

1. AC 電圧ゼロクロス検知 — 続き

1.1 起動シーケンス

起動シーケンスを Figure 4 に示します。

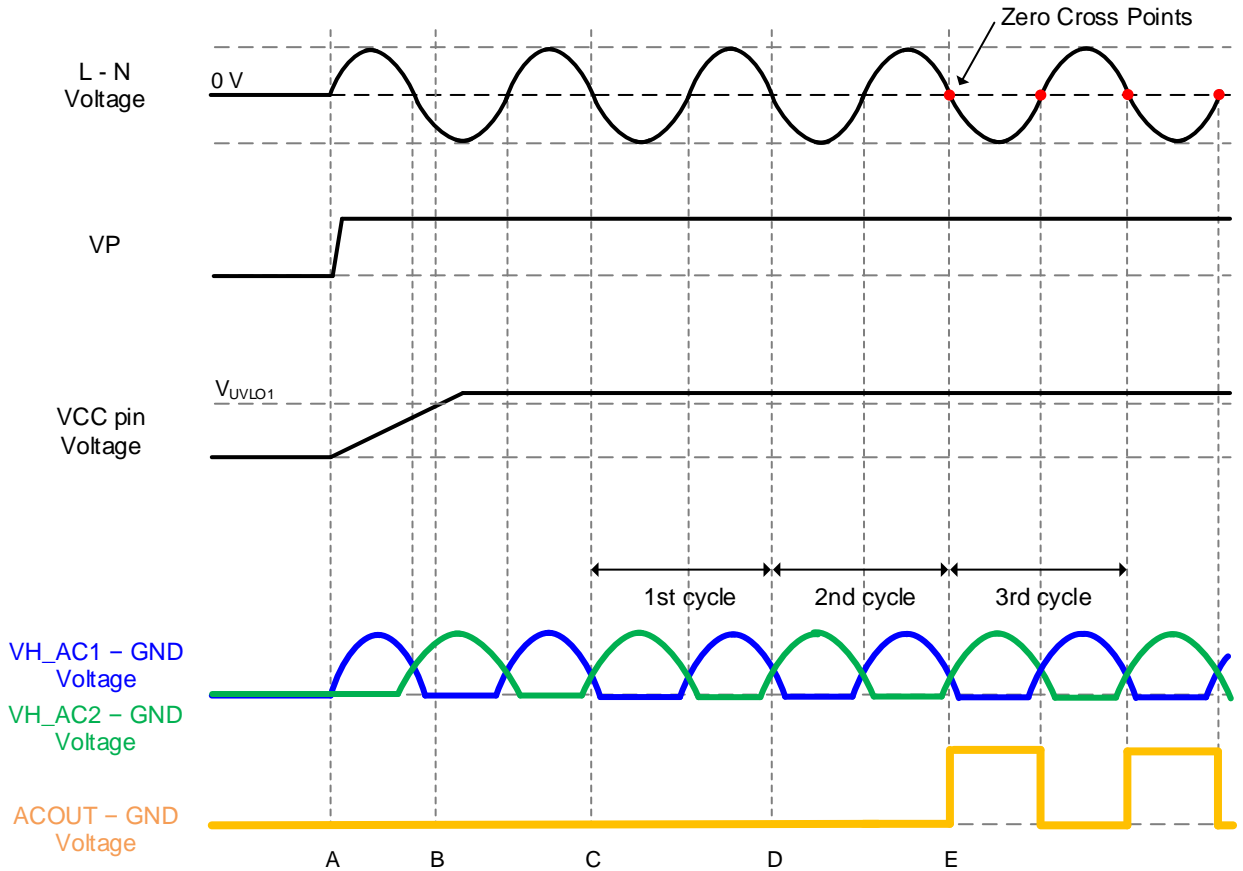


Figure 4. Startup Sequence

- A: AC 入力電圧が印加される。
- B: VCC 端子電圧 >  $V_{UVLO1}$  となると、IC の動作が開始します。
- C: IC の動作開始後、1 周期目の VH\_AC1 端子電圧と VH\_AC2 端子電圧が検出されます。
- D: 2 周期目の VH\_AC1 端子電圧と VH\_AC2 端子電圧が検出され、IC 内部演算が完了します。
- E: IC 内部演算完了後、初めての ACOUT 端子電圧立ち上がりエッジポイントを検出します。その後、ゼロクロスポイントにおいて、High-Low のパルス動作を繰り返します。(IC の動作開始後 3 周期目より、AC ゼロクロス検知機能が動作を開始します。)

1. AC 電圧ゼロクロス検知 — 続き

1.2 VH\_AC1 端子 UVLO

VH\_AC1 端子のピーク電圧が  $V_{ACUVLO}$  以下の場合、ACOUT 端子電圧を Hiz とします。

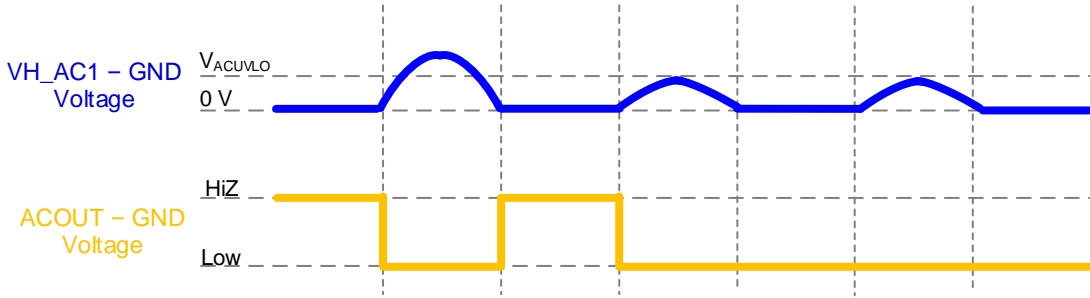


Figure 5. VH\_AC1 Pin UVLO

1.3 VH\_AC1, 2 端子ノイズフィルタ

本 IC には、2つのノイズフィルタを内蔵しています。

ノイズフィルタ 1 ( $t_{AC1}$ ): ACOUT 端子電圧 = Hiz の場合、パルス幅  $< t_{AC1}$  の信号は受けつけられません。

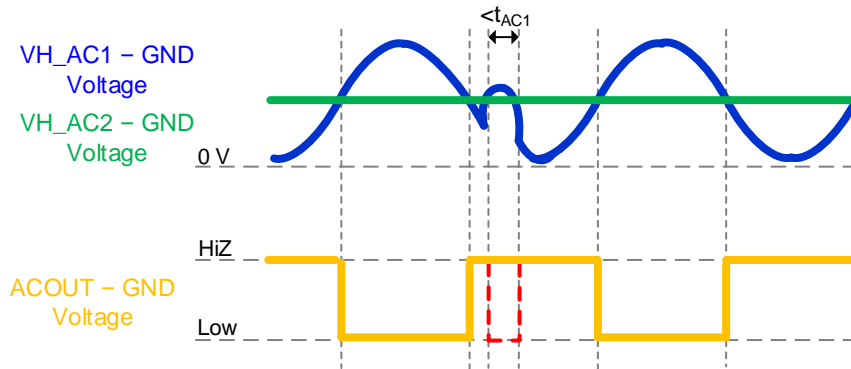


Figure 6. VH\_AC1 and VH\_AC2 Pins Noise Filter 1

ノイズフィルタ 2 ( $t_{AC2}$ ): ACOUT 端子電圧 = Low の場合、パルス幅  $< t_{AC2}$  の信号は受けつけられません。

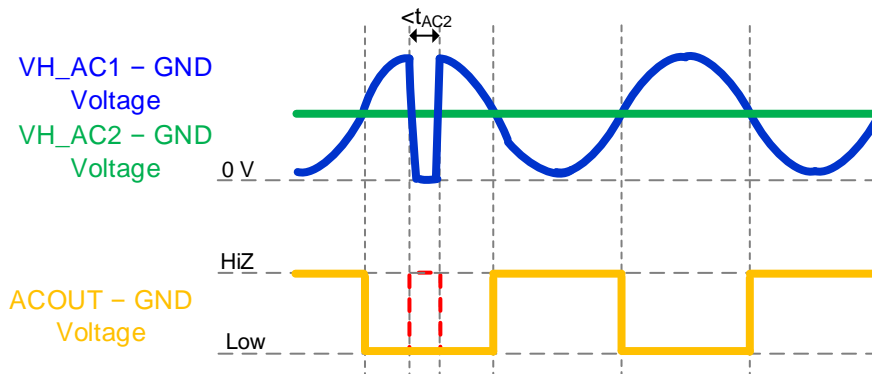


Figure 7. VH\_AC1 and VH\_AC2 Pins Noise Filter 2

1. AC 電圧ゼロクロス検知 — 続き

1.4 DSET 端子設定

DSET 端子は内部電源 VREF に接続されており、DSET 端子電圧は  $R_{DSET}$  の値に依存します。DSET 端子の電圧レベルにより、ゼロクロス遅延時間の設定が可能です。遅延時間は、Table 1 の表のいずれかに設定してください。

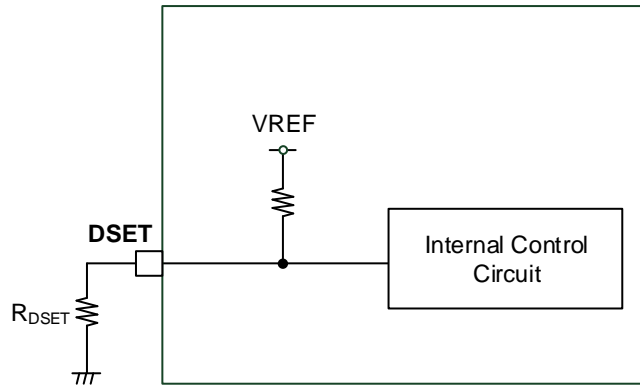


Figure 8. Circuit Diagram of DSET Pin

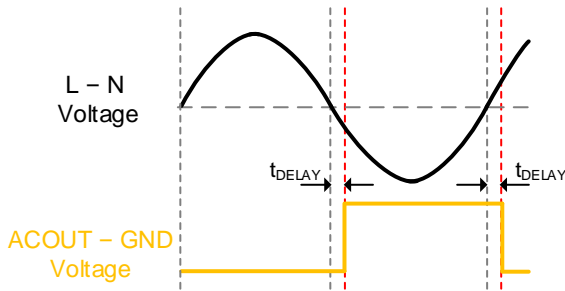


Figure 9. Zero Cross Delay Time (BM1Z002FJ)

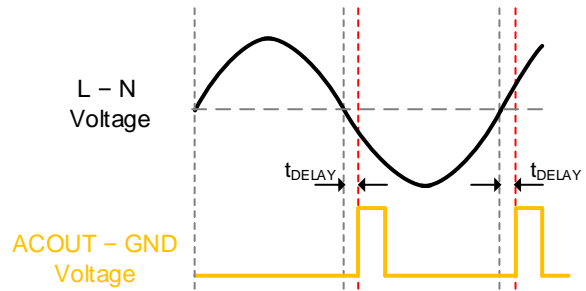


Figure 10. Zero Cross Delay Time (BM1Z003FJ)

Table 1. Zero Cross Delay Time by Adjusting  $R_{DSET}$

$R_{DSET}$	ゼロクロス遅延時間 $t_{DELAY}$ ( $\mu$ s)
Open	0
330 k $\Omega$	+200
68 k $\Omega$	-200
GND	-480

絶対最大定格 (Ta = 25 °C)

項目	記号	定格	単位
VCC 入力電源電圧	V <sub>CC</sub>	-0.3 ~ +29	V
VH_AC1 端子電圧	V <sub>VH_AC1</sub>	-0.3 ~ +600	V
VH_AC2 端子電圧	V <sub>VH_AC2</sub>	-0.3 ~ +600	V
ACOUT 端子電圧	V <sub>ACOUT</sub>	-0.3 ~ +29	V
DSET 端子電圧	V <sub>DSET</sub>	-0.3 ~ +7	V
許容損失 (Note 1)	Pd	0.83	W
保存温度範囲	T <sub>stg</sub>	-55 ~ +150	°C
最高接合部温度	T <sub>jmax</sub>	150	°C

**注意 1:** 印加電圧及び動作温度範囲などの絶対最大定格を超えた場合は、劣化または破壊に至る可能性があります。また、ショートモードもしくはオープンモードなど、破壊状態を想定できません。絶対最大定格を超えるような特殊モードが想定される場合、ヒューズなど物理的な安全対策を施していただけるようご検討をお願いします。

**注意 2:** 最高接合部温度を超えるようなご使用をされますと、チップ温度上昇により、IC 本来の性質を悪化させることにつながります。最高接合部温度を超える場合は基板サイズを大きくする、放熱用銅箔面積を大きくする、放熱板を使用するなど、最高接合部温度を超えないよう許容損失にご配慮ください。

(Note 1) SOP-J7S: ガラスエポキシ 1 層基板 (114.3 mm x 76.2 mm x 1.6 mm) に実装時。周囲温度 25 °C 以上で使用する場合は 6.64 mW/°C で減少します。

熱損失

次の条件内で IC が動作するように、熱設計を行ってください。  
(下記の温度は保証値のため、必ずマージンを考慮してください。)

1. 周囲の温度が 105 °C 以下であること。
2. IC の損失が許容損失 Pd 以下であること。

熱軽減特性は次の通りです。(114.3 mm x 76.2 mm x 1.6 mm ガラスエポキシ 1 層基板実装時)

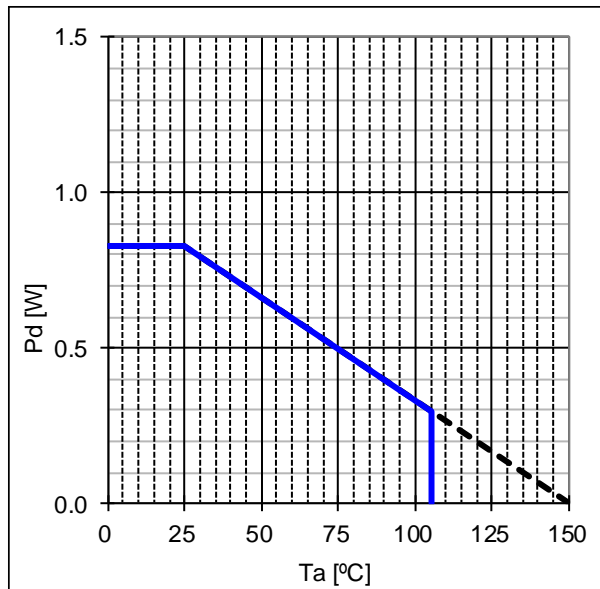


Figure 11. SOP-J7S Thermal Abatement Characteristic



## 推奨動作条件

項目	記号	最小	標準	最大	単位
VCC 入力電源電圧	V <sub>CC</sub>	10	15	28	V
VH_AC1 端子動作電圧	V <sub>VH_AC1</sub>	-	-	300 <sup>(Note 2)</sup>	V
VH_AC2 端子動作電圧	V <sub>VH_AC2</sub>	-	-	300 <sup>(Note 2)</sup>	V
VH_AC1, 2 端子入力周波数	f <sub>VH_AC</sub>	45	-	65	Hz
動作温度	Topr	-40		+105	°C

(Note 2) 推奨動作電圧の最大値は、アプリケーション上の入力 AC 電圧である AC 300 V を示しています。

VH\_AC1 端子及び VH\_AC2 端子には、入力 AC 電圧を半波整流して印加してください。

## 電気的特性

(特に指定のない限り V<sub>CC</sub> = 15 V, Ta = 25 °C)

項目	記号	最小	標準	最大	単位	条件
<b>VCC 部</b>						
待機時回路電流	I <sub>STBY</sub>	20	50	90	μA	V <sub>CC</sub> = 5 V
動作時回路電流	I <sub>CC</sub>	100	160	500	μA	V <sub>CC</sub> = 15 V
VCC 端子 UVLO 検出電圧	V <sub>UVLO1</sub>	5.0	6.0	7.0	V	VCC 端子電圧下降時
VCC 端子 UVLO 解除電圧	V <sub>UVLO2</sub>	6.0	7.0	8.0	V	VCC 端子電圧上昇時
VCC 端子 UVLO ヒステリシス電圧	V <sub>UVLO_HYS</sub>	0.5	1.0	1.5	V	
<b>AC 電圧ゼロクロス検出部</b>						
VH_AC1 端子消費電流	I <sub>VH_AC1</sub>	15	30	45	μA	V <sub>VH_AC1</sub> = 300 V
VH_AC2 端子消費電流	I <sub>VH_AC2</sub>	15	30	45	μA	V <sub>VH_AC2</sub> = 300 V
VH_AC1 端子 UVLO 検出電圧	V <sub>ACUVLO</sub>	10	20	30	V	
VH_AC1, 2 端子ノイズフィルタ 1	t <sub>AC1</sub>	1.00	1.27	1.54	ms	
VH_AC1, 2 端子ノイズフィルタ 2	t <sub>AC2</sub>	1.38	1.73	2.08	ms	
ACOUT 端子リーク電流	I <sub>ACOUT</sub>	-	0.0	1.0	μA	V <sub>ACOUT</sub> = 5 V
ACOUT 端子オン抵抗	R <sub>ACOUT</sub>	-	50	100	Ω	
<b>ACOUT 出力部</b>						
ゼロクロス遅延時間 1	t <sub>DELAY1</sub>	-40	0	+40	μs	R <sub>DSET</sub> = open
ゼロクロス遅延時間 2	t <sub>DELAY2</sub>	150	200	250	μs	R <sub>DSET</sub> = 330 kΩ
ゼロクロス遅延時間 3	t <sub>DELAY3</sub>	-250	-200	-150	μs	R <sub>DSET</sub> = 68 kΩ
ゼロクロス遅延時間 4	t <sub>DELAY4</sub>	-540	-480	-420	μs	R <sub>DSET</sub> = GND
ゼロクロスエッジ幅	t <sub>WIDTH</sub>	0.9	1.0	1.1	ms	BM1Z003FJ のみ

特性データ (参考データ)

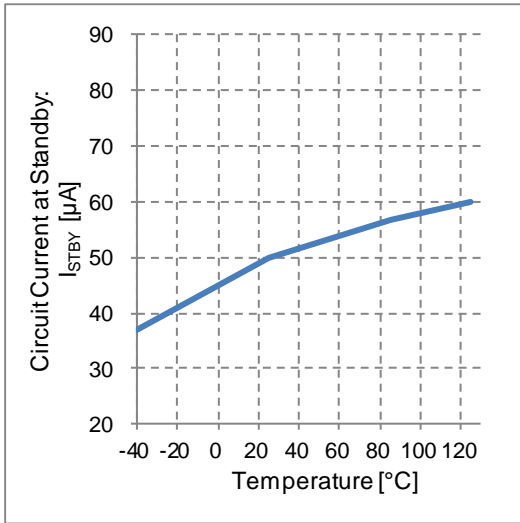


Figure 12. Circuit Current at Standby vs Temperature

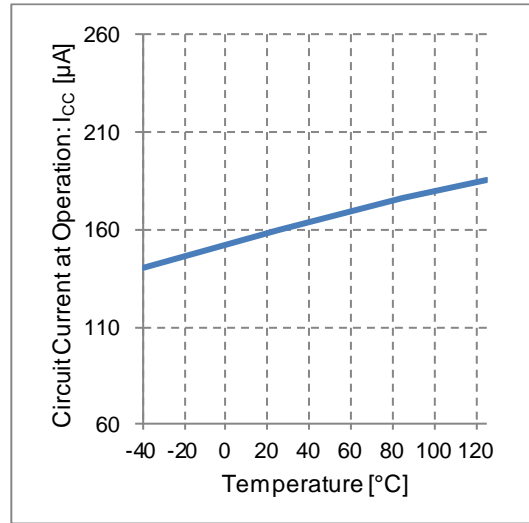


Figure 13. Circuit Current at Operation vs Temperature

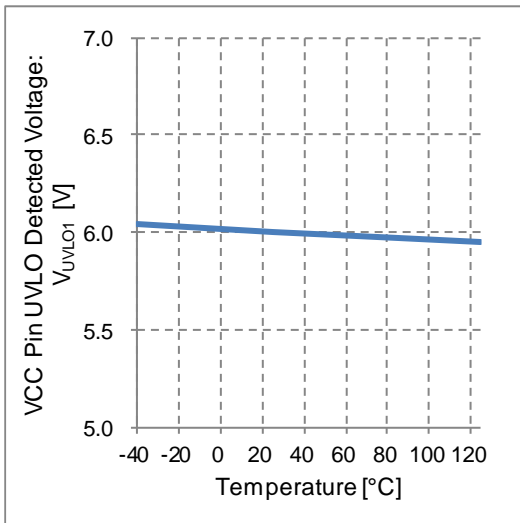


Figure 14. VCC Pin UVLO Detected Voltage vs Temperature

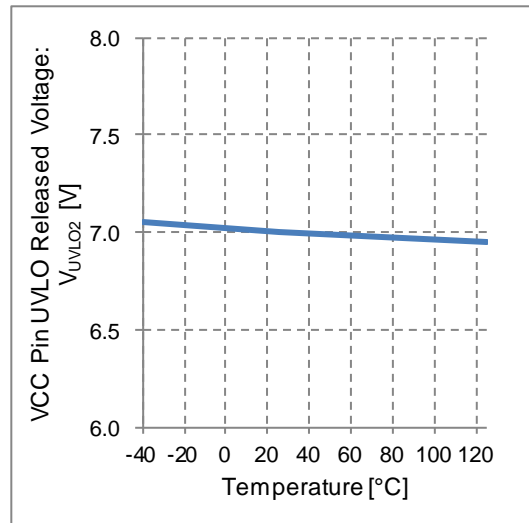


Figure 15. VCC Pin UVLO Released Voltage vs Temperature

特性データ (参考データ) - 続き

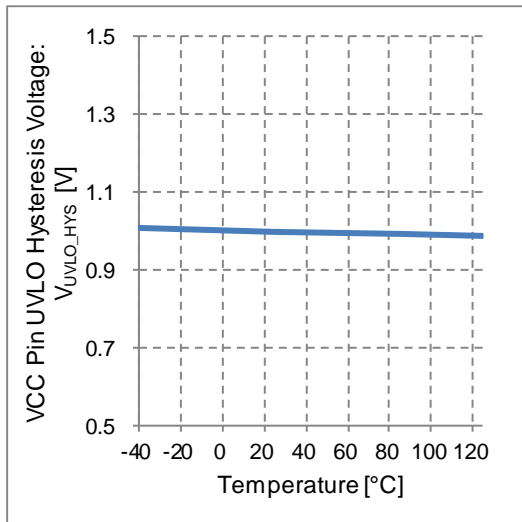


Figure 16. VCC Pin UVLO Hysteresis Voltage vs Temperature

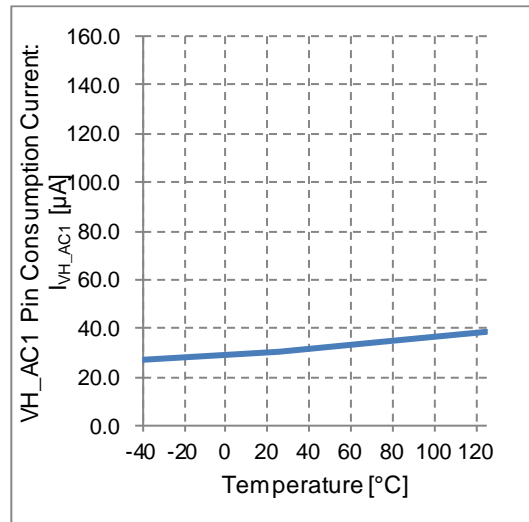


Figure 17. VH\_AC1 Pin Consumption Current vs Temperature

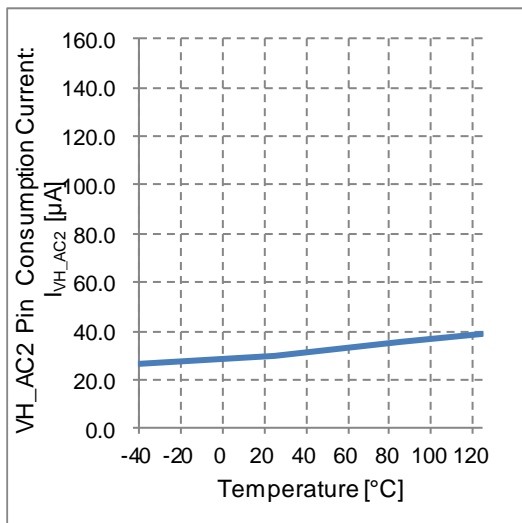


Figure 18. VH\_AC2 Pin Consumption Current vs Temperature

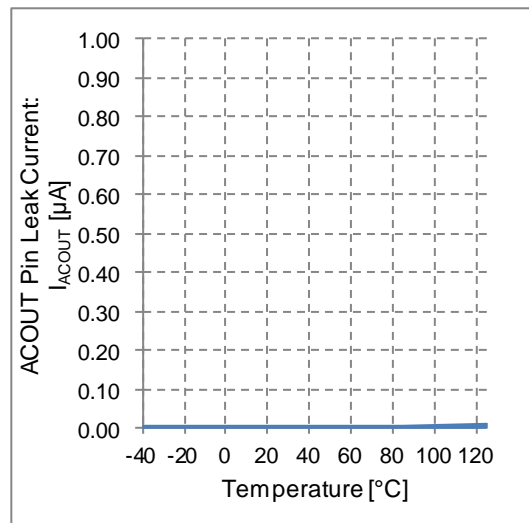


Figure 19. ACOUT Pin Leak Current vs Temperature

特性データ (参考データ) - 続き

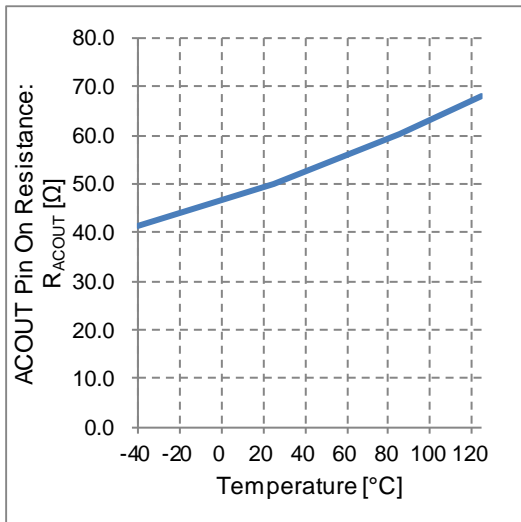


Figure 20. ACOUT Pin On Resistance vs Temperature

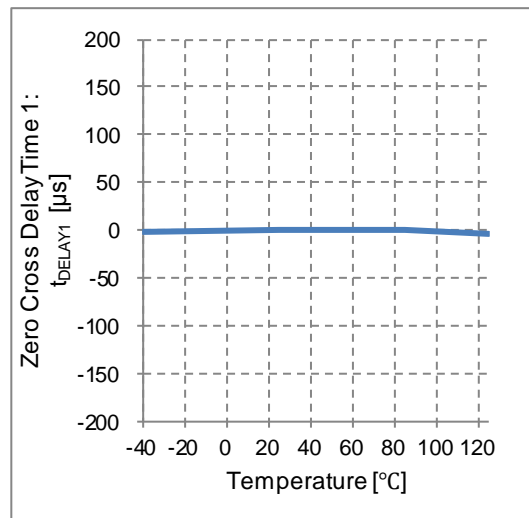


Figure 21. Zero Cross Delay Time 1 vs Temperature

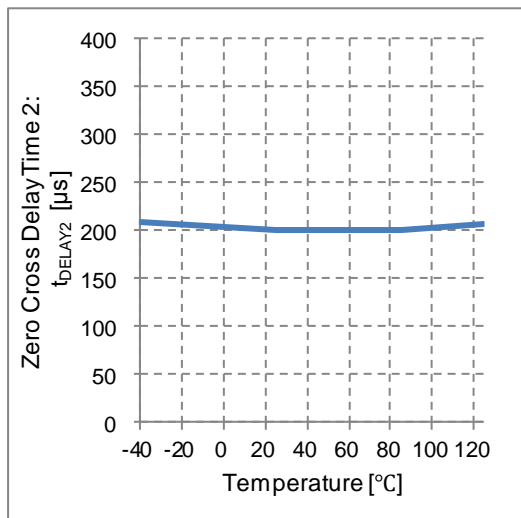


Figure 22. Zero Cross Delay Time 2 vs Temperature

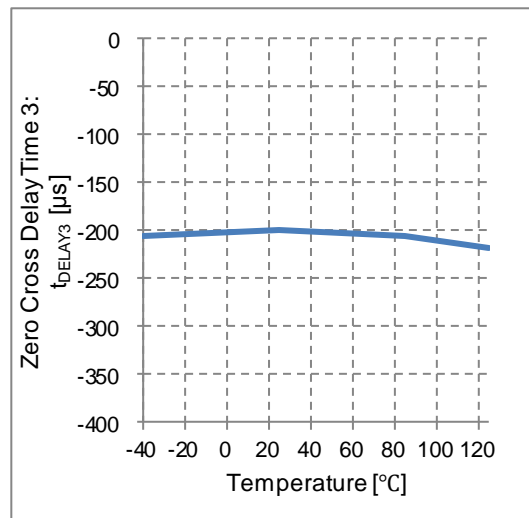


Figure 23. Zero Cross Delay Time 3 vs Temperature

特性データ (参考データ) - 続き

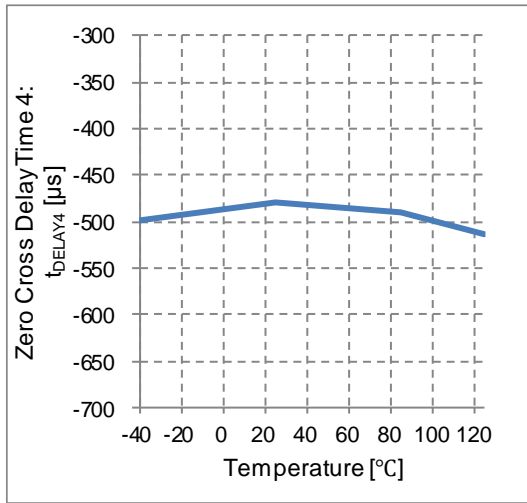
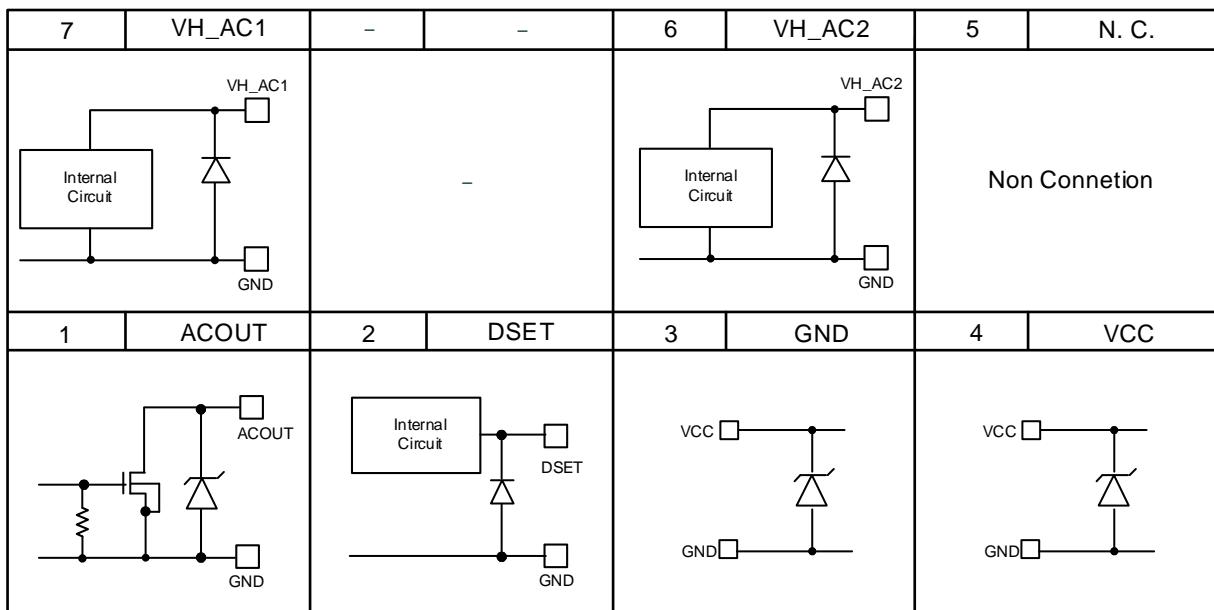


Figure 24. Zero Cross Delay Time 4 vs Temperature

入出力等価回路図



**使用上の注意****1. 電源の逆接続について**

電源コネクタの逆接続により LSI が破壊する恐れがあります。逆接続破壊保護用として外部に電源と LSI の電源端子間にダイオードを入れるなどの対策を施してください。

**2. 電源ラインについて**

基板パターンの設計においては、電源ラインの配線は、低インピーダンスになるようにしてください。グラウンドラインについても、同様のパターン設計を考慮してください。また、LSI のすべての電源端子について電源-グラウンド端子間にコンデンサを挿入するとともに、電解コンデンサ使用の際は、低温で容量低下が起こることなど使用するコンデンサの諸特性に問題ないことを十分ご確認のうえ、定数を決定してください。

**3. グラウンド電位について**

グラウンド端子の電位はいかなる動作状態においても、最低電位になるようにしてください。また実際に過渡現象を含め、グラウンド端子以外のすべての端子がグラウンド以下の電圧にならないようにしてください。

**4. グラウンド配線パターンについて**

小信号グラウンドと大電流グラウンドがある場合、大電流グラウンドパターンと小信号グラウンドパターンは分離し、パターン配線の抵抗分と大電流による電圧変化が小信号グラウンドの電圧を変化させないように、セットの基準点で 1 点アースすることを推奨します。外付け部品のグラウンドの配線パターンも変動しないよう注意してください。グラウンドラインの配線は、低インピーダンスになるようにしてください。

**5. 推奨動作条件について**

推奨動作条件で規定される範囲で IC の機能・動作を保証します。また、特性値は電気的特性で規定される各項目の条件下においてのみ保証されます。

**6. ラッシュカレントについて**

IC 内部論理回路は、電源投入時に論理不定状態で、瞬間的にラッシュカレントが流れる場合がありますので、電源カップリング容量や電源、グラウンドパターン配線の幅、引き回しに注意してください。

**7. セット基板での検査について**

セット基板での検査時に、インピーダンスの低い端子にコンデンサを接続する場合は、IC にストレスがかかる恐れがあるので、1 工程ごとに必ず放電を行ってください。静電気対策として、組立工程にはアースを施し、運搬や保存の際には十分ご注意ください。また、検査工程での治具への接続をする際には必ず電源を OFF にしてから接続し、電源を OFF にしてから取り外してください。

**8. 端子間ショートと誤装着について**

プリント基板に取り付ける際、IC の向きや位置ずれに十分注意してください。誤って取り付けた場合、IC が破壊する恐れがあります。また、出力と電源及びグラウンド間、出力間に異物が入るなどしてショートした場合についても破壊の恐れがあります。

**9. 未使用の入力端子の処理について**

CMOS トランジスタの入力は非常にインピーダンスが高く、入力端子をオープンにすることで論理不定の状態になります。これにより内部の論理ゲートの p チャネル、n チャネルトランジスタが導通状態となり、不要な電源電流が流れます。また 論理不定により、想定外の動作をすることがあります。よって、未使用の端子は特に仕様書上でうたわれていない限り、適切な電源、もしくはグラウンドに接続するようにしてください。

## 使用上の注意 — 続き

## 10. 各入力端子について

本 IC は、各素子間に素子分離のための P+アイソレーションと、P 基板を有しています。この P 層と各素子の N 層とで P-N 接合が形成され、各種の寄生素子が構成されます。

例えば、下図のように、抵抗とトランジスタが端子と接続されている場合、

○抵抗では、GND > (端子 A)の時、トランジスタ(NPN)では GND > (端子 B)の時、P-N 接合が寄生ダイオードとして動作します。

○また、トランジスタ(NPN)では、GND > (端子 B)の時、前述の寄生ダイオードと近接する他の素子の N 層によって寄生の NPN トランジスタが動作します。

IC の構造上、寄生素子は電位関係によって必然的にできません。寄生素子が動作することにより、回路動作の干渉を引き起こし、誤動作、ひいては破壊の原因ともなり得ます。したがって、入出力端子に GND(P 基板)より低い電圧を印加するなど、寄生素子が動作するような使い方をしないよう十分に注意してください。アプリケーションにおいて電源端子と各端子電圧が逆になった場合、内部回路または素子を損傷する可能性があります。例えば、外付けコンデンサに電荷がチャージされた状態で、電源端子が GND にショートされた場合などです。また、電源端子直列に逆流防止のダイオードもしくは各端子と電源端子間にバイパスのダイオードを挿入することを推奨します。

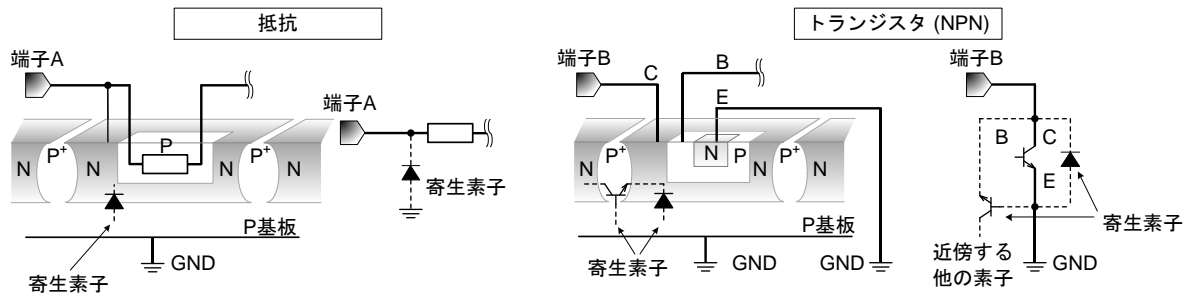


Figure 25. IC 構造例

## 11. セラミック・コンデンサの特性変動について

外付けコンデンサに、セラミック・コンデンサを使用する場合、直流バイアスによる公称容量の低下、及び温度などによる容量の変化を考慮のうえ、定数を決定してください。

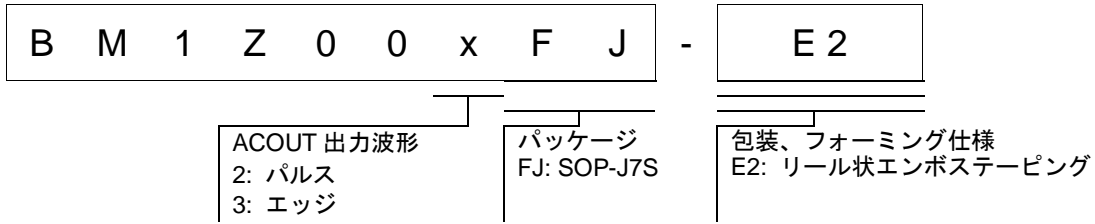
## 12. 温度保護回路について

IC を熱破壊から防ぐための温度保護回路を内蔵しております。最高接合部温度内でご使用いただきますが、万が一最高接合部温度を超えた状態が継続すると、温度保護回路が動作し出力パワー素子が OFF します。その後チップ温度  $T_j$  が低下すると回路は自動で復帰します。なお、温度保護回路は絶対最大定格を超えた状態での動作となりますので、温度保護回路を使用したセット設計などは、絶対に避けてください。

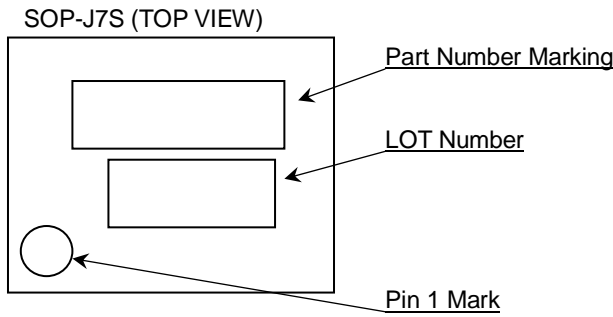
## 13. 過電流保護回路について

出力には電流能力に応じた過電流保護回路が内部に内蔵されているため、負荷ショート時には IC 破壊を防止しますが、この保護回路は突発的な事故による破壊防止に有効なもので、連続的な保護回路動作、過渡時でのご使用に対応するものではありません。

発注形名情報



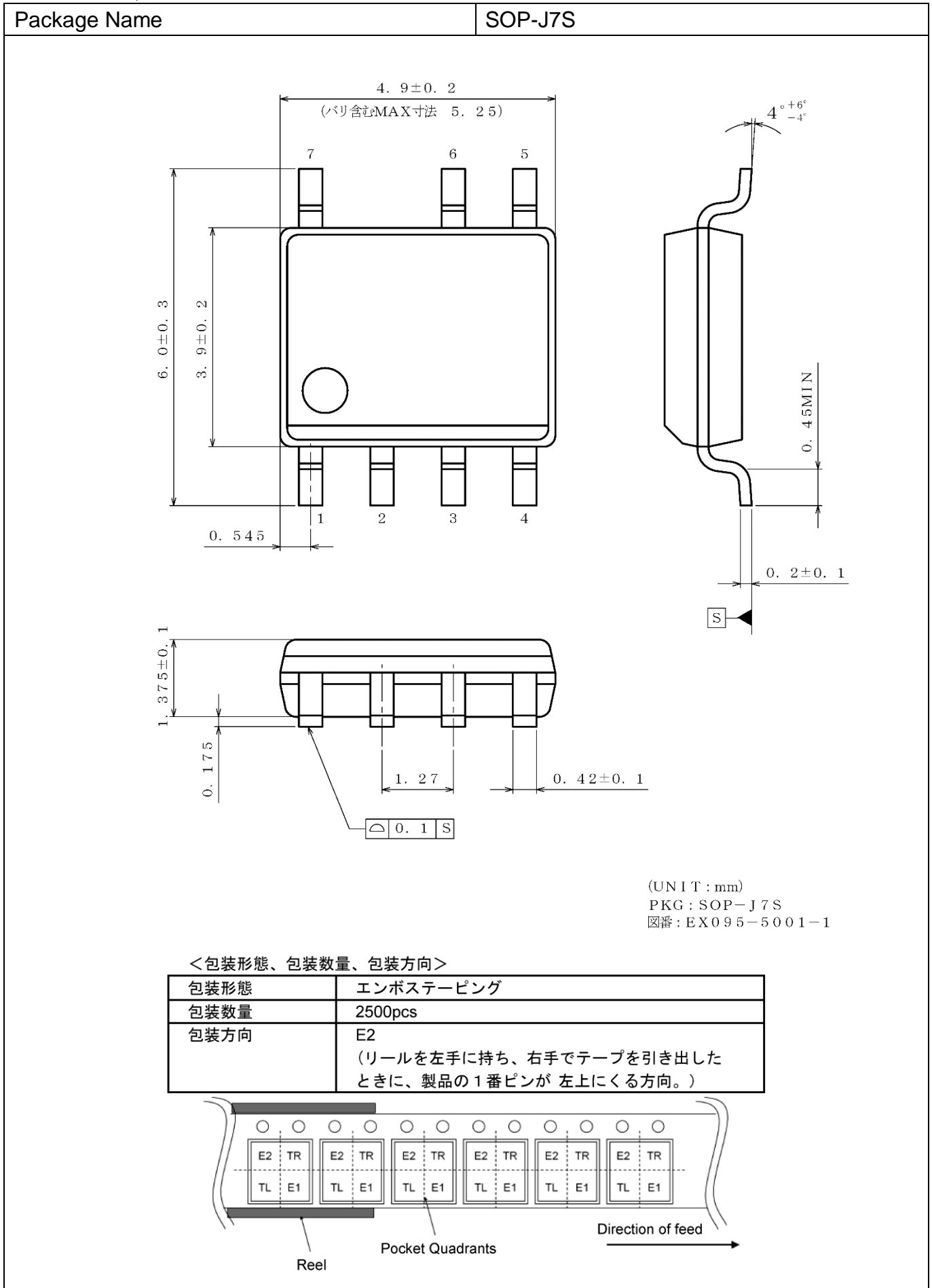
標印図



Orderable Part Number	Part Number Marking	ACOUT Pin Output Waveform
BM1Z002FJ-E2	1Z002	Pulse
BM1Z003FJ-E2	1Z003	Edge



外形寸法図と包装・フォーミング仕様



## 改訂履歴

日付	版	変更内容
2020.03.12	001	新規作成

# ご注意

## ローム製品取扱い上の注意事項

1. 本製品は一般的な電子機器（AV 機器、OA 機器、通信機器、家電製品、アミューズメント機器等）への使用を意図して設計・製造されております。したがって、極めて高度な信頼性が要求され、その故障や誤動作が人の生命、身体への危険もしくは損害、又はその他の重大な損害の発生に関わるような機器又は装置（医療機器<sup>(Note 1)</sup>、輸送機器、交通機器、航空宇宙機器、原子力制御装置、燃料制御、カーアクセサリを含む車載機器、各種安全装置等）（以下「特定用途」という）への本製品のご使用を検討される際は事前にローム営業窓口までご相談くださいますようお願い致します。ロームの文書による事前の承諾を得ることなく、特定用途に本製品を使用したことによりお客様又は第三者に生じた損害等に関し、ロームは一切その責任を負いません。

(Note 1) 特定用途となる医療機器分類

日本	USA	EU	中国
CLASS III	CLASS III	CLASS II b	Ⅲ類
CLASS IV		CLASS III	

2. 半導体製品は一定の確率で誤動作や故障が生じる場合があります。万が一、かかる誤動作や故障が生じた場合であっても、本製品の不具合により、人の生命、身体、財産への危険又は損害が生じないように、お客様の責任において次の例に示すようなフェールセーフ設計など安全対策をお願い致します。
  - ①保護回路及び保護装置を設けてシステムとしての安全性を確保する。
  - ②冗長回路等を設けて単一故障では危険が生じないようにシステムとしての安全を確保する。
3. 本製品は、一般的な電子機器に標準的な用途で使用されることを意図して設計・製造されており、下記に例示するような特殊環境での使用を配慮した設計はなされておられません。したがって、下記のような特殊環境での本製品のご使用に関し、ロームは一切その責任を負いません。本製品を下記のような特殊環境でご使用される際は、お客様におかれまして十分に性能、信頼性等をご確認ください。
  - ①水・油・薬液・有機溶剤等の液体中でのご使用
  - ②直射日光・屋外暴露、塵埃中でのご使用
  - ③潮風、Cl<sub>2</sub>、H<sub>2</sub>S、NH<sub>3</sub>、SO<sub>2</sub>、NO<sub>2</sub>等の腐食性ガスの多い場所でのご使用
  - ④静電気や電磁波の強い環境でのご使用
  - ⑤発熱部品に近接した取付け及び当製品に近接してビニール配線等、可燃物を配置する場合。
  - ⑥本製品を樹脂等で封止、コーティングしてのご使用。
  - ⑦はんだ付けの後に洗浄を行わない場合(無洗浄タイプのフラックスを使用される場合は除く。ただし、残渣については十分に確認をお願いします。)又は、はんだ付け後のフラックス洗浄に水又は水溶性洗浄剤をご使用の場合
  - ⑧本製品が結露するような場所でのご使用。
4. 本製品は耐放射線設計はなされておられません。
5. 本製品単体品の評価では予測できない症状・事態を確認するためにも、本製品のご使用にあたってはお客様製品に実装された状態での評価及び確認をお願い致します。
6. パルス等の過渡的な負荷（短時間での大きな負荷）が加わる場合は、お客様製品に本製品を実装した状態で必ずその評価及び確認の実施をお願い致します。また、定常時での負荷条件において定格電力以上の負荷を印加されますと、本製品の性能又は信頼性が損なわれるおそれがあるため必ず定格電力以下でご使用ください。
7. 電力損失は周囲温度に合わせてディレーティングしてください。また、密閉された環境下でご使用の場合は、必ず温度測定を行い、最高接合部温度を超えていない範囲であることをご確認ください。
8. 使用温度は納入仕様書に記載の温度範囲内であることをご確認ください。
9. 本資料の記載内容を逸脱して本製品をご使用されたことによって生じた不具合、故障及び事故に関し、ロームは一切その責任を負いません。

## 実装及び基板設計上の注意事項

1. ハロゲン系（塩素系、臭素系等）の活性度の高いフラックスを使用する場合、フラックスの残渣により本製品の性能又は信頼性への影響が考えられますので、事前にお客様にてご確認ください。
2. はんだ付けは、表面実装製品の場合リフロー方式、挿入実装製品の場合フロー方式を原則とさせていただきます。なお、表面実装製品をフロー方式での使用をご検討の際は別途ロームまでお問い合わせください。その他、詳細な実装条件及び手はんだによる実装、基板設計上の注意事項につきましては別途、ロームの実装仕様書をご確認ください。

## 応用回路、外付け回路等に関する注意事項

1. 本製品の外付け回路定数を変更してご使用になる際は静特性のみならず、過渡特性も含め外付け部品及び本製品のバラツキ等を考慮して十分なマージンをみて決定してください。
2. 本資料に記載された応用回路例やその定数などの情報は、本製品の標準的な動作や使い方を説明するためのもので、実際に使用する機器での動作を保証するものではありません。したがって、お客様の機器の設計において、回路やその定数及びこれらに関連する情報を使用する場合には、外部諸条件を考慮し、お客様の判断と責任において行ってください。これらの使用に起因しお客様又は第三者に生じた損害に関し、ロームは一切その責任を負いません。

## 静電気に対する注意事項

本製品は静電気に対して敏感な製品であり、静電放電等により破壊することがあります。取り扱い時や工程での実装時、保管時において静電気対策を実施のうえ、絶対最大定格以上の過電圧等が印加されないようにご使用ください。特に乾燥環境下では静電気が発生しやすくなるため、十分な静電対策を実施ください。(人体及び設備のアース、帯電物からの隔離、イオナイザの設置、摩擦防止、温湿度管理、はんだごてのこて先のアース等)

## 保管・運搬上の注意事項

1. 本製品を下記の環境又は条件で保管されますと性能劣化やはんだ付け性等の性能に影響を与えるおそれがありますのでこのような環境及び条件での保管は避けてください。
  - ①潮風、Cl<sub>2</sub>、H<sub>2</sub>S、NH<sub>3</sub>、SO<sub>2</sub>、NO<sub>2</sub>等の腐食性ガスの多い場所での保管
  - ②推奨温度、湿度以外での保管
  - ③直射日光や結露する場所での保管
  - ④強い静電気が発生している場所での保管
2. ロームの推奨保管条件下におきましても、推奨保管期限を経過した製品は、はんだ付け性に影響を与える可能性があります。推奨保管期限を経過した製品は、はんだ付け性を確認したうえでご使用頂くことを推奨します。
3. 本製品の運搬、保管の際は梱包箱を正しい向き(梱包箱に表示されている天面方向)で取り扱ってください。天面方向が遵守されずに梱包箱を落下させた場合、製品端子に過度なストレスが印加され、端子曲がり等の不具合が発生する危険があります。
4. 防湿梱包を開封した後は、規定時間内にご使用ください。規定時間を経過した場合はベーク処置を行ったうえでご使用ください。

## 製品ラベルに関する注意事項

本製品に貼付されている製品ラベルに2次元バーコードが印字されていますが、2次元バーコードはロームの社内管理のみを目的としたものです。

## 製品廃棄上の注意事項

本製品を廃棄する際は、専門の産業廃棄物処理業者にて、適切な処置をしてください。

## 外国為替及び外国貿易法に関する注意事項

本製品は外国為替及び外国貿易法に定める規制貨物等に該当するおそれがありますので輸出する場合には、ロームにお問い合わせください。

## 知的財産権に関する注意事項

1. 本資料に記載された本製品に関する応用回路例、情報及び諸データは、あくまでも一例を示すものであり、これらに関する第三者の知的財産権及びその他の権利について権利侵害がないことを保証するものではありません。
2. ロームは、本製品とその他の外部素子、外部回路あるいは外部装置等(ソフトウェア含む)との組み合わせに起因して生じた紛争に関して、何ら義務を負うものではありません。
3. ロームは、本製品又は本資料に記載された情報について、ロームもしくは第三者が所有又は管理している知的財産権その他の権利の実施又は利用を、明示的にも黙示的にも、お客様に許諾するものではありません。ただし、本製品を通常の用法にて使用される限りにおいて、ロームが所有又は管理する知的財産権を利用されることを妨げません。

## その他の注意事項

1. 本資料の全部又は一部をロームの文書による事前の承諾を得ることなく転載又は複製することを固くお断り致します。
2. 本製品をロームの文書による事前の承諾を得ることなく、分解、改造、改変、複製等しないでください。
3. 本製品又は本資料に記載された技術情報を、大量破壊兵器の開発等の目的、軍事利用、あるいはその他軍事用途目的で使用しないでください。
4. 本資料に記載されている社名及び製品名等の固有名詞は、ローム、ローム関係会社もしくは第三者の商標又は登録商標です。