

AC/DC Drivers

PWM type DC/DC converter IC With a Switching MOSFET

BM2P015-Z BM2P016-Z

概要

AC/DC 用 PWM 方式 DC/DC コンバータである本シリーズは、コンセントが存在する製品すべてに最適なシステムを供給します。絶縁、非絶縁の両者に対応しており、さまざまな形式の低消費電力コンバータを容易に設計可能です。

650V 耐圧起動回路内蔵により、低消費電力に貢献します。スイッチング用電流検出抵抗を外付けにすることで、自由度の高い電源設計を実現します。電流モード制御を用いているため、サイクルごとに電流制限がかけられ、帯域幅と過度応答にすぐれた性能を発揮します。スイッチング周波数は固定方式で 65kHz です。軽負荷時には、周波数低減を行い、高効率を実現します。周波数ホッピング機能を内蔵しており、低 EMI に貢献します。650V 耐圧 MOSFET を内蔵し、設計容易となります。

特長

- PWM 周波数=65kHz
- PWM カレントモード方式
- 周波数ホッピング機能内蔵
- 軽負荷時バースト動作
- 周波数低減機能
- 650V 起動回路内蔵
- 650V スwitching MOSFET 内蔵
- VCC 端子 低電圧保護
- VCC 端子 過電圧保護
- SOURCE 端子 オープン保護
- SOURCE 端子 ショート保護
- SOURCE 端子 Leading-Edge-Blanking 機能
- サイクルごとの過電流リミッタ機能
- 過電流リミッタ AC 補正機能
- ソフトスタート機能
- 2 次側 過電流保護回路

重要特性

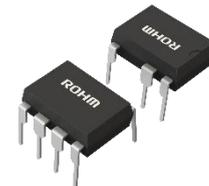
- 動作電源電圧範囲:
 - VCC: 8.9V to 26.0V
 - DRAIN: ~650V
- 通常動作電流: 0.950mA (Typ.)
- バースト時電流: 0.30mA(Typ.)
- 発振周波数: 65kHz(Typ.)
- 動作温度範囲: - 40deg. to +105deg.
- MOSFET ON 抵抗: 1.4Ω (Typ.)

パッケージ

DIP7K
DIP7WF

W (Typ) x D (Typ) x H (Max)

9.27 mm x 6.35 mm x 8.63 mm
pitch 2.54 mm
9.35mm x 6.35mm x 8.10mm
Pitch 2.54mm



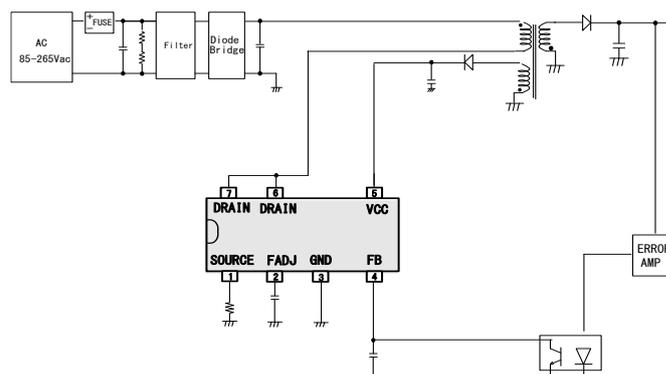
アプリケーション

AC アダプタ、TV、各種家電(掃除機,加湿器,空気清浄機,エアコン,IH クッキングヒーター,炊飯器, etc.)

ラインアップ

Product name	VCC OVP
BM2P015-Z	Latch
BM2P016-Z	Auto Restart

アプリケーション回路



○製品構造：シリコンモノリシック集積回路 ○耐放射線設計はしていません

絶対最大定格 (Ta=25°C)

項目	記号	定格	単位	条件
最大印加電圧 1	V _{max1}	-0.3~32.0	V	VCC
最大印加電圧 2	V _{max2}	-0.3~6.5	V	SOURCE, FB, FADJ
最大印加電圧 3	V _{max3}	650	V	DRAIN
ドレイン電流 パルス	I _{DP}	10.40	A	P _w =10us, Duty cycle=1%
許容損失	P _d	1.00	W	
動作温度範囲	T _{opr}	-40 ~ +105	°C	
最大ジャンクション温度	T _{jmax}	150	°C	
保存温度範囲	T _{str}	-55 ~ +150	°C	

(Note1) 70×70×1.6mm (ガラスエポキシ1層基板) に実装時。Ta=25°C以上で使用する時は8 mW/°Cで減じる。

推奨動作条件 (Ta=25°C)

項目	記号	定格	単位	条件
電源電圧範囲 1	VCC	8.9~26.0	V	VCC 端子電圧
電源電圧範囲 2	V _{DRAIN}	650	V	DRAIN 端子電圧

MOSFET 部 電気的特性 (特に指定のない限り Ta=25°C)

項目	記号	仕様			単位	条件
		最小	標準	最大		
[MOSFET Block]						
ドレイン・ソース間電圧	V _{(BR)DDS}	650	-	-	V	I _b =1mA / V _{GS} =0V
ドレイン漏れ電流	I _{DSS}	-	-	100	uA	V _{DS} =650V / V _{GS} =0V
オン抵抗	R _{DS(ON)}	-	1.4	2.0	Ω	I _b =0.25A / V _{GS} =10V

制御 IC 部 電気的特性 (特に指定のない限り Ta=25°C、VCC=15V)

項目	記号	仕様			単位	条件
		最小	標準	最大		
[回路電流]						
回路電流(ON)1	I _{ON1}	700	950	1200	μA	FB=2.0V(PULSE 動作時)
回路電流(ON)2	I _{ON2}	200	300	400	μA	FB=0.0V(バースト動作時)
[VCC 端子 保護機能]						
VCC UVLO 電圧 1	V _{UVLO1}	12.50	13.50	14.50	V	VCC 上昇時
VCC UVLO 電圧 2	V _{UVLO2}	7.50	8.20	8.90	V	VCC 下降時
VCC UVLO ヒステリシス	V _{UVLO3}	-	5.30	-	V	V _{UVLO3} = V _{UVLO1} - V _{UVLO2}
VCC OVP 電圧 1	V _{OVP1}	26.0	27.5	29.0	V	VCC 上昇時
VCC OVP 電圧 2	V _{OVP2}	22.0	23.5	25.0	V	BM2P016-Z VCC 下降時
VCC OVP ヒステリシス	V _{OVP3}	-	4.0	-	V	BM2P016-Z V _{OVP3} = V _{OVP1} - V _{OVP2}
ラッチ解除 VCC 電圧	V _{LATCH}	7.0	7.7	8.4	V	
VCC リチャージ開始電圧	V _{CHG1}	7.70	8.70	9.70	V	
VCC リチャージ停止電圧	V _{CHG2}	12.00	13.00	14.00	V	
ラッチマスク時間	T _{LATCH}	50	100	150	us	
サーマルシャットダウン温度 1	T _{SD1}	120	145	170	°C	制御 IC 部 温度上昇時
サーマルシャットダウン温度 2	T _{SD1}	90	115	140	°C	制御 IC 部 温度下降時
PWM 方式 DC/DC ドライバー部]						
発振周波数 1	F _{SW1}	60	65	70	KHz	FB=2.00V
発振周波数 2	F _{SW2}	20	25	30	KHz	FB=0.30V
周波数ホッピング幅 1	F _{DEL1}	-	4.0	-	KHz	FB=2.0V
ホッピング変動周期	F _{CH}	75	125	175	Hz	
FADJ ソース電流	I _{BST}	0.80	1.00	1.20	uA	FADJ=0.0V
FADJ コンパレータ電圧	V _{BST}	1.13	1.20	1.27	V	
FADJ 最大バースト周波数	F _{BST}	-	0.833	-	KHz	CFADJ=1000pF
ソフトスタート時間 1	T _{SS1}	0.30	0.50	0.70	ms	
ソフトスタート時間 2	T _{SS2}	0.60	1.00	1.40	ms	
ソフトスタート時間 3	T _{SS3}	1.20	2.00	2.80	ms	
ソフトスタート時間 4	T _{SS4}	4.80	8.00	11.20	ms	
最大 DUTY	D _{max}	68.0	75.0	82.0	%	
最小 Pulse 幅	T _{min}	150	400	650	ns	
FB 端子プルアップ抵抗	R _{FB}	23	30	37	kΩ	
FB / SOURCE ゲイン	Gain	3.00	4.00	7.00	V/V	
FB バースト電圧 1	V _{BST1}	0.220	0.280	0.340	V	FB 下降時
FB バースト電圧 2	V _{BST2}	0.260	0.320	0.380	V	FB 上昇時
FB バースト ヒステリシス	V _{BST3}	-	0.040	-	V	V _{BST3} = V _{BST2} - V _{BST1}
周波数低減開始 FB 電圧	V _{DLT}	1.100	1.250	1.400	V	
FB OLP 電圧 1a	V _{FOLP1A}	2.60	2.80	3.00	V	過負荷検出 (FB 上昇時)
FB OLP 電圧 1b	V _{FOLP1B}	2.40	2.60	2.80	V	過負荷検出 (FB 下降時)
FB OLP ON 検出タイマー	T _{FOLP1}	80	128	176	ms	
FB OLP OFF タイマー	T _{FOLP2}	332	512	692	ms	
[過電流検出部]						
過電流検出電圧	V _{SOURCE}	0.375	0.400	0.425	V	Ton=0us
過電流検出電圧 SS1	V _{SOURCE_SS1}	0.050	0.100	0.150	V	0[ms] ~ Tss1[ms]
過電流検出電圧 SS2	V _{SOURCE_SS2}	0.080	0.150	0.220	V	TSS1 [ms] ~ TSS2 [ms]
過電流検出電圧 SS3	V _{SOURCE_SS3}	0.130	0.200	0.270	V	TSS2 [ms] ~ TSS3[ms]
過電流検出電圧 SS4	V _{SOURCE_SS4}	0.230	0.300	0.370	V	TSS3 [ms] ~ TSS4 [ms]
Leading Edge Blanking 時間	T _{LEB}	(120)	250	(380)	ns	設計保証
過電流検出 AC 補正係数	K _{SOURCE}	12	20	28	mV/us	
SOURCE 端子ショート保護電圧	V _{SOURCESHT}	0.020	0.050	0.080	V	
SOURCE 端子ショート保護時間	T _{SOURCESHT}	1.80	3.00	4.20	us	

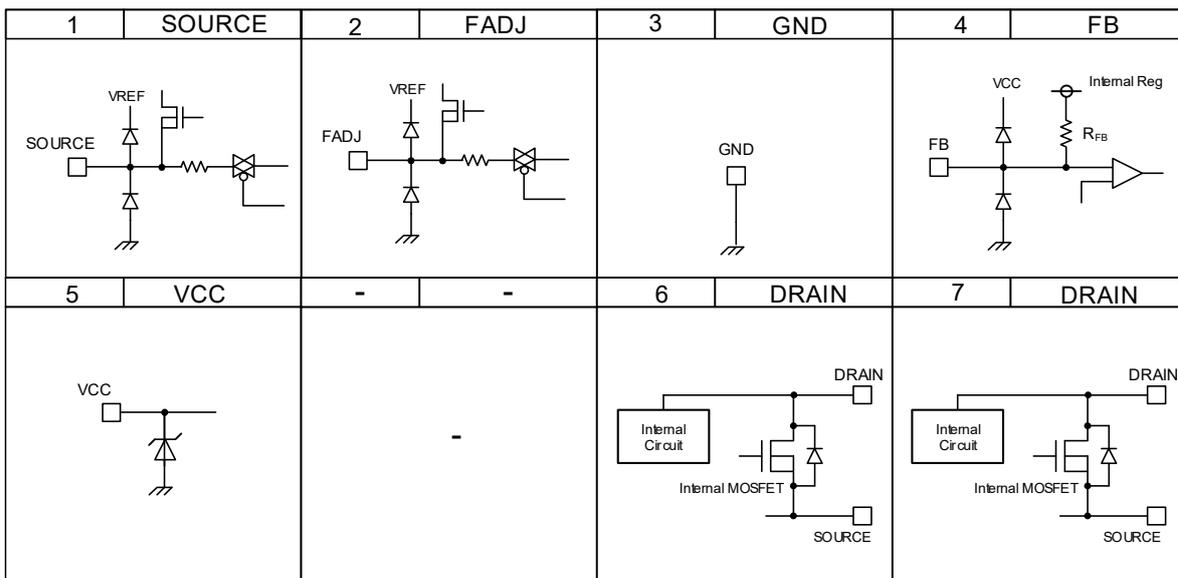
項目	記号	仕様			単位	条件
		最小	標準	最大		
[起動回路部]						
起動電流 1	I _{START1}	0.100	0.500	1.000	mA	VCC= 0V
起動電流 2	I _{START2}	1.000	3.000	6.000	mA	VCC=10V
OFF 電流	I _{START3}	-	10	20	uA	UVLO 解除後の DRAIN 端子からの流入電流。(MOSFET OFF 時)
起動電流切り替え電圧	V _{SC}	0.800	1.500	2.100	V	

ピン配置

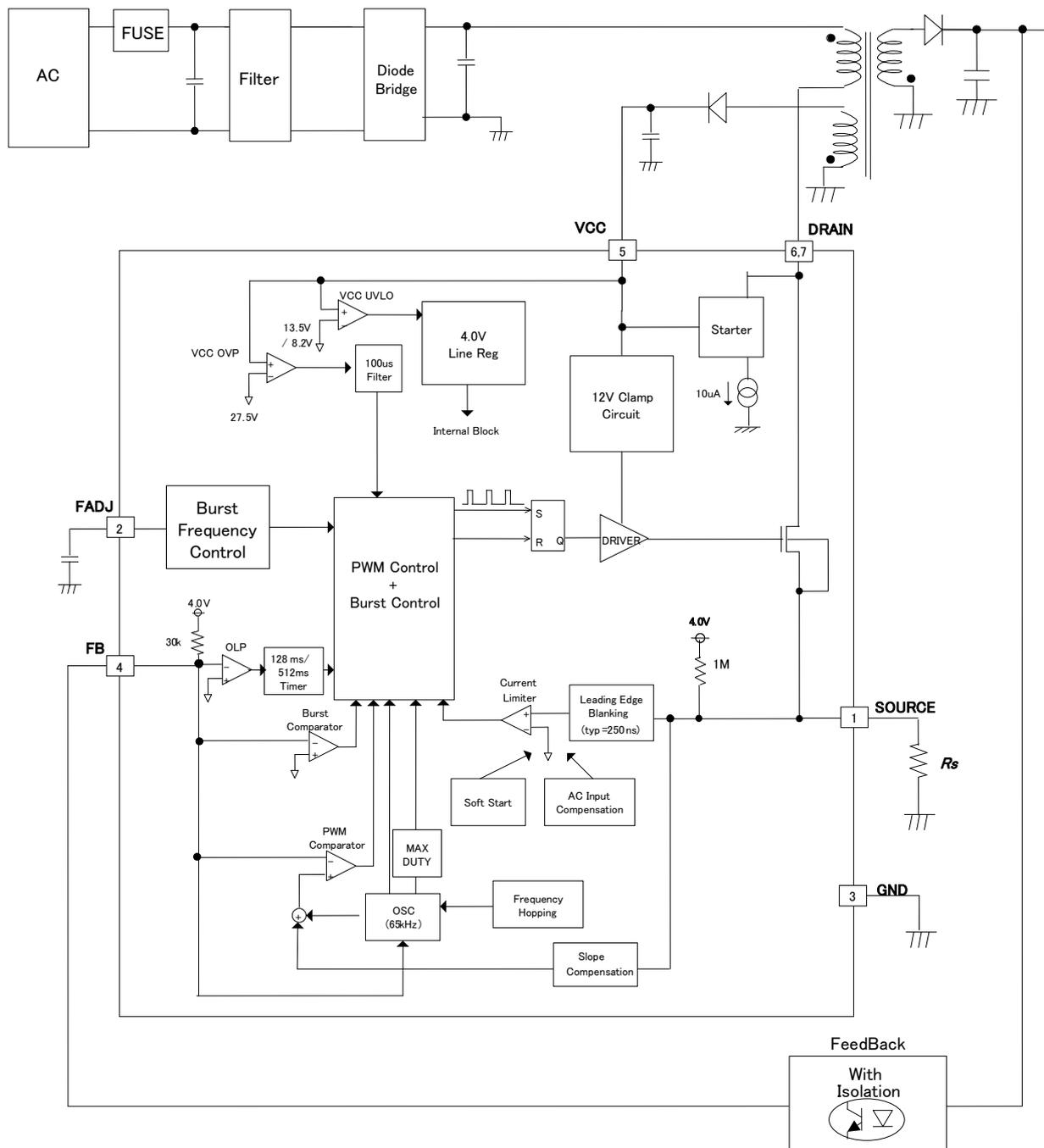
Table 1. ピン配置

NO.	Pin Name	I/O	Function	ESD Diode	
				VCC	GND
1	SOURCE	I/O	MOSFET SOURCE 端子	✓	✓
2	FADJ	I	バースト周波数設定端子	✓	✓
3	GND	I/O	GND 端子	✓	-
4	FB	I	フィードバック信号入力端子	✓	✓
5	VCC	I	電源入力端子	-	✓
6	DRAIN	I/O	MOSEFET DRAIN 端子	-	-
7	DRAIN	I/O	MOSEFET DRAIN 端子	-	-

入出力等価回路図



ブロックダイアグラム



各ブロックの説明

(1) 起動回路 (DRAIN : 6,7pin)

本 IC は、起動回路を内蔵しています。そのため、低待機電力かつ高速起動が可能となります。起動後は、アイドリング電流 I_{START3} (typ=10uA) のみの消費電力となります。起動時間の参考値を Figure 3 に示します。C_{vcc}=10uF 時は、0.1sec 以下の起動が可能です。

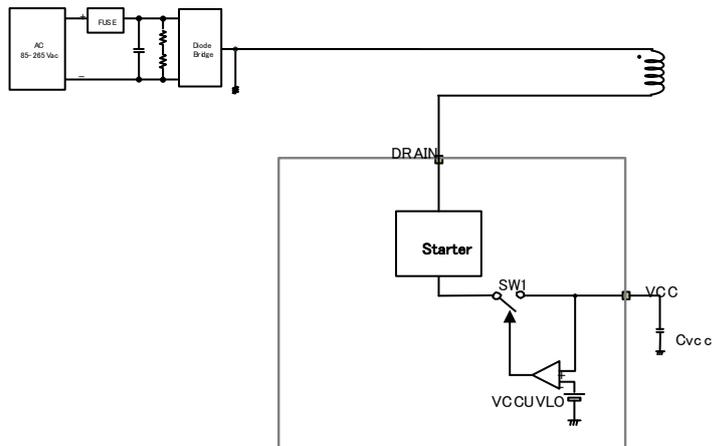


Figure 1. 起動回路ブロック図

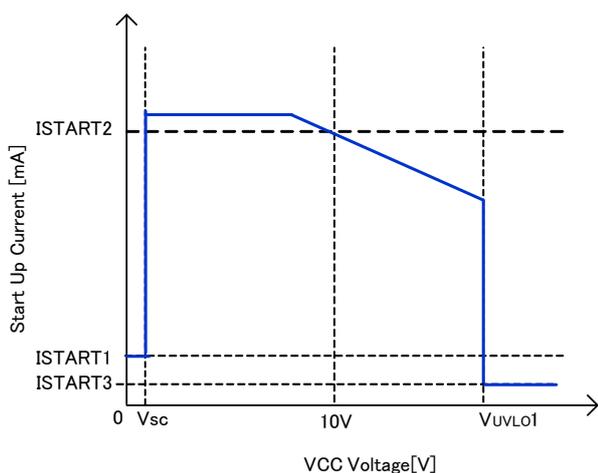


Figure 2. 起動電流 vs VCC 電圧

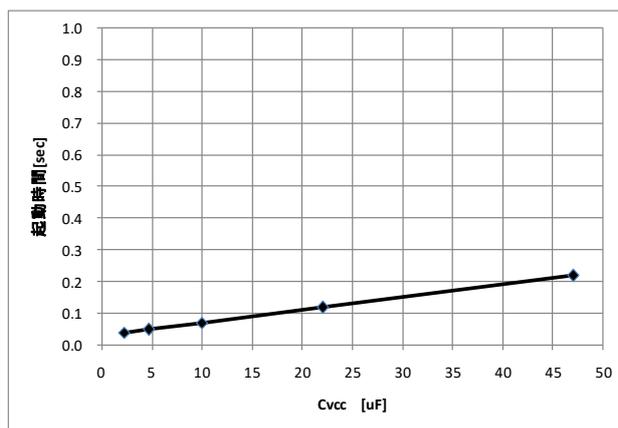


Figure 3. 起動時間 (参考値)

*起動電流は、DRAIN 端子からの電流です。

ex) Vac=100V 時、起動回路単体の消費電力
 $P_{VH} = 100V \cdot \sqrt{2} \cdot 10\mu A = 1.41mW$

ex) Vac=240V 時、起動回路単体の消費電力
 $P_{VH} = 240V \cdot \sqrt{2} \cdot 10\mu A = 3.38mW$

(2) 起動シーケンス (起動ソフトスタート動作、軽負荷動作、過負荷保護による自己復帰動作)

起動シーケンスを Figure 4 に示します。

各々の詳細な説明は、各章で説明します。

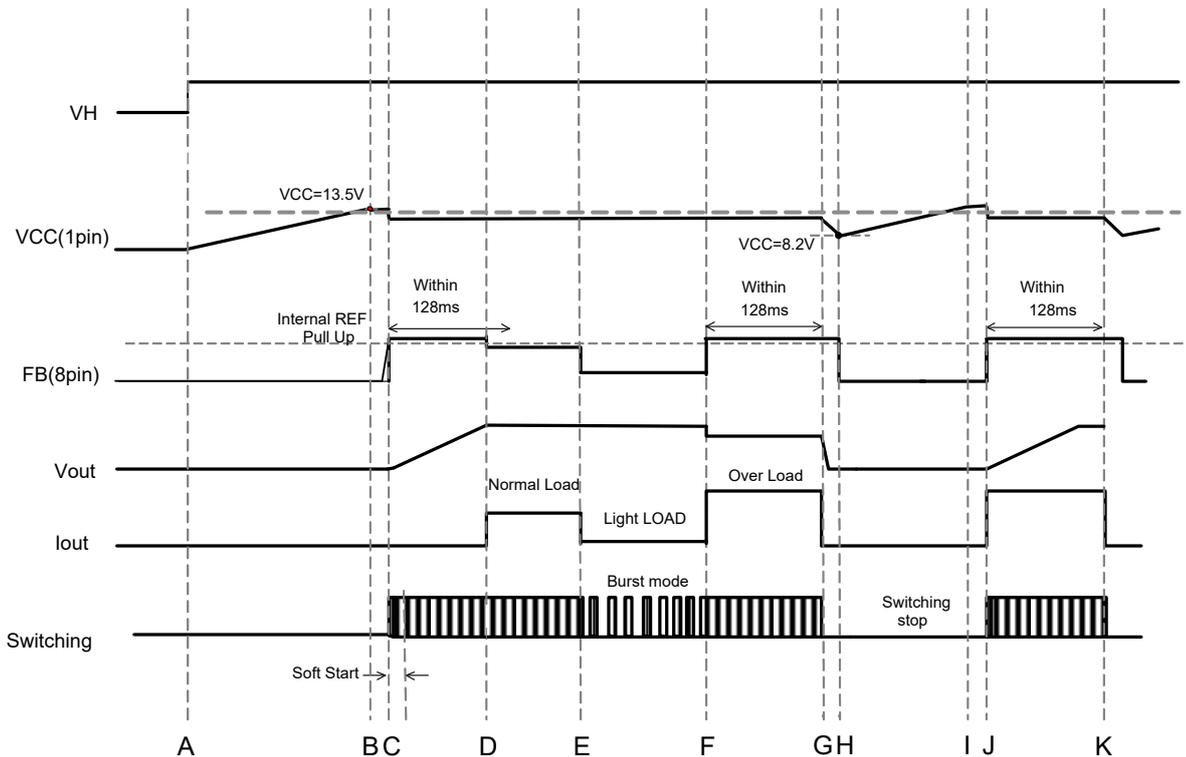


Figure 4. 起動シーケンス タイムチャート

A: 入力電圧 V_H が印加される。

B: V_{CC} 電圧が上昇し、 V_{CC} 電圧 $> V_{UVLO1}$ (13.5Vtyp) を超えると IC 動作開始。

他の保護機能=正常と判断した場合、スイッチング動作を開始します。

起動開始から 2 次側出力電圧が一定以上になるまでの間、 V_{CC} 端子消費電流によって V_{CC} 電圧が降下するため、スイッチング開始するまで V_{CC} 電圧 $> V_{UVLO2}$ (8.2Vtyp) となるように設定してください。

C: ソフトスタート機能を有しており、過度な電圧上昇、電流上昇が起こらないように、過電流リミッタ値を制限します。

D: スwitching動作が開始すると、 V_{OUT} が上昇します。

スイッチング開始後、出力電圧は T_{FOLP} (128msec. typ)以内に規定の電圧となるように設定してください。

E: 軽負荷時、 FB 電圧 $< V_{BST}$ (0.30Vtyp) となると、消費電力を抑えるためバースト動作となります。

バースト動作時は、低消費電流モードとなります。

F: FB 電圧 $> V_{FOLP1A}$ ($=2.8V$.typ) の時、過負荷動作となります。

G: FB 電圧 $> V_{FOLP1A}$ ($=2.8V$.typ) の状態が T_{FOLP} (128msec typ)続いた場合、過負荷保護回路により T_{OLPST} (512msec typ)の間、スイッチング停止します。

FB 電圧 $< V_{FOLP1B}$ の状態になると、IC 内部タイマー T_{FOLP} (128msec typ)はリセットされます。

H: V_{CC} 電圧 $< V_{UVLO2}$ (7.7Vtyp) 以下になると、再起動します。

I: IC の回路電流が減少し、 V_{CC} 電圧が上昇します。(B と同様)

J: F と同様です。

K: G と同様です。

(3) VCC 端子保護機能

本 IC には VCC 端子の低電圧保護機能 VCC UVLO (Under Voltage Protection) と過電圧保護機能 VCC OVP (Over Voltage Protection), および VCC 電圧が低下した場合に動作する VCC 充電機能が内蔵されています。VCC 充電機能は VCC 電圧低下時に起動回路より高電圧ラインから充電を行い、二次側出力電圧を安定化します。

(3-1) VCC UVLO / VCC OVP 機能

VCC UVLO は電圧ヒステリシスを持つ自己復帰型のコンパレータです。また、VCC OVP はラッチ型 (BM2P015-Z) /自動復帰型 (BM2P016-Z) のコンパレータとなります。(シリーズ機種により異なります。) VCCOVP には、 T_{LATCH} (typ=100us) のマスク時間が内蔵しています。これは、VCC 端子電圧 $> V_{OVP}$ (typ=27.5V) の状態が、 T_{LATCH} (typ=100us) 続いた場合に、検出を行います。この機能により、端子に発生するサージ、etc をマスクします。Figure 5 には、VCC OVP 自己復帰型のタイムチャートを示します。

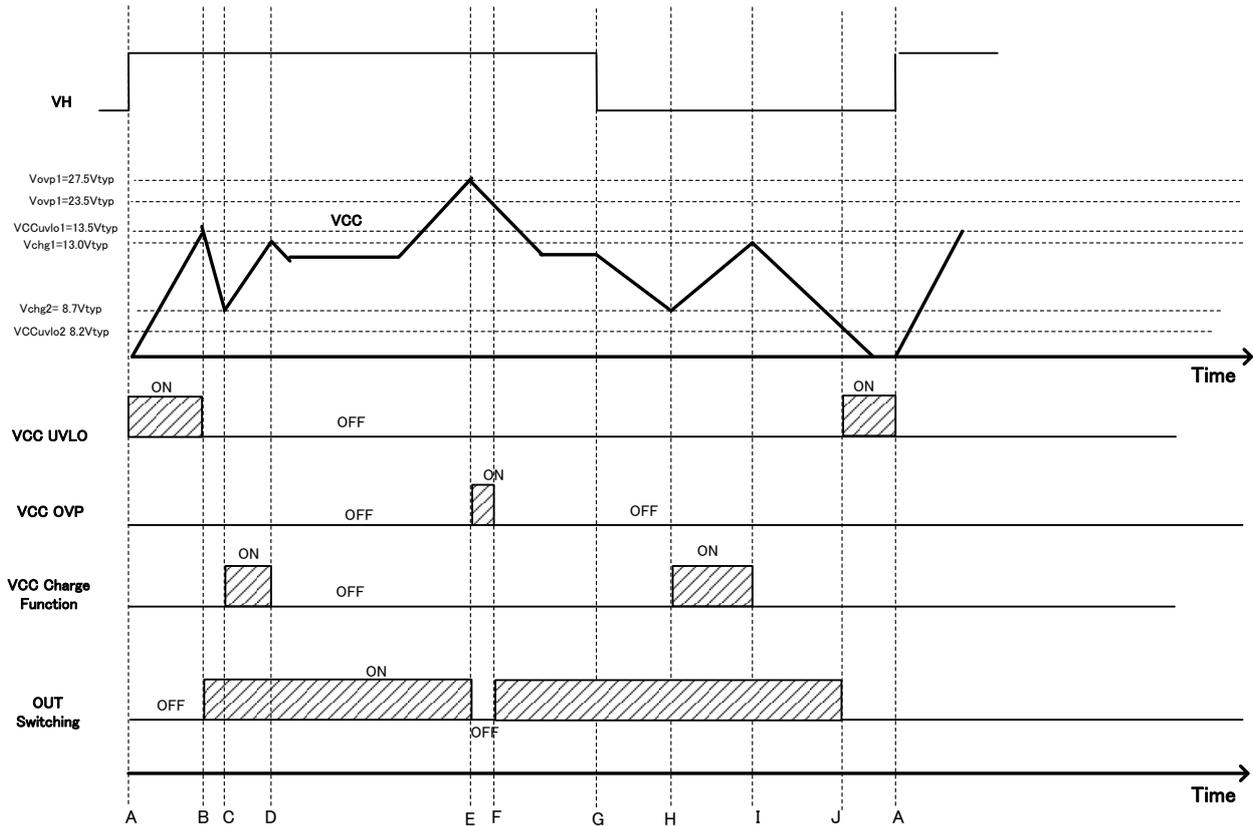


Figure 5. VCC UVLO / OVP タイムチャート

- A :DRAIN 端子電圧印加、VCC 端子電圧が上昇開始
- B: VCC 端子電圧 $> V_{UVLO1}$ 、VCC UVLO 機能が解除され、DC/DC 動作開始します。
- C: VCC 端子電圧 $< V_{CHG1}$ 、VCC 充電機能が動作して VCC 端子電圧を上昇します。
- D: VCC 端子電圧 $> V_{CHG2}$ 、VCC 充電機能が停止します。
- E: VCC 端子電圧 $> V_{OVP1}$ の状態が T_{LATCH} (typ =100us) 続いたとき、VCCOVP 機能によりスイッチング停止します。
- F: VCC 端子電圧 $< V_{OVP2}$ となり、自己復帰により DC/DC 動作再開します。
- G :高電圧ライン VH が低下。
- H:C と同じです。
- I: D と同じです。
- J: VCC $< V_{UVLO2}$ 、VCC UVLO 機能が動作します。

(3-2) VCC 充電機能

本 IC は VCC 充電機能を内蔵しています。

一度 VCC 端子 $> V_{UVLO1}$ となり IC が起動してから、その後に VCC 端子電圧が VCC 端子 $< V_{CHG1}$ に低下すると、VCC 充電機能が動作します。このとき VH 端子から起動回路を通して VCC 端子を充電します。この動作により、VCC 起動不良が発生しません。

VCC 端子を充電して、VCC 端子 $> V_{CHG2}$ に上昇しますと、充電を終了します。この動作を Figure 6 に示します。

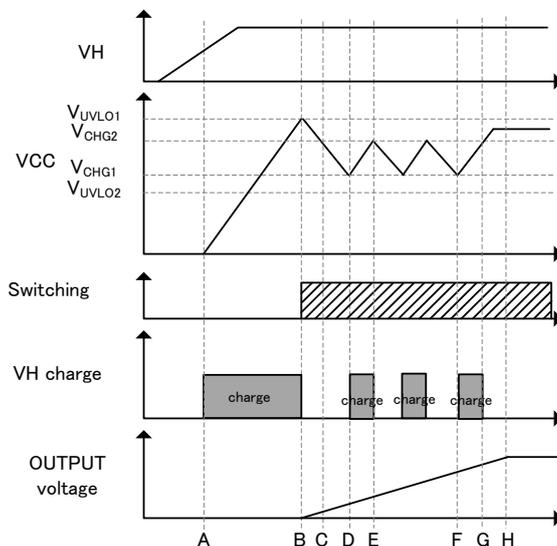


Figure 6. VCC 端子充電動作

A: DRAIN 端子電圧が上昇して、VCC 充電機能により VCC 端子に充電開始

B: VCC 端子電圧 $> V_{UVLO1}$ 、VCC UVLO 機能が解除され、VCC 充電機能が停止し、DC/DC 動作開始します。

C: 起動時、出力電圧が低いいため VCC 端子電圧が低下します。

D: VCC 端子電圧 $< V_{CHG1}$ 、VCC 充電機能が動作して VCC 端子電圧を上昇します。

E: VCC 端子電圧 $> V_{CHG2}$ 、VCC 充電機能が停止します。

F: VCC 端子電圧 $< V_{CHG1}$ 、VCC 充電機能が動作して VCC 端子電圧を上昇します。

G: VCC 端子電圧 $> V_{CHG2}$ 、VCC 充電機能が停止します。

H: 出力電圧が起動終了し、補助巻線より VCC 端子に充電され、VCC 端子が安定します。

(4) DC/DC ドライバー (PWM コンパレータ、周波数 Hopping、Slope 補償、OSC、バースト)

カレントモード PWM 制御を行います。

内部発振器により、スイッチング周波数 (65kHz typ)は固定されています。スイッチング周波数ホッピング機能を内蔵しており、スイッチング周波数は Figure 7 に示すように変動します。

変動周期は 125Hz です。

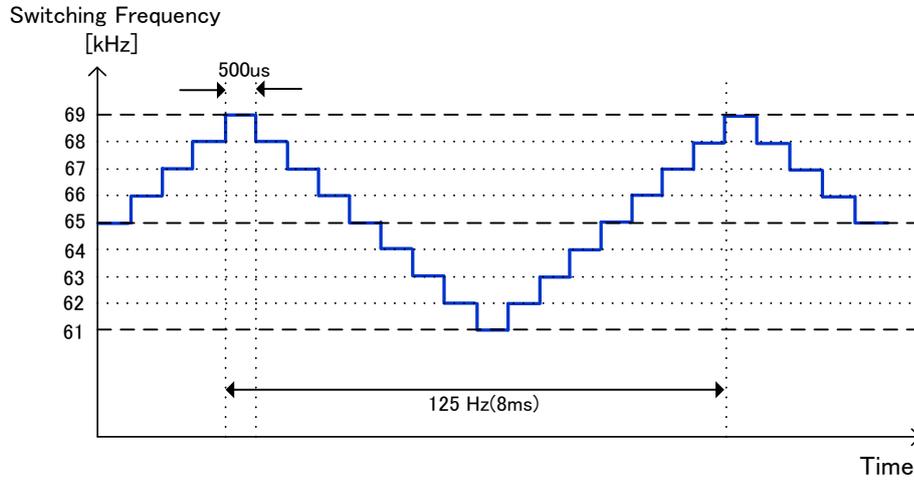


Figure 7. 周波数ホッピング機能

MAXDUTY=75%(typ), MIN Pulse 幅=400ns(typ) に固定されています。

カレントモード制御では、DUTY サイクルが 50%を超えるとサブハーモニック発振を起こす場合があります。この対策としてスロープ補償回路を内蔵しています。

軽負荷時低消費電力を実現するために、バーストモード回路と周波数低減回路を内蔵しています。FB 端子は、内部電源に R_{FB}(30kΩ typ)でプルアップされています。2 次側出力電圧 (2 次側負荷電力)により、FB 端子電圧が変化します。FB 端子電圧をモニタして、バーストモード動作と周波数低減動作に入ります。

Figure 8 に FB 電圧及び DC/DC 動作状態を示します。

- ・ mode1 : バースト動作
- ・ mode2 : 周波数低減動作 (最大周波数を低減します。)
- ・ mode3 : 固定周波数動作 (最大周波数で動作します。)
- ・ mode4 : 過負荷動作 (パルス動作停止、間欠動作)

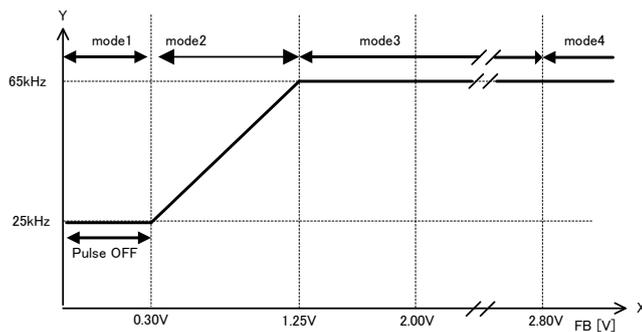


Figure 8. FB 端子電圧によるスイッチング動作状態遷移

(4-1) バースト周波数設定回路

本 IC はバースト周波数を固定することで、バースト時の音なりを対策することが可能になります。
2つのクロックを IC に内蔵することにより、バースト周波数を固定します。

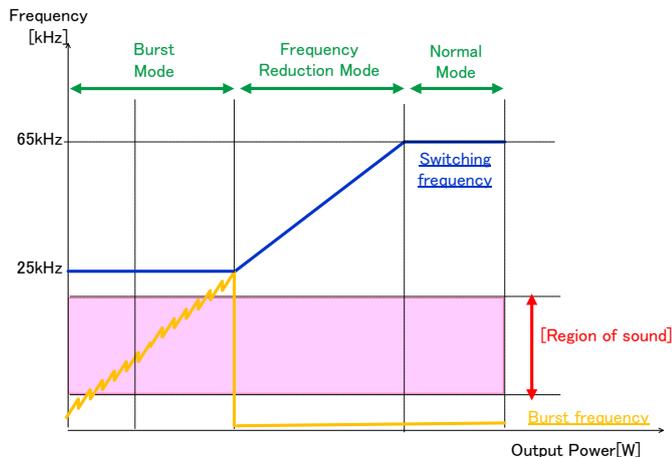


Figure 9-1. 音鳴り対策回路なし

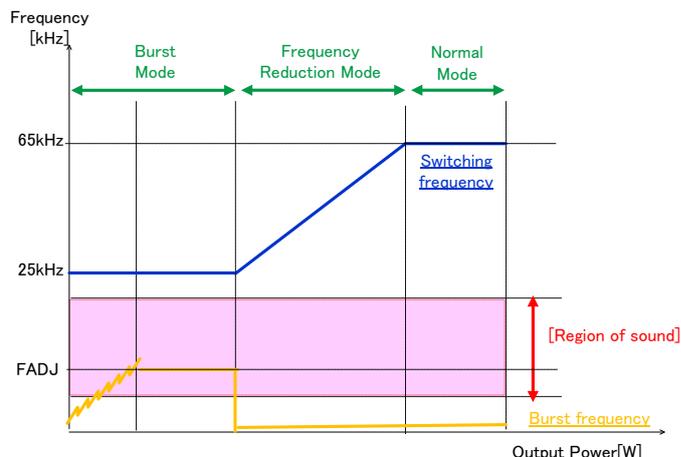


Figure 9-2. 音鳴り対策回路あり

FADJ 端子でバースト周波数を固定します。
FADJ と GND 間に接続するコンデンサの計算値を Figure 10 に記載します。

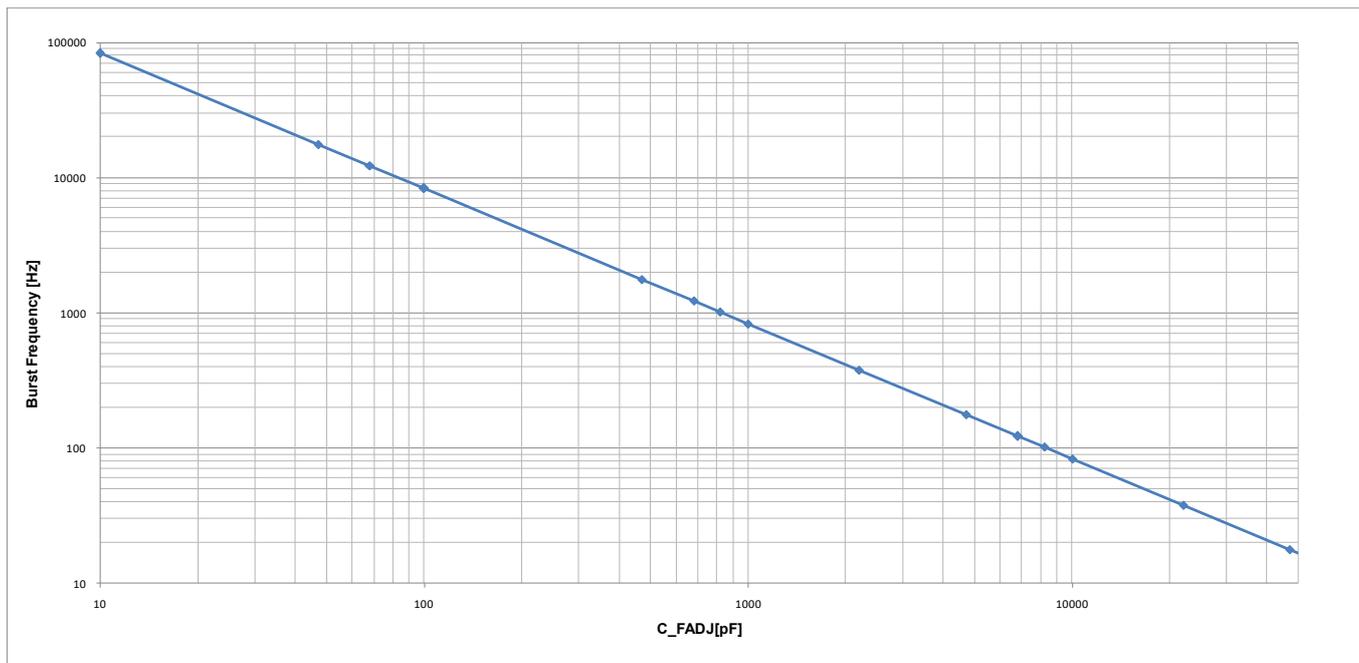


Figure 10. FADJ 端子での周波数設定

(5) 過電流リミッタ

スイッチングサイクルごとの過電流リミッタを内蔵しています。
SOURCE 端子がある一定電圧を超えると、スイッチングを停止します。
AC 電圧補正機能が内蔵しています。この機能は、時間とともに過電流リミッタレベルを増加させることにより、AC 電圧による補正機能となります。Figure 11,12,13 に示します。

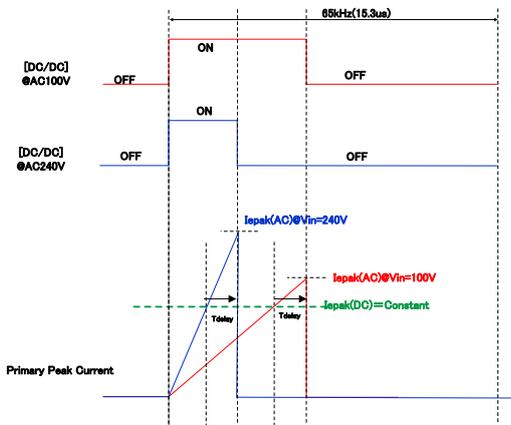


Figure 11. AC 電圧補正機能なしの場合

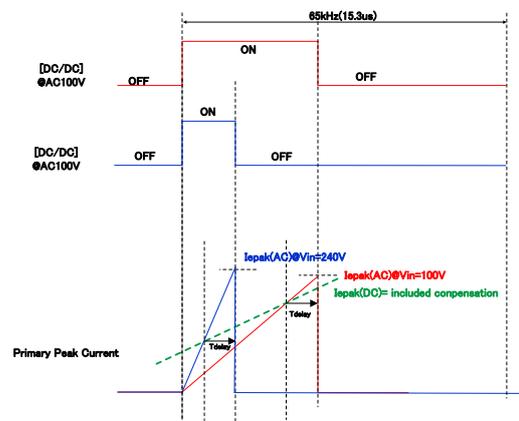


Figure 12. AC 電圧補正機能ありの場合

過負荷モードに入る 1 次側ピーク電流は下記の式で決定されます。

$$I_{peak} = \frac{V_{SOURCE}}{R_s} + \frac{V_{dc}}{L_p} \times t_{delay}$$

- V_{SOURCE} : IC 内部の過電流リミッタ電圧
- R_s : 電流検出抵抗
- V_{dc} : 入力 DC 電圧
- L_p : トランス 1 次側インダクタンス値
- t_{delay} : 過電流リミッタ検出後の遅れ時間

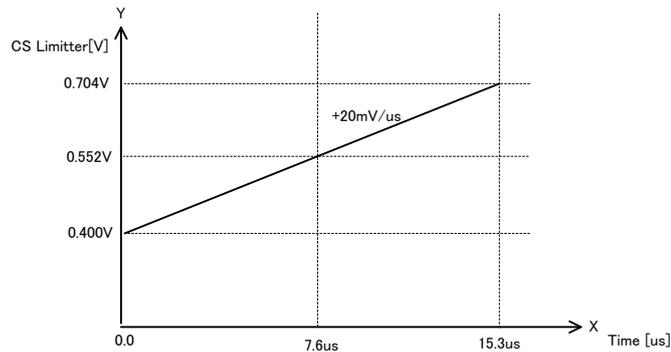


Figure 13. 過電流リミッタ電圧

(6) L.E.B ブランキング時間

通常、ドライブ用 MOSFET のターン ON 時に、各容量成分や駆動電流などでサージ電流が発生します。このとき、SOURCE 電圧が上昇するため、過電流リミッタ回路が誤検出する可能性があります。この誤検出防止用に、OUT 端子が L→H に切り替わってから 250nsec 間 SOURCE 電圧をマスクする L.E.B 機能 (Leading Edge Blanking 機能) が内蔵されています。

(7) SOURCE 端子ショート保護

SOURCE 端子がショートになった場合、過度の熱が IC にかかり、破壊する可能性があります。破壊を防止するために、ショート保護回路が内蔵されています。

(8) SOURCE 端子オープン保護

SOURCE 端子が OPEN になった場合、ノイズ等により過度の熱が IC にかかり、破壊する可能性があります。破壊を防止するために、オープン保護回路が内蔵されています。(自己復帰保護)

(9) 出力過負荷保護機能 (FB OLP コンパレータ)

出力過負荷保護機能とは 2 次側出力の負荷状態を FB 電圧でモニタし、過負荷状態時にスイッチング停止する機能です。

過負荷状態では、出力電圧が低下するためフォトカプラに電流が流れなくなり、FB 電圧は上昇します。

FB 電圧 $> V_{FOLP1A}$ (2.8Vtyp) の状態が T_{FOLP1} (128ms typ) 間続いた場合、過負荷状態と判断して、スイッチング停止します。FB 端子 $> V_{FOLP1A}$ (2.8Vtyp) の状態から、 T_{FOLP1} (128ms typ) 以内に FB 端子 $< V_{FOLP1B}$ (2.6Vtyp) よりも低下した場合は、過負荷保護のタイマーがリセットされます。 T_{FOLP1} (128ms typ) の間はスイッチング動作を行います。起動時、FB 端子は IC 内部電圧に抵抗プルアップされているため、 V_{FOLP1A} (2.8Vtyp) 以上の電圧から動作します。そのため、起動時は必ず T_{FOLP1} (128ms typ) 以内に FB 電圧が V_{FOLP1B} (2.6Vtyp) 以下になるように、2 次側出力電圧の起動時間を設定してください。

一度、FBOLP を検出してからの復帰は、 T_{FOLP2} (512ms typ) 間後となります

保護回路の動作モード

各保護機能の動作モードを Table 2 に示します。

Table 2. 保護回路の動作モード

Function	Operation mode
VCC 低電圧保護	Auto recovery
VCC 過電圧保護	BM2P015-Z: Latch (with 100us timer) BM2P016-Z: Auto recovery
TSD	Auto recovery
FB 過負荷保護	Auto recovery (with 128ms timer)
SOURCE 端子ショート保護	Auto recovery
SOURCE 端子オープン保護	Auto recovery

熱損失について

熱設計において、次の条件内で動作させてください。

1. 周囲の温度 T_a が 105°C 以下であること。
2. IC の損失が許容損失 P_d 以下であること。

熱軽減特性は次の通りです。(PCB : $70\text{mm}\times 70\text{mm}\times 1.6\text{mm}$ ガラスエポキシ基板実装時)

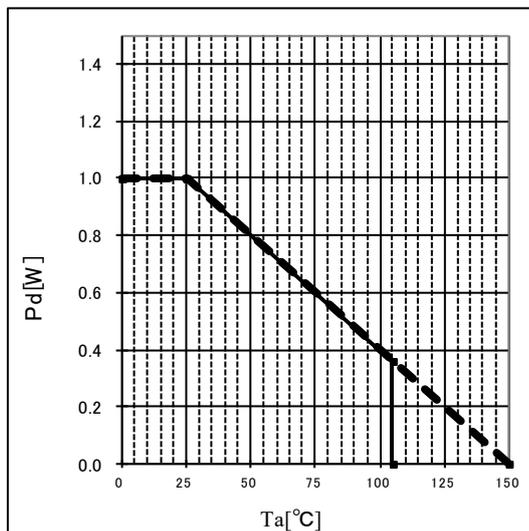
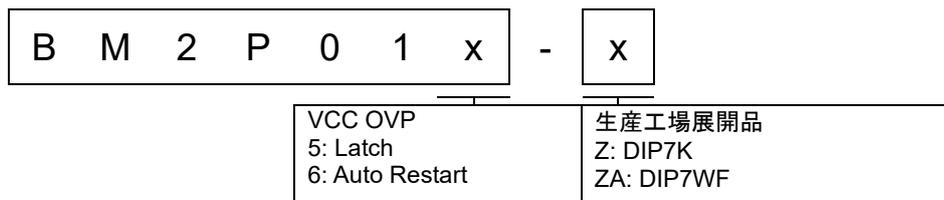
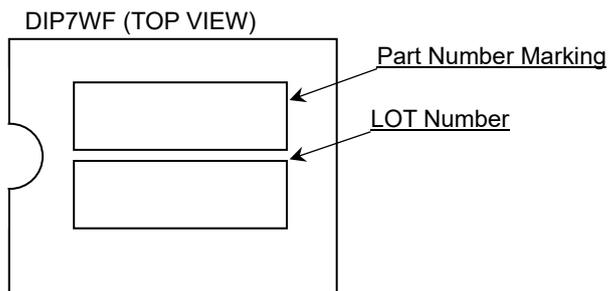
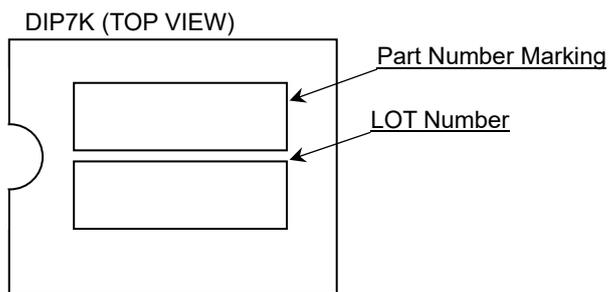


Figure 14. パッケージ熱軽減特性

発注形名セレクション



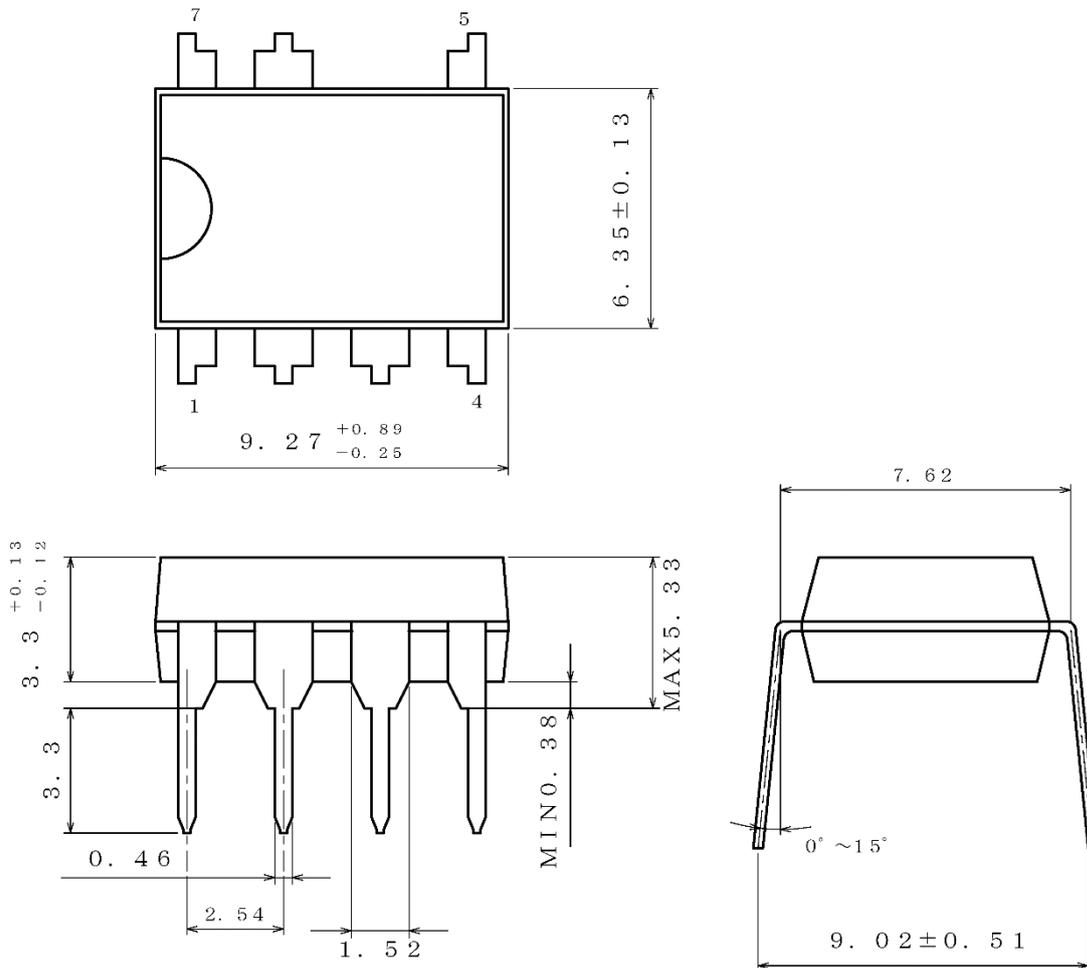
標印図



Part Number Marking	Product Name	VCC OVP
BM2P015	BM2P015-Z	Latch
BM2P016	BM2P016-Z	Auto Restart

外形寸法図と包装・フォーミング仕様

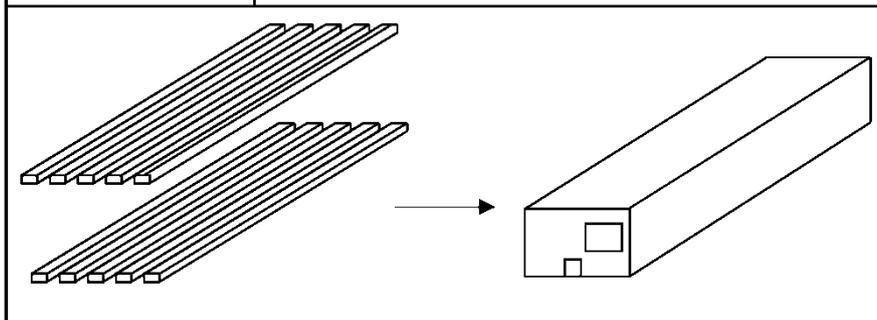
Package Name	DIP7K
--------------	-------



(UNIT : mm)
 PKG : DIP7K
 Drawing No. EX001-0076

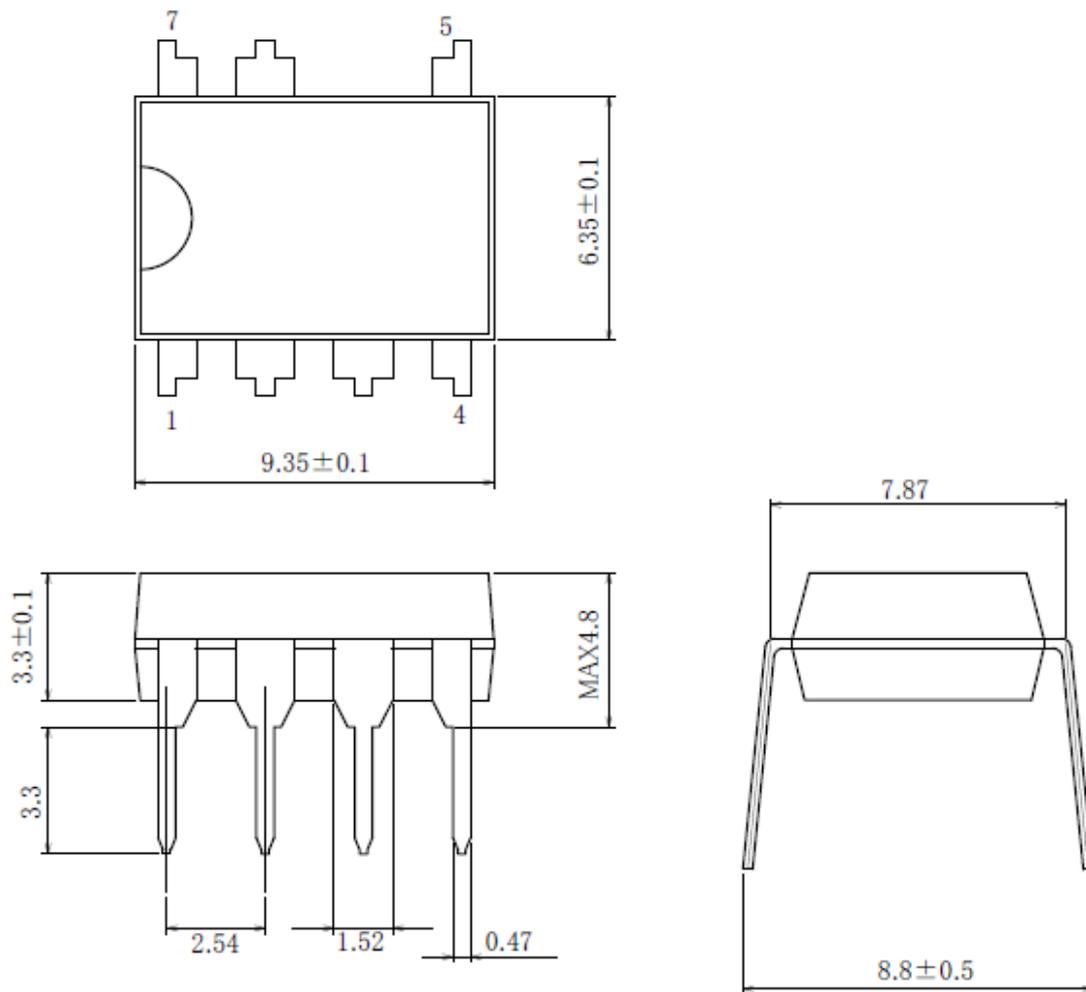
<包装形態、包装数量、包装方向>

包装形態	コンテナチューブ
包装数量	2000pcs
包装方向	1コンテナチューブ内での製品方向は一定



外形寸法図と包装・フォーミング仕様

Package Name	DIP7WF
--------------	--------

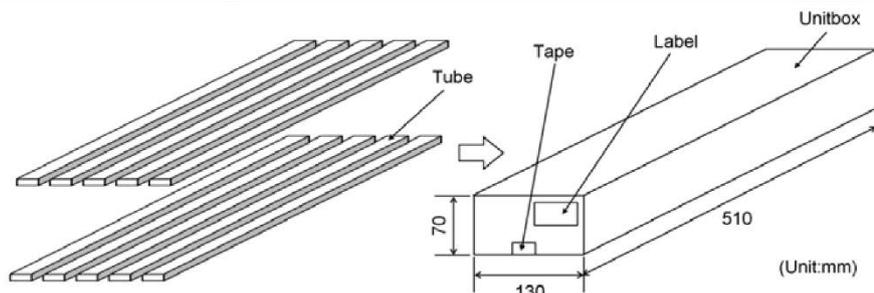


(UNIT:mm)

PKG:DIP7WF
Drawing No.EX001-0120

<包装形態、包装数量、包装方向>

包装形態	コンテナチューブ
包装数量	2000pcs
包装方向	1コンテナチューブ内での製品方向は一定



使用上の注意

1. 電源の逆接続について

電源コネクタの逆接続により LSI が破壊する恐れがあります。逆接続破壊保護用として外部に電源と LSI の電源端子間にダイオードを入れる等の対策を施してください。

2. 電源ラインについて

基板パターン設計においては、電源ラインの配線は、低インピーダンスになるようにしてください。その際、デジタル系電源とアナログ系電源は、それらが同電位であっても、デジタル系電源パターンとアナログ系電源パターンは分離し、配線パターンの共通インピーダンスによるアナログ電源へのデジタル・ノイズの回り込みを抑制してください。グラウンドラインについても、同様のパターン設計を考慮してください。

また、LSI のすべての電源端子について電源-グラウンド端子間にコンデンサを挿入するとともに、電解コンデンサ使用の際は、低温で容量ぬげが起こることなど使用するコンデンサの諸特性に問題ないことを十分ご確認のうえ、定数を決定してください。

3. グラウンド電位について

グラウンド端子の電位はいかなる動作状態においても、最低電位になるようにしてください。また実際に過渡現象を含め、グラウンド端子以外のすべての端子がグラウンド以下の電圧にならないようにしてください。

4. グラウンド配線パターンについて

小信号グラウンドと大電流グラウンドがある場合、大電流グラウンドパターンと小信号グラウンドパターンは分離し、パターン配線の抵抗分と大電流による電圧変化が小信号グラウンドの電圧を変化させないように、セットの基準点で 1 点アースすることを推奨します。外付け部品のグラウンドの配線パターンも変動しないよう注意してください。グラウンドラインの配線は、低インピーダンスになるようにしてください。

5. 熱設計について

万一、許容損失を超えるようなご使用をされますと、チップ温度上昇により、IC 本来の性質を悪化させることにつながります。本仕様書の絶対最大定格に記載しています許容損失は、70mm x 70mm x 1.6mm ガラスエポキシ基板実装時、放熱板なし時の値であり、これを超える場合は基板サイズを大きくする、放熱用銅箔面積を大きくする、放熱板を使用する等の対策をして、許容損失を超えないようにしてください。

6. 推奨動作条件について

この範囲であればほぼ期待通りの特性を得ることが出来る範囲です。電気特性については各項目の条件下において保証されるものです。推奨動作範囲内であっても電圧、温度特性を示します。

7. ラッシュカレントについて

IC 内部論理回路は、電源投入時に論理不定状態で、瞬間的にラッシュカレントが流れる場合がありますので、電源カップリング容量や電源、グラウンドパターン配線の幅、引き回しに注意してください。

8. 強電磁界中の動作について

強電磁界中でのご使用では、まれに誤動作する可能性がありますのでご注意ください。

9. セット基板での検査について

セット基板での検査時に、インピーダンスの低いピンにコンデンサを接続する場合は、IC にストレスがかかる恐れがあるので、1 工程ごとに必ず放電を行ってください。静電気対策として、組立工程にはアースを施し、運搬や保存の際には十分ご注意ください。また、検査工程での治具への接続をする際には必ず電源を OFF にしてから接続し、電源を OFF にしてから取り外してください。

10. 端子間ショートと誤装着について

プリント基板に取り付ける際、IC の向きや位置ずれに十分注意してください。誤って取り付けられた場合、IC が破壊する恐れがあります。また、出力と電源およびグラウンド間、出力間に異物が入るなどしてショートした場合についても破壊の恐れがあります。

11. 未使用の入力端子の処理について

CMOS トランジスタの入力は非常にインピーダンスが高く、入力端子をオープンにすることで論理不定の状態になります。これにより内部の論理ゲートの p チャネル、n チャネルトランジスタが導通状態となり、不要な電源電流が流れます。また論理不定により、想定外の動作をすることがあります。よって、未使用の端子は特に仕様書上でうたわれていない限り、適切な電源、もしくはグラウンドに接続するようにしてください。

使用上の注意 — 続き

12. 各入力端子について

本 IC はモノリシック IC であり、各素子間に素子分離のための P+アイソレーションと、P 基板を有しています。この P 層と各素子の N 層とで P-N 接合が形成され、各種の寄生素子が構成されます。

例えば、下図のように、抵抗とトランジスタが端子と接続されている場合、

○抵抗では、GND > (端子 A) の時、トランジスタ(NPN)では GND > (端子 B) の時、P-N 接合が寄生ダイオードとして動作します。

○また、トランジスタ(NPN)では、GND > (端子 B) の時、前述の寄生ダイオードと近接する他の素子の N 層によって寄生の NPN トランジスタが動作します。

IC の構造上、寄生素子は電位関係によって必然的にできます。寄生素子が動作することにより、回路動作の干渉を引き起こし、誤動作、ひいては破壊の原因ともなり得ます。したがって、入出力端子に GND(P 基板)より低い電圧を印加するなど、寄生素子が動作するような使い方をしないよう十分に注意してください。アプリケーションにおいて電源端子と各端子電圧が逆になった場合、内部回路または素子を損傷する可能性があります。例えば、外付けコンデンサに電荷がチャージされた状態で、電源端子が GND にショートされた場合などです。また、電源端子直列に逆流防止のダイオードもしくは各端子と電源端子間にバイパスのダイオードを挿入することを推奨します。

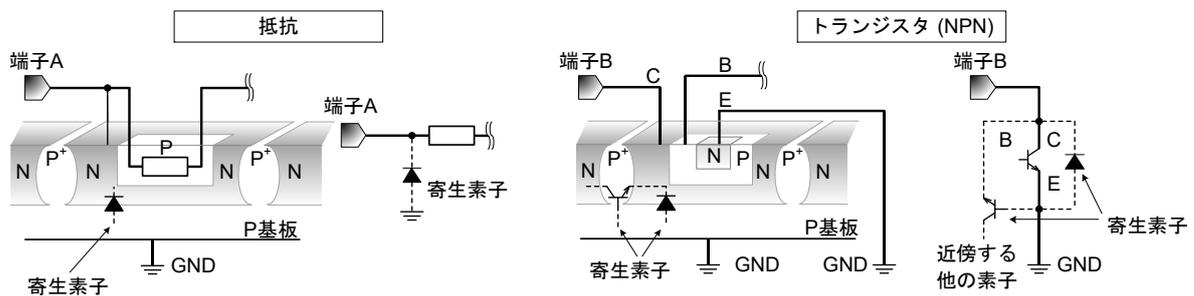


Figure 15. モノリシック IC 構造例

13. セラミック・コンデンサの特性変動について

外付けコンデンサに、セラミック・コンデンサを使用する場合、直流バイアスによる公称容量の低下、及び温度などによる容量の変化を考慮の上定数を決定してください。

14. 安全動作領域について

本製品を使用する際には、出力トランジスタが絶対最大定格及び ASO を越えないよう設定してください。

15. 温度保護回路について

IC を熱破壊から防ぐための温度保護回路を内蔵しております。許容損失範囲内でご使用いただきますが、万が一許容損失を超えた状態が継続すると、チップ温度 T_j が上昇し温度保護回路が動作し出力パワー素子が OFF します。その後チップ温度 T_j が低下すると回路は自動で復帰します。なお、温度保護回路は絶対最大定格を超えた状態での動作となりますので、温度保護回路を使用したセット設計等は、絶対に避けてください。

16. 過電流保護回路について

出力には電流能力に応じた過電流保護回路が内部に内蔵されているため、負荷ショート時には IC 破壊を防止しますが、この保護回路は突発的な事故による破壊防止に有効なもので、連続的な保護回路動作、過渡時でのご使用に対応するものではありません。

改訂履歴

Date	Rev.	Changes
2013.12.01	001	New Release
2019.03.18	002	P.1 パッケージの寸法を修正 P.16 外形寸法図を修正
2019.12.13	003	P.13 過電流リミッタの数式パラメータを修正
2020.07.13	004	P.5 入出力等価回路図修正 P.9 文言を自動復帰に変更 P.13 数式フォーマット・Lp 誤記修正
2021.10.26	005	P1 パッケージ種類の追加 P16 パッケージ種類の追加 P18 外形寸法図の追加

ご注意

ローム製品取扱い上の注意事項

1. 本製品は一般的な電子機器（AV 機器、OA 機器、通信機器、家電製品、アミューズメント機器等）への使用を意図して設計・製造されております。したがって、極めて高度な信頼性が要求され、その故障や誤動作が人の生命、身体への危険もしくは損害、又はその他の重大な損害の発生に関わるような機器又は装置（医療機器^(Note 1)、輸送機器、交通機器、航空宇宙機器、原子力制御装置、燃料制御、カーアクセサリを含む車載機器、各種安全装置等）（以下「特定用途」という）への本製品のご使用を検討される際は事前にローム営業窓口までご相談くださいますようお願い致します。ロームの文書による事前の承諾を得ることなく、特定用途に本製品を使用したことによりお客様又は第三者に生じた損害等に関し、ロームは一切その責任を負いません。

(Note 1) 特定用途となる医療機器分類

日本	USA	EU	中国
CLASS III	CLASS III	CLASS II b	Ⅲ類
CLASS IV		CLASS III	

2. 半導体製品は一定の確率で誤動作や故障が生じる場合があります。万が一、かかる誤動作や故障が生じた場合であっても、本製品の不具合により、人の生命、身体、財産への危険又は損害が生じないように、お客様の責任において次の例に示すようなフェールセーフ設計など安全対策をお願い致します。
 - ①保護回路及び保護装置を設けてシステムとしての安全性を確保する。
 - ②冗長回路等を設けて単一故障では危険が生じないようにシステムとしての安全を確保する。
3. 本製品は、一般的な電子機器に標準的な用途で使用されることを意図して設計・製造されており、下記に例示するような特殊環境での使用を配慮した設計はなされておられません。したがって、下記のような特殊環境での本製品のご使用に関し、ロームは一切その責任を負いません。本製品を下記のような特殊環境でご使用される際は、お客様におかれまして十分に性能、信頼性等をご確認ください。
 - ①水・油・薬液・有機溶剤等の液体中でのご使用
 - ②直射日光・屋外暴露、塵埃中でのご使用
 - ③潮風、Cl₂、H₂S、NH₃、SO₂、NO₂等の腐食性ガスの多い場所でのご使用
 - ④静電気や電磁波の強い環境でのご使用
 - ⑤発熱部品に近接した取付け及び当製品に近接してビニール配線等、可燃物を配置する場合。
 - ⑥本製品を樹脂等で封止、コーティングしてのご使用。
 - ⑦はんだ付けの後に洗浄を行わない場合(無洗浄タイプのフラックスを使用される場合は除く。ただし、残渣については十分に確認をお願いします。)又は、はんだ付け後のフラックス洗浄に水又は水溶性洗浄剤をご使用の場合
 - ⑧本製品が結露するような場所でのご使用。
4. 本製品は耐放射線設計はなされておられません。
5. 本製品単体品の評価では予測できない症状・事態を確認するためにも、本製品のご使用にあたってはお客様製品に実装された状態での評価及び確認をお願い致します。
6. パルス等の過渡的な負荷（短時間での大きな負荷）が加わる場合は、お客様製品に本製品を実装した状態で必ずその評価及び確認の実施をお願い致します。また、定常時での負荷条件において定格電力以上の負荷を印加されますと、本製品の性能又は信頼性が損なわれるおそれがあるため必ず定格電力以下でご使用ください。
7. 電力損失は周囲温度に合わせてディレーティングしてください。また、密閉された環境下でご使用の場合は、必ず温度測定を行い、最高接合部温度を超えていない範囲であることをご確認ください。
8. 使用温度は納入仕様書に記載の温度範囲内であることをご確認ください。
9. 本資料の記載内容を逸脱して本製品をご使用されたことによって生じた不具合、故障及び事故に関し、ロームは一切その責任を負いません。

実装及び基板設計上の注意事項

1. ハロゲン系（塩素系、臭素系等）の活性度の高いフラックスを使用する場合、フラックスの残渣により本製品の性能又は信頼性への影響が考えられますので、事前にお客様にてご確認ください。
2. はんだ付けは、表面実装製品の場合リフロー方式、挿入実装製品の場合フロー方式を原則とさせていただきます。なお、表面実装製品をフロー方式での使用をご検討の際は別途ロームまでお問い合わせください。その他、詳細な実装条件及び手はんだによる実装、基板設計上の注意事項につきましては別途、ロームの実装仕様書をご確認ください。

応用回路、外付け回路等に関する注意事項

1. 本製品の外付け回路定数を変更してご使用になる際は静特性のみならず、過渡特性も含め外付け部品及び本製品のバラツキ等を考慮して十分なマージンをみて決定してください。
2. 本資料に記載された応用回路例やその定数などの情報は、本製品の標準的な動作や使い方を説明するためのもので、実際に使用する機器での動作を保証するものではありません。したがって、お客様の機器の設計において、回路やその定数及びこれらに関連する情報を使用する場合には、外部諸条件を考慮し、お客様の判断と責任において行ってください。これらの使用に起因しお客様又は第三者に生じた損害に関し、ロームは一切その責任を負いません。

静電気に対する注意事項

本製品は静電気に対して敏感な製品であり、静電放電等により破壊することがあります。取り扱い時や工程での実装時、保管時において静電気対策を実施のうえ、絶対最大定格以上の過電圧等が印加されないようにご使用ください。特に乾燥環境下では静電気が発生しやすくなるため、十分な静電対策を実施ください。(人体及び設備のアース、帯電物からの隔離、イオナイザの設置、摩擦防止、温湿度管理、はんだごてのこて先のアース等)

保管・運搬上の注意事項

1. 本製品を下記の環境又は条件で保管されますと性能劣化やはんだ付け性等の性能に影響を与えるおそれがありますのでこのような環境及び条件での保管は避けてください。
 - ①潮風、Cl₂、H₂S、NH₃、SO₂、NO₂等の腐食性ガスの多い場所での保管
 - ②推奨温度、湿度以外での保管
 - ③直射日光や結露する場所での保管
 - ④強い静電気が発生している場所での保管
2. ロームの推奨保管条件下におきましても、推奨保管期限を超過した製品は、はんだ付け性に影響を与える可能性があります。推奨保管期限を超過した製品は、はんだ付け性を確認したうえでご使用頂くことを推奨します。
3. 本製品の運搬、保管の際は梱包箱を正しい向き(梱包箱に表示されている天面方向)で取り扱ってください。天面方向が遵守されずに梱包箱を落下させた場合、製品端子に過度なストレスが印加され、端子曲がり等の不具合が発生する危険があります。
4. 防湿梱包を開封した後は、規定時間内にご使用ください。規定時間を超過した場合はベーク処置を行ったうえでご使用ください。

製品ラベルに関する注意事項

本製品に貼付されている製品ラベルに2次元バーコードが印字されていますが、2次元バーコードはロームの社内管理のみを目的としたものです。

製品廃棄上の注意事項

本製品を廃棄する際は、専門の産業廃棄物処理業者にて、適切な処置をしてください。

外国為替及び外国貿易法に関する注意事項

本製品は外国為替及び外国貿易法に定める規制貨物等に該当するおそれがありますので輸出する場合には、ロームにお問い合わせください。

知的財産権に関する注意事項

1. 本資料に記載された本製品に関する応用回路例、情報及び諸データは、あくまでも一例を示すものであり、これらに関する第三者の知的財産権及びその他の権利について権利侵害がないことを保証するものではありません。
2. ロームは、本製品とその他の外部素子、外部回路あるいは外部装置等(ソフトウェア含む)との組み合わせに起因して生じた紛争に関して、何ら義務を負うものではありません。
3. ロームは、本製品又は本資料に記載された情報について、ロームもしくは第三者が所有又は管理している知的財産権その他の権利の実施又は利用を、明示的にも黙示的にも、お客様に許諾するものではありません。ただし、本製品を通常の用法にて使用される限りにおいて、ロームが所有又は管理する知的財産権を利用されることを妨げません。

その他の注意事項

1. 本資料の全部又は一部をロームの文書による事前の承諾を得ることなく転載又は複製することを固くお断り致します。
2. 本製品をロームの文書による事前の承諾を得ることなく、分解、改造、改変、複製等しないでください。
3. 本製品又は本資料に記載された技術情報を、大量破壊兵器の開発等の目的、軍事利用、あるいはその他軍事用途目的で使用しないでください。
4. 本資料に記載されている社名及び製品名等の固有名詞は、ローム、ローム関係会社もしくは第三者の商標又は登録商標です。

一般的な注意事項

1. 本製品をご使用になる前に、本資料をよく読み、その内容を十分に理解されるようお願い致します。本資料に記載される注意事項に反して本製品をご使用されたことによって生じた不具合、故障及び事故に関し、ロームは一切その責任を負いませんのでご注意願います。
2. 本資料に記載の内容は、本資料発行時点のものであり、予告なく変更することがあります。本製品のご購入及びご使用に際しては、事前にローム営業窓口で最新の情報をご確認ください。
3. ロームは本資料に記載されている情報は誤りがないことを保証するものではありません。万が一、本資料に記載された情報の誤りによりお客様又は第三者に損害が生じた場合においても、ロームは一切その責任を負いません。