

4 ch カレントドライバ内蔵、昇圧用 MOS 内蔵 昇圧型

車載用白色 LED ドライバ

BD83A04EFV-M

概要

この IC は LCD バックライト向け白色 LED ドライバです。昇圧用 MOS と LED 駆動用カレントドライバを 4 ch 内蔵しており、高輝度 LED 駆動に最適です。LED 端子最大電圧が 50 V なので中型 LCD パネルの駆動に適しています。調光を PWM 信号で制御し、最大 20,000: 1@100 Hz での設定が可能です。アナログ調光にも対応しており、PWM 調光と組み合わせることで更なる高輝度域にも対応できます。昇圧アプリケーションに対応した DC/DC コンバータ制御が可能であり、動作入力電圧範囲は 4.5 V ~ 48 V です。

特長

- AEC-Q100 対応^(Note 1)
- 機能安全をサポート
- LED 駆動用カレントドライバ 4 ch 内蔵
- 昇圧用 MOS 内蔵
- カレントモードタイプの昇圧 DC/DC コンバータ
- ロードスイッチ (M1) 制御端子
- PWM 調光 (20,000: 1@100 Hz、100 Hz ~ 25 kHz)
- スペクトラム拡散機能
- DC/DC コンバータ発振周波数外部同期機能
- LSI 保護機能 (UVLO、OVP、TSD、OCP)
- LED アノード/カソード地絡保護機能
- LED オープン/ショート保護機能

(Note 1) Grade 1

重要特性

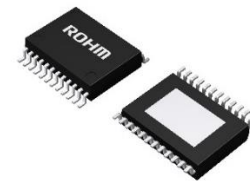
- 動作入力電圧範囲: 4.5 V ~ 48 V
- 出力 LED 電流絶対精度: ±5.0 %@80.1 mA
Ta = -40 °C ~ +125 °C
- DC/DC 発振周波数: 200 kHz ~ 2420 kHz
- 動作温度: -40 °C ~ +125 °C
- LED 最大電流: 120 mA/ ch
- LED 最大調光率: 20,000: 1@100 Hz
- LED1 ~ LED4 端子最大電圧: 50 V

パッケージ

HTSSOP-B24

W (Typ) x D (Typ) x H (Max)

7.8 mm x 7.6 mm x 1.0 mm



用途

- 車載 CID (Center Information Display) パネル
- ナビゲーション
- クラスターパネル
- HUD (Head Up Display)
- その他車載中小型 LCD パネル

基本アプリケーション回路

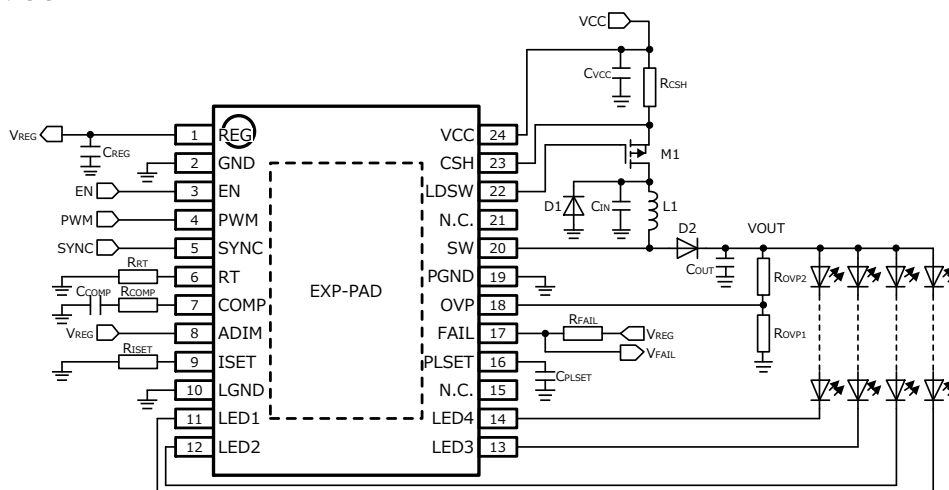


Figure 1. 昇圧アプリケーション回路図

- 製品構造：シリコンを主材料とした半導体集積回路 ○耐放射線設計はしていません
- 本製品は米国特許 No.7,235,954、No.7,541,785、No.7,944,189 により保護されています。

目次

概要	1
特長	1
重要特性	1
パッケージ	1
用途	1
基本アプリケーション回路	1
目次	2
端子配置図	3
端子説明	3
ブロック図	5
各ブロック動作説明	6
絶対最大定格	10
熱抵抗	10
推奨動作条件	11
動作条件 (外付け定数範囲)	11
電気的特性	12
特性データ	15
機能説明	17
PCB アプリケーション回路図	28
外付け部品一覧	29
アプリケーション部品選定方法	31
PCB レイアウト時の注意	37
消費電力計算例	38
アプリケーション回路例	40
入出力等価回路図	41
使用上の注意	42
発注形名情報	44
標印図	44
外形寸法図と包装・フォーミング仕様	45
改訂履歴	46

端子配置図

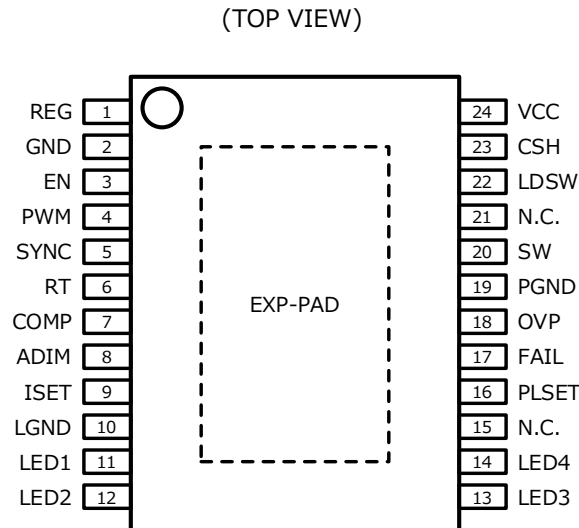


Figure 2. 端子配置図

端子説明

端子番号	端子名	信号タイプ (Note 1)	機能
1	REG	A	内部基準電圧: 内部回路の基準電圧として使用されます。EN 端子を High にすることで 5 V (Typ) を生成し出力します。位相補償用に 2.2 μ F の容量を接続してください。
2	GND	A	小信号グラウンド: REG、RT、COMP、ADIM、ISET、PLSET、OVP、VCC 端子に接続される外付け部品のグラウンドにご使用ください。
3	EN	I	イネーブル入力: EN 端子を High にすることで内部回路が動作状態となります。Low にすることで内部回路が停止し、スタンバイ状態となります。
4	PWM	I	PWM 調光信号: 入力した PWM 信号の On Duty に応じて LED 電流の制御が可能です。
5	SYNC	I	外部同期周波数入力 / SSCG 設定: 自己診断完了前までに SYNC 端子に外部クロック信号を入力することで、内部発振周波数を外部同期させることができます。スペクトラム拡散モード (SSCG) をご使用の際は、あらかじめ SYNC 端子と REG 端子をショートしておいてください。
6	RT	A	発振周波数設定用抵抗接続: RT 端子と GND 端子間に抵抗 (R_{RT}) を接続することにより、DC/DC コンバータの発振周波数 (f_{osc}) の設定が可能です。
7	COMP	A	位相補償コンデンサ接続: REF Voltage ブロックで生成された基準電圧と LED 端子電圧を Error AMP で比較し出力します。位相補償用にフィルタを接続してください。
8	ADIM	A	DC 調光設定: ADIM 端子に入力する電圧により、ISET 端子電圧を変更することができます。PWM 調光のみをご使用の場合は、ADIM 端子を REG 端子とショートしてください。
9	ISET	A	LED 電流設定用抵抗接続: ISET 端子と GND 端子間に抵抗 (R_{ISET}) を接続することにより、LED 電流 (I_{LED}) を設定することが可能です。
10	LGND	P	大電流グラウンド 1: カレントドライバ (LED1、LED2、LED3、LED4 端子) の GND です。
11	LED1	P	LED カソード接続 1: LED 駆動用カレントドライバ ch 1 のオープンドレイン出力です。LED のカソードに接続してご使用ください。
12	LED2	P	LED カソード接続 2: LED 駆動用カレントドライバ ch 2 のオープンドレイン出力です。LED のカソードに接続してご使用ください。
13	LED3	P	LED カソード接続 3: LED 駆動用カレントドライバ ch 3 のオープンドレイン出力です。LED のカソードに接続してご使用ください。
14	LED4	P	LED カソード接続 4: LED 駆動用カレントドライバ ch 4 のオープンドレイン出力です。LED のカソードに接続してご使用ください。

(Note 1) **A:** 検出や基準などセンシティブな信号、**I:** 他ユニットからの入力信号、**P:** 過渡電流も含めてインピーダンスの影響を受けやすい大電流信号。

端子説明 - 続き

端子番号	端子名	信号タイプ (Note 1)	機能
15	N.C.	-	内部には接続されていません。
16	PLSET	A	スイッチングパルス数設定: PWM Duty が低い状態でも DC/DC コンバータ出力電圧を安定させるために、パルス追加機能を搭載しています。追加するスイッチングパルス数は PLSET 端子と GND 端子間に接続する容量値で設定することが可能です。
17	FAIL	O	異常出力フラグ: 保護動作の状態を FAIL 端子から出力します。この端子はオープンドレイン出力となっているため、REG 端子などに抵抗でプルアップしてご使用ください。
18	OVP	A	過電圧保護、地絡保護検出入力: OVP 端子電圧が 1.21 V 以上になると過電圧保護 (OVP) が働き、DC/DC コンバータのスイッチングを OFF します。OVP 端子電圧が 0.1 V 以下の状態が 3.56 ms 続くと、地絡保護 (SCP) が働き、DC/DC コンバータとカレントドライバがともに OFF します。
19	PGND	P	大電流グラウンド 2: DC/DC コンバータの GND です。C _{OUT} のグラウンドにご使用ください。
20	SW	P	昇圧 FET ドレイン信号: DC/DC コンバータのスイッチング信号出力です。SW 端子はインダクタ-整流ダイオード間のノードに接続してください。
21	N.C.	-	内部には接続されていません。
22	LDSW	P	ロードスイッチゲート駆動出力: ロードスイッチのゲート駆動用信号出力です。入力過電流保護が動作すると、LDSW 端子電圧 = VCC 端子電圧としてロードスイッチを OFF します。
23	CSH	A	入力電流検出入力: 入力電流を VCC-CSH 端子間に接続される入力電流検出抵抗 (R _{CSH}) で電圧変換し、CSH 端子で検出します。入力過電流保護が動作すると、ロードスイッチを OFF します。
24	VCC	P	電源電圧入力: 動作入力電圧範囲は 4.5 V ~ 48 V ですが、IC 起動時は VCC ≥ 5.5 V で起動してください。VCC 端子と GND 端子間のデカップリングコンデンサ (C _{VCC}) はできるだけ IC ピンの直近に付けてください。
-	EXP-PAD	-	EXP-PAD は基板のグラウンドと接続してください。

(Note 1) **A:** 検出や基準などセンシティブな信号、**I:** 他ユニットからの入力信号、**O:** 他ユニットへの出力信号、**P:** 過渡電流も含めてインピーダンスの影響を受けやすい大電流信号。

ブロック図

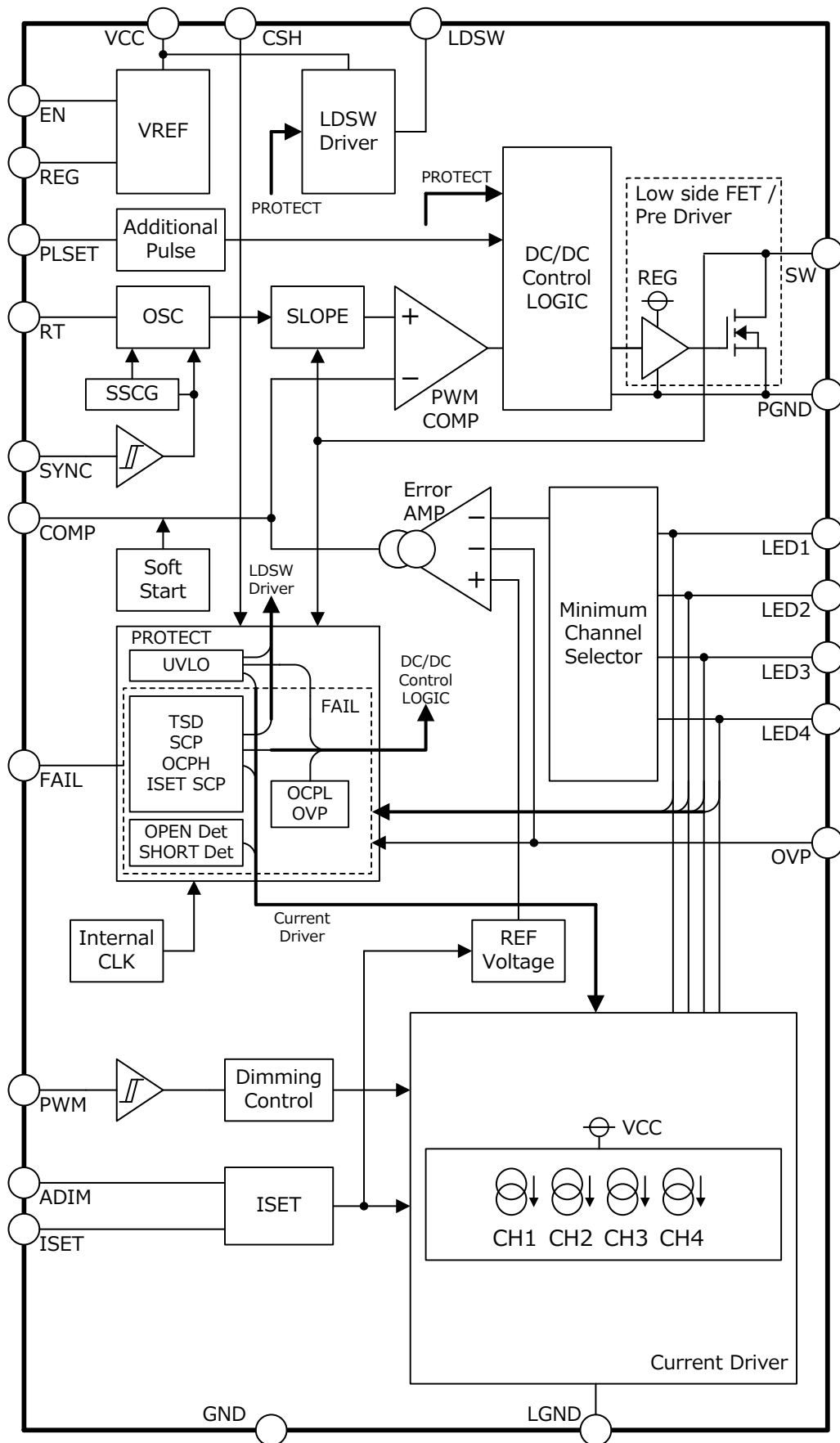


Figure 3. 内部ブロック図

各ブロック動作説明

特に記載がない場合、文章中の値は Typ 値となります。

1 VREF

内部基準電圧回路です。EN 端子を High にすることで 5 V を生成し REG 端子に出力します。REG 電圧は内部回路の電源として使用されます。また IC 外で各入力端子を High 電圧に固定する場合に使用します。REG 端子には位相補償用として [REG 容量 \(C_{REG} = 2.2 μF\)](#) の接続してください。REG 容量 (C_{REG}) が接続されていない場合、発振等の不安定動作になりますのでご注意ください。

2 LDSW Driver

入力過電流保護回路です。VCC-CSH 端子間電圧が 0.1 V 以上の状態が 10 μs 以上継続すると入力過電流保護が働き、LDSW 端子電圧 = VCC 端子電圧としてロードスイッチ (M1) を OFF します。その後、3.56 ms 経過するとロードスイッチを ON します。このとき、VCC-CSH 端子間電圧が 0.1 V 以上であれば再度ロードスイッチを OFF します。また、VCC-CSH 端子間電圧が 0.1 V 未満であれば[自己診断](#)を行い、再起動します。入力過電流保護検出時は、FAIL 端子が Low になります。VCC-LDSW 端子は IC 内部で 3 MΩ の抵抗で接続されています。IC 外で VCC-LDSW 端子間に抵抗を接続するとロードスイッチを ON できなくなる可能性があるため、VCC-LDSW 端子間に抵抗は接続しないでください。EN 端子が Low の状態で VCC 電圧を投入する際、VCC の起動速度と使用するロードスイッチの種類によっては VCC - LDSW 端子間電圧が瞬間的に開き、突入電流が流れる可能性があります。実アプリケーションで確認をお願い致します。

3 OSC (Oscillator)

発振周波数生成回路です。RT 端子とグラウンド間に発振周波数設定用抵抗 (R_{RT}) を接続することにより、[DC/DC コンバータの発振周波数 \(f_{osc}\)](#) を設定することが可能です。また、SYNC 端子に外部同期周波数 (f_{SYNC}) を入力することで、DC/DC コンバータの発振周波数を[外部同期](#)させることができます。

4 SSCG (Spread Spectrum Clock Generator)

スペクトラム拡散回路です。SYNC 端子と REG 端子をショートすることで[スペクトラム拡散機能 \(SSCG\)](#) が働きます。SSCG によって発振周波数を周期的に変化させることでノイズのピークを低減させることが可能です。SSCG による周波数の変動幅は、設定発振周波数の 100 % から 92 % です。また、発振周波数の変動周期は 2.3 kHz です。

5 SLOPE

DC/DC コンバータのスイッチングパルスのもとになるのこぎり波を生成する回路です。SLOPE 出力信号と COMP 端子電圧が比較されスイッチングパルスが生成されます。

6 Minimum Channel Selector

LED 端子電圧を検出するためのセレクト回路です。LED1 ~ LED4 端子電圧の中で、最も低い端子電圧を選択し、Error AMP に入力します。

7 Error AMP (Error Amplifier)

LED 制御電圧と LED1 ~ LED4 端子電圧の最小値を入力とする誤差増幅器です。COMP 端子に抵抗とコンデンサを接続することで[位相補償を設定](#)できます。

8 Soft Start

DC/DC コンバータのソフトスタート回路です。起動時のインダクタ電流の急峻な増加や出力電圧のオーバーシュートを抑えるための機能です。Error AMP の出力 (COMP 端子電圧) の立ち上がりをソフトスタート機能で制限することで、スイッチング Duty の変化を制御します。

9 PWM COMP (PWM Comparator)

Error AMP の出力である COMP 端子電圧と、SLOPE 出力信号を比較するコンパレータです。DC/DC コンバータのスイッチングパルスの Duty を制御します。

10 Additional Pulse

DC/DC コンバータのスイッチングパルスを追加する回路です。[パルス追加機能](#)により、PWM 調光率が低下した時にも LED 電流を安定して供給することができます。

11 DC/DC Control LOGIC

SW 端子から出力される昇圧用内蔵 Low side FET のロジックを生成する回路です。

12 Low side FET / Pre Driver

SW 端子から出力される昇圧用内蔵 Low side FET とその駆動回路です。

各ブロック動作説明 – 続き

13 Internal CLK

内部基準クロックを生成する回路です。2.3 MHz のクロックでカウンタとして使用されます。

14 Dimming Control

PWM 調光時の調光率を制御する回路です。

15 Current Driver / ISET

LED を点灯させるためのカレントドライバ回路です。ISET 端子に抵抗を接続することで [LED 電流を設定](#) することができます。

16 PROTECT

保護動作の状態を FAIL 端子から出力します。この端子はオープンドレイン出力となっているため、REG 端子に抵抗で接続してください。保護動作の状態をモニタしない場合は FAIL 端子を OPEN にするか GND に接続してください。

16.1 UVLO (Under Voltage Lockout)

低入力電圧誤動作防止回路です。VCC 端子電圧が 4.10 V 以下または REG 端子電圧が 3.95 V 以下になると、低入力電圧誤動作防止回路 (UVLO) が働き、ロードスイッチ (M1)、DC/DC スイッチングとカレントドライバがともに OFF します。VCC 端子電圧が 4.25 V 以上かつ REG 端子電圧が 4.10 V 以上になると UVLO が解除され、IC は[自己診断](#)から再起動します。UVLO 検出時、FAIL 端子の出力は変化しません。FAIL 端子を REG にプルアップしている場合は、REG の低下とともに FAIL 端子電圧も低下します。

16.2 TSDLED (Thermal Shutdown for Current Driver)

チップ上のカレントドライバ付近をモニタしている温度保護回路です。出力電流の異常によるチップ温度の上昇を防止します。チップ温度が 175 °C 以上になると温度保護回路 (TSDLED) が働き、ロードスイッチ (M1)、DC/DC スイッチング、カレントドライバが OFF します。チップ温度が 150 °C 以下になると TSDLED が解除され、IC は[自己診断](#)から再起動します。TSDLED 検出時、FAIL 端子の出力は変化しません。

16.3 TSDREG (Thermal Shutdown for REG)

チップ上の REG 端子付近をモニタしている温度保護回路です。REG 端子の異常によるチップ温度の上昇を防止します。チップ温度が 175 °C 以上になると温度保護回路 (TSDREG) が働き、REG 端子電圧、ロードスイッチ (M1)、DC/DC スイッチング、カレントドライバが OFF します。FAIL 端子を REG 端子にプルアップしている場合、REG 端子電圧の OFF とともに FAIL 端子電圧は低下し、Low 出力となります。FAIL 端子を外部電源にプルアップしている場合、FAIL 端子は High 出力となります。

チップ温度が 150 °C 以下になると TSDREG が解除され、IC は[自己診断](#)から再起動します。

16.4 OCPL (Over Current Protection for Low side)

Low side FET (SW 端子) に流れる電流が 3.6 A 以上になると過電流保護 (OCPL) が働き、DC/DC スイッチングのみを停止します。電流が 3.6 A より小さくなると過電流保護が解除され、スイッチングが再開されます。OCPL 検出時、FAIL 端子の出力は変化しません。

16.5 OVP (Over Voltage Protection)

出力過電圧保護回路です。OVP 端子電圧 (DC/DC コンバータ出力電圧の抵抗分圧) が 1.21 V 以上になると、過電圧保護回路 (OVP) が働き、DC/DC スイッチングのみを停止します。OVP 端子電圧が 1.16 V 以下になると OVP が解除されます。OVP 検出時、FAIL 端子の出力は Low になります。

16.6 OPEN Det (LED Open Detection)

LED オープン保護回路です。LED1 ~ LED4 端子電圧のいずれかが 0.2 V 以下かつ OVP 端子電圧が 1.21 V 以上のとき、LED オープン保護 (OPEN Det) が働き、オープンとなった LED 列のみカレントドライバをラッチ OFF します。V_{EN} = Low もしくは UVLO を検出することで OPEN Det は解除されます。OPEN Det 検出時は、FAIL 端子が Low になります。

16 PROTECT – 続き

16.7 SHORT Det (LED Short Detection)

LED ショート保護回路です。LED 端子電圧が 5 V 以上の状態が 3.56 ms (カウンタ) 続くと、LED ショート保護 (SHORT Det) が働き、該当 LED 列のみカレントドライバをラッチ OFF します。ただし、SHORT Det が働く前に、LED 端子電圧が検出条件を満たさなくなるとカウンタはリセットされます。V_{EN} = Low もしくは UVLO を検出することで SHORT Det は解除されます。3.56 ms のカウンタは PWM = High 時のみカウントアップされるため、SHORT Det を検出するまでの時間は PWM Duty によって変化します。SHORT Det 検出時は、FAIL 端子が Low になります。SHORT Det は、PWM パルス幅 20 μs (MIN) 以上の時に検出可能です。

16.8 SCP (Short Circuit Protection)

地絡保護回路です。LED1 ~ LED4 端子電圧のいずれかが 0.2 V 以下もしくは OVP 端子電圧が 0.1 V 以下の状態が 3.56 ms (カウンタ) 続くと、地絡保護 (SCP) が働き、ロードスイッチ (M1)、DC/DC スwitchングとカレントドライバがともに OFF します。ただし、SCP が働く前に、各端子電圧が条件を満たさなくなるとカウンタはリセットされます。V_{EN} = Low もしくは UVLO を検出することで SCP は解除されます。SCP 検出時は、FAIL 端子は Low になります。また、地絡した LED 端子電圧 (最も低い LED 端子電圧) は V_{LEDCTL} になるように制御されるため、DC/DC コンバータはより高い電圧を出力しようとします。電源電圧条件や負荷条件によっては、SCP が働く前に OVP 端子電圧が 1.21 V 以上になり、LED オープン保護が先に動作する場合があります。この場合、地絡した LED 端子のみカレントドライバが OFF しますが、もとより地絡されているため LED は電流制御を失った状態で点灯を続けます。LED オープン保護を検出した場合でも、FAIL 端子は Low になりますので、これをモニタすることで異常検出が可能です。

16.9 OCPH (Over Current Protection for High side) / LDSW Driver

入力過電流保護回路です。VCC-CSH 端子間電圧が 0.1 V 以上の状態が 10 μs 以上継続すると入力過電流保護 (OPH) が働き、LDSW 端子電圧 = VCC 端子電圧としてロードスイッチ (M1)、DC/DC スwitchングとカレントドライバがともに OFF します。その後、3.56 ms (カウンタ) 経過するとロードスイッチを ON します。このとき、VCC-CSH 間電圧が 0.1 V 以上であれば再度ロードスイッチ、DC/DC スwitchングとカレントドライバがともに OFF します。また、VCC-CSH 間電圧が 0.1 V 未満であれば[自己診断](#)を行い、再起動します。OPH 検出時は、FAIL 端子が Low になります。再起動に伴い過電流経路上の部品には再度電流が発生し、発熱する可能性があります。発熱量に関しましては実機での確認を行ってください。

16.10 ISET 端子異常 (ISET-GND Short Protection)

ISET 端子異常保護回路です。ISET 端子に接続する抵抗値が 3.5 kΩ (ADIM = REG 時) 以下になると、ISET 端子異常保護が働き、ロードスイッチ (M1)、DC/DC スwitchングとカレントドライバがともに OFF します。ISET 端子に接続する抵抗値が 3.5 kΩ (ADIM = REG 時) より大きくなると、ISET 端子異常保護が解除され、ロードスイッチ、DC/DC スwitchングとカレントドライバがともに ON します。ISET 端子異常検出時は、FAIL 端子が Low になります。

各ブロック動作説明 - 続き

各保護機能の検出条件と検出時動作について（表中の値はすべて Typ 値です）

No.	保護機能 (ブロック名)	検出条件		検出時動作			
		[検出]	[解除]	ロード スイッチ	DC/DC スイッチング	カレント ドライバ	FAIL
1	低電圧保護 (UVLO)	$V_{CC} \leq 4.10 \text{ V}$ または $V_{REG} \leq 3.95 \text{ V}$	$V_{CC} \geq 4.25 \text{ V}$ かつ $V_{REG} \geq 4.10 \text{ V}$	OFF	OFF	OFF	High (Note 5)
2	サーマル シャットダウン LED (TSDLED)	$T_j \geq 175 \text{ }^\circ\text{C}$	$T_j \leq 150 \text{ }^\circ\text{C}$	OFF	OFF	OFF	High (Note 5)
3	サーマル シャットダウン REG (TSDREG)	$T_j \geq 175 \text{ }^\circ\text{C}$	$T_j \leq 150 \text{ }^\circ\text{C}$	OFF	OFF	OFF	High (Note 5) (Note 6)
4	過電流保護 (OCPL)	$I_{SW} \geq 3.6 \text{ A}$	$I_{SW} < 3.6 \text{ A}$	ON	OFF	ON	High (Note 5)
5	過電圧保護 (OVP)	$V_{OVP} \geq 1.21 \text{ V}$	$V_{OVP} \leq 1.16 \text{ V}$	ON	OFF	ON	Low
6	LED オープン保護 (OPEN Det)	$V_{LEDn} \leq 0.2 \text{ V}$ ^(Note 1) かつ $V_{OVP} \geq 1.21 \text{ V}$	$V_{EN} = \text{Low}$ もしくは UVLO 検出	ON	ON	検出 LED 端子のみ OFF	Latch Low
7	LED ショート保護 (SHORT Det)	$V_{LEDn} \geq 5.0 \text{ V}$ を 3.56 ms 以上検出 (Note 2)	$V_{EN} = \text{Low}$ もしくは UVLO 検出	ON	ON	検出 LED 端子のみ OFF	Latch Low
8	地絡保護 (SCP) ^(Note 3)	$V_{LEDn} \leq 0.2 \text{ V}$ もしくは $V_{OVP} \leq 0.1 \text{ V}$ を 3.56 ms 以上検出	$V_{EN} = \text{Low}$ もしくは UVLO 検出	OFF	OFF	OFF	Latch Low
9	入力過電流保護 (OCPH) ^(Note 3)	VCC-CSH 端子間電圧 $\geq 0.1 \text{ V}$ を 10 μs 以上検出	VCC-CSH 端子間電圧 $< 0.1 \text{ V}$ (Note 4)	OFF	OFF	OFF	Low
10	ISET-GND ショート保護 (ISET 端子異常)	ISET 抵抗 $\leq 3.5 \text{ k}\Omega$ (ADIM = REG 時)	ISET 抵抗 $> 3.5 \text{ k}\Omega$ (ADIM = REG 時)	OFF	OFF	OFF	Low

(Note 1) LEDn は LED1 ~ LED4 端子のいずれかを示します。

(Note 2) 少なくとも 1 ch の LED 端子電圧が $V_{LEDCTL(MIN)} \times 1.2$ 未満であること。全 ch の LED 端子電圧が 2.4 V 以上の場合、LED ショート保護は動作しません。

3.56 ms のカウンタは PWM = High 時のみカウントアップされるため、SHORT Det を検出するまでの時間は PWM Duty によって変化します。

(Note 3) 地絡保護(SCP)と入力過電流保護(OCPH)が同時に検出された場合は、入力過電流保護の動作が優先されます。

(Note 4) ロードスイッチ OFF 後、3.56 ms 経過するとロードスイッチは ON となります。このとき、VCC-CSH 間電圧 $\geq 0.1 \text{ V}$ の場合は再度ロードスイッチ、DC/DC スwitchングとカレントドライバが OFF となります。また、VCC-CSH 間電圧 $< 0.1 \text{ V}$ の場合は自己診断を行い、再起動します。

(Note 5) 任意の電圧にプルアップした場合に High 出力となります。

(Note 6) TSDREG 時に REG も OFF するため、REG 端子にプルアップした場合、FAIL 端子電圧は REG 端子電圧とともに低下します。

絶対最大定格 (Ta = 25 °C)

項目	記号	定格	単位
VCC、LDSW、CSH、SW 端子電圧	VCC、V _{LDSW} 、V _{CSH} 、V _{SW}	-0.3 ~ +50.0	V
VCC-LDSW、VCC-CSH 端子間電圧	VCC-V _{LDSW} 、VCC-V _{CSH}	-0.3 ~ +7.0	V
LED1、LED2、LED3、LED4 端子電圧	V _{LED1} 、V _{LED2} 、V _{LED3} 、V _{LED4}	-0.3 ~ +50.0	V
RT、COMP、ISET、PLSET OVP、ADIM、FAIL 端子電圧	V _{RT} 、V _{COMP} 、V _{ISET} 、 V _{PLSET} 、V _{OVP} 、V _{ADIM} 、V _{FAIL}	-0.3 ~ V _{REG}	V
EN、REG、SYNC、PWM 端子電圧	V _{EN} 、V _{REG} 、V _{SYNC} 、V _{PWM}	-0.3 ~ +7.0	V
保存温度範囲	T _{stg}	-55 ~ +150	°C
最高接合部温度	T _{jmax}	150	°C

注意 1: 印加電圧及び動作温度範囲などの絶対最大定格を超えた場合は、劣化または破壊に至る可能性があります。また、ショートモードもしくはオープンモードなど、破壊状態を想定できません。絶対最大定格を超えるような特殊モードが想定される場合、ヒューズなど物理的な安全対策を施していただけるようご検討をお願いします。

注意 2: 最高接合部温度を超えるようなご使用をされますと、チップ温度上昇により、IC 本来の性質を悪化させることにつながります。最高接合部温度を超える場合は基板サイズを大きくする、放熱用銅箔面積を大きくする、放熱板を使用するなど、最高接合部温度を超えないよう熱抵抗にご配慮ください。

熱抵抗 (Note 1)

項目	記号	熱抵抗 (Typ)		単位
		1層基板 (Note 3)	4層基板 (Note 4)	
HTSSOP-B24				
ジャンクション—周囲温度間熱抵抗	θ_{JA}	90.9	30.1	°C/W
ジャンクション—パッケージ上面中心間熱特性パラメータ (Note 2)	Ψ_{JT}	6	4	°C/W

(Note 1) JESD51-2A (Still-Air) に準拠。BD83A04EFV-M チップを使用しています。

(Note 2) ジャンクションからパッケージ (モールド部分) 上面中心までの熱特性パラメータ。

(Note 3) JESD51-3 に準拠した基板を使用。

(Note 4) JESD51-5, 7 に準拠した基板を使用。

測定基板	基板材	基板寸法
1層	FR-4	114.3 mm x 76.2 mm x 1.57 mm
1層目(表面)銅箔		
銅箔パターン	銅箔厚	
実装ランドパターン + 電極引出し用配線	70 μ m	

測定基板	基板材	基板寸法	サーマルビア (Note 5)		
			ピッチ	直径	
4層	FR-4	114.3 mm x 76.2 mm x 1.6 mm	1.20 mm	Φ 0.30 mm	
1層目(表面)銅箔		2層目、3層目(内層)銅箔		4層目(裏面)銅箔	
銅箔パターン	銅箔厚	銅箔パターン	銅箔厚	銅箔パターン	銅箔厚
実装ランドパターン + 電極引出し用配線	70 μ m	74.2 mm \square (正方形)	35 μ m	74.2 mm \square (正方形)	70 μ m

(Note 5) 貫通ビア。全層の銅箔と接続する。配置はランドパターンに従う。

推奨動作条件

項目	記号	動作範囲		単位
		最小	最大	
電源電圧 ^(Note 1)	VCC	4.5	48.0	V
DC/DC 発振周波数範囲 (SSCG = OFF)	f _{OSC}	200	2420	kHz
PWM 周波数範囲 ^(Note 2)	f _{PWM}	0.1	25.0	kHz
ADIM 入力電圧範囲 ^(Note 3)	V _{ADIM}	0.4	V _{REG}	V
外部同期周波数範囲 ^(Note 4)	f _{SYNC}	200 もしくは f _{OSC} × 0.9 の高い方	700 もしくは f _{OSC} × 1.1 の低い方	kHz
外部同期パルス Duty 範囲 ^(Note 5)	f _{SDUTY}	40	60	%
LED 電流設定範囲 ^(Note 6)	I _{LED}	20	120	mA
動作温度	Topr	-40	+125	°C

(Note 1) IC 起動時は UVLO 解除電圧以上 とする必要がありますので、寄生抵抗による電源降下を考慮し VCC ≥ 5.5 V で起動してください。

VCC(MIN) = 4.5 V は IC 単体動作が可能な VCC の最小値であり、接続する LED 負荷や外付け部品によって設定できる電源電圧の最小値は変化します。

(Note 2) 一般的に調光周波数を 100 Hz より低く設定すると LED のちらつきが見えやすくなります。実機評価で確認のうえ設定してください。

(Note 3) ADIM 端子に 1.21 V 以上入力しても、IC 内部で 1.21 V に固定されます。

(Note 4) 外部同期機能を使用しない場合は SYNC 端子を V_{REG} (SSCG = ON) または GND (SSCG = OFF) に接続してください。

(Note 5) 外部同期機能を使用する場合で安定動作中に外部同期状態から内部発振周波数へ切り替えることはできません。

(Note 6) 1 ch 当たりの電流量です。最高接合部温度 (T_{jmax}) を超えないような LED 電流を設定してください。

動作条件 (外付け定数範囲)

項目	記号	動作範囲			単位
		最小	標準	最大	
REG 容量	C _{REG}	1.0	2.2	4.7	μF
LED 電流設定抵抗	R _{ISET}	11	-	53	kΩ
発振周波数設定抵抗	R _{RT}	4.6	-	51.0	kΩ
PLSET 容量	C _{PLSET}	-	-	10	nF
入力容量 1	C _{VCC}	1 ^(Note 7)	-	-	μF
入力容量 2	C _{INVCC} ^(Note 8)	10 ^(Note 7)	-	-	μF
出力容量	C _{OUT}	20 ^(Note 7)	-	100	μF

(Note 7) コンデンサの容量は温度特性、DC バイアス特性等を考慮して最小値を下回らないように設定してください。

(Note 8) C_{INVCC} は C_{IN} と C_{VCC} の合算値を意味します。

電氣的特性

(特に指定のない限り VCC = 12 V、Ta = -40 °C ~ +125 °C)

項目	記号	規格値			単位	条件
		最小	標準	最大		
回路電流	I _{CC}	-	-	10	mA	V _{EN} = 5 V, V _{SYNC} = 0 V, V _{PWM} = 0 V, C _{IN} = 10 μF, RT = OPEN, ISET = OPEN V _{ADIM} = V _{REG} , LEDn-GND間抵抗 = 10 kΩ
スタンバイ電流	I _{ST}	-	0	10	μA	V _{EN} = Low
[VREF 部]						
基準電圧	V _{REG}	4.7	5.0	5.3	V	I _{REG} = -5 mA, C _{REG} = 2.2 μF
[DC/DC コンバータ部]						
SW 端子 ON 抵抗	R _{ON_SW}	-	0.2	0.4	Ω	I _{SW} = 50 mA
LED 制御電圧	V _{LEDCTL}	0.66	0.76	0.86	V	R _{ISET} = 15.1 kΩ, V _{ADIM} = V _{REG}
COMP シンク電流	I _{COMPSINK}	150	220	290	μA	R _{ISET} = 15.1 kΩ, V _{COMP} = 1.0 V, V _{LED} = 1.5 V, V _{ADIM} = V _{REG}
COMP ソース電流	I _{COMPSOURCE}	-290	-220	-150	μA	R _{ISET} = 15.1 kΩ, V _{COMP} = 1.0 V, V _{LED} = 0 V, V _{ADIM} = V _{REG}
発振周波数 1	f _{OSC1}	306	340	374	kHz	R _{RT} = 33.3 kΩ
Max Duty 1	DUTY_MAX1	95	-	-	%	R _{RT} = 33.3 kΩ
発振周波数 2	f _{OSC2}	1980	2200	2420	kHz	R _{RT} = 4.6 kΩ
PLSET チャージ電流	I _{PLSET}	35	50	65	μA	V _{PLSET} = 0 V
PLSET セット電圧	V _{PLSET}	0.4	0.5	0.6	V	

電気的特性 - 続き

(特に指定のない限り VCC = 12 V, Ta = -40 °C ~ +125 °C)

項目	記号	規格値			単位	条件
		最小	標準	最大		
[Current Driver 部]						
LED 電流絶対ばらつき	I _{LEDn}	76.1	80.1	84.1	mA	R _{ISET} = 15.1 kΩ, V _{ADIM} = V _{REG}
LED 電流相対ばらつき ^(Note 1)	I _{LEDREL}	0	-	5	%	R _{ISET} = 15.1 kΩ, V _{ADIM} = V _{REG}
ISET-GND ショート保護抵抗	R _{ISETLIM}	-	3.5	-	kΩ	V _{ADIM} = V _{REG}
ADIM 端子入力電流	I _{ADIM}	-1.0	0	+1.0	μA	V _{ADIM} = 5 V
PWM 調光最小パルス幅	t _{PWMMIN}	0.5	-	-	μs	f _{PWM} = 100 Hz ~ 25 kHz, I _{LED} = 80.1 mA
PWM 調光周波数	f _{PWM}	0.1	-	25.0	kHz	
PWM Low 区間検出時間	t _{PWML}	21.4	28.5	35.6	ms	
[ロジック入力 (EN)]						
入力 High 電圧	V _{INH1}	2.1	-	-	V	
入力 Low 電圧	V _{INL1}	-	-	0.5	V	
入力抵抗	R _{IN1}	50	100	150	kΩ	V _{EN} = 5 V
[ロジック入力 (PWM, SYNC)]						
入力 High 電圧	V _{INH2}	2.1	-	-	V	
入力 Low 電圧	V _{INL2}	-	-	0.5	V	
入力抵抗	R _{IN2}	50	100	150	kΩ	V _{PWM} = V _{SYNC} = 5 V

(Note 1) I_{LEDREL} = (I_{LEDn(MAX)} - I_{LEDn(MIN)}) / I_{LEDn(Ave)} × 100

電気的特性 - 続き

(特に指定のない限り VCC = 12 V, Ta = -40 °C ~ +125 °C)

項目	記号	規格値			単位	条件
		最小	標準	最大		
[PROTECT 部]						
VCCUVLO 検出電圧	V _{UVLOVCC1}	3.90	4.10	4.30	V	VCC = Sweep down
VCCUVLO 解除電圧	V _{UVLOVCC2}	4.05	4.25	4.45	V	VCC = Sweep up
REGUVLO 検出電圧	V _{UVLOREG1}	3.75	3.95	4.15	V	V _{REG} = Sweep down
REGUVLO 解除電圧	V _{UVLOREG2}	3.90	4.10	4.30	V	V _{REG} = Sweep up
過電圧保護検出電圧	V _{OVPDET}	1.16	1.21	1.26	V	V _{OVP} = Sweep up
過電圧保護検出電圧 ヒステリシス幅	V _{OVPHYS}	-	50	-	mV	V _{OVP} = Sweep down
入力過電流保護検出電圧	V _{OCPH}	80	100	120	mV	VCC - V _{C_{SH}} = Sweep up
入力過電流保護解除時 LDSW 動作電圧	V _{LDSW}	4.4	5.4	6.4	V	V _{C_{SH}} = VCC VCC - V _{LDSW}
過電流保護検出電流	I _{OCP}	3.14	3.60	4.06	A	
LED オープン保護検出電圧	V _{OPEN}	0.1	0.2	0.3	V	V _{LED} = Sweep down V _{OVP} ≥ V _{OVPDET}
LED アノード地絡保護検出電圧	V _{SCP1}	0.05	0.10	0.15	V	V _{OVP} = Sweep down
LED カソード地絡保護検出電圧	V _{SCP2}	0.1	0.2	0.3	V	V _{LED} = Sweep down
LED アノード地絡保護検出 遅延時間	t _{SCP1}	2.67	3.56	4.45	ms	
LED カソード地絡保護検出 遅延時間	t _{SCP2}	2.67	3.56	4.45	ms	
LED ショート保護検出電圧	V _{SHORT}	4.7	5.0	5.3	V	V _{LED} = Sweep up
イニシャルチェック時間	t _{INICK}	5.34	7.12	8.90	ms	
FAIL 端子 ON 抵抗	R _{FAIL}	-	1.0	2.0	kΩ	I _{FAIL} = 1 mA

特性データ

(参考データ, 特に指定のない限り VCC = 12 V)

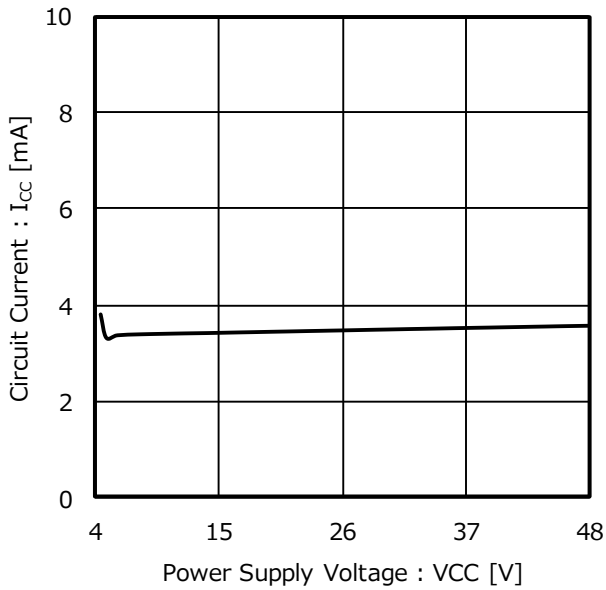


Figure 4. Circuit Current vs Power Supply Voltage

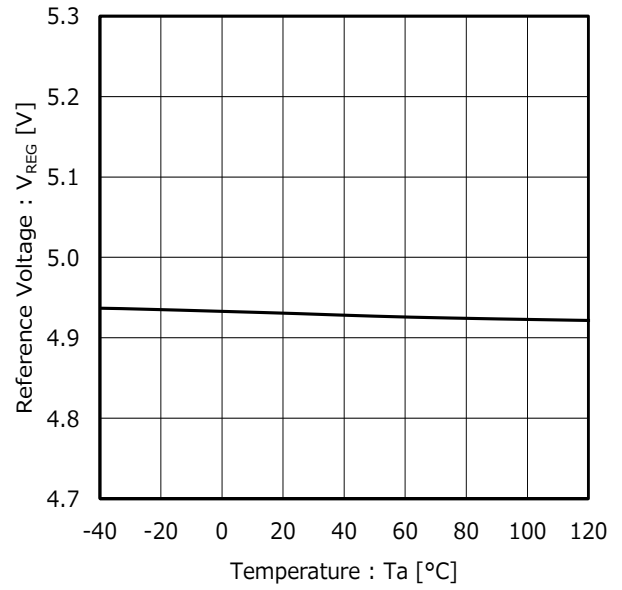


Figure 5. Reference Voltage vs Temperature

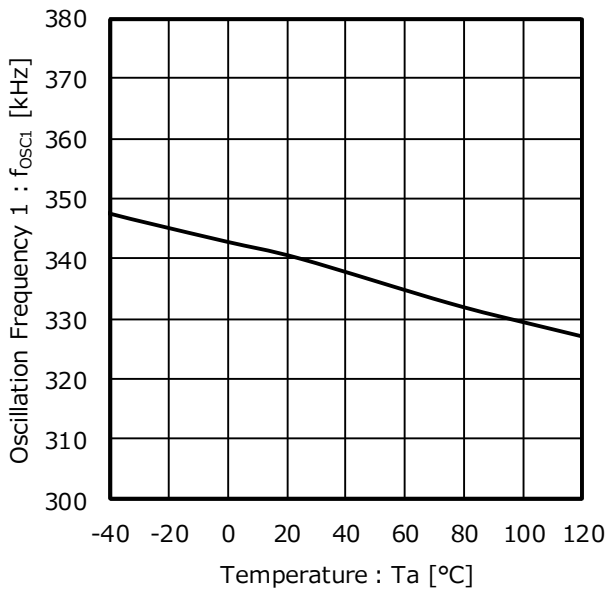


Figure 6. Oscillation Frequency 1 vs Temperature
(R_{RT} = 33.3 kΩ)

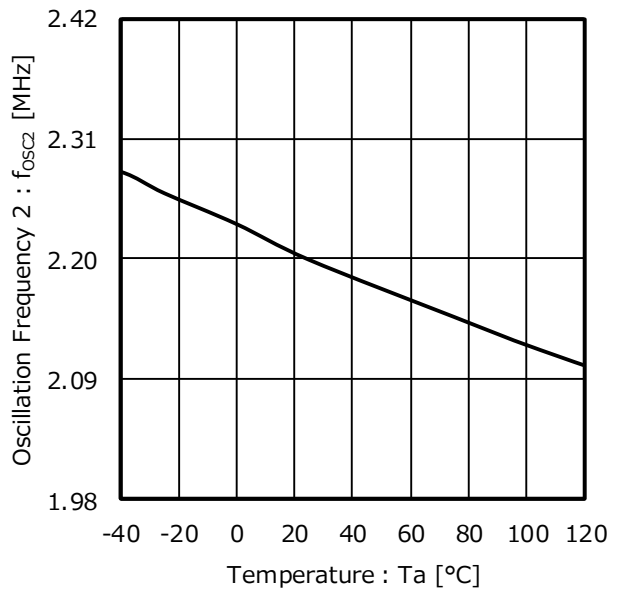


Figure 7. Oscillation Frequency 2 vs Temperature
(R_{RT} = 4.6 kΩ)

特性データ - 続き

(参考データ)

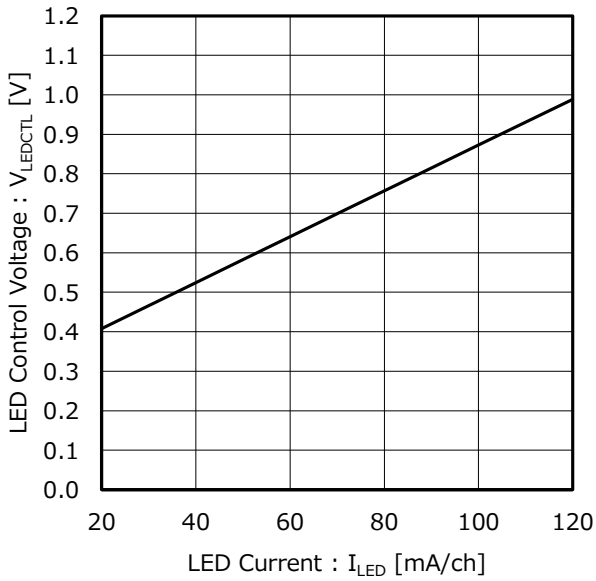


Figure 8. LED Control Voltage vs LED Current

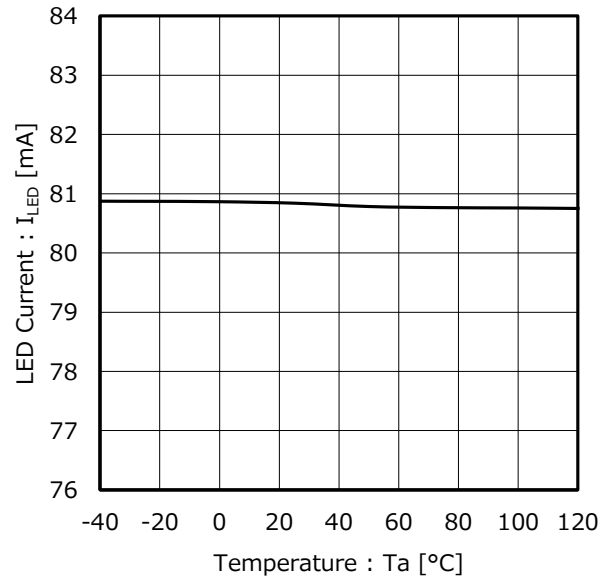


Figure 9. LED Current vs Temperature

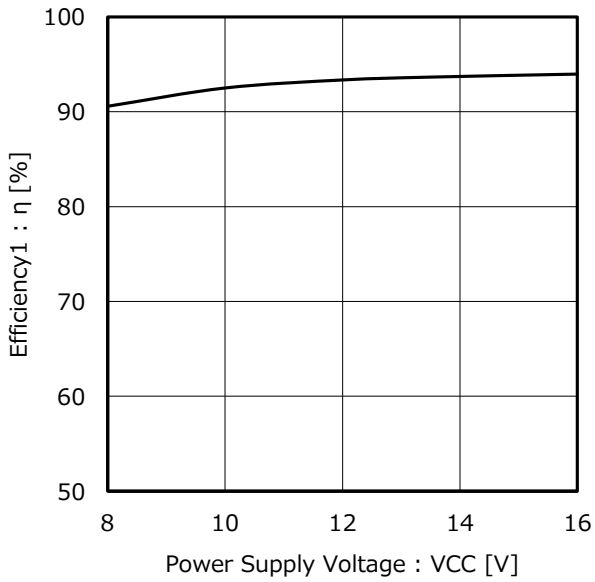


Figure 10. Efficiency1 vs Power Supply Voltage
 ($R_{RT} = 33.3 \text{ k}\Omega$, $R_{ISET} = 15.1 \text{ k}\Omega$,
 LED 直列数 = 10, LED 並列数 = 4)

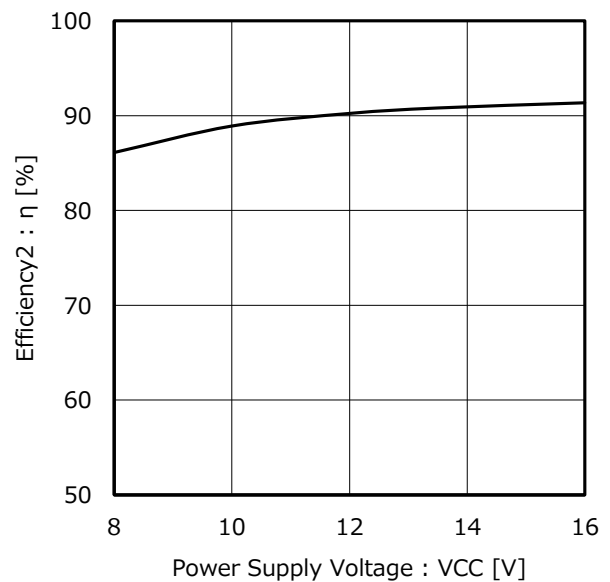


Figure 11. Efficiency2 vs Power Supply Voltage
 ($R_{RT} = 4.6 \text{ k}\Omega$, $R_{ISET} = 15.1 \text{ k}\Omega$,
 LED 直列数 = 10, LED 並列数 = 4)

機能説明

特に記載がない場合、文章中の値は Typ 値となります。

1 カレントドライバ (Current Driver)

本機種は 4 ch のカレントドライバを内蔵しています。1 ch 当たりの LED 電流設定範囲は 20 mA ~ 120 mA で、ISET 端子と GND 間の抵抗値で LED 電流を調整することができます。

[1.1 LED 電流の設定方法について](#)[1.2 Analog 調光を使用する場合](#)[1.3 PWM 調光を使用する場合](#)[1.4 PWM Low 区間検出機能について](#)[1.5 未使用 ch の LED 端子処理について](#)[1.6 120 mA を超える LED 電流を設定したい場合](#)

1.1 LED 電流の設定方法について

LED 電流 I_{LED} は次式より求めることが可能です。

$$I_{LED} = \frac{V_{ISET}}{R_{ISET}} \times 10^6 \quad [\text{mA}]$$

I_{LED} : 1 ch あたりの出力電流 (LED 電流)
(推奨動作条件 : 20 mA ~ 120 mA)

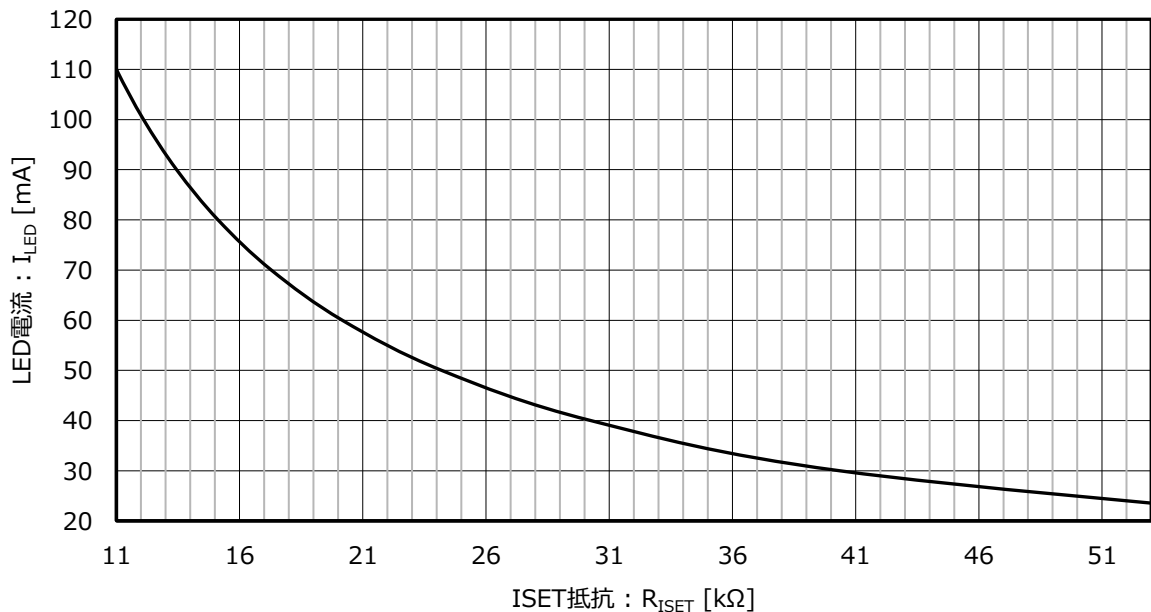
V_{ISET} : ISET 端子電圧 1.21 V
(ADIM 端子電圧 $V_{ADIM} = V_{REG}$ のとき)

R_{ISET} : LED 電流設定抵抗
(推奨動作条件 : 11 k Ω ~ 53 k Ω)

抵抗値設定例 ($V_{ADIM} = V_{REG}$)

ISET 抵抗 [k Ω]	LED 電流 [mA]
53	22.8
30	40.3
15.1	80.1
11	110.0

また、 $R_{ISET} \leq 3.5 \text{ k}\Omega$ 時には ISET 端子ショート保護検出が動作し、LED 電流の出力が停止します。

Figure 12. I_{LED} VS R_{ISET} ($V_{ADIM} = V_{REG}$)

1 カレントドライバ (Current Driver) – 続き

1.2 Analog 調光を使用する場合

ADIM 端子に入力する電圧に応じて ISET 端子電圧を調整することができます。LED 電流 I_{LED} は前述と同様に次式より求めることが可能です。

$$I_{LED} = \frac{V_{ISET}}{R_{ISET}} \times 10^6 \quad [\text{mA}]$$

ただし、 V_{ISET} は ADIM 端子電圧 V_{ADIM} によって下記の通り調整することができます。

$$V_{ISET} = 1.21 \text{ [V]} \quad (1.21 \text{ V} \leq V_{ADIM} \leq V_{REG})$$

$$V_{ISET} = V_{ADIM} \text{ [V]} \quad (0.40 \text{ V} < V_{ADIM} < 1.21 \text{ V})$$

I_{LED} : 1 ch あたりの出力電流 (LED 電流)
(推奨動作条件 : 20 mA ~ 120 mA)

V_{ISET} : ISET 端子電圧 1.21 V
(ADIM 端子電圧 $V_{ADIM} = V_{REG}$ のとき)

R_{ISET} : LED 電流設定抵抗
(推奨動作条件 : 11 k Ω ~ 53 k Ω)

V_{ADIM} : ADIM 端子入力電圧
(推奨動作条件 : 0.40 V ~ V_{REG})

注意 : R_{ISET} と ADIM 端子電圧により設定した LED 電流は 20 mA 未満に設定することができませんのでご注意ください。

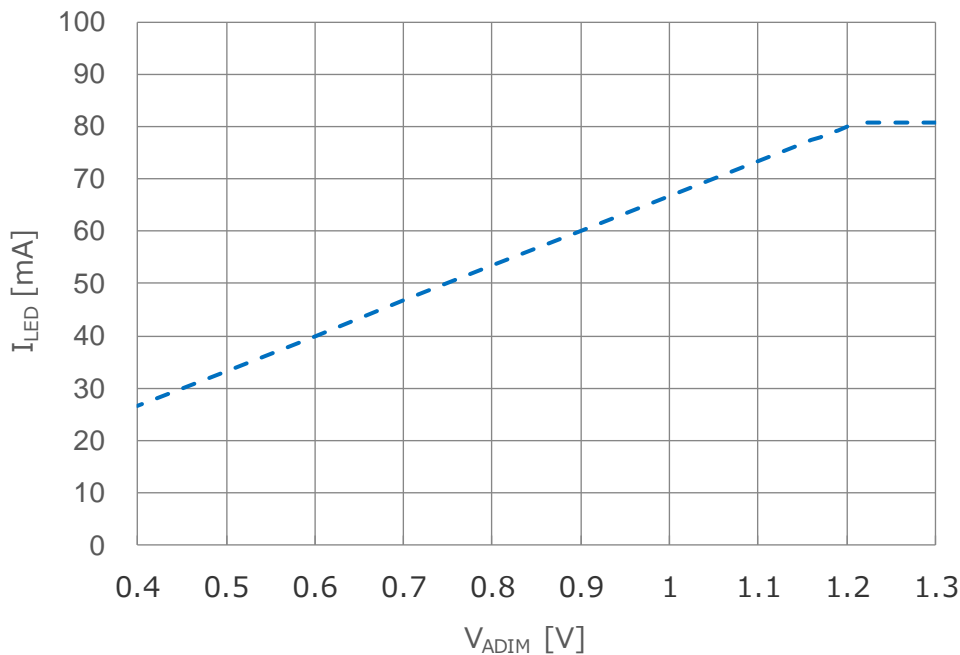


Figure 13. I_{LED} VS V_{ADIM} ($R_{ISET} = 15.1 \text{ k}\Omega$)

1.3 PWM 調光を使用する場合

PWM 端子に入力した PWM 信号の On Duty に応じて LED 電流を制御することが可能です。ただし、LED 電流の ON 時間が 0.5 μs 未満もしくは OFF 時間が 0.5 μs 未満の領域では [PWM 調光最小パルス幅](#)よりパルス時間が短くなるので定常的な使用はできません。この領域を過渡的に使用することに問題ありませんので、PWM Duty = 0 %、100 %についても設定することが可能です。

1 カレントドライバ (Current Driver) - 続き

1.4 PWM Low 区間検出機能について

$V_{EN} = High$ 状態にて PWM = High から Low に切り替わるとカウントを開始します。PWM Low 区間が 28.5 ms に到達すると、動作 OFF 状態とみなします。その後 PWM 入力が High になるとスイッチング動作 (プレ昇圧) を再開します。

1.5 未使用 ch の LED 端子処理について

本機種は 4 つの定電流回路を内蔵しています。PWM 端子を High にすることで LED へ電流供給することが可能で、ISET 端子と GND 間に抵抗を挿入することで LED 電流の設定ができます。1 列当たりの供給できる LED 電流は 20 mA ~ 120 mA です。

未使用 ch の LED 端子は 10 kΩ で GND にプルダウンしてください。

1.6 120 mA を超える LED 電流を設定したい場合

LED1 ~ LED4 端子を束ねて使用することが可能です。例えば右図のように LED1、LED2、LED3、LED4 をショートすると ISET 端子で設定した 4 倍の電流を流すことができます。

2 ch のみ束ねて使用する場合の未使用 ch (2 ch) は LED 端子ごとに抵抗を実装してください。

1 組の抵抗で複数の LED 端子に接続すると、設定値を外れ、未使用 ch と認識できない場合があります。その場合、意図しない保護機能が動作することがありますので LED 端子処理は正しく実施してください。

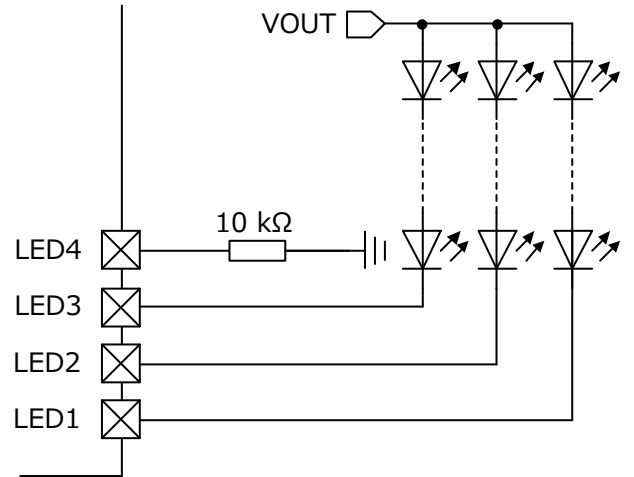


Figure 14. LED4 を未使用設定にする場合

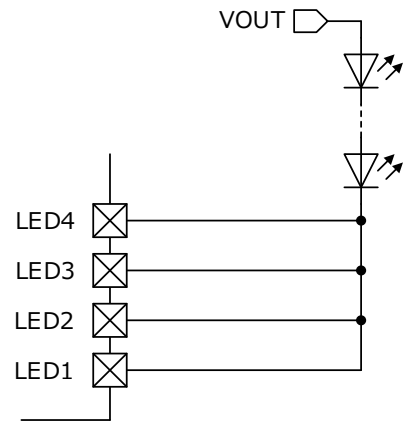


Figure 15. LED 端子ショート時アプリケーション例

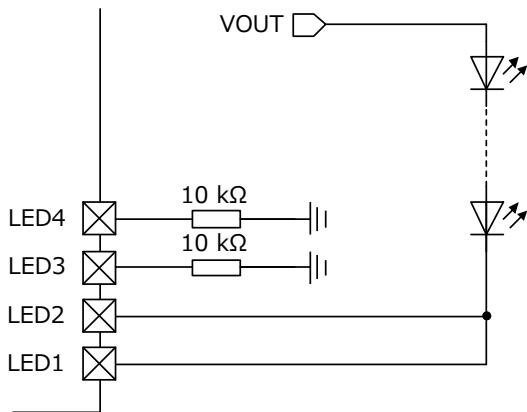


Figure 16. 複数 ch 未使用時の正しい LED 端子処理

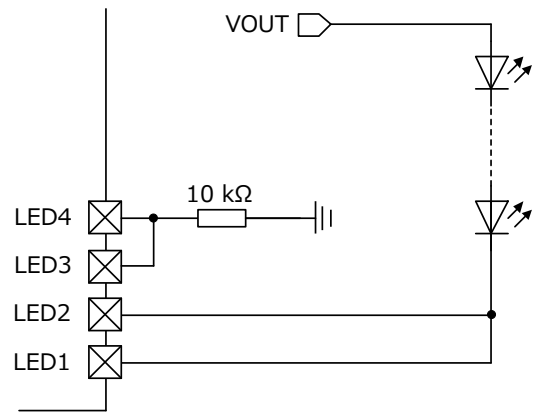


Figure 17. 複数 ch 未使用時の誤った LED 端子処理

機能説明 – 続き

特に記載がない場合、文章中の値は Typ 値となります。

2 DC/DC コンバータ

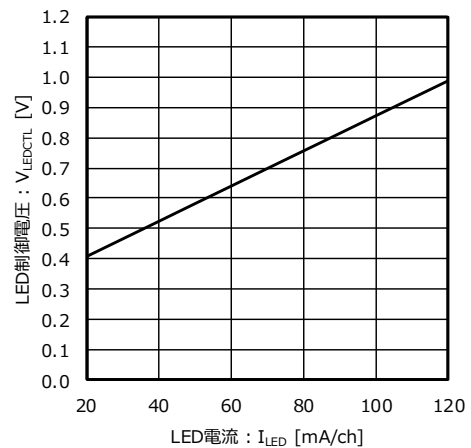
LED1 ~ LED4 端子電圧 (LED カソード電圧) の中で最も低い電圧を Minimum Channel Selector ブロックで検出し、Error AMP に入力します。Error AMP の基準電圧は、 R_{ISET} 抵抗値を基に REF Voltage ブロックで生成され、これが LED 端子制御電圧になります。Error AMP の出力は PWM COMP ブロックによって SLOPE ブロックの出力と比較され、DC/DC Control LOGIC を経て SW 端子にスイッチング信号として出力されます。

[2.1 LED 制御電圧 \$V_{LEDCTL}\$ について](#)[2.5 DC/DC コンバータの発振周波数 \$f_{osc}\$ について](#)[2.2 VCC 入力電圧と LED 直列数について](#)[2.6 パルス追加機能について](#)[2.3 LED ばらつきと直列数について](#)[2.7 外部同期/スペクトラム拡散機能 \(SSCG\) について](#)[2.4 過電圧保護機能 OVP について](#)[2.8 LSDET 機能について](#)2.1 LED 制御電圧 V_{LEDCTL} について

LED1 ~ LED4 端子電圧 (LED カソード電圧) の中で最も低い電圧が LED 制御電圧 (V_{LEDCTL}) と等しくなるように DC/DC コンバータは動作します。LED 電流 (I_{LED}) に応じて LED 制御電圧 (V_{LEDCTL}) を最適化することで電力損失を最小限に抑えることができます。

LED 制御電圧参考値 (ADIM = REG)

ISET 抵抗 R_{ISET} [k Ω]	LED 電流 I_{LED} [mA]	LED 制御電圧 V_{LEDCTL} [V]
53	22.8	0.42
30	40.3	0.52
15.1	80.1	0.76
11	110.0	0.93

Figure 18. V_{LEDCTL} VS I_{LED}

2.2 VCC 入力電圧と LED 直列数について

昇圧 DC/DC コンバータ駆動のため、出力電圧 (V_{OUT}) は入力電圧 (V_{CC}) より高くなるように LED を選定しなければいけません。

$$V_{CC(MAX)} < V_{OUT(MIN)} \quad \text{より、}$$

$$V_{CC(MAX)} < V_{f(MIN)} \times N + V_{LEDCTL(MIN)}$$

を満たす LED 直列数、Vf 特性を選定してください。

V_{CC} : 入力電圧

V_{OUT} : DC/DC コンバータ出力電圧

N : LED 直列数

V_f : LED Vf 電圧

V_{LEDCTL} : LED 制御電圧

2.3 LED ばらつきと直列数について

複数の LED 出力を動作させている場合、各列の LED アノード電圧は、DC/DC コンバータ出力 V_{OUT} に共通接続されます。LED の Vf 電圧が最も高い列の LED 端子電圧 (LED カソード電圧) が最も低くなり、これが V_{LEDCTL} になるように制御されます。したがって他の LED 端子出力は Vf ばらつき分だけ高い電圧となります。これにより LED ショート保護 ($V_{LEDn} \geq 5.0$ V) が動作してしまわないように LED 直列数、Vf 特性を選定してください。

$$N \times (V_{f(MAX)} - V_{f(MIN)}) < V_{SHORT(MIN)} - V_{LEDCTL(MAX)}$$

V_{SHORT} : LED ショート保護電圧

2 DC/DCコンバータ - 続き

2.4 過電圧保護機能 OVP について

OVP 端子には出力電圧 VOUT の抵抗分圧を入力します。OVP 端子電圧が過電圧保護検出電圧 V_{OVP} (1.21 V) 以上になると過電圧保護が動作し DC/DC コンバータのスイッチングを OFF し、その後 OVP 端子電圧が 1.16 V まで低下すると OVP は解除されます。

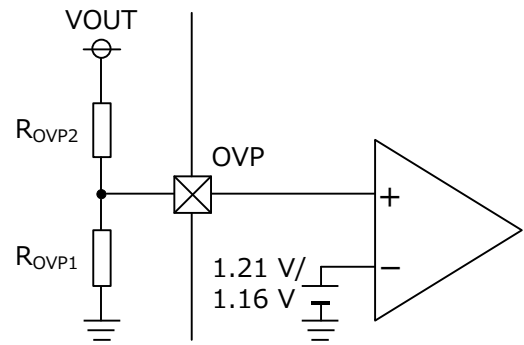


Figure 19. OVP 端子電圧設定例

$$VOUT_{OVP} = \{(R_{OVP1} + R_{OVP2}) / R_{OVP1}\} \times V_{OVP} \text{ [V]}$$

VOUT_{OVP} : 過電圧保護動作時の DC/DC コンバータ出力電圧 (VOUT)
 V_{OVP} : 過電圧保護検出電圧

2.5 DC/DC コンバータの発振周波数 f_{osc} について

RT 端子と GND 間に R_{RT} を接続することにより、DC/DC コンバータの発振周波数 (f_{OSC}) を設定することが可能です。DC/DC コンバータの発振周波数の生成は、OSC ブロックにて行われます。下記のデータと理論式を参考に、R_{RT} の抵抗を設定してください。

$$f_{OSC} = (1.132 \times 10^7 / R_{RT}) \times \alpha \text{ [kHz]}$$

f_{osc} : DC/DC コンバータの発振周波数
 1.132 × 10⁷ : 回路内部で決まる定数
 R_{RT} : RT 端子接続抵抗
 α : 補正係数

α は補正係数です。補正係数を含めた f_{OSC} と R_{RT} の関係については下図 f_{OSC} vs R_{RT} をご確認ください。f_{OSC} の設定値が推奨範囲である 200 kHz ~ 2420 kHz を超えた場合、動作の保証ができませんのでご注意ください。f_{OSC} の設定値は電気的特性のばらつき、R_{RT} のばらつき、スペクトラム拡散の ON/OFF を考慮して決定してください。

f_{OSC} 設定用 抵抗値例

R _{RT} [kΩ]	α
51	1.013
33.3	1.000
20	0.980
10	0.947
4.6	0.894

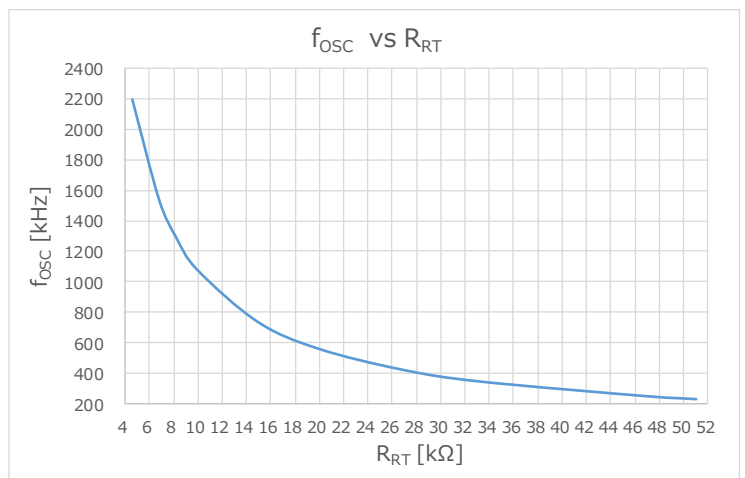


Figure 20. f_{OSC} vs R_{RT}

2 DC/DCコンバータ - 続き

2.6 パルス追加機能について

PWM Duty が低い状態でも安定した DC/DC コンバータ出力電圧と LED 電流を出力するために、パルス追加機能を搭載しています。PWM 入力信号の立ち下がり後、数パルスのスイッチングを追加出力することで出力電圧を保持し、LED を正常に点灯させることができます。パルス追加機能未使用時は PLSET 端子を OPEN にしてください。

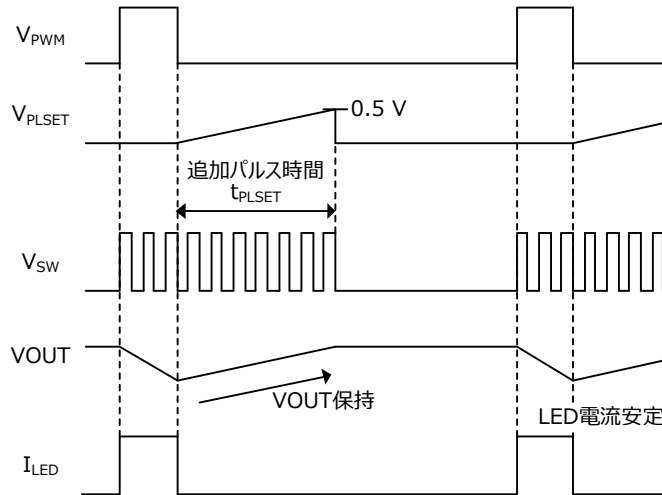


Figure 21. パルス追加機能

追加するスイッチングパルス数は PLSET 端子に接続する容量値 C_{PLSET} で設定します。追加パルス時間 t_{PLSET} は次式のように求められます。

$$t_{PLSET} = 10^{10} \times C_{PLSET} \quad [\mu\text{s}]$$

t_{PLSET} : 追加パルス時間
 C_{PLSET} : PLSET 端子容量

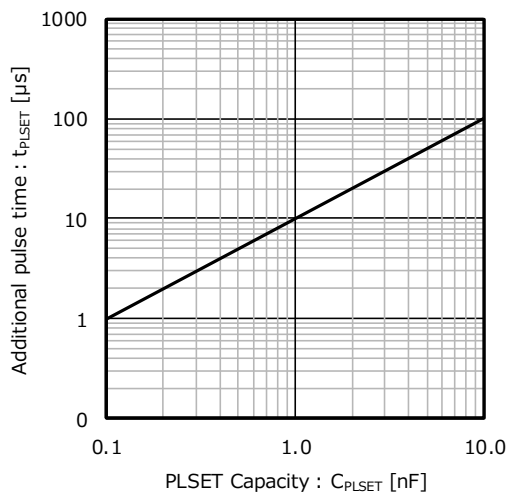


Figure 22. t_{PLSET} vs C_{PLSET}

出力電圧 V_{OUT} を保持するために必要な追加パルス時間は、調光に使用される PWM Duty の最小値だけでなく PWM 周波数、出力電圧、出力容量、LED 電流など様々な要因により変化します。お客様のご使用条件において必要な追加パルス時間の設計検証をご要望の際は担当営業までお問い合わせください。

2 DC/DCコンバータ - 続き

2.7 外部同期/スペクトラム拡散機能 (SSCG) について

SYNC 端子に入力する電圧によって3つのスイッチングモードを選択することができます。

Mode	V _{SYNC}	DC/DC スwitching周波数
1	Low	R _{RT} で決定される固定周波数モード
2	High (= V _{REG})	R _{RT} で決定される周波数をスペクトラム拡散したモード
3	パルス入力	SYNC 端子に入力された周波数に同期するモード

Mode 1:

SYNC 端子が Low に固定されている時は、[R_{RT}によって決定される固定の周波数](#)で DC/DC コンバータはスイッチングします。

Mode 2:

SYNC 端子と REG 端子をショートすることでスペクトラム拡散モード (SSCG) での動作が可能です。SSCG では発振周波数を周期的に変化させることでノイズのピークを低減させることが可能です。SSCG による周波数の変動幅 (Δf) は、設定発振周波数から、設定発振周波数の-8 %となります。また、発振周波数の変動周期(t_{SSCG})は $1/(2.3 \text{ kHz})$ となります。

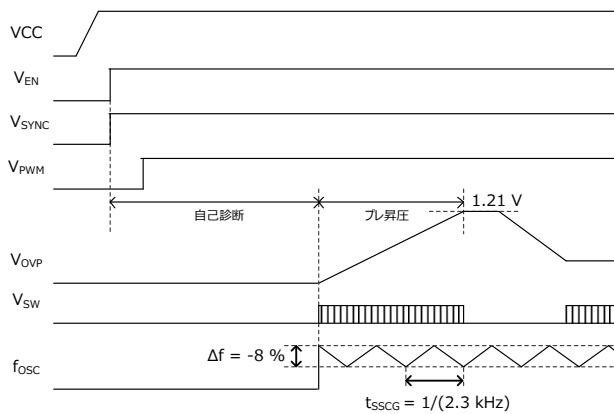


Figure 23. スペクトラム拡散機能 タイミングチャート

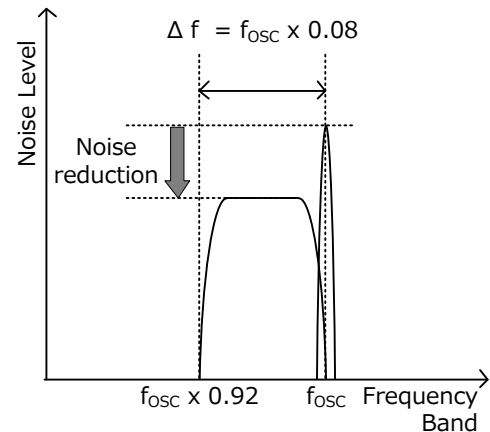


Figure 24. スペクトラム拡散機能

$$\Delta f = f_{OSC} \times 0.08$$

$$t_{SSCG} = 1/(2.3 \text{ kHz})$$

Δf : SSCG による発振周波数の変動幅

f_{OSC} : DC/DC 発振周波数

t_{SSCG} : SSCG による発振周波数の変動周期

SSCG 機能を使用しない場合は SYNC 端子と GND 端子をショートしてください。

動作の途中で SSCG 機能の ON/OFF を切り替えることはできません。

2.7 外部同期/スペクトラム拡散機能 (SSCG) について - 続き

Mode 3:

SYNC 端子に外部よりクロック信号を入力することで、内部発振周波数を外部同期させることができます。ただし以下の点にご注意ください。

- ・自己診断 (Initial Check) 時に Mode を判定しますので、EN 端子を High にする前に SYNC 端子にクロック信号を入力してください。
- ・SYNC 端子にクロック信号を入力し、EN 端子を High にした後は、内部発振と外部同期を切り替えることはできません。動作が不安定になる可能性があります。同様に EN 端子を High にした後は、外部同期の周波数を切り替えることもできません。
- ・外部同期機能をご使用の際は、RT 端子への干渉対策として、入力する外部同期周波数と同等のカットオフ周波数を持つ RC フィルタを SYNC 端子に接続し、RC フィルタの出力電圧が SYNC 端子の入力閾値を満たしているか確認をお願い致します。
- ・外部同期をご使用の際は、SSCG を使用することはできません。
- ・外部同期周波数には RT 端子で設定する発振周波数 f_{OSC} の理論値に対し、 $\pm 10\%$ の範囲内の周波数を入力してください。

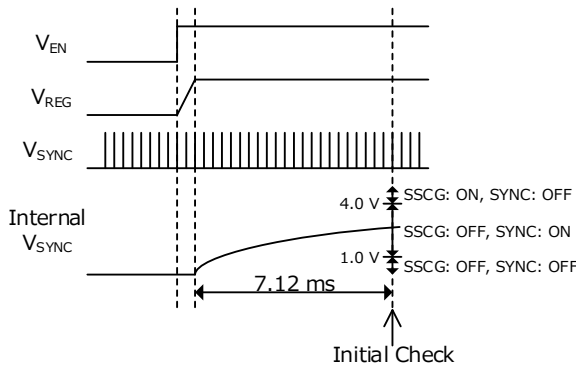


Figure 25. 同期信号 (V_{SYNC}) 入力と Mode 判定 (Initial Check) タイミング

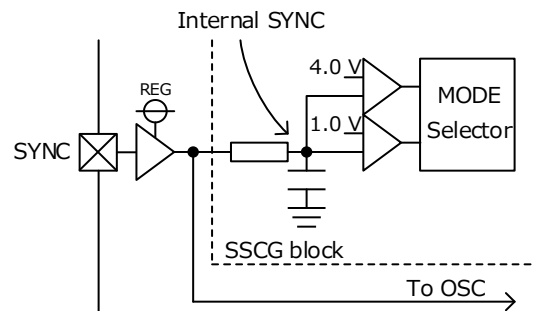


Figure 26. SYNC 端子等価回路

2.8 LSDET 機能について

LED 端子の中で一番低い LED 端子電圧が 2.4 V 以上で、DC/DC コンバータは OFF して、COMP 電圧は保持されます。一番低い LED 端子電圧が $V_{LEDCTL} \times 1.2$ 未満になると DC/DC コンバータはスイッチングを再開します。

LSDET 機能は出力が過昇圧した時に速やかに減圧することを目的としています。また通常動作に戻る直前に DC/DC コンバータのスイッチングを再開することで LED がちらつくことを防止します。

- ① LED4 端子がオープンになり、LED4 端子電圧は 0.2 V 以下となります (A)。
DC/DC コンバータ出力は LED4 端子電圧を上げようとさらに昇圧を開始する。これに連動して OVP 端子電圧も上昇します (B)。
- ② DC/DC コンバータの昇圧により OVP 端子電圧が 1.21 V に到達 (C) すると LED オープン保護が動作します。
LED オープン保護が動作すると、オープンとなっていた LED4 端子は IC 内部で REG 端子電圧 V_{REG} にプルアップされます (D)。
LED 端子の中で一番低い LED 端子電圧である LED4 端子電圧が 2.4 V 以上 (D) のため、LSDET 機能が動作します。
LSDET 機能では DC/DC コンバータを OFF し、また、COMP 電圧を保持します (E)。
- ③ DC/DC コンバータが OFF し出力電圧が降下し、OVP 端子電圧も降下します (F)。
- ④ 一番低い LED 端子電圧が $V_{LEDCTL} \times 1.2$ 未満になる (G) と DC/DC コンバータはスイッチングを再開します (H)。

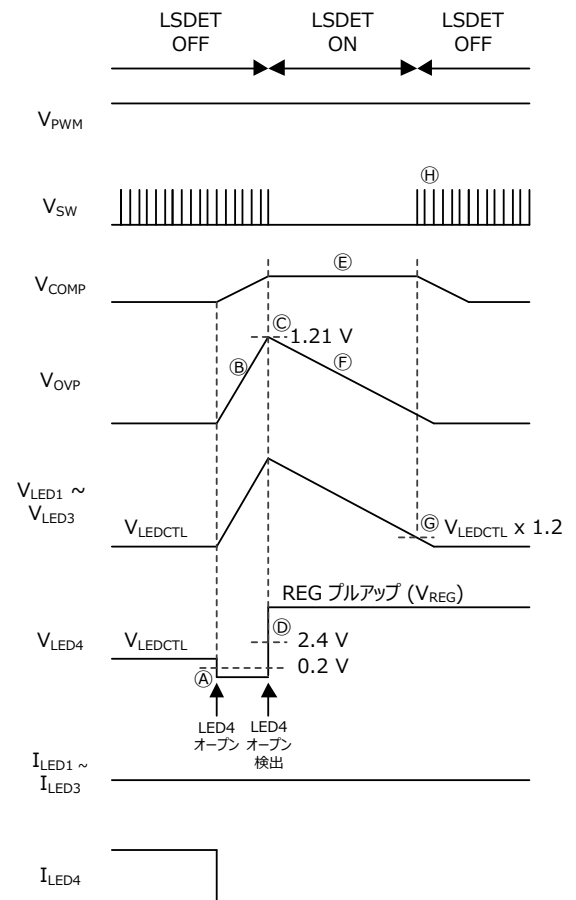


Figure 27. LED オープン時の LSDET 機能

機能説明 - 続き

特に記載がない場合、文章中の値は Typ 値となります。

3 起動シーケンスと各保護機能の有効区間

起動時のタイミングチャートと各保護機能の有効区間について下図に示します。

- ① 電源投入 : VCC 電圧の入力以降に、V_{EN} 電圧を入力してください。
- ② 自己診断 : V_{EN} 電圧の入力後、本 IC は自己診断状態となり、使用する ch の判別、外部同期 / スペクトラム拡散 (イニシャルチェック) 機能などの設定を行います。7.12 ms 後に自己診断が完了し、診断状態をラッチします。
- ③ プレ昇圧 : 自己診断後、V_{PWM} = High でプレ昇圧が開始し、7.12 ms 後にプレ昇圧が完了します。
- ④ 安定動作移行区間 : PWM 端子に入力した PWM 信号の On Duty に応じて LED 電流が流れます。スイッチングを OFF している DC/DC コンバータの出力電圧は負荷電流に応じて低下します。
- ⑤ 安定状態 : V_{LED} 電圧 (LED1 ~ LED4 の中で最も低い電圧) が LED 制御電圧 × 1.2 まで低下すると、再び DC/DC コンバータはスイッチングを行います。

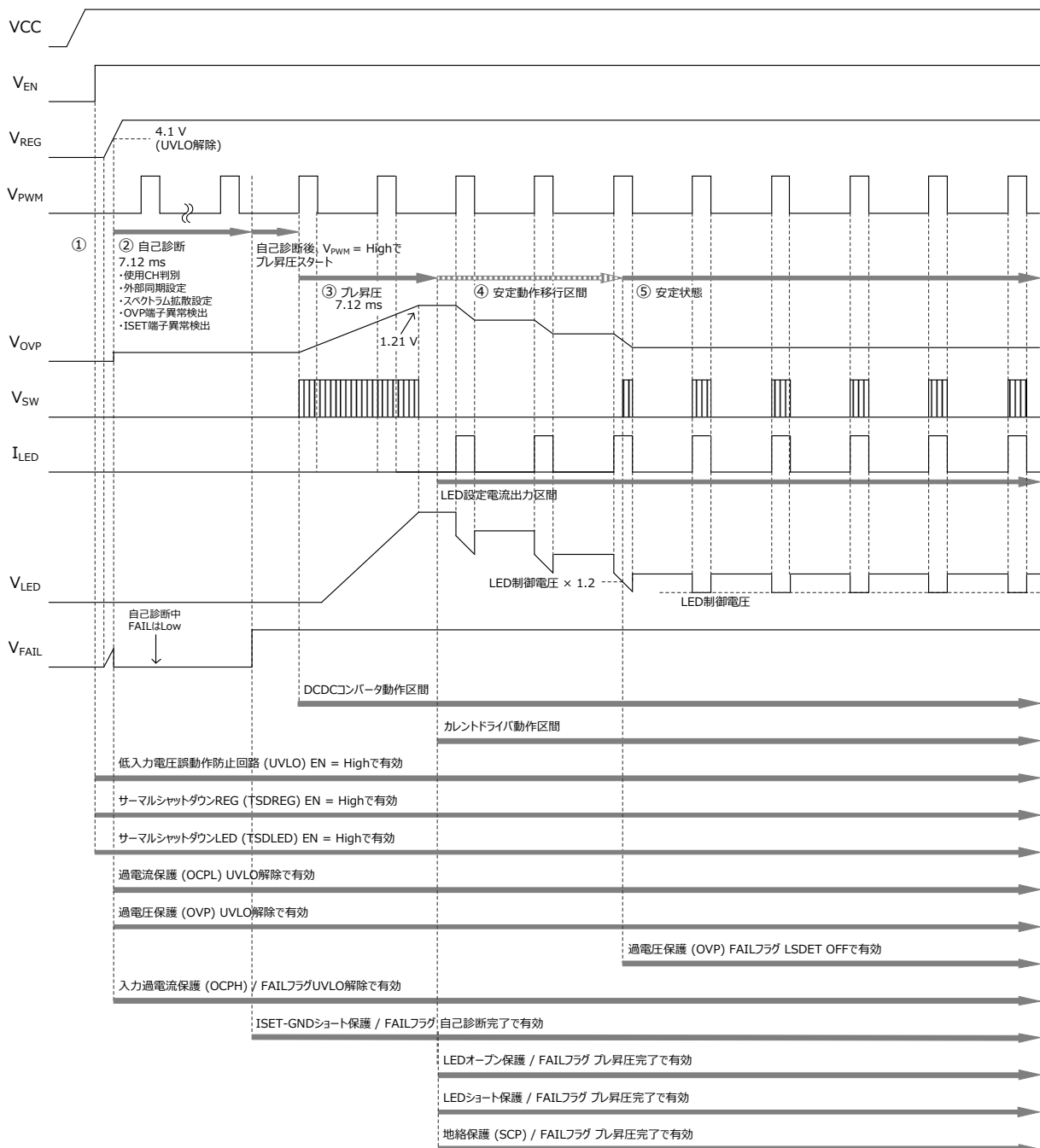


Figure 28. 起動時のタイミングチャートと各保護機能の有効区間

3 起動シーケンスと各保護機能の有効区間 - 続き

特に記載がない場合、文章中の値は Typ 値となります。

3.1 自己診断（イニシャルチェック）について

自己診断の内容は以下の通りです。

3.1.1 LED 端子 使用 / 未使用 確認

自己診断終了時の LED 端子電圧によって LED 端子の使用/未使用を確認することができます。自己診断時に LED 端子電圧が 0.2 V 以上、2.0 V 以下だと、その LED 端子は未使用と診断されます。未使用と診断されるとその LED 端子は動作せず、IC 内部で REG 端子電圧 V_{REG} にプルアップされます。正しく未使用 ch を選定するために、LED 端子に接続する容量値は 470 pF 以下にしてください。

3.1.2 SYNC 端子 設定確認

自己診断終了時の SYNC 端子電圧によって[外部同期やスペクトラム拡散機能の ON/OFF を設定](#)できます。

3.1.3 FAIL 端子 接続確認

自己診断中、FAIL 端子はオープンドレイン出力を ON (ON 抵抗 = 1 k Ω) にすることで、MCU のモニタ端子と FAIL 端子の結線を確認できます。MCU での FAIL 検出電圧に合わせてプルアップ電圧、及びプルアップ抵抗を決定してください。また REG 端子電圧ではなく、外部電源にプルアップして起動する場合、起動不良に注意が必要です。プルアップ抵抗は下記の条件を満たすようにしてください。

プルアップ電圧 (V)	外部電源の例		REG 端子電圧
	5.0	3.3	5.0
プルアップ抵抗の最小値 (k Ω)	20	10	10

3.1.4 ISET-GND ショート確認

自己診断では、[ISET 端子異常 \(ISET-GND ショート保護\)](#)と同様の条件で ISET-GND ショート確認を行います。ISET-GND ショートが確認されると、ロードスイッチ、DC/DC スイッチングとカレントドライバがともにラッチ OFF します。 $V_{EN} = \text{Low}$ もしくは UVLO を検出することでリセットされます。

3.1.5 OVP 端子 設定確認

自己診断では、OVP 端子設定の確認を行います。自己診断時の OVP 端子は、IC 内蔵抵抗 1 M Ω でプルダウンされます。OVP 端子のオープン故障が発生すると、OVP 端子電圧が 0.1 V 以下になり、ロードスイッチ、DC/DC スイッチングとカレントドライバがともにラッチ OFF します。 $V_{EN} = \text{Low}$ もしくは UVLO を検出することでリセットされます。

機能説明 - 続き

4 停止シーケンスと各保護機能の有効区間

停止時のタイミングチャートと各保護機能の有効区間について下図に示します。

- ⑤ 安定状態 : V_{LED} 電圧 (LED1 ~ LED4 の中で最も低い電圧) が LED 制御電圧 $\times 1.2$ まで低下すると、再び DC/DC コンバータはスイッチングを行います。
- ⑥ スタンバイ状態 : VCC 電圧立ち下げ前に、 V_{EN} 電圧を立ち下げてください。 V_{EN} 電圧を立ち下げることによって内部回路が停止し、スタンバイ状態となります。

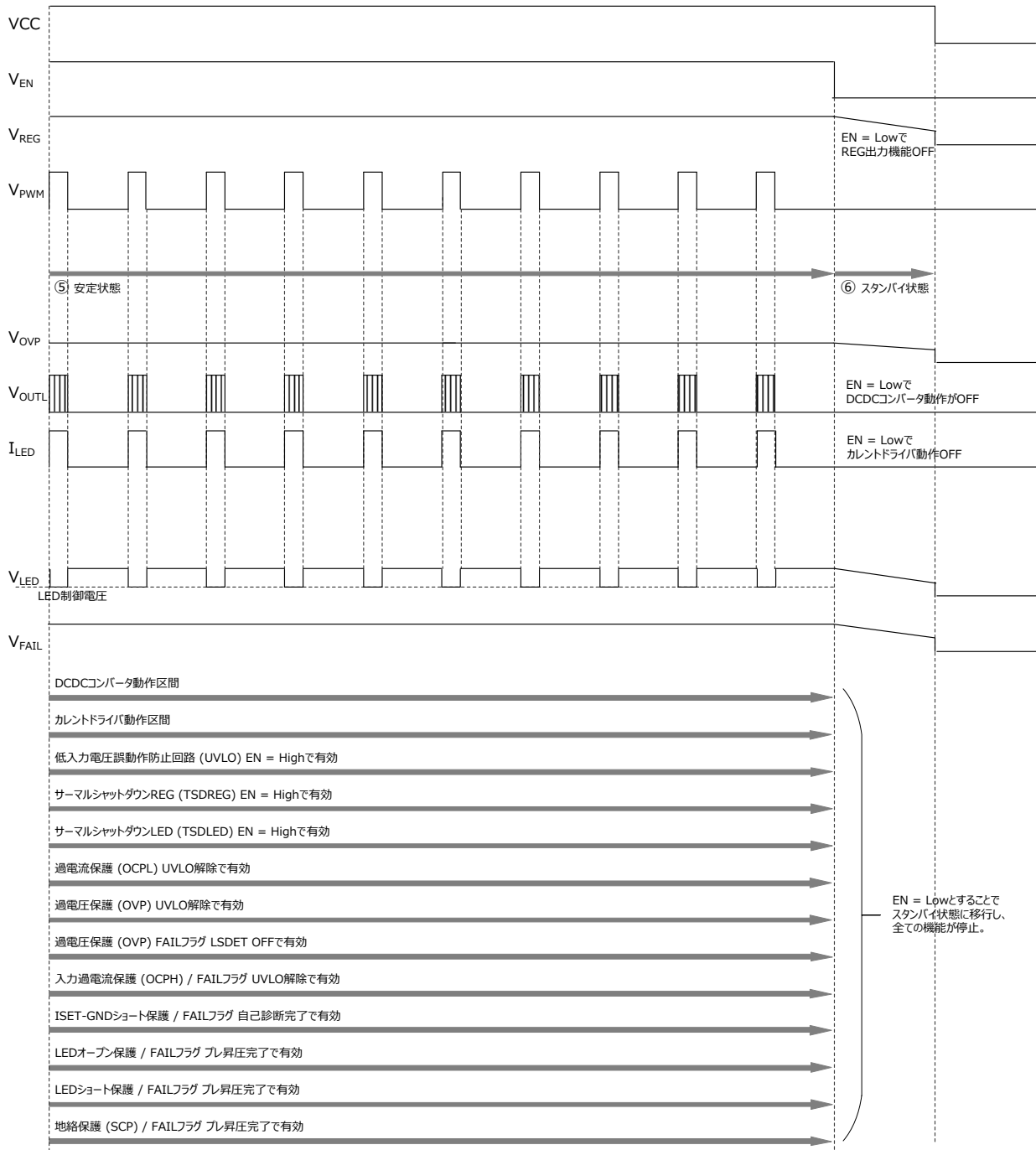


Figure 29. 停止時のタイミングチャートと各保護機能の有効区間

PCB アプリケーション回路図

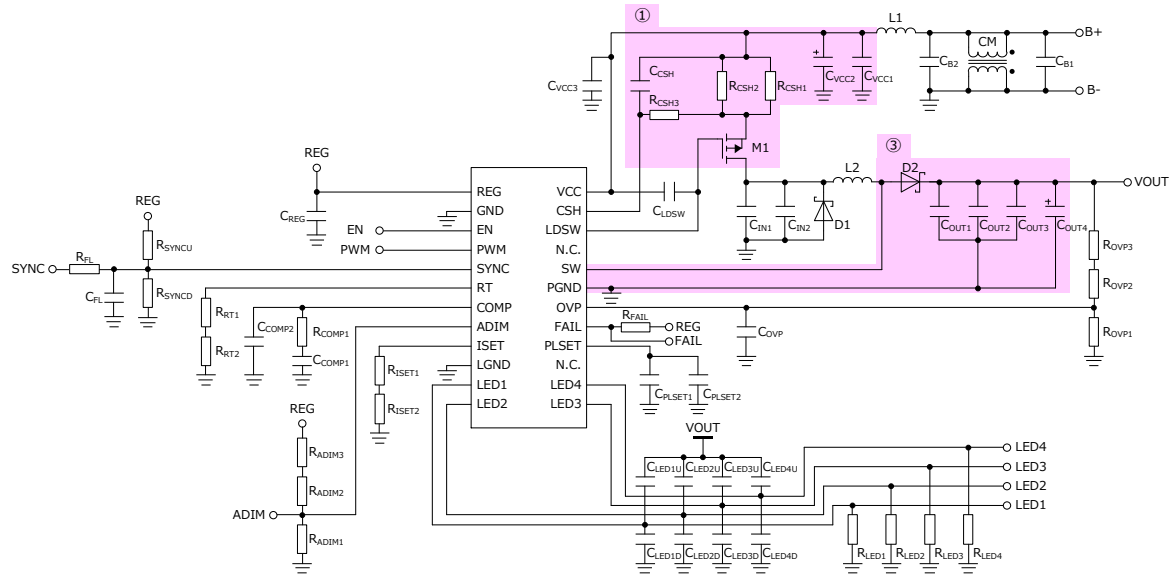


Figure 30. PCB アプリケーション回路図

- ① 電流検出抵抗 R_{CSH1} , R_{CSH2} と VCC 端子コンデンサ C_{VCC1} , C_{VCC2} 、ロードスイッチ M1 は最短になるように配置してください。また入力電流検出用の入力フィルタ R_{CSH3} , C_{CSH} は CSH 端子 (23pin) の近くに配置してください。IC と反対の面に配置し、ビアで接続しても構いません。
- ② 入力コンデンサ C_{IN1} , C_{IN2} とダイオード D1 はインダクタ L2 とロードスイッチ M1 の両方の部品と最短になるように配置してください。 C_{IN1} , C_{IN2} , D1 のグラウンドは表面層にて EXP-PAD を介して PGND 端子に接続してください。
- ③ 高周波ノイズを低減するためには、昇圧“Loop”の配線を可能な限り短くする必要があります。配線幅も必要以上に広げないでください。
 - ・SW 端子 (20pin) とインダクタ L2、ダイオード D2 のアノードは最短になるように配置してください。
 - ・D2 のカソードと出力デカップリングコンデンサ C_{OUT1} , C_{OUT2} , C_{OUT3} , C_{OUT4} は最短になるように配置してください。
 - ・出力デカップリングコンデンサ C_{OUT1} , C_{OUT2} , C_{OUT3} , C_{OUT4} と PGND 端子 (19pin) は最短になるように配置してください。
 - ・IC と各部品は、基板の同じ表面層に配置し、同じ層で接続を行うようにしてください。
- ④ IC の配置された表面層に最も近い層にグラウンドプレーンを配置してください。
- ⑤ EXP-PAD は基板グラウンドに接続してください。EXP-PAD から接続されるグラウンドパターンは放熱性向上のためできるだけ幅広く配線し、多くのビアでグラウンドプレーンに接続してください。電力損失に応じた放熱性を確保するために、EXP-PAD 直下には必要な数のサマールビアを配置しグラウンドプレーンに接続してください。
- ⑥ GND 端子 (2pin)、LGND 端子 (10pin)、PGND 端子 (19pin) は EXP-PAD を介して接続しても問題ありません。ただし、出力デカップリングコンデンサのグラウンドや PGND 端子などパワー系グラウンドはスイッチング周波数のノイズ成分を含みます。このノイズ成分を低減するためにパワー系グラウンド周辺のグラウンドパターンでは多くのビアを使ってグラウンドプレーンに接続することを推奨します。
- ⑦ REG 端子 (1pin) と GND 端子間のバイパスコンデンサ (C_{REG}) は端子にできるだけ近い位置に配置してください。
- ⑧ VOUT から LED パネルのアノードへの接続、及び LED パネルのカソードから LED1, LED2, LED3, LED4 端子への接続は、できるだけ短くしてください。寄生インダクタンス成分によっては、LED 電流が不安定になる場合があります。
- ⑨ LED パネルのカソードから LED1, LED2, LED3, LED4 端子への配線は他のアクティブラインと並走させないでください。またノイズ低減用コンデンサ (C_{LED1D} , C_{LED2D} , C_{LED3D} , C_{LED4D}) は LED 端子と最短になるように配置してください。 R_{LED1} , R_{LED2} , R_{LED3} , R_{LED4} は未使用 ch の LED 端子に接続するブルダウン抵抗で、未使用判定される LED 端子電圧の生成に必要になります。
- ⑩ PWM 機能をご使用の場合、PWM 端子 (4pin) はアクティブラインとなりますので、他のセンサラインとは近づけないでください。
- ⑪ 外部同期機能をご使用の場合、SYNC 端子 (5pin) はアクティブラインとなりますので、他のセンサラインとは近づけないでください。また RT 端子への干渉対策として、入力する外部同期周波数と同等のカットオフ周波数を持つ RC フィルタを SYNC 端子に接続し、RC フィルタの出力電圧が SYNC 端子の入力閾値を満たしているか確認をお願い致します。
- ⑫ RT 端子 (6pin)、COMP 端子 (7pin)、ADIM 端子 (8pin)、ISET 端子 (9pin)、PLSET 端子 (16pin)、OVP 端子 (18pin) に接続される R と C はできるだけ IC の近くに配置してください。IC と反対の面に配置し、ビアで接続しても構いません。
- ⑬ 自己診断時に OVP 端子電圧は 0.1 V 以上である必要があるため、 C_{OVP} を設置する際は 1000 pF 程度を目安に設置してください。
- ⑭ EN 端子が Low の状態で VCC 電圧を投入する際、VCC の起動速度と使用するロードスイッチの種類によっては VCC - LDSW 端子間電圧が瞬間的に開き、突入電流が流れる可能性があります。実アプリケーションでのご確認をお願い致します。

外付け部品一覧

Serial No.	Component Name	Component Value	Product Name	Manufacturer
1	C _{B1}	-	-	-
2	CM	Short	-	-
3	C _{B2}	-	-	-
4	L1	Short	-	-
5	C _{VCC1}	1 μ F	GCM21BR71H105KA03	murata
6	C _{VCC2}	-	-	-
7	C _{VCC3}	1 μ F	GCM21BR71H105KA03	murata
8	R _{CSH1}	15 m Ω	LTR18 Series	Rohm
9	R _{CSH2}	-	-	-
10	R _{CSH3}	100 Ω	MCR03 Series	Rohm
11	C _{CSH}	100 pF	GCM1882C1H101JA01	murata
12	C _{LDSW}	-	-	-
13	M1	60 V/36 A	SQJ457EP	VISHAY
14	C _{IN1}	10 μ F	GCM32EC71H106KA03L	murata
15	C _{IN2}	10 μ F	GCM32EC71H106KA03L	murata
16	D1	60 V/1 A	RBR1MM60ATF	Rohm
17	L2	22 μ H	CLF10060NIT-220M-D	TDK
18	D2	60 V/5 A	RB088LAM-60TF	Rohm
19	C _{OUT1}	10 μ F	GCM32EC71H106KA03L	murata
20	C _{OUT2}	10 μ F	GCM32EC71H106KA03L	murata
21	C _{OUT3}	-	-	-
22	C _{OUT4}	33 μ F	GYA1H330MCQ1GS	nichicon
23	R _{OV1}	10 k Ω	MCR03 Series	Rohm
24	R _{OV2}	330 k Ω	MCR03 Series	Rohm
25	R _{OV3}	Short	-	-
26	C _{OV1}	1000 pF	GCM1882C1H102JA01	murata
27	R _{FAIL}	100 k Ω	MCR03 Series	Rohm
28	C _{PLSET1}	1000 pF	GCM1882C1H102JA01	murata
29	C _{PLSET2}	-	-	-
30	R _{LED1}	-	-	-
31	R _{LED2}	-	-	-
32	R _{LED3}	-	-	-
33	R _{LED4}	-	-	-
34	C _{LED1U}	-	-	-
35	C _{LED2U}	-	-	-
36	C _{LED3U}	-	-	-
37	C _{LED4U}	-	-	-
38	C _{LED1D}	-	-	-
39	C _{LED2D}	-	-	-
40	C _{LED3D}	-	-	-
41	C _{LED4D}	-	-	-

外付け部品一覧 - 続き

Serial No.	Component Name	Component Value	Product Name	Manufacturer
42	C _{REG}	2.2 μ F	GCM21BR71C225KA49	murata
43	R _{FL}	-	-	-
44	C _{FL}	-	-	-
45	R _{SYNCU}	-	-	-
46	R _{SYNCD}	100 k Ω	MCR03 Series	Rohm
47	R _{RT1}	33 k Ω	MCR03 Series	Rohm
48	R _{RT2}	Short	-	-
49	R _{COMP1}	200 Ω	MCR03 Series	Rohm
50	C _{COMP1}	0.1 μ F	GCM155R11C104KA40D	murata
51	C _{COMP2}	-	-	-
52	R _{ISET1}	15 k Ω	MCR03 Series	Rohm
53	R _{ISET2}	Short	-	-
54	R _{ADIM1}	100 k Ω	MCR03 Series	Rohm
55	R _{ADIM2}	Short	-	-
56	R _{ADIM3}	-	-	-

注意：部品定数は動作条件や使用する負荷によって変化します。

アプリケーション部品選定方法

特に記載がない場合、文章中の値は連続モード時の値となります。

次の手順により、アプリケーション部品を選定してください。

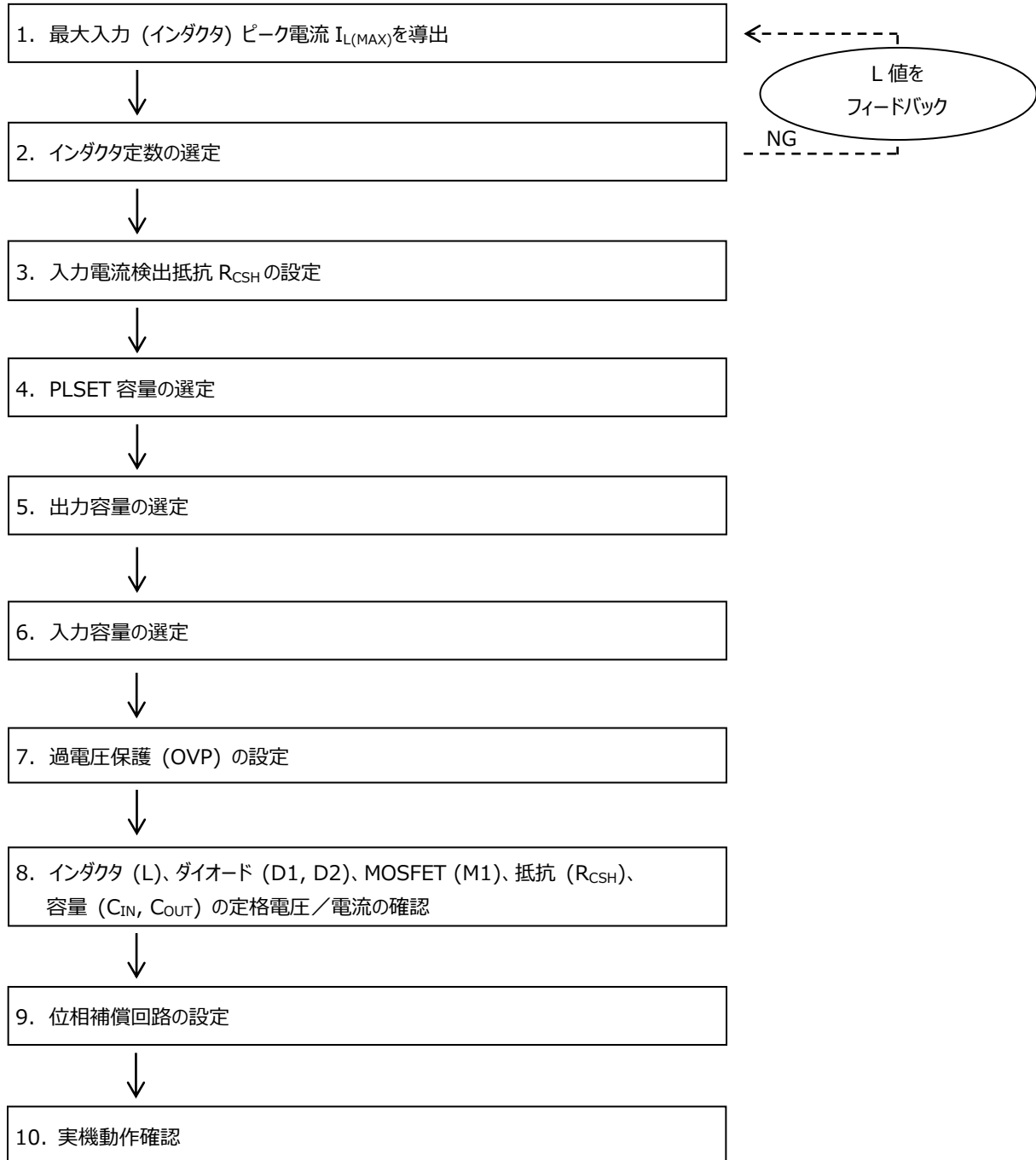


Figure 31. アプリケーション部品選定手順

アプリケーション部品選定方法 - 続き

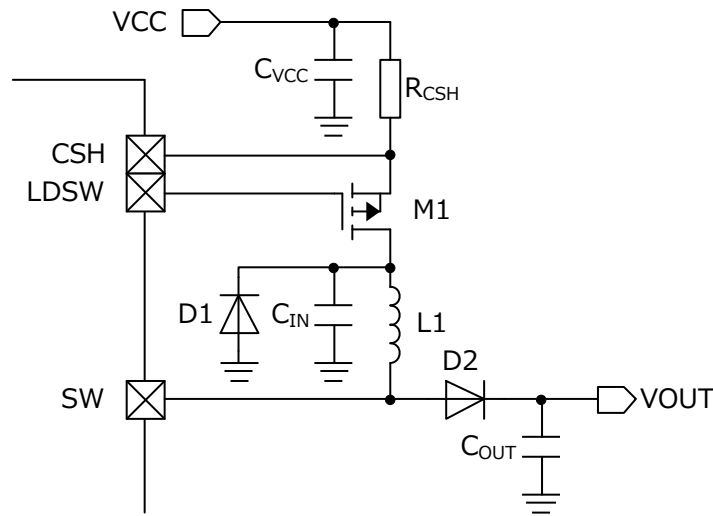
1 最大入力 (インダクタ) ピーク電流 $I_{L(MAX)}$ を導出

Figure 32. 出力アプリケーション回路図

1.1 最大出力電圧 $V_{OUT(MAX)}$ の算出

LED の V_f ばらつき、LED 段数を考慮し、 $V_{OUT(MAX)}$ を算出します。

$$V_{OUT(MAX)} = V_{f(MAX)} \times N + V_{LEDCTL(MAX)}$$

$V_{OUT(MAX)}$: 最大出力電圧
 $V_{f(MAX)}$: LED V_f 電圧の最大値
 N : LED 直列数
 $V_{LEDCTL(MAX)}$: LED 制御電圧の最大値

1.2 最大出力電流 $I_{OUT(MAX)}$ の算出

$$I_{OUT(MAX)} = I_{LED(MAX)} \times M$$

$I_{OUT(MAX)}$: 最大出力電流
 $I_{LED(MAX)}$: 1 ch あたりの LED 電流の最大値
 M : LED 並列数

1.3 最大入力 (インダクタ) ピーク電流 $I_{L(MAX)}$ の算出

$$I_{L(MAX)} = I_{LAVG(MAX)} + \frac{1}{2} \Delta I_{L(MAX)}$$

$$\left[\begin{aligned} I_{LAVG(MAX)} &= V_{OUT(MAX)} \times \frac{I_{OUT(MAX)}}{\eta \times V_{CC(MIN)}} \\ \Delta I_{L(MAX)} &= \frac{V_{CC(MIN)}}{L_{(MIN)}} \times \frac{1}{f_{OSC(MIN)}} \times \frac{V_{OUT(MAX)} - V_{CC(MIN)}}{V_{OUT(MAX)}} \end{aligned} \right.$$

$I_{L(MAX)}$: 最大入力 (インダクタ) ピーク電流
 $I_{LAVG(MAX)}$: 最大入力 (インダクタ) 平均電流
 $\Delta I_{L(MAX)}$: 最大入力 (インダクタ) 電流振幅
 $V_{CC(MIN)}$: 最小電源電圧
 η : 効率 (85 % 程度)
 $L_{(MIN)}$: インダクタンスの最小値
 $f_{OSC(MIN)}$: DC/DC 発振周波数の最小値

アプリケーション部品選定方法 - 続き

2 インダクタ定数の選定

カレントモード DC/DC コンバータの安定した連続動作を維持するためには、L (インダクタンス) 値が次の条件を満たす必要があります。

$$\frac{V_{OUT} - V_{CC}}{L \times 10^6} \leq \frac{153.3k}{R_{RT}}$$

V_{OUT}	: 出力電圧
V_{CC}	: 電源電圧
L	: インダクタンス値
R_{RT}	: RT 端子接続抵抗

L について書き換えると以下のようになります。

$$L \geq \frac{(V_{OUT} - V_{CC}) \times R_{RT}}{153.3k \times 10^6}$$

L 値のばらつきを考慮し、十分なマージンを持って設定してください。

3 入力電流検出抵抗 (R_{CSH}) の設定

$$I_{OCPH(MIN)} = \frac{V_{OCPH(MIN)}}{R_{CSH(MAX)}} > 4.06A + \frac{V_{CC(MAX)}}{L(MIN)} \times t_{OCPL}$$

となるように、 R_{CSH} 値を選定してください。

$I_{OCPH(MIN)}$: 入力過電流保護検出電流の最小値
$V_{OCPH(MIN)}$: 入力過電流保護検出電圧の最小値
$R_{CSH(MAX)}$: 入力電流検出抵抗の最大値
t_{OCPL}	: OCPL 検出遅延時間 (MAX = 150 ns)

4 PLSET 容量の選定

$$I_{OFFLOAD(MAX)} = \frac{V_{OUT(MAX)}}{R_{OVP(MIN)}} + I_{SBD(MAX)}$$

$$Q_{OFFLOSS(MAX)} = I_{OFFLOAD(MAX)} \times t_{PWMOFF(MAX)}$$

$$Q_{PWMRISE} = \frac{2.5}{f_{OSC(MIN)}} \times I_{OUT(MIN)}$$

$$Q_{PLSET(MIN)} = \frac{V_{PLSET(MIN)} \times C_{PLSET(MIN)}}{I_{PLSET(MAX)}} \times I_{OUT(MIN)}$$

$$Q_{PLSET(MIN)} > Q_{OFFLOSS(MAX)} + Q_{PWMRISE}$$

となるように、 C_{PLSET} 値を選定してください。

$I_{OFFLOAD(MAX)}$: PWM = OFF 時負荷電流の最大値
$R_{OVP(MIN)}$: 過電圧保護検出抵抗の最小値
$I_{SBD(MAX)}$: 整流ダイオードリーク電流の最大値
$Q_{OFFLOSS(MAX)}$: PWM = OFF 時消費電荷の最大値
$t_{PWMOFF(MAX)}$: PWM = OFF 時間の最大値
$Q_{PWMRISE}$: PWM 立ち上がり後不足電荷
$Q_{PLSET(MIN)}$: 追加パルス出力供給電荷の最小値
$V_{PLSET(MIN)}$: PLSET 閾値電圧の最小値
$C_{PLSET(MIN)}$: PLSET 端子容量の最小値
$I_{PLSET(MAX)}$: PLSET 充電電流の最大値
$I_{OUT(MIN)}$: 最小出力電流

アプリケーション部品選定方法 - 続き

5 出力容量の選定

出力に使用する容量コンデンサ C_{OUT} は、 V_{OUT} のリップル電圧 $V_{OUT_{PP}}$ の許容量により決定します。

$$V_{OUT_{PP}(MAX)} = \frac{V_{PLSET(MAX)} \times C_{PLSET(MAX)} \times I_{OUT(MAX)}}{I_{PLSET(MIN)} \times C_{OUT(MIN)}} + \frac{I_{OUT(MAX)} \times D_{ON(MAX)}}{C_{OUT(MIN)} \times f_{OSC(MIN)}} + I_{L(MAX)} \times R_{ESR(MAX)}$$

$V_{OUT_{PP}(MAX)}$: V_{OUT} リップル電圧の最大値	$V_{PLSET(MAX)}$: PLSET 閾値電圧の最大値
$I_{PLSET(MIN)}$: PLSET 充電電流の最小値	$C_{PLSET(MAX)}$: PLSET 端子容量の最大値
$I_{OUT(MAX)}$: 最大出力電流	$D_{ON(MAX)}$: DCDC-Duty の最大値
$C_{OUT(MIN)}$: V_{OUT} 容量の最小値	$f_{OSC(MIN)}$: DC/DC 発振周波数の最小値
$I_{L(MAX)}$: 最大入力 (インダクタ) ピーク電流	$R_{ESR(MAX)}$: 出力容量 C_{OUT} の等価直列抵抗の最大値

実際の V_{OUT} リップル電圧は、基板レイアウトや部品の特性の影響を受けます。必ず実機での確認を行い、許容リップル電圧内に収まるように、十分なマージンを考慮した容量値の設定をお願いします。設定できる C_{OUT} の最大値は 100 μF です。

6 入力容量の選定

入力容量として 10 μF 以上かつ低 ESR のセラミック・コンデンサを推奨します。この範囲外のコンデンサを選定しますと、入力電圧に過大なリップル電圧が重畳し、IC の誤動作を引き起こす可能性があります。

また、入力に使用するコンデンサ C_{IN} は、 V_{IN} のリップル電圧 $V_{IN_{PP}}$ の許容量により決定します。

7 過電圧保護 (OVP) の設定

過電圧保護(OVP)は外付け抵抗 R_{OVP1} 、 R_{OVP2} によって設定します。

OVP 端子は、1.21 V 以上になると過電圧を検知し、DC/DC スイッチングを停止します。また、OVP 端子が 1.21 V 以上かつ LED1 ~ LED4 端子電圧が 0.2 V 以下でオープン状態を検知し、回路をラッチオフします(保護機能参照)。

オープン誤検出を防ぐためには、出力電圧の最大値の抵抗分圧電圧が、オープン検出電圧の最小値を下回る必要があります。

R_{OVP1} 、 R_{OVP2} は以下の式を満たすように設定してください。

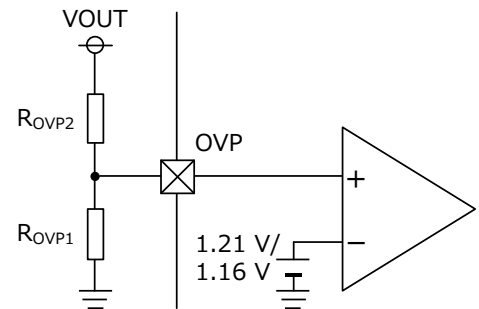


Figure 33. OVP 部アプリケーション回路図

$$V_{OUT(MAX)} \times \frac{R_{OVP1}}{(R_{OVP1} + R_{OVP2})} < V_{OVPDET(MIN)} \quad \dots \textcircled{1}$$

$V_{OUT(MAX)}$: 最大出力電圧
R_{OVP1}	: 過電圧保護検出抵抗 (GND 側)
R_{OVP2}	: 過電圧保護検出抵抗 (VCC 側)
$V_{OVPDET(MIN)}$: 過電圧保護検出電圧の最小値

例) $R_{ISET} = 15.1 \text{ k}\Omega$ 、 $V_f = 3.2 \text{ V} \pm 0.2 \text{ V}$ の LED を 8 直列で使用する場合

$$\begin{aligned} V_{OUT(MAX)} &= (3.2 + 0.2) \times 8 + V_{LEDCTL(MAX)} \\ &= 28.06 \text{ [V]} \end{aligned}$$

$$V_{OVPDET(MIN)} = 1.16 \text{ [V]}$$

R_{ISET}	: LED 電流設定用抵抗
$V_{OUT(MAX)}$: 最大出力電圧
$V_{LEDCTL(MAX)}$: LED 制御電圧の最大値
R_{OVP1}	: 過電圧保護検出抵抗 (GND 側)
R_{OVP2}	: 過電圧保護検出抵抗 (VCC 側)
$V_{OVPDET(MIN)}$: 過電圧保護検出電圧の最小値

$R_{OVP1} = 20 \text{ k}\Omega$ とすると式①より、 $R_{OVP2} > 464 \text{ k}\Omega$ にて設定していただく必要があります。

アプリケーション部品選定方法 - 続き

8 インダクタ (L)、ダイオード (D1, D2)、MOSFET (M1)、抵抗 (R_{CSH})、容量 (C_{IN}, C_{OUT}) の定格電圧/電流の確認

(Note 1)	定格電流	定格電圧	許容損失
電流検出抵抗 R _{CSH}	-	-	$> I_{OCPH(MAX)}^2 \times R_{CSH(MIN)}$
MOSFET M1	$> I_{OCPH(MAX)}$ (Note 2)	$> V_{CC(MAX)}$ (Note 3)	-
ダイオード D1 (Note 3)	(Note 4)	$> V_{CC(MAX)}$	-
入力容量 C _{IN}	-	$> V_{CC(MAX)}$	-
インダクタ L	$> I_{A(MAX)}$ (Note 5)	-	-
ダイオード D2	$> I_{A(MAX)}$ (Note 5)	$> V_{OUT_OVP(MAX)}$ (Note 6)	-
出力容量 C _{OUT}	-	$> V_{OUT_OVP(MAX)}$	-

(Note 1) 外付け部品ばらつきを考慮し、十分マージンを持った設定をしてください。

(Note 2) $I_{OCPH(MAX)} = V_{OCPH(MAX)} / R_{CSH(MIN)}$

(Note 3) ダイオード D1 を実装しない場合、入力過電流保護により MOSFET M1 が OFF すると、MOSFET M1 のドレイン側にリングングが発生します。

リングングにより MOSFET M1 のドレイン側が負電位になることで、IC が誤動作する原因となります。

入力過電流保護機能をご使用の際はダイオード D1 を実装するよう推奨いたします。

(Note 4) 尖頭順方向サージ電流定格値 $>$ 入力過電流保護検出時 D1 発生電流になるよう設定してください。

入力過電流保護検出時 D1 発生電流に関しては実機でご確認ください。

(Note 5) $I_{A(MAX)} = I_{OCPL(MAX)} + \frac{V_{CC(MAX)}}{L_{(MIN)}} \times t_{OCPL}$

t_{OCPL} : OCPL 検出遅延時間 (MAX = 150 ns)

起動時にインダクタ電流は I_{OCPL} に達するため、推奨設定は定格電流 $> I_{A(MAX)}$ になります。

ただ実機評価で破壊等が起きないことを確認したうえで定格電流 $> I_{L(MAX)}$ に設定して頂くことは可能です。

(Note 6) 直流逆方向電圧

9 位相補償回路の設定

アプリケーションの安定条件について

LED 電圧フィードバック系の安定条件は、次のようになります。

(1)ゲインが 1 (0 dB)のときの位相遅れが 150°以下(すなわち位相余裕度 30°以上)

(2)ゲインが 1 (0 dB)のときの周波数(ユニティゲイン周波数)がスイッチング周波数の 1/10 以下

ユニティゲイン周波数付近に位相進み f_z を挿入することで、位相補償により安定性を確保することができます。

また、位相遅れ $fp1$ は C_{OUT} と出力インピーダンス R_L により決まります。それぞれは、次式のようにになります。

位相進み $f_z = 1 / (2\pi \times R_{PC} \times C_{PC})$ [Hz]

位相遅れ $fp1 = 1 / (2\pi \times R_L \times C_{OUT})$ [Hz]

※ $R_L = V_{OUT} / I_{OUT}$ で算出した出力インピーダンス

f_z を 1 kHz ~ 10 kHz に設定すると良い結果が得られます。

R_L には、最大負荷時の値を代入してください。

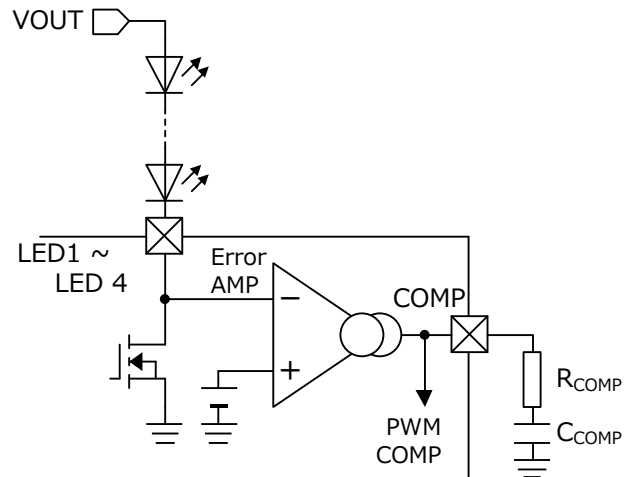


Figure 34. Error AMP ブロック アプリケーション回路図

なお、この設定は簡易的に求めたもので厳密な計算は行っておりませんので実機での調整が必要となる場合があります。

また、これらの特性は基板レイアウト、負荷条件などにより変化しますので、量産設計の際には実機での十分な確認のうえ、設定してください。

アプリケーション部品選定方法 - 続き

10 実機動作確認

上記の定数設定に関する手順や注意点に従い、定数を選定してください。またこの選定は理論計算での算出になるため、外付け部品のばらつきやその特性変化を含んだものではなく、保証するものではありません。製品の特性に影響のあるパラメータとして電源電圧や LED 電流/灯数、インダクタ、出力容量、スイッチング周波数など、実際のレイアウトパターンによっても変化しますので、必ず実機での確認を行ってください。

EMC 対策用追加部品について

下図に EMC 対策部品の例を示します。

- (1) 内蔵 FET 電流ループノイズ低減用コンデンサ
- (2) 出力電流ループノイズ低減用コンデンサ
- (3) パワーライン高周波ノイズ低減用コンデンサ
- (4) パワーラインノイズ低減用ローパスフィルタ
- (5) パワーラインノイズ低減用コモンモードフィルタ
- (6) 内蔵 FET 高周波ノイズ低減用スナバ回路
- (7) 内蔵 FET スwitching 時リングング低減用スナバ回路

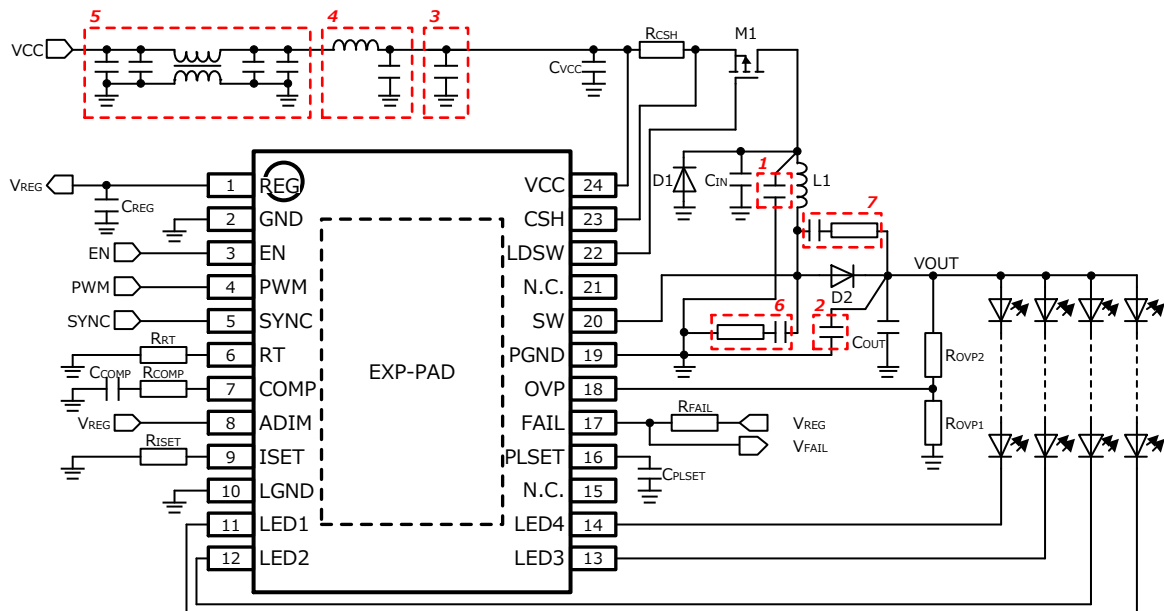


Figure 35. アプリケーション回路図参考例(EMC 対策部品含む)

PCBレイアウト時の注意

PCBレイアウトパターンは、効率やリップル特性に大きな影響を与えるため設計時に注意が必要です。昇圧構成では右図に示すような“Loop”が存在します。Loop内の部品は極力近くに配置してください(例：C_{OUT}のGNDとPGNDは近くに配置するなど)。

また、各ループ内の配線も極力低インピーダンスとなるようにしてください。

その他詳細なPCBレイアウトに関する注意点は[「P28 PCBアプリケーション回路図」](#)をご参照ください。

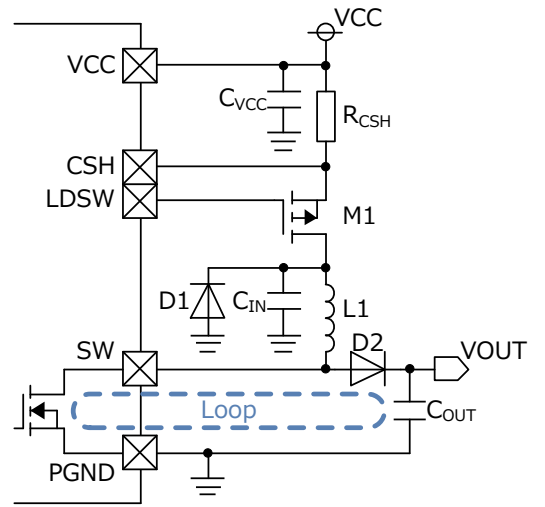


Figure 36. Circuit of DC/DC Block

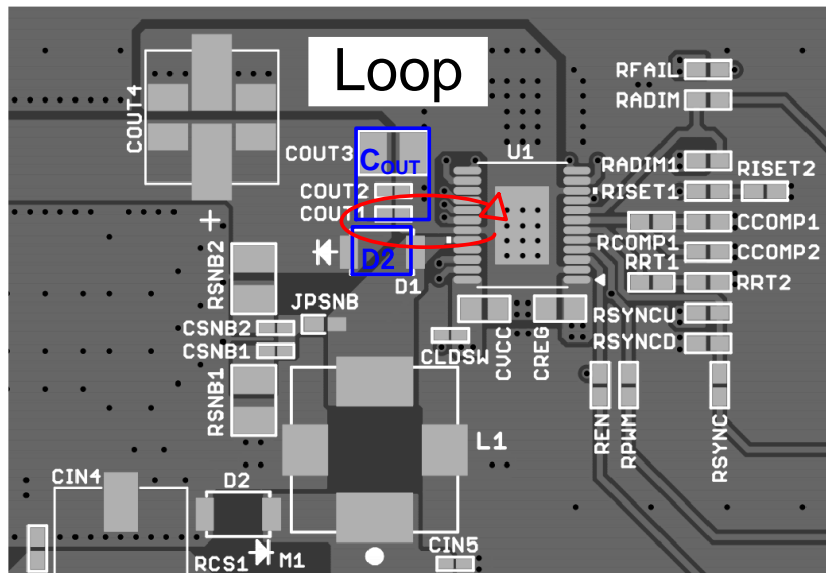


Figure 37. BD83A04EFV-M PCB TOP-layer

消費電力計算例

次の手順により、IC 消費電力の最大値を簡易的に求めることができます。お客様がご使用になる環境条件（周囲温度、放熱フィンなど）において、この消費電力によるチップ温度の上昇が T_{jmax} を超えないように、放熱対策を実施してください。

$$\begin{aligned}
 P_{C(MAX)} &= I_{CC(MAX)} \times V_{CC(MIN)} && \dots \text{①回路電力} \\
 &+ C_{ISS(MAX)} \times V_{REG(MAX)} \times f_{OSC(MAX)} \times V_{REG(MAX)} && \dots \text{②SW FET 駆動段電力} \\
 &+ \{V_{LEDCTL(MAX)} \times M + (V_{f(MAX)} - V_{f(MIN)}) \times N \times (M - 1)\} \times I_{LED(MAX)} && \dots \text{③カレントドライブ電力} \\
 &+ \frac{(V_{OUT(MAX)} - V_{CC(MIN)})}{V_{OUT(MAX)}} \times R_{ON_SW(MAX)} \times I_{LAVG(MAX)} \times I_{LAVG(MAX)} && \dots \text{④SW FET ON 時電力} \\
 &+ I_{LAVG(MAX)} \times V_{OUT(MAX)} \times \frac{1}{6} \times (T_r(MAX) + T_f(MAX)) \times f_{OSC(MAX)} && \dots \text{⑤SW FET スイッチング電力} \\
 & \left[\begin{array}{l}
 \frac{V_{OUT(MAX)} = V_{f(MAX)} \times N + V_{LEDCTL(MAX)}}{\downarrow} && \dots \text{⑥出力電圧} \\
 \frac{I_{OUT(MAX)} = I_{LED(MAX)} \times M}{\downarrow} && \dots \text{⑦出力電流} \\
 \frac{I_{LAVG(MAX)} = V_{OUT(MAX)} \times I_{OUT(MAX)} / (\eta \times V_{CC(MIN)})}{\downarrow} && \dots \text{⑧入力 (インダクタ) 平均電流}
 \end{array} \right.
 \end{aligned}$$

$P_{C(MAX)}$: IC 消費電力の最大値	N	: LED 直列数
$I_{CC(MAX)}$: 回路電流の最大値	$I_{LED(MAX)}$: 1 ch あたりの LED 電流の最大値
$V_{CC(MIN)}$: 電源電圧の最小値	$R_{ON_SW(MAX)}$: SW 端子 ON 抵抗の最大値
$C_{ISS(MAX)}$: SW FET ゲート容量の最大値	$V_{OUT(MAX)}$: 最大出力電圧
$f_{OSC(MAX)}$: 発振周波数の最大値	$T_r(MAX)$: SW 立ち上がり時間の最大値
$V_{REG(MAX)}$: 基準電圧の最大値	$T_f(MAX)$: SW 立ち下がり時間の最大値
$V_{LEDCTL(MAX)}$: LED 制御電圧の最大値	$I_{OUT(MAX)}$: 出力電流の最大値
M	: LED 並列数	$I_{LAVG(MAX)}$: 入力 (インダクタ) 平均電流の最大値
$V_{f(MAX)}$: LED Vf 電圧の最大値	η	: 効率 (85 % 程度)
$V_{f(MIN)}$: LED Vf 電圧の最小値		

消費電力計算例 - 続き

<計算例>

下記条件を例にして IC 消費電力を求めます。

$I_{CC(MAX)}$	回路電流の最大値	10 mA	$V_{f(MAX)}$	LED Vf 電圧の最大値	3.4 V
$V_{CC(MIN)}$	電源電圧の最小値	10.5 V	$V_{f(MIN)}$	LED Vf 電圧の最小値	3.0 V
$C_{ISS(MAX)}$	SW FET ゲート容量の最大値	100 pF	N	LED 直列数	8 段
$f_{OSC(MAX)}$	発振周波数の最大値	374 kHz	$I_{LED(MAX)}$	1 ch あたりの LED 電流の最大値	65 mA
$V_{REG(MAX)}$	基準電圧の最大値	5.3 V	$R_{ON_SW(MAX)}$	SW 端子 ON 抵抗の最大値	0.4 Ω
$V_{LEDCTL(MAX)}$	LED 制御電圧の最大値	0.74 V	$T_r(MAX)$	SW 立ち上がり時間	20 ns
M	LED 並列数	4 列	$T_f(MAX)$	SW 立ち下がり時間	20 ns
			η	効率 (90 % 程度)	0.9

式⑥より、

$$\begin{aligned} V_{OUT(MAX)} &= V_{f(MAX)} \times N + V_{LEDCTL(MAX)} \\ &= 3.4 \text{ V} \times 8 + 0.74 \text{ V} \\ &= 27.94 \text{ [V]} \end{aligned}$$

式⑦より、

$$\begin{aligned} I_{OUT(MAX)} &= I_{LED(MAX)} \times M \\ &= 65 \text{ mA} \times 4 \\ &= 260 \text{ [mA]} \end{aligned}$$

式⑧に式⑥、⑦で求められた値も代入すると、

$$\begin{aligned} I_{LAVG(MAX)} &= V_{OUT(MAX)} \times I_{OUT(MAX)} / (\eta \times V_{CC(MIN)}) \\ &= 27.94 \text{ V} \times 260 \text{ mA} / (0.9 \times 10.5 \text{ V}) \\ &= 0.77 \text{ [A]} \end{aligned}$$

よって、IC 消費電力の最大値 $P_{C(MAX)}$ は以下のように求められます。

$$\begin{aligned} P_{C(MAX)} &= 10 \text{ mA} \times 10.5 \text{ V} \\ &\quad + 100 \text{ pF} \times 5.3 \text{ V} \times 374 \text{ kHz} \times 5.3 \text{ V} \\ &\quad + \{0.74 \text{ V} \times 4 + (3.4 \text{ V} - 3.0 \text{ V}) \times 8 \times (4 - 1)\} \times 65 \text{ mA} \\ &\quad + \{(27.9 \text{ V} - 10.5 \text{ V}) / 27.9 \text{ V}\} \times 0.4 \Omega \times 0.77 \text{ A} \times 0.77 \text{ A} \\ &\quad + 0.77 \text{ A} \times 27.9 \text{ V} / 6 \times (20 \text{ ns} + 20 \text{ ns}) \times 374 \text{ kHz} \\ &= 1.12 \text{ [W]} \end{aligned}$$

熱抵抗 $\theta_{ja} = 30.1 \text{ }^\circ\text{C/W}$ より、最大発熱量 $\Delta t_{(MAX)}$ は以下の式で概算できます。

$$\Delta t_{(MAX)} = P_{C(MAX)} \times \theta_{ja} = 1.12 \text{ W} \times 30.1 \text{ }^\circ\text{C/W} = 33.7 \text{ [}^\circ\text{C]}$$

周囲温度が $85 \text{ }^\circ\text{C}$ の場合、最大チップ温度 $t_{C(MAX)}$ は、

$$t_{C(MAX)} = 85 \text{ }^\circ\text{C} + 33.7 \text{ }^\circ\text{C} = 118.7 \text{ [}^\circ\text{C]}$$

となります。ここで算出した $t_{C(MAX)}$ が $T_{jmax} = 150 \text{ }^\circ\text{C}$ 未満であることをご確認ください。

上記はあくまで簡易計算例であり、実際の基板条件やレイアウトによって熱抵抗の値は変化します。ここでの計算は熱設計の際の目安としてご確認ください。

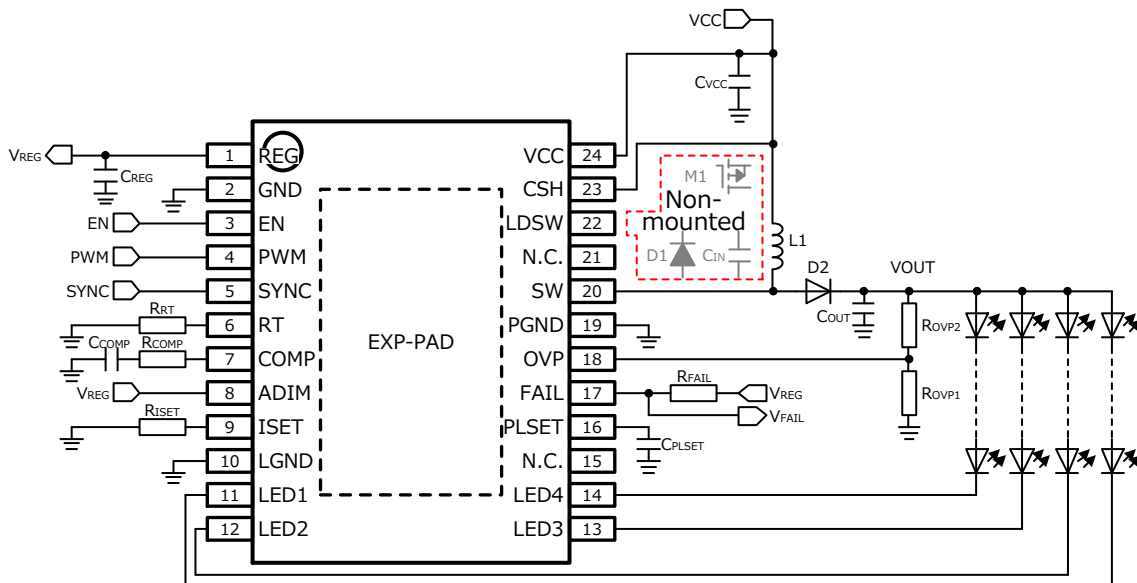
アプリケーション回路例

1 PMOS を使用しない場合の周辺回路に関して

入力側に FUSE を使用するなどロードスイッチ M1 を不要とする場合は、CSH 端子とインダクタ L1 を接続し、LDSW 端子はオープンにしてください。また FUSE の定格は I_{FUSE} 以上に設定してください。

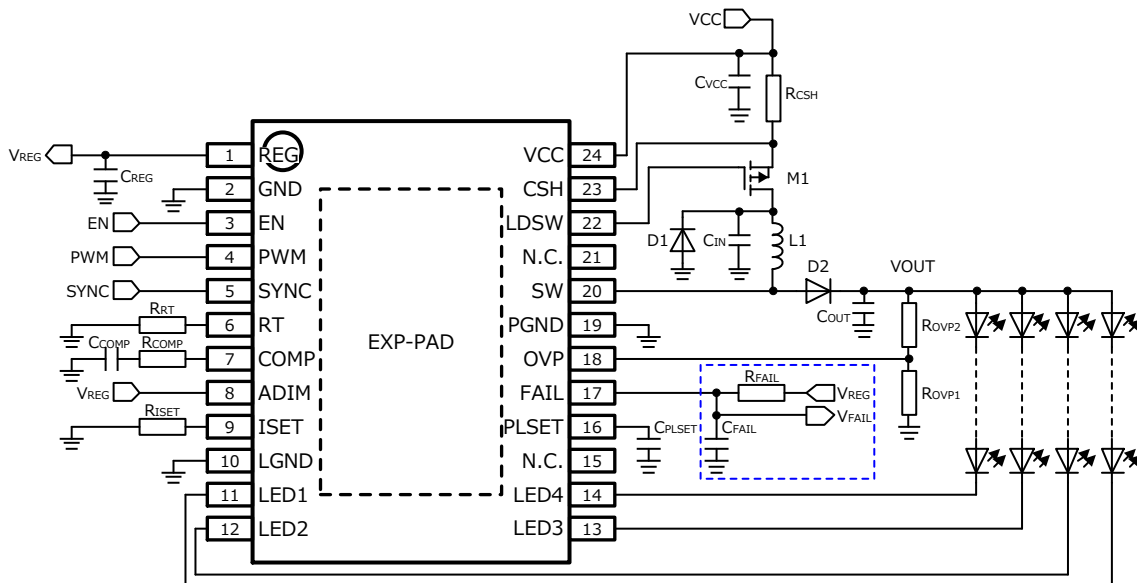
$$I_{FUSE} > 4.06 A + \frac{V_{CC(MAX)}}{L_{(MIN)}} \times t_{OCPL}$$

I_{FUSE} : FUSE 定格電流
 $V_{CC(MAX)}$: 電源電圧の最大値
 $L_{(MIN)}$: インダクタンスの最小値
 t_{OCPL} : OCPL 検出遅延時間(MAX = 150 ns)



2 マイコンでの FAIL 端子のステータス監視に関して

OCPL 機能は所定のタイマー時間、動作を停止後に再度動作を開始します。そのため FAIL 端子は異常解除されるまで、検出/解除フラグを定期的に出力します。マイコンで FAIL 端子を監視するシステム構成の場合、異常状態であるのにも関わらず、正常状態と誤判定する可能性があるため、下記のように C_{FAIL} を追加することで、異常状態には FAIL 出力を Low 固着させることが可能です。



入出力等価回路図

<p>1.REG, 24.VCC</p>	<p>2.GND, 10.LGND, 19.PGND</p>	<p>3.EN</p>
<p>4.PWM, 5.SYNC</p>	<p>6.RT</p>	<p>7.COMP</p>
<p>8.ADIM</p>	<p>9.ISET</p>	<p>11 - 14.LED1 - LED4</p>
<p>16.PLSET</p>	<p>17.FAIL</p>	<p>18.OVP</p>
<p>20.SW</p>	<p>22.LDSW</p>	<p>23.CSH</p>

※値はすべて Typ 値になります。

使用上の注意**1. 電源の逆接続について**

電源コネクタの逆接続により LSI が破壊する恐れがあります。逆接続破壊保護用として外部に電源と LSI の電源端子間にダイオードを入れるなどの対策を施してください。

2. 電源ラインについて

基板パターンの設計においては、電源ラインの配線は、低インピーダンスになるようにしてください。グラウンドラインについても、同様のパターン設計を考慮してください。また、LSI のすべての電源端子について電源-グラウンド端子間にコンデンサを挿入するとともに、電解コンデンサ使用の際は、低温で容量低下が起こることなど使用するコンデンサの諸特性に問題ないことを十分ご確認のうえ、定数を決定してください。

3. グラウンド電位について

グラウンド端子の電位はいかなる動作状態においても、最低電位になるようにしてください。また実際に過渡現象を含め、グラウンド端子以外のすべての端子がグラウンド以下の電圧にならないようにしてください。

4. グラウンド配線パターンについて

小信号グラウンドと大電流グラウンドがある場合、大電流グラウンドパターンと小信号グラウンドパターンは分離し、パターン配線の抵抗分と大電流による電圧変化が小信号グラウンドの電圧を変化させないように、セットの基準点で 1 点アースすることを推奨します。外付け部品のグラウンドの配線パターンも変動しないよう注意してください。グラウンドラインの配線は、低インピーダンスになるようにしてください。

5. 推奨動作条件について

推奨動作条件で規定される範囲で IC の機能・動作を保証します。また、特性値は電气的特性で規定される各項目の条件下においてのみ保証されます。

6. ラッシュカレントについて

IC 内部論理回路は、電源投入時に論理不定状態で、瞬間的にラッシュカレントが流れる場合がありますので、電源カップリング容量や電源、グラウンドパターン配線の幅、引き回しに注意してください。

7. セット基板での検査について

セット基板での検査時に、インピーダンスの低い端子にコンデンサを接続する場合は、IC にストレスがかかる恐れがあるので、1 工程ごとに必ず放電を行ってください。静電気対策として、組立工程にはアースを施し、運搬や保存の際には十分ご注意ください。また、検査工程での治具への接続をする際には必ず電源を OFF にしてから接続し、電源を OFF にしてから取り外してください。

8. 端子間ショートと誤装着について

プリント基板に取り付ける際、IC の向きや位置ずれに十分注意してください。誤って取り付けた場合、IC が破壊する恐れがあります。また、出力と電源及びグラウンド間、出力間に異物が入るなどしてショートした場合についても破壊の恐れがあります。

9. 未使用の入力端子の処理について

CMOS トランジスタの入力は非常にインピーダンスが高く、入力端子をオープンにすることで論理不定の状態になります。これにより内部の論理ゲートの p チャネル、n チャネルトランジスタが導通状態となり、不要な電源電流が流れます。また 論理不定により、想定外の動作をすることがあります。よって、未使用の端子は特に仕様書上でうたわれていない限り、適切な電源、もしくはグラウンドに接続するようにしてください。

使用上の注意 - 続き

10. 各入力端子について

本 IC はモノリシック IC であり、各素子間に素子分離のための P+アイソレーションと、P 基板を有しています。

この P 層と各素子の N 層とで P-N 接合が形成され、各種の寄生素子が構成されます。

例えば、下図のように、抵抗とトランジスタが端子と接続されている場合、

- 抵抗では、 $GND > (\text{端子 A})$ の時、トランジスタ(NPN)では $GND > (\text{端子 B})$ の時、P-N 接合が寄生ダイオードとして動作します。
- また、トランジスタ(NPN)では、 $GND > (\text{端子 B})$ の時、前述の寄生ダイオードと近接する他の素子の N 層によって寄生の NPN トランジスタが動作します。

IC の構造上、寄生素子は電位関係によって必然的にできます。寄生素子が動作することにより、回路動作の干渉を引き起こし、誤動作、ひいては破壊の原因ともなり得ます。したがって、入出力端子に GND (P 基板)より低い電圧を印加するなど、寄生素子が動作するような使い方をしないよう十分に注意してください。アプリケーションにおいて電源端子と各端子電圧が逆になった場合、内部回路または素子を損傷する可能性があります。例えば、外付けコンデンサに電荷がチャージされた状態で、電源端子が GND にショートされた場合などです。また、電源端子直列に逆流防止のダイオードもしくは各端子と電源端子間にバイパスのダイオードを挿入することを推奨します。

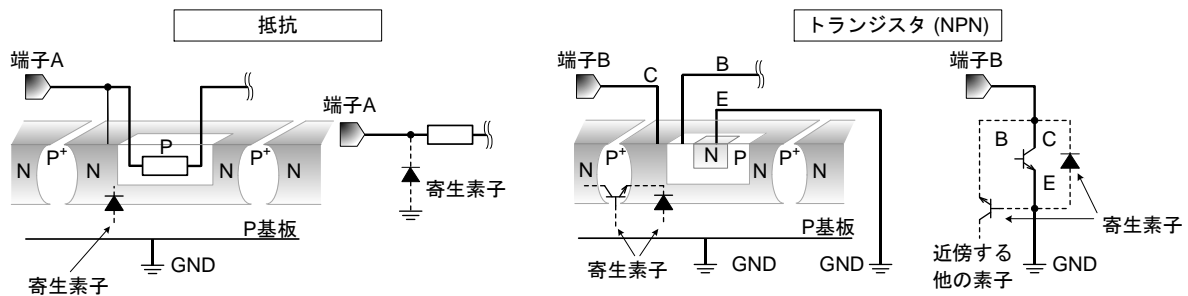


Figure 38. モノリシック IC 構造例

11. セラミック・コンデンサの特性変動について

外付けコンデンサに、セラミック・コンデンサを使用する場合、直流バイアスによる公称容量の低下、及び温度などによる容量の変化を考慮のうえ、定数を決定してください。

12. 温度保護回路について

IC を熱破壊から防ぐための温度保護回路を内蔵しております。最高接合部温度内でご使用いただけますが、万が一 最高接合部温度を超えた状態が継続すると、温度保護回路が動作し出力パワー素子が OFF します。その後チップ温度 T_j が低下すると回路は自動で復帰します。なお、温度保護回路は絶対最大定格を超えた状態での動作となりますので、温度保護回路を使用したセット設計などは、絶対に避けてください。

13. 過電流保護回路について

出力には電流能力に応じた過電流保護回路が内部に内蔵されているため、負荷ショート時には IC 破壊を防止しますが、この保護回路は突発的な事故による破壊防止に有効なもので、連続的な保護回路動作、過渡時でのご使用に対応するものではありません。

14. 機能安全について

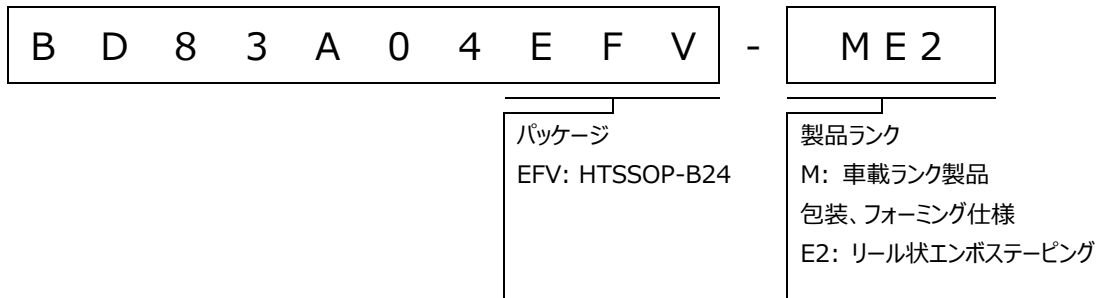
「ISO 26262 ASIL-x に準拠したプロセスで開発」とは、記載した ASIL レベルに準拠した ISO 26262 対応プロセスで開発した LSI であることを示します。

「機能安全をサポートする安全機構を搭載(ASIL-x)」とは、記載している ASIL レベルに必要な安全機構を搭載した LSI であることを示します。

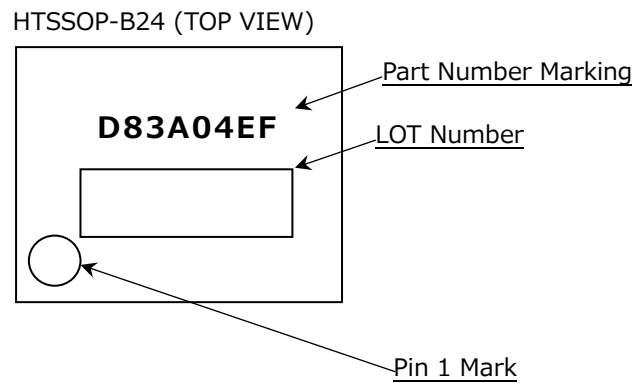
「機能安全をサポート」とは、車載向けに開発した LSI で、機能安全に関する安全分析のサポートをすることが可能であることを示します。

※「ASIL-x」の「x」は、「A」、「B」、「C」、「D」のいずれかを表します。

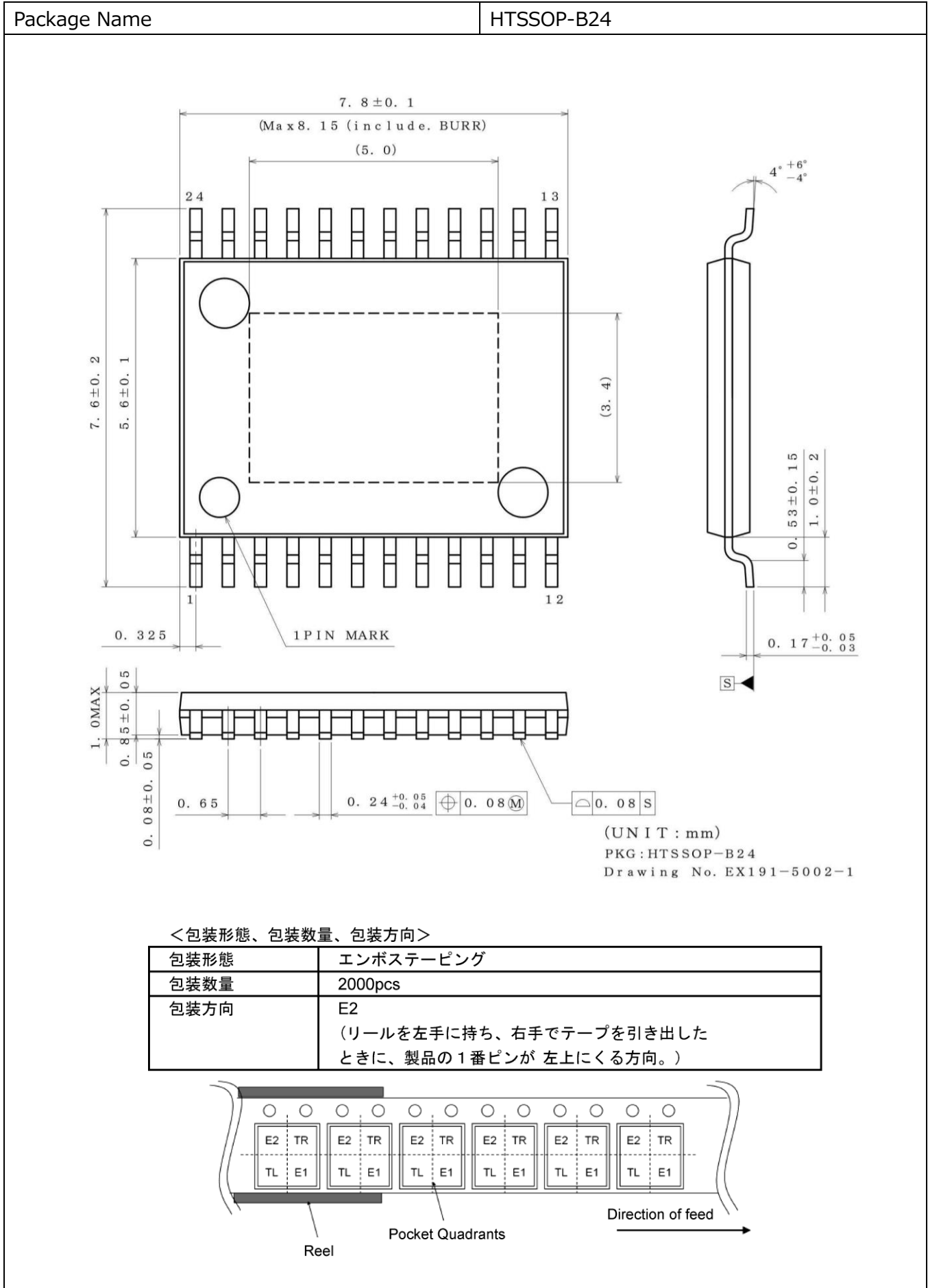
発注形名情報



標印図



外形寸法図と包装・フォーミング仕様



改訂履歴

日付	版	変更内容
2021.10.01	001	新規作成
2021.11.18	002	<p>P.11 推奨動作範囲 外部同期周波数範囲 変更前：最大：700 もしくは $f_{OSC} \times 1.1$ の高い方 変更後：最大：700 もしくは $f_{OSC} \times 1.1$ の低い方</p> <p>P.41 6pin RT, 9pin ISET の端子等価回路修正</p>
2021.11.24	003	<p>P.11 推奨動作範囲 LED 電流設定抵抗 変更前：最大 45kΩ 変更後：最大 53kΩ</p> <p>P.4 OVP 端子説明 変更前：過電圧保護、地絡保護検出 変更後：過電圧保護、地絡保護検出入力</p> <p>P.17, 18, 20 RISET 設定範囲 最大 45kΩから 53kΩに代わる変更による修正</p> <p>P.29 未実装部品 変更前：空白 変更後：“-”を記載</p>
2021.12.08	004	<p>P.2 目次内の“機能説明”項目の欠落のため、再度追記</p>

改訂履歴 - 続き

日付	版	変更内容
2022.02.17	005	<p>P.3, 4 端子説明 変更前：記号 変国語：端子名</p> <p>P.11 外付け定数範囲の入力容量の記載内容変更</p> <p>P.15 基準電圧グラフの縦軸名を修正</p> <p>P.16 LED 制御電圧、LED 電流グラフの軸名を日本語表記から英語表記に修正</p> <p>P.16 効率グラフのグラフ名を修正</p> <p>P.18 LED 電流の設定条件に関する注意文を追加</p> <p>P.19 未使用 CH 設定方法に関する誤記を修正</p> <p>P.23 スペクトラム拡散機能の変動周波数、変動周期の表現を変動周期に統一</p> <p>P.30 外付け部品一覧項目 変更前：Footprint 変更後：Product Name</p> <p>P.33 インダクタ定数の選定 変更前：\geq 変更後：\geq</p> <p>P.39 式中の単位に[]を追加</p> <p>P.39, 40 式中の数値と単位の間スペースを追加</p>
2022.08.18	006	<p>P.6, 28 EN=L で VCC 投入時に突入電流が流れる可能性があることについて注意文を追記</p> <p>P.24, 28 外部同期の RC フィルタに関する記載内容を変更、及び誤記訂正を実施</p>

ご注意

ローム製品取扱い上の注意事項

- 極めて高度な信頼性が要求され、その故障や誤動作が人の生命、身体への危険もしくは損害、又はその他の重大な損害の発生に関わるような機器又は装置（医療機器^(Note 1)、航空宇宙機器、原子力制御装置等）（以下「特定用途」という）への本製品のご使用を検討される際は事前にローム営業窓口までご相談くださいますようお願い致します。ロームの文書による事前の承諾を得ることなく、特定用途に本製品を使用したことによりお客様又は第三者に生じた損害等に関し、ロームは一切その責任を負いません。

(Note 1) 特定用途となる医療機器分類

日本	USA	EU	中国
CLASS III	CLASS III	CLASS II b	Ⅲ類
CLASS IV		CLASS III	

- 半導体製品は一定の確率で誤動作や故障が生じる場合があります。万が一、誤動作や故障が生じた場合であっても、本製品の不具合により、人の生命、身体、財産への危険又は損害が生じないように、お客様の責任において次の例に示すようなフェールセーフ設計など安全対策をお願い致します。
 - ①保護回路及び保護装置を設けてシステムとしての安全性を確保する。
 - ②冗長回路等を設けて単一故障では危険が生じないようにシステムとしての安全を確保する。
- 本製品は、下記に例示するような特殊環境での使用を配慮した設計はなされておられません。したがって、下記のような特殊環境での本製品のご使用に関し、ロームは一切その責任を負いません。本製品を下記のような特殊環境でご使用される際は、お客様におかれまして十分に性能、信頼性等をご確認ください。
 - ①水・油・薬液・有機溶剤等の液体中でのご使用
 - ②直射日光・屋外暴露、塵埃中でのご使用
 - ③潮風、Cl₂、H₂S、NH₃、SO₂、NO₂等の腐食性ガスの多い場所でのご使用
 - ④静電気や電磁波の強い環境でのご使用
 - ⑤発熱部品に近接した取付け及び当製品に近接してビニール配線等、可燃物を配置する場合
 - ⑥本製品を樹脂等で封止、コーティングしてのご使用
 - ⑦はんだ付けの後に洗浄を行わない場合(無洗浄タイプのフラックスを使用される場合は除く。ただし、残渣については十分に確認をお願いします。)又は、はんだ付け後のフラックス洗浄に水又は水溶性洗浄剤をご使用の場合
 - ⑧結露するような場所でのご使用
- 本製品は耐放射線設計はなされておられません。
- 本製品単体品の評価では予測できない症状・事態を確認するためにも、本製品のご使用にあたってはお客様製品に実装された状態での評価及び確認をお願い致します。
- パルス等の過渡的な負荷（短時間での大きな負荷）が加わる場合は、お客様製品に本製品を実装した状態で必ずその評価及び確認の実施をお願い致します。また、定常時での負荷条件において定格電力以上の負荷を印加されますと、本製品の性能又は信頼性が損なわれるおそれがあるため必ず定格電力以下でご使用ください。
- 電力損失は周囲温度に合わせてディレーティングしてください。また、密閉された環境下でご使用の場合は、必ず温度測定を行い、最高接合部温度を超えていない範囲であることをご確認ください。
- 使用温度は納入仕様書に記載の温度範囲内であることをご確認ください。
- 本資料の記載内容を逸脱して本製品をご使用されたことによって生じた不具合、故障及び事故に関し、ロームは一切その責任を負いません。

実装及び基板設計上の注意事項

- ハロゲン系（塩素系、臭素系等）の活性度の高いフラックスを使用する場合、フラックスの残渣により本製品の性能又は信頼性への影響が考えられますので、事前にお客様にてご確認ください。
- はんだ付けは、表面実装製品の場合リフロー方式、挿入実装製品の場合フロー方式を原則とさせていただきます。なお、表面実装製品をフロー方式での使用をご検討の際は別途ロームまでお問い合わせください。その他、詳細な実装条件及び手はんだによる実装、基板設計上の注意事項につきましては別途、ロームの実装仕様書をご確認ください。

応用回路、外付け回路等に関する注意事項

1. 本製品の外付け回路定数を変更してご使用になる際は静特性のみならず、過渡特性も含め外付け部品及び本製品のバラツキ等を考慮して十分なマージンをみて決定してください。
2. 本資料に記載された応用回路例やその定数などの情報は、本製品の標準的な動作や使い方を説明するためのもので、実際に使用する機器での動作を保証するものではありません。したがって、お客様の機器の設計において、回路やその定数及びこれらに関連する情報を使用する場合には、外部諸条件を考慮し、お客様の判断と責任において行ってください。これらの使用に起因しお客様又は第三者に生じた損害に関し、ロームは一切その責任を負いません。

静電気に対する注意事項

本製品は静電気に対して敏感な製品であり、静電放電等により破壊することがあります。取り扱い時や工程での実装時、保管時において静電気対策を実施のうえ、絶対最大定格以上の過電圧等が印加されないようにご使用ください。特に乾燥環境下では静電気が発生しやすくなるため、十分な静電対策を実施ください。(人体及び設備のアース、帯電物からの隔離、イオナイザの設置、摩擦防止、温湿度管理、はんだごてのこて先のアース等)

保管・運搬上の注意事項

1. 本製品を下記の環境又は条件で保管されますと性能劣化やはんだ付け性等の性能に影響を与えるおそれがありますのでこのような環境及び条件での保管は避けてください。
 - ① 潮風、Cl₂、H₂S、NH₃、SO₂、NO₂等の腐食性ガスの多い場所での保管
 - ② 推奨温度、湿度以外での保管
 - ③ 直射日光や結露する場所での保管
 - ④ 強い静電気が発生している場所での保管
2. ロームの推奨保管条件下におきましても、推奨保管期限を経過した製品は、はんだ付け性に影響を与える可能性があります。推奨保管期限を経過した製品は、はんだ付け性を確認したうえでご使用頂くことを推奨します。
3. 本製品の運搬、保管の際は梱包箱を正しい向き(梱包箱に表示されている天面方向)で取り扱ってください。天面方向が遵守されずに梱包箱を落下させた場合、製品端子に過度なストレスが印加され、端子曲がり等の不具合が発生する危険があります。
4. 防湿梱包を開封した後は、規定時間内にご使用ください。規定時間を経過した場合はベーク処置を行ったうえでご使用ください。

製品ラベルに関する注意事項

本製品に貼付されている製品ラベルに2次元バーコードが印字されていますが、2次元バーコードはロームの社内管理のみを目的としたものです。

製品廃棄上の注意事項

本製品を廃棄する際は、専門の産業廃棄物処理業者にて、適切な処置をしてください。

外国為替及び外国貿易法に関する注意事項

本製品は、外国為替及び外国貿易法に定めるリスト規制貨物等に該当するおそれがありますので、輸出する場合には、ロームへお問い合わせください。

知的財産権に関する注意事項

1. 本資料に記載された本製品に関する応用回路例、情報及び諸データは、あくまでも一例を示すものであり、これらに関する第三者の知的財産権及びその他の権利について権利侵害がないことを保証するものではありません。
2. ロームは、本製品とその他の外部素子、外部回路あるいは外部装置等(ソフトウェア含む)との組み合わせに起因して生じた紛争に関して、何ら義務を負うものではありません。
3. ロームは、本製品又は本資料に記載された情報について、ロームもしくは第三者が所有又は管理している知的財産権その他の権利の実施又は利用を、明示的にも黙示的にも、お客様に許諾するものではありません。ただし、本製品を通常の用法にて使用される限りにおいて、ロームが所有又は管理する知的財産権を利用されることを妨げません。

その他の注意事項

1. 本資料の全部又は一部をロームの文書による事前の承諾を得ることなく転載又は複製することを固くお断り致します。
2. 本製品をロームの文書による事前の承諾を得ることなく、分解、改造、改変、複製等しないでください。
3. 本製品又は本資料に記載された技術情報を、大量破壊兵器の開発等の目的、軍事利用、あるいはその他軍事用途目的で使用しないでください。
4. 本資料に記載されている社名及び製品名等の固有名詞は、ローム、ローム関係会社もしくは第三者の商標又は登録商標です。

一般的な注意事項

1. 本製品をご使用になる前に、本資料をよく読み、その内容を十分に理解されるようお願い致します。本資料に記載される注意事項に反して本製品をご使用されたことによって生じた不具合、故障及び事故に関し、ロームは一切その責任を負いませんのでご注意願います。
2. 本資料に記載の内容は、本資料発行時点のものであり、予告なく変更することがあります。本製品のご購入及びご使用に際しては、事前にローム営業窓口で最新の情報をご確認ください。
3. ロームは本資料に記載されている情報は誤りがないことを保証するものではありません。万が一、本資料に記載された情報の誤りによりお客様又は第三者に損害が生じた場合においても、ロームは一切その責任を負いません。