

ポータブル機器用 CMOS LDO レギュレータシリーズ



# 3ch CMOS LDO レギュレータ

BU6650NUX, BU6651NUX, BU6652NUX, BU6653NUX, BU6654NUX, BU6655NUX No.11020JFT06

## ●概要

BU6650NUX、BU6651NUX、BU6652NUX、BU6653NUX、BU6654NUX、BU6655NUX は、超小型パッケージ VSON008X2030 (2.0 mm × 3.0 mm × 0.6 mm) に搭載した 200mA 出力の高性能 3ch FULL CMOS レギュレータです。回路電流 120 $\mu$ A と低消費でありながらノイズ特性、負荷応答特性に優れ、ロジック IC 用電源、RF 用電源、カメラモジュール用電源など様々な用途のアプリケーションに最適です。

また、パッケージは放熱板を内蔵した超小型 VSON008X2030 を採用し、セットの省スペース設計に貢献します。

## ●特長

- 1)  $\pm 1\%$ 高精度出力電圧 (1.5V, 1.8V 品は $\pm 25$ mV)
- 2) 高リップルリジェクション : 70dB (Typ., 1kHz,  $V_{OUT} \leq 1.8$ V)
- 3) 小型セラミックコンデンサ対応 ( $C_{IN} = 2.2\mu F, C_o = 1.0\mu F$ )
- 4) 低消費電流 : 120 $\mu$ A
- 5) 出力電圧 ON/OFF 制御
- 6) 過電流保護回路、過熱保護回路内蔵
- 7) 出力ディスチャージ回路内蔵
- 8) 小型パワーパッケージ VSON008X2030 採用

## ●用途

バッテリー駆動のポータブル機器等

## ●ラインアップ

■ 200 mA BU665□NUX シリーズ

形名	VOUT1	VOUT2	VOUT3	Package
BU6650NUX	2.8V	2.8V	1.8V	VSON008X2030
BU6651NUX	2.8V	1.8V	1.5V	
BU6652NUX	2.8V	2.8V	1.5V	
BU6653NUX	2.8V	1.8V	1.8V	
BU6654NUX	3.3V	1.8V	1.5V	
BU6655NUX	3.3V	2.8V	1.8V	

## ●絶対最大定格

項目	記号	定格	単位
最大印加電源電圧	V <sub>MAX</sub>	-0.3 ~ +6.0	V
許容損失	P <sub>d</sub>	660 <sup>*1</sup>	mW
最大ジャンクション温度	T <sub>JMAX</sub>	+125	°C
動作温度範囲	T <sub>opr</sub>	-40 ~ +85	°C
保存温度範囲	T <sub>stg</sub>	-55 ~ +125	°C

<sup>\*1</sup> PCB(70mm×70mm、厚さ 1.6mm ガラスエポキシ)ROHM 標準基板実装時。Ta=25°C以上で使用する場合は、6.6mW/°Cで軽減。

●推奨動作範囲 (但し P<sub>d</sub> を越えないこと)

項目	記号	定格	単位
入力電源電圧	V <sub>IN</sub>	2.5 ~ 5.5	V
最大出力電流	I <sub>MAX</sub>	200	mA

## ●推奨動作条件

項目	記号	定格			単位	条件
		最小	標準	最大		
入力コンデンサ	C <sub>IN</sub>	1.0 <sup>*2</sup>	2.2	—	μF	セラミックコンデンサ推奨
出力コンデンサ	C <sub>O</sub>	0.5 <sup>*2</sup>	1.0	—	μF	セラミックコンデンサ推奨

<sup>\*2</sup> コンデンサの容量値は温度特性、DC デバイス特性、経時変化等を考慮して最小値を下回らないように設定してください。

●電気的特性（特に指定のない限り、 $T_a=25^{\circ}\text{C}$ ,  $V_{\text{IN}}=V_{\text{OUT}}+1.0\text{V}$  ( $V_{\text{OUT}}=1.8\text{V}, 1.5\text{V}$  品は  $V_{\text{IN}}=3.5\text{V}$ ) ,  $\text{STBY}=1.5\text{V}$ ,  $\text{CIN}=2.2\mu\text{F}$ ,  $\text{CO}=1.0\mu\text{F}$ )

項目		記号	規格値			単位	条件
			最小	標準	最大		
出力電圧		VOUT	VOUT ×0.99	VOUT	VOUT ×1.01	V	IOUT=10μA, VOUT≥2.5V
			VOUT -25mV		VOUT +25mV		IOUT=10μA, VOUT<2.5V
回路電流		IIN1	-	40	95	μA	IOUT=0mA STBY×1=1.5V, STBY×2=0V
		IIN2	-	80	190	μA	IOUT=0mA STBY×2=1.5V, STBY×1=0V
		IIN3	-	120	285	μA	IOUT=0mA STBY×3=1.5V
回路電流( STBY 時)		ISTBY	-	-	1	μA	STBY=0V
リップル除去率		RR	55	70	-	dB	VRR=-20dBv, fRR=1kHz, IOUT=10mA 1.5V≤VOUT≤1.8V
				65			VRR=-20dBv, fRR=1kHz, IOUT=10mA 2.5V≤VOUT
入出力電圧差		VSAT	-	360	720	mV	VOUT=2.8V (VIN=0.98*VOUT, IOUT=200mA)
			-	300	600		VOUT=3.3V (VIN=0.98*VOUT, IOUT=200mA)
			-	220	460		VOUT=3.3V (VIN=0.98*VOUT, IOUT=150mA)
ラインレギュレーション		VDL	-	2	20	mV	VIN=VOUT+1.0V to 5.5V, IOUT=10μA
ロードレギュレーション		VDLO	-	10	80	mV	IOUT=0.01mA to 100mA
過電流保護検出電流		ILMAX	220	350	700	mA	Vo=VOUT*0.8
出力短絡電流		ISHORT	20	70	150	mA	Vo=0V
出力ディスチャージ抵抗		RDSC	20	50	80	Ω	VIN=4.0V, STBY=0V
スタンバイプルダウン抵抗		RSTB	500	1000	2000	kΩ	
スタンバイ制御	ON	VSTBH	1.5	-	5.5	V	Output Voltage ON
	OFF	VSTBL	-0.3	-	0.3	V	Output Voltage OFF

\* 本製品は耐放射線設計をしておりません。

## ● ブロック図・推奨回路図・外形図(VSON008X2030)

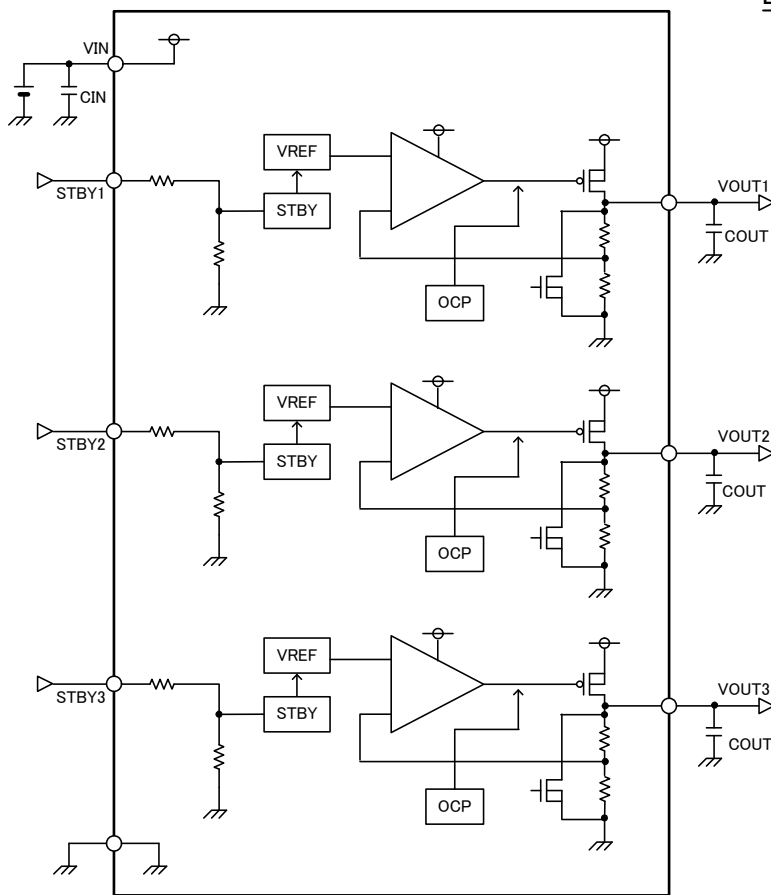


Fig.1 Block diagram

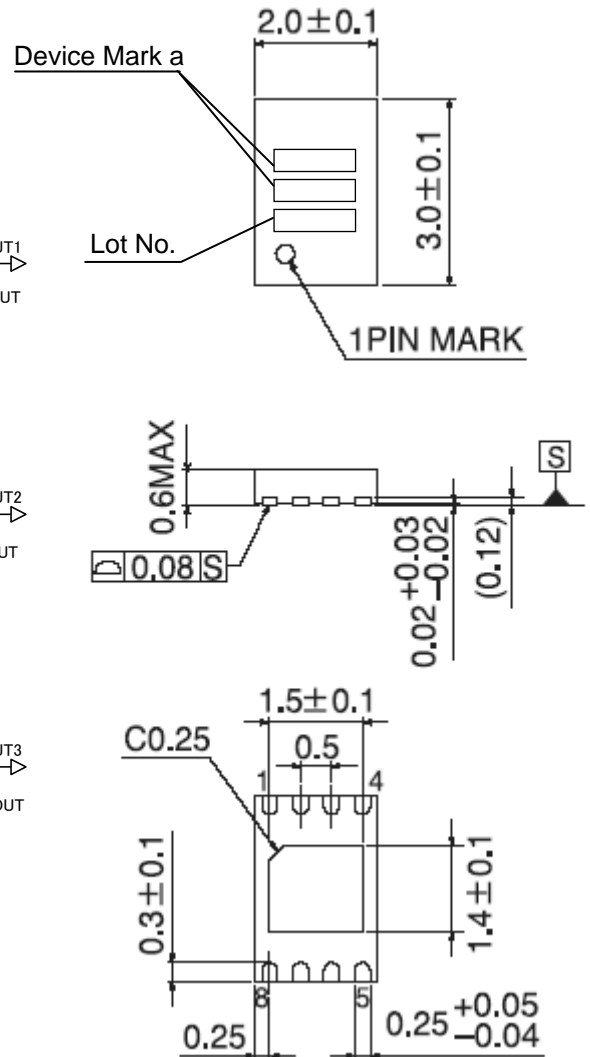


Fig.2 PACKAGE DIMENSIONS

## ● ピン配置図

PIN No.	PIN NAME	DESCRIPTION
1	VIN	INPUT Pin
2	STBY1	OUTPUT1 CONTROL Pin ( High : ON, Low : OFF )
3	STBY2	OUTPUT2 CONTROL Pin ( High : ON, Low : OFF )
4	STBY3	OUTPUT3 CONTROL Pin ( High : ON, Low : OFF )
5	GND	GROUND Pin
6	VOUT3	OUTPUT3 Pin
7	VOUT2	OUTPUT2 Pin
8	VOUT1	OUTPUT1 Pin

Device Mark	
Series Name	Device Mark a
BU6650NUX	U 6 6 5 0
BU6651NUX	U 6 6 5 1
BU6652NUX	U 6 6 5 2
BU6653NUX	U 6 6 5 3
BU6654NUX	U 6 6 5 4
BU6655NUX	U 6 6 5 5

## ● 入出力端子等価回路図

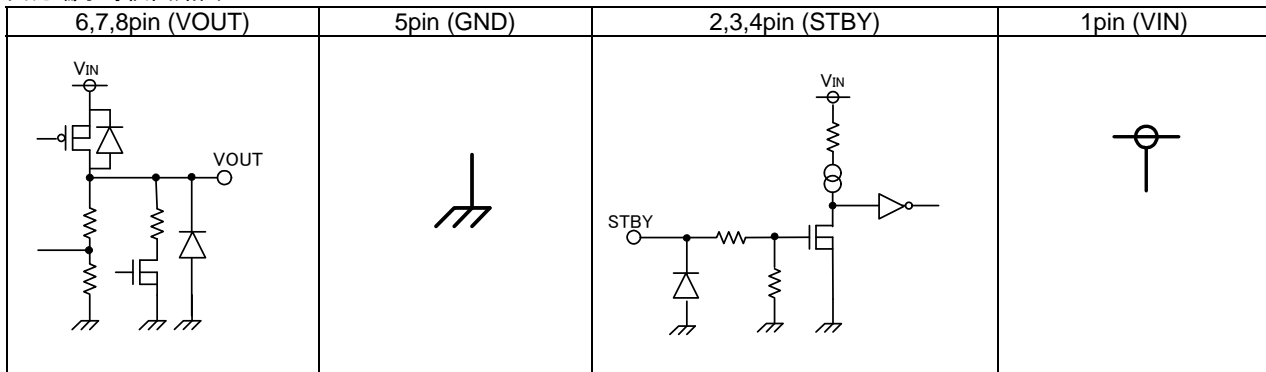


Fig.3 入出力等価回路

## ● 入力, 出力コンデンサについて

入力端子と GND 間、出力端子と GND 間のなるべくピンに近い位置にコンデンサを入れることを推奨いたします。入力端子と GND 間のコンデンサは電源インピーダンスが増加したときや引き回しが長い場合に有効となります。また、出力端子と GND 間の出力コンデンサは容量が大きいほど、安定度が増し出力負荷変動での特性も向上しますが、実装状態での確認をお願い致します。また、セラミックコンデンサは一般的にばらつき・温度特性・直流バイアス特性があり、さらには使用条件により容量値が経時的に減少します。詳細のデータについては使用するメーカーに問い合わせの上、セラミックコンデンサを選定していただくことをお勧めします

Capacity value of ceramic capacitor - DC bias characteristics (Example)

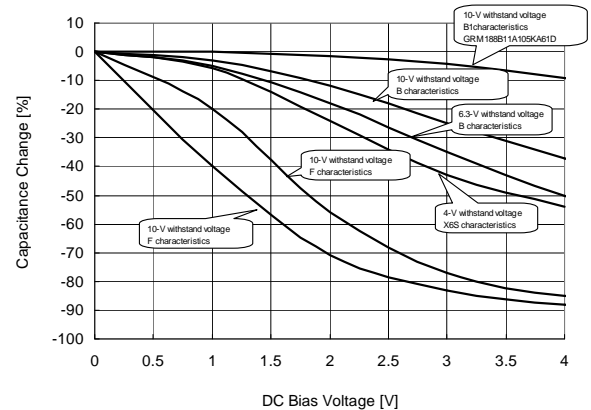


Fig.4 容量-バイアス特性

## ● セラミックコンデンサ等価直列抵抗 (ESR) について

コンデンサには一般的に ESR (Equivalent Series Resistance) があり、右記の ESR-IOUT 領域においては安定動作します。一般的にセラミックコンデンサ、タンタルコンデンサ、電解コンデンサ等の ESR はそれぞれ違うため、使用されるコンデンサの ESR を確認し、右記グラフより安定領域内の範囲でのご使用していただき、実アプリケーション上での評価をお願い致します。

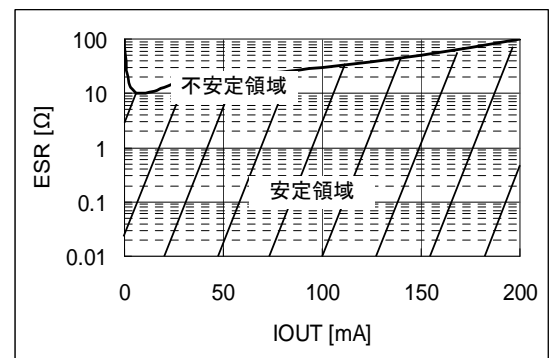


Fig.5 安定領域特性(特性例)

●参考データ（特に指定のない場合、 $T_a=25^{\circ}\text{C}$ ）

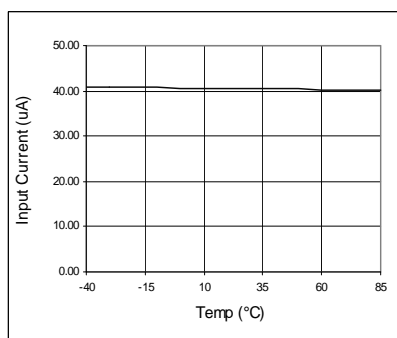


Fig. 6. Iin1 vs. Temp

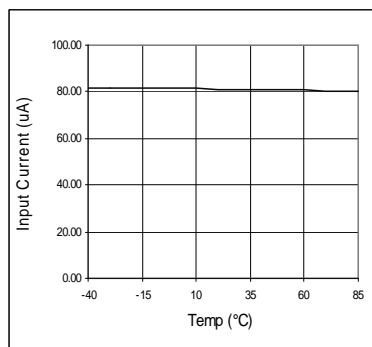


Fig. 7. Iin2 vs. Temp

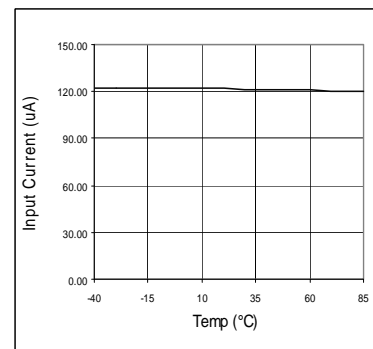


Fig. 8. Iin3 vs. Temp

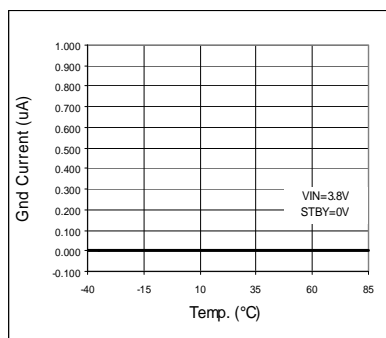


Fig. 9. Iistby vs Temp (STBY)

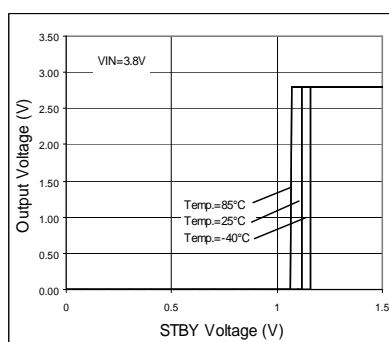


Fig. 10. STBY Threshold

●参考データ  $V_o=3.3\text{V}$ （特に指定のない場合、 $T_a=25^{\circ}\text{C}$ ）

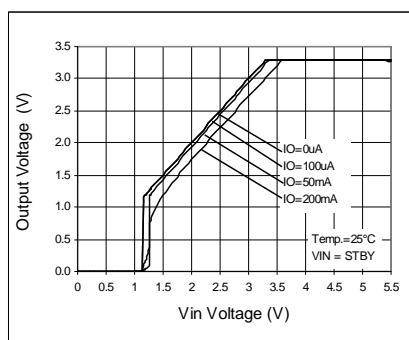


Fig. 11 Output Voltage

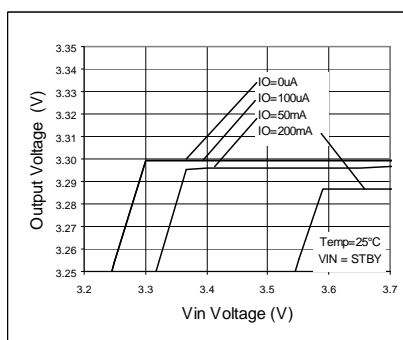


Fig. 12 Line Regulation

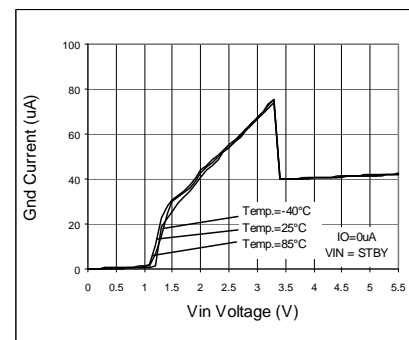


Fig. 13 Circuit Current IGND

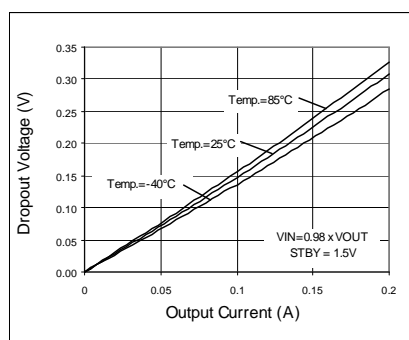


Fig. 14 Dropout Voltage

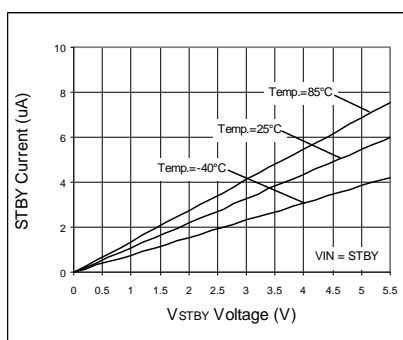


Fig. 15 STBY Input Current

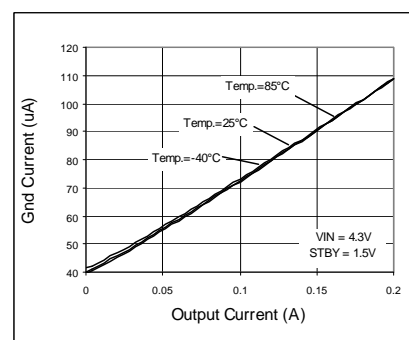


Fig. 16 IOOUT - IIGND

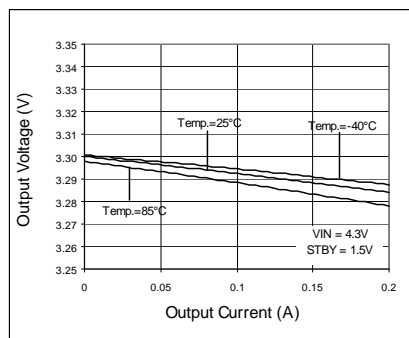


Fig. 17 Load Regulation

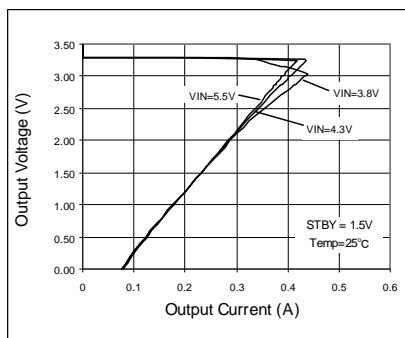


Fig. 18 OCP Threshold

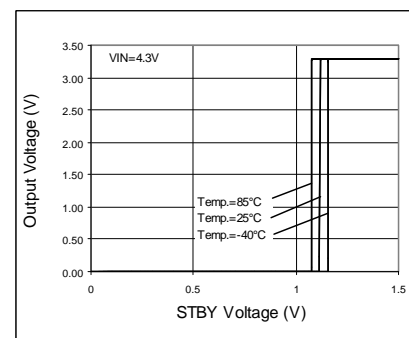


Fig. 19 STBY Threshold

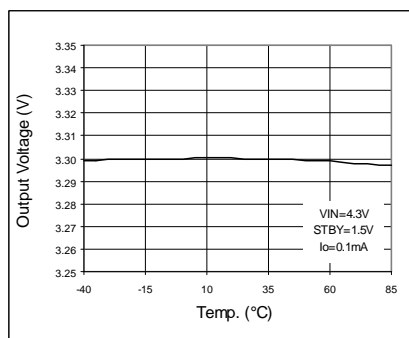


Fig. 20 VOUT vs Temp

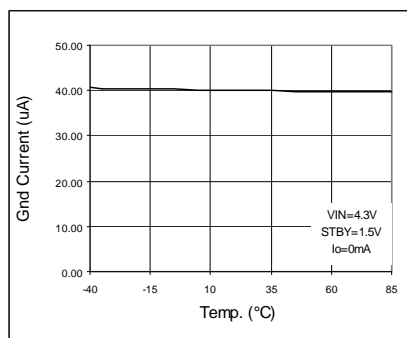


Fig. 21 IGND vs Temp

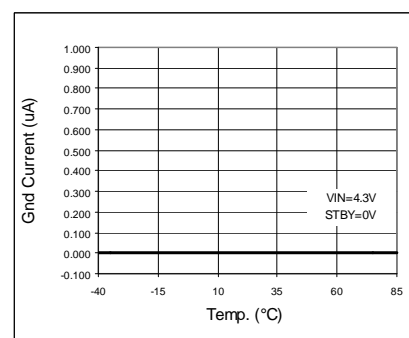


Fig. 22 IGND vs Temp (STBY)

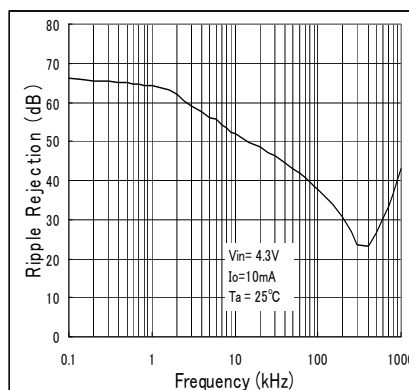


Fig. 23 Ripple Rejection VS Freq.

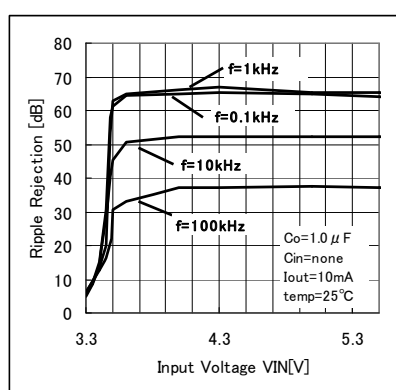


Fig. 24 Ripple Rejection VS VIN

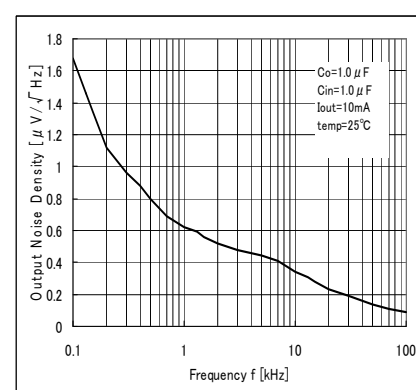


Fig. 25 Output Noise Spectral Density VS Freq.

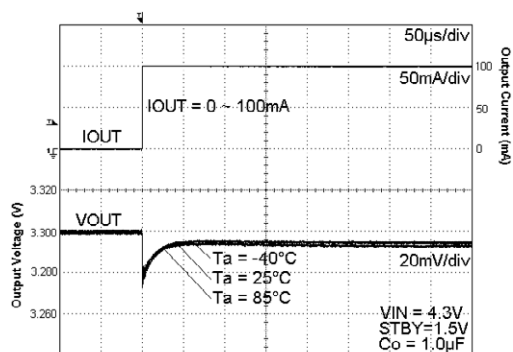


Fig. 26 Load Response

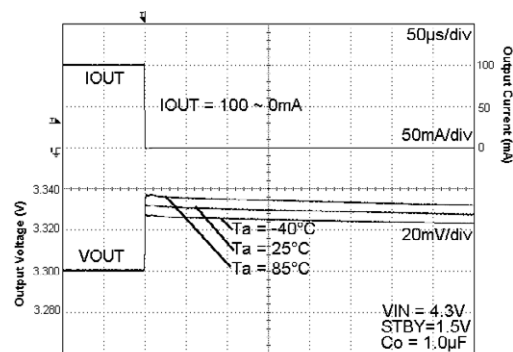


Fig. 27 Load Response

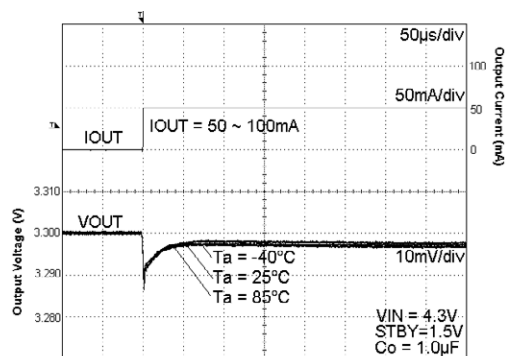


Fig. 28 Load Response

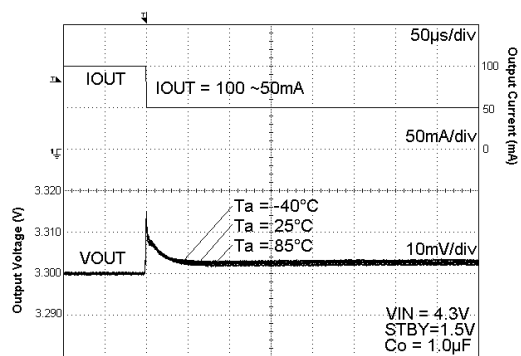
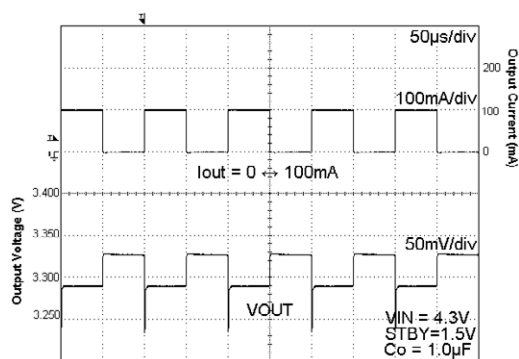
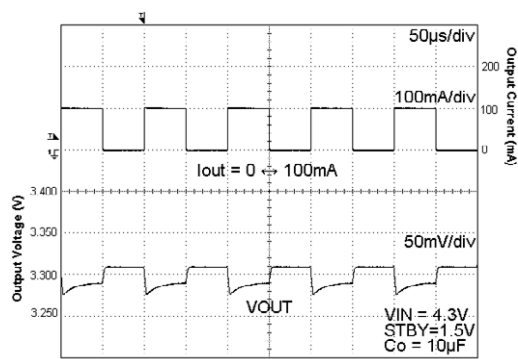
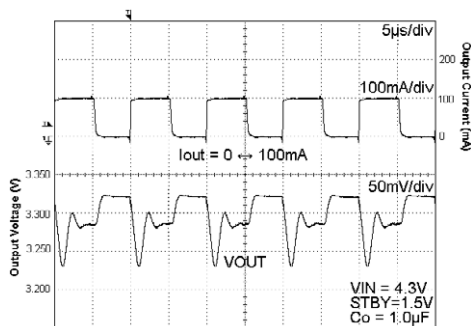
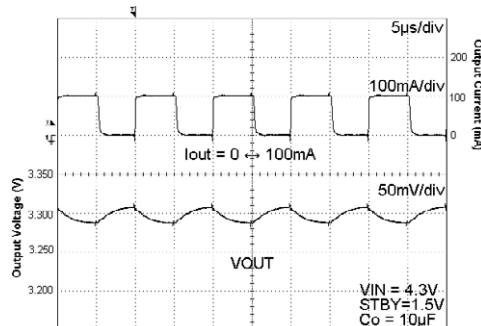


Fig. 29 Load Response

Fig. 30 Load Response  
Current Pulse=10kHzFig. 31 Load Response  
Current Pulse=10kHzFig. 32 Load Response  
Current Pulse=100kHzFig. 33 Load Response  
Current Pulse=100kHz



●参考データ  $V_O=2.8V$  (特に指定のない場合、 $T_a=25^\circ C$ )

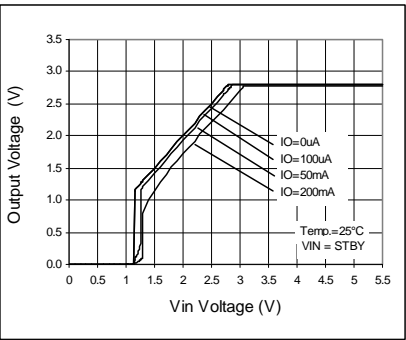


Fig. 34 Output Voltage

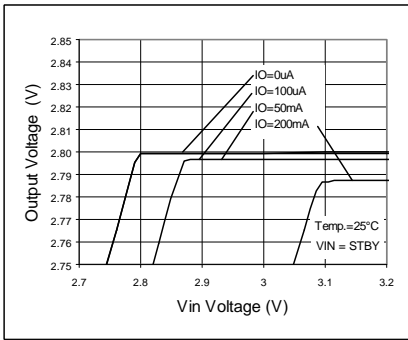


Fig. 35 Line Regulation

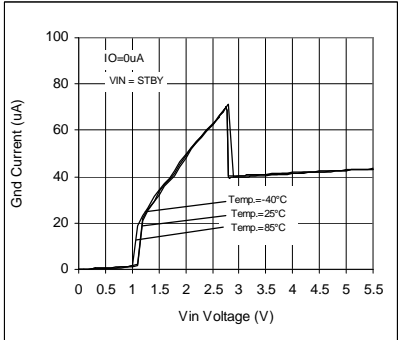


Fig. 36 Circuit Current IGND

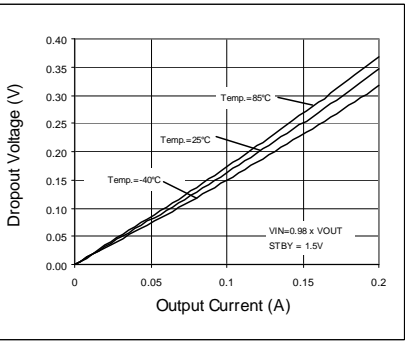


Fig. 37 Dropout Voltage

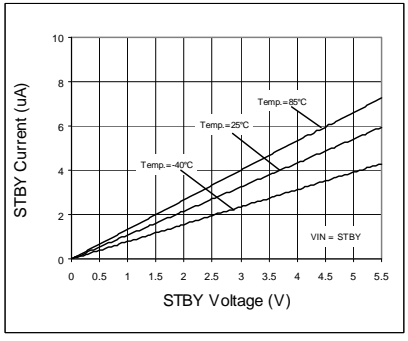


Fig. 38 STBY Input Current

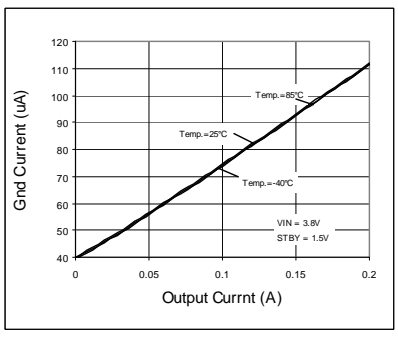


Fig. 38 IOOUT - IIGND

●参考データ  $V_O=2.8V$  (特に指定のない場合、 $T_a=25^\circ C$ )

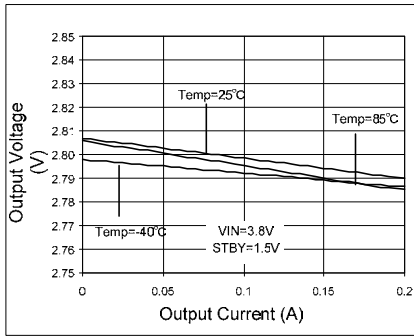


Fig.39 Load Regulation

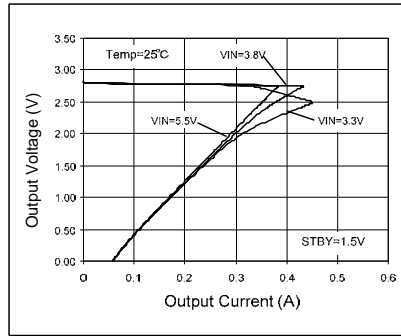


Fig.40 OCP Threshold

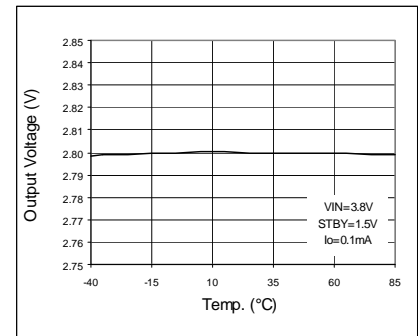


Fig.41 VOUT vs. Temp

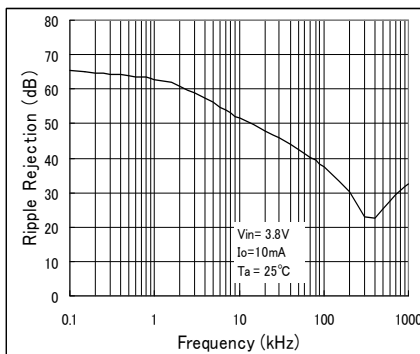


Fig.42 Ripple Rejection VS Freq.

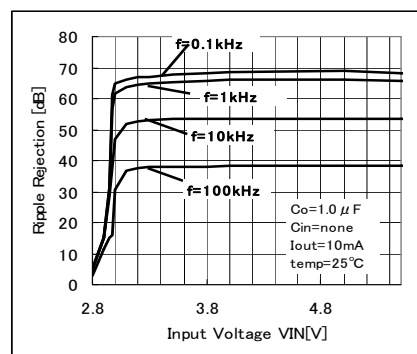


Fig.43 Ripple Rejection VS VIN

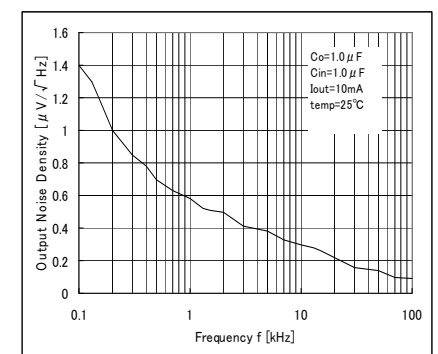


Fig.44 Output Noise Spectral Density VS. Freq.

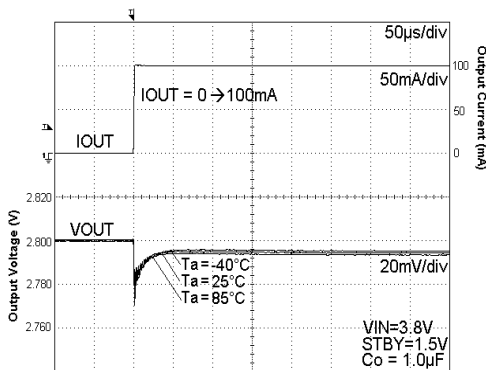


Fig.45 Load Response

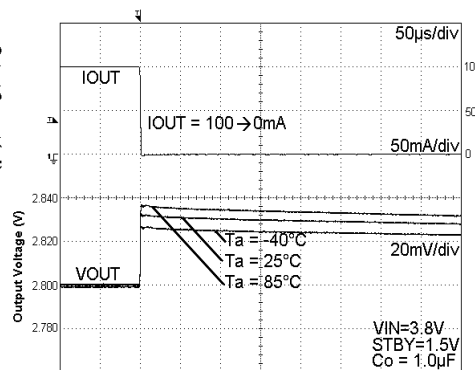


Fig.46 Load Response

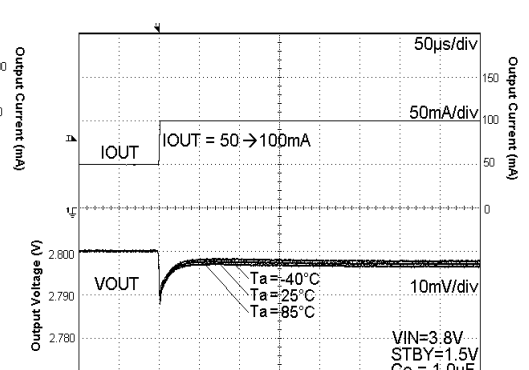


Fig.47 Load Response

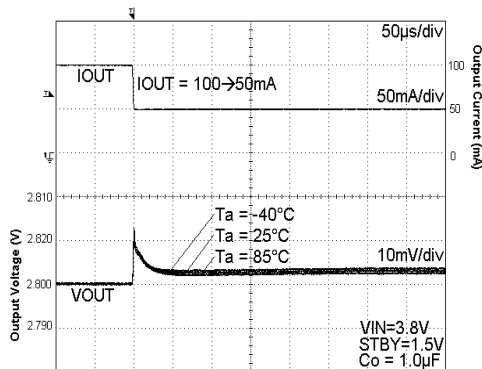
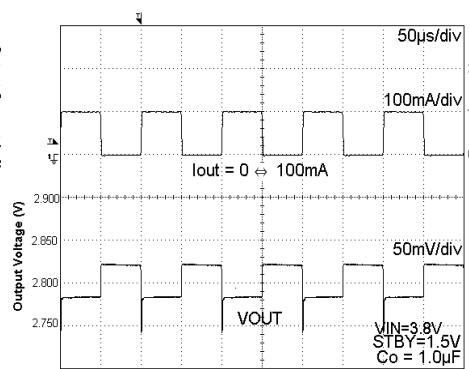
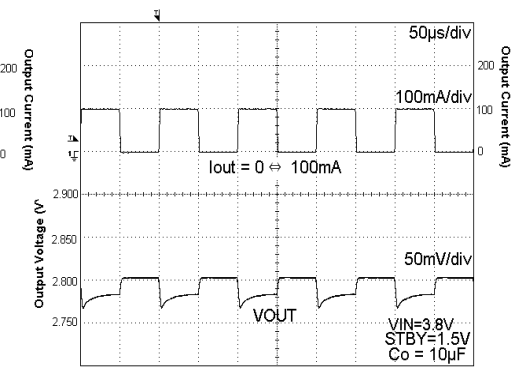


Fig.48 Load Response

Fig.49 Load Response  
Current Pulse=10kHzFig.50 Load Response  
Current Pulse=10kHz

●参考データ  $V_O=2.8V$  (特に指定のない場合、 $T_a=25^\circ C$ )

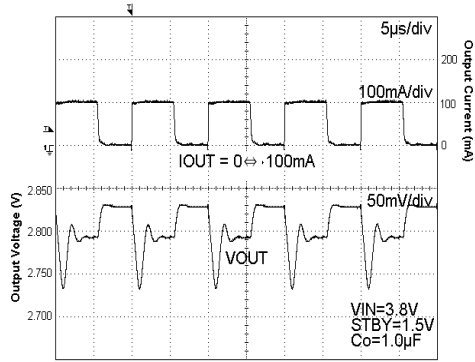


Fig.51 Load Response  
Current Pulse=100kHz

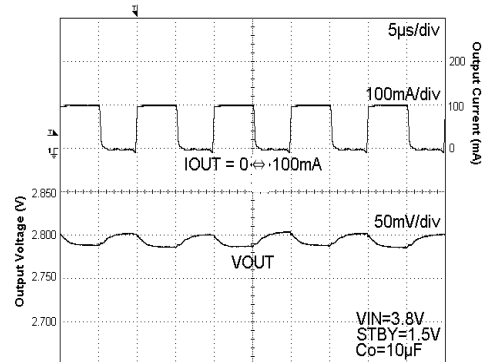


Fig.52 Load Response  
Current Pulse=100kHz

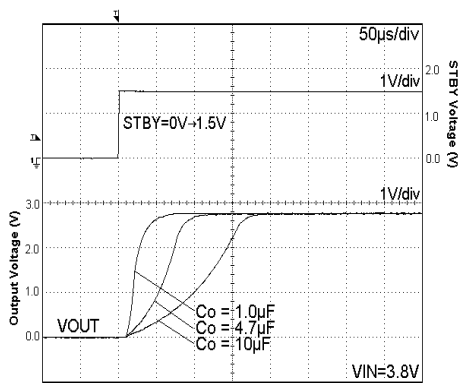


Fig.53 Start Up Time  
 $I_{OUT} = 0mA$

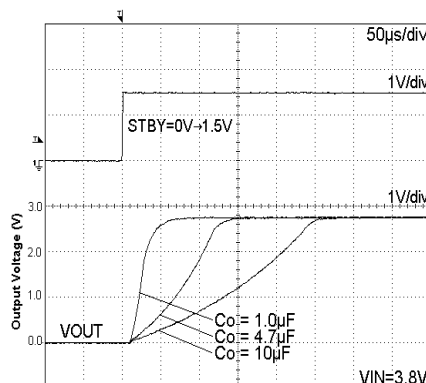


Fig.54 Start Up Time  
 $I_{OUT} = 200mA$

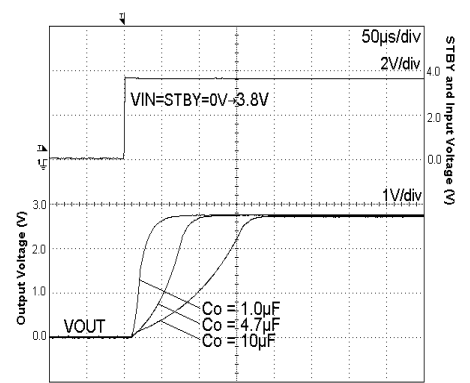


Fig.55 Start Up Time (STBY=VIN)  
 $I_{OUT} = 0mA$

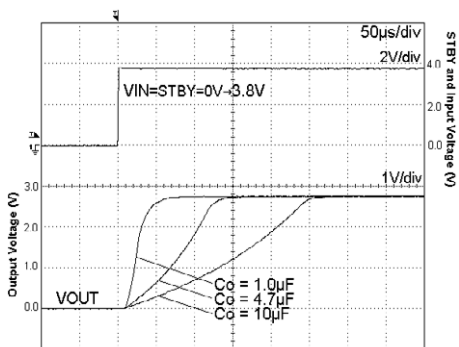


Fig.56 Start Up Time (STBY=VIN)  
 $I_{OUT} = 200mA$

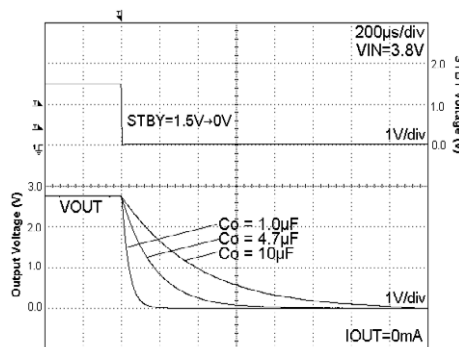


Fig.57 Discharge Time  
 $I_{OUT} = 0mA$

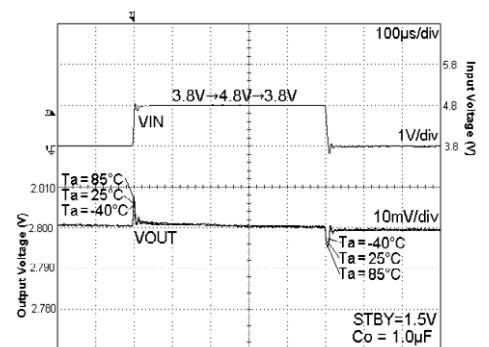


Fig.58 VIN Response  
 $I_{OUT} = 10mA$

●参考データ  $V_O=1.8V$  (特に指定のない場合、 $T_a=25^\circ C$ )

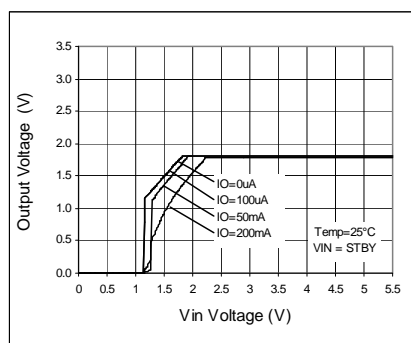


Fig.59 Output Voltage

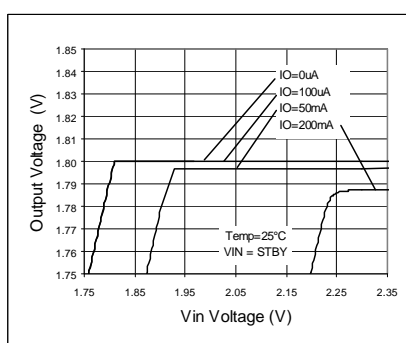


Fig.60 Line Regulation

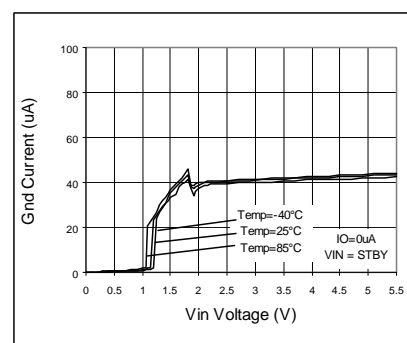


Fig.61 Circuit Current IGND

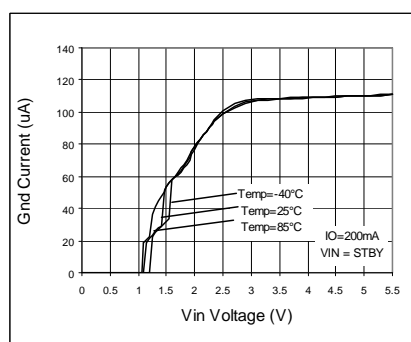


Fig.62 Circuit Current IGND

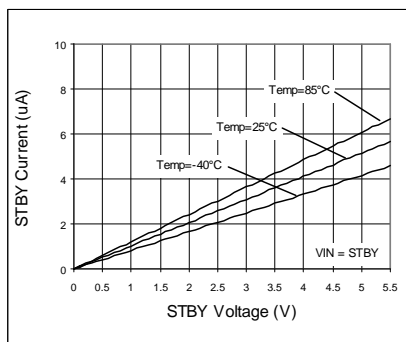


Fig.63 STBY Input Current

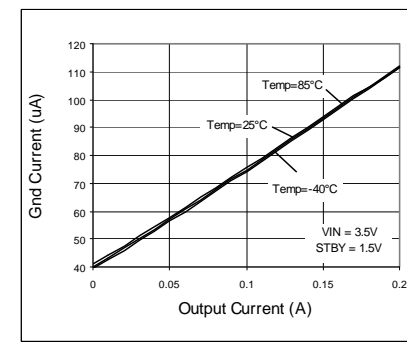


Fig.64 IOOUT - IIGND

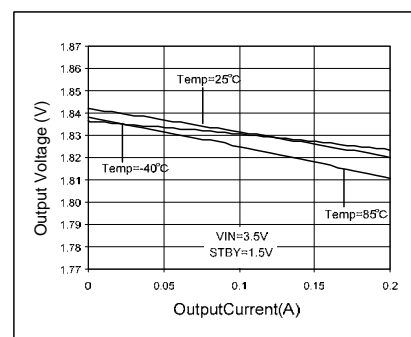


Fig.65 Load Regulation

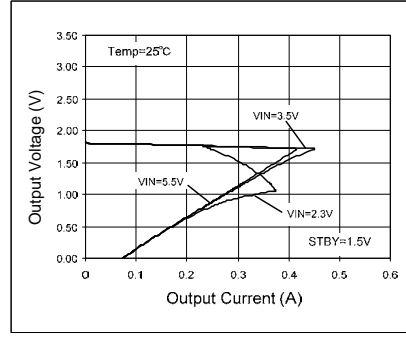


Fig.66 OCP Threshold

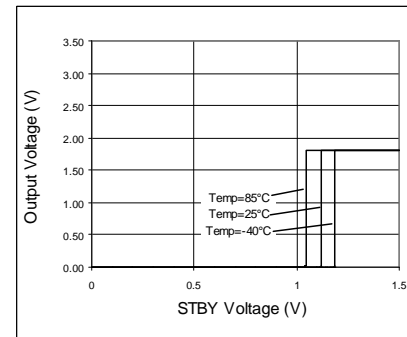


Fig.67 STBY Threshold

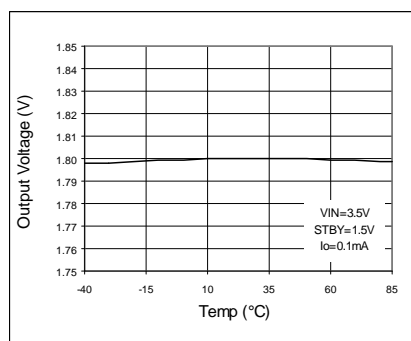


Fig.68 VOUT vs. Temp

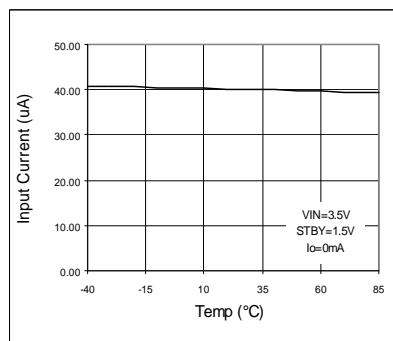


Fig.69. IIGND vs. Temp

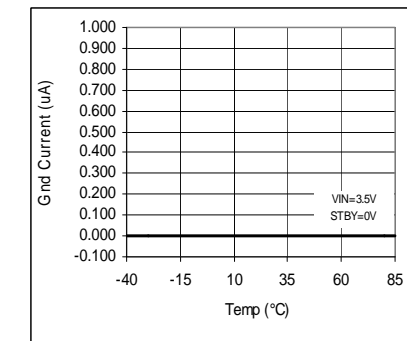


Fig.70 IIGND vs. Temp (STBY)

●参考データ  $V_o=1.8V$  (特に指定のない場合、 $T_a=25^\circ C$ )

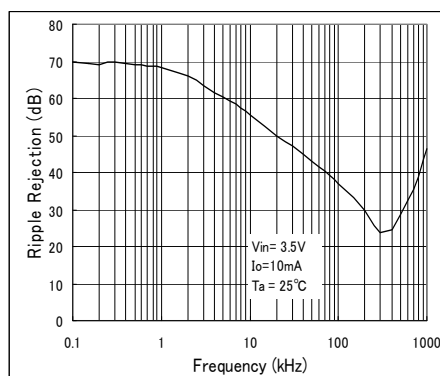


Fig.71 Ripple Rejection VS Freq.

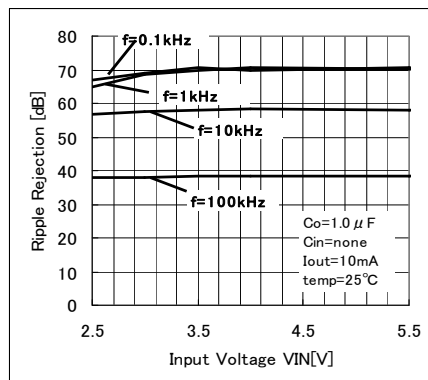


Fig.72 Ripple Rejection VS VIN

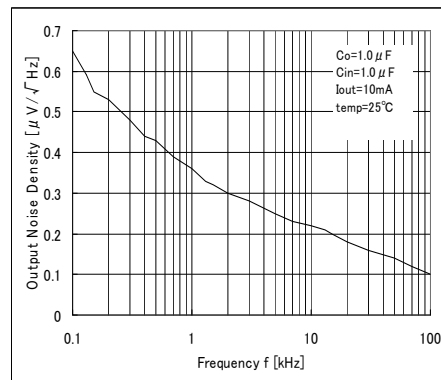


Fig.73 Output Noise Spectral Density VS Freq.

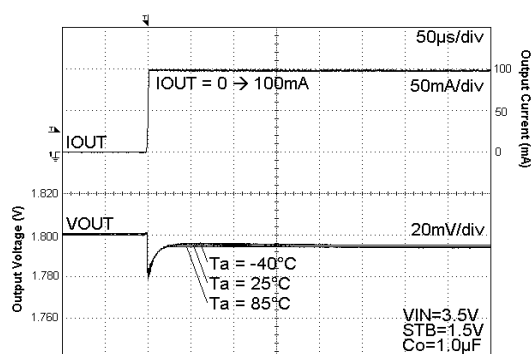


Fig.74 Load Response

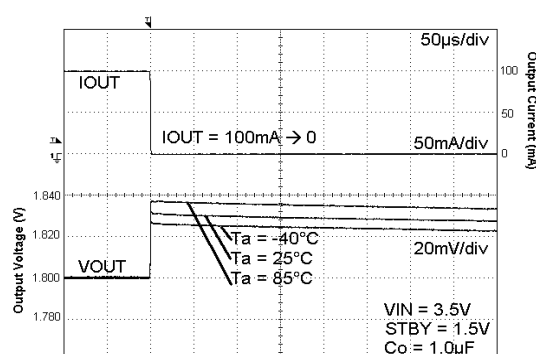


Fig.75 Load Response

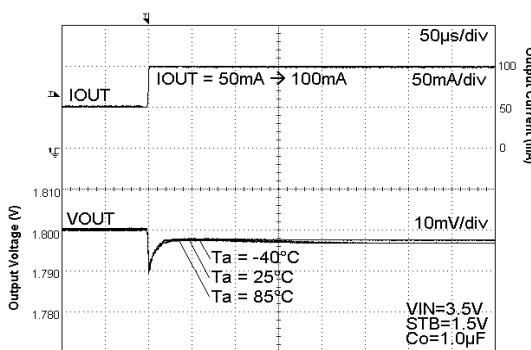


Fig.76 Load Response

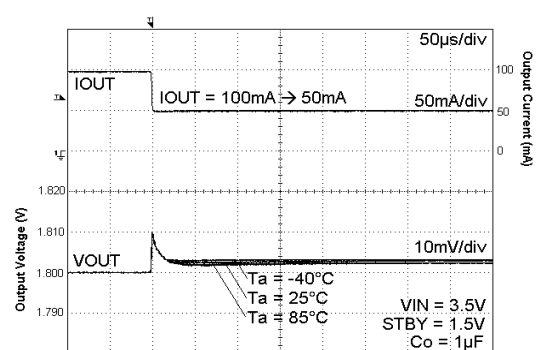
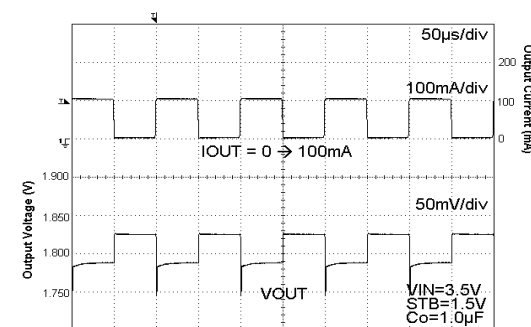
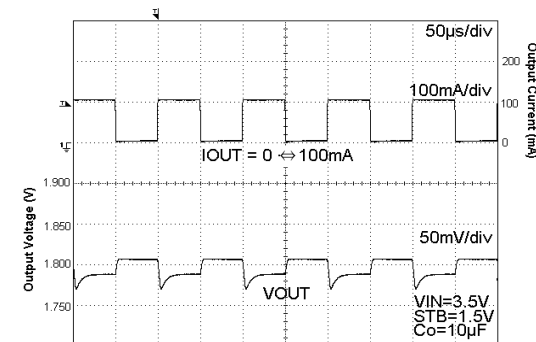


Fig.77 Load Response

Fig.78 Load Response  
Current Pulse=10kHzFig.79 Load Response  
Current Pulse=10kHz

●参考データ  $V_O=1.8V$  (特に指定のない場合、 $T_a=25^\circ C$ )

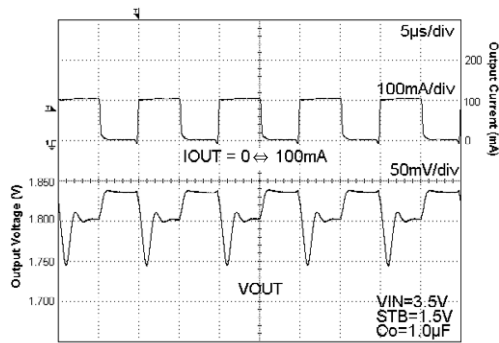


Fig.80 Load Response  
Current Pulse=100kHz

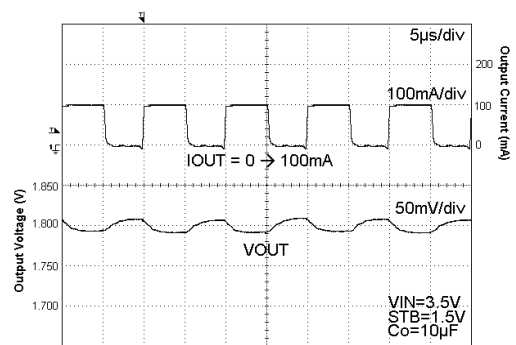


Fig.81 Load Response  
Current Pulse=100kHz

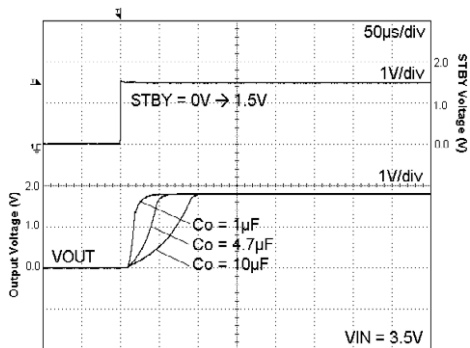


Fig.82 Start Up Time  
 $I_{out} = 0mA$

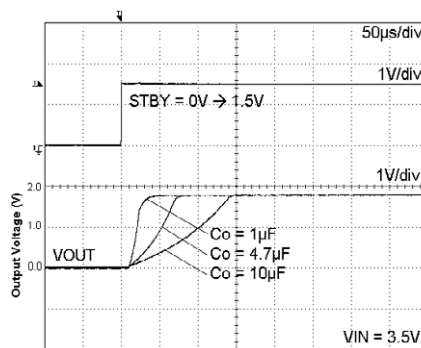


Fig.83 Start Up Time  
 $I_{out} = 200mA$

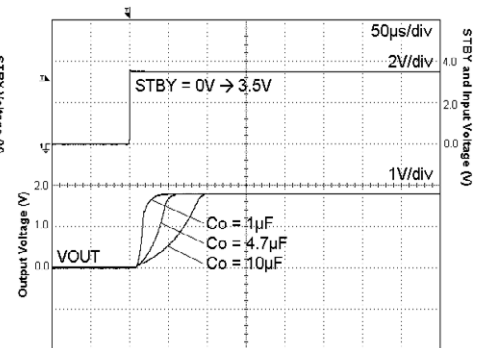


Fig.84 Start Up Time (STBY=VIN)  
 $I_{out} = 0mA$

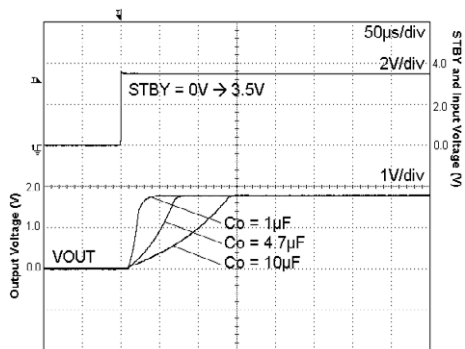


Fig.85 Start Up Time (STBY=VIN)  
 $I_{out} = 200mA$

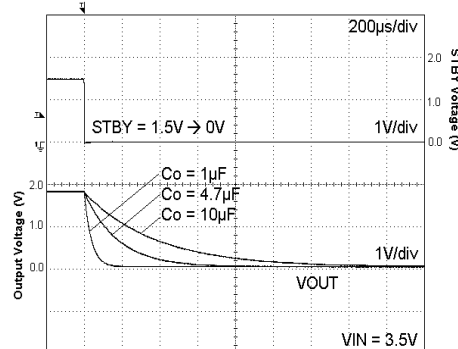


Fig.86 Discharge Time  
 $I_{out} = 0mA$

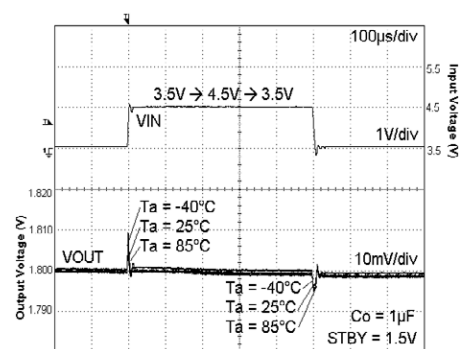


Fig.87 VIN Response  
 $I_{out} = 10mA$

●参考データ  $V_o=1.5V$  (特に指定のない場合、 $T_a=25^\circ C$ )

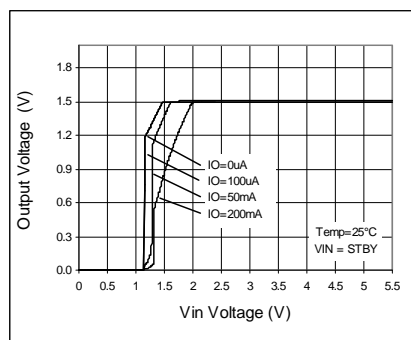


Fig.88 Output Voltage

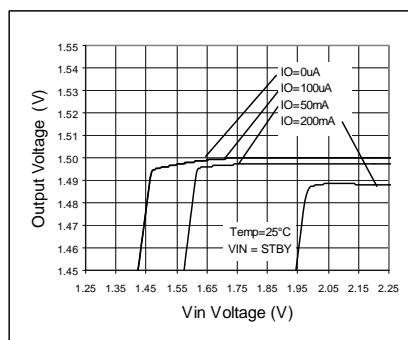


Fig.89 Line Regulation

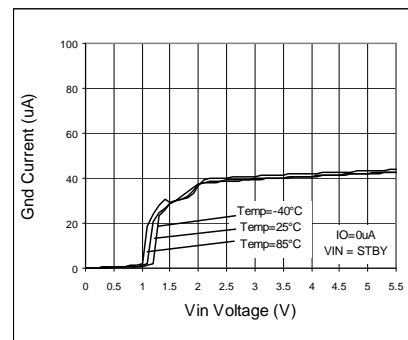


Fig.90 Circuit Current IGND

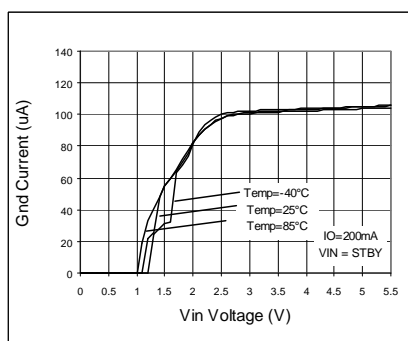


Fig.91 Circuit Current IGND

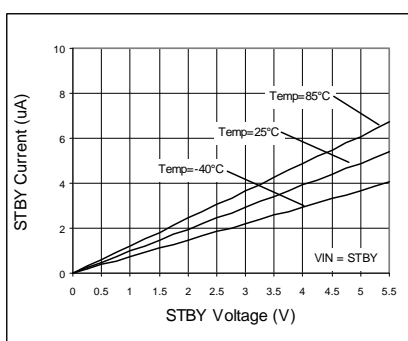


Fig.92 STBY Input Current

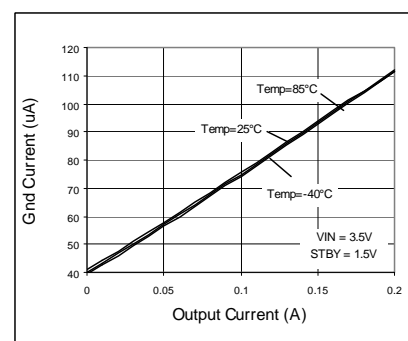


Fig.93 IOOUT - IGND

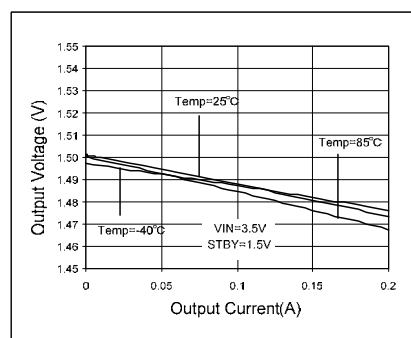


Fig.94 Load Regulation

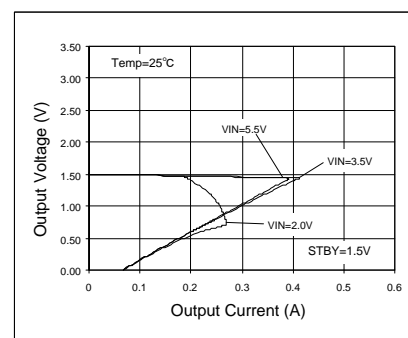


Fig.95 OCP Threshold

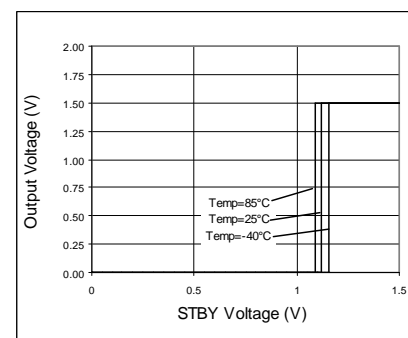


Fig.96. STBY Threshold

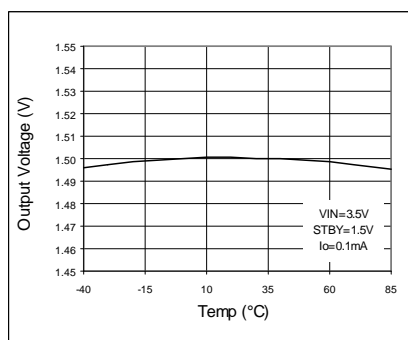


Fig.97 VOUT vs. Temp

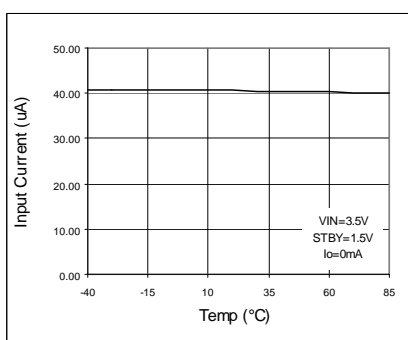


Fig.98 IGND vs. Temp

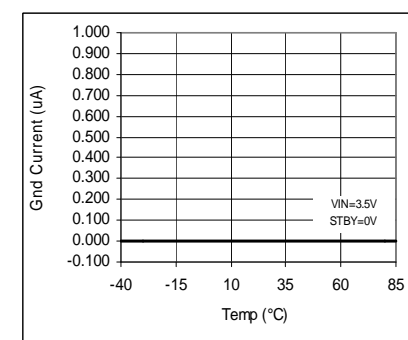


Fig.99 IGND vs. Temp (STBY)



●参考データ  $V_O=1.5V$  (特に指定のない場合、 $T_a=25^\circ C$ )

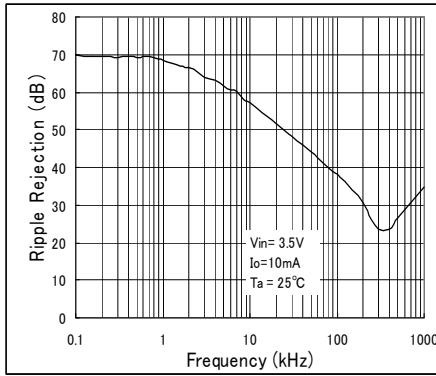


Fig.100. Ripple Rejection vs. Freq.

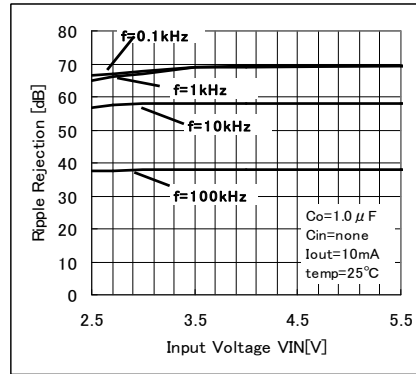


Fig.101. Ripple Rejection vs. VIN ( $I_{out}=10\text{ mA}$ )

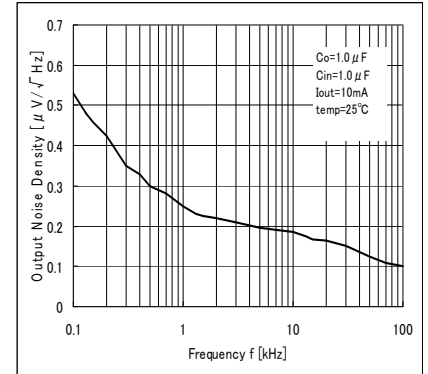


Fig.102. Output Noise Spectral Density vs. Freq.

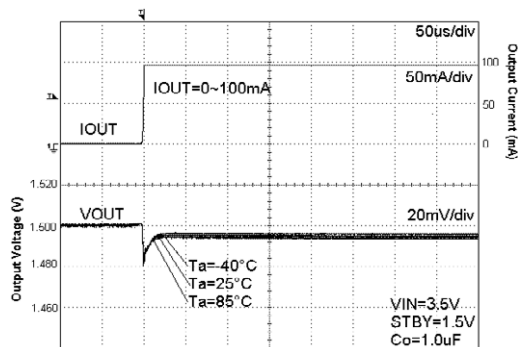


Fig.103. Load Response

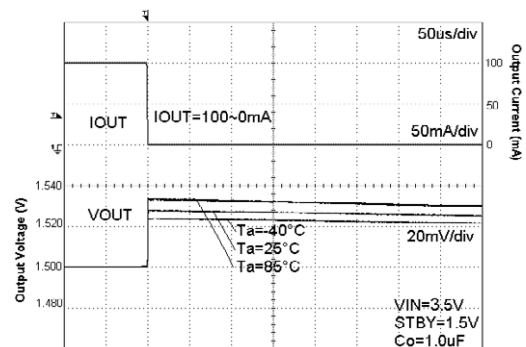


Fig.104. Load Response

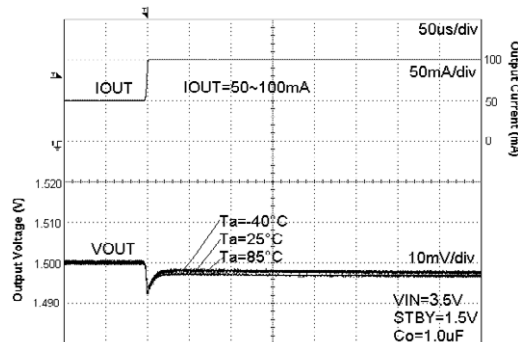


Fig.105. Load Response

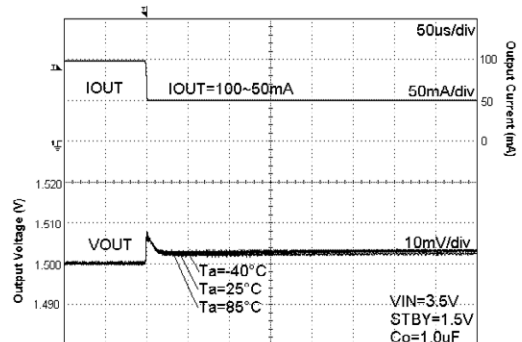


Fig.106. Load Response

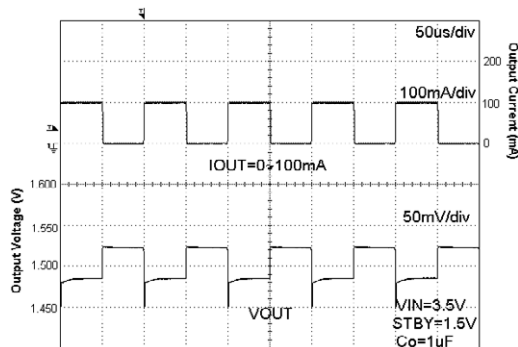


Fig.107. Load Response  
Current Pulse=10 kHz

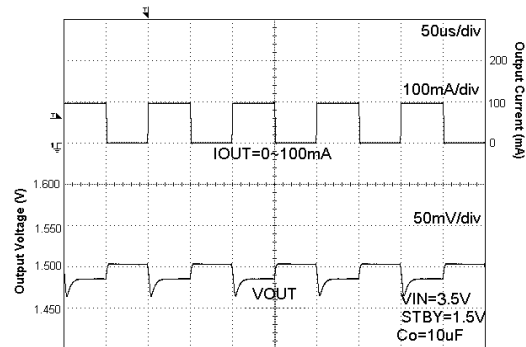


Fig.108. Load Response  
Current Pulse=10 kHz



●参考データ  $V_O=1.5V$  (特に指定のない場合、 $T_a=25^\circ C$ )

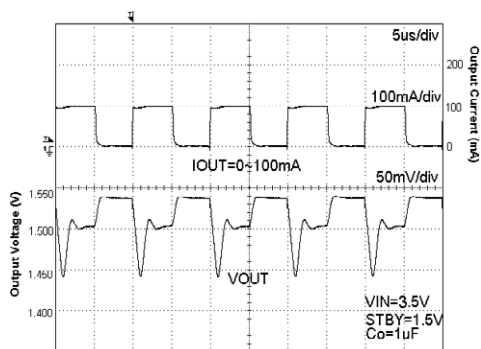


Fig.109. Load Response  
Current Pulse=100 kHz

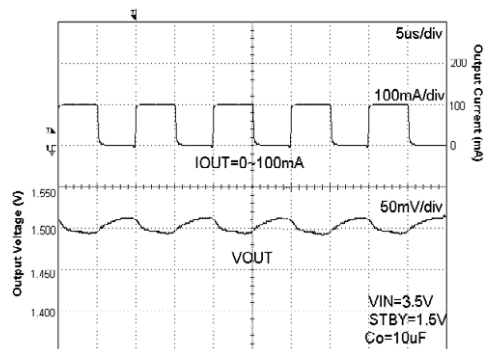


Fig.110. Load Response  
Current Pulse=100 kHz

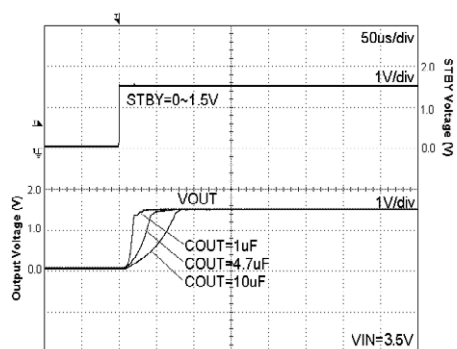


Fig.111 Start-up Time  
 $I_{out} = 0$  mA

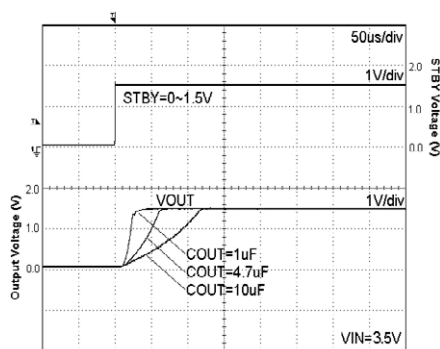


Fig.112. Start-up Time  
 $I_{out} = 200$  mA

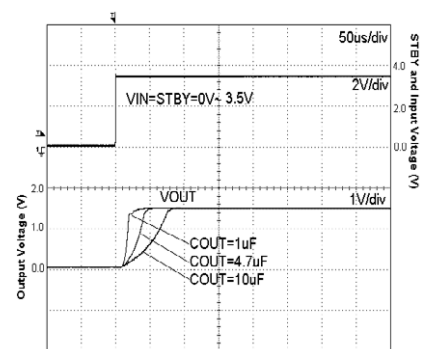


Fig.113 Start-up Time (STBY=VIN)  
 $I_{out} = 0$  mA

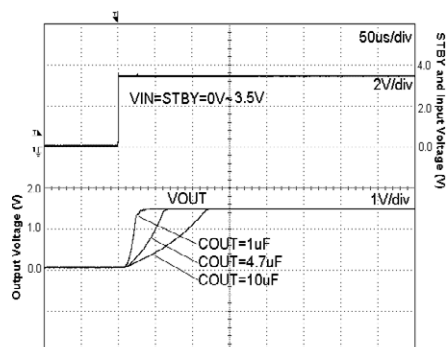


Fig.114. Start-up Time (STBY=VIN)  
 $I_{out} = 200$  mA

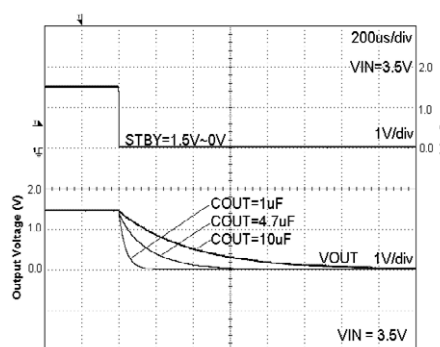


Fig.115. Discharge Time  
 $I_{out} = 0$  mA

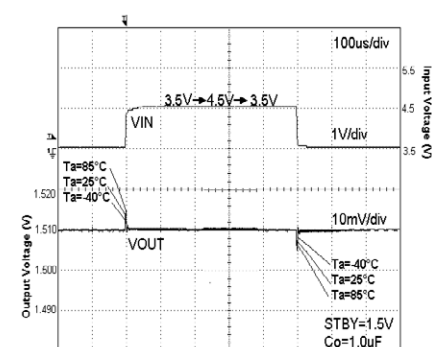


Fig.116. VIN Response  
 $I_{out} = 10$  mA

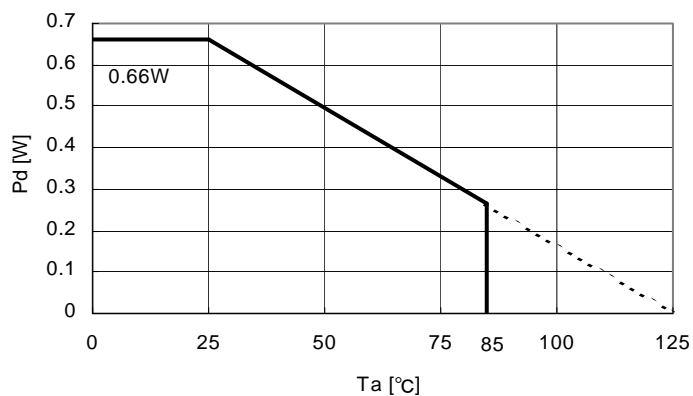
### ●許容損失 Pd について

許容損失については、熱軽減特性と IC 内消費電力の概算を掲載しておりますので目安としてご使用ください。実装条件（基板サイズ・基板厚・メタル配線率・レイヤー数・スルーホール等）によって許容損失は大きく変化しますので、セット基盤での Pd 測定をお勧めします。IC の許容損失を上回るとサーマルシャットダウン回路が動作したり、電流能力が減少するなど、IC 本来の性能を悪化させることにつながりますので許容損失内で十分なマージンをもってご使用願います。

IC 内部最大消費電力(P<sub>MAX</sub>)の求め方

$$P_{MAX} = (V_{IN} - V_{OUT1}) \times I_{OUT1}(MAX.) + (V_{IN} - V_{OUT2}) \times I_{OUT2}(MAX.) + (V_{IN} - V_{OUT3}) \times I_{OUT3}(MAX.)$$

(V<sub>IN</sub>: 入力電圧 V<sub>OUT</sub>: 出力電圧 I<sub>OUT</sub>(MAX): 最大出力電流)



※ ご使用されます温度範囲において、P<sub>MAX</sub> < Pd となるようマージン設計をお願いします。

～ローム標準基板～  
 サイズ：70mm×70mm×1.6mm  
 材質：ガラスエポキシ基板

Fig.117 VSON008X2030 許容損失熱軽減特性(参考)

## ●その他の注意

- ・絶対最大定格について  
印加電圧及び動作温度範囲などの絶対最大定格を超えた場合、破壊の可能性があります。破壊した場合、ショートモードもしくはオープンモードなど、特定できませんので絶対最大定格を超えるような特殊モードが想定される場合、ヒューズなど、物理的な安全対策を施すようお願い致します。
- ・GND 電位について  
GND 端子の電位はいかなる動作状態においても、最低電位になるようにしてください。
- ・熱設計について  
実際の使用状態での許容損失(Pd)を考え、十分マージンを持った熱設計を行ってください。  
IC 裏面の放熱メタルは基板に接続し 基板のメタル面積を確保し放熱用にすることをお勧めします。  
このときこのメタル配線を GND に接続することをお勧めします。
- ・ピン間ショートと誤装着について  
プリント基板に取り付ける際、IC の向きや位置ずれに十分注意してください。誤って取り付けた場合、IC が破壊する恐れがあります。また出力間や出力と電源、GND 間に異物が入るなどしてショートした場合についても破壊の可能性があります。
- ・強電磁界中の動作について  
強電界中のご使用では、誤動作をする可能性がありますのでご注意ください。
- ・共通インピーダンスについて  
電源及び GND の配線は、共通のインピーダンスを下げる、リップルをできるだけ小さくする（配線をできるだけ太く短くする、L・Cによりリップルを落とす）等、十分な配慮を行ってください。
- ・STBY 端子電圧について  
各チャンネルをスタンバイ状態にする場合は STBY 端子電圧を 0.3V 以下に、動作状態にする場合は 1.5V 以上に設定してください。STBY 端子電圧を 0.3V 以上 1.5V 以下に固定または遷移時間を長くしないでください。誤動作もしくは故障の原因となります。  
また、VIN 端子と STBY 端子をショートして使用する場合、OFF 時に STBY=VIN=LOW となるため、VOUT 端子のディスチャージが動作できなくなり、VOUT 端子にはある一定時間電圧が残る状態になります。この状態で再び ON するとオーバーシュートが発生する可能性があるため、VOUT 端子が放電しきった後に ON させるようにしてご使用ください。
- ・過電流保護回路について  
出力には過電流保護回路を内蔵しており、負荷ショート時の IC 破壊を防止します。ただし、これら保護回路は突発的な事故による破壊防止に有効なもので、連続的に保護回路が動作するような使用は避けてください。
- ・サーマルシャットダウンについて  
熱的破壊防止のため、温度保護回路を内蔵していますので、サーマル回路動作時には出力が OFF 状態となりますが、一定温度に戻りますと復帰します。サーマル回路は IC が過剰な発熱状態などの非常時に動作し、IC の破壊防止が目的としているので、保護がかかる状態での御使用はしないでください。

- ・逆流電流について  
逆流電流が IC に流れ込むことが想定されるアプリケーションにおいては、VIN-VOUT 端子間にバイパスダイオードを入れて電流を逃がす経路を作っておくことを推奨します。

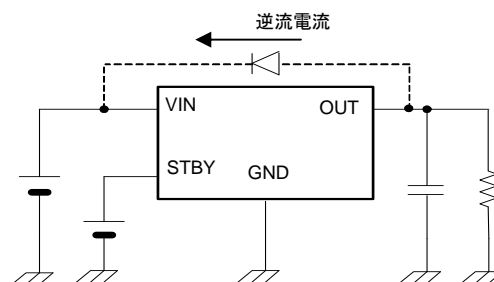


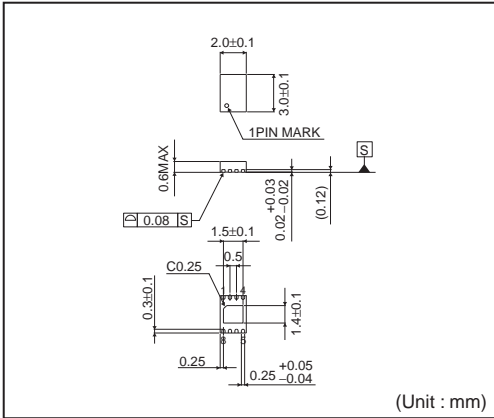
Fig.118 バイパスダイオード接続例

- ・セット基板での検査について  
セット基板での検査時に、インピーダンスの低い端子にコンデンサを接続する場合は、IC ストレスがかかる恐れがあるので、1 工程ごとに必ず放電を行ってください。静電気対策として、組立て工程にはアースを施し、運搬や保存の際には十分ご注意ください。また、検査工程で治具への接続をする際には必ず電源を OFF にしてから接続し、電源を OFF にしてから取り外してください。

●発注形名セレクション

<table><tr><td>B</td><td>U</td></tr></table>	B	U	<table><tr><td>6</td><td>6</td><td>5</td><td>0</td></tr></table>	6	6	5	0	<table><tr><td>N</td><td>U</td><td>X</td><td>-</td></tr></table>	N	U	X	-	<table><tr><td>T</td><td>R</td></tr></table>	T	R
B	U														
6	6	5	0												
N	U	X	-												
T	R														
ローム形名	品番 6650 6651 6652 6653 6654 6655	パッケージ NUX: VSON008X2030	包装、フォーミング仕様 TR: リール状エンボステープニング												

VSON008X2030



＜包装仕様＞

包装形態	エンボステープニング
包装数量	4000pcs
包装方向	TR ( リールを左手に持ち、右手でテープを引き出したときに ) 製品の1番ピンが右上にくる方向

リール

1番ピン

引き出し側

※ご発注の際は、包装数量の倍数でお願い致します。

# ご注意

## ローム製品取扱い上の注意事項

1. 本製品は一般的な電子機器（AV 機器、OA 機器、通信機器、家電製品、アミューズメント機器等）への使用を意図して設計・製造されております。従いまして、極めて高度な信頼性が要求され、その故障や誤動作が人の生命、身体への危険若しくは損害、又はその他の重大な損害の発生に関わるような機器又は装置（医療機器<sup>(Note 1)</sup>、輸送機器、交通機器、航空宇宙機器、原子力制御装置、燃料制御、カーアクセサリを含む車載機器、各種安全装置等）（以下「特定用途」という）への本製品のご使用を検討される際は事前にローム営業窓口までご相談くださいますようお願い致します。ロームの文書による事前の承諾を得ることなく、特定用途に本製品を使用したことによりお客様又は第三者に生じた損害等に関し、ロームは一切その責任を負いません。

(Note 1) 特定用途となる医療機器分類

日本	USA	EU	中国
CLASS III	CLASS III	CLASS II b	Ⅲ類
CLASS IV		CLASS III	

2. 半導体製品は一定の確率で誤動作や故障が生じる場合があります。万が一、かかる誤動作や故障が生じた場合であっても、本製品の不具合により、人の生命、身体、財産への危険又は損害が生じないように、お客様の責任において次の例に示すようなフェールセーフ設計など安全対策をお願い致します。
  - ①保護回路及び保護装置を設けてシステムとしての安全性を確保する。
  - ②冗長回路等を設けて単一故障では危険が生じないようにシステムとしての安全を確保する。
3. 本製品は、一般的な電子機器に標準的な用途で使用されることを意図して設計・製造されており、下記に例示するような特殊環境での使用を配慮した設計はなされておられません。従いまして、下記のような特殊環境での本製品のご使用に関し、ロームは一切その責任を負いません。本製品を下記のような特殊環境でご使用される際は、お客様におかれまして十分に性能、信頼性等をご確認ください。
  - ①水・油・薬液・有機溶剤等の液体中でのご使用
  - ②直射日光・屋外暴露、塵埃中でのご使用
  - ③潮風、Cl<sub>2</sub>、H<sub>2</sub>S、NH<sub>3</sub>、SO<sub>2</sub>、NO<sub>2</sub> 等の腐食性ガスの多い場所でのご使用
  - ④静電気や電磁波の強い環境でのご使用
  - ⑤発熱部品に近接した取付け及び当製品に近接してビニール配線等、可燃物を配置する場合。
  - ⑥本製品を樹脂等で封止、コーティングしてのご使用。
  - ⑦はんだ付けの後に洗浄を行わない場合(無洗浄タイプのフラックスを使用された場合も、残渣の洗浄は確実にを行うことをお勧め致します)、又ははんだ付け後のフラックス洗浄に水又は水溶性洗浄剤をご使用の場合。
  - ⑧本製品が結露するような場所でのご使用。
4. 本製品は耐放射線設計はなされておられません。
5. 本製品単体品の評価では予測できない症状・事態を確認するためにも、本製品のご使用にあたってはお客様製品に実装された状態での評価及び確認をお願い致します。
6. パルス等の過渡的な負荷（短時間での大きな負荷）が加わる場合は、お客様製品に本製品を実装した状態で必ずその評価及び確認の実施をお願い致します。また、定常時での負荷条件において定格電力以上の負荷を印加されますと、本製品の性能又は信頼性が損なわれるおそれがあるため必ず定格電力以下でご使用ください。
7. 許容損失(Pd)は周囲温度(Ta)に合わせてディレーティングしてください。また、密閉された環境下でご使用の場合は、必ず温度測定を行い、ディレーティングカーブ範囲内であることをご確認ください。
8. 使用温度は納入仕様書に記載の温度範囲内であることをご確認ください。
9. 本資料の記載内容を逸脱して本製品をご使用されたことによって生じた不具合、故障及び事故に関し、ロームは一切その責任を負いません。

## 実装及び基板設計上の注意事項

1. ハロゲン系（塩素系、臭素系等）の活性度の高いフラックスを使用する場合、フラックスの残渣により本製品の性能又は信頼性への影響が考えられますので、事前にお客様にてご確認ください。
2. はんだ付けはリフローはんだを原則とさせていただきます。なお、フロー方法でのご使用につきましては別途ロームまでお問い合わせください。  
詳細な実装及び基板設計上の注意事項につきましては別途、ロームの実装仕様書をご確認ください。

## **応用回路、外付け回路等に関する注意事項**

1. 本製品の外付け回路定数を変更してご使用になる際は静特性のみならず、過渡特性も含め外付け部品及び本製品のバラツキ等を考慮して十分なマージンをみて決定してください。
2. 本資料に記載された応用回路例やその定数などの情報は、本製品の標準的な動作や使い方を説明するためのもので、実際に使用する機器での動作を保証するものではありません。従いまして、お客様の機器の設計において、回路やその定数及びこれらに関連する情報を使用する場合には、外部諸条件を考慮し、お客様の判断と責任において行ってください。これらの使用に起因しお客様又は第三者に生じた損害に関し、ロームは一切その責任を負いません。

## **静電気に対する注意事項**

本製品は静電気に対して敏感な製品であり、静電放電等により破壊することがあります。取り扱い時や工程での実装時、保管時において静電気対策を実施の上、絶対最大定格以上の過電圧等が印加されないようにご使用ください。特に乾燥環境下では静電気が発生しやすくなるため、十分な静電対策を実施ください。（人体及び設備のアース、帯電物からの隔離、イオナイザの設置、摩擦防止、温湿度管理、はんだごてのこて先のアース等）

## **保管・運搬上の注意事項**

1. 本製品を下記の環境又は条件で保管されますと性能劣化やはんだ付け性等の性能に影響を与えるおそれがありますのでこのような環境及び条件での保管は避けてください。
  - ①潮風、Cl<sub>2</sub>、H<sub>2</sub>S、NH<sub>3</sub>、SO<sub>2</sub>、NO<sub>2</sub>等の腐食性ガスの多い場所での保管
  - ②推奨温度、湿度以外での保管
  - ③直射日光や結露する場所での保管
  - ④強い静電気が発生している場所での保管
2. ロームの推奨保管条件下におきましても、推奨保管期限を経過した製品は、はんだ付け性に影響を与える可能性があります。推奨保管期限を経過した製品は、はんだ付け性を確認した上でご使用頂くことを推奨します。
3. 本製品の運搬、保管の際は梱包箱を正しい向き（梱包箱に表示されている天面方向）で取り扱ってください。天面方向が遵守されずに梱包箱を落下させた場合、製品端子に過度なストレスが印加され、端子曲がり等の不具合が発生する危険があります。
4. 防湿梱包を開封した後は、規定時間内にご使用ください。規定時間を経過した場合はベーク処置を行った上でご使用ください。

## **製品ラベルに関する注意事項**

本製品に貼付されている製品ラベルに QR コードが印字されていますが、QR コードはロームの社内管理のみを目的としたものです。

## **製品廃棄上の注意事項**

本製品を廃棄する際は、専門の産業廃棄物処理業者にて、適切な処置をしてください。

## **外国為替及び外国貿易法に関する注意事項**

本製品は外国為替及び外国貿易法に定める規制貨物等に該当するおそれがありますので輸出する場合には、ロームにお問い合わせください。

## **知的財産権に関する注意事項**

1. 本資料に記載された本製品に関する応用回路例、情報及び諸データは、あくまでも一例を示すものであり、これらに関する第三者の知的財産権及びその他の権利について権利侵害がないことを保証するものではありません。従いまして、上記第三者の知的財産権侵害の責任、及び本製品の使用により発生するその他の責任に関し、ロームは一切その責任を負いません。
2. ロームは、本製品又は本資料に記載された情報について、ローム若しくは第三者が所有又は管理している知的財産権その他の権利の実施又は利用を、明示的にも黙示的にも、お客様に許諾するものではありません。

## **その他の注意事項**

1. 本資料の全部又は一部をロームの文書による事前の承諾を得ることなく転載又は複製することを固くお断り致します。
2. 本製品をロームの文書による事前の承諾を得ることなく、分解、改造、改変、複製等しないでください。
3. 本製品又は本資料に記載された技術情報を、大量破壊兵器の開発等の目的、軍事利用、あるいはその他軍事用途目的で使用しないでください。
4. 本資料に記載されている社名及び製品名等の固有名詞は、ローム、ローム関係会社若しくは第三者の商標又は登録商標です。



**一般的な注意事項**

1. 本製品をご使用になる前に、本資料をよく読み、その内容を十分に理解されるようお願い致します。本資料に記載される注意事項に反して本製品をご使用されたことによって生じた不具合、故障及び事故に関し、ロームは一切その責任を負いませんのでご注意願います。
2. 本資料に記載の内容は、本資料発行時点のものであり、予告なく変更することがあります。本製品のご購入及びご使用に際しては、事前にローム営業窓口で最新の情報をご確認ください。
3. ロームは本資料に記載されている情報は誤りがないことを保証するものではありません。万が一、本資料に記載された情報の誤りによりお客様又は第三者に損害が生じた場合においても、ロームは一切その責任を負いません。