

リセット IC シリーズ

CMOS 過電圧検出 IC

BD71L4L-1 シリーズ

●概要

ロームの BD71L4L-1 シリーズは、高精度・低消費電流の過電圧検出 IC です。出力形式は N-Channel オープンドレインです。検出電圧は 4.05V、ヒステリシス電圧は 30mV。リチウムイオンバッテリーの充電監視等に最適です。



●特長

- 高精度検出電圧
- 超低消費電流
- N-Channel オープンドレイン出力
- 広範な動作範囲
- 小型面実装パッケージ
- パッケージ SSOP5 は JEDEC 規格 SOT-23-5 と同等品

●重要特性

- 検出電圧: 4.05V (Typ.)
- 検出電圧精度: $\pm 0.8\%$
- 超低消費電流: 0.8 μ A (Typ.)
- 動作温度範囲: -40°C to +85°C

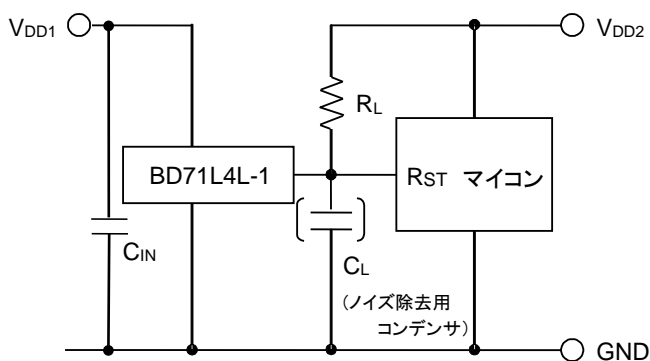
●パッケージ

- SSOP5:  W(typ) x D(typ) x H(max)
2.90mm x 2.80mm x 1.25mm
- HVSOF5:  1.60mm x 1.60mm x 0.60mm

●用途

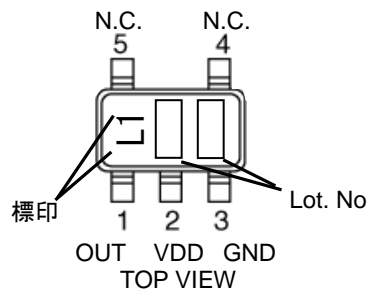
- リチウムイオンバッテリーを搭載したすべての電子機器
- 過昇圧検出を行いたいすべての電子機器

●アプリケーション回路

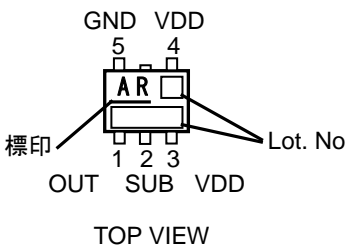


●端子配置図

SSOP5



HVSOF5



● 端子説明

SSOP5		
PIN No.	Symbol	Function
1	OUT	リセット出力
2	VDD	電源電圧
3	GND	GND
4	N.C.	未接続端子
5	N.C.	未接続端子

未接続端子は電氣的にオープンです。
VDD,GND に接続しても問題ありません。

HVSOF5		
PIN No.	Symbol	Function
1	OUT	リセット出力
2	SUB ※	サブストレート
3	VDD ※	電源電圧
4	VDD ※	電源電圧
5	GND	GND

※SUB pin(2pin)と VDD pin(3pin, 4pin)はショートしてください。

● 発注情報

B D x x x x x x					-	1 T R		
Part Number	機能 71 : 過電圧検出	出力論理 L : アクティブ Low	検出電圧 4L : 4.05V	パッケージ G : SSOP5 HFV : HVSOF5	テーピング仕様 エンボステーピング TR : 1番ピン右上 : SSOP5 : HVSOF5			

●絶対最大定格

項目		記号	定格	単位
電源電圧		VDD－GND	-0.3 to +7	V
出力電圧	Nch オープンドレイン出力	VOUT	GND-0.3 to +7	V
出力電流		I _o	70	mA
許容損失	SSOP5 *1 *3	Pd	0.540	W
	HVSOF5 *2 *3		0.530	
動作温度		Topr	-40 to +85	°C
保存周囲温度		Tstg	-55 to +125	°C

*1 Ta=25°C以上で使用する場合は、1°Cにつき 0.0054W を減じる。

*2 Ta=25°C以上で使用する場合は、1°Cにつき 0.0053W を減じる。

*3 ローム標準基板(70mm×70mm×1.6mm, ガラスエポキシ基板)実装時。

注意：印加電圧及び動作温度範囲などの絶対最大定格を超えた場合は、劣化または破壊に至る可能性があります。また、ショートモードもしくはオープンモードなど、破壊状態を想定できません。絶対最大定格を超えるような特殊モードが想定される場合、ヒューズなど物理的な安全対策を施して頂けるようご検討をお願いします。

●電気的特性 (特に指定のない限り Ta=0°C to 60°C, VDD=1.2V to 6.0V)

項目	記号	条件	規格値			単位
			最小	標準	最大	
検出電圧	V _{DET}	RL=470kΩ, Ta=25°C	4.034	4.05	4.066	V
		VDD=L→H, Ta=0°C to 60°C	4.018	-	4.083	
ヒステリシス電圧	ΔV _{DET}	VDD=L→H→L, RL=470kΩ	-	30	40	mV
“H”伝達遅延時間	T _{PLH}	RL=100kΩ, CL=100pF, Vout=GND→50% *4	-	-	100	μs
“L”伝達遅延時間	T _{PHL}	RL=100kΩ, CL=100pF, Vout=VDD→50% *5	-	-	100	μs
消費電流 1	I _{DD1}	VDD= V _{DET} + 0.2V	-	0.60	2.40	μA
消費電流 2	I _{DD2}	VDD= V _{DET} - 0.2V	-	0.70	2.80	μA
動作範囲電圧	VOPL	VOUT ≥ 0.8V, RL=470kΩ	1.20	-	-	V
“L”出力電圧(Nch)	VOL	VDD= V _{DET} +0.2 V, I _{SINK} =4.0mA	-	-	0.3	V
出力リーク電流	I _{leak}	VDD=VDS=3.8V	-	-	1.0	uA

V_{DET} (T)：設定検出電圧値 (4.05V)

RL：VOUT-電源間のプルアップ抵抗

CL：VOUT-GND 間に接続する容量

設計保証は出荷全数検査を行っていません。

*4 T_{PLH}: VDD = (V_{DET} typ. + 0.5V) to (V_{DET} typ. - 0.5V)

*5 T_{PHL}: VDD = (V_{DET} typ - 0.5V) to (V_{DET} typ. + 0.5V)

●ブロック図

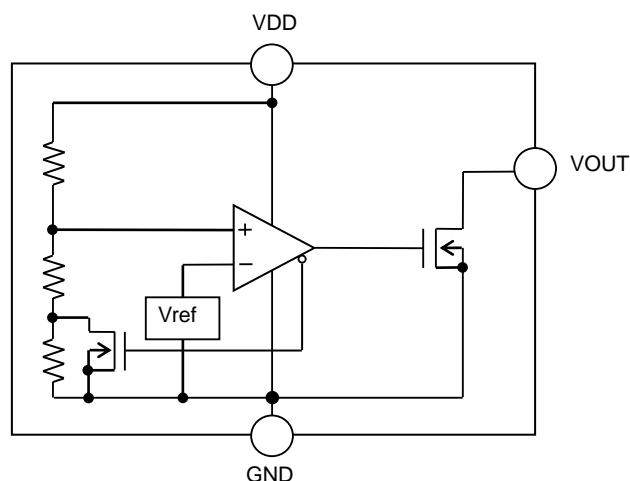


Figure 1. BD71L4L-1

●特性データ

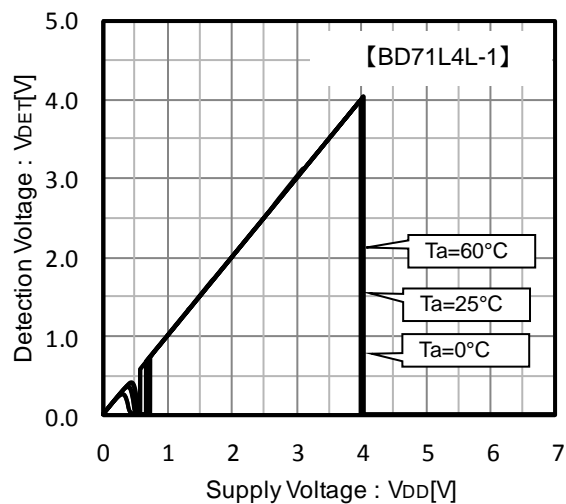


Figure 2. Detection Voltage

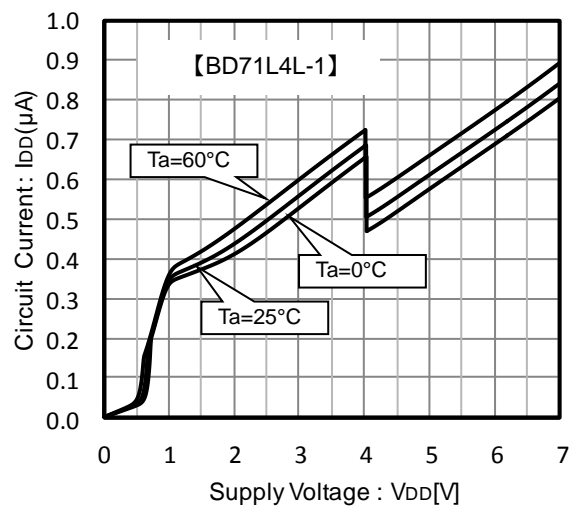


Figure 3. Circuit Current

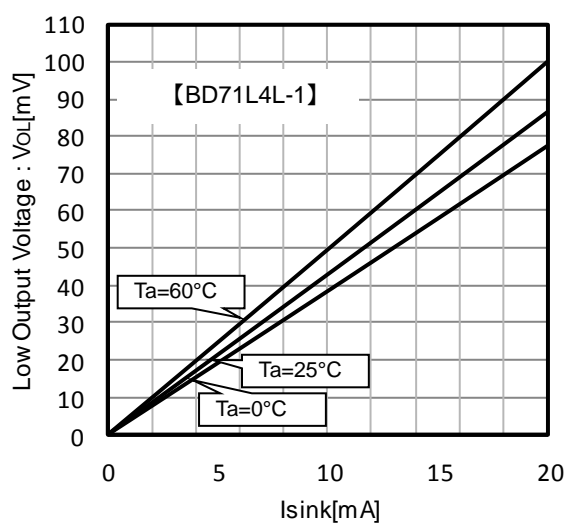


Figure 4. Low Output Voltage

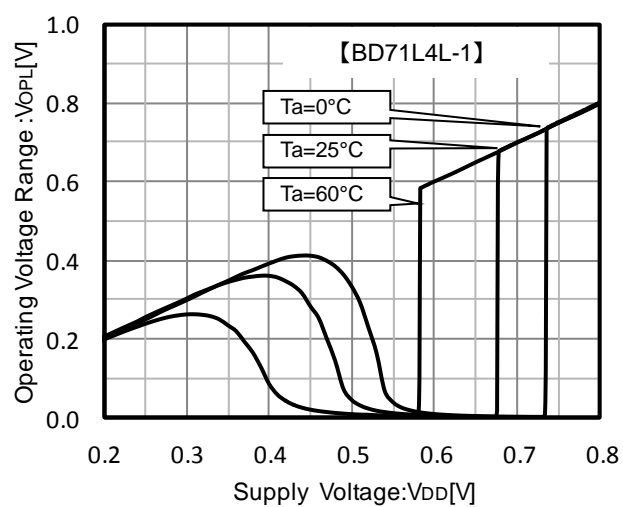
 $V_{DD}=4.0\text{V}$ 

Figure 5. Operating Voltage Range

●特性データ - 続き

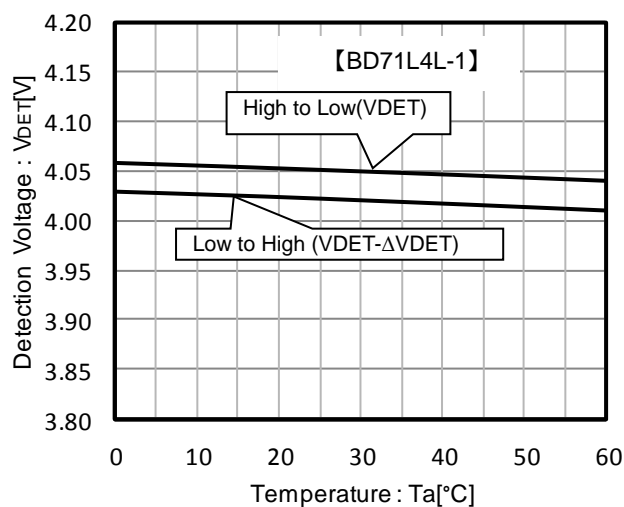


Figure 6. Detection Voltage vs. Temperature

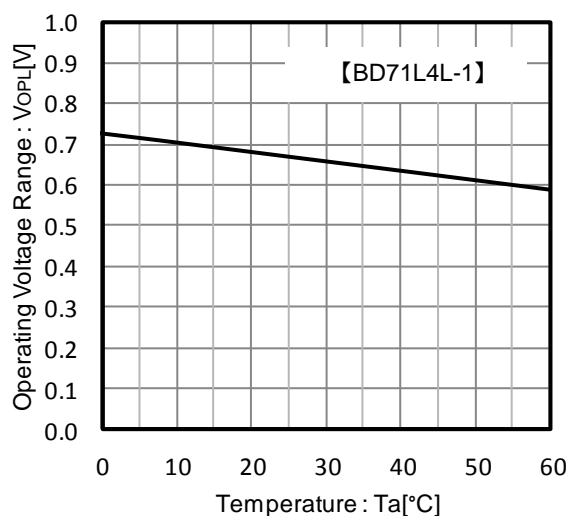


Figure 7. Operating Voltage Range vs. Temperature

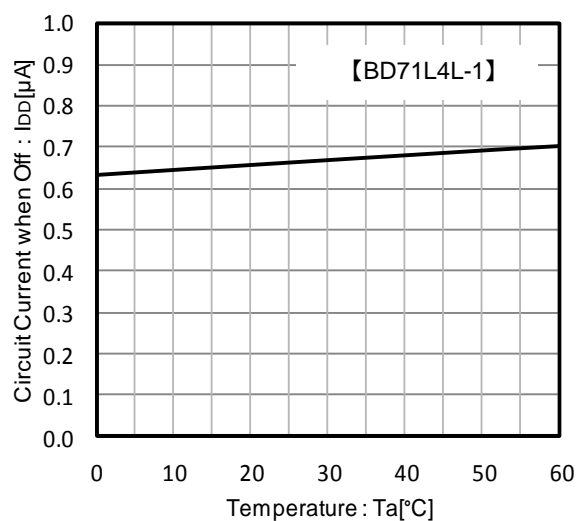


Figure 8. Supply Current when Off vs. Temperature

VDD=VDET-0.2V

VDD=3.85V

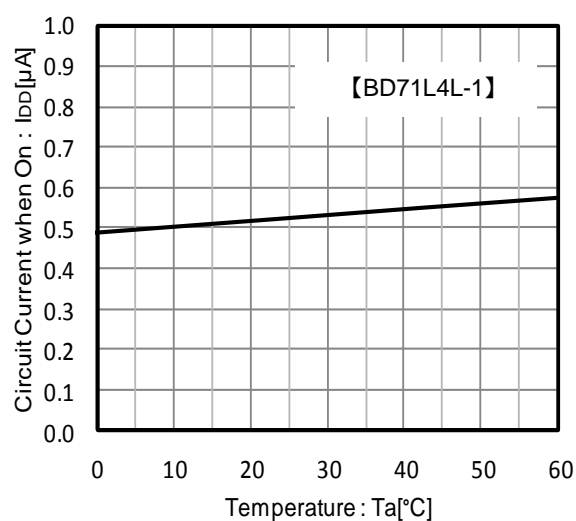


Figure 9. Supply Current when On vs. Temperature

VDD=VDET+0.2V

VDD=4.25V

●特性データ - 続き

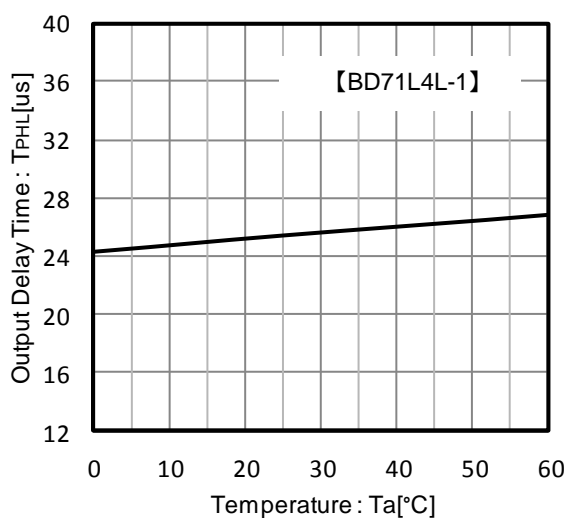
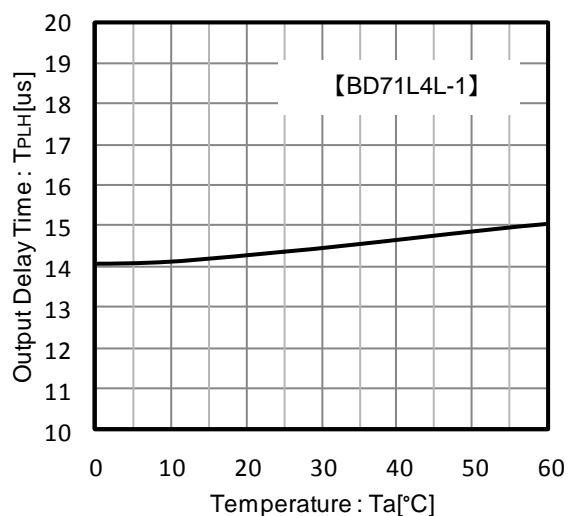
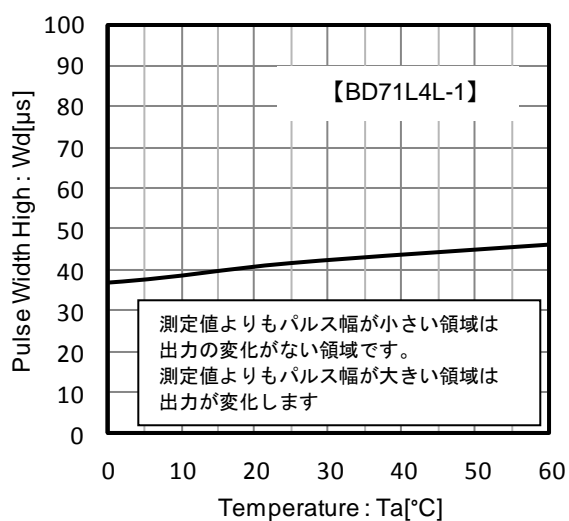
Figure 10. Output Delay Time(T_{PHL})V_{DD}=V_{DET}-0.5V to V_{DET}+0.5VV_{DD}=3.55V to 4.55VFigure 11. Output Delay Time(T_{PLH})V_{DD}=V_{DET}+0.5V to V_{DET}-0.5VV_{DD}=4.55V to 3.55V

Figure 12. Pulse Width vs. Temperature

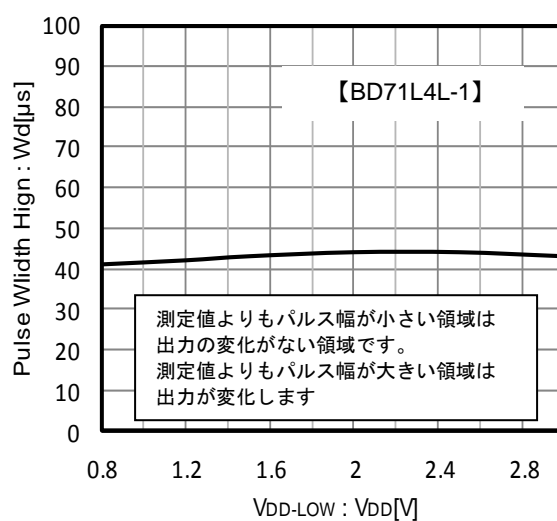
V_{DD-LOW}=1.2V, V_{DD-HIGH}=4.2V, C_{IN}=0.1μF

Figure 13. Pulse Width vs. Voltage Level

V_{DD-HIGH}=4.2V, C_{IN}=0.1μF, Ta=25°C

●アプリケーションヒント

動作説明

検出電圧及び解除電圧をスレッショルド電圧とし、VDD pin に印加された電圧が各々のスレッショルド電圧に達したとき、VOUT 端子電圧は“H”→“L”、また“L”→“H”に切り換わります。BD71L4L-1 では出力形式がオープンドレイン方式であるためプルアップ抵抗を VDD または他の電源との間に接続してください。
(この場合の出力 (VOUT) H 電圧は VDD もしくは他の電源電圧になります。)

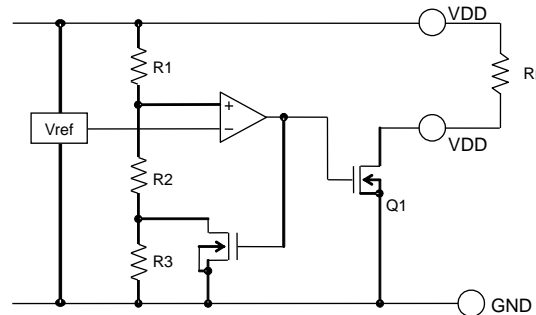


Figure 14. 内部ブロック図

タイミング波形

入力電源電圧 VDD を SWEEP UP 及び SWEEP DOWN させたときの入力電圧 VDD と出力電圧 VOUT の関係は以下のようになります。(回路は Figure 14 です。)下図の①～⑤について説明します。

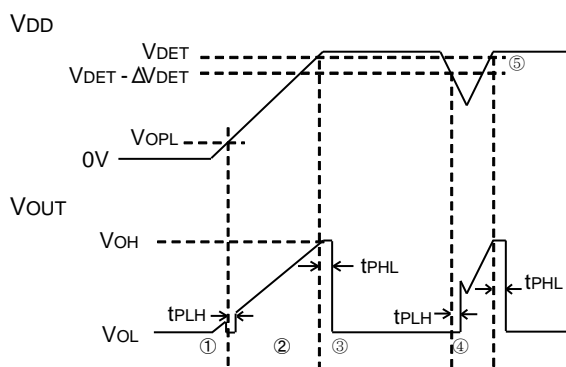


Figure 15. タイミングチャート

- ①電源投入時、VDD が動作限界電圧 (VOPL) を超え tPLH 後までの間出力は不定です。よって tPLH より VDD の立ち上がりスピードが速い場合 RESET 信号が出ない可能性があります。
- ②VDD が VOPL 以上でリセット検出電圧 (VDET) 以下では、VOUT=H です。
- ③リセット検出電圧 (VDET) 以上になると、遅延時間 TPLH 遅れて VOUT=L になります。
- ④電源立ち下がり時や電源瞬断時において VDD が解除電圧 (VDET+ΔVDET) 以下になると遅延時間 TPLH 遅れて VOUT=H になります。
- ⑤検出電圧と解除電圧との電位差をヒステリシス幅 (ΔVDET) といいます。

●応用回路例

通常の電源検出リセットとしての応用回路例を以下に示します。

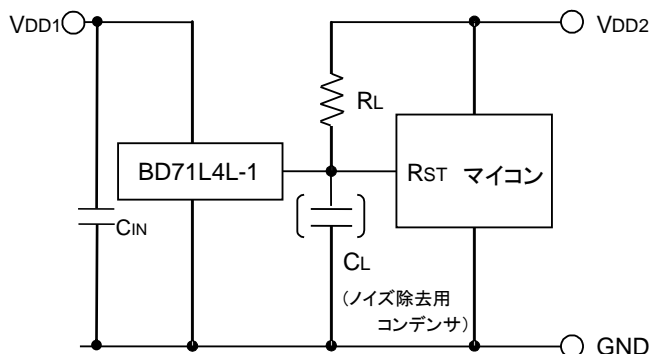


Figure 16. オープンドレイン出力タイプ

①マイコンの電源 V_{DD2} とリセット検出用電源 V_{DD1} が異なる場合:

Figure 16 のようにオープンドレイン出力タイプの出力に負荷抵抗 R_L を V_{DD2} 側につけてお使いください。

②マイコンの電源とリセット電源が同一 (V_{DD1}) の場合: オープンドレイン出力タイプで R_L を V_{DD1} 側に接続してもお使いいただけます。

本 IC は検出電圧と検出解除電圧間のヒステリシス電圧が 30mV(typ)と設定されていますので出力信号の変化時にチャタリングが起きます。

これを解消するため C_{IN} には $0.1\mu F$ 以上のコンデンサを使用してください。

OUT 端子 (マイコンのリセット信号入力端子) にノイズ除去用及び出力遅延時間設定用のコンデンサ C_L を接続する場合は、 V_{OUT} 端子の立ち上がり時、及び立ち下がり時に V_{OUT} 端子の波形がなまりますので、問題がないか確認のうえ使用してください。

2) 2 種類の検出電圧の OR 接続でマイコンをリセットする場合の応用回路例を以下に示します。

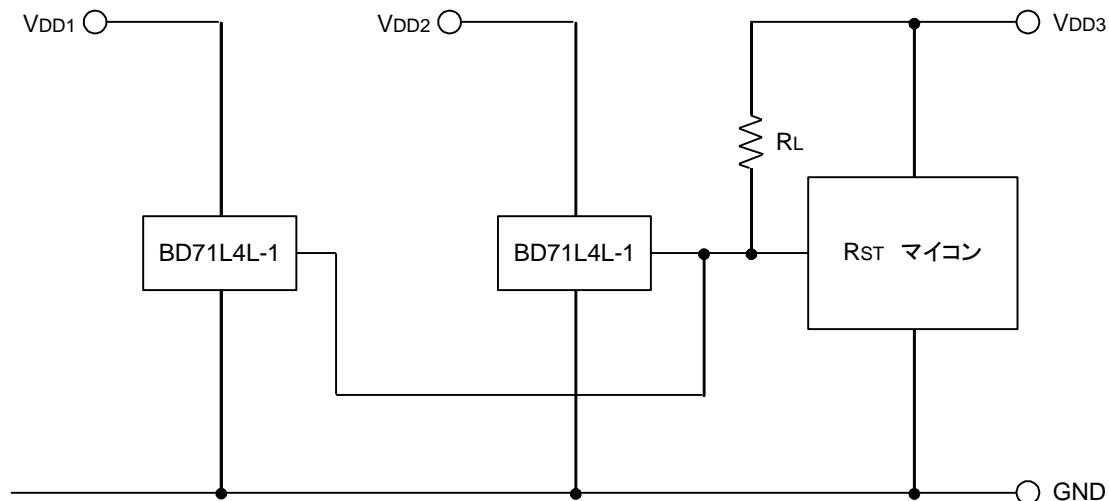


Figure 17 OR 接続による応用回路図例

システムの電源が多数あり、それぞれの独立した電源 V_{DD1} 、 V_{DD2} を監視してマイコンをリセットする必要がある場合、Figure 17 のように OR 接続して任意の電圧 (V_{DD3}) にプルアップすることにより出力 H 電圧をマイコン電源 V_{DD3} と合わせたアプリケーションが可能です。

3) IC の電源入力端子(VDD)に抵抗分割で電圧を入力するアプリケーションにおいて、出力の論理が切り替わる時、瞬時的に貫通電流が流れ、その電流により誤動作（出力発振状態になるなど）をおこす可能性があります。
(貫通電流とは、出力段が H \leftrightarrow L に切り替わる時、瞬時的に電源 VDD から GND に流れる電流です。)

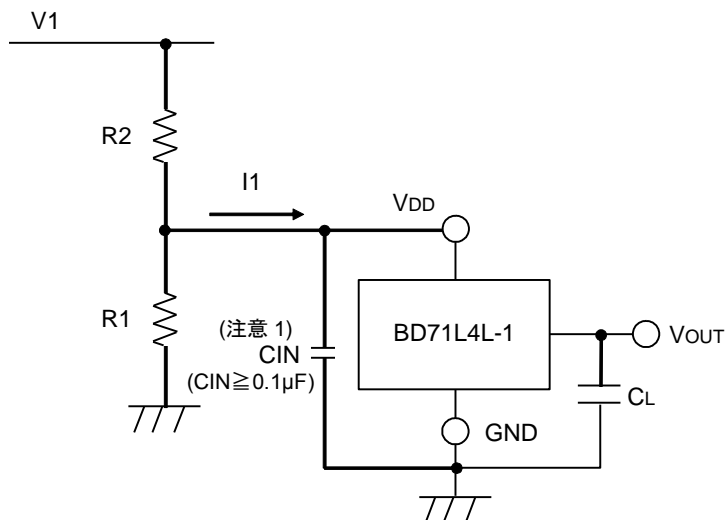


Figure 18 抵抗分割での使用例

出力が H \rightarrow L に切り替わる時の貫通電流により[貫通電流 I_1] \times [入力抵抗 R_2]分の電圧降下が生じ、入力電圧が下がります。入力電圧が下がり、解除電圧[V_{DET} - ΔV_{DET}]を下回ると出力が L \rightarrow H に切り替わります。この時、出力 H で貫通電流が流れなくなり、電圧降下分がなくなります。これにより、再び出力 H \rightarrow L に切り替わりますが、また貫通電流が流れ電圧降下を生じこれらの動作をくり返します。これが発振となります。
抵抗分割を行わず R_2 のみ存在した場合も同様です。

注意 1. 上記回路例は動作を保障するものではありません。

実際のアプリケーションで十分な評価の上、回路構成や定数を設定してください。

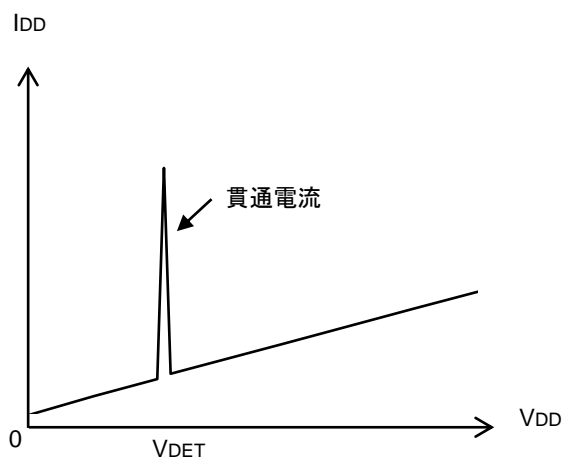


Figure 19. 消費電流 対 電源電圧

●使用上の注意点

1. 電源の逆接続について

電源コネクタの逆接続によりLSIが破壊する恐れがあります。逆接続破壊保護用として外部に電源とLSIの電源端子間にダイオードを入れる等の対策を施してください。

2. 電源ラインについて

基板パターンの設計においては、電源ラインの配線は、低インピーダンスになるようにしてください。グラウンドラインについても、同様のパターン設計を考慮してください。また、LSIのすべての電源端子について電源-グラウンド端子間にコンデンサを挿入するとともに、電解コンデンサ使用の際は、低温で容量低下が起こることなど使用するコンデンサの諸特性に問題ないことを十分ご確認のうえ、定数を決定してください。

3. グラウンド電位について

グラウンド端子の電位はいかなる動作状態においても、最低電位になるようにしてください。また実際に過渡現象を含め、グラウンド端子以外のすべての端子がグラウンド以下の電圧にならないようにしてください。

4. グラウンド配線パターンについて

小信号グラウンドと大電流グラウンドがある場合、大電流グラウンドパターンと小信号グラウンドパターンは分離し、パターン配線の抵抗分と大電流による電圧変化が小信号グラウンドの電圧を変化させないように、セットの基準点で1点アースすることを推奨します。外付け部品のグラウンドの配線パターンも変動しないよう注意してください。グラウンドラインの配線は、低インピーダンスになるようにしてください。

5. 熱設計について

万一、最高接合部温度を超えるようなご使用をされますと、チップ温度上昇により、IC本来の性質を悪化させることにつながります。本仕様書の絶対最大定格に記載しています最高接合部温度を超える場合は基板サイズを大きくする、放熱用銅箔面積を大きくする、放熱板を使用するなどの対策をして、最高接合部温度を超えないようにしてください。

6. 推奨動作条件について

この範囲であればほぼ期待通りの特性を得ることが出来る範囲です。電気特性については各項目の条件下において保証されるものです。

7. ラッシュカレントについて

IC内部論理回路は、電源投入時に論理不定状態で、瞬間的にラッシュカレントが流れる場合がありますので、電源カップリング容量や電源、グラウンドパターン配線の幅、引き回しに注意してください。

8. 強電磁界中の動作について

強電磁界中でのご使用では、まれに誤動作する可能性がありますのでご注意ください。

9. セット基板での検査について

セット基板での検査時に、インピーダンスの低いピンにコンデンサを接続する場合は、ICにストレスがかかる恐れがあるので、1工程ごとに必ず放電を行ってください。静電気対策として、組立工程にはアースを施し、運搬や保存の際には十分ご注意ください。また、検査工程での治具への接続をする際には必ず電源をOFFにしてから接続し、電源をOFFにしてから取り外してください。

10. 端子間ショートと誤装着について

プリント基板に取り付ける際、ICの向きや位置ずれに十分注意してください。誤って取り付けした場合、ICが破壊する恐れがあります。また、出力と電源およびグラウンド間、出力間に異物が入るなどしてショートした場合についても破壊の恐れがあります。

11. 未使用の入力端子の処理について

CMOSトランジスタの入力は非常にインピーダンスが高く、入力端子をオープンにすることで論理不定の状態になります。これにより内部の論理ゲートのpチャネル、nチャネルトランジスタが導通状態となり、不要な電源電流が流れます。また論理不定により、想定外の動作をすることがあります。よって、未使用の端子は特に仕様書上でうたわれていない限り、適切な電源、もしくはグラウンドに接続するようにしてください。

12. 各入力端子について

LSI の構造上、寄生素子は電位関係によって必然的に形成されます。寄生素子が動作することにより、回路動作の干渉を引き起こし、誤動作、ひいては破壊の原因となり得ます。したがって、入力端子にグラウンドより低い電圧を印加するなど、寄生素子が動作するような使い方をしないよう十分注意してください。また、LSI に電源電圧を印加していない時、入力端子に電圧を印加しないでください。さらに、電源電圧を印加している場合にも、各入力端子は電源電圧以下の電圧もしくは電気的特性の保証値内としてください。

13. セラミック・コンデンサの特性変動について

外付けコンデンサに、セラミック・コンデンサを使用する場合、直流バイアスによる公称容量の低下、及び温度などによる容量の変化を考慮の上定数を決定してください。

14. 安全動作領域について

本製品を使用する際には、出力トランジスタが絶対最大定格及び ASO を超えないよう設定してください。

15. ノイズ除去用バイパスコンデンサについて

IC の安定動作のため、電源端子と GND 間には $0.1\mu\text{F}$ 以上、出力端子と GND 間には 1000pF 程度のコンデンサを入れることを推奨します。ただし極端に大きなコンデンサを使用しますと、過渡応答速度が遅くなる恐れも考えられますので、十分な確認をお願いします。

16. 電源ラインのインピーダンスが高い状態で使用する場合、検出時の貫通電流により発振する場合があります。

17. 電源ラインのインピーダンスが高い場合は、 V_{DD} —GND 間(できるだけ端子に近い場所)にコンデンサを接続してください。

18. 外付け定数について

プルアップ抵抗値は $10\text{k}\Omega \sim 1\text{M}\Omega$ の範囲を推奨しておりますが、基板のレイアウトなどにより変化しますので、実動作を充分ご確認のうえ、ご使用ください。

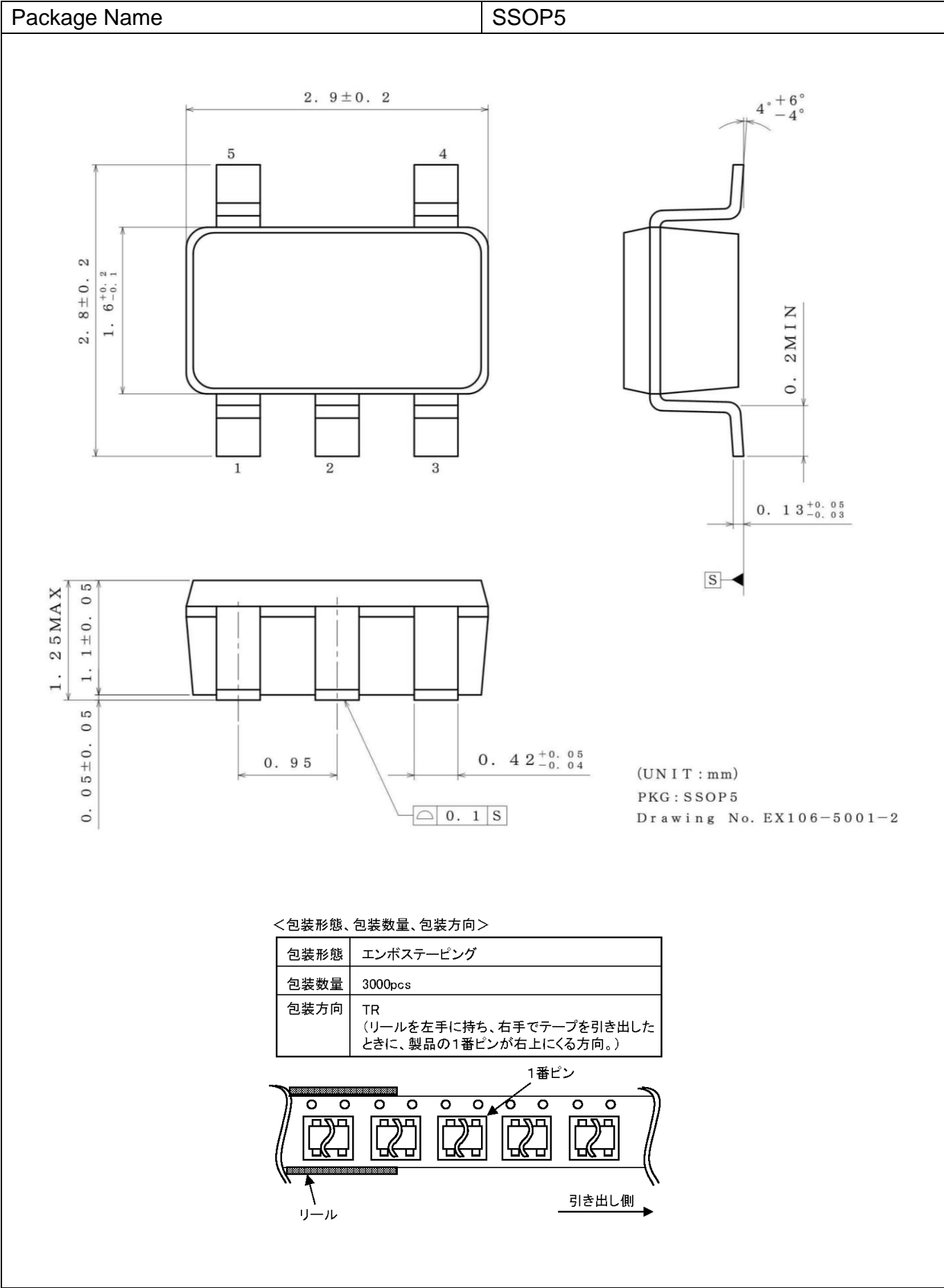
19. V_{DD} が低下し動作範囲電圧以下になると出力は不定となり、出力がプルアップされているとき、出力は V_{DD} になります。

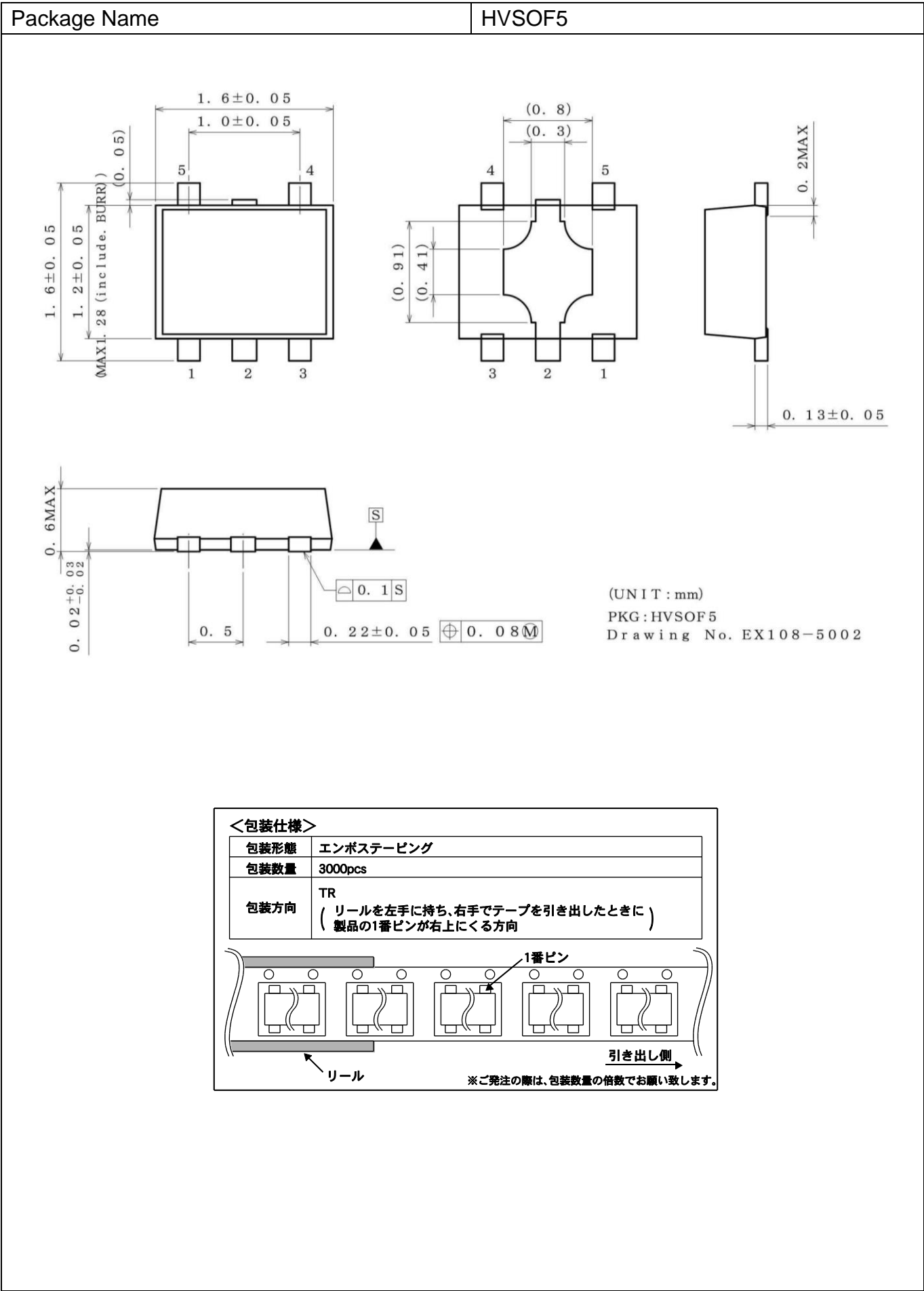
20. 電源起動時のリセット動作について

電源起動時のリセット出力については、立ち上がり時間に応じて変化致しますので、充分なご確認をお願いします。

21. 本 IC は、高インピーダンス設計になっているため、使用条件によっては、基板のよごれなどによる予期せぬリーク経路に影響を受ける可能性があります。よって、外付け定数に十分注意してください。例えば、出力—GND 間でリークが想定される場合、プルアップ抵抗値を想定されるリーク経路のインピーダンスの $1/10$ 以下とすることを推奨致します。

●外形寸法図と包装・フォーミング仕様





●変更履歴

日付	Revision	変更内容
2013.05.20	001	新規
2013.07.24	002	検出電圧変更 P1~3 VDET の spec 変更 P3 IDD1、IDD2 の spec 変更 P3 I _{leak} の条件を変更
2013.10.24	003	HVSOF5 パッケージを追加
2014.01.31	004	HVSOF5 の under planning を削除 P2 HVSOF5 の注意事項追加
2016.06.08	005	P1 パッケージ寸法(W,D,H)を追加 P2 SSOP5 未接続ピンの接続先について追記 P9 貫通電流についての誤記訂正 CIN についての補足追加 P10,11 使用上の注意 No2,5,6,12 更新

ご注意

ローム製品取扱い上の注意事項

1. 本製品は一般的な電子機器（AV 機器、OA 機器、通信機器、家電製品、アミューズメント機器等）への使用を意図して設計・製造されております。したがって、極めて高度な信頼性が要求され、その故障や誤動作が人の生命、身体への危険もしくは損害、又はその他の重大な損害の発生に関わるような機器又は装置（医療機器^(Note 1)、輸送機器、交通機器、航空宇宙機器、原子力制御装置、燃料制御、カーアクセサリを含む車載機器、各種安全装置等）（以下「特定用途」という）への本製品のご使用を検討される際は事前にローム営業窓口までご相談くださいますようお願い致します。ロームの文書による事前の承諾を得ることなく、特定用途に本製品を使用したことによりお客様又は第三者に生じた損害等に関し、ロームは一切その責任を負いません。

(Note 1) 特定用途となる医療機器分類

日本	USA	EU	中国
CLASS III	CLASS III	CLASS II b	Ⅲ類
CLASS IV		CLASS III	

2. 半導体製品は一定の確率で誤動作や故障が生じる場合があります。万が一、かかる誤動作や故障が生じた場合であっても、本製品の不具合により、人の生命、身体、財産への危険又は損害が生じないように、お客様の責任において次の例に示すようなフェールセーフ設計など安全対策をお願い致します。
 - ①保護回路及び保護装置を設けてシステムとしての安全性を確保する。
 - ②冗長回路等を設けて単一故障では危険が生じないようにシステムとしての安全を確保する。
3. 本製品は、一般的な電子機器に標準的な用途で使用されることを意図して設計・製造されており、下記に例示するような特殊環境での使用を配慮した設計はなされておられません。したがって、下記のような特殊環境での本製品のご使用に関し、ロームは一切その責任を負いません。本製品を下記のような特殊環境でご使用される際は、お客様におかれまして十分に性能、信頼性等をご確認ください。
 - ①水・油・薬液・有機溶剤等の液体中でのご使用
 - ②直射日光・屋外暴露、塵埃中でのご使用
 - ③潮風、Cl₂、H₂S、NH₃、SO₂、NO₂ 等の腐食性ガスの多い場所でのご使用
 - ④静電気や電磁波の強い環境でのご使用
 - ⑤発熱部品に近接した取付け及び当製品に近接してビニール配線等、可燃物を配置する場合。
 - ⑥本製品を樹脂等で封止、コーティングしてのご使用。
 - ⑦はんだ付けの後に洗浄を行わない場合（無洗浄タイプのフラックスを使用された場合も、残渣の洗浄は確実にを行うことをお勧め致します）、又ははんだ付け後のフラックス洗浄に水又は水溶性洗浄剤をご使用の場合。
 - ⑧本製品が結露するような場所でのご使用。
4. 本製品は耐放射線設計はなされておられません。
5. 本製品単体品の評価では予測できない症状・事態を確認するためにも、本製品のご使用にあたってはお客様製品に実装された状態での評価及び確認をお願い致します。
6. パルス等の過渡的な負荷（短時間での大きな負荷）が加わる場合は、お客様製品に本製品を実装した状態で必ずその評価及び確認の実施をお願い致します。また、定常時での負荷条件において定格電力以上の負荷を印加されますと、本製品の性能又は信頼性が損なわれるおそれがあるため必ず定格電力以下でご使用ください。
7. 電力損失は周囲温度に合わせてディレーティングしてください。また、密閉された環境下でご使用の場合は、必ず温度測定を行い、最高接合部温度を超えていない範囲であることをご確認ください。
8. 使用温度は納入仕様書に記載の温度範囲内であることをご確認ください。
9. 本資料の記載内容を逸脱して本製品をご使用されたことによって生じた不具合、故障及び事故に関し、ロームは一切その責任を負いません。

実装及び基板設計上の注意事項

1. ハロゲン系（塩素系、臭素系等）の活性度の高いフラックスを使用する場合、フラックスの残渣により本製品の性能又は信頼性への影響が考えられますので、事前にお客様にてご確認ください。
2. はんだ付けは、表面実装製品の場合リフロー方式、挿入実装製品の場合フロー方式を原則とさせていただきます。なお、表面実装製品をフロー方式での使用をご検討の際は別途ロームまでお問い合わせください。
その他、詳細な実装条件及び手はんだによる実装、基板設計上の注意事項につきましては別途、ロームの実装仕様書をご確認ください。

応用回路、外付け回路等に関する注意事項

1. 本製品の外付け回路定数を変更してご使用になる際は静特性のみならず、過渡特性も含め外付け部品及び本製品のバラツキ等を考慮して十分なマージンをみて決定してください。
2. 本資料に記載された応用回路例やその定数などの情報は、本製品の標準的な動作や使い方を説明するためのもので、実際に使用する機器での動作を保証するものではありません。したがって、お客様の機器の設計において、回路やその定数及びこれらに関連する情報を使用する場合には、外部諸条件を考慮し、お客様の判断と責任において行ってください。これらの使用に起因しお客様又は第三者に生じた損害に関し、ロームは一切その責任を負いません。

静電気に対する注意事項

本製品は静電気に対して敏感な製品であり、静電放電等により破壊することがあります。取り扱い時や工程での実装時、保管時において静電気対策を実施のうえ、絶対最大定格以上の過電圧等が印加されないようにご使用ください。特に乾燥環境下では静電気が発生しやすくなるため、十分な静電対策を実施ください。（人体及び設備のアース、帯電物からの隔離、イオナイザの設置、摩擦防止、温湿度管理、はんだごてのこて先のアース等）

保管・運搬上の注意事項

1. 本製品を下記の環境又は条件で保管されますと性能劣化やはんだ付け性等の性能に影響を与えるおそれがありますのでこのような環境及び条件での保管は避けてください。
 - ①潮風、Cl₂、H₂S、NH₃、SO₂、NO₂等の腐食性ガスの多い場所での保管
 - ②推奨温度、湿度以外での保管
 - ③直射日光や結露する場所での保管
 - ④強い静電気が発生している場所での保管
2. ロームの推奨保管条件下におきましても、推奨保管期限を経過した製品は、はんだ付け性に影響を与える可能性があります。推奨保管期限を経過した製品は、はんだ付け性を確認したうえでご使用頂くことを推奨します。
3. 本製品の運搬、保管の際は梱包箱を正しい向き（梱包箱に表示されている天面方向）で取り扱ってください。天面方向が遵守されずに梱包箱を落下させた場合、製品端子に過度なストレスが印加され、端子曲がり等の不具合が発生する危険があります。
4. 防湿梱包を開封した後は、規定時間内にご使用ください。規定時間を経過した場合はベーク処置を行ったうえでご使用ください。

製品ラベルに関する注意事項

本製品に貼付されている製品ラベルに2次元バーコードが印字されていますが、2次元バーコードはロームの社内管理のみを目的としたものです。

製品廃棄上の注意事項

本製品を廃棄する際は、専門の産業廃棄物処理業者にて、適切な処置をしてください。

外国為替及び外国貿易法に関する注意事項

本製品は外国為替及び外国貿易法に定める規制貨物等に該当するおそれがありますので輸出する場合には、ロームにお問い合わせください。

知的財産権に関する注意事項

1. 本資料に記載された本製品に関する応用回路例、情報及び諸データは、あくまでも一例を示すものであり、これらに関する第三者の知的財産権及びその他の権利について権利侵害がないことを保証するものではありません。
2. ロームは、本製品とその他の外部素子、外部回路あるいは外部装置等（ソフトウェア含む）との組み合わせに起因して生じた紛争に関して、何ら義務を負うものではありません。
3. ロームは、本製品又は本資料に記載された情報について、ロームもしくは第三者が所有又は管理している知的財産権その他の権利の実施又は利用を、明示的にも黙示的にも、お客様に許諾するものではありません。ただし、本製品を通常の用法にて使用される限りにおいて、ロームが所有又は管理する知的財産権を利用されることを妨げません。

その他の注意事項

1. 本資料の全部又は一部をロームの文書による事前の承諾を得ることなく転載又は複製することを固くお断り致します。
2. 本製品をロームの文書による事前の承諾を得ることなく、分解、改造、改変、複製等しないでください。
3. 本製品又は本資料に記載された技術情報を、大量破壊兵器の開発等の目的、軍事利用、あるいはその他軍事用途目的で使用しないでください。
4. 本資料に記載されている社名及び製品名等の固有名詞は、ローム、ローム関係会社もしくは第三者の商標又は登録商標です。

一般的な注意事項

1. 本製品をご使用になる前に、本資料をよく読み、その内容を十分に理解されるようお願い致します。本資料に記載される注意事項に反して本製品をご使用されたことによって生じた不具合、故障及び事故に関し、ロームは一切その責任を負いませんのでご注意願います。
2. 本資料に記載の内容は、本資料発行時点のものであり、予告なく変更することがあります。本製品のご購入及びご使用に際しては、事前にローム営業窓口で最新の情報をご確認ください。
3. ロームは本資料に記載されている情報は誤りがないことを保証するものではありません。万が一、本資料に記載された情報の誤りによりお客様又は第三者に損害が生じた場合においても、ロームは一切その責任を負いません。