



お客様各位

資料中の「ラピステクノロジー」等名称の ローム株式会社への変更

2024 年4 月1 日をもって、ローム株式会社は、100%子会社であるラピステクノロジー株式会社を吸収合併しました。従いまして、本資料中にあります「ラピステクノロジー株式会社」、「ラピステクノ」、「ラピス」といった表記に関しましては、全て「ローム株式会社」に読み替えて適用するものとさせていただきます。

なお、会社名、会社商標、ロゴ等以外の製品に関する内容については、変更はありません。

以上、ご理解の程よろしくお願いいたします。

2024 年4 月1 日
ローム株式会社

お客様各位

資料中の「ラピスセミコンダクタ」等名称の ラピステクノロジー株式会社への変更

2020 年 10 月 1 日をもって、ラピスセミコンダクタ株式会社の LSI 事業部門は、ラピステクノロジー株式会社へ分割承継されました。従いまして、本資料中にあります「ラピスセミコンダクタ株式会社」、「ラピスセミ」、「ラピス」といった表記に関しましては、全て「ラピステクノロジー株式会社」に読み替えて適用するものとさせていただきます。なお、会社名、会社商標、ロゴ等以外の製品に関する内容については、変更はありません。以上、ご理解の程よろしくお願いいたします。

2020年10月1日
ラピステクノロジー株式会社

Dear customer

LAPIS Semiconductor Co., Ltd. ("LAPIS Semiconductor"), on the 1st day of October, 2020, implemented the incorporation-type company split (shinsetsu-bunkatsu) in which LAPIS established a new company, LAPIS Technology Co., Ltd. ("LAPIS Technology") and LAPIS Technology succeeded LAPIS Semiconductor's LSI business.

Therefore, all references to "LAPIS Semiconductor Co., Ltd.", "LAPIS Semiconductor" and/or "LAPIS" in this document shall be replaced with "LAPIS Technology Co., Ltd."

Furthermore, there are no changes to the documents relating to our products other than the company name, the company trademark, logo, etc.

Thank you for your understanding.

LAPIS Technology Co., Ltd.

October 1, 2020

ML7386 ファミリ LSI 評価キット スタート ガイド

※ 初めにお読みください

発行日 2013 年 8 月 12 日

ご注意

本資料の一部または全部をラピスセミコンダクタの許可なく、転載・複写することを堅くお断りします。

本資料の記載内容は改良などのため予告なく変更することがあります。

本資料に記載されております応用回路例やその定数などの情報につきましては、本製品の標準的な動作や使い方を説明するものです。したがって、量産設計をされる場合には、外部諸条件を考慮していただきますようお願いいたします。

本資料に記載されております情報は、正確を期すため慎重に作成したものです。万が一、当該情報の誤り・誤植に起因する損害がお客様に生じた場合においても、ラピスセミコンダクタはその責任を負うものではありません。

本資料に記載されております技術情報は、製品の代表的動作および応用回路例などを示したものであり、ラピスセミコンダクタまたは他社の知的財産権その他のあらゆる権利について明示的にも黙示的にも、その実施または利用を許諾するものではありません。上記技術情報の使用に起因して紛争が発生した場合、ラピスセミコンダクタはその責任を負うものではありません。

本資料に掲載されております製品は、一般的な電子機器 (AV 機器、OA 機器、通信機器、家電製品、アミューズメント機器など) への使用を意図しています。

本資料に掲載されております製品は、「耐放射線設計」はなされていません。

ラピスセミコンダクタは常に品質・信頼性の向上に取り組んでおりますが、種々の要因で故障することもあり得ます。

ラピスセミコンダクタ製品が故障した際、その影響により人身事故、火災損害等が起こらないようご使用機器でのデイレレーティング、冗長設計、延焼防止、フェイルセーフ等の安全確保をお願いします。定格を超えたご使用や使用上の注意書が守られていない場合、いかなる責任もラピスセミコンダクタは負うものではありません。

極めて高度な信頼性が要求され、その製品の故障や誤動作が直接人命を脅かしあるいは人体に危害を及ぼすおそれのある機器・装置・システム (医療機器、輸送機器、航空宇宙機、原子力制御、燃料制御、各種安全装置など) へのご使用を意図して設計・製造されたものではありません。上記特定用途に使用された場合、いかなる責任もラピスセミコンダクタは負うものではありません。上記特定用途への使用を検討される際は、事前にローム営業窓口までご相談願います。

本資料に記載されております製品および技術のうち「外国為替及び外国貿易法」に該当する製品または技術を輸出する場合、または国外に提供する場合には、同法に基づく許可が必要です。

Copyright 2013 LAPIS Semiconductor Co., Ltd.

ラピスセミコンダクタ株式会社

〒222-8575 神奈川県横浜市港北区新横浜 2-4-8

<http://www.lapis-semi.com>

はじめに

この度は、弊社商品をご購入いただき、誠にありがとうございます。本商品をご使用になる前に、この「スタート ガイド」をお読みの上、正しくお使いください。また、お読みになられた後も大切に保管してください。本スタート ガイドは添付品と接続方法について記載したものです。

本書のほかに以下に示すマニュアルが用意されておりますので、必要に応じてあわせてお読み下さい。

- ML7386/L7386B データシート
- ML7386/L7386B デザインガイド
- ML7386/L7386B アプリケーションマニュアル
- ML7386/L7386B 特性データ

表記法

分 類	表記法	説 明
● 数値	0xnn 0bnnnn	16 進数を表します。 2 進数を表します。
● アドレス	0xnnnn_nnnn	16 進数を表します。(0xxxxxxxxx を示します)
● 単位	ワード, WORD バイト, BYTE メガ, M キロ, K キロ, k ミリ, m マイクロ, μ ナノ, n セカンド, s (小文字)	1 ワード = 32 ビット 1 バイト = 8 ビット 10^6 $2^{10}=1024$ $10^3=1000$ 10^{-3} 10^{-6} 10^{-9} 秒
● 用語	“H” レベル “L” レベル	電圧の高い側の信号レベルで、電気的特性で規定された V_{IH} 、 V_{OH} の電圧レベルを示します。 電圧の低い側の信号レベルで、電気的特性で規定された V_{IL} 、 V_{OL} の電圧レベルを示します。
● レジスタ説明図	読み書き属性：R は読み出し可能、W は書き込み可能なことを表します。 MSB：8 ビットのレジスタ(メモリ)の最上位ビット LSB：8 ビットのレジスタ(メモリ)の最下位ビット	

目次

はじめに	ii
表記法	iii
目次	iv
1. 本商品の取り扱い上のご注意	1
2. セットアップフロー	2
STEP1 梱包内容の確認	2
STEP2 シリアル通信ソフトウェアのセットアップ	3
改版履歴	6

1. 本商品の取り扱い上のご注意

- ・ 本商品は評価キットです。評価用としてのみご利用いただけます。
- ・ 本商品のアプリケーションソフトウェアは、日本語版 **Windows XP/Windows 7** がインストールされているパソコンでご使用ください。
- ・ 本商品のソフトウェアの全部または一部を著作権の許可なく複製したり、複製物を頒布したりすると、著作権の侵害となります。
- ・ 本商品の改造及び違法な使用に関しては、いかなる責任も負いかねます。
- ・ 万一、本商品から有害な電波干渉の事例が発生した場合は、速やかに使用周波数を変更するかまたは電波の出力を停止し、混信回避のための処置等を行なってください。

2. セットアップフロー

梱包内容の確認から、組み立てまでのフローです。

STEP 1

梱包内容の確認

STEP 2

シリアル通信ソフトウェアのセットアップ

STEP1 梱包内容の確認

箱をあけて、最初に次の品物が全てそろっていることを確認してください。
万一、不足していたり、破損している場合は、ご購入元までご連絡ください。

※ 出荷時期により、実装部品等が写真と一部異なる場合があります。

※ 安定化電源、USB ミニ B ケーブル(ストレート)、シリアル通信ソフトウェア (TeraTerm) は別途ご用意ください。

□ ML7386 評価ボード 1 台



□ CD-ROM 1 枚
(初回購入時のみ)



STEP2 シリアル通信ソフトウェアのセットアップ

本章では、評価キットの操作のために使用するシリアル通信ソフトのセットアップに関して説明します。

※ シリアル通信ソフトウェアとして Tera Term (フリーソフトウェア) を推奨しています。
簡易 MAC で使用するマクロは、Tera Term のマクロ言語で記述されております。
本操作を始める前に、ダウンロードしてください。

- ① Tera Term を評価で使用するパソコンにインストールしてください。
- ② 評価ボードを USB ミニ B ケーブル (ストレート) で Tera Term をインストールしたパソコンと接続してください。
- ③ Tera Term を起動してください。

起動後図 1 の画面が表示されます。

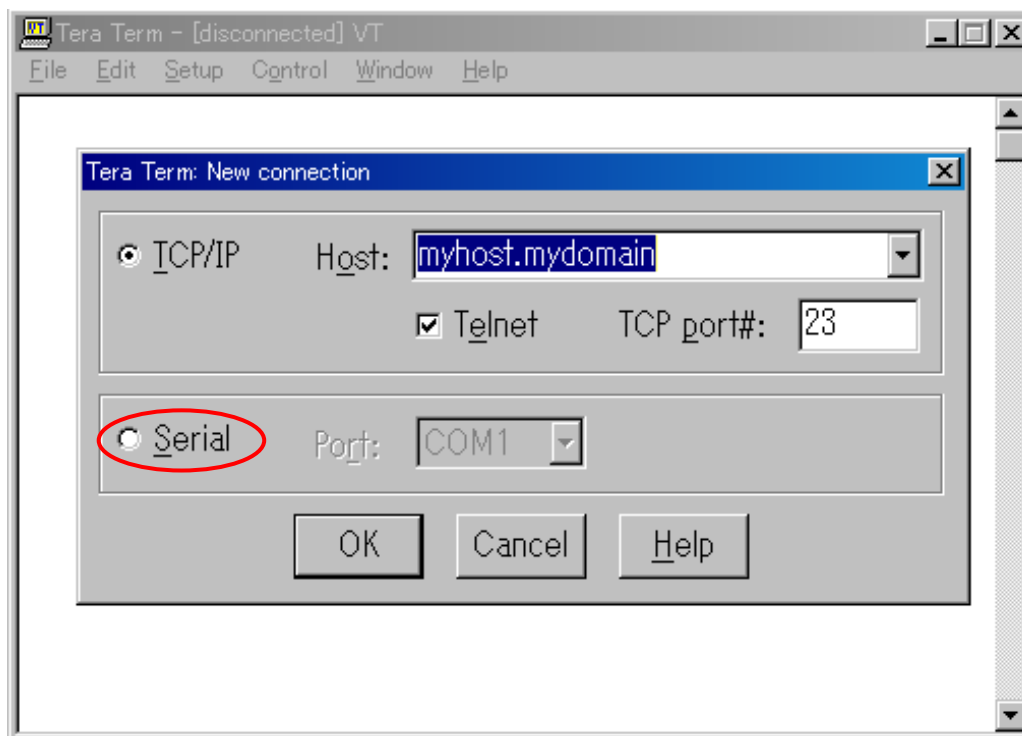


図1 Tera Term 起動画面

- ④ “**Serial**”を選択し、“**Port:**”コンボボックスで使用する COM ポートを選択してください。
- ⑤ 起動後、“**Setup**”メニュー => “**Serial port...**”を選択し図 2 を参考に設定を変更し OK ボタンを押してください。

設定値	Baud Rate:	38400
	Data:	8 bit
	Parity:	none
	Stop:	1 bit
	Flow Control:	hardware
- ⑥ “**Setup**”メニュー => “**Terminal...**”を選択し図 2 を参考に設定を変更し“**OK**”ボタンを押してください。

設定値	New Line	
	Receive:	CR+LF
	Transmit:	CR
	Local echo:	チェックする

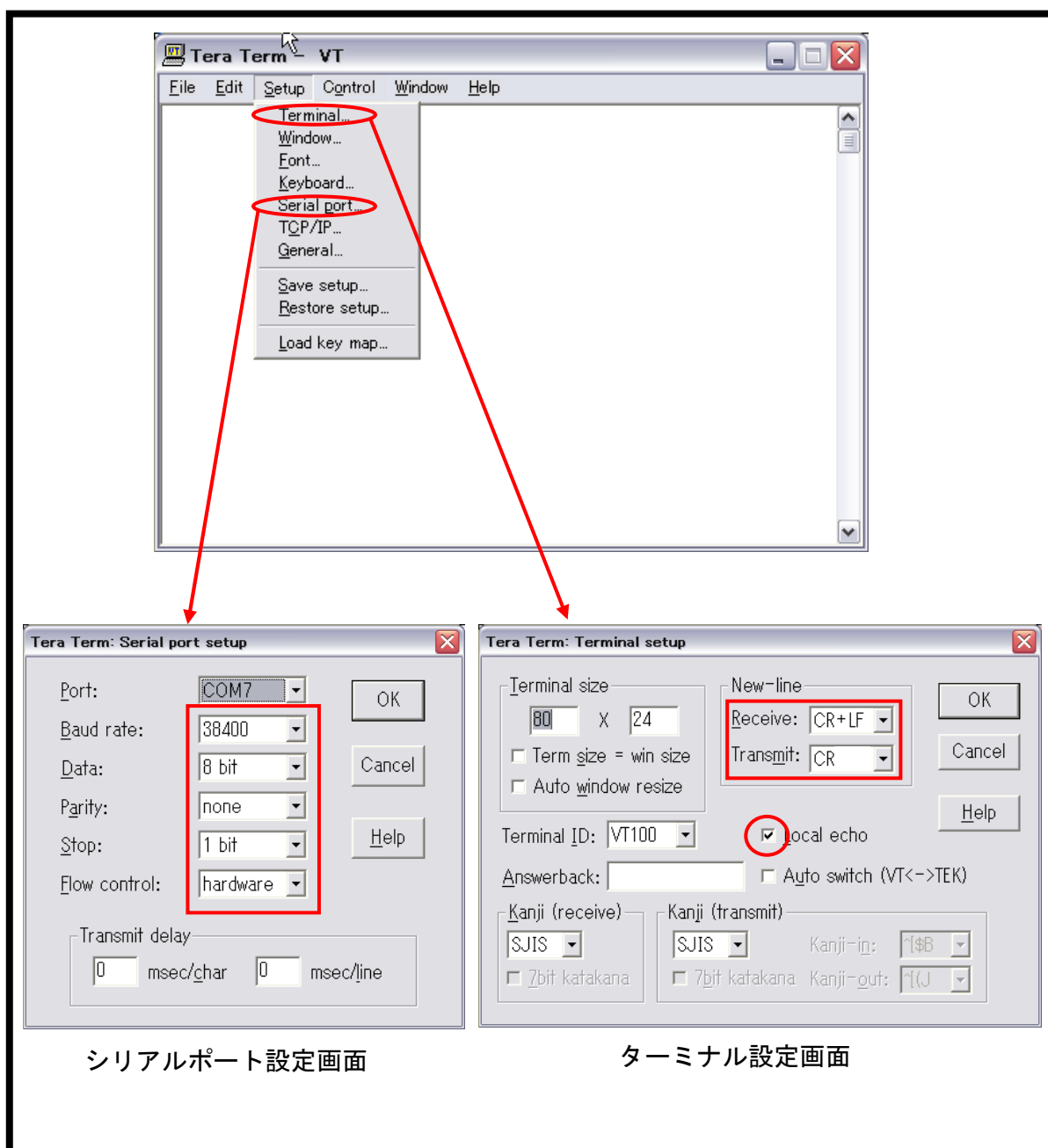


図 2 Tera Term 通信設定

- ⑦ 評価ボードの電源を ON にしてください。
- ⑧ シリアル通信用ソフトウェアから“**RREG 6C**”を入力してください。
図3のように“**OK 88**”が表示されれば正常です。

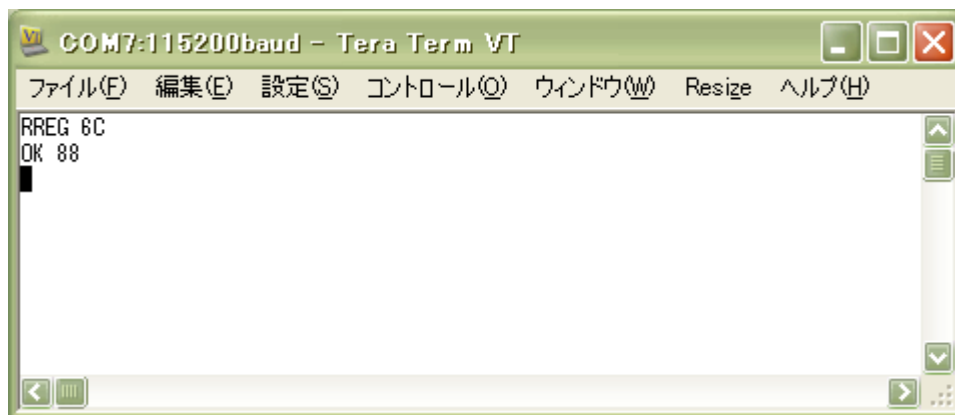


図 3 RREG 6C 後の画面

以上で、本商品の使用準備は完了です。

この後は、添付の簡易 MAC ユーザーズマニュアルを参照の上、通信テストを実施して、機器の接続状態および正しく動作することを確認してください。

改版履歴

ドキュメント No.	発行日	ページ		変更内容
		改版前	改版後	
FJXL7386 EVA_ startguide-01	2013.08.12	－	－	初版

(注意) 誤記、表現の変更および修正は含まれません。