



お客様各位

## 資料中の「ラピステクノロジー」等名称の ローム株式会社への変更

2024年4月1日をもって、ローム株式会社は、100%子会社であるラピステクノロジー株式会社を吸収合併しました。従いまして、本資料中にあります「ラピステクノロジー株式会社」、「ラピステクノ」、「ラピス」といった表記に関しましては、全て「ローム株式会社」に読み替えて適用するものとさせていただきます。なお、会社名、会社商標、ロゴ等以外の製品に関する内容については、変更はありません。以上、ご理解の程よろしく願いいたします。

2024年4月1日  
ローム株式会社

# ML5205

## 5 直列リチウムイオン 2 次電池保護 IC

### ■ 概要

ML5205 は、3~5 セル・リチウムイオン 2 次電池パック用保護 IC です。  
各セルの過充電と電池セル接続配線の断線を検出しアラーム信号を出力します。

### ■ 特長

- 3~5 セル 高精度過充電検出機能  
過充電検出電圧 : 4.0V~4.4V(5mV ステップ) 精度±25mV (0°C~60°C)  
過充電解除電圧 : 3.8V~4.2V(10mV ステップ) 精度±50mV (0°C~60°C)  
過充電検出遅延時間 : 0 秒~5.6 秒(typ)
- 断線検出可能  
断線検出電圧 : 0.6V(typ)  
断線検出用吸い込み電流 : ±0.8μA(typ)  
断線検出遅延時間 : 0~5.6 秒(typ)
- 3 種のアラーム信号出力タイプ  
CMOS 出力/Nch オープンドレイン出力/Pch オープンドレイン出力から選択可能
- 電池セル接続数認識機能  
上詰めで電池セルを接続し、未使用セル接続端子を VDD に接続することで、3~5 セルの接続セル数を自動判定
- 低消費電流 : 3μA(typ)、5μA(max) (0°C~60°C)
- 電源電圧 : +5V~+25V
- 動作温度範囲 : -20°C~+85°C
- パッケージ : 8 ピン VSSOP

### ■ 用途

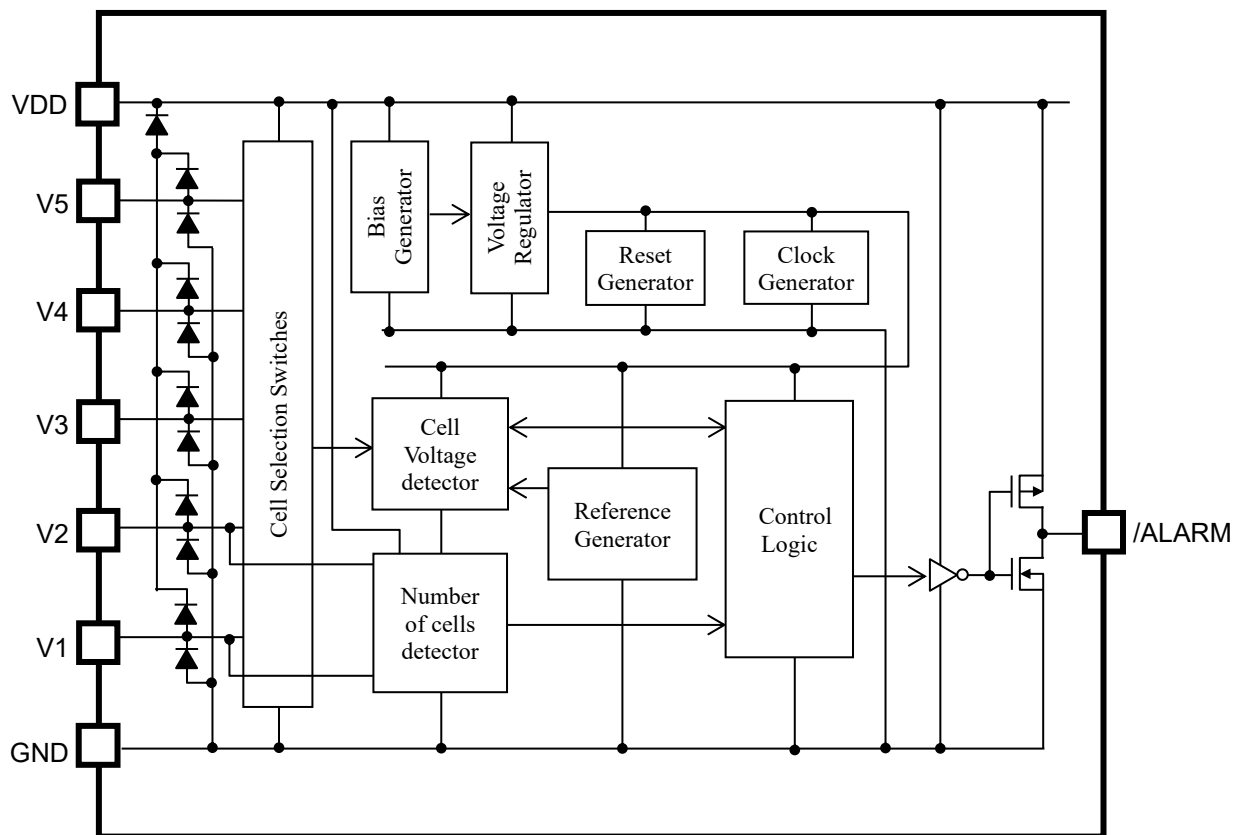
- ・電動工具/園芸用工具
- ・コードレス掃除機

### ■ 形名

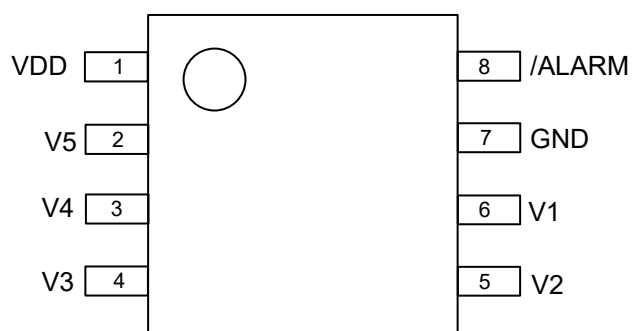
ML5205-001MB Nch オープンドレイン出力



■ ブロック図



■ 端子接続図(上面図)



## ■ 端子説明

ピン番号	端子名	I/O	説明
1	VDD	—	電源電圧入力端子です。
2	V5	I	電池セル5の正極入力端子です。
3	V4	I	電池セル5の負極入力端子、および、電池セル4の正極入力端子です。
4	V3	I	電池セル4の負極入力端子、および、電池セル3の正極入力端子です。
5	V2	I	電池セル3の負極入力端子、および、電池セル2の正極入力端子です。 接続セル数が3セルの場合は、最上位電池セルの正極に接続してください。
6	V1	I	電池セル2の負極入力端子、および、電池セル1の正極入力端子です。 接続セル数が3セル、または4セルの場合は、最上位電池セルの正極に接続してください。
7	GND	—	グラウンド端子です。
8	/ALARM	O	アラーム信号出力端子です。 CMOS 出力時: 過充電・断線未検出時には”H”レベル(VDD 電源レベル)となり、過充電・断線検出時には、”L”レベル(GND レベル)を出力します。その逆も設定可能です。 Nch オープンドレイン出力: 過充電・断線未検出時には”Hi-Z”レベルとなり、過充電・断線検出時には、”L”レベル(GND レベル)を出力します。その逆も設定可能です。 Pch オープンドレイン出力時: 過充電・断線未検出時には”Hi-Z”レベルとなり、過充電・断線検出時には、”H”レベル(VDD 電源レベル)を出力します。その逆も設定可能です。

## ■ 絶対最大定格

(GND= 0 V, Ta = 25 °C)

項目	記号	条件	定格値	単位
電源電圧	V <sub>DD</sub>	VDD 端子に適用	-0.3 ~ +32	V
入力電圧	V <sub>IN</sub>	V5~V1 端子に適用	-0.3 ~ V <sub>DD</sub> +0.3	V
出力電圧	V <sub>OUT1</sub>	/ALARM 端子(CMOS、Pch オープンドレイン)に適用	-0.3 ~ V <sub>DD</sub> +0.3	V
	V <sub>OUT2</sub>	/ALARM 端子(Nch オープンドレイン)に適用	-0.3 ~ +32	V
出力短絡電流	I <sub>OS</sub>	/ALARM 端子に適用	10	mA
許容損失	P <sub>D</sub>	JEDEC4 層基板実装時	730	mW
保存温度	T <sub>STG</sub>	—	-55~+150	°C

## ■ 推奨動作条件

(GND= 0 V)

項目	記号	条件	範囲	単位
電源電圧	V <sub>DD</sub>	—	5~25	V
動作温度	T <sub>OP</sub>	—	-20~+85	°C

## ■ 電気的特性

## ● 直流特性

V<sub>DD</sub>=5~25V, GND=0 V, Ta=-20~+85°C

項目	記号	条件	Min.	Typ.	Max.	単位
V1, V2 端子入力電流	I <sub>VC12</sub>	各セル電圧=3.6V 時 Ta=25°C	-1.0	-0.8	-0.6	μA
V3, V4 端子入力電流	I <sub>VC34</sub>	各セル電圧=3.6V 時 Ta=25°C	0.6	0.8	1.0	μA
V5 端子入力電流	I <sub>VC5</sub>	各セル電圧=3.6V 時	-0.3	—	0.3	μA
/ALARM 端子 “H”出力電圧	I <sub>OHA</sub>	I <sub>OH</sub> =-100μA	V <sub>DD</sub> -0.2	—	V <sub>DD</sub>	V
/ALARM 端子 “L”出力電圧	V <sub>OLA</sub>	I <sub>OL</sub> =500μA V <sub>DD</sub> =8 ~ 25V	0	—	0.5	V
/ALARM 端子 出カリーク電流	I <sub>OLKA</sub>	Hi-Z 状態出力時	-2	—	2	μA
V1, V2 端子“H”入力電圧	V <sub>IH</sub>	3セル、4セル設定時	V <sub>DD</sub> -0.3	—	V <sub>DD</sub>	V
V1, V2 端子“L”入力電圧	V <sub>IL</sub>	4セル、5セル設定時	0	—	V <sub>DD</sub> -3	V

## ● 消費電流特性

V<sub>DD</sub>=5~25V, GND=0 V, Ta=-20~+85°C

項目	記号	条件	Min.	Typ.	Max.	単位
動作時消費電流	I <sub>DD</sub>	各セル電圧=3.6V 時 出力無負荷時 Ta=0~60°C	—	3	5	μA
	I <sub>DDT</sub>	各セル電圧=3.6V 時 出力無負荷時 Ta=-20~85°C	—	3	7	μA

(注) V<sub>DD</sub> 端子の消費電流です。V5~V1 端子の入力電流、および、/ALARM 端子の出力電流は含みません。

## ● 検出電圧特性 (Ta=0~60°C)

V<sub>DD</sub>=18V, GND=0 V, Ta=0~60°C

項目	記号	条件	Min.	Typ.	Max.	単位
過充電検出電圧	V <sub>OV</sub>	—	V <sub>OV</sub> -25m	V <sub>OV</sub>	V <sub>OV</sub> +25m	V
過充電解除電圧	V <sub>OVR</sub>	—	V <sub>OVR</sub> -50m	V <sub>OVR</sub>	V <sub>OVR</sub> +50m	V
断線検出/解除電圧	V <sub>OW</sub>	—	0.5	0.6	0.7	V
時短テストモード移行 VDD-V5 端子電位差	V <sub>TSTT</sub>	Ta=25°C	10	—	—	V
時短テストモード復帰 VDD-V5 端子電位差	V <sub>TSTR</sub>	Ta=25°C	0	—	3	V

## ● 検出遅延時間特性 (Ta=0~60°C)

V<sub>DD</sub>=18V, GND=0 V, Ta=0~60°C

項目	記号	条件	Min.	Typ.	Max.	単位
セル電圧モニタ周期	t <sub>DET</sub>	—	300	400	500	ms
過充電検出遅延時間 設定範囲	t <sub>OV</sub>	検出周期で規定	0	—	14	周期
断線検出/解除遅延時間 設定範囲	t <sub>OW</sub>	検出周期で規定	0	—	14	周期
時短テストモード時 セル電圧モニタ周期	t <sub>DETT</sub>	Ta=25°C	75	100	125	ms
時短テストモード時 過充電検出遅延時間 断線検出/解除遅延時間	t <sub>DOWW</sub>	検出周期回数で規定	—	—	1	周期

## ● コード 001 : 設定パラメータ

V<sub>DD</sub>=18V, GND=0V, Ta=0~60°C

項目	記号	条件	Min.	Typ.	Max.	単位
過充電検出電圧	V <sub>OV</sub>	—	4.175	4.200	4.225	V
過充電解除電圧	V <sub>OVR</sub>	—	4.10	4.15	4.20	V
過充電検出遅延時間	t <sub>OV</sub>	検出周期で規定	2	—	3	周期
断線検出/解除遅延時間	t <sub>OW</sub>	検出周期で規定	2	—	3	周期

## ■ 機能説明

## ● 電池セル数の選択

上詰めで電池セルを接続し、未使用セル接続端子は VDD 端子に接続することで、3～5 セルの接続セル数を自動判定します。

接続セル数	V5 端子	V4 端子	V3 端子	V2 端子	V1 端子
3 セル	セル	セル	セル	VDD	VDD
4 セル	セル	セル	セル	セル	VDD
5 セル	セル	セル	セル	セル	セル

## ● /ALARM 端子出力

過充電・断線検出状態時の/ALARM 端子出力状態を以下に示します。

	/ALARM 端子出力		
	CMOS	Nch オープンドレイン (コード 001)	Pch オープンドレイン
過充電・断線検出状態	“L”レベル	“L”レベル	“H”レベル
未検出状態	“H”レベル	“Hi-Z”レベル	“Hi-Z”レベル

(注) 検出状態と未検出状態の/ALARM 端子出力状態を逆に設定することも可能です。

## ● VDD 端子、V1～V5 端子の処理

VDD 端子は、電源入力端子ですので、誤動作防止のため、ノイズ除去用の RC フィルタを介して電源を供給してください。なお、このノイズフィルタの抵抗値による電圧降下は 0.3V 以下になるように抵抗値を調整してください。

V1～V5 端子は、各電池セル電圧のモニタ端子ですので、誤検出防止のため、ノイズ除去用の RC フィルタを介して各電池セルを接続してください。

## ● 電源投入・遮断順序

各電池セルの接続順序は任意ですが、最下位電池セルより接続し、最後に最上位電池セルを接続することを推奨します。電源投入時の電源電圧立上り時間、電源遮断順序、および、電源電圧立下り時間についての制約はありません。

なお、全ての電池セルを接続するまでの時間が長い場合には、断線検出や過充電検出することに注意してください。

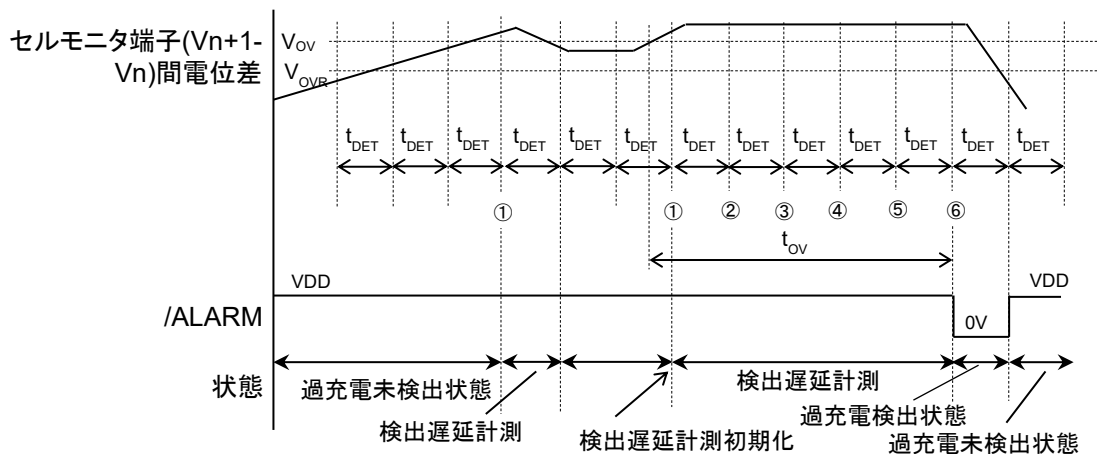
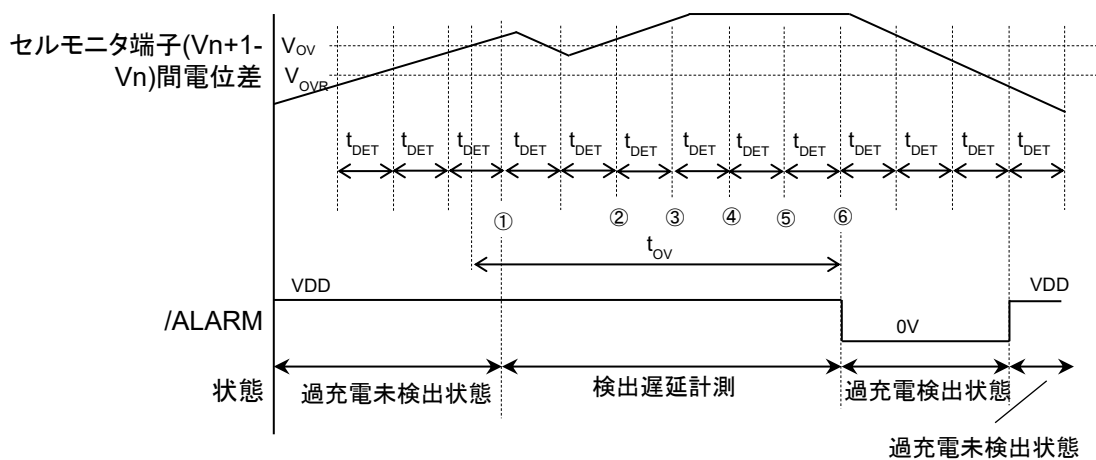
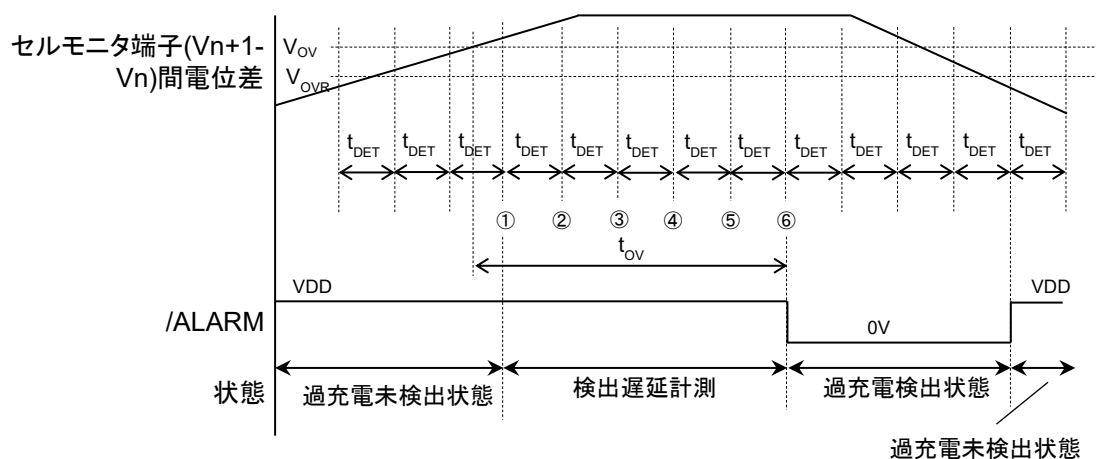
● 過充電検出機能(過充電検出遅延時間=5 検出周期設定の場合)

電源投入後に、セル電圧モニタ周期  $t_{DET}=400ms(typ)$  でセル電圧のモニタが開始されます。

いずれか 1 つ以上の電池セル電圧が過充電検出電圧  $V_{OV}$  以上となった状態が 6 回連続して検出されると、過充電状態を検出し、CMOS 出力の場合には、/ALARM 端子出力は”H”レベル出力から”L”レベル出力に変わります。

なお、全ての電池セル電圧が過充電検出電圧  $V_{OV}$  以下となった状態が 1 回検出されただけでは、検出遅延計測は初期化されず、2 回連続して検出された時に初期化されます。

過充電状態検出後、全ての電池セル電圧が過充電解除電圧  $V_{OVR}$  以下になると、CMOS 出力の場合には、/ALARM 端子出力は”L”レベル出力から”H”レベル出力へ変わります。





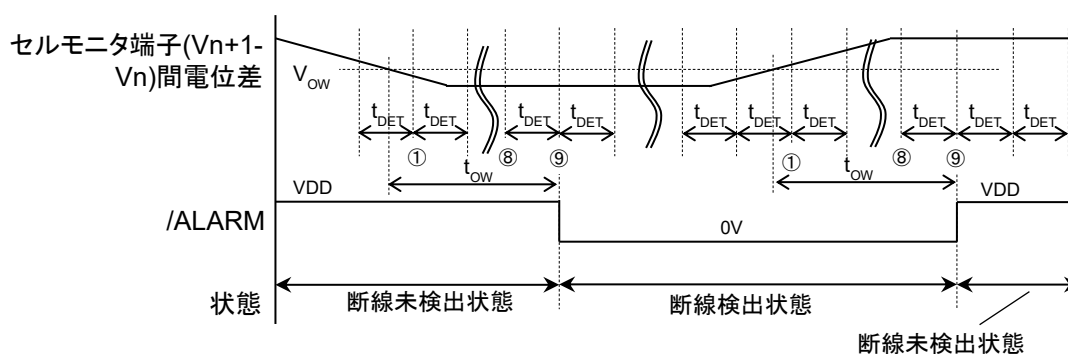
### ● 断線検出機能(断線検出遅延時間=8 検出周期設定の場合)

電源投入後に、セル電圧モニタ周期  $t_{DET}=400ms(\text{typ})$  でセル電圧のモニタが開始されます。

いずれか 1 つ以上の電池セル電圧が断線検出電圧  $V_{OW}$  以下となった状態が 9 回連続して検出されると、断線状態を検出し、CMOS 出力の場合には、 $\overline{\text{ALARM}}$  端子出力は“H”レベル出力から“L”レベル出力に変わります。

なお、全ての電池セル電圧が断線検出電圧  $V_{OW}$  以上となった状態が 1 回検出されると、検出遅延計測は初期化されます。

断線検出後、全ての電池セル電圧が断線検出電圧  $V_{OW}$  以上になった状態が 9 回連続して検出されると、CMOS 出力の場合には、 $\overline{\text{ALARM}}$  端子出力は“L”レベル出力から“H”レベル出力へ変わります。なお、いずれか 1 つ以上の電池セル電圧が断線検出電圧  $V_{OW}$  以下になった状態が 1 回検出されると、検出遅延計測は初期化されます。



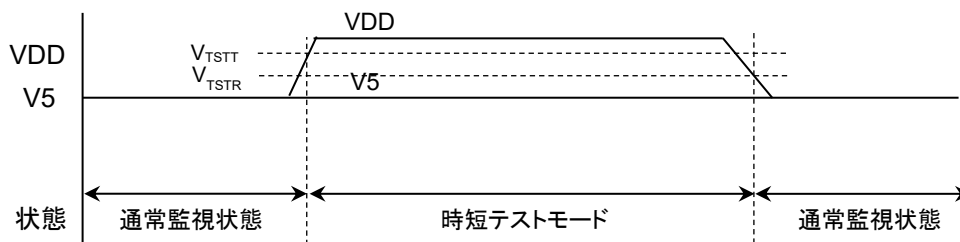
### ● 時短テストモード

過充電・断線検出周期を  $100ms(\text{typ})$ 、過充電検出遅延時間、および、断線検出/解除遅延時間を最大 1 検出周期に短縮できるテストモードを搭載しています。

時短テストモードへの移行は、 $V_{DD}$  端子の電圧を  $V_5$  端子より  $10V$  以上の高い電圧に設定することで行います。

時短テストモードから通常状態への復帰は、 $V_5$  端子電圧と  $V_{DD}$  端子電圧の電位差を  $3V$  以下にすることによって行われます。

このテストモードを使用することで、基板実装後のテスト時間を大幅に短縮することができます。



## ● 過充電検出/解除電圧の設定可能範囲と設定ステップ電圧

過充電検出電圧と過充電解除電圧は、下表のように設定を変更することが可能です。ただし、組み合わせによっては設定できない場合もありますので、問い合わせをお願いします。

検出電圧	設定範囲	ステップ電圧
過充電検出電圧 $V_{OV}$	4.0V~4.4V	5mV
過充電解除電圧 $V_{OVR}$	$V_{OV}-(0\sim 200mV)$	10mV

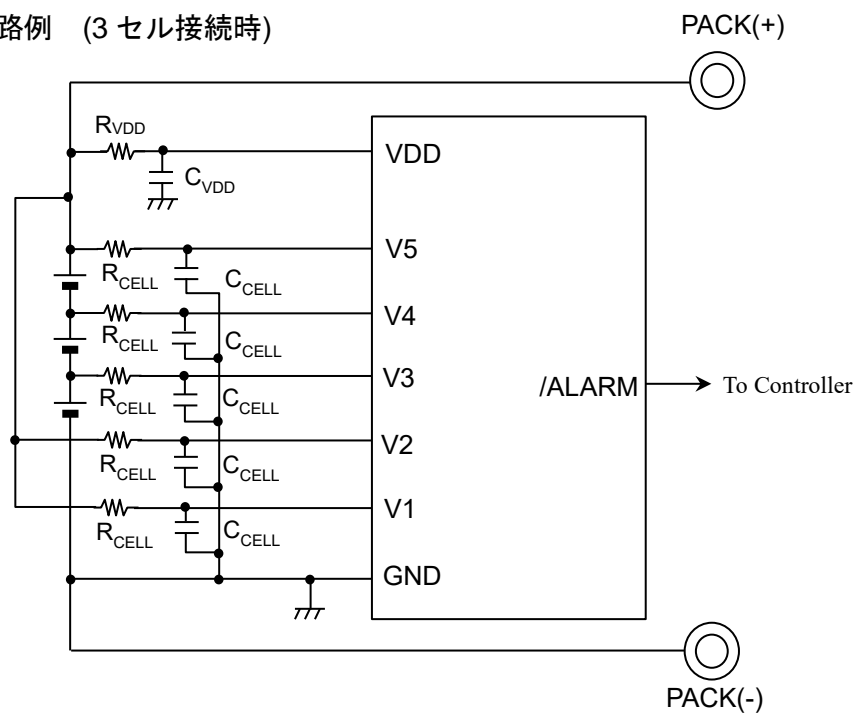
## ● 過充電検出遅延時間、断線検出/解除遅延時間の設定可能範囲

過充電検出遅延時間、および、断線検出/解除遅延時間は、下表の中から選択できます。

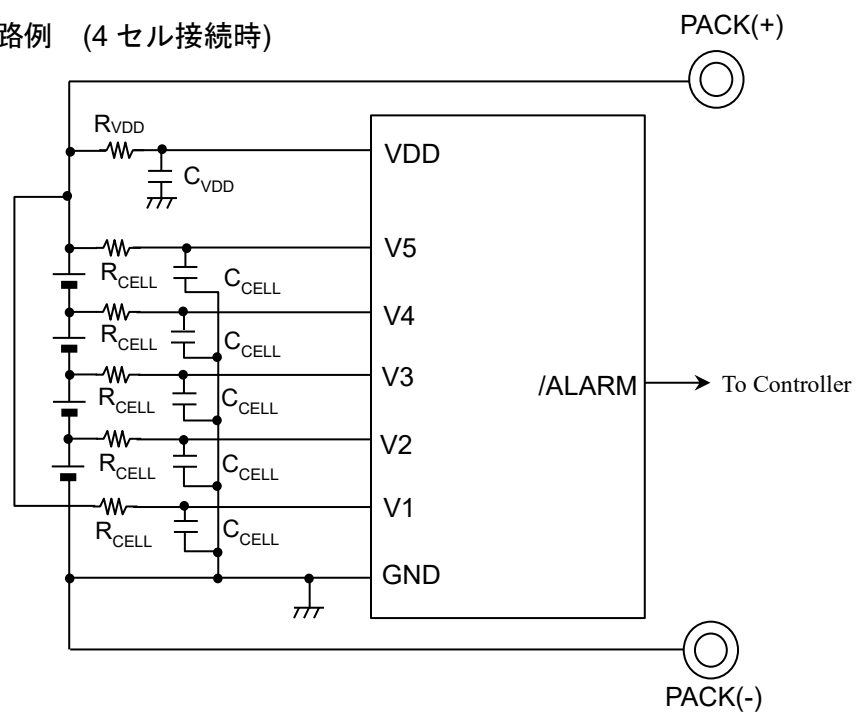
遅延時間	設定可能範囲(検出周期)														単位
過充電検出遅延時間	0	1	2	3	4	5	6	7	8	9	10	11	12	13	周期
	~	~	~	~	~	~	~	~	~	~	~	~	~	~	
断線検出/解除遅延時間	0	1	2	3	4	5	6	7	8	9	10	11	12	13	周期
	~	~	~	~	~	~	~	~	~	~	~	~	~	~	

遅延時間	設定可能範囲(検出周期=400ms)															単位
過充電検出遅延時間	0	0.4	0.8	1.2	1.6	2.0	2.4	2.8	3.0	3.6	4.0	4.4	4.8	5.2	秒	
	~	~	~	~	~	~	~	~	~	~	~	~	~	~		
断線検出/解除遅延時間	0	0.4	0.8	1.2	1.6	2.0	2.4	2.8	3.0	3.6	4.0	4.4	4.8	5.2	秒	
	~	~	~	~	~	~	~	~	~	~	~	~	~	~		

■ 応用回路例 (3 セル接続時)



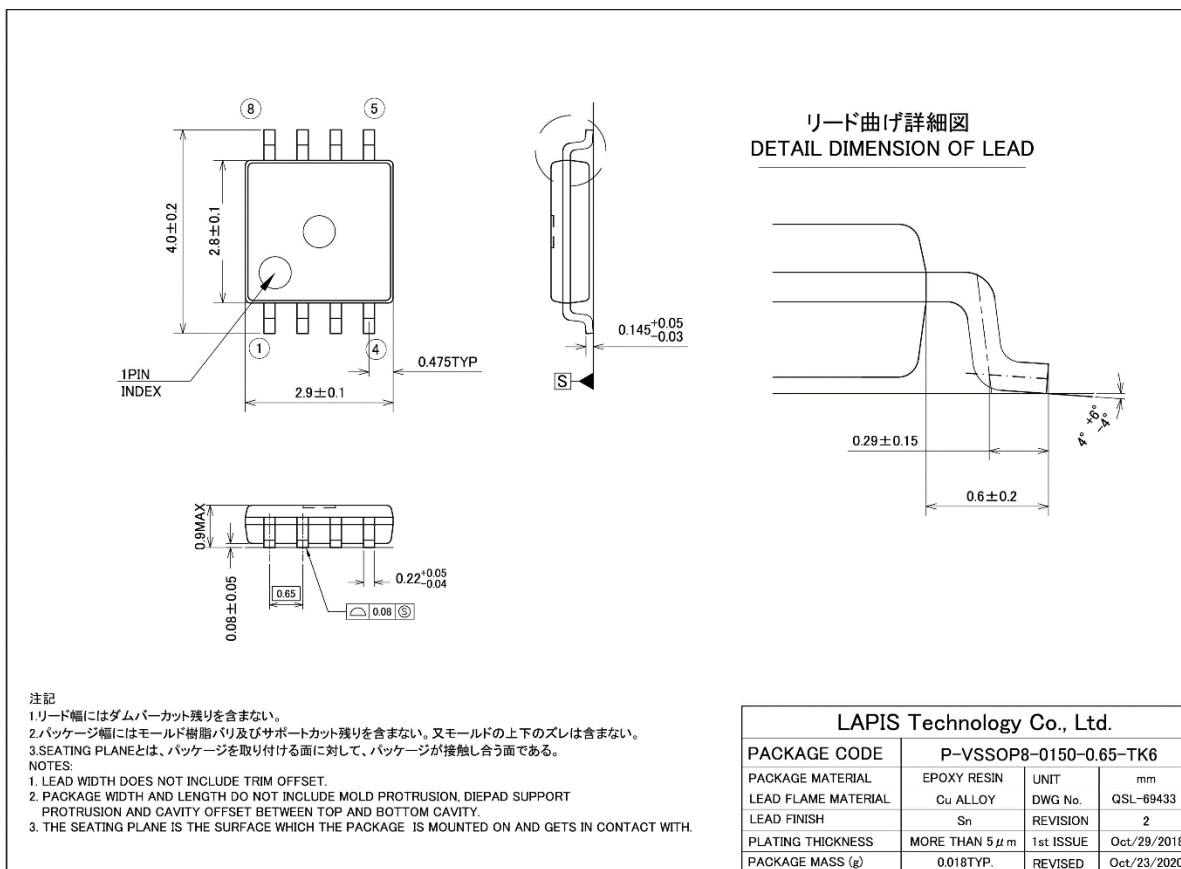
■ 応用回路例 (4 セル接続時)



■ 外付け部品推奨値

部品	推奨値
$R_{VDD}$	1k $\Omega$
$C_{VDD}$	4.7 $\mu$ F
$R_{CELL}$	330 $\Omega$
$C_{CELL}$	0.22 $\mu$ F

■ パッケージ寸法図



表面実装型パッケージ実装上の注意

表面実装型パッケージは、リフロー実装時の熱や保管時のパッケージの吸湿量等に大変影響を受けやすいパッケージです。したがって、リフロー実装の実施を検討される際には、その製品名、パッケージ名、ピン数、パッケージコード及び希望されている実装条件(リフロー方法、温度、回数)、保管条件などを弊社担当営業まで必ずお問い合わせ下さい。

## ■ 改版履歴

ドキュメント No.	発行日	ページ		変更内容
		改版前	改版後	
FJDL5205-01	2021.03.23	—	—	初版発行
FJDL5205-02	2021.07.27	2	2	ブロック図変更
FJDL5205-03	2024.01.09	1	1	■用途、■形名を追記
		13	13	ご注意のページ差し替え

## ご注意

- 1) 本製品をご使用の際は、最新の製品情報をご確認の上、絶対最大定格<sup>(※1)</sup>、動作条件その他の指定条件の範囲内でお使いください。指定条件の範囲を超えて使用された場合や、使用上の注意を守ることなく使用された場合、その後に発生した故障、誤動作等の不具合、事故、損害等については、ラピステクノロジー株式会社(以下、「当社」といいます)はいかなる責任も負いません。また、指定条件の範囲内のご使用であっても、半導体製品は種々の要因で故障・誤作動する可能性があります。万が一本製品が故障・誤作動した場合でも、その影響により人身事故、火災損害等が起らないよう、お客様の責任において、ディレーティング、冗長設計、延焼防止、バックアップ、フェイルセーフ等お客様の機器・システムとしての安全確保を行ってください。  
(※1)絶対最大定格：瞬時たりとも超過してはならない限界値となります。
- 2) 本資料に掲載されております製品は、耐放射線設計がなされておられません。
- 3) 本資料に記載されております応用回路例やその定数、ソフトウェア等の情報は、半導体製品の標準的な動作例や応用例を説明するものです。お客様の機器やシステムの設計においてこれらの情報を使用する場合には、お客様の責任において行ってください。また、量産設計をされる場合には、外部諸条件を考慮していただきますようお願いいたします。これらのご使用に起因して生じた損害等に関し、当社は一切その責任を負いません。
- 4) 本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の技術情報は、それをもって当該技術情報に関する当社または第三者の知的財産権その他の権利を許諾するものではありません。したがって、当該技術情報を使用されたことによる第三者の知的財産権に対する侵害またはこれらに関する紛争について、当社は何ら責任を負うものではありません。
- 5) 当社は、本資料に明示した用途で本製品が使用されることを意図しています。本資料に明示した用途以外への使用を検討される場合は、必ず営業窓口までお問い合わせください。また、本製品を、医療機器分類クラスⅢ、Ⅳに該当する用途に使用される際は、必ず当社へご連絡の上、書面にて承諾を得てください。  
本製品を、直接生命・身体に危害を及ぼす可能性のある機器・システム、極めて高い信頼性を要求される機器(航空宇宙機器、原子力制御機器、海底中継機器等)に使用することはできません。当社の事前の書面による承諾なく、当社の意図していない用途に製品を使用したことにより生じた損害等に関し、当社は一切その責任を負いません。
- 6) 本資料に記載の内容は、改良などのため予告なく変更することがあります。本製品のご使用、ご購入に際しては、必ず事前に営業窓口で最新の情報をご確認ください。本資料に記載されております情報は、正確を期すため慎重に作成したのですが、万が一、当該情報の誤り・誤植に起因して、お客様に損害が生じた場合においても、当社はその責任を負うものではありません。
- 7) 本製品のご使用に際しては、RoHS 指令など適用される環境関連法令を遵守の上ご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関して、当社は一切の責任を負いません。
- 8) 本製品および本資料に記載の技術を輸出または国外へ提供する際には、「外国為替及び外国貿易法」、「米国輸出管理規則」など適用される輸出関連法令を遵守し、それらの定めにしたがって必要な手続を行ってください。
- 9) 本資料に記載されている内容または本製品についてご不明な点がございましたら営業窓口までお問い合わせください。
- 10) 本資料の一部または全部を当社の許可なく、転載・複写することを堅くお断りします。

Copyright 2021 – 2024 LAPIS Technology Co., Ltd.

## ラピステクノロジー株式会社

〒222-8575 神奈川県横浜市港北区新横浜 2-4-8

<https://www.lapis-tech.com>